

สำนักหอสมุดกลาง พระจอมเกล้าลาดกระบัง

แพลตฟอร์มลินุกซ์ฝังตัวสำหรับหุ่นยนต์แบบยานพาหนะไร้คนขับ

EMBEDDED LINUX PLATFORM FOR UNMANNED VEHICLE
ROBOT



T117370



เลขที่ 117370
ลงทะเบียน 117370
น.เดือน.ปี. - 1 ต.ค. 2554

b. 12344620
i.

ปฏิญานិพนธ์นี้เป็นส่วนหนึ่งของการศึกษาตามหลักสูตรปริญญาวิศวกรรมศาสตรบัณฑิต
สาขาวิชาวิศวกรรมคอมพิวเตอร์ คณะวิศวกรรมศาสตร์
สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง

ปีการศึกษา 2553

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ปริญญาโทปีการศึกษา 2553

สาขาวิชาวิศวกรรมคอมพิวเตอร์

คณะวิศวกรรมศาสตร์ สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง

เรื่อง แพลตฟอร์มลินุกซ์ฝังตัวสำหรับหุ่นยนต์แบบยานพาหนะไร้คนขับ

EMBEDDED LINUX PLATFORM FOR UNMANNED VEHICLE ROBOT

ผู้จัดทำ

1. นายกীরติ ศรีนา

รหัสนักศึกษา 50010136

2. นายสถิตธรรม สังข์ทอง

รหัสนักศึกษา 50011616



อาจารย์ที่ปรึกษา

(ผศ. อภิเนตร อุณาภูล)

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

แพลตฟอร์มลินุกซ์ฝังตัวสำหรับหุ่นยนต์

แบบยานพาหนะไร้คนขับ

นายกิริติ ศรีนา 50010136

นายสถิตธรรม สังข์ทอง 50011616

ผศ.อภิเนตร อุนากุล อาจารย์ที่ปรึกษา

ปีการศึกษา 2553

บทคัดย่อ

โครงการนี้เป็นโครงการที่พัฒนาแพลตฟอร์ม (platform) โดยใช้ลินุกซ์ฝังตัว ซึ่งสามารถนำไปพัฒนาไปเป็นหุ่นยนต์แบบยานพาหนะไร้คนขับ โดยที่แพลตฟอร์มนี้จะประกอบไปด้วยซอฟต์แวร์เฟรมเวิร์คแพลตฟอร์ม และฮาร์ดแวร์แพลตฟอร์ม โดยที่ผู้ใช้จะสามารถจัดการฮาร์ดแวร์ได้อย่างง่ายดาย อาทิ เช่น การรับ อินพุต การส่ง เอาท์พุต ของ จีพีไอโอ (GPIO), อินเทอร์รัพท์, การสร้างสัญญาณพีคดับเบิลยูเอ็ม (PWM), การส่งการมอเตอร์ และเซอร์โวมอเตอร์, การรับค่าจากเซ็นเซอร์, การแสดงผลแอลซีดี (LCD) และรับอินพุตจากผู้ใช้ผ่านทางหน้าจอสัมผัส (touch screen), มีลักษณะการพัฒนาส่วนประกอบต่างๆที่มีรูปแบบของเสียบแล้วเล่นได้เลย (plug and play) ผ่านพอร์ตยูเอสบี (usb) การติดต่อกับอุปกรณ์บันทึกโดยใช้ยูเอสบี หรือเอสดีการ์ด (SD-card), และการรับภาพจากกล้องเว็บแคม (webcam) เป็นต้น โดยใช้บอร์ดทดลอง Mini 2440 ของ Friendly Arm ที่ใช้ซีพียูอาร์ม 9 เป็นหน่วยประมวลผลการทำงานซึ่งมีประสิทธิภาพสูงในการทำงาน และแพลตฟอร์มนี้ใช้ลินุกซ์เป็นระบบปฏิบัติการ และซอฟต์แวร์อื่นๆที่ฟรีซึ่งทำหน้าที่ในการจัดการทรัพยากรต่างๆ โครงการนี้ยังครอบคลุมถึงการพัฒนารุ่นหุ่นยนต์ตัวอย่างที่มีการใช้ความสามารถต่างๆของแพลตฟอร์มนี้ได้อย่างหลากหลาย รวมไปถึงการทำเอกสาร และคู่มือการพัฒนาเพื่อรวบรวมองค์ความรู้ที่จะเป็นประโยชน์ต่อผู้ที่สนใจต่อไป

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

EMBEDDED LINUX PLATFORM FOR UNMANNED VEHICLE ROBOT

Mr. Kirati Srina 50010136

Mr. Sathittham Sangthong 50011616

Asst.Prof. Apinetr Unakul Advisor

Academic Year 2010

ABSTRACT

This project is the project that develops embedded linux platform which can be developed to unmanned vehicle robot. This platform have software framework and users will can manage the hardware easily such as taking input and send output of GPIO , interrupt , building PWM signals , commanding motors and servo motors , taking value from sensor , showing information by graphic LCD , taking input from user by touch screen , development of component that have the format of plug and play by USB port , the connection with mass storage device by use USB or MMC and taking picture from webcam , etc. By using Friendly Arm-Mini2440 with Arm 9 CPU which have high effective in the work. This platform use Linux that is freeware operating system which manage resources. This project cover example robot which is development that has using various ability of platform , including doing document and application node for collect the knowledge which will be advantage to developer and persons that they take an interest this project.

กิตติกรรมประกาศ

โครงการนี้ได้รับความรู้ ข้อคิดเห็น และความช่วยเหลืออย่างดียิ่งจาก ผศ.อภิเนตร อุณากุล อาจารย์ที่ปรึกษาโครงการมาโดยตลอด ผู้พัฒนาขอกราบขอบพระคุณมา ณ ที่นี้

ขอขอบคุณนายไพฑูรย์ ชัยโชคอนันต์(พี่ตู่) ที่ให้ความรู้และคำปรึกษา เกี่ยวกับวงจร อิเล็กทรอนิกส์ ลินุกซ์ และคำแนะนำในการพัฒนาโครงการ

ขอขอบคุณนายสถาพร จันทมงคล ที่ให้ความช่วยเหลือทุกๆเรื่อง ทั้งคำปรึกษาในการทำ หุ่นยนต์และด้านลินุกซ์สำหรับหุ่นยนต์ในการพัฒนาโครงการนี้

ขอขอบคุณและขอบใจ ครอบครัวและเพื่อนๆของผู้พัฒนา ที่คอยให้กำลังใจและความช่วยเหลือในหลายๆด้าน จนโครงการนี้ประสบความสำเร็จอย่างมาก

สุดท้ายนี้ขออุทิศความดีทั้งหมดที่เกิดจากโครงการนี้ให้แก่นางสาวคมขวัญ จรกิจ (คิว หรือดาว) เพื่อนผู้ซึ่งเป็นที่รักตลอดกาลที่ได้จากโลกนี้ไปก่อนที่จะได้ร่วมโครงการนี้ด้วยกัน และขอขอบคุณคุณพ่อ และคุณแม่น้องดาวที่ให้กำลังใจเสมอมา

กิริติ ศรีนา

สถิตธรรม ตั้งซ์ทอง

สารบัญ

	หน้า
บทคัดย่อภาษาไทย.....	I
บทคัดย่อภาษาอังกฤษ.....	II
กิตติกรรมประกาศ.....	III
สารบัญ.....	IV
สารบัญตาราง.....	VI
สารบัญรูป.....	VII
บทที่ 1 บทนำ.....	1
1.1 ความเป็นมาของปัญหา.....	1
1.2 วัตถุประสงค์ของโครงการ.....	1
1.3 ประโยชน์ที่คาดว่าจะได้รับ.....	1
1.4 ขอบเขตของโครงการ.....	2
1.5 วิธีการดำเนินงาน.....	2
บทที่ 2 ทฤษฎีที่เกี่ยวข้อง.....	3
2.1 ความหมาย, การศึกษาตัวอย่าง และลักษณะโดยรวมของโครงการ.....	3
2.2 ยูเอสบี (USB : Universal Serial Bus).....	12
2.3 เอ็มเบดเดดลินุกซ์.....	21
บทที่ 3 แนวทาง และการพัฒนาแพลตฟอร์ม.....	51
3.1 ภาพรวมของระบบ.....	51
3.2 การพัฒนาฮาร์ดแวร์ และซอฟต์แวร์ของแพลตฟอร์ม.....	52
3.3 กรณีศึกษาการออกแบบระบบ Coyote UAV ด้วย UML.....	62
3.4 การพัฒนาโมดูลต่างๆของหุ่นยนต์ให้เป็นอุปกรณ์แบบยูเอสบี.....	70
3.5 กรณีศึกษาวี-ยูเอสบี.....	78

สารบัญ (ต่อ)

	หน้า
บทที่ 4 การทดลองและผลการทดลอง	92
4.1 การทดสอบบอร์ค	92
4.2 การทดลอง โมดุลอุปกรณ์แบบยูเอสบี.....	92
4.3 การทดสอบแพลตฟอร์ม	93
4.4 การทดสอบการทำงานหุ่นยนต์ตัวอย่าง.....	97
บทที่ 5 บทวิจารณ์และสรุป.....	98
5.1 บทวิจารณ์ และสรุปผล.....	98
5.2 ปัญหาอุปสรรคและแนวทางแก้ไข	98
5.3 แนวทางการพัฒนาต่อ.....	98
บรรณานุกรม.....	99
ภาคผนวก ก.....	102
ภาคผนวก ข.....	137
ภาคผนวก ค.....	138

สารบัญตาราง

ตาราง	หน้า
2.1 เปรียบคุณลักษณะทางเน็ตเวิร์คของลินุกซ์	27
3.1 ข้อมูลของ.....	54
3.2 เงื่อนไข ก่อน-หลัง ของส่วนติดต่อของ Perform Optical Surveillance	68
3.3 อุปกรณ์ที่ใช้	79
3.4 อุปกรณ์ที่ใช้	83
3.5 อุปกรณ์ที่ใช้	87
3.6 CDC-IO Instruction Set	89
3.7 อุปกรณ์ที่ใช้	91
4.1 การทดสอบจะใช้บอร์ด Mini 2440	92
4.2 การทดลอง โมดูลอุปกรณ์แบบยูเอสบี	93



สารบัญรูป

รูป	หน้า
2.1 หุ่นยนต์แบบฐานอยู่กับที่ไม่สามารถเคลื่อนที่ได้	4
2.2 หุ่นยนต์เคลื่อนที่ได้แบบใช้ล้อ	4
2.3 หุ่นยนต์เคลื่อนที่ได้แบบใช้ขา	5
2.4 หุ่นยนต์อุตสาหกรรม	5
2.5 หุ่นยนต์ช่วยป้อนอาหาร	6
2.6 หุ่นยนต์ช่วยแพทย์ในการผ่าตัด (Da Vinci Surgical System)	6
2.7 หุ่นยนต์บินได้ขนาดเล็ก (Tiny Flying Robot)	7
2.8 หุ่นยนต์เพื่อการศึกษ (Programmable Robot Met Bluetooth)	7
2.9 หุ่นยนต์สำรวจใต้น้ำ (Underwater Robotics at the Australian Centre for Field Robotics)	8
2.10 หุ่นยนต์เพื่อการบันเทิง (Sony's Latest Aibo Entertainment Robot)	8
2.11 Gladiator Tactical Unmanned Ground Vehicle	9
2.12 The Guardium UGV	10
2.13 MQ-9 Reaper unmanned aerial vehicle	10
2.14 cutlet Remotely operated underwater vehicle	11
2.15 Blackghost AUV	11
2.16 USB Logo	12
2.17 USB Topology : Tiered Star	17
2.18 Device Descriptors	19
2.19 แนวโน้มการใช้ Embedded OS	22
2.20 แนวโน้มอัตราการใช้งาน Linux	22
2.21 ส่วนประกอบของระบบลินุกซ์	28
2.22 ตัวอย่างระบบฝังตัว	29
2.23 ขั้นตอนในการพัฒนาเอ็มเบดเดดลินุกซ์ขั้นที่ 1	30
2.24 ขั้นตอนในการพัฒนาเอ็มเบดเดดลินุกซ์ขั้นที่ 2	30
2.25 ขั้นตอนในการพัฒนาเอ็มเบดเดดลินุกซ์ขั้นที่ 3	31
2.26 ขั้นตอนในการพัฒนาเอ็มเบดเดดลินุกซ์ขั้นที่ 4	31
2.27 ขั้นตอนในการพัฒนาเอ็มเบดเดดลินุกซ์ขั้นที่ 5	31
2.28 ขั้นตอนในการพัฒนาเอ็มเบดเดดลินุกซ์ขั้นที่ 6	32

สารบัญรูป (ต่อ)

รูป	หน้า
2.29 ขั้นตอนในการพัฒนาเอ็มเบดเดดลินุกซ์ขั้นที่ 8.....	32
2.30 การติดตั้งบอร์ด	33
2.31 การกำหนดค่าเริ่มต้นในส่วนพอร์ตอานุกรม.....	33
2.32 ขั้นตอนทำงานของบูทโหลดเดอร์.....	34
2.33 การโหลด ลินุกซ์เคอร์เนล	35
2.34 ใช้คำสั่ง flinfo	39
2.35 ใช้คำสั่ง printenv	39
2.36 เมื่อใช้คำสั่ง setenv	39
2.37 saveenv	40
2.38 ใช้คำสั่ง tftp.....	40
2.39 ใช้คำสั่ง erase	40
2.40 ใช้คำสั่ง cp	40
2.41 ใช้คำสั่ง ls-l	42
2.42 Code Hello World ใน 2.6 ,2.4.....	43
2.43 มองอุปกรณ์เป็นไฟล์.....	44
2.44 struct file operations	45
2.45 โครงสร้างหน่วยความจำแฟลชทั่วไปในระบบฝังตัว.....	46
2.46 สถาปัตยกรรมเอ็มทีดี	48
2.47 การเชื่อมต่ออินเทอร์เน็ต.....	49
3.1 ภาพรวมของระบบ	51
3.2 Deployment Diagram ภาพรวมของระบบ	51
3.3 บอร์ดทดลอง Friendly Arm Mini2440	53
3.5 ซอฟต์แวร์เลเยอร์ (Software Layer)	55
3.6 แผนที่และตำแหน่งที่ได้รับมอบหมาย	57
3.7 ลำดับการปฏิบัติการภารกิจ	58
3.8 ข้อมูลที่ได้จากการรันลินุกซ์ผ่าน โปรแกรมเทอร์มินัล (Tera Term Web).....	59
3.9 basic message passing	60
3.10 Class Diagram for Operational Programming Layer.....	61

สารบัญรูป (ต่อ)

รูป	หน้า
3.11 Class Diagram for Tactical Programming Layer.....	61
3.12 Class diagram for main program use another class	62
3.13 ชั้นการทำงานของ TOPCASED.....	63
3.14 Use Cases Diagram ในชั้นบนสุด	63
3.15 Use Cases Diagram ในส่วนของ Execute Mission	64
3.16 Use Cases Diagram ในส่วนของ Fly UAV	64
3.17 ตัวอย่างโครงสร้าง Use Cases Diagram ในส่วนของ UAV Parametric	65
3.18 ตัวอย่างโครงสร้าง Use Cases Diagram ในส่วนของ QoS requirement.....	65
3.19 Use Cases Diagram ในส่วนของ CUAV Scenario1	66
3.20 Block Diagram ของ Perform Optical Surveillance	67
3.21 ส่วน interface ของ Perform Optical Surveillance	68
3.22 กิจกรรมของ Perform Optical Surveillance	69
3.23 state chart ของ Perform Optical Surveillance	70
3.24 วิ-ยูเอสบี	71
3.25 วงจรตัวอย่างสำหรับวิ-ยูเอสบี	72
3.26 แผนผังการพัฒนาวิ-ยูเอสบี	72
3.27 apt-get update	74
3.28 Apt-get update	74
3.29 apt-get install build-essential gcc g++	75
3.30 Qt SDK	75
3.31 Qt SDK Download.....	76
3.32 properties	76
3.33 Permissions.....	77
3.34 Nokia Qt SDK Setup	78
3.35 USBasp	78
3.36 วงจร USBasp.....	80
3.37 ISP pins.....	80
3.38 USBmot	82

สารบัญรูป (ต่อ)

รูป	หน้า
3.39 แบบวงจร USBmot	84
3.40 วงจร USBmot ที่ทดลองทำ.....	84
3.41 USBmot Host Software	85
3.42 คอมพิวเตอร์พอร์ตเสมือนด้วยซอฟต์แวร์ยูเอสบี	86
3.43 วงจร CDC-232 สำหรับ ATmega8/48/88-20.....	86
3.44 วงจร CDC -232 ที่ทดลองทำ	87
3.45 วงจร CDC -232 ที่ต่อกับ GPS	88
3.46 Hypo Terminal.....	88
3.47 CDC-IO สำหรับ ATmega8/48/88-20.....	90
3.48 วงจรตัวอย่าง	90
3.49 วงจรที่ใช้ทดสอบ	90
4.1 ภาพรวมของระบบรีคอนโรบอทที่ใช้ทดสอบ	93
4.2 ส่วนที่สนใจได้แก่ส่วนของรีคอนไนส์เซ็นซ์โรบอทและเบสสเตชันบางส่วน	94
4.3 ส่วนติดต่อผู้ใช้งานที่ Base Station	95
4.4 หุ่นยนต์ตัวอย่าง Reconnaissance Robot	96
4.5 หน้าจอของโปรแกรมส่วนของผู้ติดต่อกับผู้ใช้ในขณะทดสอบ	97
ก.1 Friendly Arm Mini2440 Board	102
ก.2 การตั้งค่าโปรแกรม PuTTY.....	103
ก.3 การลง USB Driver: Yes, This time Only.....	103
ก.4 การลง USB Driver: Install from a list or specific location (Advanced)	104
ก.5 การลง USB Driver: Choose your search and installation options	104
ก.6 การลง USB Driver: Searching for SEC S3C2410X Test B/D.....	105
ก.7 การลง USB Driver: Hardware Installation	105
ก.8 การลง USB Driver: Completing the Found New Hardware Wizard.....	106
ก.9 USB:OK	106
ก.10 Backup Nand Flash	107
ก.11 Backup: USB Port>Transmit/Restore	107
ก.12 Restore NAND Flash	108

สารบัญรูป (ต่อ)

รูป	หน้า
ก.13 Restore: USB Port>Transmit/Restore	108
ก.14 เข้า root user ด้วย คำสั่ง su.....	109
ก.15 ดาวโหลด cross tool chain และแตกไฟล์	109
ก.16 แตกไฟล์ cross tool chain เสร็จ	109
ก.17 เพิ่ม path ของ cross compile.....	110
ก.18 ทดสอบ path ที่เพิ่มไป	110
ก.19 ค้าง Source Code uboot.....	110
ก.20 กำหนดตัวแปร CROSS_COMPILE.....	111
ก.21 ทำการ compile uboot	111
ก.22 Compile uboot เสร็จแล้วจะได้ u-boot.bin.....	111
ก.23 เลือก q จาก vivi menu	112
ก.24 upload ไฟล์ u-boot.bin ด้วย dwn.exe	112
ก.25 nand scrub	113
ก.26 nand createbbt	113
ก.27 dynenv set 40000.....	114
ก.28 ค้าง Source code Kernel	115
ก.29 แก้ไขไฟล์ drivers/video/fbmem.c.....	115
ก.30 สร้าง .config สำหรับ mini2440.....	115
ก.31 แก้ไขไฟล์ ../kernel-bin/.config.....	116
ก.32 สร้าง Kernel.....	116
ก.33 สร้าง uImage	116
ก.34 Copy lib modules ที่สร้างไว้แล้วไปเก็บไว้ยัง directory ที่ต้องการ	117
ก.35 เชื่อมต่อกับ Host ที่ /mnt/sdb2	117
ก.36 สร้าง kernel	117
ก.37 เตรียม file system พื้นฐานของ debian	118
ก.38 เตรียม sd card เพื่อถ่าย file system	118
ก.39 fdisk เพื่อสร้าง partition.....	119
ก.40 สร้าง partition.....	119

สารบัญรูป (ต่อ)

รูป	หน้า
ก.41 Format sdb1 เป็น FAT และ sdb2 เป็น ext3.....	120
ก.42 แดกไฟล์ File System	120
ก.43 copy uImage(kernel) และ lib modules ไปยัง partition1 และ 2.....	120
ก.44 เตรียมพร้อมก่อนการติดตั้ง Debain File System	121
ก.45 การ load uImage จาก sd card partition 1 และ connect rootfs จาก partition 2	121
ก.46 load uImage จาก sd card partition 1 และ connect rootfs จาก partition 2	122
ก.47 ติดตั้ง debootstrap	122
ก.48 เตรียมสิ่งที่จำเป็นสำหรับการบูท Debian File System.....	122
ก.49 กำหนด nameserver	123
ก.50 Reboot เข้า u-boot menu.....	123
ก.51 load uImage จาก fat32 partition ด้วยคำสั่ง fatload และรัน kernel.....	123
ก.52 mount file system	124
ก.53 คำสั่ง mkswap /dev/mmcblk0p3.....	125
ก.54 คำสั่ง free	125
ก.55 NetGear รุ่น WG111v3.....	126
ก.56 apt-get update	126
ก.57 เสียบ usb wifi adapter.....	126
ก.58 lsusb.....	127
ก.59 ifconfig -a	127
ก.60 การ config ระบบเพื่อเพิ่ม Driver.....	128
ก.61 Wireless LAN (IEEE 802.11)	128
ก.62 สร้าง uImage และสร้าง Modules	129
ก.63 depmod -a	129
ก.64 ข้อความที่ปรากฏที่ console หลังจากจู้จิก usb wifi adapter	130
ก.65 ยืนยันด้วยคำสั่ง ifconfig -a.....	131
ก.66 การเชื่อมต่อ usb wifi adapter	132
ก.67 iwconfig.....	133
ก.68 ต่อเข้ากับระบบ network ด้วยคำสั่ง dhclient wlan0.....	134

สารบัญรูป (ต่อ)

รูป	หน้า
ก.69 การปิดค eth0 ออกจากระบบและใช้ wlan0	135
ก.70 แก้ไขไฟล์ /etc/network/interfaces.....	136
ค.1 UML Diagrams	138
ค.2 Class Diagram	139
ค.3 Component Diagram	139
ค.4 Composite Structure Diagram.....	140
ค.5 Deployment Diagram	140
ค.6 Object Diagram	141
ค.7 Package Diagram.....	141
ค.8 Activity Diagram.....	142
ค.9 State Machine Diagram.....	142
ค.10 Use-Cases Diagram.....	143
ค.11 Communication Diagram.....	143
ค.12 Sequence Diagram.....	144
ค.13 Timing Diagrams.....	144

บทที่ 1

บทนำ

1.1 ความเป็นมาของปัญหา

เนื่องจากผู้จัดทำเป็นสมาชิกชุมชนนุโอบอท คณะวิศวกรรมศาสตร์ มีประสบการณ์ในการพัฒนาหุ่นยนต์มากมาย พบว่าหุ่นยนต์ที่ถูกพัฒนาขึ้นในประเทศไทยส่วนใหญ่เป็นหุ่นยนต์อย่างง่ายไม่ค่อยมีความซับซ้อน ความสามารถไม่สูงนัก ครั้นจะพัฒนาหุ่นยนต์ที่มีความสามารถมาก มีความซับซ้อนสูงนั้น ก็มีค่าใช้จ่ายที่สูงตามความซับซ้อนขึ้นมาาก โครงการนี้จึงมุ่งเน้นในการพัฒนาแพลตฟอร์มที่มีประสิทธิภาพ เพื่อลดความซับซ้อนในการพัฒนา ลดค่าใช้จ่าย และสามารถใช้แพลตฟอร์มของโครงการนี้ในการพัฒนาหุ่นยนต์ได้ง่ายมากยิ่งขึ้น โดยโครงการนี้ได้มุ่งเน้นไปที่การพัฒนาแพลตฟอร์มสำหรับหุ่นยนต์แบบยานพาหนะไร้คนขับ

1.2 วัตถุประสงค์ของโครงการ

- 1) เพื่อสร้างแพลตฟอร์มที่สามารถนำไปใช้ในการพัฒนาหุ่นยนต์แบบยานพาหนะไร้คนขับได้ง่ายมากยิ่งขึ้น ลดเวลา รวมทั้งค่าใช้จ่ายในการพัฒนา และสามารถนำไปใช้งานได้จริง
- 2) เพื่อสร้างเอกสารและคู่มือการใช้งานแพลตฟอร์มที่ได้จากโครงการนี้ เพื่อประโยชน์แก่ผู้ที่สนใจนำไปพัฒนาหุ่นยนต์แบบยานพาหนะไร้คนขับต่อไป

1.3 ประโยชน์ที่คาดว่าจะได้รับ

- 1) แพลตฟอร์มที่สามารถนำไปใช้ในการพัฒนาหุ่นยนต์แบบยานพาหนะไร้คนขับได้ง่ายยิ่งขึ้น ลดเวลา รวมทั้งค่าใช้จ่ายในการพัฒนา และสามารถนำไปใช้งานได้จริง
- 2) ผู้ที่สนใจในการพัฒนาหุ่นยนต์แบบยานพาหนะไร้คนขับ สามารถนำเอาเอกสารและคู่มือการใช้งานแพลตฟอร์มที่ได้จากโครงการนี้ไปใช้งานได้จริง

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

1.4 ขอบเขตของโครงการ

โครงการนี้จะศึกษาและพัฒนาแพลตฟอร์มที่ใช้ในการพัฒนาหุ่นยนต์แบบยานพาหนะไร้คนขับ ซึ่งแบ่งเป็น การพัฒนาทางด้านฮาร์ดแวร์ และการพัฒนาทางด้านซอฟต์แวร์

การพัฒนาทางด้านฮาร์ดแวร์ ครอบคลุมถึงการออกแบบ โมดูลวงจรแบบยูเอสบี การออกแบบ พีซีบี การจัดหาและติดตั้งอุปกรณ์อิเล็กทรอนิกส์ต่างๆบนบอร์ดพีซีบี การทดสอบและแก้ไขอุปกรณ์

การพัฒนาทางด้านซอฟต์แวร์ ครอบคลุมถึงการออกแบบ โครงสร้างซอฟต์แวร์โดยใช้ยูเอ็มแอล การพัฒนาดีไวซ์ไดร์เวอร์ การพัฒนาเฟิร์มแวร์ การสร้างไลบรารี การพัฒนาแอปพลิเคชันของโปรแกรม และการทำคลอสคอมไพล์

โครงการนี้ยังครอบคลุมถึงการพัฒนาหุ่นยนต์แบบยานพาหนะไร้คนขับ เพื่อใช้เป็นตัวช่วยในการทดสอบแพลตฟอร์มว่าใช้งานได้จริง รวมไปถึงการทำเอกสารและคู่มือการใช้งานเพื่อรวบรวมองค์ความรู้ที่จะเป็น ประโยชน์ต่อผู้ที่สนใจต่อไป

1.5 วิธีการดำเนินงาน

แบ่งเป็นลำดับขั้นตอนดังต่อไปนี้

- 1) ศึกษา ทำความเข้าใจเกี่ยวกับเนื้อหา ความหมาย และองค์ประกอบต่างๆของโครงการ
- 2) ศึกษาทฤษฎีที่เกี่ยวข้องกับโครงการ และทำการทดลอง
- 3) ทำการวิเคราะห์ และออกแบบโครงการตามจุดประสงค์ พร้อมทั้งวางแผนงานในก
ดำเนินงาน
- 4) สร้างและพัฒนาโครงการตามแผนงานที่ได้กำหนดไว้
- 5) สรุปและวิเคราะห์ผลการดำเนินงาน
- 6) วางแผนการพัฒนาโครงการในขั้นต่อไป
- 7) จัดทำเอกสาร

บทที่ 2

ทฤษฎีที่เกี่ยวข้อง

2.1 ความหมาย, การศึกษาตัวอย่าง และลักษณะโดยรวมของโครงการงาน

2.1.1 ความหมาย

หุ่นยนต์ (Robot) หมายถึง เครื่องจักรหรืออุปกรณ์ที่สามารถเคลื่อนไหวได้ โดยมีการทำงานจากโปรแกรมการตัดสินใจและสามารถปรับเปลี่ยนโปรแกรมการทำงาน ให้ทำงานได้หลากหลายหน้าที่เพื่อตอบสนองต่อข้อมูล หรือสัญญาณที่ได้จากสิ่งแวดล้อมสามารถใช้งาน หรือทำงานได้แทนมนุษย์ซึ่งอาจทำงานได้ด้วยตนเอง หรือทำงานตามลำดับการทำงานที่ได้มีการตั้งไว้ล่วงหน้า เช่น หุ่นยนต์คล้ายมนุษย์ หุ่นยนต์อุตสาหกรรม หุ่นยนต์รักษาความปลอดภัย หุ่นยนต์ทางการแพทย์ เป็นต้น

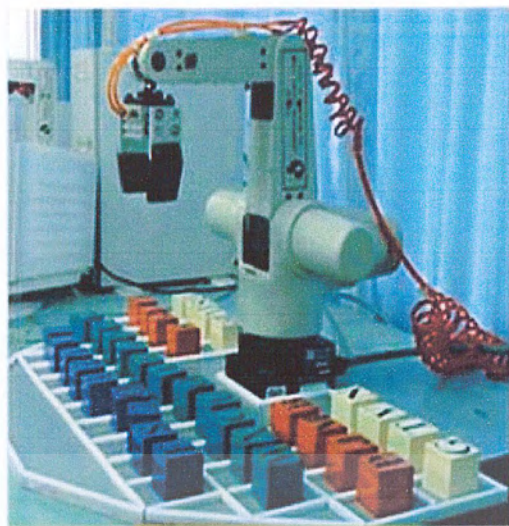
วิทยาการหุ่นยนต์ (Robotics) คือ ศาสตร์และเทคโนโลยีที่เกี่ยวข้องกับหุ่นยนต์ ทั้งส่วนการออกแบบ การผลิตและการประยุกต์ใช้งาน โดยวิทยาการหุ่นยนต์ต้องใช้ความรู้ทั้งทางด้าน อิเล็กทรอนิกส์ การออกแบบเครื่องจักรกล การออกแบบระบบควบคุม และการพัฒนาโปรแกรม คอมพิวเตอร์

ระบบอัตโนมัติ (Automation) คือ ระบบที่ออกแบบด้วยกลไก อิเล็กทรอนิกส์ ไฟฟ้า และคอมพิวเตอร์ ให้สามารถทำงานได้ด้วยตนเอง ซึ่งมนุษย์อาจจะเกี่ยวข้องเพียงการกำหนด เงื่อนไขหรือเป้าหมายในการทำงาน ส่วนใหญ่เพื่อช่วยในกระบวนการผลิตในโรงงานอุตสาหกรรม และนำมาใช้งานแทนที่แรงงานมนุษย์

2.1.2 ประเภทของหุ่นยนต์

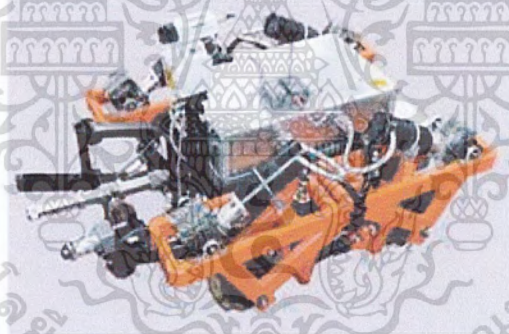
การแบ่งประเภทหุ่นยนต์นั้นขึ้นอยู่กับหัวข้อการแบ่งประเภท เช่นถ้าแบ่งตามสถานะของการเคลื่อนที่ที่สามารถแบ่งออกเป็น 2 ประเภท

- 1) หุ่นยนต์แบบฐานอยู่กับที่ที่ไม่สามารถเคลื่อนที่ได้ หุ่นยนต์ประเภทนี้จะมีฐานยึดติดกับที่ที่ไม่สามารถเคลื่อนที่ หรือย้ายตำแหน่งได้ส่วนใหญ่จะเป็นหุ่นยนต์ที่มีลักษณะเป็นแขนกลหรือหุ่นยนต์อุตสาหกรรมที่ใช้งานในการหยิบจับและเคลื่อนย้ายชิ้นงานดังรูป 2.1



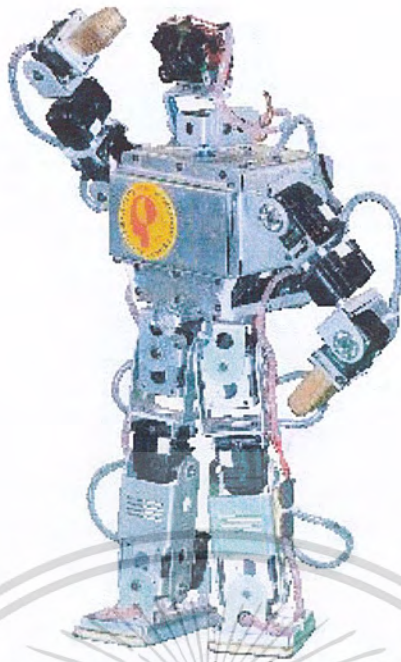
รูป 2.1 หุ่นยนต์แบบฐานอยู่กับที่ที่ไม่สามารถเคลื่อนที่ได้

- 2) หุ่นยนต์ที่สามารถเคลื่อนที่ได้ หุ่นยนต์ประเภทนี้สามารถเคลื่อนย้ายตำแหน่งโดยอาจใช้ล้อติดที่ฐาน หรือเคลื่อนที่โดยใช้ขา ดังแสดงได้ดังรูป 2.2 และ 2.3 ตามลำดับ



รูป 2.2 หุ่นยนต์เคลื่อนที่ได้แบบใช้ล้อ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป 2.3 หุ่นยนต์เคลื่อนที่ได้แบบใช้ขา

ถ้าแบ่งตามประเภทการใช้งาน จะสามารถแบ่งออกได้เป็น

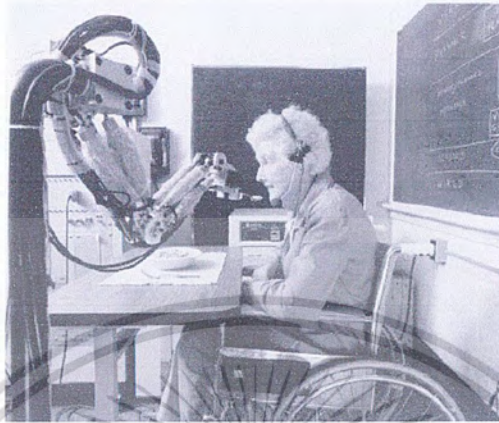
- 1) หุ่นยนต์อุตสาหกรรม หุ่นยนต์ประเภทนี้ได้แก่แขนกลที่ใช้ในโรงงานอุตสาหกรรม ส่วนใหญ่ใช้แทนแรงงานคนในงานด้านการเคลื่อนย้ายสิ่งของ การเชื่อม การพ่นสี เป็นต้น ตัวอย่างแสดงดังรูป 2.4 หุ่นยนต์ประเภทนี้สามารถยกสิ่งของที่มีขนาดหนักได้ ทำงานได้รวดเร็วและมีความแม่นยำสูง



รูป 2.4 หุ่นยนต์อุตสาหกรรม

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

- 2) หุ่นยนต์บริการ หุ่นยนต์ประเภทนี้เน้นช่วยมนุษย์ในเรื่องบริการ อำนวยความสะดวก ทั้งในสำนักงานและบ้าน เช่นหุ่นยนต์ประชาสัมพันธ์ หุ่นยนต์ป้อนอาหารแสดงดังรูป 2.5 เป็นต้น



รูป 2.5 หุ่นยนต์ช่วยป้อนอาหาร

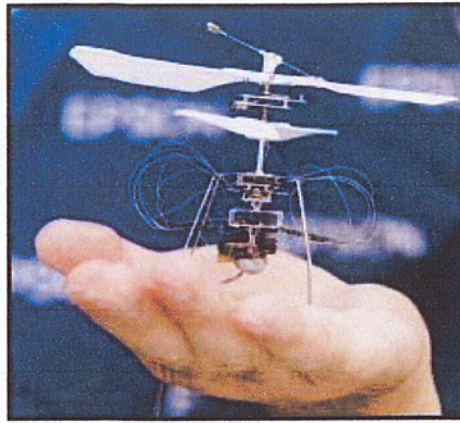
- 3) หุ่นยนต์ใช้ในการแพทย์ หุ่นยนต์ประเภทนี้ช่วยอำนวยความสะดวกทางการแพทย์ เริ่มตั้งแต่หุ่นยนต์ช่วยเรื่องกายภาพบำบัด การเดิน การหยิบของให้ผู้ป่วย ตลอดจนช่วยแพทย์ในการผ่าตัดแสดงดังรูป 2.6 เป็นต้น



รูป 2.6 หุ่นยนต์ช่วยแพทย์ในการผ่าตัด (Da Vinci Surgical System)

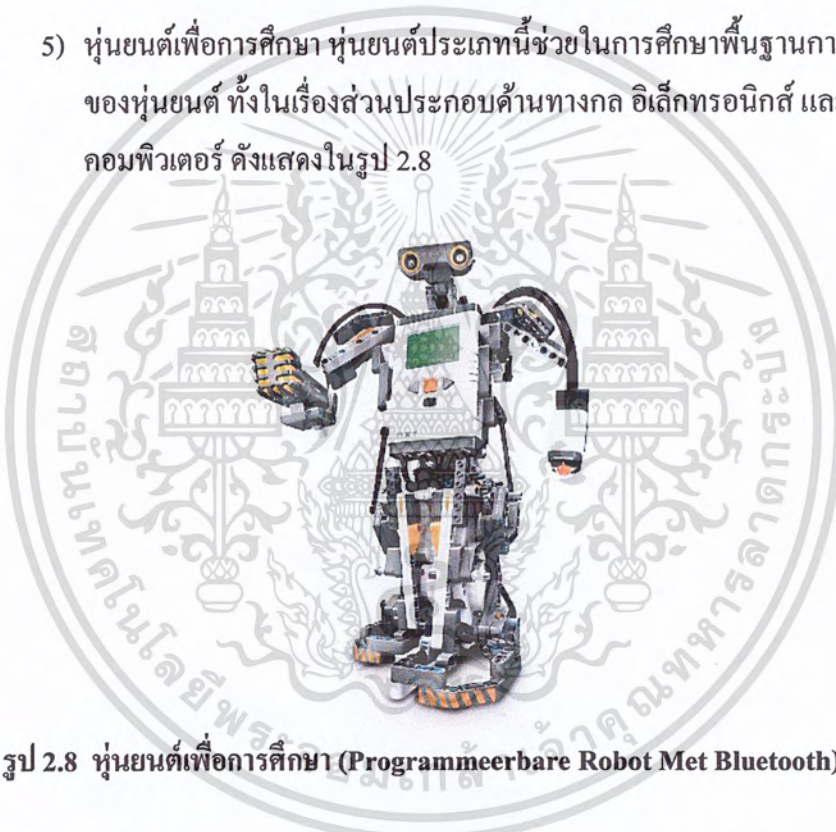
- 4) หุ่นยนต์ใช้ในการทหาร หุ่นยนต์ประเภทนี้ช่วยการทหารในส่วนของรถสอดแนม ในลักษณะของหุ่นยนต์บินได้ขนาดเล็กแสดงดังรูป 2.7

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป 2.7 หุ่นยนต์บินได้ขนาดเล็ก (Tiny Flying Robot)

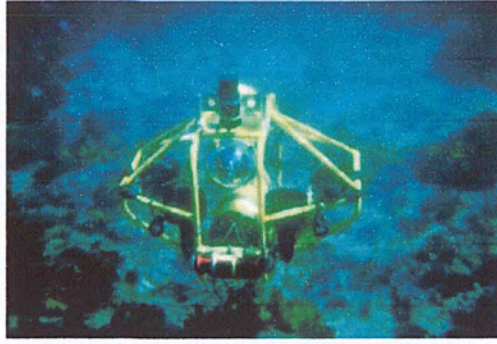
- 5) หุ่นยนต์เพื่อการศึกษา หุ่นยนต์ประเภทนี้ช่วยในการศึกษาพื้นฐานการทำงานของหุ่นยนต์ ทั้งในเรื่องส่วนประกอบด้านทางกล อิเล็กทรอนิกส์ และคอมพิวเตอร์ ดังแสดงในรูป 2.8



รูป 2.8 หุ่นยนต์เพื่อการศึกษา (Programmable Robot Met Bluetooth)

- 6) หุ่นยนต์เพื่อการสำรวจ หุ่นยนต์ประเภทนี้ถูกใช้ในการสำรวจเก็บข้อมูล ซึ่งมีทั้งบนดิน บนอากาศหรือใต้น้ำ แสดงดังรูป 2.9

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป 2.9 หุ่นยนต์สำรวจใต้น้ำ

- 7) หุ่นยนต์เพื่อการบันเทิง หุ่นยนต์ประเภทนี้ได้รับการพัฒนาให้สามารถตอบโต้กับคนได้เสมือนเป็นเพื่อนเล่นหรือสัตว์เลี้ยง ซึ่งมีในรูปแบบของสุนัข แมว และแมลง เป็นต้น ตัวอย่างแสดงได้ดังรูป 2.10



รูป 2.10 หุ่นยนต์เพื่อการบันเทิง (Sony's Latest Aibo Entertainment Robot)

จะเห็นได้ว่าหุ่นยนต์และระบบอัตโนมัติได้เข้ามามีบทบาทมากขึ้น ไม่จำกัดเพียงหุ่นยนต์ที่ใช้ในโรงงานอุตสาหกรรมซึ่งเน้นการเพิ่มผลผลิตเท่านั้น แต่ขยายการใช้งานในส่วนของ การเพิ่มคุณภาพชีวิตของคนให้ดีขึ้น เช่นการบริการอำนวยความสะดวกภายในบ้านและสำนักงาน ซึ่งอยู่ในรูปแบบหุ่นยนต์ดูดฝุ่น หุ่นยนต์ตัดหญ้า เป็นต้น นอกจากนี้ยังมีหุ่นยนต์ที่ช่วยเหลือทางการแพทย์ การสำรวจ การรักษาความปลอดภัย ตลอดจนหุ่นยนต์เพื่อความบันเทิงในรูปแบบหุ่นยนต์ สัตว์เลี้ยง หุ่นยนต์เพื่อการศึกษา หรือหุ่นยนต์ช่วยในการประชาสัมพันธ์ เป็นต้น

2.1.3 ยานพาหนะไร้คนขับ (Unmanned Vehicle)

ยานพาหนะไร้คนขับเป็นหุ่นยนต์ประเภทหนึ่งที่มีลักษณะคล้ายยานพาหนะ ถูกพัฒนาขึ้นมาใช้ทั้งทางด้านพลเรือนและการทหาร ทำงานแทนมนุษย์ในส่วนต่างๆ ทั้งที่เป็นส่วนที่เข้าถึงยาก เป็นอันตราย และช่วยขยายสมรรถภาพของมนุษย์ โดยแบ่งได้เป็น 3 ประเภทใหญ่ๆ ดังนี้

2.1.3.1 Unmanned Ground Vehicles (UGV)

เป็นยานพาหนะไร้คนขับภาคพื้นดินหรือ “รถยนต์อัจฉริยะไร้คนขับ” โดยทั่วไปสามารถแบ่งได้เป็น 2 ประเภท

- 1) Teleoperated UGV เป็นยานพาหนะไร้คนขับภาคพื้นดินที่ควบคุมด้วยมนุษย์ผ่านระบบสื่อสารทางไกล โดยการตัดสินใจจะขึ้นอยู่กับผู้ควบคุม หุ่นยนต์โดยอาจจะรับข้อมูลภาพวีดีโอจากกล้อง ค่าจากเซนเซอร์ต่างๆ ตัวอย่างหุ่นยนต์ประเภทนี้คือ หุ่นยนต์กู้ระเบิด



รูป 2.11 Gladiator Tactical Unmanned Ground Vehicle

- 2) Autonomous UGV เป็นยานพาหนะไร้คนขับภาคพื้นดินที่เป็นหุ่นยนต์ทำงานแบบอัตโนมัติ (Autonomous Robot) โดยที่มีความสามารถทำงานได้เองเมื่อไม่มีมนุษย์ควบคุม เรียนรู้ได้เองจากสภาพแวดล้อม เดินทางจากจุดหนึ่งไปยังอีกจุดหนึ่งได้เอง ตรวจสอบวัตถุที่น่าสนใจ หรือแม้กระทั่งสามารถซ่อมตัวเองได้โดยไม่มีผู้ช่วย เป็นต้น



รูป 2.12 The Guardian UGV

2.1.3.1 Unmanned Aerial Vehicles (UAV)

เรียกอีกอย่างหนึ่งว่า Remotely piloted Vehicles (RPV) เป็นอากาศยานที่สามารถบินได้โดยที่ไม่มีมนุษย์อยู่บนเครื่อง หรือที่รู้จัก “เครื่องบินไร้คนขับ” โดยสามารถควบคุมการปฏิบัติการได้จากระยะที่ห่างไกล ส่วนใหญ่มักใช้ในการทหาร



รูป 2.13 MQ-9 Reaper unmanned aerial vehicle

สามารถแบ่งตามการทำงานได้ 6 ประเภท

- 1) เล็งเป้าและเหยื่อล่อ (Target and decoy)
- 2) ลาดตระเวน (Reconnaissance)
- 3) ต่อสู้ (Combat)
- 4) การขนส่ง (Logistics)
- 5) วิจัยและพัฒนา (Research and Development)
- 6) พลเมืองและโฆษณา (Civil and Commercial)

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

2.1.3.2 Unmanned Maritime Vehicles (UMV) หรือ Unmanned Underwater Vehicles (UUV)

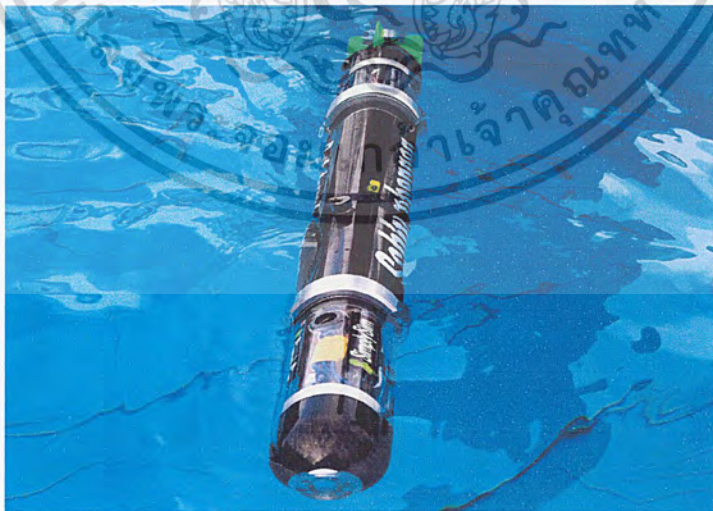
ยานพาหนะไร้คนขับทางทะเล สามารถแบ่งได้เป็น 2 ประเภท คือ

- 1) Remotely Operated Underwater Vehicles (ROVs) เป็นยานพาหนะไร้คนขับทางทะเล ที่ควบคุมจากผู้ควบคุมที่อยู่บนบก



รูป 2.14 Cutlet Remotely Operated Underwater Vehicle

- 2) Autonomous Underwater Vehicles (AUVs) เป็นยานพาหนะไร้คนขับทางทะเล ที่สามารถทำงานได้เองอัตโนมัติ



รูป 2.15 Blackghost AUV

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

2.2 ยูเอสบี (USB : Universal Serial Bus)

2.2.1 ความเป็นมาของระบบบัส USB



รูป 2.16 USB Logo

ระบบบัส USB เป็นระบบบัสที่ถูกออกแบบมาให้มีความง่ายในการเชื่อมต่อ และทรงประสิทธิภาพในการสื่อสารข้อมูลกับอุปกรณ์หลายๆชนิด โดยปราศจากข้อจำกัด และการจัดวางของการอินเทอร์เฟซ (Interface) ทางด้านฮาร์ดแวร์ ในโลกของ USB จะไม่มีการใช้ดีพสวิทช์ (Dip Switch) หรือแม่แต่จัมเปอร์ (Jumper) เพื่อกำหนดค่าทางด้านฮาร์ดแวร์แต่อย่างใด ซึ่งการตั้งค่าการทำงานต่างๆจะถูกกระทำโดยระบบปฏิบัติการอย่างอัตโนมัติ นอกจากนี้การเชื่อมต่ออุปกรณ์ USB เข้ากับระบบยังสามารถทำในขณะที่เครื่องคอมพิวเตอร์ยังคงทำงานอยู่ได้ ซึ่งการใช้งานลักษณะนี้คือรูปแบบของระบบปลั๊กแอนด์เพลย์ (Plug and Play) อย่างแท้จริง และในส่วนของ การเพิ่มจำนวนพอร์ตการสื่อสารข้อมูลก็สามารถทำได้อย่างง่ายคด้วยการใช้ USB ฮับ (USB Hub) มาต่อพ่วงเข้ากับระบบ จุดเด่นที่น่าสนใจอีกประการหนึ่งของระบบบัสชนิดนี้ก็คือ ความเร็วในการส่งถ่ายข้อมูลซึ่งสูงถึง 480 เมกะบิตต่อวินาทีสำหรับ USB เวอร์ชัน 2.0 ซึ่งสูงกว่าการเชื่อมต่อแบบขนานและอนุกรมเป็นอย่างมาก

2.2.2 จุดเด่นหลักๆ ของระบบบัส USB

- 1) ผู้ใช้สามารถนำอุปกรณ์ I/O มาต่อเข้ากับพอร์ต USB ในขณะที่เครื่องคอมพิวเตอร์กำลังทำงานอยู่ได้ (Hot-Pluggable)
- 2) ง่ายต่อการใช้งาน ซึ่งเครื่องคอมพิวเตอร์จะสามารถรู้จัก และจดจำอุปกรณ์ I/O ที่ถูกนำมาต่อเข้าไปในระบบโดยผ่านทางดีไวซ์ไดรฟ์เวอร์ (Device Driver) ที่เหมาะสม อีกทั้งการตั้งค่าต่างๆ จะเป็นไปอย่างอัตโนมัติ
- 3) ลดความสับสนของการเชื่อมต่อด้วยการใช้คอนเน็คเตอร์ (Connector) เพียงชนิดเดียว

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

- 4) ประสิทธิภาพการส่งถ่ายข้อมูลด้วยการส่งถ่ายข้อมูลที่มีความเร็วถึง 480 เมกะบิตต่อวินาทีสำหรับอุปกรณ์แบบ ไฮสปีด (High Speed) ซึ่งมีค่าสูงกว่าพอร์ตขนานและอนุกรมหลายเท่า
- 5) สามารถต่ออุปกรณ์ได้ถึง 127 ตัว
- 6) สายเคเบิลที่ใช้เชื่อมต่อจะมีสายของแหล่งจ่ายไฟรวมอยู่ในตัวมันด้วย
- 7) มีการจัดการพลังงานที่ชาญฉลาด ซึ่งอุปกรณ์ต่างๆ จะมีการลดการใช้กำลังงานของตัวเองลงเมื่อไม่มีการใช้งาน
- 8) มีการตรวจจับและแก้ไขความผิดพลาดของข้อมูลอย่างอัตโนมัติ

2.2.3 การส่งข้อมูลภายในบัสยูเอสบี 1.0/1.1

ยูเอสบีเป็นการส่งข้อมูลและเชื่อมต่อในรูปแบบของบัส คือ อุปกรณ์ทุกๆ ตัวที่ต่อเชื่อมจะต้องส่งสัญญาณรวมกันไปในสายส่งสัญญาณเพียงคู่เดียว ดังนั้นอุปกรณ์ทุกๆ ตัวจะต้องส่งข้อมูลเรียงลำดับเพื่อป้องกันการชนกันของข้อมูล และทำให้ในช่วงเวลาหนึ่งๆ จะมีข้อมูลวิ่งไปได้เพียงทิศทางเดียวเท่านั้น

จึงหวั่นเกรงการรับส่งข้อมูลของระบบบัสยูเอสบีทั้งหมดจะถูกควบคุม โดย โฮสต์ซึ่งก็คือตัว แพลตฟอรม์ที่เป็นจุดรวมของอุปกรณ์ต่างนั่นเอง ดังนั้นจึงไม่สามารถเชื่อมต่อโฮสต์ 2 ตัวเข้าด้วยกันโดยตรงได้ เพราะจะทำให้เกิดการชนกันของข้อมูลภายในบัสเนื่องจากแต่ละ โฮสต์ก็จะพยายามกำหนดจังหวะในการรับส่งของตนเองขึ้นมา ดังนั้นจึงต้องมีอุปกรณ์ตัวกลางเพื่อชิงโครโนซ์ตัวเองเข้ากับโฮสต์ ทั้ง 2 ฝ่ายให้ได้

การรับส่งข้อมูลจะถูกกำหนดเป็นเฟรม (frame) โดยทุกๆ 1 มิลลิวินาทีที่จะเกิดการรับส่งข้อมูลขึ้น 1 เฟรมในแต่ละเฟรมจะถูกแบ่งแยกออกเป็นแพ็กเกจและเริ่มต้นการทำงานของแต่ละเฟรมโดย โฮสต์จะส่งสัญญาณเริ่มต้นเฟรม (SOF : start of frame) ออกไปให้อุปกรณ์ทุกตัวรู้จักหวั่นเกรงการเริ่มเฟรม หลังจากนั้นโฮสต์ก็จะเริ่มส่งหรือรับข้อมูลต่างๆ ตามที่ได้จัดลำดับความสำคัญไว้ อุปกรณ์ต่างๆ ที่อยู่ภายในบัสจะต้องทำตามจังหวะที่โฮสต์กำหนดไว้เท่านั้น การส่งข้อมูลกลับไปยังโฮสต์จะทำได้เมื่อได้รับการถามหรือร้องขอจากโฮสต์

แต่เนื่องจากแต่ละเฟรมจะต้องรับส่งข้อมูลให้เสร็จภายใน 1 มิลลิวินาทีนั้นหมายความว่าข้อมูลของอุปกรณ์ทุกๆ ตัวที่เชื่อมต่อกับบัสจะต้องถูกกำหนดขนาดไม่ให้ใหญ่เกินกว่าที่จะสามารถรับส่งได้ภายใน 1 มิลลิวินาทีและเล็กพอที่จะทำให้อุปกรณ์ทุกๆ ตัวสามารถใช้งานบัสไปพร้อมๆ กันได้ ดังนั้น ยูเอสบีจึงจำเป็นต้องอาศัยซอฟต์แวร์ที่เข้ามาจัดการในด้านนี้ และต้องอาศัยฮาร์ดแวร์ที่จะคอยกระจายการส่งและรวบรวมการรับข้อมูลจากทุกๆ อุปกรณ์ในระบบ ซึ่งซอฟต์แวร์และฮาร์ดแวร์ที่จำเป็นกับยูเอสบีมีดังนี้

2.2.3.1 ส่วนซอฟต์แวร์

1) ไดรเวอร์อุปกรณ์ยูเอสบี (USB device drivers)

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

- 2) ไดรเวอร์ยูเอสบี (USB driver)
- 3) ไดรเวอร์โฮสต์คอนโทรลเลอร์ (USB host controller driver)

2.2.3.2 ส่วน hardware

- 1) ยูเอสบีโฮสต์คอนโทรลเลอร์ (USB host controller) / รูทฮับ (root hub)
- 2) ยูเอสบีฮับ (USB hub)
- 3) อุปกรณ์ยูเอสบี (USB device)

2.2.4 ส่วนประกอบทาง Software

- 1) ไดรเวอร์อุปกรณ์ยูเอสบี คือ โปรแกรมเก็บข้อมูลที่จำเป็นในการติดต่อไปยังอุปกรณ์แต่ละตัว เมื่อโปรแกรมใดมีความต้องการจะติดต่อกับอุปกรณ์ต่างๆ จะต้องแจ้งความต้องการนั้นๆ มายังไดรเวอร์อุปกรณ์ยูเอสบี เนื่องจากตัวไดรเวอร์นี้จะรู้ว่าถ้าต้องการติดต่อกับอุปกรณ์จะต้องติดต่อผ่านเอ็นพอยท์ (endpoint) ใดด้วยรูปแบบใด (การทำงานของอุปกรณ์ยูเอสบีจะติดต่อส่งงานผ่านเอ็นพอยท์ของตัวอุปกรณ์ ซึ่งอุปกรณ์ต่างๆ จะมีชนิดและจำนวนเอ็นพอยท์ที่ต่างกัน) ดังนั้นอุปกรณ์แต่ละตัวจะต้องมีไดรเวอร์อุปกรณ์ยูเอสบีเฉพาะตัว เช่น ถ้าต้องการติดต่อกับอุปกรณ์คีย์บอร์ดตัว ไดรเวอร์อุปกรณ์ยูเอสบีก็จะรู้ว่าต้องรับส่งข้อมูลแบบความเร็วต่ำ โดยใช้รูปแบบการถ่ายทอดข้อมูลแบบอินเตอร์รัพท์ผ่านเอ็นพอยท์ตัวหนึ่งของคีย์บอร์ดและตรวจสอบข้อมูลการกดเป็นช่วงๆ ระยะเวลาห่างกันหนึ่งแต่ในบางอุปกรณ์พื้นฐานของเครื่องคอมพิวเตอร์ เช่น เมาส์, คีย์บอร์ด จะมีการบรรจุไดรเวอร์อุปกรณ์ยูเอสบีเหล่านั้นไว้ในไบออส (BIOS) ของคอมพิวเตอร์เรียบร้อยแล้วจึงไม่ต้องติดตั้งไดรเวอร์เพิ่มเติมสำหรับอุปกรณ์นี้
- 2) ไดรเวอร์ยูเอสบี การทำงานของยูเอสบีนั้นเป็นการต่อร่วมกันของอุปกรณ์หลายๆ ชนิดบนสายสัญญาณเพียงคู่เดียว ดังนั้นการส่งข้อมูลของอุปกรณ์แต่ละชนิดจะต้องมีการแบ่งสรรปันส่วนกันไปอย่างพอเหมาะพอดี เพื่อให้อุปกรณ์ทุกตัวสามารถทำงานไปได้พร้อมๆ กัน และแน่นอนว่าต้องมีซอฟต์แวร์ที่เข้ามาทำหน้าที่นี้ ซึ่งก็คือ ไดรเวอร์ยูเอสบีนั่นเอง ไดรเวอร์อุปกรณ์ยูเอสบีของอุปกรณ์แต่ละตัวจะส่งการร้องขอเพื่อการติดต่อ (request) ลงมายังไดรเวอร์ยูเอสบี และเมื่อไดรเวอร์ยูเอสบีรับทราบความต้องการการติดต่อของอุปกรณ์ครบทุกตัวที่เชื่อมต่ออยู่บนบัสแล้ว ก็จะพิจารณาว่า ในรอบการรับส่งข้อมูลหนึ่งๆ นั้นอุปกรณ์แต่ละตัวสามารถรับส่งข้อมูลได้มากเท่าใด หากปริมาณข้อมูลที่ต้องการรับส่งมีขนาดใหญ่มากก็จะตัดแบ่งออกเป็นส่วนๆ แล้วเก็บไว้เพื่อรอส่งในรอบถัดไป โดยปริมาณข้อมูลที่ส่งได้ของอุปกรณ์แต่ละตัวจะถูกพิจารณาจากชนิดของการ

ถ่ายทอดข้อมูล (transfer type) ว่าอุปกรณ์ใดใช้การถ่ายทอดข้อมูลแบบใดและการรับส่งข้อมูลชนิดนั้นมีความสำคัญมากน้อยเพียงใด

- 3) ไดรเวอร์โฮสต์คอนโทรลเลอร์ หลังจากไดรเวอร์ยูเอสบีพิจารณาแล้วว่าอุปกรณ์แต่ละตัวส่งข้อมูลได้เท่าใดบ้าง มันจะส่งข้อมูลของอุปกรณ์แต่ละตัวที่จะติดต่อบนรอบการติดต่อนั้นๆ มายังไดรเวอร์โฮสต์คอนโทรลเลอร์ จากนั้นไดรเวอร์โฮสต์คอนโทรลเลอร์จะจัดเรียงลำดับข้อมูลของอุปกรณ์แต่ละชนิดลงในเฟรมข้อมูลเพิ่มเติมส่วนประกอบต่างๆ ของเฟรมข้อมูลให้ครบตามมาตรฐานการถ่ายทอดข้อมูลแบบยูเอสบีแล้วส่งข้อมูลทั้งหมดไปยัง ฮาร์ดแวร์ยูเอสบี โฮสต์คอนโทรลเลอร์เพื่อส่งข้อมูลทั้งหมดออกไปยังอุปกรณ์ต่างๆ

2.2.5 ส่วนประกอบทางฮาร์ดแวร์

2.2.5.1 ยูเอสบีโฮสต์คอนโทรลเลอร์

มีหน้าที่สร้างสัญญาณข้อมูลทางไฟฟ้า แล้วส่งต่อไปยังรูฮับ(root hub) เพื่อกระจายออกไปยังอุปกรณ์ต่างๆ โดยมันจะสร้างสัญญาณการติดต่อข้อมูลรูปแบบต่างๆตามที่ไดรเวอร์โฮสต์คอนโทรลเลอร์กำหนดมาให้ จากนั้นแปลงข้อมูลที่จะส่งจากแบบขนานเป็นแบบอนุกรมเพื่อใช้ในการส่งต่อไป เมื่อสัญญาณมาถึงรูฮับ รูฮับก็จะส่งสัญญาณนั้นออกไปยังบัสเพื่อส่งต่อไปยังอุปกรณ์ต่างๆนอกจากนั้นรูฮับยังทำหน้าที่สำคัญอีก 4 อย่างคือ

- 1) ควบคุมการใช้พลังงานของอุปกรณ์ที่มาต่อ
- 2) ตรวจสอบการเชื่อมต่อของอุปกรณ์ว่ามีอุปกรณ์ต่ออยู่หรือไม่
- 3) เปิดการใช้งานพอร์ต (enable) เมื่อมีอุปกรณ์ต่ออยู่ และปิดการใช้งาน (disable) เมื่อปลดอุปกรณ์ออกไปแล้ว
- 4) รายงานสถานะของแต่ละพอร์ต เมื่อไดรเวอร์โฮสต์คอนโทรลเลอร์ร้องขอมา

2.2.5.2 ยูเอสบีฮับ

หน้าที่หลักๆคือ ขยายการเชื่อมต่อให้อุปกรณ์จำนวนมากๆ สามารถเชื่อมต่อเข้ากับระบบบัสได้ โดยการทำงานหลักมี 2 ส่วน คือ ทำหน้าที่เป็นตัวทวนสัญญาณ (repeater) และตัวจัดการพลังงาน (power management) ในส่วนการทวนสัญญาณ ยูเอสบีฮับจะต้องรับสัญญาณจากโฮสต์มา แล้วส่งกระจายออกไปยังพอร์ตทุกๆ พอร์ต และรับสัญญาณจากแต่ละพอร์ต แล้วจับมารวมกันเพื่อส่งกลับไปที่โฮสต์สำหรับส่วนของการจัดการพลังงานนั้นมีหน้าที่เหมือนกับรูฮับก็คือ ตรวจสอบว่ามีการเชื่อมต่ออยู่ของอุปกรณ์ที่พอร์ตใดบ้าง หากมีอุปกรณ์ต่ออยู่ก็เปิดการใช้งานพอร์ตนั้นๆ หากไม่มีอุปกรณ์ต่ออยู่ก็ปิดการใช้งาน ตรวจสอบการเชื่อมต่อหรือปลดออกของอุปกรณ์เพื่อรายงานผลให้โฮสต์คอนโทรลเลอร์ร้องขอ และป้องกันอุปกรณ์ที่ต่ออยู่ในแต่ละพอร์ตไม่ให้ดึงกระแสไฟฟ้าเกินกว่าที่กำหนด

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

2.2.5.3 อุปกรณ์ยูเอสบี

อุปกรณ์ต่างๆ ที่เชื่อมต่อกับคอมพิวเตอร์ด้วยพอร์ตยูเอสบี นั้นเอง สามารถแบ่งเป็น 2 ชนิดตามความเร็วในการถ่ายทอข้อมูลคือ

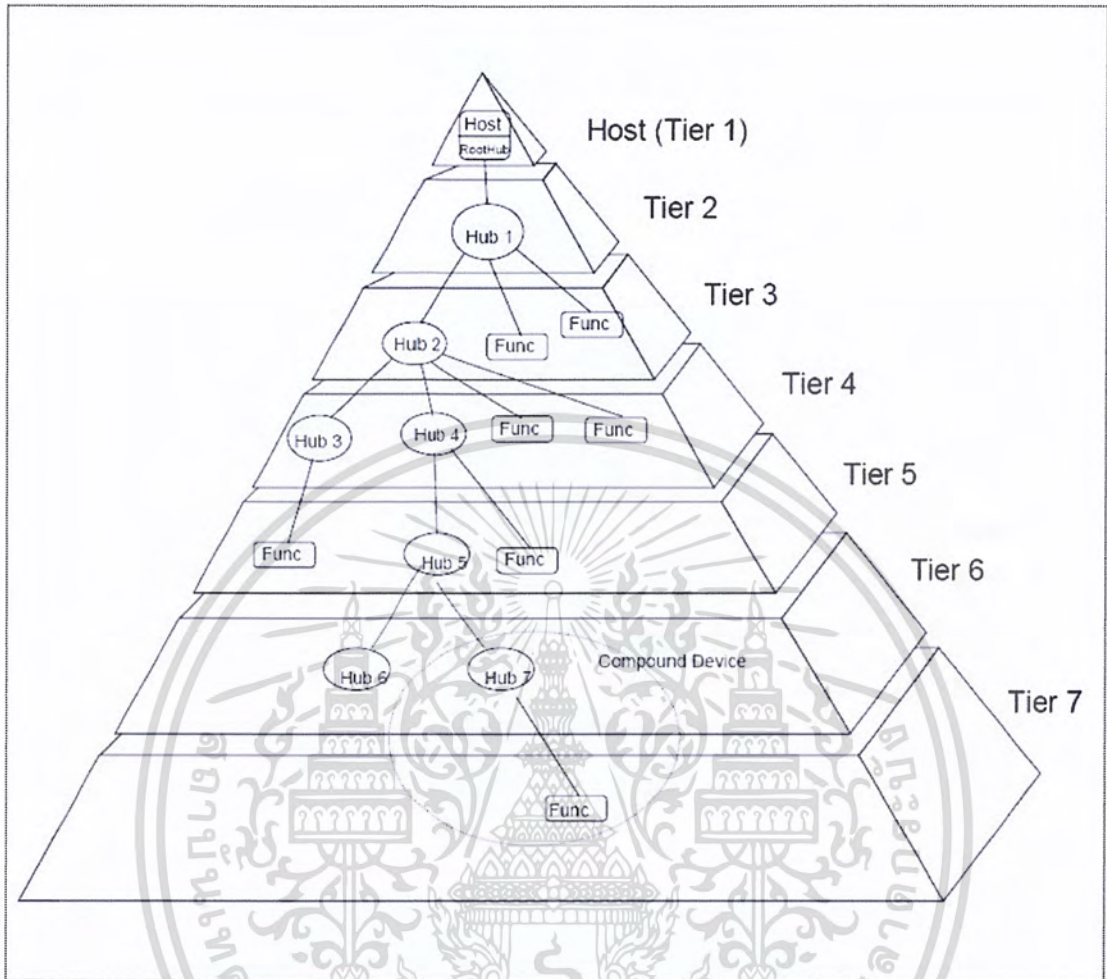
- 1) อุปกรณ์ความเร็วต่ำ (low speed devices) ถ่ายทอข้อมูลด้วยความเร็ว 1.5 เมกะบิตต่อวินาที
- 2) อุปกรณ์ความเร็วเต็มที่ (full speed devices) รับส่งข้อมูลด้วยความเร็ว 12 เมกะบิตต่อวินาที

ในปัจจุบันนี้ อุปกรณ์ยูเอสบีที่มีจำหน่ายอยู่ในท้องตลาดมีอยู่เป็นจำนวนมาก เช่น คีย์บอร์ด , เมาส์ , จอยสติ๊ก เหล่านี้คืออุปกรณ์ยูเอสบีความเร็วต่ำ ส่วนจอมอนิเตอร์ , ลำโพง , เครื่องพิมพ์ , กล้องถ่ายภาพดิจิทัล , ซีดีรอมไดรฟ์ , เครื่องเล่นเอ็มพี3 จัดเป็นอุปกรณ์ยูเอสบีความเร็วสูง อุปกรณ์บางตัวจะบรรจุความสามารถของยูเอสบีฮับ เข้าไปด้วยทำให้สามารถนำอุปกรณ์อื่นๆ มาเชื่อมต่อได้เหมือนกับการต่อเข้ากับฮับอุปกรณ์เหล่านี้ (Compound USB devices) ตัวอย่างของอุปกรณ์ที่มีฮับอยู่ในได้แก่ จอมอนิเตอร์ , เครื่องพิมพ์ เป็นต้น

นอกจากการแบ่งชนิดของอุปกรณ์ตามความเร็วในการถ่ายทอข้อมูลแล้ว ยังแบ่งอุปกรณ์ยูเอสบีตามการใช้พลังงานของตัวอุปกรณ์เองก็ได้ซึ่งสามารถแบ่งได้อีก 2 ชนิด คือ

- 1) อุปกรณ์ที่ใช้ไฟเลี้ยงจากบัส (bus powered device) คือ อุปกรณ์ที่ใช้ไฟเลี้ยงจากบัสโดยตรง ไม่ต้องมีแหล่งจ่ายไฟภายนอกเพิ่มเติม
- 2) อุปกรณ์ที่ใช้ไฟเลี้ยงจากตัวเอง (self powered device) คือ อุปกรณ์ที่มีแหล่งจ่ายไฟในตัวไม่ต้องอาศัยไฟเลี้ยงจากบัส

2.2.6 โครงสร้างการเชื่อมต่อ (Topology)



รูป 2.17 USB Topology : Tiered Star

โทโพโลยี หรือการจัดการเชื่อมต่อบนระบบบัส USB จะเป็นแบบไทร์สตาร์ (Tiered Star) หรือสตาร์แบบลำดับชั้น โครงสร้างนี้ประกอบไปด้วย โครงสร้างแบบสตาร์หลายๆ ชุด เชื่อมต่อกันอยู่ โดยมีฮับเป็นจุดศูนย์กลางของโครงสร้างย่อยๆ เหล่านี้ ส่วนบนสุดของสตาร์จะเป็นโฮสคอนโทรลเลอร์ ซึ่ง USB จะมีโฮสเพียงตัวเดียวเท่านั้นที่ทำหน้าที่ควบคุมการติดต่อสื่อสารทั้งหมดของระบบ และมีฮับเป็นตัวเพิ่มจำนวนของพอร์ตที่ใช้เชื่อมต่อกับอุปกรณ์ ทำให้ระบบสามารถเชื่อมต่ออุปกรณ์ได้มากขึ้น

2.2.7 การติดต่อระหว่างอุปกรณ์และโฮสต์

การถ่ายทอข้อมูล (Transfer type) ของยูเอสบีนั้นแบ่งออกเป็น 4 ชนิดตามขนาด ชนิดของข้อมูลและจังหวะการส่งข้อมูลดังนี้

117370

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

2.2.7.1 การถ่ายทอกระบบไอโซโครนัส (Isochronous transfer)

ใช้กับการรับส่งข้อมูลที่ต้องการความต่อเนื่องสูง มีอัตราเร็วในการส่งข้อมูลคงที่ ไม่มีการรับประกันความถูกต้องของข้อมูล หากเกิดความผิดพลาดจะ ไม่มีการพยายามส่งข้อมูลนั้นไปใหม่ การรับส่งแบบนี้จะต้องจองการรับส่งเฟรมข้อมูลในแต่ละ 1 มิลลิวินาที ไว้ตลอดเวลาด้วย เช่น ข้อมูลเสียงเพลง , ถ้าโพง เป็นต้น โดยมีการชิงโครไนซ์จังหวะการรับส่งเฟรมข้อมูลแบ่งเป็น 3 วิธี คือ

- 1) อะซิงโครนัส (Asynchronous) สัญญาณนาฬิกาของอุปกรณ์ไม่จำเป็นต้องเข้าจังหวะกับสัญญาณข้อมูลของยูเอสบีแต่อัตราการส่งข้อมูลจะต้องถูกกำหนดไว้ตายตัวที่ค่าใดค่าหนึ่ง ซึ่งกำหนดตอนเริ่มต้นการเชื่อมต่อ ไม่สามารถเปลี่ยนแปลงได้ เช่น โมเด็มโทรศัพท์ที่อัตราการสุ่มข้อมูล (sampling rate) เป็นอิสระไม่ขึ้นกับสัญญาณเอส โอเอฟ (SOF) ของยูเอสบี เป็นต้น
- 2) ซิงโครนัส (Synchronous) สัญญาณนาฬิกาของอุปกรณ์จะต้องเข้าจังหวะกับสัญญาณข้อมูลและเอส โอเอฟของยูเอสบี เช่น โมเด็ม (modem ISDN 64 kb/s) จะต้องเกิดการ ชิงโครไนซ์ สัญญาณเอส โอเอฟของโฮสต์เข้ากับสัญญาณนาฬิกาของระบบ ไอเอสดีเอ็น (ISDN) ก่อนจึงจะถ่ายทอข้อมูลด้วยความเร็วคงที่ 64 กิโลบิตต่อวินาทีได้
- 3) อะแดปทีฟ (Adaptive) วิธีนี้เป็นวิธีที่ตัวอุปกรณ์มีความสามารถมากที่สุด เพราะสามารถปรับความเร็วในการถ่ายทอข้อมูลได้ในเวลาที่กว้างมาก ไม่ถูกกำหนดตายตัวไว้ค่าใดค่าหนึ่ง สามารถเปลี่ยนแปลงความเร็วในระหว่างการใช้งาน เช่น ซีดีรอม (CDRom) ที่สามารถเปลี่ยนอัตราการสุ่มข้อมูลได้

2.2.7.2 การถ่ายทอกระบบบัลค์ (Bulk transfer)

ใช้กับการถ่ายทอข้อมูลที่มีปริมาณมากๆ แต่ไม่ต้องการความต่อเนื่องของข้อมูล และไม่ต้องการอัตราการส่งข้อมูลที่คงที่ การส่งช้าหรือเร็วจะส่งผลกระทบต่อในด้านเวลาที่ต้องใช้มากขึ้นเท่านั้น แต่ข้อมูลไม่ได้มีความเสียหายแต่อย่างใด เพราะในการส่งข้อมูลแต่ละครั้งจะมีการตรวจสอบความถูกต้องและจะเกิดการส่งใหม่เมื่อมีความผิดพลาดเกิดขึ้น เช่น ซีดีรอม (ส่วนที่ไม่ใช่การอ่านข้อมูลเป็นเพลง) , เครื่องพิมพ์ หรือ สแกนเนอร์

2.2.7.3 การถ่ายทอกระบบอินเทอร์รัพต์ (Interrupt transfer)

ใช้กับการถ่ายทอข้อมูลที่มีจำนวนน้อยครั้งและปริมาณของข้อมูลไม่มาก โดยอาศัยวิธีการวนอ่านข้อมูลจากอุปกรณ์เป็นระยะๆ หรือการ โพลลิ่ง (Polling) โดยอัตราการวนอ่านนี้จะต้องไม่ช้าเกินไปเพราะจะทำให้เกิดการสูญเสียข้อมูล และไม่เร็วเกินไปเพราะจะทำให้ใช้

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

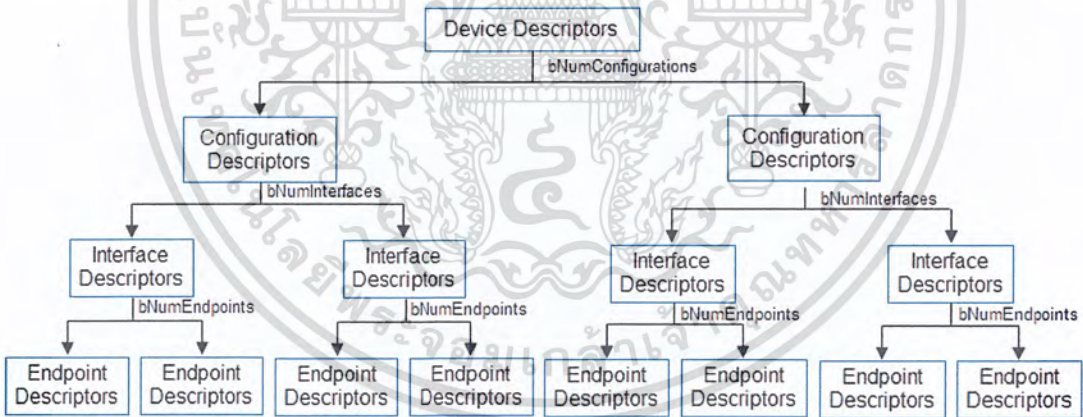
แบนด์วิดท์ (bandwidth) มากเกินความจำเป็น ถ้าหากอุปกรณ์ไม่มีข้อมูลที่จะส่งก็จะส่งแน็ค (NAK : Negative Acknowledgement) ตอบกลับไป เช่น คีย์บอร์ด เป็นต้น

2.2.7.4 การถ่ายทอดสัญญาณควบคุม (Control transfer)

มีความสำคัญมาก เพราะใช้สำหรับรับส่งคำสั่งควบคุมการทำงานทั้งหมดของอุปกรณ์ทุกๆ ตัวตั้งแต่เริ่มแรกเมื่ออุปกรณ์ถูกต่อเข้ากับระบบ เกิดการอ่านเดสคริปเตอร์ต่างๆ เมื่อพิจารณาแล้วว่าสามารถรองรับการทำงานได้หรือไม่ ถ้าได้ก็จะทำการตั้งค่าการทำงานต่างๆ และเริ่มการทำงาน ทั้งหมดที่กล่าวมานี้จะใช้การถ่ายทอดสัญญาณควบคุมเพื่อติดต่อกับการควบคุมเอ็นพอยท์ (endpoint control) ซึ่งเป็นกุญแจหลักทั้งสิ้น

2.2.8 เดสคริปเตอร์, ความหมาย, ชนิดและรูปแบบการใช้งาน

อุปกรณ์แต่ละตัวมีคุณสมบัติและการทำงานที่แตกต่างกัน โฮสต์จำเป็นต้องรู้คุณสมบัติทั้งหมดของอุปกรณ์แต่ละตัวเพื่อให้การสั่งงานเป็นไปได้อย่างถูกต้อง และเนื่องจากบัสข้อมูลทั้งหมดถูกใช้งานรับส่งข้อมูลร่วมกันระหว่างอุปกรณ์ทุกๆ ตัว สิ่งทีโฮสต์จำเป็นต้องรู้ก็คือ ปริมาณที่ต้องการส่ง หรือแบนด์วิดท์ของอุปกรณ์แต่ละตัวในบัส ดังนั้นเมื่อมีอุปกรณ์ตัวใหม่ต่อเข้ากับบัสก็สามารถใช้ข้อมูลเหล่านี้พิจารณาได้ว่าจะรองรับอุปกรณ์นั้นๆ ได้หรือไม่ ข้อมูลเหล่านี้รวมเรียกว่า ดีไวซ์เดสคริปเตอร์ (Device descriptor)



รูป 2.18 Device Descriptors

2.1.8.1 ดีไวซ์เดสคริปเตอร์

ในอุปกรณ์แต่ละตัวจะมี ดีไวซ์เดสคริปเตอร์เพียงชุดเดียวเท่านั้น ภายในจะระบุข้อมูลที่ใช้ในการเชื่อมต่อขั้นแรก (default descriptor pipe) เพื่อใช้ในการกำหนดข้อมูลสถานะของอุปกรณ์เข้ากับโฮสต์ นอกจากนั้นยังเก็บข้อมูลของข้อกำหนดใน โหมมคการทำงานต่างๆ ของอุปกรณ์รวมถึงจำนวนคอนฟิกูเรชัน (configuration) ด้วย เพราะในครั้งแรกที่อุปกรณ์เชื่อมต่อเข้า

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

กับบัสนั้น โฮสต์ ไม่มีทางรู้ได้เลยว่า ต้องติดต่อกับอุปกรณ์ที่เอ็นพอยท์ใด จึงจำเป็นต้องขอข้อมูล ส่วนนี้ก่อนที่จะติดต่อกับส่วนอื่น

2.1.8.2 คอนฟิกูเรชันเดสคริปเตอร์ (Configuration descriptor)

ใช้เก็บข้อมูลที่จำเป็นของการทำงานในแต่ละโหมดการทำงานและเก็บจำนวนอินเทอร์เฟซ ที่ใช้งานในโหมดนั้นๆ เช่น อุปกรณ์บางตัวที่มีการทำงาน 2 โหมด คือ โหมดใช้พลังงานสูง และโหมดประหยัดพลังงานเดสคริปเตอร์ ตัวนี้จะเก็บข้อมูลที่จำเป็นในการตั้งค่าต่างๆ ของโฮสต์ที่ต้องการเลือกใช้โหมดการทำงานแต่โหมดของอุปกรณ์

2.1.8.3 อินเทอร์เฟซเดสคริปเตอร์ (Interface descriptor)

ในแต่ละโหมดการทำงานหรือ คอนฟิกูเรชัน อาจจะมีการเชื่อมต่อหรืออินเทอร์เฟซ 1 แบบหรือมากกว่าเพื่อใช้งานในหน้าที่ต่างๆ เช่น ซีดีรอม โดยในตัวซีดีรอมจะมีการรับส่งข้อมูลปริมาณมากๆ (mass storage), การส่งข้อมูลเสียงออกไอ และการส่งข้อมูลภาพจะเห็นได้ว่า มีอินเทอร์เฟซที่ใช้งานแยกกัน ภายในอินเทอร์เฟซ เดสคริปเตอร์จะบรรจุข้อมูลการใช้งานอินเทอร์เฟซนั้นๆ โดยข้อมูลเหล่านี้จะระบุว่าอุปกรณ์ถูกจัดอยู่ในคลาสหรือซบคลาสใดและมีเอ็นพอยท์ จำนวนเท่าใดบ้างที่ใช้งานในอินเทอร์เฟซนี้บ้าง

2.1.8.4 เอ็นพอยท์เดสคริปเตอร์ (Endpoint descriptor)

ใช้เก็บข้อมูลคุณสมบัติของแต่ละเอ็นพอยท์ เช่น ใช้การถ่ายทอดสัญญาณแบบใด และถ่ายทอดข้อมูลได้มากที่สุดครั้งละเท่าใด

2.1.8.5 สตริงเดสคริปเตอร์ (String descriptor)

เป็นเดสคริปเตอร์ที่ไม่ได้อยู่ในโครงสร้างหลัก เพราะเดสคริปเตอร์ชนิดนี้จะเก็บข้อมูลตัวอักษรที่สามารถอ่านเข้าใจได้ไว้อธิบายส่วนต่างๆ ของเดสคริปเตอร์ทั้งสี่ตัวข้างต้น เช่น เก็บชื่อบริษัทผู้ผลิต และ/หรือ หมายเลขประจำตัวของอุปกรณ์ เป็นต้น

2.1.8.6 คลาสสเปซิฟิกเดสคริปเตอร์ (Class-specific descriptor)

เป็นเดสคริปเตอร์พิเศษที่มีเฉพาะอุปกรณ์บางตัวที่จัดอยู่ในบางคลาสเท่านั้น ภายในเก็บข้อมูลเฉพาะของคลาสนั้นๆ ที่อยู่นอกเหนือจากเดสคริปเตอร์พื้นฐาน 4 ชนิดแรก

2.1.8.7 สรุปรูปการใช้งานของเดสคริปเตอร์

- 1) ข้อมูลทั่วไปของตัวอุปกรณ์จะเก็บอยู่ในเดสคริปเตอร์ของอุปกรณ์ หรือ เดสไวซ์เดสคริปเตอร์
- 2) ข้อมูลการทำงานของแต่ละโหมดจะถูกเก็บอยู่ในคอนฟิกูเรชันเดสคริปเตอร์
- 3) ข้อมูลหน้าที่การทำงานเก็บอยู่ในอินเทอร์เฟซเดสคริปเตอร์
- 4) ข้อมูลการทำงานของแต่ละเอ็นพอยท์จะถูกเก็บอยู่ในเอ็นพอยท์เดสคริปเตอร์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

2.2.9 การตรวจสอบการเชื่อมต่อของอุปกรณ์

ใช้การตรวจสอบจากการเปลี่ยนแปลงของระดับสัญญาณในมายสัญญาณคิบบ (D-) และคิบบวก (D+) โดยสายข้อมูลทั้งสองที่ด้านฮับจะถูกต่อพูลดาวน์ (pull-down) ด้วยความต้านทาน 15 กิโลโอห์ม ซึ่งจะส่งผลให้สายสัญญาณทั้งสองมีระดับแรงดันเป็น 0 โวลต์ในขณะที่ไม่มีอุปกรณ์ใดๆ มาเชื่อมต่อ

ที่ด้านอุปกรณ์ สำหรับอุปกรณ์ความเร็วต่ำสายสัญญาณคิบบ จะต่อตัวต้านทาน 1.5 กิโลโอห์ม พูลอัพ (pull-up) กับแรงดัน 3.0-3.6 โวลต์ ส่วนอุปกรณ์ความเร็วสูงสายสัญญาณคิบบ จะถูกพูลอัพแทน ดังนั้นเมื่อมีการต่ออุปกรณ์ตัวใหม่เข้าไปจะทำให้มีการเปลี่ยนแรงดันของสายสัญญาณเพิ่มจาก 0 โวลต์ ขึ้นไปที่ 90% ของไฟเลี้ยงจึงทำให้ฮับรู้ว่ามีการเชื่อมต่ออุปกรณ์เข้าไป

2.2.10 เทคนิคการเข้ารหัสสัญญาณ

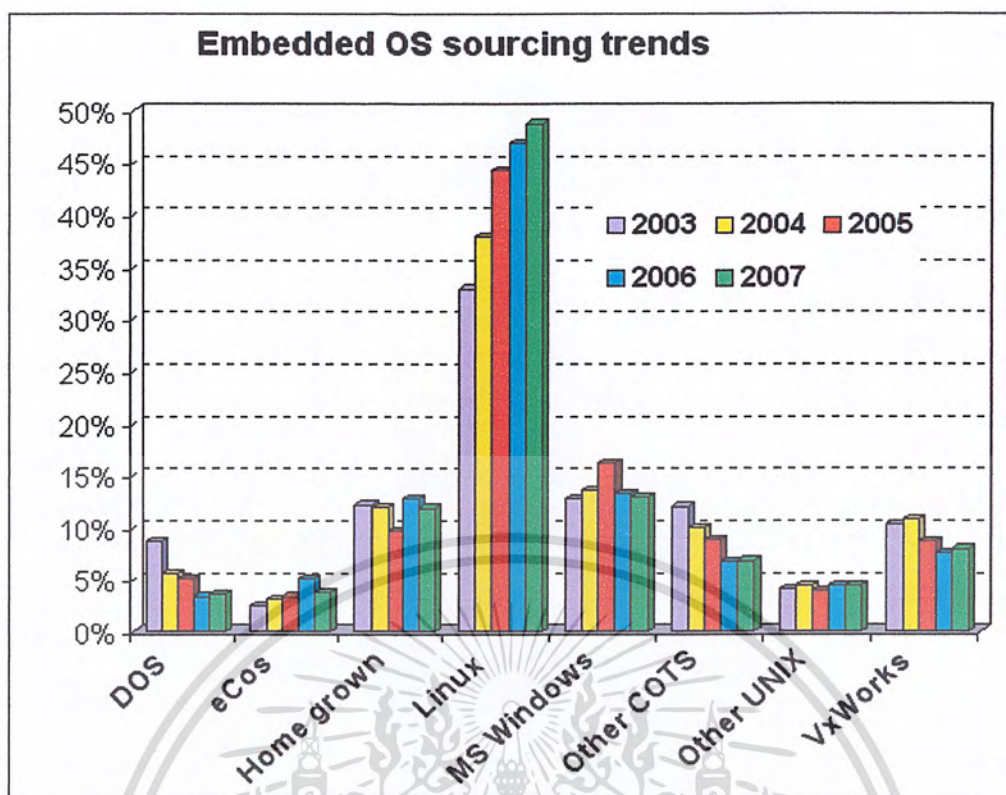
การเข้ารหัสสัญญาณของยูเอสบี นั้นใช้เทคนิค 2 อย่างประกอบกันคือ เอ็นอาแซดไอ (NRZI : Non Return To Zero Inverted) และการเติมบิตสต๊ฟ (bit stuffing)

- 1) เอ็นอาแซดไอ การเปลี่ยนแปลงระดับสัญญาณจากระดับสูงไประดับต่ำหรือระดับต่ำไประดับสูงจะถือเป็นข้อมูล "0" แต่ถ้าไม่เกิดการเปลี่ยนแปลงจะถือเป็นข้อมูล "1" ซึ่งกรณีนี้ถ้าข้อมูลเป็น "1" ติดต่อกันหลายๆ ตัวอาจทำให้เกิดความผิดพลาดในจังหวะการอ่านข้อมูลได้จึงต้องมีการเติมบิตสต๊ฟเข้ามาช่วย
- 2) การเติมบิตสต๊ฟ เมื่อข้อมูลเป็น "1" ติดต่อกัน 6 บิต จะมีการเติมบิต "0" เข้าไปข้างหลัง และเวลาอ่านข้อมูลเมื่ออ่านเจอ "1" ทั้งหมด 6 บิตก็จะทำการอ่านบิตที่ตามหลังมาว่าเป็น "0" หรือไม่ ถ้าเป็น "0" จะไม่นำมาคิด แต่ถ้าไม่ใช่ "0" จะถือว่าข้อมูลนั้นผิดพลาด

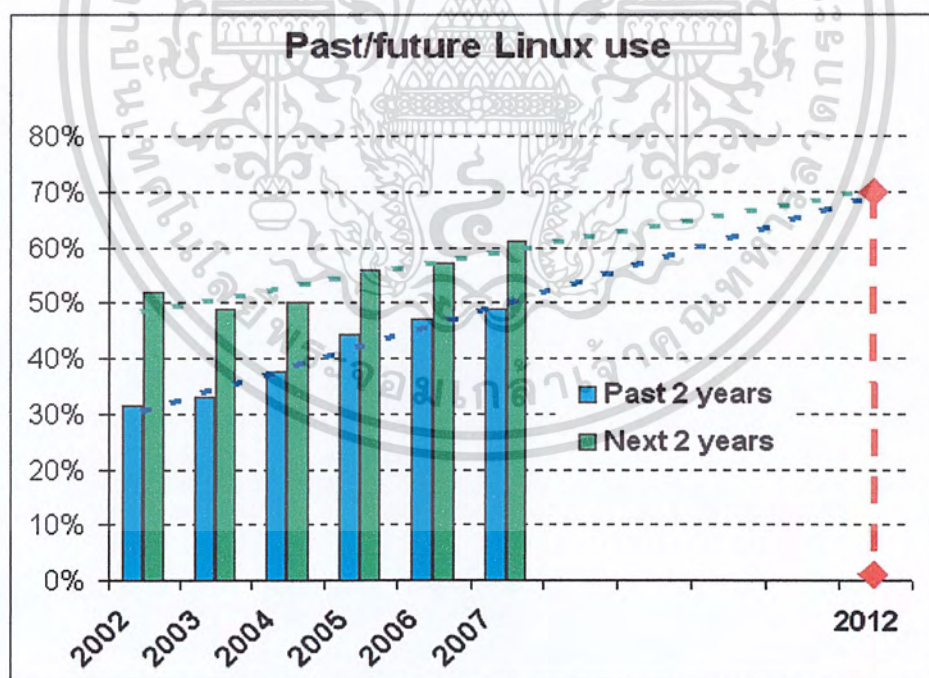
2.3 เอ็มเบดเคดลินุกซ์

สาเหตุที่โครงการนี้ได้เลือกใช้เอ็มเบดเคดลินุกซ์ก็เพราะส่วนแบ่งการตลาดในส่วนของอุปกรณ์สมองกลฝังตัวต่างๆ นั้นมีอัตราส่วนแบ่งการตลาดที่สูงและมีแนวโน้มในการเติบโตที่สูงเป็นการแสดงให้เห็นถึงกระแสที่ยังคงให้ความสนใจในเอ็มเบดเคดลินุกซ์อยู่มาก ประกอบกับต้นทุนทางด้านซอฟต์แวร์ที่ต่ำ โดยที่ลินุกซ์เคอร์เนลเป็นแบบโอเพ่นซอร์สจึงไม่เสียค่าใช้จ่ายในเริ่มต้นพัฒนาในส่วนนี้ จากส่วนแบ่งตลาดที่สูงเราจึงเห็นอุปกรณ์ฝังตัวที่ใช้ระบบปฏิบัติการลินุกซ์อย่างแพร่หลาย เช่น สวิตช์ ไร้อัดรีโมท ทีวี วิทยุ ยูเอวี ยูจีวี แท็บเล็ต เป็นต้น และอีกหนึ่งสิ่งที่กำลังมาแรงในตอนนี้คือระบบปฏิบัติการแอนดรอยด์ที่ถูกพัฒนามาบนพื้นฐานของลินุกซ์ และมีเหตุผลอื่นๆ อีกมากที่ทำให้โครงการเลือกใช้เอ็มเบดเคดลินุกซ์ ไม่ว่าจะเป็น ความยืดหยุ่นของระบบปฏิบัติการ หรือการเพิ่มขึ้นของจำนวนฮาร์ดแวร์และซอฟต์แวร์ อันเป็นเหตุให้เลือกลินุกซ์มาเป็นระบบปฏิบัติการในแพลตฟอร์มของโครงการในครั้งนี้

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป 2.19 แนวโน้มการใช้ Embedded OS



รูป 2.20 แนวโน้มอัตราการใช้งาน Linux

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

2.3.1 โครงสร้างสถาปัตยกรรมเคอร์เนลของลินุกซ์

ถึงแม้ลินุกซ์เคอร์เนล จะออกมาหลายตัวอาทิเช่น เรดแฮต (Red Hat), ซูซี (SuSE), เดเบียน (Debian) แต่สถาปัตยกรรม โครงสร้างพื้นฐานนั้นก็คล้ายคลึงกัน หรือจะแตกต่างกันเพียงเล็กน้อยลินุกซ์เคอร์เนลสามารถถูกแบ่งออกเป็นส่วนๆดังต่อไปนี้

- 1) ชั้นฮาร์ดแวร์นามธรรม (Hardware abstraction layer)
- 2) หน่วยจัดการหน่วยความจำ (Memory manager)
- 3) หน่วยจัดการตารางเวลา (Scheduler)
- 4) ไฟล์ซิสเต็ม (File system)
- 5) ระบบอินพุทเอาต์พุท (IO subsystem)
- 6) ระบบเครือข่าย (Networking subsystem)
- 7) ไอพีซี (IPC)

จึงสรุปแต่ละส่วน และรายละเอียดในการทำงานในระบบฝังตัว สั้นๆดังต่อไปนี้

2.3.1.1 ชั้นฮาร์ดแวร์นามธรรม

โดยแท้จริงแล้วชั้นฮาร์ดแวร์นามธรรมนั้นก็คือฮาร์ดแวร์แพลตฟอร์ม นั่นเอง ดังนั้นใคร่เวอ์ต่างๆ สามารถถูกใส่ลงไปอย่างง่ายในฮาร์ดแวร์ที่ต่างๆกันไป สถาปัตยกรรมที่ต่างๆก็ได้แก่อาร์ม (ARM) และพาวเวอร์พีซี (PowerPC) ซึ่งมีสัญลักษณ์ ของ โครงสร้างข้อมูลที่ดี และเอพีไอทำให้ง่ายในการพอร์ตสู่บอร์ดใหม่อย่างง่าย

โปรเซสเซอร์ฝังตัว ซึ่งสนับสนุน ลินุกซ์เคอร์เนล 2.6

- 1) MIPS
- 2) PowerPC
- 3) ARM
- 4) M68K
- 5) CRIS
- 6) V850
- 7) SuperH

ชั้นฮาร์ดแวร์นามธรรมนั้นจะมี ส่วนประกอบฮาร์ดแวร์ต่อไปนี้

- 1) หน่วยประมวลผล, แคช และเอ็มเอ็มยู (Processor, cache, and MMU)
- 2) การเซ็ทอัฟแมม โมรีแม็พ (Setting up the memory map)
- 3) ส่วนสนับสนุนการยกเว้นและการตอบสนองอินเตอร์รัพท์ (Exception and interrupt handling support)
- 4) ดีเอ็มเอ (DMA)
- 5) ไทม์เมอร์ (Timers)

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

- 6) ซิสเต็มคอนโซล (System console)
- 7) การจัดการบัส (Bus management)
- 8) การจัดการพลังงาน (Power management)

2.3.1.2 หน่วยจัดการหน่วยความจำ

หน่วยจัดการหน่วยความจำในลินุกซ์จะมีหน้าที่รับผิดชอบสำหรับการควบคุมการเข้าถึงทรัพยากรหน่วยความจำฮาร์ดแวร์ หน่วยจัดการหน่วยความจำจะรับผิดชอบเตรียมการจัดหาหน่วยความจำที่เป็นไดนามิก ให้กับเคอร์เนลซิปซิสเต็ม อาทิเช่น ไดรเวอร์, ไฟล์ซิสเต็ม, และ ชั้นของเน็ตเวิร์ค หน่วยจัดการหน่วยความจำจะมีซอร์ฟแวร์ที่จำเป็นเพื่อจัดการหน่วยความจำเสมือน ให้กับโปรแกรมแอปพลิเคชัน กระบวนการหนึ่งใน ลินุกซ์ซิปซิสเต็มจะกระทำบนตำแหน่งเสมือน ซึ่งตำแหน่งเสมือนนี้ กระบวนการ หนึ่งๆ สามารถจะทับซ้อนกับกระบวนการอื่นๆได้

ลินุกซ์เคอร์เนลแบ่งหน่วยความจำทั้งหมดออกเป็นเพจ ซึ่งมีขนาดแต่ละเพจเป็น 4 กิโลไบต์ ถึงแม้ว่าเพจจะถูกเข้าถึงโดยเคอร์เนล แต่ก็ยังมีบางอันถูกใช้ใน โดยเคอร์เนลเอง นอกจากนั้นก็จะถูกใช้โดยแอปพลิเคชัน

2.3.1.3 หน่วยจัดการตารางเวลา

จะจัดการการทำมัลติทาส และ ได้ถูกปล่อยออกมาโดยได้มุ่งไปที่หลักการจัดการตารางเวลาแบบคาดเดาได้ (deterministic scheduling policy) ก่อนจะมาพูดถึงความเป็นมา มาทำความเข้าใจความหมายของรายการต่อไปนี้

- 1) เคอร์เนลเทรด (Kernel thread) : ก็คือกระบวนการซึ่งไม่ได้ทำในส่วนยูสเซอร์คอนเท็กซ์ แต่จะทำงานในส่วนของเคอร์เนลสเปซ
- 2) ยูสเซอร์โพรเซส (User process) : ยูสเซอร์โพรเซสหนึ่งจะมี พื้นที่ตำแหน่ง ซึ่งเป็นหน่วยความจำเสมือนจะสามารถเข้าสู่โหมดเคอร์เนลก็ต่อเมื่อเกิด อินเตอร์พต์, เอ็กเซ็ปชั่น, หรือ ซิสเต็มคอลล์ถูกทำงาน
- 3) ยูสเซอร์เทรด (User thread) : เทรดจะทำงานแตกต่างกันไปซึ่งจะถูกแม็ปเข้ากับ ยูสเซอร์โพรเซส หนึ่งๆ ยูสเซอร์เทรดจะแชร์ คอมมอนเท็กซ์, ข้อมูล, และ พื้นที่ฮีป (heap) มีพื้นที่สแต็ก (stack) ที่แยกต่างหาก ทรัพยากรอื่นๆ อาทิเช่น ไฟล์, ซิกแนลแฮนเดิล จะถูกแชร์กันข้ามเทรด

2.3.1.4 ลินุกซ์

เริ่มต้นเป็นที่นิยมเป็นที่ต้องการสำหรับงาน ระบบทันเวลา ผลลัพธ์ก็คือ หน่วยจัดการตารางเวลาจึงปรับปรุงแก้ไขและกลายมาเป็นแบบคาดเดาได้ (deterministic) ต่อไปเป็นการแสดง ไมล์สโตน (mile stone) ที่สำคัญของการพัฒนาการในลินุกซ์เคอร์เนล และลักษณะสำคัญ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

- 1) เริ่มจาก 1.3.55 เคอร์เนล สนับสนุนการทำราวด์โรบิน (round robin) และการจัดการเวลาโดยใช้ไฟโฟเป็นหลัก (FIFO-based scheduling) พร้อมด้วย การจัดการแบบแบ่งเวลา (classic time-sharing scheduler) ง่ายในการดิสเอเบิลเพจจิง (disable paging) สำหรับเลือกขอบเขตหน่วยความจำของแอปพลิเคชัน อีกด้วย เป็นเหตุให้หน่วยความจำถูกล็อก ก็เพราะเพจจิงสร้างจากระบบ ที่คาดเดาไม่ได้ (nondeterministic)
- 2) 2.0 เคอร์เนล มีฟังก์ชันใหม่คือ nanosleep() อนุญาตให้โพรเซสหยุดพักเป็นเวลาสั้นๆ
- 3) 2.2 เคอร์เนล สนับสนุน โฟซิกเรียลไทม์ซิกเนล (Posix real-time signals)
- 4) 2.4 เคอร์เนล ถูกปรับปรุงอย่างมาก และมุ่งไปที่ การจัดการเวลาที่ทันเวลา และในที่สุดก็กลายมาเป็น 2.6 เคอร์เนล
- 5) 2.6 เคอร์เนล มีตารางเวลาขึ้นมาใหม่ซึ่งนำการคาดเดาได้เข้าไปในนโยบายการจัดการเวลา และ ลักษณะทันเวลา อาทิเช่น โฟซิกไทม์เมอร์ (POSIX timers) อีกด้วย

2.3.1.5 ไฟล์ซิสเต็ม

บนลินุกซ์ ไฟล์ซิสเต็มทั้งหลายถูกจัดการโดยวีเอฟเอส (VFS : Virtual File System) ซึ่งวีเอฟเอส จะจัดการมุมมองข้อมูลที่ถูกเก็บไว้ในแต่ละอุปกรณ์บนระบบ สิ่งที่ทำคือทำการแยกมุมมองของผู้ใช้งาน โดยใช้ ซิสเต็มคอลล์พื้นฐาน แต่ก็อนุญาต ให้นักพัฒนาเคอร์เนล ทำการอิมพีเม้นท์ ลอจิคอลไฟล์ซิสเต็ม บนอุปกรณ์

อุปกรณ์ที่เป็นลินุกซ์ใดๆ หรือ ระบบฝังตัว ใดๆจะต้องมีไฟล์ซิสเต็ม อย่างน้อย 1 ไฟล์ซิสเต็ม อันนี้จะไม่เหมือนกับระบบทันเวลาที่ไม่มีจำเป็นต้องมีไฟล์ซิสเต็มใดๆ ลินุกซ์จะต้องมีไฟล์ซิสเต็ม ก็มีสาเหตุมาจาก

- 1) แอปพลิเคชันต่างก็มีหลายตัว เนื่องจากเหตุนี้จึงจำเป็นต้องมีพื้นที่สตอเรจ(storage space) ในไฟล์ซิสเต็ม
- 2) ดีไวซ์ส่วนมากเข้าถึงแบบเป็นไฟล์

พร้อมด้วยลินุกซ์ สนับสนุนไฟล์ซิสเต็มแต่ละชนิดเช่นแฟลชและรอม สำหรับ ระบบฝังตัว ยังสนับสนุนเอ็นเอฟเอส (NFS) อีกด้วย อันซึ่งอนุญาตให้ ไฟล์ซิสเต็ม บนเครื่องโฮสถูกเข้าถึงได้ ระบบฝังตัว ลินุกซ์สนับสนุนเมโมรี่เบสไฟล์ซิสเต็ม (memory-base file system) อันซึ่งใช้ใน ระบบฝังตัวอีกเช่นกัน ต่อไปเป็นการแสดงชนิดต่างๆที่ใช้ใน ไฟล์ซิสเต็มฝังตัว

- 1) EXT2
- 2) CRAMFS

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

- 3) ROMFS
- 4) RAMFS
- 5) JFFS2
- 6) PROCFS
- 7) DEVFS

2.3.1.6 ระบบอินพุทเอาต์พุท

ระบบอินพุทเอาต์พุทบนลินุกซ์จัดการการเชื่อมต่ออย่างง่าย ๆ และแบบยุ่งยากกับ ดีไวซ์บนบอร์ด มีสามชนิดดีไวซ์ที่ถูกสนับสนุน โดย หน่วยอินพุทเอาต์พุทบน

- 1) ชาเล็กเตอร์ดีไวซ์ (Character devices) สนับสนุนดีไวซ์แบบลำดับ
- 2) บล็อกดีไวซ์ (Block devices) สนับสนุนดีไวซ์แบบแรนดอม, บล็อกดีไวซ์ เป็นหัวใจในการสร้างไฟล์ซิสเต็ม
- 3) เน็ตเวิร์คดีไวซ์ (Network devices) สนับสนุน การเชื่อมต่อที่เป็นเน็ตเวิร์ค

2.3.1.7 ระบบเครือข่าย

หนึ่งในหลายๆจุดแข็งของลินุกซ์ ก็คือการมีการสนับสนุน โปโตคอลเน็ตเวิร์ค ที่หลากหลาย ตารางต่อไปเป็นการแสดงคุณลักษณะของแต่ละเคอร์เนลเวอร์ชัน

ตาราง 2.1 เปรียบคุณลักษณะทางเน็ตเวิร์คของลินุกซ์

Feature	Kernel Availability		
	2.2	2.4	2.6
Layer 2			
Support for bridging	Yes	Yes	Yes
X.25	Yes	Yes	Yes
LAPB	Experimental	Yes	Yes
PPP	Yes	Yes	Yes
SLIP	Yes	Yes	Yes
Ethernet	Yes	Yes	Yes
ATM	No	Yes	Yes
Bluetooth	No	Yes	Yes
Layer 3			
IPV4	Yes	Yes	Yes
IPV6	No	Yes	Yes
IP forwarding	Yes	Yes	Yes
IP multicasting	Yes	Yes	Yes
IP firewalling	Yes	Yes	Yes
IP tunneling	Yes	Yes	Yes
ICMP	Yes	Yes	Yes
ARP	Yes	Yes	Yes
NAT	Yes	Yes	Yes
IPSEC	No	No	Yes
Layer 4 (and above)			
UDP and TCP	Yes	Yes	Yes
BOOTP/RARP/DHCP	Yes	Yes	Yes

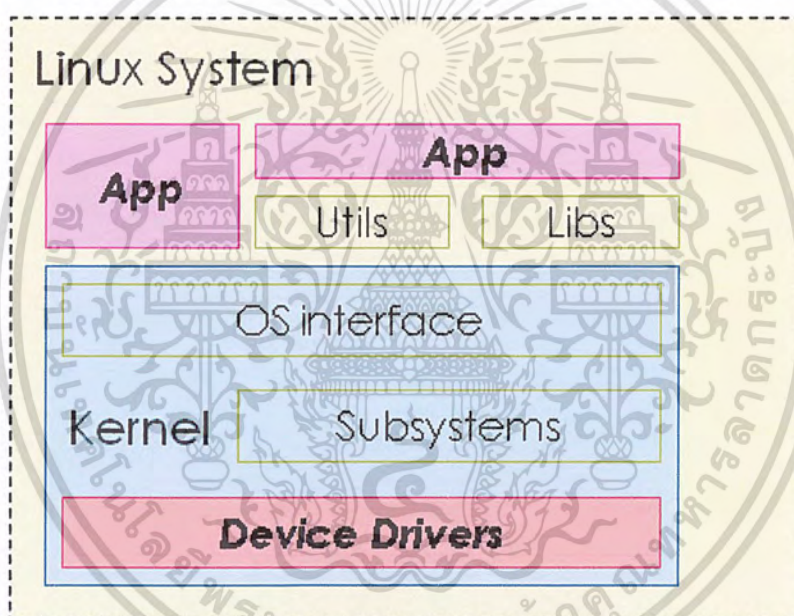
2.3.1.8 ไอพีซี (IPC : Interprocess communication)

ไอพีซีภายในลินุกซ์นั้นจะประกอบด้วยสัญญาณ(ใช้สำหรับ asynchronous communication), ไปป์, และ ซีอกเก็ต เช่นเดียวกับ System V IPC mechanisms ประกอบด้วย การแชร์หน่วยความจำ, แมสเสจ คิว (message queues), และ เซมาฟออร์(semaphores) ซึ่งเคอร์เนล 2.6 ได้เพิ่มสนับสนุน POSIX-type message queues เข้าไป

2.3.2 ยูสเซอร์ สเปซ (User Space)

ยูสเซอร์ สเปซ ในลินุกซ์จะมีหลักการดังต่อไปนี้

- 1) โปรแกรม : จะเป็น อิมเมจ และอยู่บนไฟล์ซิสเต็ม เมื่อแอปพลิเคชันต้องการขึ้นมาทำงาน อิมเมจจะถูกโหลดลงสู่หน่วยความจำและรัน
- 2) หน่วยความจำเสมือน: อนุญาตให้แต่ละ โพรเซสมี พื้นที่ตำแหน่ง และยังอนุญาตคุณสมบัติพิเศษ อาทิเช่น แชร์ไลบรารี (shared library) โพรเซสหนึ่งๆจะมีเมมโมรี่แมปใน ตำแหน่งพื้นที่เสมือน ซึ่งจะต้องมีหนึ่งเดียว และไม่อิสระแยกจากเคอร์เนลเมมโมรี่แมป (kernel memory map)
- 3) ซิสเต็มคอลล์ : เป็นการส่งให้เคอร์เนลทำงาน ดังนั้นเคอร์เนลสามารถประมวลผลบริการต่างๆ ในนามของแอปพลิเคชันที่เรียกใช้



รูป 2.21 ส่วนประกอบของระบบลินุกซ์

2.3.3 ความหมายของระบบสมองกลฝังตัว

เป็นระบบอิเล็กทรอนิกส์ที่ใช้สำหรับงานควบคุมรวมถึงการแสดงผลการทำงานต่าง ๆ โดยที่ระบบเหล่านี้ถูกใช้เป็นส่วนหนึ่งของระบบและอุปกรณ์ควบคุม เครื่องมือ เครื่องจักรต่าง ๆ การที่ใช้คำว่า “ระบบสมองกลฝังตัว” เนื่องจากระบบเหล่านี้เป็นส่วนหนึ่งของระบบใหญ่ ในหลายกรณีที่ใช้ทั่วไปอาจไม่ทราบว่าอุปกรณ์ควบคุม เครื่องมือ เครื่องจักรรวมถึงระบบใดที่ใช้งานเป็นประจำเหล่านั้นเป็นระบบสมองกลฝังตัว ในบางครั้งแม้แต่ผู้ที่มีความรู้ทางด้านเทคนิคก็ไม่สามารถระบุได้แน่ชัดว่าสิ่งใดมีระบบสมองกลฝังตัวอยู่ จนกว่าจะมีการทำงานและตรวจสอบกับ

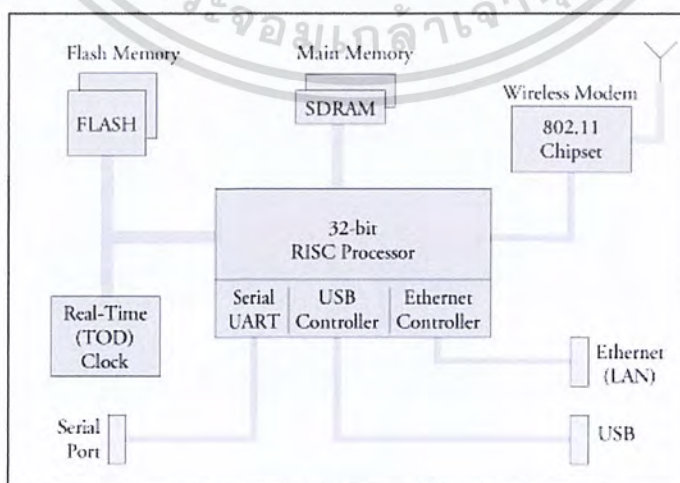
ระบบและอุปกรณ์ควบคุมนั้นระยะหนึ่งเลยทีเดียว ระบบสมองกลฝังตัว นี้แม้ไม่ใช่เครื่องเอกสารนเป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น เมื่อนุญาตให้เขาไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

คอมพิวเตอร์ แต่ก็มีระบบคอมพิวเตอร์อยู่ภายใน อาจจะเป็นเพียงไมโครโพรเซสเซอร์ (Microprocessor) หรือชิป (chip) ธรรมดาหรือโพรเซสเซอร์ (Processor) ที่ประกอบด้วยชิป (Chip) ที่มีวงจรซับซ้อน โดยจะมีหลักการทำงาน คือ มีสัญญาณข้อมูลเข้า (Input) จากอุปกรณ์ เซนเซอร์ (Sensor) เข้าสู่ระบบ และมีสัญญาณผลลัพธ์ (Output) ของระบบไปควบคุมบังคับสวิตช์เครื่องควบคุมต่าง ๆ เช่น สวิตช์เครื่องจักร หรือ วาล์วควบคุมทิศทางการไหลของท่อทางต่าง ๆ

ระบบฝังตัว นั้นมีรูปร่าง ขนาด ที่หลากหลาย จากขนาดที่ใหญ่ที่สุด มัลติเพล็กซ์-แร็ค คาร์ด สตอเรจ (multiple-rack data storage) หรือ เน็ตเวิร์ค พาวเวอร์เฮาส์ (network powerhouse) ไปจนถึงขนาดเล็กๆ อาทิเช่น เอ็มพีสาม (MP3) ส่วนบุคคล หรือ เซลลูลาร์ แฮนด์เซต (cellular handset) ของนั้นมักจะมีคุณสมบัติของ ระบบฝังตัว ประกอบด้วย

- 1) มีเครื่องประมวลผล
 - 2) ระบบฝังตัว ส่วนใหญ่ต้องทันเวลา
 - 3) พัฒนา และตรวจสอบข้อผิดพลาดยาก
 - 4) ถูกดีไซน์ เฉพาะเจาะจงใน แอปพลิเคชัน หรือวัตถุประสงค์
 - 5) มีขนาดทรัพยากรที่จำกัด อาทิเช่น หน่วยความจำ (ROM, RAM) อินพุทเอาต์พุท
 - 6) อาจจะมีพลังงาน ที่จำกัด
 - 7) มักจะมุ่งทำงานนั้นๆ โดยที่ปราศจากมนุษย์เข้ามาเกี่ยวข้อง
- แสดงไดอะแกรมของระบบฝังตัวซึ่งเป็นตัวอย่างอย่างง่าย ๆ ของสถาปัตยกรรม

ฮาร์ดแวร์ ซึ่งอาจจะเจอในไวเลสแอ็กเซสพอยท์ (wireless access point) ระบบนี้มี 32 บิต ริสโพรเซสเซอร์ เป็นหัวใจของระบบ, มีหน่วยความจำแฟลชใช้ในการเก็บข้อมูล มีหน่วยความจำหลักเป็นแอสดีแรม (SDRAM), โมดูล เรียว ไทม์ ค็อก (real-time clock), อีเทอร์เน็ต (Ethernet), ไวเลสโมเด็ม (Wireless modem), พอร์ตอนุกรม (Serial port) และ ยูเอสบี อินเทอร์เฟซ (USB interface)

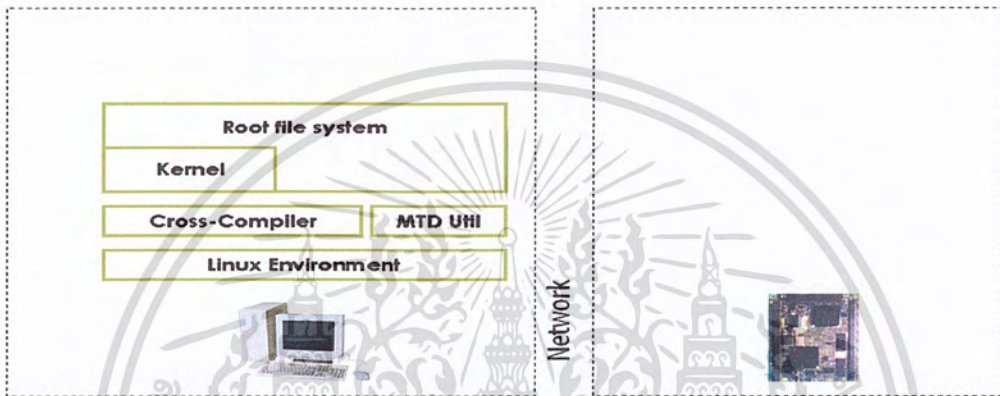


รูป 2.22 ตัวอย่างระบบฝังตัว

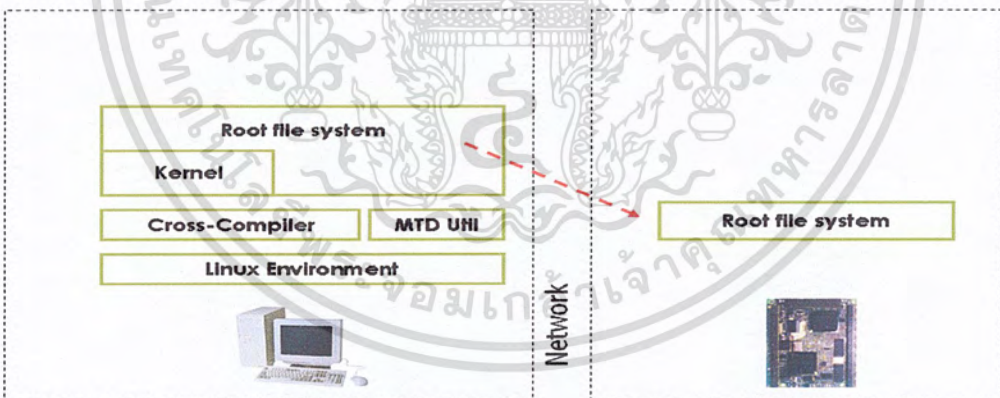
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

2.3.4 ลำดับการพัฒนา

เป็นแนวทางลำดับของการพัฒนาระบบฝังตัวซึ่งจะต้องสร้างสิ่งต่างที่เครื่องพีซี ประกอบด้วย ลินุกซ์ เอ็นไวรอนเมนต์ (linux environment), คอสมไพเลอร์ (cross-compiler), เอ็มทีดี ยูทิลิตี้ (MTD Utilities), ลินุกซ์เคอร์เนล (Linux kernel), รูทไฟล์ซิสเต็ม (Root file system) จากนั้นก็ทำการ โหลดรูทไฟล์ซิสเต็ม, ลินุกซ์เคอร์เนล สู่ออร์ดตามลำดับ ในการสร้างแอปพลิเคชัน และ โมดูล ต่างๆ อาทิเช่นดีไวซ์ไดรเวอร์นั้นจะต้องเขียน และคอมไพล์ที่เครื่องพีซีโดยใช้ คอสมไพเลอร์ จากนั้นจึงโหลดลงบอร์ดต่อไป

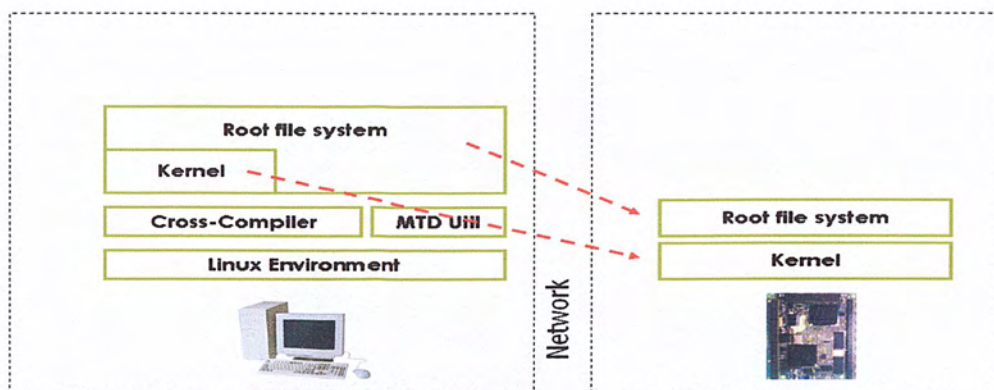


รูป 2.23 ขั้นตอนในการพัฒนาเอ็มเบดเดดลินุกซ์ขั้นที่ 1

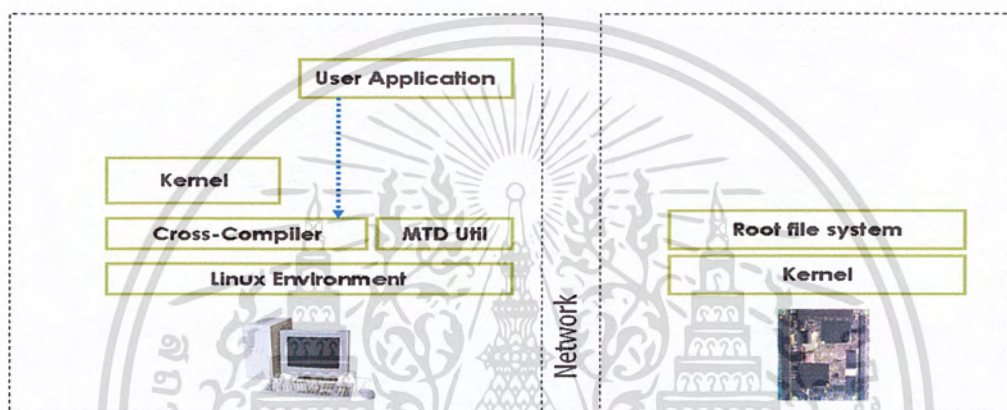


รูป 2.24 ขั้นตอนในการพัฒนาเอ็มเบดเดดลินุกซ์ขั้นที่ 2

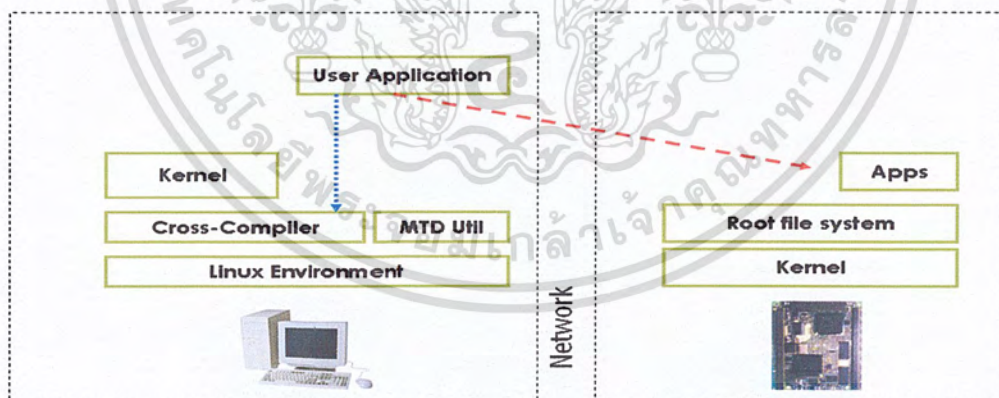
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป 2.25 ขั้นตอนในการพัฒนาเอมเบดเดดลินุกซ์ขั้นที่ 3

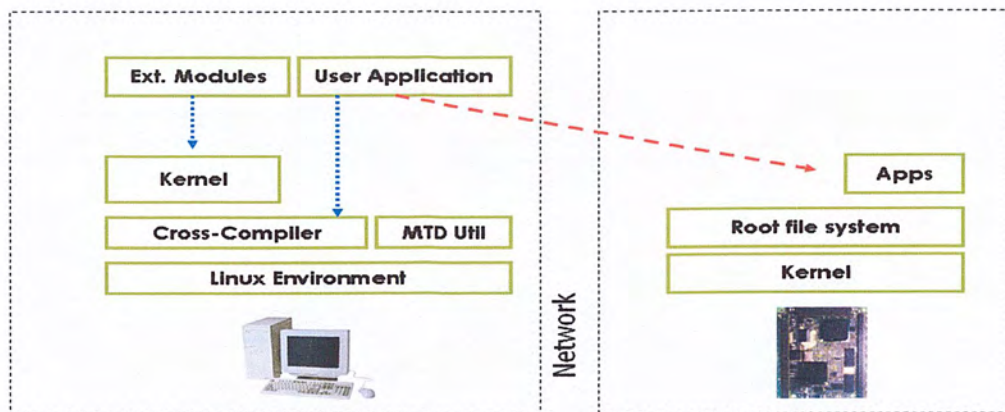


รูป 2.26 ขั้นตอนในการพัฒนาเอมเบดเดดลินุกซ์ขั้นที่ 4

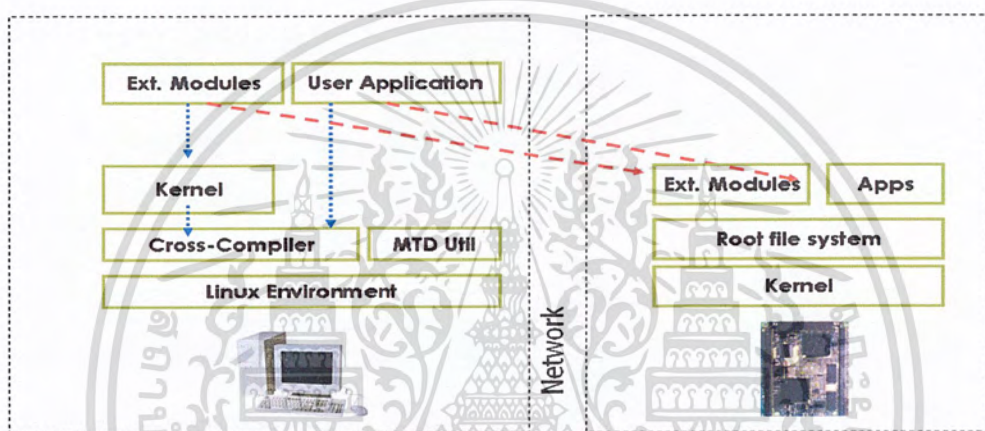


รูป 2.27 ขั้นตอนในการพัฒนาเอมเบดเดดลินุกซ์ขั้นที่ 5

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



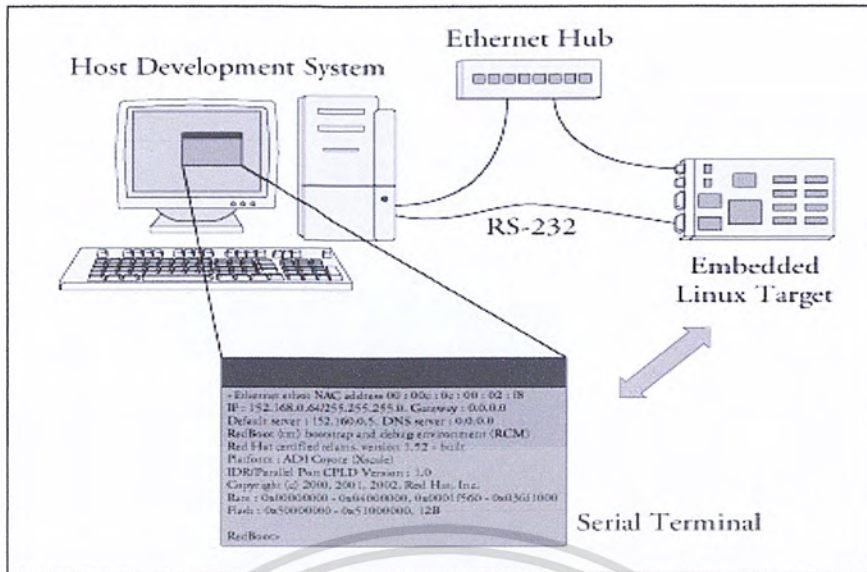
รูป 2.28 ขั้นตอนในการพัฒนาเอ็มเบดเคดลินุกซ์ขั้นที่ 6



รูป 2.29 ขั้นตอนในการพัฒนาเอ็มเบดเคดลินุกซ์ขั้นที่ 8

2.3.5 การติดตั้ง เอ็มเบดเคด ลินุกซ์ (Embedded Linux development setup)

รูปนี้แสดงการติดตั้งแบบง่ายๆ มีเครื่องที่ใช้ในการพัฒนา (host development) ซึ่งลินุกซ์ จะรันอยู่แล้วแต่ชนิดของลินุกซ์ ที่ชื่นชอบ อาทิเช่น เช่น เรดแฮต, ซุซึ, เดเบียน เป็นต้น บอร์ดเอ็มเบดเคดลินุกซ์ นั้นๆ จะถูกเชื่อมต่อกับพีซีผ่านทางพอร์ตอนุกรม (RS-232 serial) หรือจะเชื่อมต่อกับบอร์ดผ่านทางอีเทอร์เน็ตผ่านทาง สับ หรือ สวิตช์ เครื่องพัฒนาจะประกอบไปด้วย ทูล (tools) และ ยูทิลิตี้ (utilities) ตามแล้วแต่ ชนิดของ เอ็มเบดเคด ลินุกซ์ นั้น



รูป 2.30 การติดตั้งบอร์ด

เมื่อเริ่มทำงานเปิดสวิตซ์พาวเวอร์ขึ้นมานั้น ในช่วงขณะนี้ บูทโหลดเดอร์ จะเป็นตัวที่ควบคุมการทำงานของโปรเซสเซอร์ทั้งหมด กระทำการให้ฮาร์ดแวร์ถูกกำหนดค่าเริ่มต้น ประกอบด้วยโปรเซสเซอร์ และหน่วยความจำ ถูกติดตั้ง, กำหนดค่ายูอาร์ที (UART) ไปควบคุมพอร์ตอนุกรม และ กำหนดค่าเริ่มต้นอีเทอร์เน็ตคอนโทรลเลอร์และจะแสดงค่าต่างๆออกทาง พอร์ตอนุกรม

```

U-Boot 1.1.4 (Mar 18 2006 - 20:36:11)

AMCC PowerPC 440EP Rev. B
Board: Yosemite - AMCC PPC440EP Evaluation Board
VCO: 1066 MHz
CPU: 533 MHz
PLB: 133 MHz
OPB: 66 MHz
EPB: 66 MHz
PCI: 66 MHz

I2C: ready
DRAM: 256 MB
FLASH: 64 MB
PCI: Bus Dev VenId DevId Class Int
In: serial
Out: serial
Err: serial
Net: ppc_4xx_eth0, ppc_4xx_eth1

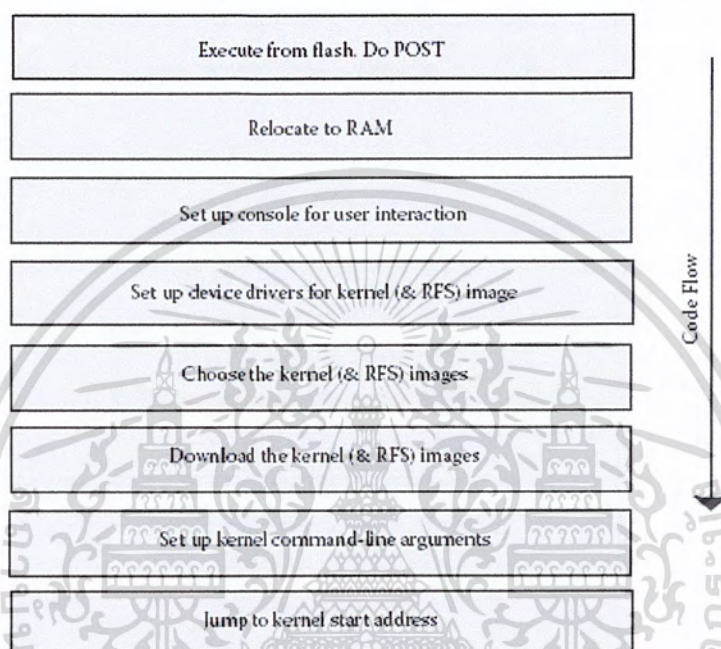
=>
  
```

รูป 2.31 การกำหนดค่าเริ่มต้นในส่วนพอร์ตอนุกรม

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

การกำหนดค่าเริ่มต้นของฮาร์ดแวร์

- 1) คอนฟิกความเร็วซีพียู
- 2) หน่วยความจำถูกกำหนดค่าเริ่มต้น, และหาขนาดหน่วยความจำของบอร์ด
- 3) เซ็ตพอร์ตอนุกรม สำหรับ บูทคอนโซล
- 4) ตรวจสอบฮาร์ดแวร์ (POST : Power ON Self-Test)



รูป 2.32 ขั้นตอนทำงานของบูทโหลดเดอร์

หลังจากทำขั้นตอนข้างบนเสร็จเรียบร้อยแล้วนั้น ขั้นตอนต่อไปเป็นการโหลด ลิ
นุกซ์เคอร์เนล

บูทเคอร์เนลหลังจากที่บูทโหลดเดอร์ทำการกำหนดค่าเริ่มต้นเสร็จสิ้น ต่อไปบูท
โหลดเดอร์ก็จะโหลด และบูท ลินุกซ์เคอร์เนล ซึ่งบูทโหลดเดอร์ ทั้งหลาย จะมี คำสั่งในการโหลด
และ เอ็กซีคิว (execute) ตัวโอเอส อิมเมจ รูปต่อไปเป็นการแสดงตัวอย่างหนึ่ง ที่บูทโหลดเดอร์
(u-boot) โหลด และ บูทลินุกซ์เคอร์เนล

```

=> tftpbboot 200000 uImage-440ep
ENET Speed is 100 Mbps - FULL duplex connection
Using ppc_4xx_eth0 device
TFTP from server 192.168.1.10; our IP address is 192.168.1.139
Filename 'uImage-amcc'.
Load address: 0x200000
Loading: #####
done
Bytes transferred = 962773 (eb0d5 hex)

=> bootm 200000
## Booting image at 00200000 ...
Image Name: Linux-2.6.13
Image Type: PowerPC Linux Kernel Image (gzip compressed)
Data Size: 962709 Bytes = 940.1 kB
Load Address: 00000000
Entry Point: 00000000
Verifying Checksum ... OK
Uncompressing Kernel Image ... OK
Linux version 2.6.13 (chris@junior) (gcc version 4.0.0 (DENX ELDK 4.0 4.0.0))
#2 Thu Feb 16 19:30:13 EST 2006
AMCC PowerPC 440EP Yosemite Platform
...
< Lots of Linux kernel boot messages, removed for clarity >
...
amcc login: <<< This is a Linux kernel console command prompt

```

รูป 2.33 การโหลด ลิ눅ซ์เคอร์เนล

บูทโหลดเคอร์เนลจะต้องหาที่อยู่ของเคอร์เนล อิมเมจอินซึ่งอาจจะอยู่ในระบบแฟลช หรือ อาจจะอยู่บนเน็ตเวิร์กไม่ว่าจะอยู่ที่ไหนอิมเมจจะต้องถูกโหลดสู่หน่วยความจำในกรณีของอิมเมจที่ถูกบีบอัดมา อิมเมจจะต้องถูกคลายก่อน และถ้าอินนิเชียลแรนดิส (initial randisk) บูทโหลดเคอร์เนลจะต้องโหลดอิมเมจของอินนิเชียลแรนดิส สู่หน่วยความจำอีกด้วย ตำแหน่งที่อยู่หน่วยความจำที่จะถูกเคอร์เนลอิมเมจ โหลดนั้น บูทโหลดเคอร์เนลจะเป็นผู้ตัดสินใจว่าจะอยู่ตรงไหน โดยอ่านจากอีเอฟไอเอฟ เฮดเดอร์ (EFI header) ของเคอร์เนลอิมเมจ

ก่อนที่จะถึงช่วงลอคอินช่วงซีเรียล เทอร์มินอล (serial terminal) ลิ눅ซ์จะทำการเม้าท์รูทไฟล์ซิสเต็ม รูทไฟล์ซิสเต็มนี้จะบรรจุ โปรแกรมแอปพลิเคชัน, ระบบ ไบอรัรี, และ ยูทิลิตี้ ที่สร้างขึ้นจาก ระบบจีเอ็นยู/ลินุกซ์ (GNU/Linux system)

มีรูทไฟล์ซิสเต็มสามชนิดที่ใช้ในระบบฝังตัว

- 1) อินนิเชียลแรนดิส
- 2) Network-based file system using NFS
- 3) Flash-based file system

จนกระทั่งมาถึงตรงนี้เคอร์เนลกำลังเอ็กซีคิวต์โค้ดกระทำกำหนดค่าเริ่มต้นต่างๆ มากมายภายใน คอนเท็กซ์ (context) ที่เรียกกันว่า เคอร์เนลคอนเท็กซ์ เคอร์เนลนั้นจะเข้าถึงหน่วยความจำแบบฟิสิคอลล และ อินพุทเอาต์พุท ซับซิสเต็ม ทั้งหมด

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

เมื่อลินุกซ์เคอร์เนลกระทำการกำหนดค่าเริ่มต้นเสร็จสิ้น และทำการเม้าท์รูทไฟล์ซิสเต็ม โดยปกติจะเรียกโปรแกรมแอปพลิเคชัน ขึ้นมาทำงาน ก็คือ init เมื่อเคอร์เนลรัน init จะรันอยู่ในส่วนของยูซเซอร์ หรือยูซเซอร์คอนเทกต์โหลคการทำงานจะอยู่ในส่วนของยูซเซอร์การเข้าถึงซิสเต็มจะต้องใช้ kเคอร์เนลซิสเต็มคอลล์ในการเรียกใช้บริการเคอร์เนลอาทิเช่น ดีไวซ์และ ไฟล์ อินพุตเอาต์พุตเป็นต้น ยูซเซอร์สเปซโพรเซสหรือ โปรแกรมจะทำงานบนพื้นที่หน่วยความจำเสมือน

2.3.6 ระบบไฟล์

ในหัวข้อนี้จะกล่าวถึงระบบไฟล์ที่เป็นที่นิยมกัน โดยส่วนใหญ่จะใช้ แฟลช (flash-based) และนอกจากนั้นก็จะมีใช้แรม (memory-based) แบบใช้แรมสามารถถูกใช้ช่วงเวลาบูทเพื่อที่จะถึงรูทไฟล์ซิสเต็ม และสำหรับเก็บข้อมูลที่เป็นโวลเทิล (volatile) ที่ไม่จำเป็นต้องบันทึก

2.3.6.1 แรมดิสค์ (Ramdisk)

แรมดิสค์เป็นทางเลือกหนึ่งของระบบไฟล์ของลินุกซ์ โดยการจำลองให้มีฮาร์ดดิสค์โดยใช้หน่วยความจำ จะใช้แรมดิสค์เมื่อไม่มีอุปกรณ์ความจำอาทิเช่นฮาร์ดดิสค์ หรือ แฟลช สำหรับเก็บรูทไฟล์ซิสเต็ม โดยแท้จริงแล้วแรมดิสค์ไม่ใช่ไฟล์ซิสเต็มแต่ใช้กลไกการทำงานโดยสามารถโหลดไฟล์ซิสเต็มลงสู่หน่วยความจำและใช้งานรูทไฟล์ซิสเต็ม

- 1) อินนิทอาร์ดี (Initrd) ได้จัดเตรียมกลไกกระบวนการโดยบูทโหลคเคอร์เนลทำการ โหลคเคอร์เนลอิมเมจ กับ รูทไฟล์ซิสเต็มลงสู่หน่วยความจำการใช้อินนิทอาร์ดีจะต้องมีขั้นตอนที่จะต้องดำเนินการดังต่อไปนี้
 - 2) สร้างอินนิทอาร์ดีอิมเมจ และเพ็คมันไว้กับเคอร์เนล อิมเมจคุณจะต้องสร้างแรมดิสค์อิมเมจบนเครื่อง โสส ต่อไปคุณจะต้องเพ็คแรมดิสค์อิมเมจกับเคอร์เนล และออพชั่นจะต้องตรงกับตัวแพลตฟอรม์เมื่อทำการตอนบูทเคอร์เนล โดยทั่วไปจะมีอีแอลอี เซ็คชั่น (ELE section) เรียกว่า .initrd ซึ่งจะเป็นตัวจับแรมดิสค์อิมเมจ อันซึ่งสามารถทำให้บูทโหลคเคอร์เนลใช้ได้โดยตรง
 - 3) เปลี่ยนจากบูทโหลคเคอร์เนล เป็น โหลคอินนิทอาร์ดี อินนิทอาร์ดียังมีกลไกให้คุณสามารถที่จะสลับเปลี่ยนไปใช้รูทไฟล์ซิสเต็มใหม่ หลังจากช่วงของระบบทำงาน คุณสามารถใช้อินนิทอาร์ดีสำหรับการกู้และอัปเดตอีกด้วยเมื่อผลิตภัณฑ์ถูกปล่อยออกไป

2.3.6.2 แรมเอ็ฟเอส (RAMFS)

บ่อยครั้งที่ระบบฝังตัวมีไฟล์ และไม่ต้องการมาใช้อีกเมื่อรีบูต และเพียงต้องการมาเก็บไว้ในไดเรกทอรี /tmp การที่เก็บไฟล์ไว้ในหน่วยความจำแทนที่จะเก็บไว้ในแฟรชก็เพราะว่าการใช้งานแฟรชนั้นมีราคาสูง คุณควรใช้ แรมเอ็ฟเอส แทนไม่มีการจำกัดขนาด

2.3.6.3 คอมเพรชแรมเอ็ฟเอส (CRAMFS(Compressed RAM File System))

นี่เป็นไฟล์ซิสเต็มที่มีประโยชน์มากสำหรับแฟรชและได้ออกมาในเคอร์เนล 2.4 การอ่านมีการบีบอัดสูง คอมเพรชแรมเอ็ฟเอส เป็นไฟล์ซิสเต็มที่มีกฎเกณฑ์กล่าวคือมันจะต้องกระทำผ่านบัฟเฟอร์ แคช (buffer cache)เพื่อบอกล็อก ดีไวซ์ (block device)ในการเข้าถึงข้อมูล คุณจะต้องเปิดการใช้งานเอ็มทีดี (MTD) บล็อก ดีไวซ์ ไดรเวอร์ โหมด คอมเพรชแรมเอ็ฟเอส ใช้แซสลิบ (zlib) สำหรับการบีบอัด และบีบอัดทุกๆ 4 กิโลไบต์(page size) ในการจะบีบอัดคอมเพรชแรมเอ็ฟเอสอิมเมจผู้แฟรชสามารถทำได้โดยใช้โปรแกรมที่เรียกว่า mkcramfs

2.3.6.4 เจเอ็ฟเอ็ฟเอส (Journaling Flash File System-JFFS และ JFFS2)

เราต้องการแฟรชไฟล์ซิสเต็มก็เพราะ

- 1) ข้อมูล ไม่สูญหายเมื่อระบบไม่ทำงาน
- 2) ใช้ MTD-level เอ็ฟไอในการเข้าถึงชั้นของแฟรชได้โดยตรง

ในปี1999 Axis Communication ได้ปล่อย เจเอ็ฟเอ็ฟเอส สำหรับ ลินุกซ์เคอร์เนล 2.0และมีคุณลักษณะข้างบนทั้งหมด และได้ใส่ลงมาใน 2.2 และ 2.4 ในเวลาต่อมา แต่มันยังขาดการสนับสนุนการบีบอัด โครงการ เจเอ็ฟเอ็ฟเอสทู (JFFS2) จึงได้เริ่มกำเนิดขึ้นมา เจเอ็ฟเอ็ฟเอสทูถูกปล่อยสู่เคอร์เนล2.4 และข้างหน้า เจเอ็ฟเอ็ฟเอส เพราะคุณลักษณะที่โดดเด่นกว่า ทั้งเจเอ็ฟเอ็ฟเอส และ เจเอ็ฟเอ็ฟเอสทู เป็น log-structure file system ก็คือเปลี่ยนจาก เรคคอร์ด (recorded)กลายเป็น ล็อก (log)

ภายในล็อกจะบรรจุสิ่งต่อไปนี้

- 1) การระบุตัวตน (Identification)
- 2) เวอร์ชัน ซึ่งจะหนึ่งเดียวกับล็อก เป็นส่วนหนึ่งของรายละเอียดไฟล์
- 3) เมตาดาค้า (Metadata) อาทิเช่น ไทม์สแตมป์ (timestamp)
- 4) ข้อมูล และขนาดของข้อมูล
- 5) ออฟเซ็ต (Offset)ของข้อมูลในไฟล์
- 6) การเขียนไฟล์จะสร้างล็อก และเมื่อต้องการที่จะอ่านล็อกจะกลับมา กลายเป็นไฟล์โดยใช้ ขนาดข้อมูล และออฟเซ็ตไฟล์ก็จะถูกสร้างขึ้นมาใหม่ จากนั้นล็อกก็จะกลายมารอการทำลายโดยการ์เบจ คอลเลคชั่น (garbage collection)

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

คุณลักษณะสำคัญของระบบ ไฟล์แบบเจเอ็ฟเอ็ฟเอสชุดต่อไปนี้

- 1) การจัดการการลบบล็อก (Management of erase block): ใน เจเอ็ฟเอ็ฟเอสชุด การลบบล็อกมีสามลิสต์ คลีน (clean), เกรย์ (dirty), และฟรี (free) ลิสต์clean จะบรรจุเพียงแต่ วาลิด บล็อก(valid log) ลิสต์dirtyบรรจุเพียงหนึ่งหรือหลายบล็อกที่ข้อมูลกำลังจะหมดไปเมื่อการแบค คอลเลกชันถูกเรียกทำงาน ลิสต์freeบรรจุ โน ล็อก (no log) และจากนี้ไปสามารถที่จะถูกเรียกใช้ไปเป็น บล็อกใหม่
- 2) การแบค คอลเลกชัน:เจเอ็ฟเอ็ฟเอสชุด การแบค คอลเลกชัน เกิดขึ้นในเซคที่แตกต่างหาก อันซึ่งจะเริ่มมาคุณเม้าท์ เจเอ็ฟเอ็ฟเอสชุดไฟล์ซิสเต็ม เจเอ็ฟเอ็ฟเอสชุดจะสงวนห้าบล็อกสำหรับการทำการแบค คอลเลกชัน
- 3) การบีบอัด (Compression):ข้อแตกต่างระหว่าง เจเอ็ฟเอ็ฟเอส กับ เจเอ็ฟเอ็ฟเอสชุด ก็ตรงที่ เจเอ็ฟเอ็ฟเอสชุดมีการบีบอัด โดยใช้ แซสลิบ (zlib) และ รูบิน (rubin)

ทั้งเจเอ็ฟเอ็ฟเอสและเจเอ็ฟเอ็ฟเอสชุดไฟล์ซิสเต็มอิมเมจ สามารถถูกสร้างขึ้น จากคำสั่ง mkfs.jffs และ mkfs.jffs2 คำสั่งทั้งสองจะกระทำบนเครื่อง โฮสโฮสจะต้องโหลดคูเปอร์ดแล้วเบิร์ตสู่แฟรชในภายหลัง

2.3.6.5 เอ็นเอ็ฟเอส (NFS-Network File System)

เอ็นเอ็ฟเอสสามารถใช้ในการเม้าท์ไฟล์ซิสเต็มบนเน็ตเวิร์กในช่วงของการพัฒนา นักพัฒนามันจะใช้เอ็นเอ็ฟเอสเนื่องจาก การใช้แฟลชมีราคาค่อนข้างสูงเนื่องจากแฟรชมีข้อจำกัดของการเขียนที่จำกัด แต่เอ็นเอ็ฟเอส ไม่จำกัดขนาดเนื่องจากสโตเรจ (storage) ทั้งหมดจะอยู่ที่รีโมท (remote) เซิร์ฟเวอร์หรือเครื่องโฮส

ลินุกซ์เคอร์เนล ได้จัดเตรียมกลไกสำหรับการเม้าท์แบบอัตโนมัติ (automatically mounting) โดยใช้เอ็นเอ็ฟเอสซึ่งจะต้องทำตามขั้นตอนดังต่อไปนี้

- 1) คอนฟิกออปชั่น CONFIG_NFS_FS อันซึ่งจะอนุญาตให้สามารถเม้าท์ไฟล์ซิสเต็ม จาก รีโมทเซิร์ฟเวอร์ และ CONFIG_ROOT_NFS อันซึ่งอนุญาตให้ใช้ เอ็นเอ็ฟเอส ในตอนที่สร้างเคอร์เนล
- 2) คอนฟิกหมายเลขไอพีหรืออาจจะใช้ BOOTP, RARP, หรือ DHCP ในการ คอนฟิกแบบอัตโนมัติผ่านเน็ตเวิร์ก (turn on network auto configuration)
- 3) ตัวแปรเคอร์เนลคอมมานด์ไลน์ (Kernel command-line parameter) จะต้องเป็นชนิดเอ็นเอ็ฟเอส

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

สำหรับรายละเอียดของรูปแบบคำสั่งของตัวแปรอาร์กิวเมนต์ คอมมานด์ไลน์ นั้นจะถูกริบายไว้ในไฟล์ Documentation/nfsroot.txt ใน kernel source tree

2.3.7 ยูบูท (U-boot)

ยูบูท ได้ให้คำสั่งมากมายสำหรับการ โปรแกรม การลบ การป้องกันหน่วยความจำ แฟลชซึ่งในจะขอกว่าถึงและชี้้นำการใช้งานคำสั่งและแก้ไขตัวแปรสภาพแวดล้อม

จะใช้คำสั่ง 'flinfo' ในการที่จะเข้าถึงอุปกรณ์แฟลช,ข้อมูลอุปกรณ์ซึ่งจะประกอบไปด้วย ขนาด,ขนาดการลบในแต่ละบล็อก และการเม็ปหน่วยความจำ

```
U-Boot> flinfo
Bank # 1: CFI conformant FLASH (32 x 16) Size: 8 MB in 32 Sectors
Erase timeout 16384 ms, write timeout 3 ms, buffer write timeout 3 ms, buffer size 32
Sector Start Addresses:
28000000 (RO) 28040000 (RO) 28080000 280C0000 28100000
28140000 28180000 281C0000 28200000 28240000
28280000 282C0000 28300000 28340000 28380000
283C0000 28400000 28440000 28480000 284C0000
28500000 28540000 28580000 285C0000 28600000
28640000 28680000 286C0000 28700000 28740000
28780000 287C0000
U-Boot>
```

รูป 2.34 ใช้คำสั่ง flinfo

ผลลัพธ์จะแสดงข้อมูลจำนวนมาก ตัวอย่างเช่น เลขเฮกซ์ เซกชันของแฟลช, ตำแหน่งเริ่มต้นของเซกชัน สำหรับในตัวอย่างนี้จะมี 256 กิโลไบต์ 32 เซกชันเริ่มที่ตำแหน่ง 0x28000000 รวมเป็น 8 เมกะไบต์

จะใช้คำสั่ง 'printenv' ซึ่งคำสั่งนี้จะแสดงค่าตัวแปรสภาพแวดล้อม

```
OMAP5912 OSK # printenv
baudrate=115200
bootdelay=20
ethaddr=00:0E:99:xx:xx:xx
bootcmd=bootp; bootm
stdin=serial
stdout=serial
stderr=serial
```

รูป 2.35 ใช้คำสั่ง printenv

จะใช้คำสั่ง 'setenv' เป็นการแก้ไขค่าของตัวแปรสภาพแวดล้อมซึ่งถ้าคุณใส่อาร์กิวเมนต์ไปตัวเดียวจะเป็นการลบตัวแปรสภาพแวดล้อมนั้นออกไป

```
OMAP5912 OSK # setenv bootcmd 'cp 0x00040000 0x10000000 0x00200000;bootm'
```

รูป 2.36 เมื่อใช้คำสั่ง setenv

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

จะใช้คำสั่ง 'saveenv' เมื่อใดก็ตามที่คุณทำการเปลี่ยนแปลงค่าของตัวแปรสภาพแวดล้อมการกระทำนั้นๆจะกระทำบนแรมเพียงอย่างเดียว เมื่อใดก็ตามที่คุณทำการรีบูตสิ่งที่ได้เปลี่ยนแปลงนั้นก็หายหมด ถ้าคุณต้องการที่จะเปลี่ยนแปลงอย่างถาวร คุณควรที่จะใช้คำสั่งนี้ ซึ่งจะเป็นการบันทึกค่าตัวแปรสภาพแวดล้อมเมื่อเราทำการแก้ไข โดยใช้คำสั่ง 'setenv'

```
OMAP5912 OSK # saveenv
Saving Environment to Flash...
Un-Protected 1 sectors
Erasing Flash...
Erasing sector 1 ... done
Erased 1 sectors
Writing to Flash.../done
Protected 1 sectors
```

รูป 2.37 saveenv

จะใช้คำสั่ง 'tftp' เป็นการโอนถ่ายข้อมูลโดยใช้โปรโตคอลทีเอฟทีพี ซึ่งจะต้องโหลดไฟล์มาเก็บไว้ที่แรมก่อน

```
OMAP5912 OSK # tftp 0x10000000 osk1/u-boot-1.1.2.bin
Using MAC Address 00:0E:99:xx:xx:xx
TFTP from server 192.168.1.10; our IP address is 192.168.1.56
Filename 'osk1/u-boot-1.1.2.bin'.
Load address: 0x10000000
Loading: #####
done
Bytes transferred = 87764 (156d4 hex)
```

รูป 2.38 ใช้คำสั่ง tftp

จะใช้คำสั่ง 'erase' ซึ่งก็คือการลบข้อมูลออกจากแฟลชนั่นเอง

```
OMAP5912 OSK # erase 0x01000000 0x001ffffff
Erasing sector 128 ... done
...
```

รูป 2.39 ใช้คำสั่ง erase

จะใช้คำสั่ง 'cp' ซึ่งก็คือการก๊อปปี้ข้อมูลโดยจะต้องระบุตำแหน่งจุดตั้งต้น, จุดก๊อปปี้ และก๊อปปี้จำนวนครั้ง

```
OMAP5912 OSK # cp 0x10000000 0x00040000 0x00200000
Copy to Flash...done
```

รูป 2.40 ใช้คำสั่ง cp

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษานั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

จะใช้คำสั่ง 'bootm' ซึ่งคำสั่งนี้จะเป็นการเริ่มทำงานของซิสเต็มอิมเมจ คำสั่งนี้จะโหลดไฟล์อิมเมจไปไว้ในที่ตำแหน่งหนึ่งๆแล้วทำการแตก(uncompressing)

คำสั่งที่กล่าวถึงนี้เป็นคำสั่งที่ควรที่จะรู้ไว้ใช้งาน โดยคำสั่งที่กล่าวถึงไปนั้นเป็นคำสั่งที่ต้องใช้งาน จึงได้ยกตัวอย่างคำสั่งเพียงเท่านี้ คำสั่งและข้อมูลเกี่ยวกับยูทิลิตี้ยังมีอีกมากมาย

2.3.8 แอปพลิเคชันสำหรับเอ็มเบดเคดลินุกซ์

ในหัวข้อนี้จะกล่าวถึงบางแอปพลิเคชัน ที่จะใช้ในเอ็มเบดเคดลินุกซ์ซิสเต็ม บิวซีบ็อกซ์ (Busybox)

โปรแกรมบิวซีบ็อกซ์เป็นมัลติคอลล (multicall) โปรแกรม บิวซีบ็อกซ์บรรจุโปรแกรมหลายๆที่เป็นที่รู้จักดังต่อไปนี้

- 1) เชลล์ (Shells) อาทิเช่น the ash, lash, hush, และอื่นๆ
 - 2) คอร์ยูทิลิตี้ (Core utilities) อาทิเช่น cat, chmod, cp, dd, mv, ls, pwd, rm,
 - 3) โพรเซสคอนโทรล และ มอนิโอริ่ง ยูทิลิตี้ (Process control and monitoring utilities) อาทิเช่น ps, kill, และอื่นๆ
 - 4) โมดูลโหลดคิงยูทิลิตี้ (Module-loading utilities) อาทิเช่น lsmod, rmmod, modprobe, insmod, and depmod
 - 5) ซิสเต็มทูล (System tools) อาทิเช่น reboot, init, และอื่นๆ
 - 6) เน็ตเวิร์ก ยูทิลิตี้ (Networking utilities) อาทิเช่น ifconfig, route, ping, tftp, httpd,
 - 7) telnet, wget, udhcpd (dhcp client), และอื่นๆ
 - 8) ยูทิลิตี้สำหรับการล็อกอิน และพาสเวิร์ด (Log-in and password management utilities) อาทิเช่น login, passwd, adduser, deluser, และอื่นๆ
 - 9) อาร์คิเวอ์ ยูทิลิตี้ (Archival utilities) อาทิเช่น ar, cpio, gzip, tar, และอื่นๆ
 - 10) ซิสเต็ม ล็อกอินยูทิลิตี้ (System logging utilities) อาทิเช่น syslogd
- การสร้างบิวซีบ็อกซ์แบ่งเป็นสองขั้นตอนดังนี้

- 1) คอนฟิก: ใช้คำสั่ง make menuconfig แล้วเลือกว่าจะเอาอะไรบ้าง
- 2) สร้างบิวซีบ็อกซ์: ใช้คำสั่ง make

ขั้นตอนต่อไปเป็นการติดตั้ง บิวซีบ็อกซ์ ลงสู่เป้าหมายของคุณ กระทำได้โดยการเรียก บิวซีบ็อกซ์ กับออปชัน -install ยกตัวอย่าง

```
busybox mount -n -t proc /proc /proc
```

```
busybox -install -s.
```

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

คำสั่งการติดตั้งบิวซีบลิ๊กนั้นจะสร้าง ซอร์ฟ ลิงค์ (soft link) ยกตัวอย่างเช่น หลังจากติดตั้งเสร็จแล้วใช้คำสั่ง ls -l ในไดเรกทอรี /bin จะแสดงผลลัพธ์ออกมาดังนี้

-rwxr-xr-x	1 0	0	1065308	busybox
lrwxrwxrwx	1 0	0	7	init -> busybox
lrwxrwxrwx	1 0	0	12	ash -> /bin/busybox
lrwxrwxrwx	1 0	0	12	cat -> /bin/busybox
lrwxrwxrwx	1 0	0	12	chmod -> /bin/busybox
lrwxrwxrwx	1 0	0	12	cp -> /bin/busybox
lrwxrwxrwx	1 0	0	12	dd -> /bin/busybox
lrwxrwxrwx	1 0	0	12	echo -> /bin/busybox

รูป 2.41 ใช้คำสั่ง ls-l

ทีนียลอกอิน(Tinylogin) เป็นมัลติคอลลีโปรแกรม เช่นเดียวกับบิวซีบลิ๊กและใช้สำหรับการพัฒนายูนิกซ์ ล็อกอิน(UNIX log-in) และ เข้าถึงแอปพลิเคชัน แสดงฟังก์ชันที่ใช้ทีนียล็อกอิน

- 1) เพิ่ม และ ลบ ผู้ใช้งาน
- 2) ล็อกอิน และ เกิดแอปพลิเคชัน (getty application)
- 3) เปลี่ยนพลาสเวิร์ด

เอ็ฟทีพี เซิร์ฟเวอร์(Ftp Server) ใช้ในการก๊อปปี้ไฟล์จากหรือไปที่เอ็มเบดเคดซิสเต็ม

2.3.9 เคอร์เนล โมดูล

เคอร์เนล โมดูลจะถูกเพิ่มเข้าไปแบบไดนามิคขณะเคอร์เนลกำลังทำงาน มีส่วนประกอบสามส่วนก็คือ

- 1) โมดูล อินเทอร์เฟซ/เอพีไอ (Module interface/APIs)
- 2) การสร้างโมดูล (Module building)
- 3) การโหลดโมดูลเข้าและนำโมดูลออก (Module loading and unloading)

ทั้งสามส่วนได้มีการเปลี่ยนแปลงจาก 2.4 เคอร์เนล ไปสู่ 2.6 เคอร์เนล

2.3.9.1 โมดูลเอพีไอ

ภาพข้างล่างแสดงตัวอย่างเคอร์เนลของ 2.4 และ 2.6 kernel โมดูลทั้งสองจะแสดงสตริง Hello world ทุกๆครั้งเมื่อทำการ โหลด และจะแสดงสตริง Bye world ทุกๆครั้งที่โมดูลถูกเอาออก

2.3.9.2 การเข้า (Entry) และการออก (exit) ฟังก์ชัน

ทุกๆโมดูลจะต้องมีฟังก์ชัน ลงชื่อ และ ออก ซึ่งจะถูกรียกอย่างอัตโนมัติโดยเคอร์เนล เมื่อโมดูลถูกโหลด และ ถูกเอาออกโดยลำดับ ใน 2.4 เคอร์เนล ใช้ฟังก์ชัน

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

init_module() และcleanup_module()

ในการ ลงชื่อ และเอาออก ส่วนใน 2.6 เคอร์เนลจะใช้มาโคร module_init() และ module_exit()

2.3.9.3 การส่งผ่านตัวแปร (Parameter passing)

ทุกๆ โมดูลสามารถถูกส่งตัวแปรได้ โดยการส่งทางคอมมานไลน์ เมื่อโมดูล ถูกโหลด ใน 2.4 เคอร์เนล จะใช้มาโคร MODULE_PARM ส่วน 2.6 เคอร์เนล จะใช้มาโคร module_param()

```

/* 2.4 kernel based module */
static int excount = 1;
MODULE_PARM(excount, "i");
static int init_module(void)
{
    int i;
    if(excount <= 0) return -EINVAL;
    for(i=0; i<excount;i++)
        printk("Hello world\n");
    return 0;
}

static void cleanup_module(void)
{
    printk("Bye world\n");
}

/* 2.6 kernel based module code */
MODULE_LICENSE("GPL");
module_param(excount, int, 0);
static int init_module(void)
{
    int i;
    if(excount <= 0) return -EINVAL;
    for(i=0; i<excount;i++)
        printk("Hello world\n");
    return 0;
}

static void cleanup_module(void)
{
    printk("Bye world\n");
}

module_init(init_module);
module_exit(cleanup_module);

```

รูป 2.42 Code Hello World ใน 2.6 ,2.4

ทุกๆ โมดูลมีการใช้การนับแสดงจำนวนการอ้างถึง โมดูล จำนวน เท่ากับ 0

หมายความว่าโมดูลยังไม่ได้ถูกโหลด

เอกสารนี้เป็นเอกสารที่จัดทำขึ้นเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ทุกๆ โมดูลต้องประกาศ กระทำได้โดยใช้มาโคร MODULE_LICENSE

2.3.10 ชาเล็กเตอร์ดีไวซ์ไดร์เวอร์ (Charactor device driver)

ชาเล็กเตอร์ดีไวซ์ไดร์เวอร์จะถูกเข้าใช้งาน โดยผ่านทางชื่อในไฟล์ซิสเต็ม ชื่อเหล่านี้เรียกว่า สเปเชียลไฟล์ (special file) หรือ ดีไวซ์ไฟล์ หรือ โหนด ซึ่งอยู่ในไดเรกทอรี /dev ซึ่งจะมีเครื่องหมายเป็น “c” คอลัมน์แรกของผลลัพธ์เมื่อใช้คำสั่ง ls -l Block device ก็อยู่ใน/dev เช่นกัน แต่จะมีเครื่องหมายเป็น “b” เมื่อคุณใช้คำสั่ง ls -l จะเห็นเลขสองตัว ก่อน วันเดือนปี เลขทั้งสองก็คือ หมายเลขดีไวซ์หลัก และ หมายเลขดีไวซ์รอง ซึ่งจะเป็นเฉพาะแต่ละดีไวซ์ ต่อไปเป็นการแสดงเลขทั้งสอง

Crw-rw-rw-	1	root	root	1,	3	Apr 11	2002	null
Crw-----	1	root	root	10,	1	Apr 11	2002	psaux
Crw-----	1	root	root	4,	1	Oct 28	03:04	tty1
Crw-rw-rw-	1	root	tty	4,	64	Apr 11	2002	ttys0
Crw-rw----	1	root	uucp	4,	65	Apr 11	2002	ttys1
Crw--w----	1	vcsa	tty	7,	1	Apr 11	2002	vcs1
Crw--w----	1	vcsa	tty	7,	129	Apr 11	2002	vcsa1
Crw-rw-rw-	1	root	root	1,	5	Apr 11	2002	zero

รูป 2.43 มองอุปกรณ์เป็นไฟล์

หมายเลขดีไวซ์หลัก จะมีความสัมพันธ์กับดีไวซ์ลินุกซ์เคอร์เนล สมัยใหม่จะอนุญาตให้ดีไวซ์หลายตัวแชร์หมายเลขดีไวซ์หลักได้ แต่โดยจะยังคงหนึ่งหมายเลขดีไวซ์หลักต่อหนึ่งดีไวซ์ ส่วนหมายเลขดีไวซ์รองถูกใช้โดยเคอร์เนลเพื่อหาดีไวซ์ที่แท้จริง ภายในkernelจะมีชนิดข้อมูล dev_t ซึ่งถูกประกาศใน linux/types.h ถูกใช้เพื่อการตั้งหมายเลขdevice ทั้งในส่วนของหมายเลขดีไวซ์หลัก และ หมายเลขดีไวซ์รอง ในเวอร์ชัน 2.6.0 เคอร์เนล dev_t จะมีทั้งหมด 32บิต โดยแบ่งออกเป็น 12บิต สำหรับ หมายเลขดีไวซ์หลัก และ 20บิตสำหรับ หมายเลขดีไวซ์รอง ภายใน linux/kdev_t.h จะมีมาโครที่ใช้ในการตั้งเลข หมายเลขดีไวซ์หลัก และ หมายเลขดีไวซ์รอง โดยใช้

```
MAJOR(dev_t dev);
```

```
MINOR(dev_t dev);
```

```
MKDEV(int major, int minor); จะได้ค่าออกมาเป็นชนิดข้อมูล dev_t
```

สิ่งแรกที่จะต้องทำเมื่อทำการติดตั้งชาเล็กเตอร์ดีไวซ์ไดร์เวอร์จำเป็นต้องมีการใช้ฟังก์ชัน register_chrdev_region ซึ่งถูกประกาศอยู่ใน linux/fs.h สุดท้ายแล้วชื่อควรจะปรากฏใน /proc/devices และ sysfs register_chrdev_region จะส่งค่าคืนเป็น 0 ถ้าทำการติดตั้งอย่างเสร็จ

สมบูรณ์ ในส่วนของกรณีผิดพลาด ค่าที่ส่งคืนจะเป็นเลขติดลบ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

```
int register_chrdev_region(dev_t first, unsigned int count, char *name);
```

register_chrdev_region จะเป็นฟังก์ชันที่ใช้เมื่อรู้หมายเลขดีไวซ์ที่ต้องการ แต่ถ้าไม่รู้จะใช้หมายเลขดีไวซ์หลักอะไร ลินุกซ์ก็มีฟังก์ชันที่ใช้ในการจองหมายเลขดีไวซ์แบบไดนามิกก็คือฟังก์ชัน alloc_chrdev_region

```
int alloc_chrdev_region(dev_t *dev, unsigned int firstminor, unsigned int count, char *name);
```

ฟังก์ชันนี้ dev เป็นผลลัพธ์อย่างเดียว และจะได้ค่าหมายเลขดีไวซ์หลักออกมา และค่าหมายเลขดีไวซ์รองที่ใส่เข้าไปนั้น โดยปกติแล้วจะใช้

ส่วนการปล่อยหมายเลขดีไวซ์ จะใช้ฟังก์ชัน unregister_chrdev_region

```
void unregister_chrdev_region(dev_t first, unsigned int count);
```

2.3.11 ไฟล์ โอเปอเรชัน (File Operation)

จากที่ผ่านมามีได้กล่าวถึงแต่หมายเลขดีไวซ์ที่จะเอาไปใช้ แต่ไม่ได้ยังไม่ได้กล่าวว่า จะติดต่อกระทำการใดๆกับดีไวซ์ได้อย่างไร file_operations structure เป็นตัวที่จะจัดการติดตั้งการเชื่อมต่อ สตริงเจอร์ (structure) ซึ่งถูกประกาศไว้ใน linux/fs.h จะเป็นรวบรวม พอยท์เตอร์ (pointer) ของฟังก์ชัน ตัวอย่าง ไฟล์ โอเปอเรชัน สตริงเจอร์ ซึ่งภายในจะมีฟิวท์ที่เป็นพอยท์เตอร์ใช้ไปยังฟังก์ชันที่ถูกเขียนขึ้นเพื่อปฏิบัติงานหนึ่งๆ หรือถ้าเป็น นูล (NULL) ก็จะหมายความว่าไม่สนับสนุนการปฏิบัติงานชนิดนั้นๆ

```
struct file_operations scull_fops = {
    .owner = THIS_MODULE,
    .llseek = scull_llseek,
    .read = scull_read,
    .write = scull_write,
    .ioctl = scull_ioctl,
    .open = scull_open,
    .release = scull_release,
};
```

รูป 2.44 struct file operations

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

การรีจิสเตอร์ขาเล็กเตอร์ซีไวซ์ไคร์เวอร์ ก่อนที่เคอร์เนลจะเรียกโอเปอเรชันต่างๆ ของซีไวซ์นั้น ก่อนอื่นจะต้องจอง และ รีจิสเตอร์สตรัคก่อน ก่อนอื่นจะต้องinclude <linux/cdev.h> และจะมีสองฟังก์ชันในการกำหนดค่าเริ่มต้นคือ

```
void cdev_init(struct cdev *cdev, struct file_operations *fops);
```

และสุดท้ายใช้ฟังก์ชัน

```
int cdev_add(struct cdev *dev, dev_t num, unsigned int count);
```

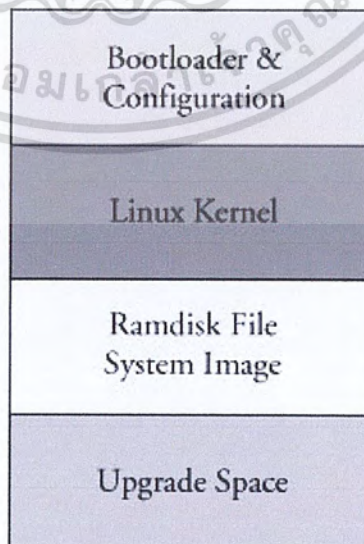
2.3.12 เอ็มเบดเดด สตอเรจ (Embedded Storage)

จากแนวทางที่สืบต่อกันมา สตอเรจ ในระบบฝังตัวจะใช้รวมในการอ่าน โค้ดอย่างเดียว และ เอ็นวีแรม(NVRAM) สำหรับการอ่านและเขียนข้อมูล แต่อย่างไรก็ตามได้กลายมาเป็น เทคโนโลยีแฟลช อันซึ่ง มีความเป็น นอนวาเลนไทล์ (nonvolatile) อย่างสูง ประกอบกับราคาไม่สูง แฟลช จึงมาใช้ในระบบฝังตัวอย่างมากขึ้น

การเม็มเปแฟลช ในระบบฝังตัวนั้นแฟลชจะถูกใช้โดยทั่วไปดังต่อไปนี้

- 1) ส่วนเก็บบูทโหลดเคอร์
- 2) ส่วนเก็บ โอเอสอิมเมจ
- 3) ส่วนเก็บแอปพลิเคชันอิมเมจ ไลบรารีอิมเมจ
- 4) ส่วนเก็บการอ่านเขียนไฟล์

Top of Flash



รูป 2.45 โครงสร้างหน่วยความจำแฟลชต่างๆไปในระบบฝังตัว

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บ่อยครั้งที่บูทโทลด์เคอร์จะอยู่ในส่วนบนสุด หรือล่างสุดของหน่วยความจำแฟลช และก็เรียงตามลำดับคือลินุกซ์เคอร์เนลและ ไฟล์ซิสเต็มเอ็มเมจ

หนึ่งในการเพิ่มพูนประสิทธิภาพของแฟลชไฟล์ซิสเต็มนี้กระทำได้ แฟรชบล็อกนั้นมี ระยะเวลาการใช้งานที่ถูกจำกัด จึงต้องใช้วิธีการในการลบบล็อกแฟลชที่แตกต่างกันไป

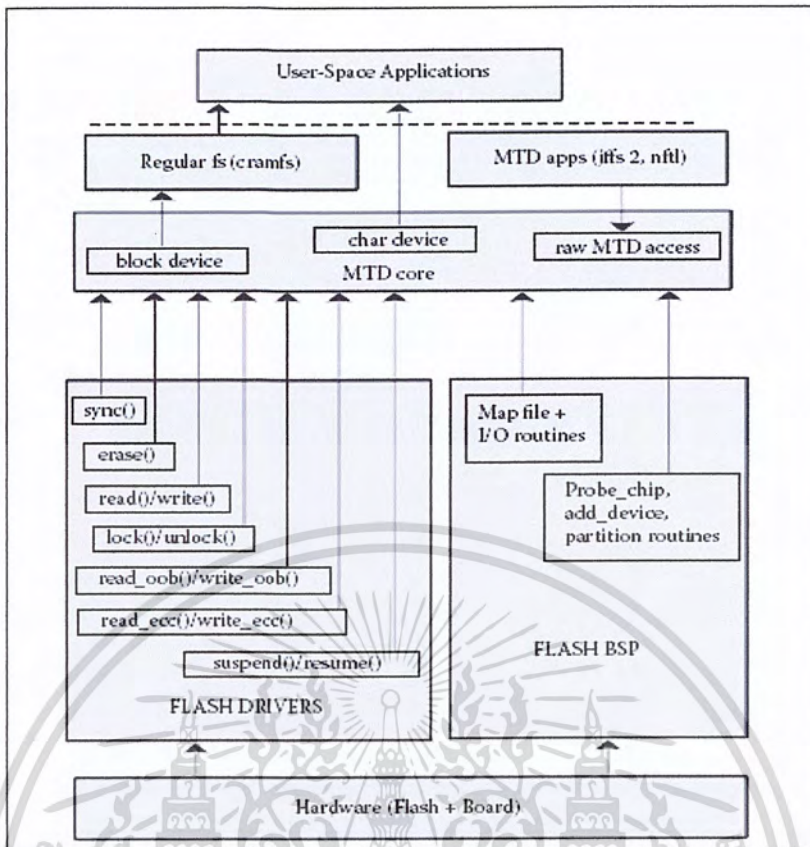
ข้อจำกัดอื่นอาจเกิดขึ้น เนื่องจากสถาปัตยกรรมของแฟลชซึ่งมีความเสี่ยง ที่ข้อมูลจะสูญหาย ในระหว่างที่ ไฟไม่ทำงานหรือ ปริมาตรซ์ัดดาวน (premature shutdown) ก็เนื่องจากว่า ขนาด แฟลชบล็อก ก่อนข้างที่จะใหญ่ และขนาดของไฟล์โดยเฉลี่ยแล้วจะเล็กมาก เมื่อเทียบกับขนาดของบล็อก เมื่อถูกเขียนลงไป ซึ่งในการเขียนแต่ละครั้งจะต้องกระทำเป็นบล็อก เช่นนั้นในการเขียนไฟล์เล็ก ๆ ซึ่งมีขนาดเท่ากับ 8 กิโลไบต์ จะต้องลบ และเขียนใหม่เป็นบล็อกซึ่งมีขนาด 64 กิโลไบต์ หรือ 128 กิโลไบต์

หนึ่งในหลายแฟลชไฟล์ซิสเต็มที่นิยมในวันนี้จะใช้ เจเอ็ฟเอ็ฟเอสทู หรือ Journaling Flash File System2 ซึ่งมีลักษณะสำคัญหลายอย่างที่ได้นำไปทำการปรับปรุง ประสิทธิภาพทั้งหมดเพิ่มอายุการใช้งานและ ลดทอนความเสี่ยงที่ข้อมูลจะหายเมื่อเกิดไฟดับ

2.3.13 สถาปัตยกรรม เอ็มทีดี

เอ็มทีดี เป็นระบบย่อย ที่ใช้จัดการอุปกรณ์สตอเรจบนบอร์ด สถาปัตยกรรม เอ็มทีดีถูกแบ่งออกเป็นส่วนดังต่อไปนี้

- 1) เอ็มทีดี คอล (MTD core): จะทำหน้าที่จัดการการเชื่อมต่อระหว่าง ไดรเวอร์ แฟลชแบบระดับ (Low-level flash driver) ต่ำ กับ แอปพลิเคชัน มันจะอิมพลีเม้นท์ เป็น ชาเล็กเตอร์ และ บล็อกคิไวซ์ โหมด
- 2) ไดรเวอร์แฟลชแบบระดับต่ำ: ในส่วนนี้จะกล่าวถึงเพียงแต่ในส่วนที่เกี่ยวข้องกับ นอร์-เบสค์ (NOR-) และ แนนด์-เบสค์ (NAND-based) แฟลชชิป
- 3) บีเอสพี สำหรับ แฟลช (BSP for flash) : แฟลชสามารถเชื่อมต่อกับบอร์ด ยกตัวอย่างเช่น นอร์แฟลช สามารถถูกเชื่อมต่อโดยตรงกับบัส โพรเซสเซอร์ หรืออาจจะเชื่อมต่อกับ พีซีไอบัสซึ่งบีเอสพีจะทำให้แฟลชไดรเวอร์ทำงาน กับ บอร์ดหรือโพรเซสเซอร์ใดๆได้
- 4) เอ็มทีดีแอปพลิเคชัน: สามารถให้ โมดูลย่อย อาทิเช่น เจเอ็ฟเอ็ฟเอส2 , เอ็นเอ็ฟทีแอล (NFTL), แอปพลิเคชันส่วนยูซเซอร์สเปซ จัดการใดๆ อาทิเช่น อ็พเกรด



รูป 2.46 สถาปัตยกรรมเอ็มทีดี

2.3.14 หน่วยจัดการอินเทอร์รัพท์

ทุกๆบอร์ดจะมีหน่วยจัดการอินเทอร์รัพท์โดยมากแล้วจะเป็น พีไอซี (PIC : Programmable Interrupt Controller) ในหัวข้อนี้จะกล่าวถึงขั้นตอนอย่างละเอียดนำไปสู่การเขียนโปรแกรมอินเทอร์รัพท์คอนโทรเลอร์ในลินุกซ์ ก่อนที่จะไปถึงการรายละเอียดการเขียนโปรแกรมมาทำความเข้าใจฟังก์ชันการทำงานพื้นฐานของ พีไอซี ก่อน

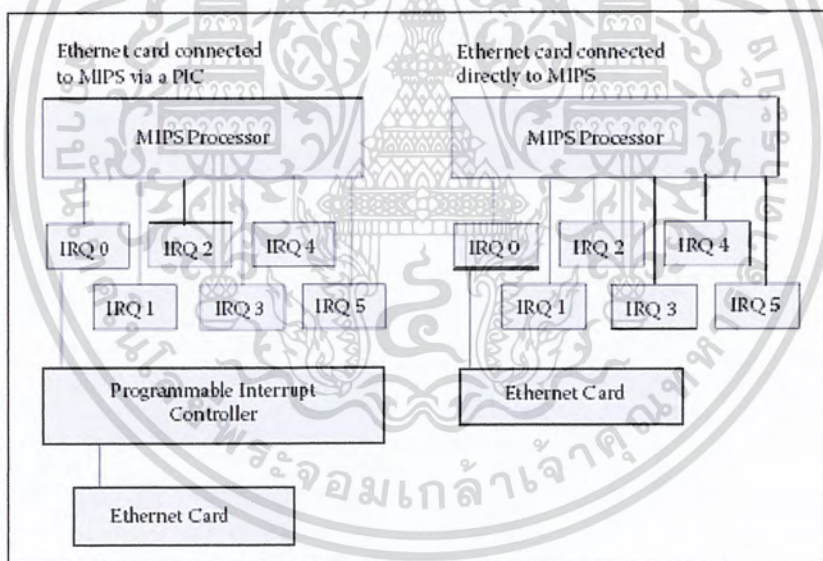
- 1) ไมโคร โปรเซสเซอร์ โดยปกติจะมีจำนวนอินเทอร์รัพท์ที่จำกัด และอาจจะไม่พอถ้ามีอุปกรณ์บนบอร์ด และทั้งหมดต้องการการอินเทอร์รัพท์ อินเทอร์รัพท์คอนโทรเลอร์จึงเข้ามาช่วยเหลือในการแก้ปัญหา โดยอนุญาตให้อินเทอร์รัพท์ทั้งหลายถูกมัลติเพล็กซ์ บนเส้นทางอินเทอร์รัพท์เดียว ทำให้ขยายความสามารถของโปรเซสเซอร์
- 2) พีไอซี จัดการลำดับความสำคัญของอินเทอร์รัพท์ทำให้เป็นประโยชน์ในรายการกรณีที่ โปรเซสเซอร์ ไม่สนับสนุนลำดับความสำคัญของการอินเทอร์รัพท์เมื่อโปรเซสเซอร์กำลังจัดการทำงานกับอินเทอร์รัพท์ที่มีลำดับความสำคัญสูง พีไอซี จะไม่ส่งมอบอินเทอร์รัพท์ที่มีลำดับความสำคัญต่ำให้แก่โปรเซสเซอร์ดังนั้นเมื่อมี

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

สองอุปกรณ์เกิดการอินเตอร์รัพท์ พีไอซีจะดูแลค่าความสำคัญและส่ง
อินเตอร์รัพท์ที่มีค่าความสำคัญสูงแก่ซีพียู

- 3) ลักษณะการทริกเกอร์ ก็คือฮาร์ดแวร์จะตรวจรับการอินเตอร์รัพท์สองวิธีคือ เลเวล (level) และ เอจจ์ ทริกเกอร์ (edge trigger) พีไอซีสามารถแปลงจากเอจจ์ ไปเป็น เลเวล อินเตอร์รัพท์ โดยใช้การแลชอินพุตอินเตอร์รัพท์ 8259A เป็นตัวอย่างของ พีไอซี ไอซีตัวนี้เป็นที่นิยม และเป็นฮาร์ดแวร์ที่เก่ง และได้ถูกนำไปใช้ในบอร์ด เอ็มเบดเคด กันอย่างแพร่หลาย แสดงคุณลักษณะพื้นฐานของ 8259A controller ดังต่อไปนี้

ลินุกซ์เคอร์เนล จะถือปฏิบัติว่าอินเตอร์รัพท์ ทั้งหมดเป็นลอคอลอินเตอร์รัพท์ ลอคอลอินเตอร์รัพท์ที่เชื่อม โดยตรงกับ โปรเซสเซอร์ หรือผ่านทางพีไอซีในกรณีทั้งสองเมื่ออินเตอร์รัพท์ถูกรีจิสเตอร์จะต้องทำผ่านฟังก์ชัน `request_irq()`, ดีไวซ์ไดรเวอร์ จะต้องส่งหมายเลขอินเตอร์รัพท์ แก่ฟังก์ชัน จำนวนลอคอลอินเตอร์รัพท์ขึ้นอยู่กับ โปรเซสเซอร์ แต่ละตัว การมีประหว้าง ลอคอลอินเตอร์รัพท์ กับ ฟิซิคอลอินเตอร์รัพท์ เป็นหน้าที่ความรับผิดชอบของบีเอสพี



รูป 2.47 การเชื่อมต่ออินเตอร์รัพท์

แกนหลักของ บีเอสพีอินเตอร์รัพท์ มีสองโครงสร้างข้อมูลคือ

- 1) Interrupt controller descriptor `hw_interrupt_type` : โครงสร้างนี้จะถูกประกาศไว้ใน `include/linux/irq.h` ทุกๆ ฮาร์ดแวร์อินเตอร์รัพท์ต้องทำการอิมพลีเมนต์โครงสร้างนี้ ฟิวที่สำคัญใน โครงสร้างข้อมูลมีดังต่อไปนี้

1.1) Start-up: เป็น พอยท์เตอร์ ไปที่ฟังก์ชันที่ใช้ในการร้องขอเมื่อ

อินเตอร์รัพท์ ถูกโปรบ (probe)หรือถูกเรียก ใช้ฟังก์ชัน `request_irq()`

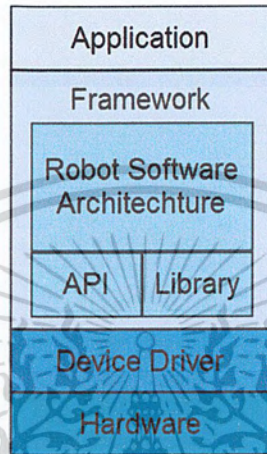
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

- 1.2) Shutdown: เป็น พอยท์เตอร์ ไปที่ฟังก์ชันที่ใช้ในการร้องขอเมื่ออินเทอร์รัพท์ถูกปลดปล่อย ใช้ฟังก์ชัน `free_irq()`
 - 1.3) Enable: เป็น พอยท์เตอร์ ไปที่ฟังก์ชันที่ทำการเปิดอินเทอร์รัพท์
 - 1.4) Disable: เป็น พอยท์เตอร์ ไปที่ฟังก์ชันที่ใช้ในการปิดอินเทอร์รัพท์
 - 1.5) Ack: เป็น พอยท์เตอร์ ไปที่ฟังก์ชัน controller-specific ที่ใช้ในการตอบรับอินเทอร์รัพท์
 - 1.6) End: เป็น พอยท์เตอร์ ไปที่ฟังก์ชันที่จะเรียกขึ้นมา เมื่ออินเทอร์รัพท์ถูกบริการเสร็จสิ้น
- 2) IRQ descriptor `irq_desc_t` : ถูกประกาศไว้ใน `include/linux/irq.h` อีกเช่นกัน ทุกๆ ลอจิกคอลอินเทอร์รัพท์ จะต้องใช้โครงสร้างนี้ ฟังก์ชันที่สำคัญในโครงสร้างข้อมูลมีดังต่อไปนี้
- 2.1) Status : สถานะของแหล่งกำเนิดอินเทอร์รัพท์
 - 2.2) Handler : เป็นพอยท์เตอร์ ไปที่อินเทอร์รัพท์คอนโทรลเลอร์
 - 2.3) Action : รายการการทำงานของไออาร์คิว (IRQ action list)

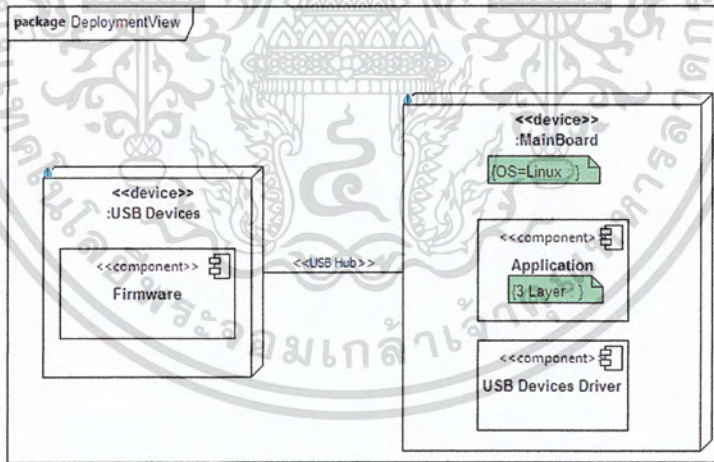
บทที่ 3

แนวทาง และการพัฒนาแพลตฟอร์ม

3.1 ภาพรวมของระบบ



รูป 3.1 ภาพรวมของระบบ



รูป 3.2 Deployment Diagram ภาพรวมของระบบ

สำหรับภาพรวมของแพลตฟอร์มลินุกซ์ฝั่งตัวสำหรับหุ่นยนต์แบบยานพาหนะไร้คนขับนั้น แบ่งออกเป็น 2 ส่วน ได้แก่

3.1.1 เอ็มเบดเดดโฮสต์ (Embedded Host)

เอ็มเบดเดดโฮสต์ (Embedded Host) หรือบอร์ดหลัก เป็นบอร์ดที่ใช้ระบบปฏิบัติการ ลินุกซ์เป็นตัวจัดการทรัพยากรต่างๆ รวมทั้งเชื่อมต่อ โมดูลอุปกรณ์ยูเอสบี (USB Devices) ต่างๆ เข้า

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ด้วยกัน โดยติดต่อผ่านทางช่องยูเอสบีโฮส (USB Host) ของบอร์ดหลักที่เสริมจำนวนช่องด้วยยูเอสบีฮับ (USB Hub) ในบอร์ดหลักนี้จะป็นบอร์ดที่ใช้งาน โปรแกรมหลัก (Execute main program) ของหุ่นยนต์ โดยมีดีไวซ์ไดรเวอร์ (Device Drivers) ทำงานร่วมกับ LibUSB ทำหน้าที่เป็นตัวเชื่อมต่อบอร์ดหลักกับ โมดูลอุปกรณ์ยูเอสบี (USB Devices) และมีดีไวซ์ไลบรารี (Device Library) เป็นที่เก็บฟังก์ชันการทำงานต่างๆของแต่ละ โมดูลอุปกรณ์ยูเอสบี (USB Devices)

3.1.2 ยูเอสบีดีไวซ์ (USB Devices)

ยูเอสบีดีไวซ์ (USB Devices) หรือ โมดูลอุปกรณ์ยูเอสบี เป็นอุปกรณ์ที่ถูกพัฒนาบน ฮาร์ดแวร์ตระกูล AVR Microcontroller โดยจัดการอุปกรณ์ต่างๆบนบอร์ดผ่านเฟิร์มแวร์ (Firmware) ที่พัฒนามาพร้อมกับ V-USB ที่เป็นซอฟต์แวร์ที่ใช้ในการจัดการกับยูเอสบี ทำให้ไม่ต้องใช้อุปกรณ์เสริมอื่นๆในการติดต่อกับยูเอสบี (USB)

แพลตฟอร์มลินุกซ์ฝังตัวสำหรับหุ่นยนต์แบบยานพาหนะไร้คนขับนี้ เป็นแพลตฟอร์มที่มีความยืดหยุ่นค่อนข้างสูง โดยถือว่าเป็นแพลตฟอร์มที่ไม่ขึ้นกับฮาร์ดแวร์ และเป็นแพลตฟอร์มที่เป็นแบบเสียบแล้วเล่นได้เลย (Plug and play) สำหรับโครงการนี้มีส่วนที่พัฒนาดังนี้

- 1) วงจร โมดูลอุปกรณ์ยูเอสบี (USB Device)
- 2) เฟิร์มแวร์ของ โมดูลอุปกรณ์ยูเอสบี (USB Device Firmware)
- 3) ดีไวซ์ไดรเวอร์ (Device Drivers)
- 4) ดีไวซ์ไลบรารี (Device Library)

3.2 การพัฒนาฮาร์ดแวร์ และซอฟต์แวร์ของแพลตฟอร์ม

3.2.1 การพัฒนาฮาร์ดแวร์ของแพลตฟอร์ม

เนื่องจากโครงการนี้เป็นโครงการที่ใช้ลินุกซ์เป็นพื้นฐานสำคัญในการพัฒนาดังนั้น ฮาร์ดแวร์ที่นำมาใช้เป็น โฮสมีความจำเป็นที่จะต้องสามารถใช้งานลินุกซ์เคอร์เนลได้ และต้องมียูเอสบีโฮสบนฮาร์ดแวร์เป็นอย่างน้อย 1 ช่อง มีแนวทาง 2 แนวทางในการพัฒนาดังนี้

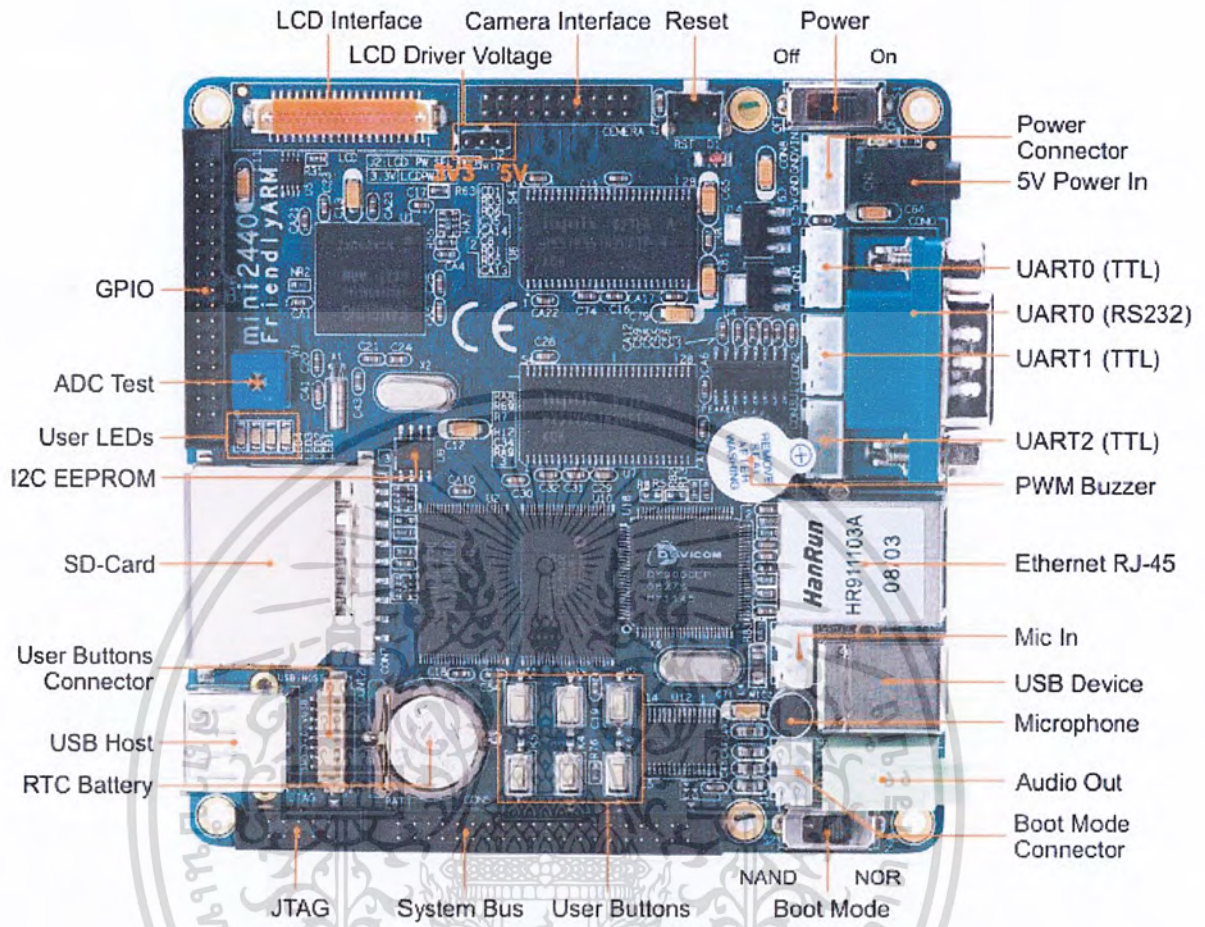
- 1) ออกแบบวงจรสำหรับแพลตฟอร์มใหม่โดยใช้อุปกรณ์อิเล็กทรอนิกส์ต่างๆ
- 2) นำวงจรสำเร็จรูปมีในท้องตลาดมาใช้งาน

จากการวิเคราะห์แล้วนั้นพบว่าการออกแบบวงจรใหม่นั้นมีความยุ่งยาก และใช้เวลานานเกินไปทางโครงการจึงตัดสินใจเลือกใช่วงจรสำเร็จรูปมีในท้องตลาด ทางโครงการได้เลือกบอร์ดทดลอง Friendly Arm Mini2440 ด้วยเหตุผลดังต่อไปนี้

- 1) สามารถใช้งานลินุกซ์ได้
- 2) มียูเอสบีโฮสบนบอร์ดทดลอง
- 3) มีอยู่แล้วทำให้ไม่ต้องซื้อใหม่

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

3.2.1.1 ข้อมูลทั่วไปเกี่ยวกับบอร์ดทดลอง Friendly Arm Mini2440



รูป 3.3 บอร์ดทดลอง Friendly Arm Mini2440

FriendlyARM Mini 2440 เป็นบอร์ดทดลองใช้ชิพพิว with S3C2440 ARM9 ของ Samsung ที่ 400. The board measures 10 cm x 10 cm, ideal for learning about ARM systems.

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ตาราง 3.1 ข้อมูลของบอร์ดทดลอง Friendly Arm Mini2440

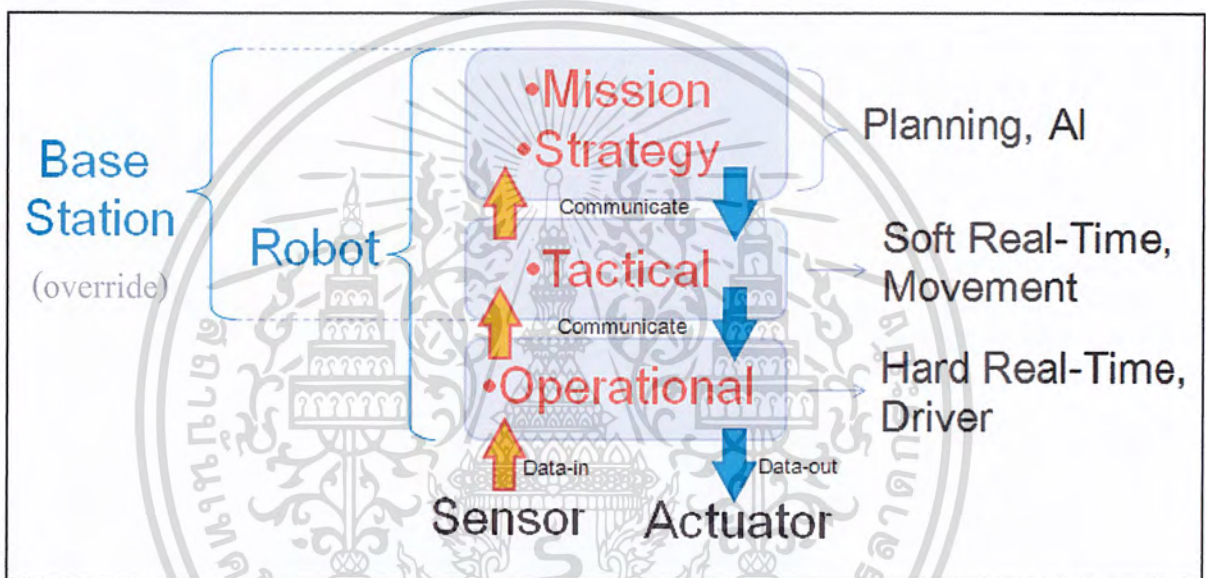
CPU	Samsung S3C2440A, 400MHz, Max. 533Mhz
SDRAM	- 64M SDRAM - 32bit DataBus - SDRAM Clock 100MHz
Flash	- 256M Nand Flash, - 2M Nor Flash, BIOS installed
LCD	- 4 wire resistive touch screen interface - Up to 4096 color STN, 3.5 inches to 12.1 inches, up to 1024x768 pixels - Up to 64K color TFT, 3.5 inches to 12.1 inches, up to 1024x768 pixels
Interface and Resource	- 1 10/100M Ethernet RJ-45 (DM9000) - 3 Serial Port - 1 USB Host, 1 USB Slave Type B - 1 SD Card Interface - 1 Stereo Audio out, 1 Micro I - 1 20-Pin JTAG - 4 USER LEDs, 6 USER buttons - 1 PWM Beeper - 1 POT can be used for A/D converter adjust - 1 AT24C08 for I2C test, 1 20-Pin Camera Interface - 1 Battery for RTC - Power In(5V), with switch and lamp
Oscillator Frequency	- 12MHz
RTC	- Internal
Expand Interface	- 1 34-Pin 2.0mm GPIO - 1 40-Pin 2.0mm System Bus
Dimension	- 100 x 100(mm)
OS Support	- Linux 2.6 - Android - WinCE 5 and 6

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

3.2.2 การพัฒนาซอฟต์แวร์ของแพลตฟอร์ม

แนวคิดในการออกแบบซอฟต์แวร์ในแพลตฟอร์มนี้ได้ออกแบบซอฟต์แวร์บนตัวหุ่นยนต์ให้สามารถรัน โปรแกรมหลายๆ โปรแกรมหรือหลายๆ เทรด พร้อมๆ กัน โดยมีการติดต่อรับ-ส่งข้อมูลระหว่างกันหากจำเป็น โดยทำการแบ่งกลุ่ม โปรแกรมออกตามพฤติกรรมของ โปรแกรมหรืองานหลักๆ ของ โปรแกรม เป็น 3 ชั้นใหญ่ๆ ดังนี้

- 1) ชั้นบน – แผนการ, ภารกิจ (Mission&Strategy)
- 2) ชั้นกลาง – ยุทธวิธี (Tactical)
- 3) ชั้นล่าง – คำเนิการ (Operational)



รูป 3.4 ซอฟต์แวร์เลเยอร์ (Software Layer)

3.2.2.1 ชั้นบน – แผนการ, ภารกิจ (Mission&Strategy)

เป็นกลุ่ม โปรแกรมที่เรียกว่าชั้นบน งานหลักๆ ของ โปรแกรมกลุ่มนี้ จะทำการกำหนดและตรวจสอบภารกิจหลักของหุ่นยนต์ เป็นการประมวลเพื่อสร้างแผนการหรือวิธีการ ในการแก้ไขปัญหาให้ลุล่วงตามภารกิจที่ได้รับมอบหมาย โดยปกติจะทำงานก่อนเริ่มภารกิจหรือเข้ามาแก้ไขปัญหาในกรณีที่แผนการที่วางไว้ก่อนหน้านี้ไม่สามารถดำเนินการต่อได้เนื่องจากเกิด ปัญหาต่างๆ ในขณะปฏิบัติการ โปรแกรมกลุ่มนี้จะทำการรับ-ส่งข้อมูลกับกลุ่ม โปรแกรมชั้นกลาง และมีการตื่นมาทำงานตามกำหนดการน้อยที่สุด เช่น ภารกิจเก็บภาพทั้ง 10 จุดตามตำแหน่งที่ได้ กำหนดไว้ โปรแกรมจะทำการคำนวณหาระยะทางที่ใกล้ที่สุด หรือลำดับการเก็บภาพ เป็นต้น

3.2.2.2 ชั้นกลาง – ยุทธวิธี (Tactical)

เป็นกลุ่มโปรแกรมที่เรียกว่าชั้นกลาง งานหลักๆของโปรแกรมกลุ่มนี้ จะทำการปฏิบัติงานส่วนย่อยของภารกิจหลักซึ่งอาจเป็นงานที่มีรายละเอียดสูง มีปฏิสัมพันธ์กับสภาพแวดล้อมมากกว่าโปรแกรมระดับแผนงาน มักจะเป็นภารกิจขนาดสั้นๆหรือชั่วคราว โปรแกรมกลุ่มนี้จะรับคำสั่งและรายงานผลการดำเนินการหรือข้อผิดพลาดให้กับ โปรแกรมชั้นบน และส่งงานและรับผลการดำเนินงานจากโปรแกรมในกลุ่มดำเนินการ โปรแกรมกลุ่มนี้มีการตื่นมาทำงานเกือบตลอดเวลา เช่น เดินไปยังตำแหน่งใดตำแหน่งหนึ่งโดยใช้ข้อมูลจากโปรแกรมในกลุ่มดำเนินการ และหากใกล้ชนวัตถุใดอาจจะกำหนดให้ทำการหลบหลีกอัตโนมัติและกลับเข้าเส้นทางเดิมหรือคำนวณการเดินทางใหม่ เป็นต้น

3.2.2.3 ชั้นล่าง – ดำเนินการ (Operational)

เป็นกลุ่มโปรแกรมที่เรียกว่าชั้นล่าง งานหลักๆของโปรแกรมกลุ่มนี้ จะรับผิดชอบการในการส่งการอุปกรณ์ โดยจะต้องพยายามทำคำสั่งที่ได้รับมอบหมายมา พร้อมทั้งควบคุมคุณภาพข้อมูลที่ได้รับจากเซนเซอร์ให้มีความถูกต้องและเหมาะสมที่จะนำไปใช้งานต่อไป โดยจะทำการติดต่อติดต่อ ระบุตัวตน ส่งงาน และรับค่าจากอุปกรณ์ภายนอกทั้งหมด โดยแต่ละโปรแกรมที่รันหมายถึงอุปกรณ์แต่ละอย่างที่ทำการเชื่อมต่อกับตัวบอร์ด โปรแกรมกลุ่มนี้จะรับคำสั่งและรายงานผลการดำเนินการหรือข้อผิดพลาดให้กับ โปรแกรมชั้นกลาง ส่งงานและรับค่าจากตัวอุปกรณ์ โปรแกรมกลุ่มนี้จะทำงานอยู่ตลอดเวลา เช่น ยูเอสบีไอไฟหนึ่งอันก็จะมีโปรแกรม 1 โปรแกรมที่ใช้ในการเชื่อมต่ออุปกรณ์และ กำหนดลักษณะการเชื่อมต่อต่างๆ หรือไอพี (IP) ต่างๆ เป็นต้น

3.2.2.4 ตัวอย่างภารกิจและหน้าที่การดำเนินงานของโปรแกรมแต่ละชั้น

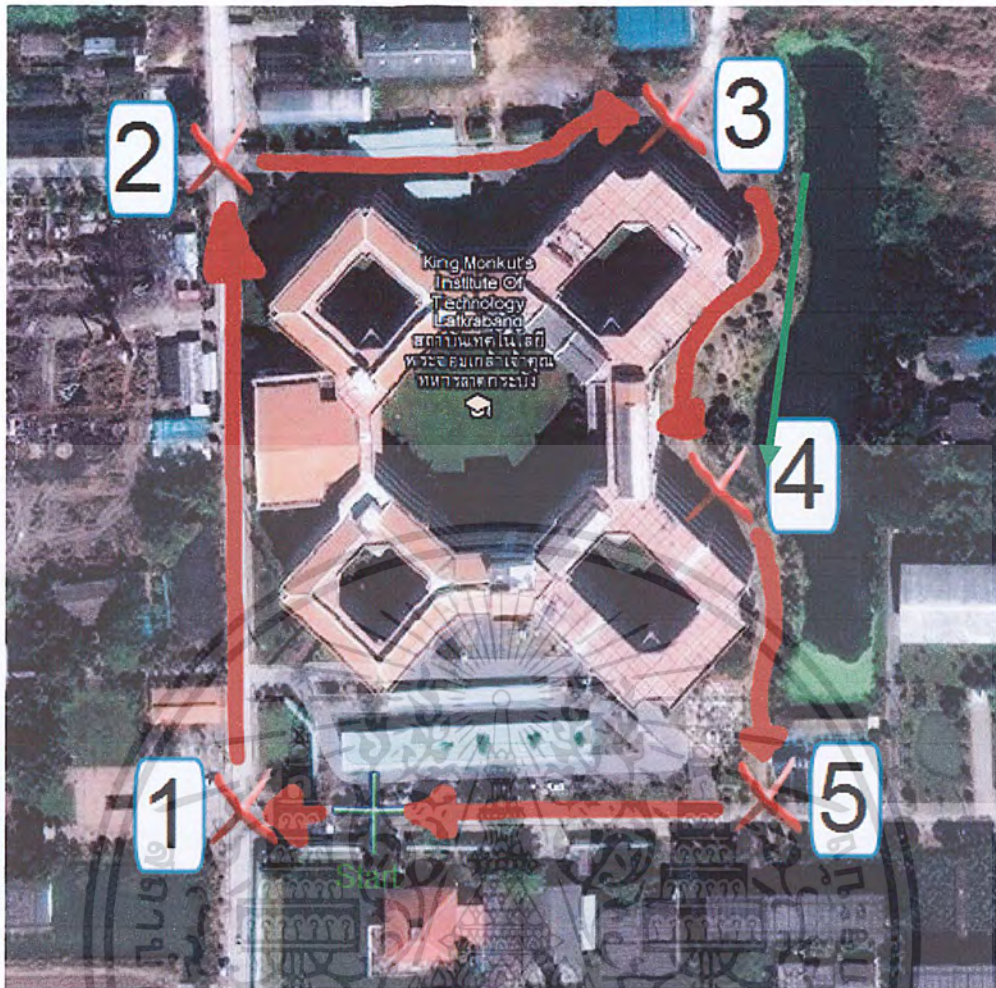
ภารกิจตัวอย่างกำหนดให้หุ่นยนต์เดินทางไปยังจุดต่างๆ 5 จุด ที่ได้กำหนดไว้ในแผนที่พร้อมทั้งถ่ายภาพรอบด้าน และกลับมายังจุดเริ่มต้น



รูป 3.5 แผนที่และตำแหน่งที่ได้รับมอบหมาย

เมื่อได้รับการกิจแล้ว โปรแกรมชั้นบนสุดจะเป็นผู้รับผิดชอบในการกำหนดเป้าหมาย โดยคำนวณหาลำดับขั้นตอนการปฏิบัติการกิจ จากจุดเริ่มต้นไปยังจุดต่างๆและกลับมายังจุดเริ่มต้นอีกครั้งหนึ่ง เมื่อประมวลผลเสร็จจะได้แผนการดำเนินการตามลำดับดังรูป

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป 3.6 ลำดับการปฏิบัติภารกิจ

ส่วน โปรแกรมชั้นกลางหรือชั้นยุทธวิธีนั้นจะได้รับคำสั่งจากชั้นบนให้เดินทางจากจุดเริ่มต้นไปยังจุดที่ 1 เมื่อเสร็จภารกิจจะส่งผลการทำงานกลับไปยังโปรแกรมชั้นบน จากนั้นโปรแกรมชั้นบนจะสั่งให้ถ่ายรูปรอบตัว เมื่อทำการกิจเสร็จจะส่งผลการทำงานกลับไปยังโปรแกรมชั้นบน ทำเช่นนี้ไปเรื่อยๆจนครบทั้ง 5 จุด โดยการทำงานของโปรแกรมในชั้นกลางจะเห็นได้ชัดเมื่อทำการเดินทางจากจุดที่ 3 ไปยังจุดที่ 4 โดยเริ่มแรกจะเดินทางตามลูกศรสีเขียวแต่เมื่อเดินทางได้ซั๊กพักจะพบว่าเดินติดต้นไม้ โปรแกรมในชั้นกลางนี้จะค่อยๆเดินอ้อมจนถึงจุดที่ 4 ตามภารกิจที่ได้รับมอบหมาย

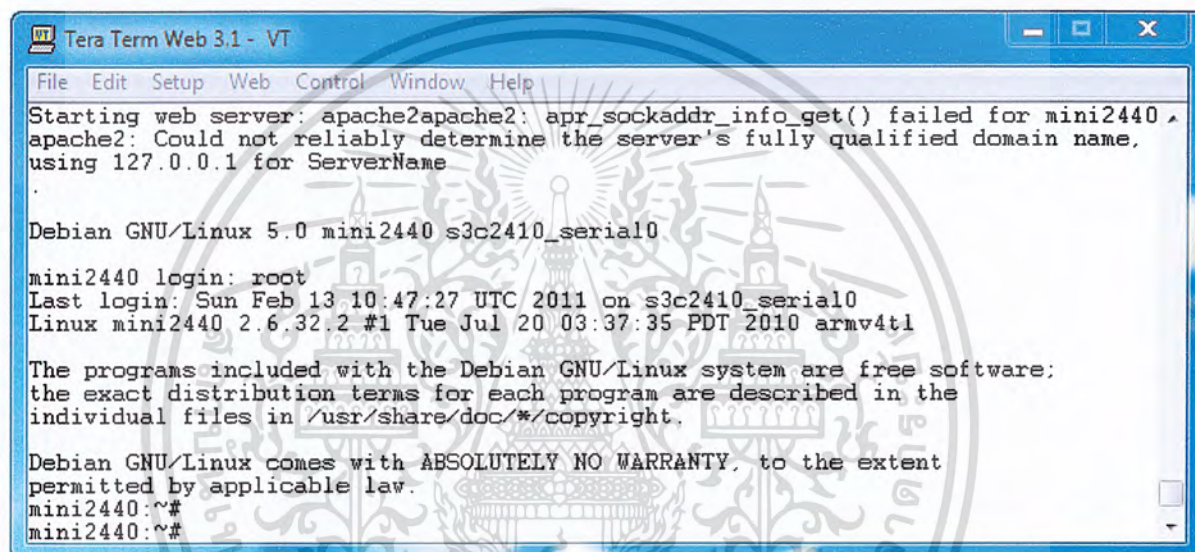
ส่วน โปรแกรมชั้นล่างจะรับผิดชอบส่งการลือให้หมุนตามที่ได้รับคำสั่งจากโปรแกรมชั้นกลาง และรับค่าตำแหน่งจีพีเอส (GPS) หากค่าความถูกต้องแล้วส่งไปให้โปรแกรมชั้นกลางเพื่อสั่งดำเนินการต่อไป หรือหากสั่งเดิน ไปข้างด้านแล้วไม่สามารถเดินได้เนื่องจากอาจจะติด

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ก่อนห็นขนาดเล็กที่เซนเซอร์ไม่สามารถตรวจสอบได้ ก็จะทำการส่งข้อผิดพลาดไปยังโปรแกรมชั้นกลางเพื่อหาทางดำเนินการหาทางแก้ไขต่อไป

3.2.2.5 ระบบปฏิบัติการของแพลตฟอร์มของบอร์ดหลักบนหุ่นยนต์

สำหรับแพลตฟอร์มนี้จะใช้ระบบปฏิบัติการลินุกซ์ (Linux) เคอร์เนล 2.6 (Kernel 2.6) ขึ้นไป โดยเลือกตัวที่เหมาะสมกับอุปกรณ์และบอร์ดหลัก และสามารถติดตั้งลงบนบอร์ดที่เลือกมาเป็นบอร์ดหลักของหุ่นยนต์ได้ โดยจะใช้จอแสดงผลแอลซีดี (LCD) ขนาดเล็ก หรืออุปกรณ์อื่นๆร่วมด้วยหรือไม่ก็ได้แล้วแต่ความถนัดและประโยชน์ของผู้นำไปใช้



```

Tera Term Web 3.1 - VT
File Edit Setup Web Control Window Help
Starting web server: apache2apache2: apr_sockaddr_info_get() failed for mini2440
apache2: Could not reliably determine the server's fully qualified domain name,
using 127.0.0.1 for ServerName
.
Debian GNU/Linux 5.0 mini2440 s3c2410_serial0
mini2440 login: root
Last login: Sun Feb 13 10:47:27 UTC 2011 on s3c2410_serial0
Linux mini2440 2.6.32.2 #1 Tue Jul 20 03:37:35 PDT 2010 armv4tl

The programs included with the Debian GNU/Linux system are free software;
the exact distribution terms for each program are described in the
individual files in /usr/share/doc/*/copyright.

Debian GNU/Linux comes with ABSOLUTELY NO WARRANTY, to the extent
permitted by applicable law.
mini2440:~#
mini2440:~#

```

รูป 3.7 ข้อมูลที่ได้จากการรันลินุกซ์ผ่านโปรแกรมเทอร์มินัล (Tera Term Web)

3.2.2.6 การพัฒนาโปรแกรมบนหุ่นยนต์

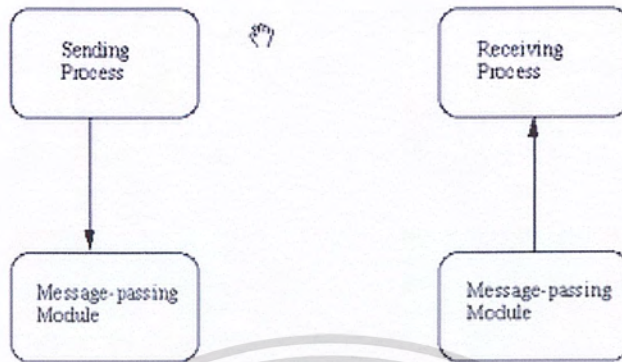
สำหรับการเขียนโปรแกรมในแพลตฟอร์มนี้จะเขียนภายใต้แนวคิดโปรแกรมมิ่งเชิงวัตถุ (Object-Oriented Programming) โดยใช้ภาษาซีพลัสพลัส (C++) เป็นภาษาหลักในการพัฒนา และใช้ไลบรารีอื่นๆหากจำเป็น โดยสามารถใช้การเขียนและสร้างโปรแกรมข้ามแพลตฟอร์ม (Cross-compile) หรือทำการเขียนหรือสร้างบนบอร์ดหลักของหุ่นยนต์ได้เลยหากบอร์ดหลักที่นำมาใช้นั้นมีประสิทธิภาพเพียงพอต่อการใช้งานในการพัฒนา

3.2.2.7 การติดต่อสื่อสารระหว่างโปรแกรมในแพลตฟอร์ม

สำหรับการติดต่อสื่อสารกันระหว่างโปรแกรมในแพลตฟอร์มจะใช้แบบใดก็ได้แล้วแต่ผู้พัฒนาหรือผู้นำแพลตฟอร์มไปใช้สะดวกพัฒนา ในที่นี้ผู้พัฒนาได้ใช้หลักการเมสเสจ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

คิว (Message Queue) เพราะมีความสะดวก ไม่ซับซ้อน โดยคีย์ที่ใช้นั้นให้ผู้ที่ใช้แพลตฟอร์มใช้คีย์ตามที่ผู้พัฒนาได้กำหนดไว้ในเอกสารประกอบการใช้งาน

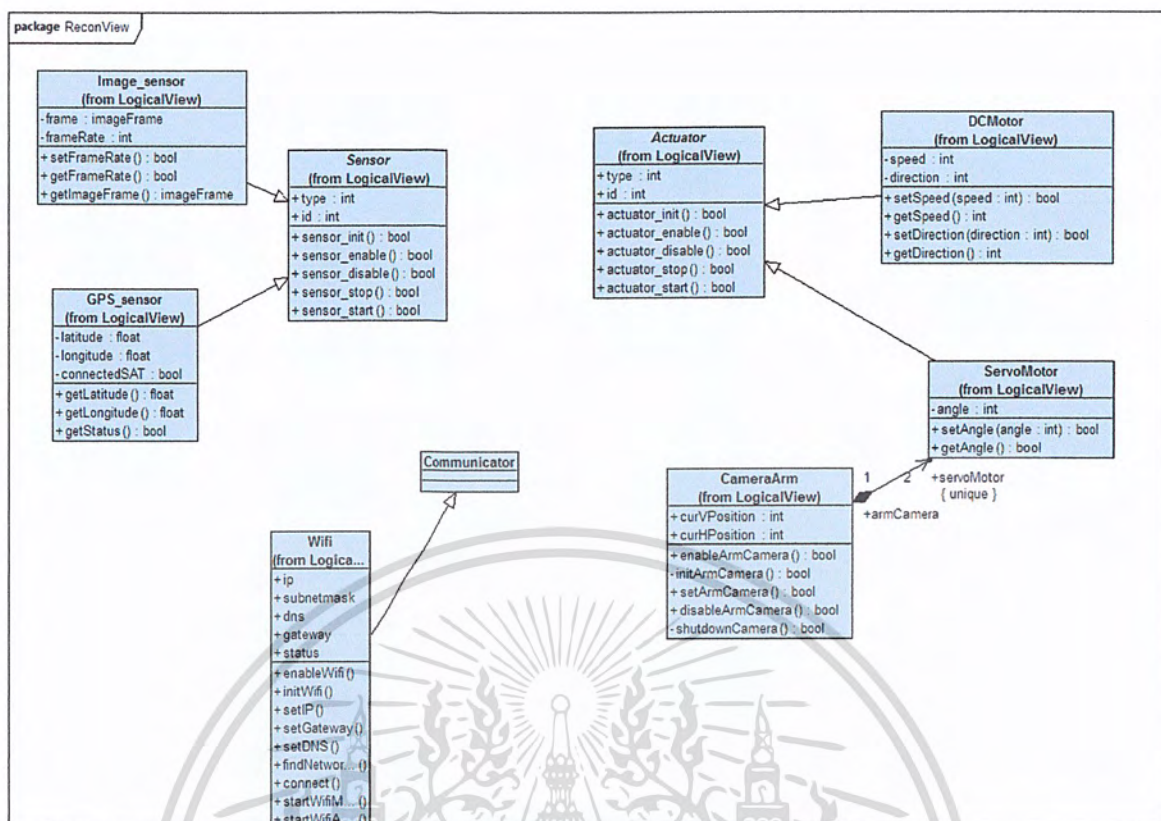


รูป 3.8 basic message passing

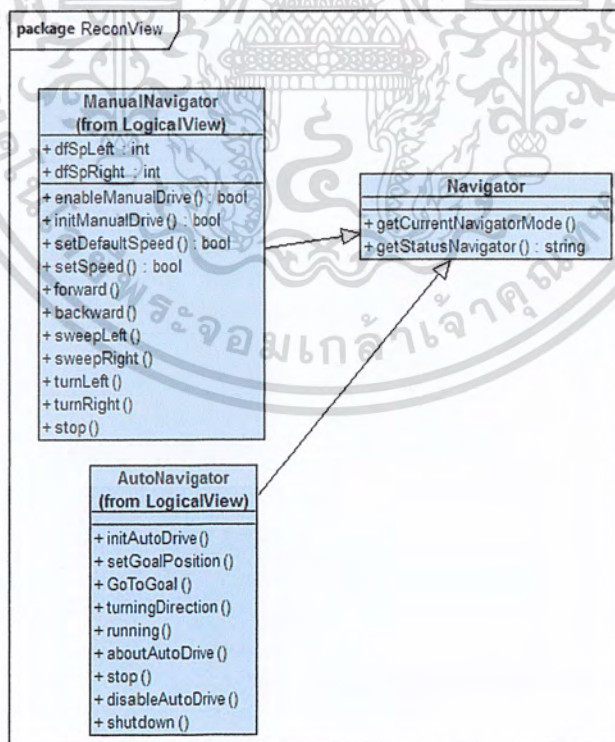
3.2.2.8 ตัวอย่างยูเอมแอลที่ใช้ออกแบบคลาสของโปรแกรมต่างๆในแพลตฟอร์ม

เป็นตัวอย่างการใช้โปรแกรมอีคลิปส์ (Eclipse) ร่วมกับท็อปเคส (Topcased)

ในการออกแบบคลาสของแต่ละโปรแกรมเพื่อช่วยเพิ่มประสิทธิภาพในการออกแบบให้มีความสมบูรณ์ยิ่งขึ้น

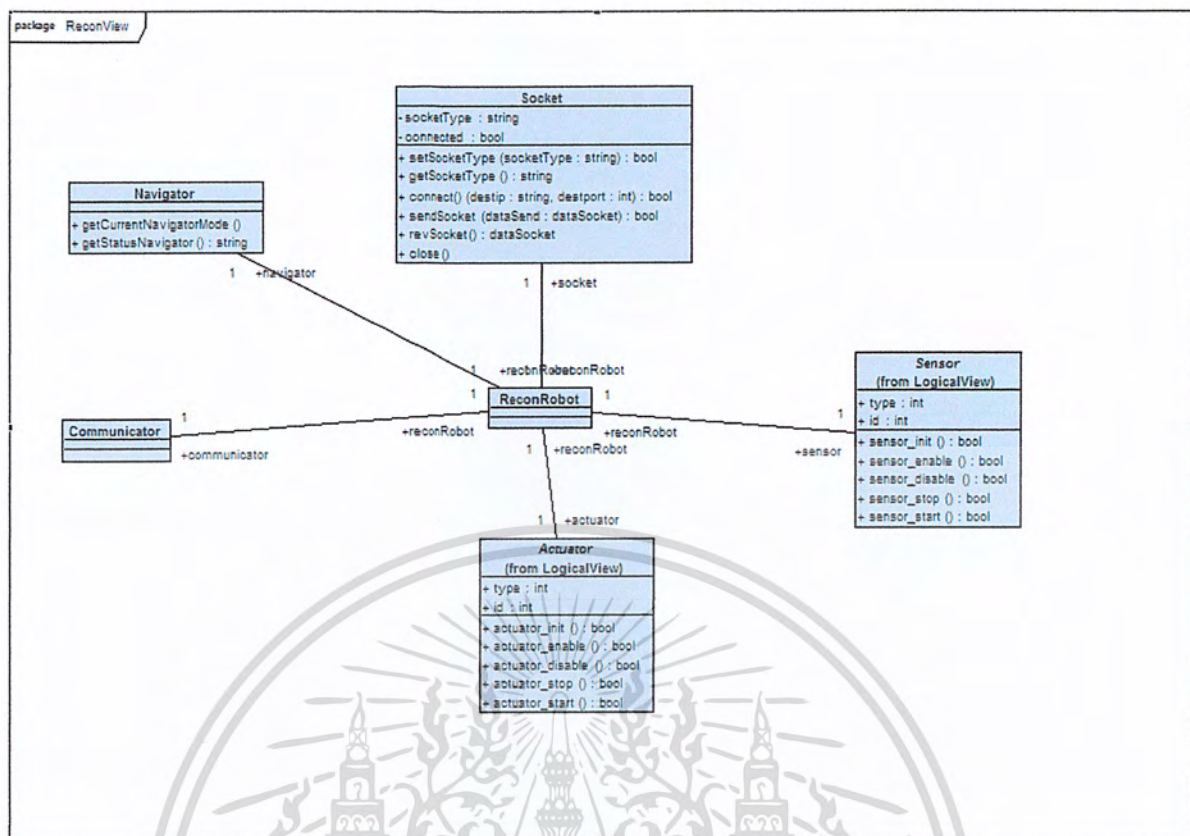


รูป 3.9 Class Diagram for Operational Programming Layer



รูป 3.10 Class Diagram for Tactical Programming Layer

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

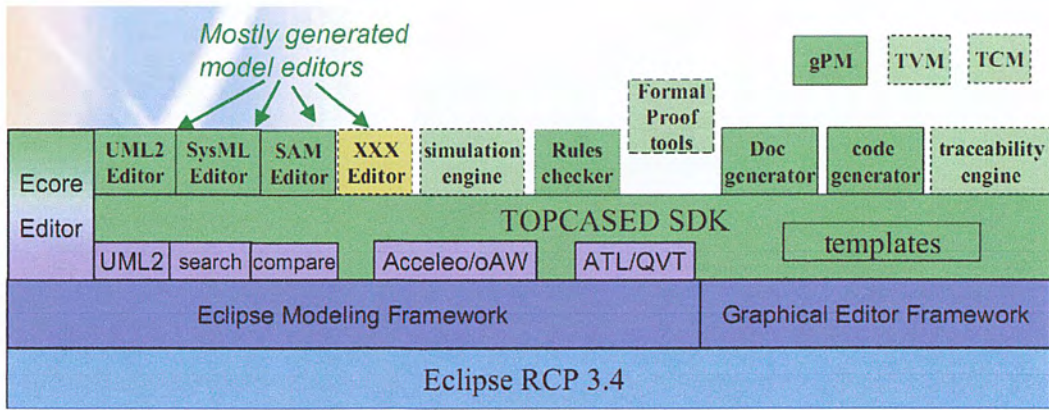


รูป 3.11 Class diagram for main program use another class

3.3 กรณีศึกษาการออกแบบระบบ Coyote UAV ด้วย UML

สำหรับการศึกษกรณีศึกษาการออกแบบระบบด้วย Coyote UAV ด้วย UML นั้น เป็นกรณีศึกษาตามหนังสือชื่อว่า Real-Time UML Workshop for Embedded Systems เขียนโดย Bruce Powel Douglass, Ph.D พิมพ์ในปีพุทธศักราช 2550 เพื่อเป็นแนวทางในการออกแบบระบบของแพลตฟอร์มของโครงการ โดยในหนังสือได้ใช้โปรแกรม Rhapsody เป็นเครื่องมือในการออกแบบทางโครงการได้นำมาทำใน Topcased (Toolkit in OPen-source for Critical Applications & SystEms Development) ซึ่งเป็นฟรีโปรแกรมที่ทำงานควบคู่กับโปรแกรม Eclipse โดยมีแผนผังการทำงานดังรูปด้านล่าง

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

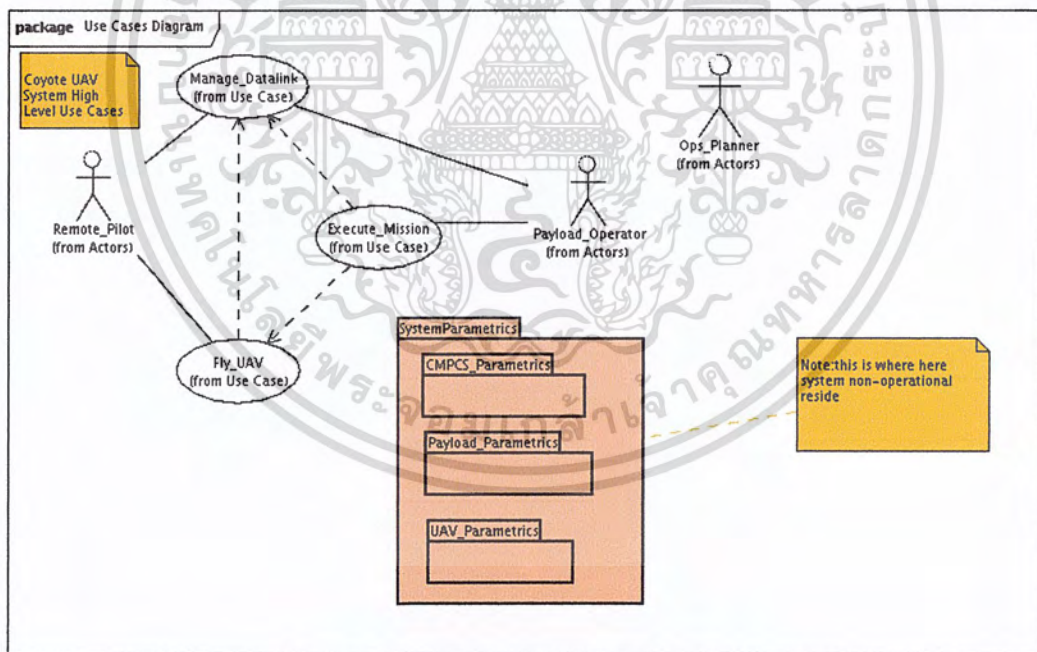


รูป 3.12 ชั้นการทำงานของ TOPCASED

โดยมีการศึกษาตามหนังสือดังนี้

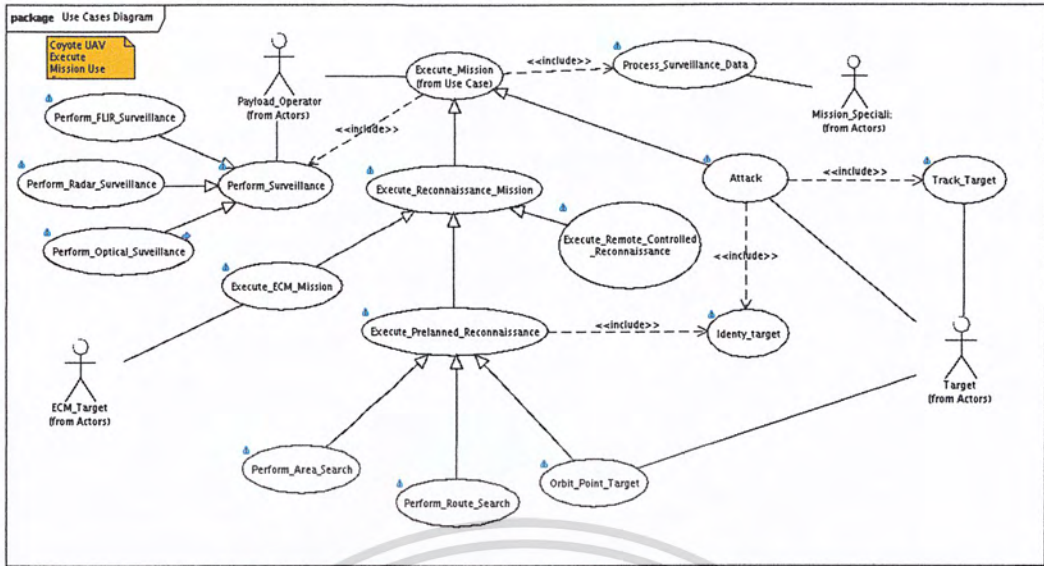
3.3.1 ระบุ Use Case ของ Coyote UAV

ในปัญหานี้ได้ทำการศึกษา Use Case Diagram ที่ใช้ในระบบ พบว่าในการออกแบบ Coyote UAV นั้น ทำให้เกิด Use Case มากมาย จึงต้องแบ่ง Use Case Diagram ออกเป็นหลายชั้นหลายระดับ ดังตัวอย่างที่แสดงข้างล่างนี้

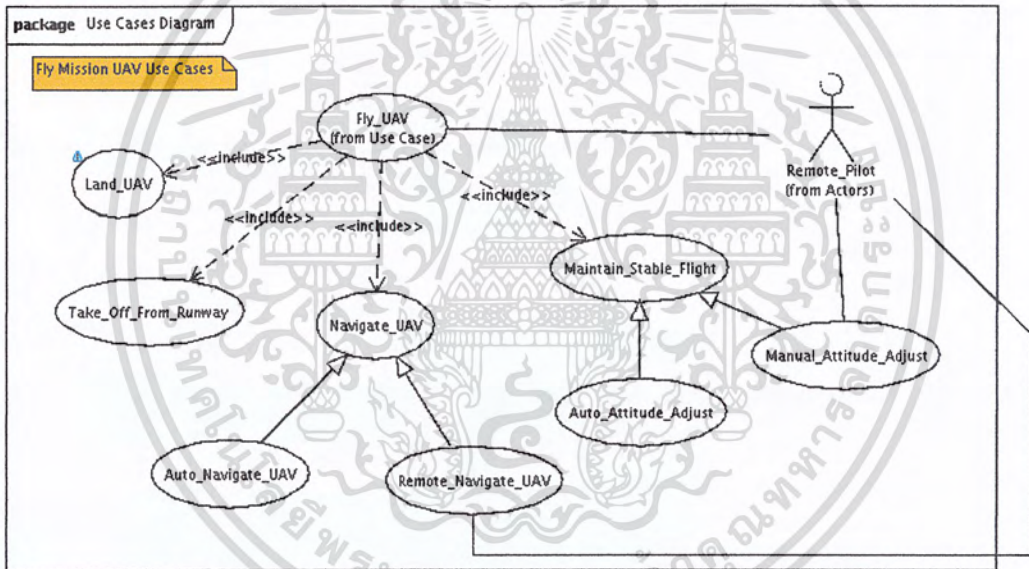


รูป 3.13 Use Cases Diagram ในชั้นบนสุด

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป 3.14 Use Cases Diagram ในส่วนของ Execute Mission

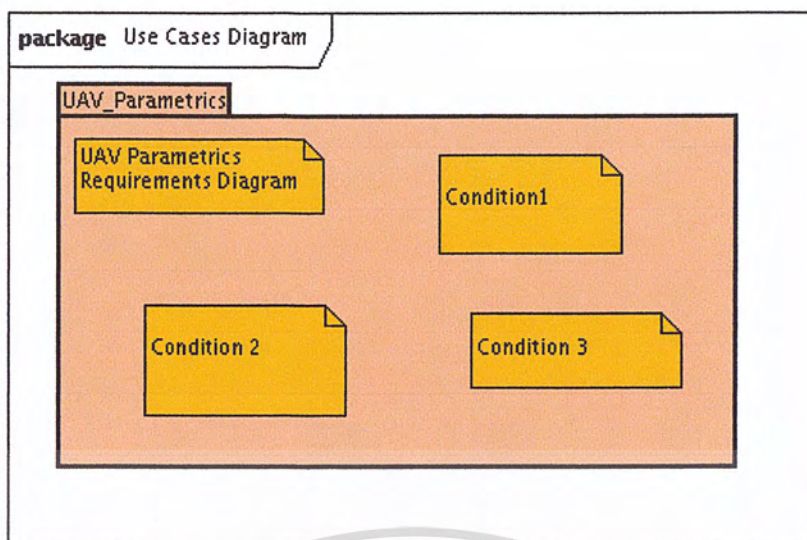


รูป 3.15 Use Cases Diagram ในส่วนของ Fly UAV

3.3.2 การระบุตัวแปลต่างๆของระบบ

เป็นการระบุตัวแปลต่างๆที่จำเป็นต้องใช้ในระบบ หรือเป็นสิ่งที่ระบบห้ามทำ หรือทำได้ โดยมีลักษณะคล้ายการทำหมายเหตุ

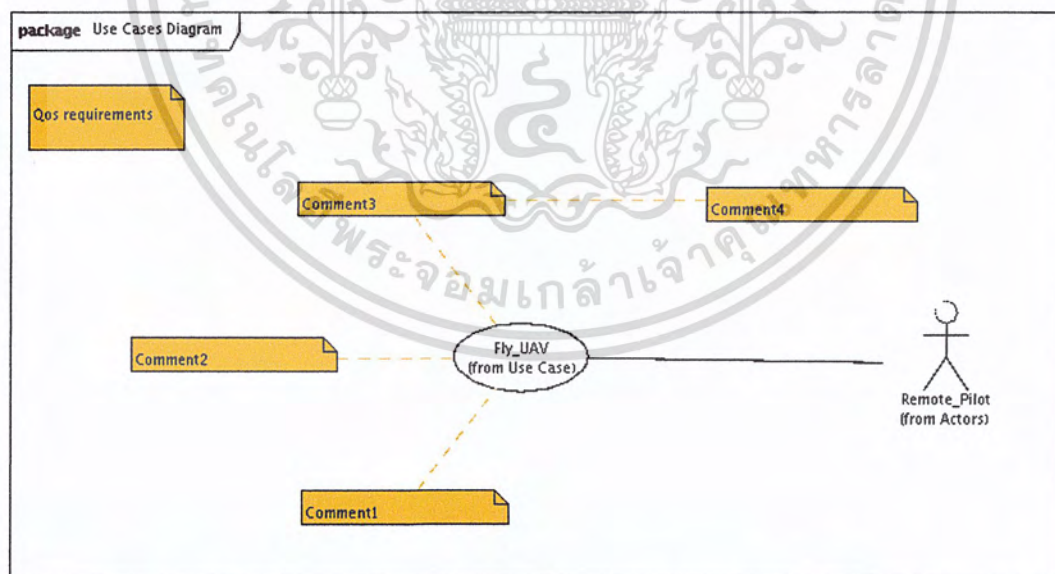
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป 3.16 ตัวอย่างโครงสร้าง Use Cases Diagram ในส่วนของ UAV Parametric

3.3.3 QoS (Quality of Service) requirement

QoS requirement คือ ข้อกำหนดแบบหนึ่งที่ระบบพึงมี โดยเฉพาะระบบที่เป็นแบบเรียลไทม์ (Real-Time Systems) เพราะเป็นข้อกำหนดเกี่ยวกับปริมาณต่างๆในระบบ เช่น ความเร็ว ภาพพื้นดินขั้นต่ำที่พึงมี ความเร็วในการรับและส่งข้อมูล เพดานบินและความเร็วสูงสุด เป็นต้น ดังแสดงตามตัวอย่างข้างล่างนี้



รูป 3.17 ตัวอย่างโครงสร้าง Use Cases Diagram ในส่วนของ QoS requirement

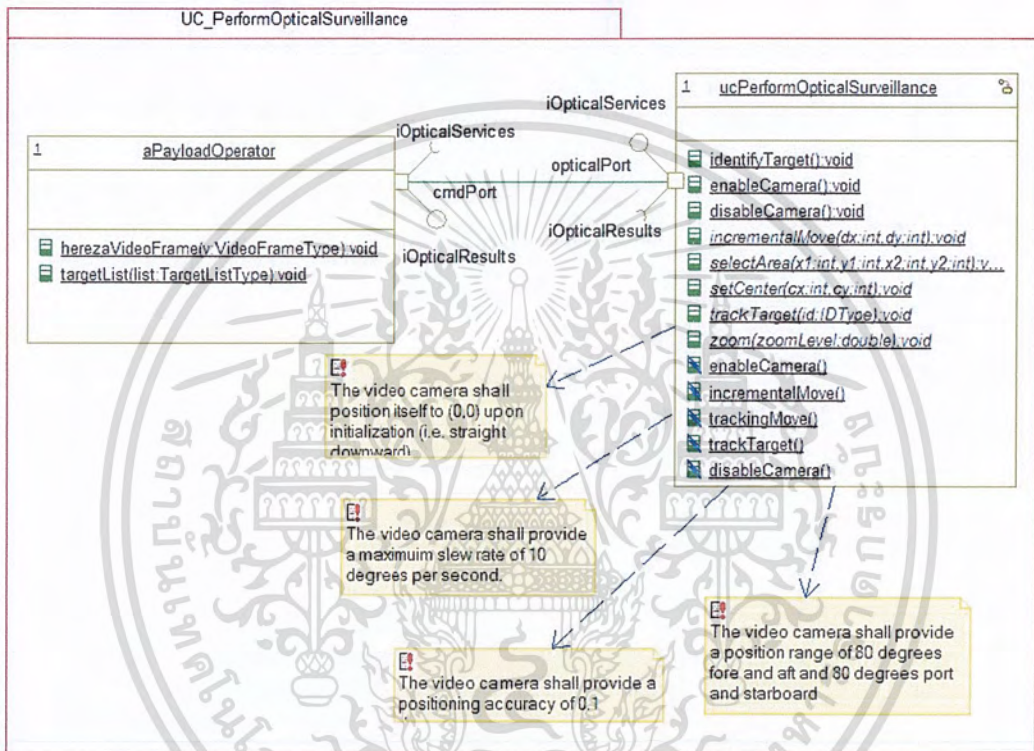
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

3.3.5 สร้างมุมมองการดำเนินงาน

แบ่งออกเป็น 5 ขั้นตอนดังนี้

3.3.5.1 เขียน Block Diagram

ในที่นี้เป็นการศึกษา Block Diagram ของ Perform Optical Surveillance โดย ทั้ง Use-Cases และ Actor ได้ถูกเขียนให้อยู่ในรูปแบบของ block (objects) และระบุพอร์ต (port) และส่วนติดต่อ (interface) อย่างชัดเจน

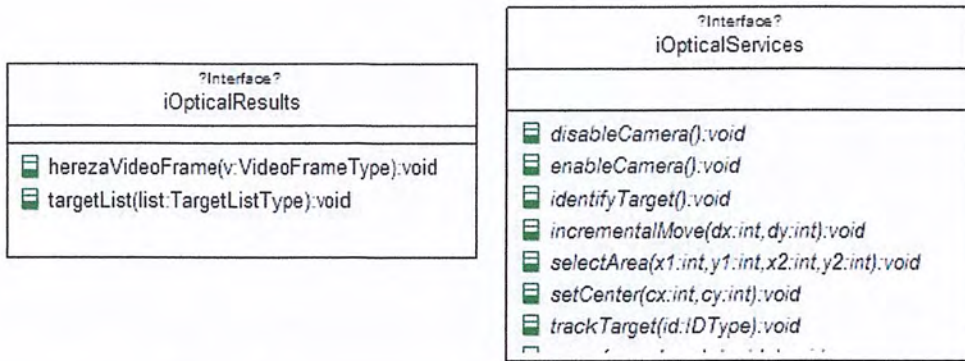


รูป 3.19 Block Diagram ของ Perform Optical Surveillance

3.3.5.2 กำหนดส่วนติดต่อ (Interface)

สำหรับในส่วนติดต่อนี้จะบรรจุไปด้วยการดำเนินการที่เป็น public เท่านั้น เพื่อแสดงให้เห็นว่าสามารถใช้งานส่วนไหนได้บ้าง

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป 3.20 ส่วน interface ของ Perform Optical Surveillance

3.3.5.3 กำหนดเงื่อนไข ก่อน-หลัง ของส่วนติดต่อ

ตัวอย่างตารางที่เขียนเงื่อนไขก่อน-หลังของการทำงานในส่วนติดต่อ โดยจะต้องเป็นจริงทั้ง ก่อนและหลังที่ถูกเรียกใช้งาน

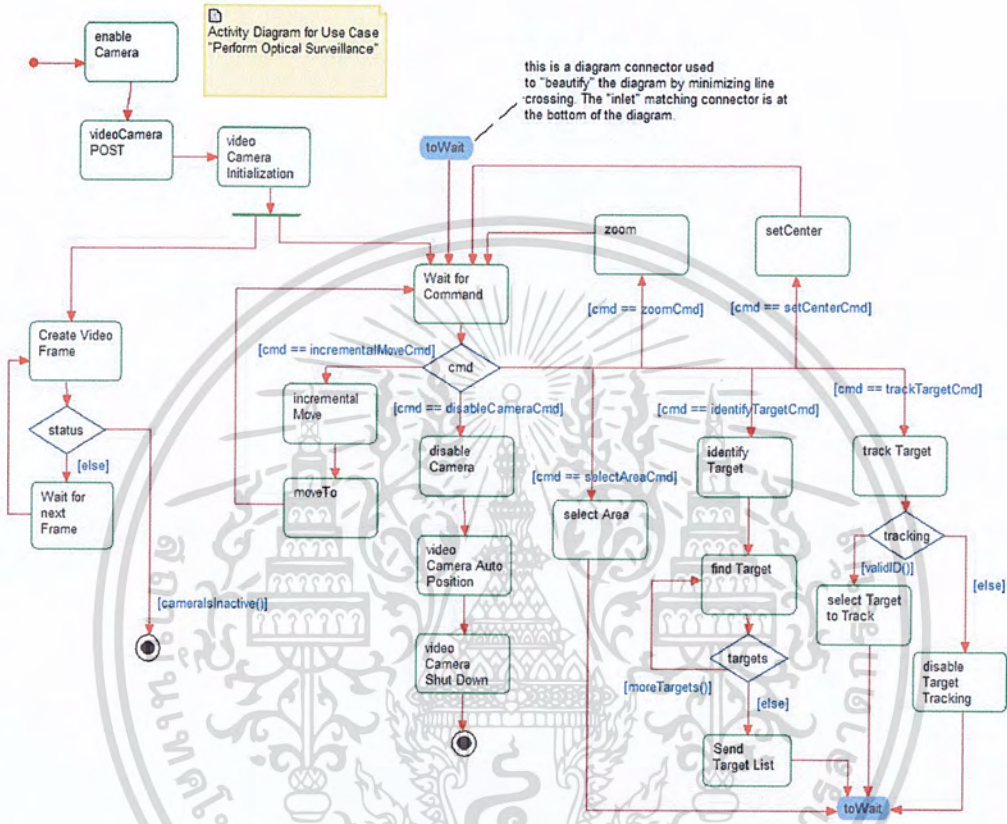
ตาราง 3.2 เงื่อนไข ก่อน-หลัง ของส่วนติดต่อของ Perform Optical Surveillance

Interface	Service	Pre-condition	Post-condition
iOpticalResults	herzaVideoFrame targetList	Video camera is operating Targeting enabled; identifyTarget command previously sent	Frame is stored in frame buffer for viewing and analysis List of targets is stored for analysis
iOpticalServices	disableCamera enableCamera	None None	Camera is returned to starting position and shut down Camera is powered and a Power On Self Test is performed, If errors occur, then error codes are sent; otherwise, the camera is initialized and centered.
	identifyTarget	Camera is operating and search area or route has been specified.	System identifies a list of targets, each with a unique target ID.
	incrementalMove	Camera is operating.	If the incremental move is within the range of the gimballed camera mounting, then the camera is moved incrementally +x units and -y units. If the commanded position is out of range, then the camera will move to the closest valid position.
	selectArea	Camera is enabled	If the area is within the limits of the system, then the search area is defined. If not, then an error is sent and the closest matching search area will be selected.
	setCenter	Camera is enabled	If specified point is in range, the point is set to be the search center. If not, an error is returned and the center remains unchanged.
	trackTarget	Camera is on and potential targets have been tagged with IDs	If the target ID is known to the system, then it will track that target within the center of the visual field with a combination of flight maneuvers and camera gimbal movement, depending on the state of the CAUV.
	zoom	Camera is on.	If the zoom parameter is within bounds, then the camera shall zoom in or out, auto adjusting focus. If the zoom level is out of range, then the camera shall clip at the minimum or maximum zoom, whichever is closer. The units are percentage, so that a parameter value of 300 means 3x magnification, 50 means 0.5 magnification.

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

3.3.5.4 สร้าง Use-Case Activity Diagram ตาม Scenarios ทั้งหมดที่มี

นี่คือการแสดงภาพรวมทั้งหมดของทุกๆ Scenarios ในหนึ่งเดียว ถือว่าเป็นประโยชน์อย่างมาก รูปด้านล่างนี้แสดงกิจกรรมทั้งหมดที่อาจเกิดขึ้นได้ใน Perform Optical Surveillance

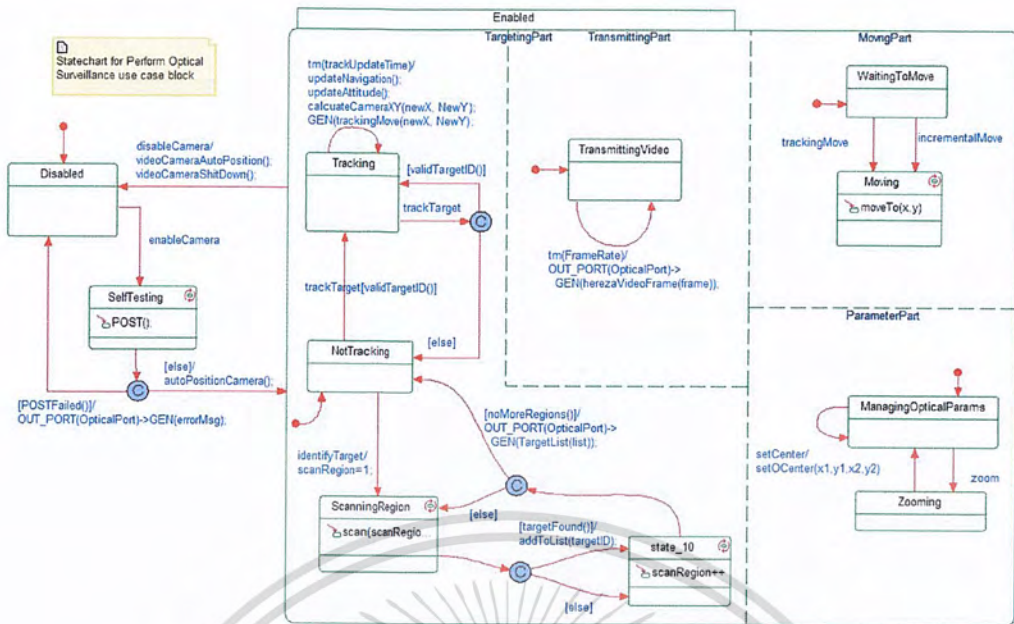


รูป 3.21 กิจกรรมของ Perform Optical Surveillance

3.3.5.5 สร้างแผนภาพแสดงสถานะเครื่องจักร (state machine) ของ Use-Case Block

งานในขั้นสุดท้ายคือสร้าง statechart สำหรับ use-case block ที่เรียกใช้งาน พฤติกรรมอย่างถูกสถานการณ์ ถูกเวลา และถูกลำดับก่อน-หลัง

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป 3.22 state chart ของ Perform Optical Surveillance

3.4 การพัฒนาโมดูลต่างๆของหุ่นยนต์ให้เป็นอุปกรณ์แบบยูเอสบี

เป็นลักษณะการพัฒนาชิ้นส่วนต่างๆ ของหุ่นยนต์ให้เป็นรูปแบบของ ยูเอสบีดี ไลซ์ ซึ่งสามารถปักอินเข้าทางพอร์ตยูเอสบี เพื่อใช้งาน ซึ่งจะเป็นการนำข้อดีต่างๆของยูเอสบีมาใช้ในการพัฒนาหุ่นยนต์ เช่น

- 1) มีความเร็วในการรับส่งข้อมูลสูง ยูเอสบี 1.0 = 1.5 เมกะบิตต่อวินาที , ยูเอสบี 1.1 = 12 เมกะบิตต่อวินาที , ยูเอสบี 2.0 = 480 เมกะบิตต่อวินาที
- 2) มีลักษณะของ ปีกแอนด์เฟล (สามารถเรียนรู้ได้ว่าเป็นดี ไลซ์แบบไหน และทำงานอย่างไร จากการอ่าน คำอธิบาย)
- 3) มีลักษณะเป็นบัสทำให้สามารถเชื่อมต่อได้หลายอุปกรณ์ในเวลาเดียวกัน รวมถึงสามารถต่อ ยูเอสบีฮับ เพื่อเพิ่มพอร์ตในการเชื่อมต่อได้(สามารถเชื่อมต่ออุปกรณ์ได้สูงสุดถึง 127 ตัว ถ้าการจัดการด้านพลังงานดีพอ)
- 4) ประหยัดขา หรือจีพีไอโอที่ใช้ในการเชื่อมต่อ
- 5) เมื่อเปลี่ยนชิ้นส่วนฮาร์ดแวร์ของยูเอสบีดี ไลซ์ก็ไม่จำเป็นต้องเปลี่ยนแปลงดี ไลซ์บอร์ด และ แอปพลิเคชัน

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

3.4.1 การพัฒนาอุปกรณ์ยูเอสบีด้วยวี-ยูเอสบี (V-USB)



Virtual USB port for AVR[®] microcontrollers

รูป 3.23 วี-ยูเอสบี

วี-ยูเอสบี หรือพอร์ตยูเอสบีเสมือนสำหรับเอวีอาร์ไมโครคอนโทรลเลอร์ (V-USB : Virtual USB port for AVR Microcontroller) เป็นชุดซอฟต์แวร์ที่ใช้สำหรับจำลองไมโครคอนโทรลเลอร์ตระกูลเอวีอาร์ให้สามารถจัดการกับโปรโตคอลของยูเอสบีแบบโลว์สปีด 1.1 ได้ โดยที่ไม่จำเป็นต้องใส่ชิปอื่นเพิ่ม และสามารถนำไปพัฒนาได้อย่างเสรี ภายใต้การอนุญาตของจีเอ็นยู (GNU General Public License)

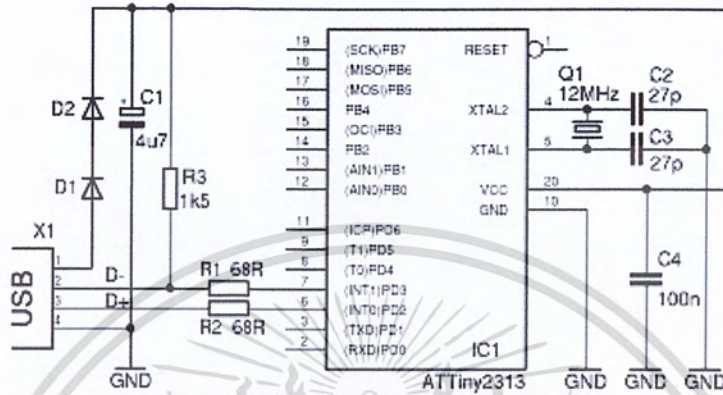
3.4.1.1 ลักษณะเด่นของวี-ยูเอสบี

- 1) ทำงานได้กับยูเอสบีแบบโลว์สปีด 1.1
- 2) ทำงานกับไมโครคอนโทรลเลอร์ตระกูลเอวีอาร์ที่มีความจำประเภทแฟรชแฟรชเมมโมรี่อย่างน้อย 2 กิโลไบต์ มีหน่วยความจำประเภท RAM อย่างน้อย 128 bytes และ Clock rate อย่างน้อย 12 MHz
- 3) ไม่มี UART, timer หรือ ฮาร์ดแวร์พิเศษเพิ่มเติม
- 4) ใช้ภาษาซีในการเขียนฟังก์ชันขั้นสูงและมีคอมเมนต์ประกอบโดยละเอียด
- 5) ใช้เพียง 1150 ถึง 1400 ไบต์ ของขนาดโค้ด
- 6) โดยพื้นฐาน สามารถส่งข้อมูลได้ถึง 254 ไบต์ และสามารถปรับเปลี่ยนได้
- 7) สนับสนุน Multiple endpoints
- 8) เป็น Open Source
- 9) ตัวอย่างโปรเจกต์ ที่ทดลองกับอุปกรณ์และ โสส มีตัวอย่างทั้งใน Linux, Max OS X และ Windows
- 10) ฟรี USB identifiers (Vendor-ID, Product-ID pairs)

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

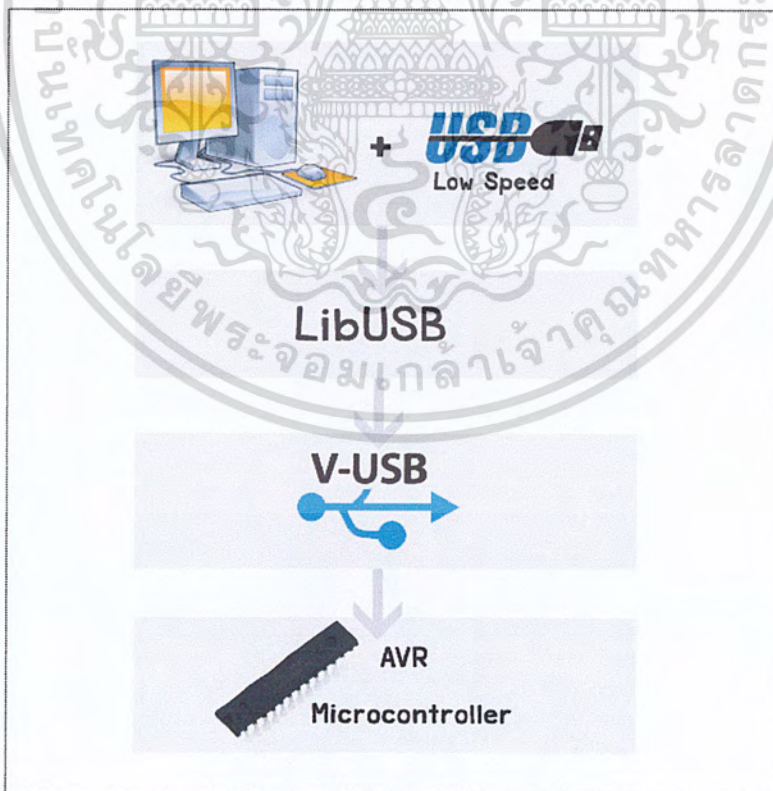
3.4.1.2 ฮาร์ดแวร์

วงจรข้างต้นเป็นวงจรตัวอย่าง แสดงเฉพาะสายสัญญาณไฟฟ้าของอุปกรณ์ โดย D1 และ D2 เป็นการแทนที่ชิปเรกกูเลเตอร์ (regulator chip) 3.3 โวลต์ เช่น LED แบบง่ายๆ ถ้าต้องการทำงานเอวัวร์ที่ 5 โวลต์ เพิ่ม ไดโอดที่ขา D+ และขา D- เพื่อจำกัดกระแส



รูป 3.24 วงจรตัวอย่างสำหรับวี-ยูเอสบี

3.4.1.3 แนวทางการพัฒนาด้วย V-USB



รูป 3.25 แผนผังการพัฒนาวี-ยูเอสบี

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

3.4.1.4 ซอฟต์แวร์สำหรับการพัฒนาบนวินโดวส์

สามารถดาวน์โหลดได้จาก <http://winavr.sourceforge.net/>

- 1) LibUSB เป็นไลบรารีสำหรับผู้ใช้งานในระบบยูเอชเอสบี เลเวล (User level) ที่ต้องการติดต่อกับอุปกรณ์ยูเอสบี ที่สามารถทำงานได้หลายระบบปฏิบัติการ ซึ่ง LibUSB นั้นเป็นโอเพนซอร์ซ (Open Source) ภายใต้การอนุญาต GNU Lesser General Public License version 2.1 สามารถดาวน์โหลดได้จาก <http://www.libusb.org>
- 2) V-USB เป็นไลบรารีที่ใช้จำลองพอร์ตยูเอสบีสำหรับไมโครคอนโทรลเลอร์ตระกูลเอวีอาร์สามารถดาวน์โหลดได้จาก <http://www.obdev.at/products/vusb/index.html>
- 3) MinGW เป็น GNU สำหรับวินโดวส์สามารถดาวน์โหลดได้จาก <http://www.mingw.org>
- 4) WinAVR เป็นโปรแกรมโอเพนซอร์ซสำหรับพัฒนาไมโครคอนโทรลเลอร์เอวีอาร์บนระบบปฏิบัติการวินโดวส์ ซึ่งรวมคอมไพเลอร์ GNU GCC สำหรับภาษาซี และซีพลัสพลัส

3.4.1.5 ซอฟต์แวร์สำหรับการพัฒนา Ubuntu 10.4

ในโครงงานนี้จะใช้ Ubuntu 10.04 ในการพัฒนาส่วนของโค้ดเป็นหลัก เนื่องจาก Ubuntu เป็นระบบปฏิบัติการลินุกซ์ที่เป็น Opensource มีผู้พัฒนาอยู่มากมายทั่วโลก และเวอร์ชัน 10.04 เป็นเวอร์ชันล่าสุดในขณะนี้ ซึ่งเนื้อหาในส่วนนี้จะไม่อธิบายถึงการลง ubuntu

- 1) Apt-get update เป็นการอัปเดตข้อมูลของแพ็คเกจ ด้วยคำสั่ง `sudo apt-get update`

```

scuta@ubuntu: ~
File Edit View Terminal Help
scuta@ubuntu:~$ sudo apt-get update
[sudo] password for scuta: ← password
Hit http://us.archive.ubuntu.com lucid Release.gpg
Get:1 http://security.ubuntu.com/ubuntu/ lucid-security Release.gpg [189B]
Ign http://security.ubuntu.com/ubuntu/ lucid-security/main Translation-en_US
Ign http://us.archive.ubuntu.com/ubuntu/ lucid/main Translation-en_US
Ign http://security.ubuntu.com/ubuntu/ lucid-security/restricted Translation-en_US
Ign http://us.archive.ubuntu.com/ubuntu/ lucid/restricted Translation-en_US
Ign http://security.ubuntu.com/ubuntu/ lucid-security/universe Translation-en_US
Ign http://us.archive.ubuntu.com/ubuntu/ lucid/universe Translation-en_US
Ign http://security.ubuntu.com/ubuntu/ lucid-security/multiverse Translation-en_US
Ign http://us.archive.ubuntu.com/ubuntu/ lucid/multiverse Translation-en_US
Get:2 http://security.ubuntu.com lucid-security Release [38.5kB]
Get:3 http://us.archive.ubuntu.com lucid-updates Release.gpg [189B]
Ign http://us.archive.ubuntu.com/ubuntu/ lucid-updates/main Translation-en_US
Ign http://us.archive.ubuntu.com/ubuntu/ lucid-updates/restricted Translation-en_US
Ign http://us.archive.ubuntu.com/ubuntu/ lucid-updates/universe Translation-en_US
Get:4 http://security.ubuntu.com lucid-security/main Packages [60.0kB]
Ign http://us.archive.ubuntu.com/ubuntu/ lucid-updates/multiverse Translation-en_US

```

รูป 3.26 apt-get update

2) Apt-get upgrade เป็นการอัปเดตข้อมูลของแพ็คเกจ ด้วยคำสั่ง sudo

apt-get upgrade

```

scuta@ubuntu: ~
File Edit View Terminal Help
Reading package lists... Done
scuta@ubuntu:~$ sudo apt-get upgrade
Reading package lists... Done
Building dependency tree
Reading state information... Done
The following packages have been kept back:
  linux-generic linux-headers-generic linux-image-generic
The following packages will be upgraded:
  acpi-support apt apt-transport-https apt-utils base-files firefox
  firefox-branding firefox-gnome-support gdm gnome-keyring grub-common grub-pc
  hunspell-en-ca language-pack-en language-pack-en-base language-pack-gnome-en
  language-pack-gnome-en-base libdbusmenu-glib1 libdbusmenu-gtk1 libfontconfig1
  libgcr0 libgp11-0 libgssapi-krb5-2 libk5crypto3 libkrb5-3 libkrb5support0
  libldap-2.4-2 libnotify1 libpam-gnome-keyring libpcsclite1 libsmartcols1
  libusb-0.1-4 libwbclient0 linux-libc-dev myspell-en-gb myspell-en-za
  openoffice.org-thesaurus-en-us python-apt python-ubuntuone-client
  samba-common samba-common-bin smbclient software-center tzdata
  ubuntu-system-service ubuntuone-client ubuntuone-client-gnome update-manager
  update-manager-core upstart ureadahead w3m xserver-common xserver-xorg-core
  xulrunner-1.9.2
55 upgraded, 0 newly installed, 0 to remove and 3 not upgraded.
Need to get 63.1MB of archives.
After this operation, 688kB of additional disk space will be used.
Do you want to continue [Y/n]?

```

รูป 3.27 Apt-get update

3) Apt-get install gcc g++ เป็นคอมไพเลอร์ภาษาซีและซีพลัสพลัส

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

```

scuta@ubuntu: ~
File Edit View Terminal Help
Rebuilding /usr/share/applications/desktop.en_US.utf8.cache...
Processing triggers for python-support ...
scuta@ubuntu:~$ sudo apt-get install build-essential gcc g++
Reading package lists... Done
Building dependency tree
Reading state information... Done
gcc is already the newest version.
The following extra packages will be installed:
  dpkg-dev fakeroot g++-4.4 libstdc++6-4.4-dev patch xz-utils
Suggested packages:
  debian-keyring debian-maintainers g++-multilib g++-4.4-multilib gcc-4.4-doc
  libstdc++6-4.4-dbg libstdc++6-4.4-doc diffutils-doc
The following NEW packages will be installed:
  build-essential dpkg-dev fakeroot g++ g++-4.4 libstdc++6-4.4-dev patch
  xz-utils
0 upgraded, 8 newly installed, 0 to remove and 3 not upgraded.
Need to get 7,571kB of archives.
After this operation, 24.6MB of additional disk space will be used.
Do you want to continue [Y/n]? y
Get:1 http://us.archive.ubuntu.com/ubuntu/ lucid/main libstdc++6-4.4-dev 4.4.3-4ubuntu5 [1,491kB]
Get:2 http://us.archive.ubuntu.com/ubuntu/ lucid/main g++-4.4 4.4.3-4ubuntu5 [4,950kB]
Get:3 http://us.archive.ubuntu.com/ubuntu/ lucid/main g++ 4:4.4.3-1ubuntu1 [1,44

```

รูป 3.28 apt-get install build-essential gcc g++

4) Qt SDK



รูป 3.29 Qt SDK

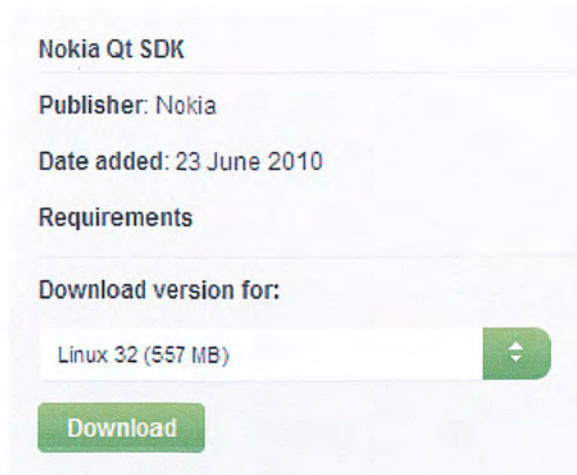
การติดตั้ง Qt SDK

- 1) เปิด Ubuntu10.04 และเปิด Firefox เข้าเว็บ

http://www.forum.nokia.com/info/sw.nokia.com/id/e920da1a-5b18-42df-82c3-907413e525fb/Nokia_Qt_SDK.html

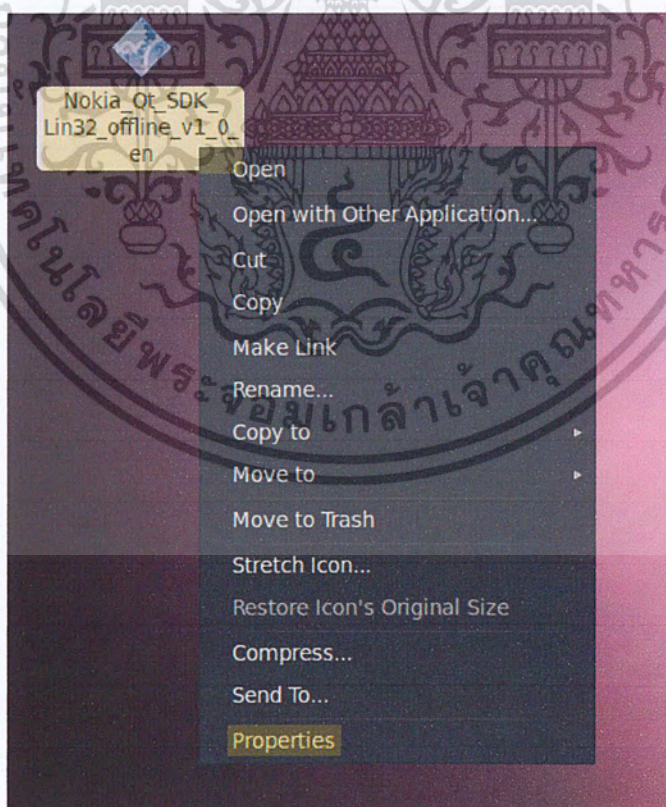
- 2) โหลด Qt SDK เวอร์ชัน offline สำหรับ Linux

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป 3.30 Qt SDK Download

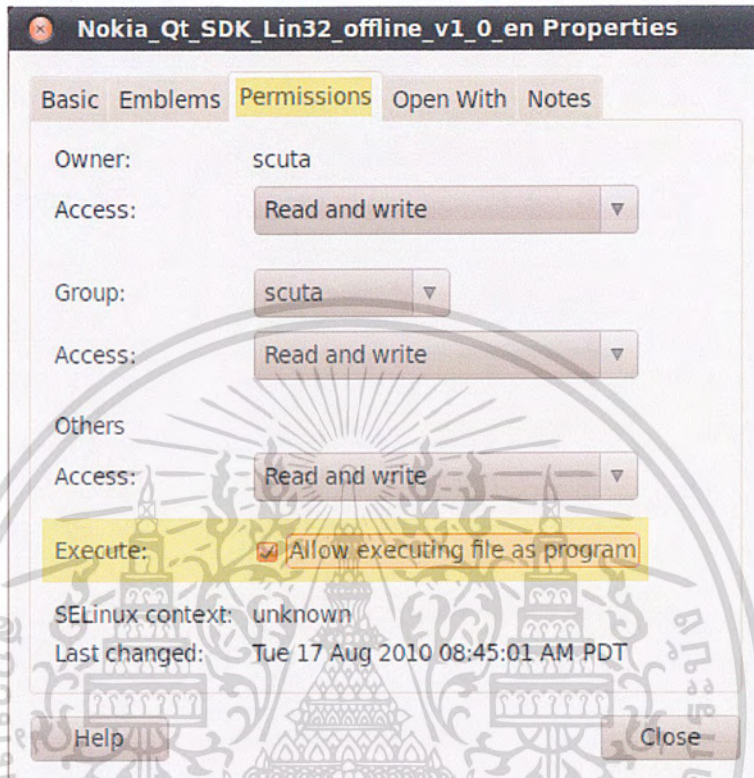
- 3) เมื่อทำการดาวน์โหลดจาก Firefox เสร็จ ที่หน้าต่างดาวน์โหลด ให้คลิกขวา เลือก "open containing folder"
- 4) คลิกขวาที่ไฟล์ Nokia_Qt_SDK_Lin32_offline_v1_0_en เลือก "Properties"



รูป 3.31 properties

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

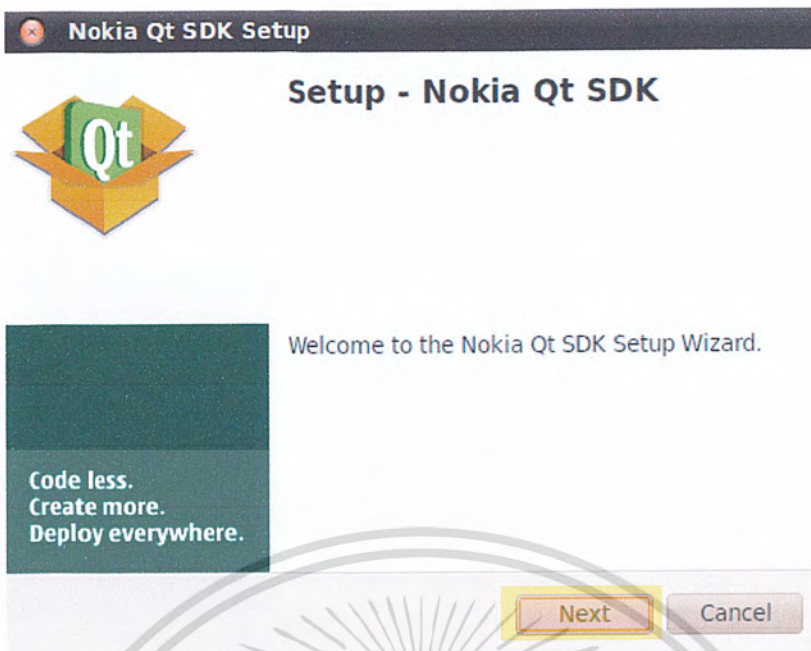
5) เลือกแท็บ Permissions และ ทำเครื่องหมายถูกที่ช่อง "Execute"



รูป 3.32 Permissions

6) คลิก "Close" และดับเบิลคลิกไฟล์เพื่อเริ่มติดตั้ง SDK โดยการกด Next ไปเรื่อยๆ (คล้ายกับการลงโปรแกรมในวินโดว)

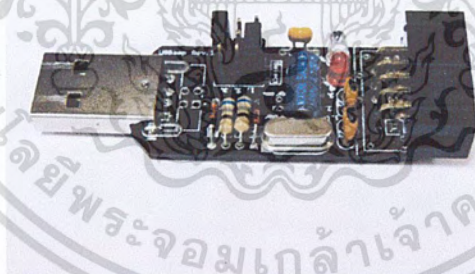
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป 3.33 Nokia Qt SDK Setup

3.5 กรณีศึกษาวิ-ยูเอสบี

3.5.1 USBasp



รูป 3.34 USBasp

เป็นเครื่องโปรแกรมสำหรับไมโครคอนโทรลเลอร์ตระกูล AVR มีความสามารถในการโปรแกรม AVR 8 bit ได้เกือบทุกเบอร์ พัฒนาโดย Thomas Fischl ผู้พัฒนาได้พัฒนาภายใต้เงื่อนไข GPL2(General Public License Source Code) ผู้พัฒนาได้เผยแพร่วงจรและ Source Code ที่เว็บไซต์ <http://www.fischl.de/usbasp/> โดยใช้เพียง Atmega8 หรือ Atmega48 ตัวเดียวทำหน้าที่ทั้ง ISP และ USB Controller

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

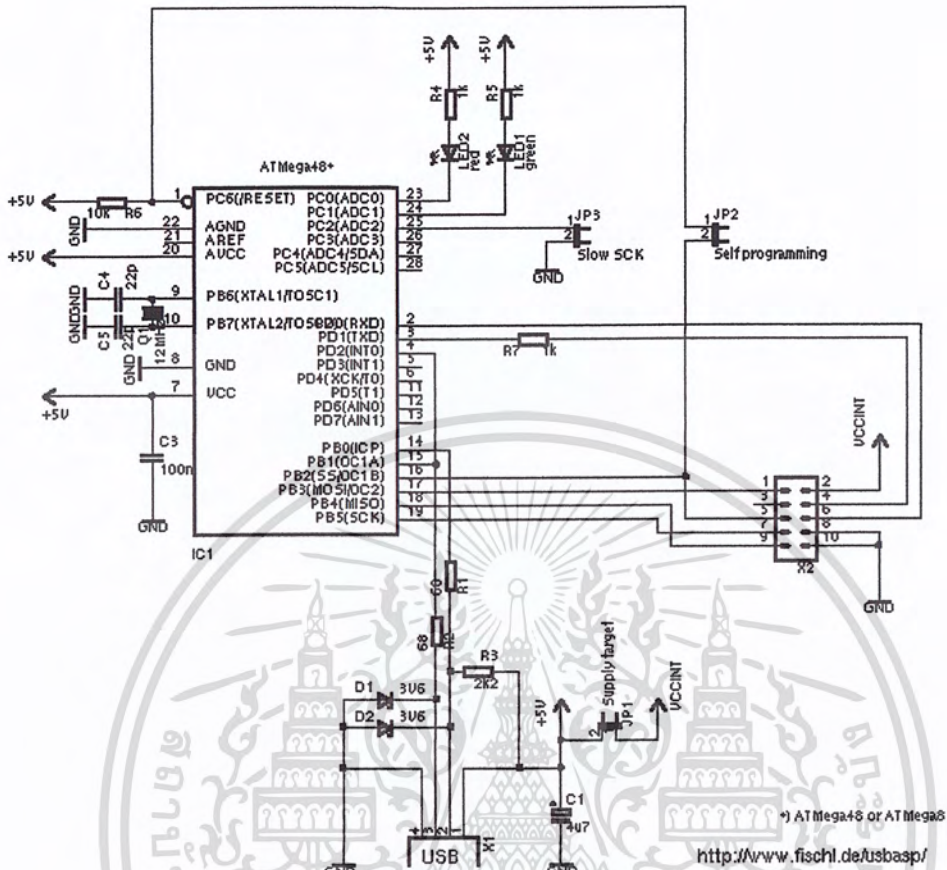
3.5.1.1 อุปกรณ์ที่ใช้

ตาราง 3.3 อุปกรณ์ที่ใช้

ลำดับ	รายการ	จำนวน	รายละเอียด	รหัส ES
1.	PCB	1		
2.	Atmega8	1	Surface mount	ATMEGA8A-AU
3.	Resistor 68 Ohm	2	1/4 watt	
4.	Resistor 1k Ohm	5	Surface mount	YR-0805-1/8W-5%-1K
5.	1N5227B	2	3.6v Zener Diode	1N5227B-TAP
6.	Capacitor 22 pF	2	ceramic	T220KCHF051L
7.	Capacitor 4.7 uF	1	electrolytic	EGS475M1HD11RRSAP
8.	Capacitor 0.1 uF	1	Ceramic Multilayer	SR215C104KARAP4-90
9.	LED	2		
10.	Box Header 10 pin	1		SCP10GS31/RH
11.	Crystal 12MHz	1		HC49S-12M-LF
12.	Wafer	1		
13.	Pin Jumper	2		MJ2MH/RH
14.	USB Connect	1		UDRA04MTKNN/RH

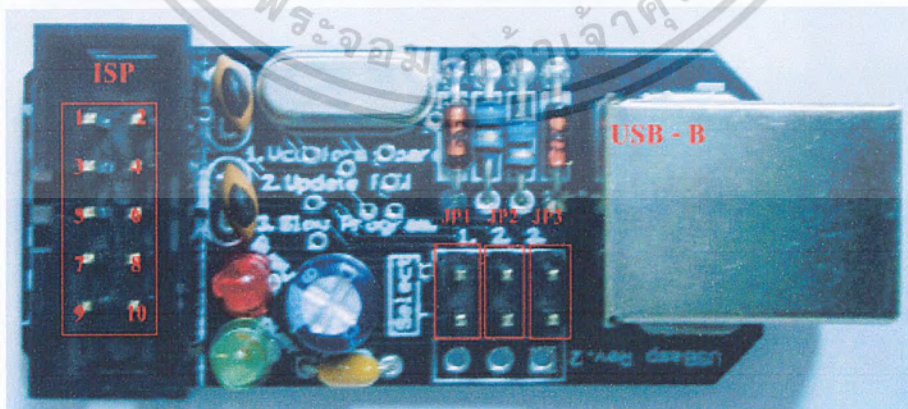
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

3.5.1.2 แบบวงจร USBasp



รูป 3.35 วงจร USBasp

3.5.1.3 ISP Connector



รูป 3.36 ISP pins

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ISP Connector เรียกขาการใช้งานดังนี้

ขาหมายเลข 1. MOSI

ขาหมายเลข 2. Vcc

ขาหมายเลข 3. NC ไม่ได้เชื่อมต่อ

ขาหมายเลข 4. TX หรือเชื่อมต่อ GND บน Target Board (*)

ขาหมายเลข 5. NC ไม่ได้เชื่อมต่อ

ขาหมายเลข 6. RX หรือเชื่อมต่อ GND บน Target Board (*)

ขาหมายเลข 7. SCK

ขาหมายเลข 8. GND

ขาหมายเลข 9. MISO

ขาหมายเลข 10. GND

หมายเหตุ (*) ยังไม่ได้ใช้งานในขณะนี้ให้เชื่อมต่อ GND

3.5.1.4 ขาจัมเปอร์

1) JP1 Supply From Target Board เมื่อเชื่อมต่อ Jumper นี้ USBAsp จะจ่ายไฟเลี้ยงจาก USB ไปยัง ISP Connector(ขา 2 ของ ISP Connector) เมื่อนำ ISP Connector ไปต่อกับบอร์ดทดลองแล้วจะทำให้ใช้แหล่งจ่ายไฟเดียวกัน Target Board ในกรณีที่ Target Board หรือ บอร์ดทดลองมีข้อผิดพลาด อาจจะทำให้ USBAsp เสียหายได้ ดังนั้นควรตรวจสอบให้แน่ใจว่า บอร์ดทดลองมีความ น่าเชื่อถือ และสามารถใช้งานได้ตามปกติ และไม่ควรต่อ JP 1 ในกรณีที่ไม่จำเป็น

2) JP2 Update Firmware เมื่อเชื่อมต่อ Jumper นี้จะส่งผลให้ USBASP เข้าสู่โหมด Update Firmware เมื่อมีการจ่ายไฟเลี้ยง หรือเชื่อมต่อ สายUSB ใหม่ ดังนั้นเมื่อเชื่อมต่อ Jumper นี้ USBASP จะไม่สามารถทำงานเป็น ISP ได้จนกว่าจะนำ Jumper ออก และจ่ายไฟเลี้ยง หรือเชื่อมต่อสาย USB ใหม่อีกครั้งหนึ่ง ส่วนการ Update Firmware นั้น ให้นำเครื่องโปรแกรมอื่น ๆ เสียบเข้าที่ ISP Connector ของ USBAsp แล้วเสียบ Jumper นี้ หากเครื่องโปรแกรมที่นำมาใช้ไม่มีการจ่ายกระแสออกมาด้วย ต้องต่อสาย USB เพื่อจ่ายไฟเลี้ยงให้ USBAsp

หากมีการเสียบ Jumper นี้แล้วต่อสาย USB จะทำให้ MS-Windows รายงานความผิดพลาดที่เกิดขึ้นบน USB Bus ซึ่งไม่ต้องสนใจ เพราะ USBAsp ได้เข้าสู่โหมด Update Firmware เรียบร้อยแล้ว ควรแน่ใจว่าได้เขียน Fuse Bits ให้กับ USBAsp ถูกต้องซึ่งจะมีค่าดังนี้ USBAsp

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

rev2 hfuse = 0xC9 , lfuse =0xEF

หากใช้ เครื่องโปรแกรม USBasp rev2 ให้เรียกใช้งาน Avrdude ด้วย Command นี้เพื่อตั้งค่า FuseBits หากจำเป็นจะต้องเสียบ JP3 ก็ควรเสียบด้วย เพื่อให้ USBasp rev2 ทำงานในโหมด Slow Clock และพิมพ์ คำสั่ง ดังนี้ Avrdude -c usbasp -p m8 -U hfuse:w:0xC9 -U lfuse:w:0xEF กด Enter

- 3) JP3 slow Clock Programming เมื่อมีการใช้ USBASP ที่ทำงานด้วย Crystal หรือ Oscillator ความเร็วต่ำ มาก ควรจะเสียบ Jumper ที่ JP3 ด้วยการเสียบ Jumper นี้จะทำให้ USBASP ลดความเร็วในการ โปรแกรมลง

3.5.2 USBmot



รูป 3.37 USBmot

เป็นอุปกรณ์ USB ที่ควบคุมมอเตอร์เล็กๆ(600 mA, 1.2 A peak) จำนวน 2 ตัว โดยใช้ L293D และ Atmega Microcontroller ใช้ Firmware USB Driver ต่อเข้ากับ โสตผ่าน USB และควบคุมความเร็วด้วย PWM

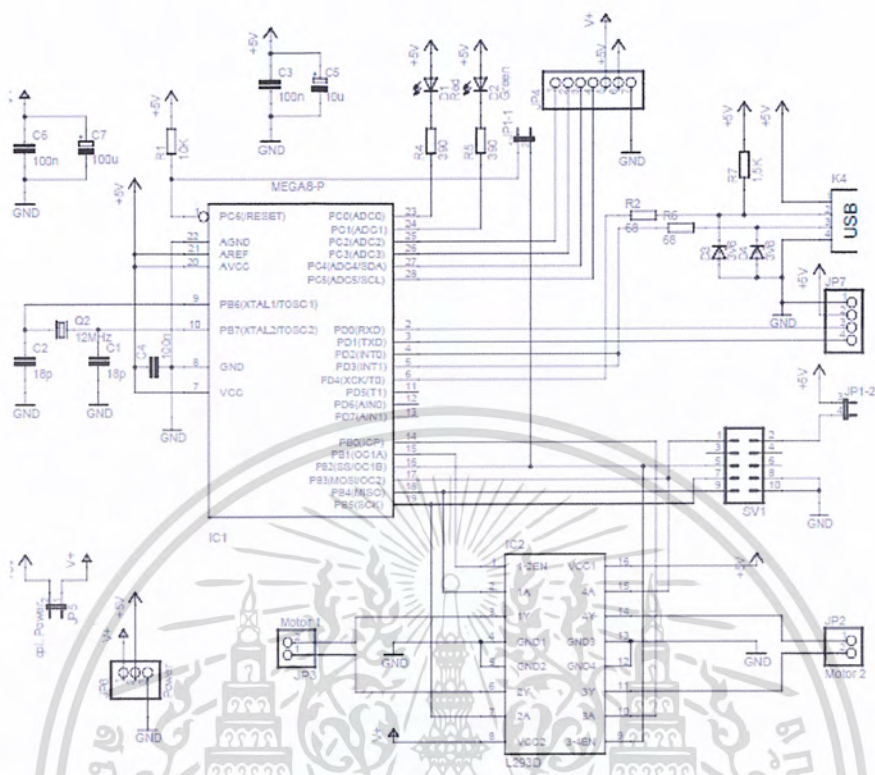
3.5.2.1 อุปกรณ์ที่ใช้

ตาราง 3.4 อุปกรณ์ที่ใช้

ลำดับ	รายการ	จำนวน	รายละเอียด	รหัส ES
1.	PCB	1		
2.	Atmega8	1	Dip	ATMEGA8A-PU
3.	L293D	1	Motor Driver	L293D
4.	Resistor 68 Ohm	2	1/4 watt	
5.	Resistor 1.5k Ohm	1	1/4 watt	
6.	Resistor 390 Ohm	2	1/4 watt	
7.	Resistor 10k Ohm	1	1/4 watt	
8.	Socket 16 Pin	1	Dual Wipe Contact	ISS16T1/03/RH
9.	Socket 28 Pin	1	Dual Wipe Contact	ISS28T1/03/RH
10.	1N5227B	2	3.6v Zener Diode	1N5227B-TAP
11.	Capacitor 22 pF	2	Ceramic	T220KCHF051L
12.	Capacitor 10 uF	1	Electrolytic	EGS106M1CD11RRSAP
13.	Capacitor 100 uF	1	Electrolytic	EGF107M1CE11TUSAP
14.	Capacitor 0.1 uF	1	Ceramic Multilayer	SR215C104KARAP4-90
15.	LED	2		
16.	Box Header 10 pin	1		SCP10GS31/RH
17.	Crystal 12MHz	1		HC49S-12M-LF
18.	Wafer	1		
19.	Pin Jumper	2		MJ2MH/RH
20.	USB Connect	1	Type B	UDRB04FTWNY/RH
21.	USB Wire	1	สายแบบ A,B	

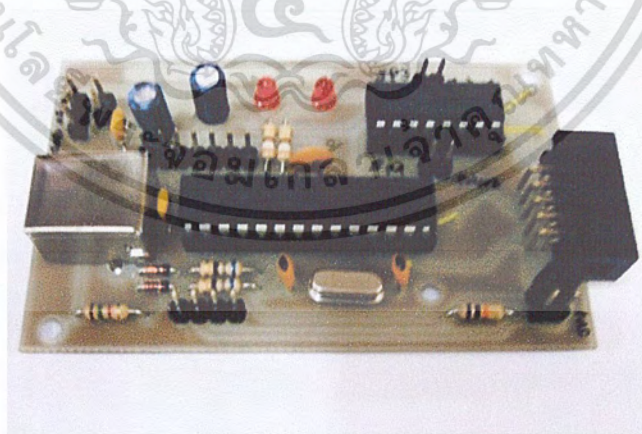
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

3.5.2.2 แบบวงจร



รูป 3.38 แบบวงจร USBmot

3.5.2.3 วงจร USBmot ที่ทดลองทำ



รูป 3.39 วงจร USBmot ที่ทดลองทำ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

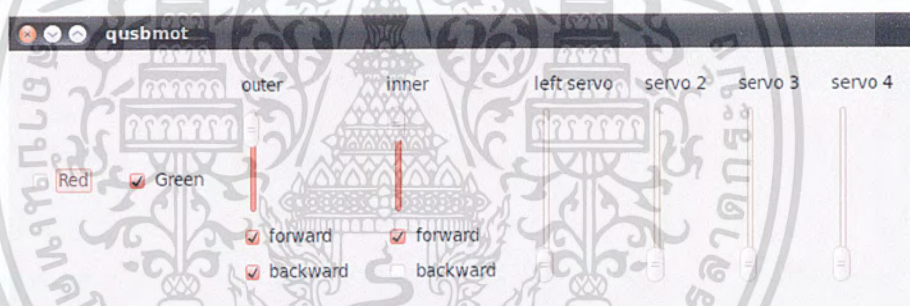
3.5.2.4 การเซตจัมเปอร์

- 1) JP 1-1: Self programming: ต้องเซตบิตถ้าต้องการที่จะทำการ โปรแกรมลงในอุปกรณ์ และทำเอาออกถ้าจะใช้งาน
- 2) JP 1-2: Programmer Power: ใช้ไฟในอุปกรณ์จากแหล่งจ่ายของเครื่องโปรแกรม
- 3) JP 5: coupled power: ต่อมอเตอร์กับแรงดันลอจิก อาจทำให้ใช้ได้กับมอเตอร์ขนาดเล็ก (ควรวางกระแสไม่ให้ต่ำหรือสูงเกินไป) หรือ ใช้กับแหล่งจ่ายไฟ USB ที่มีกำลังสูง

3.5.2.5 การ Compile

ในการ Compile ทั้งที่เป็น Firmware และ Host Software จำเป็น AVR build chain (เช่น avr-gcc และ avrdude) ต้องมี Compiler ที่สามารถ Compile C++ ได้ และ ชุดพัฒนาของ Qt (Qt SDK) รวมถึง libusb

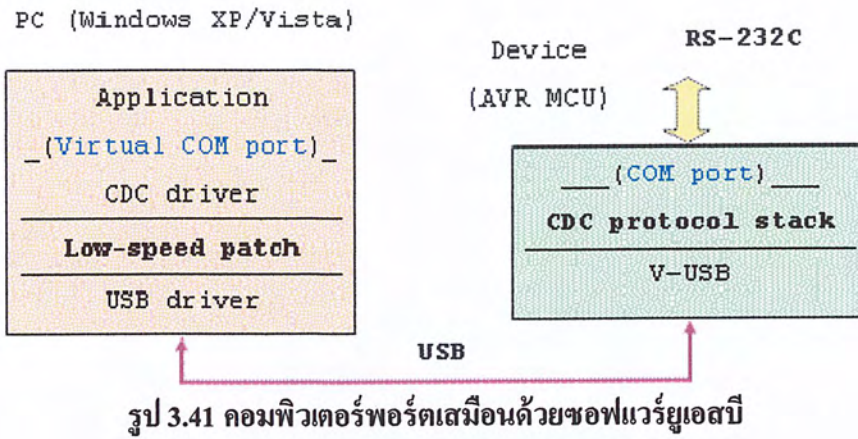
3.5.2.5 Host Software



รูป 3.40 USBmot Host Software

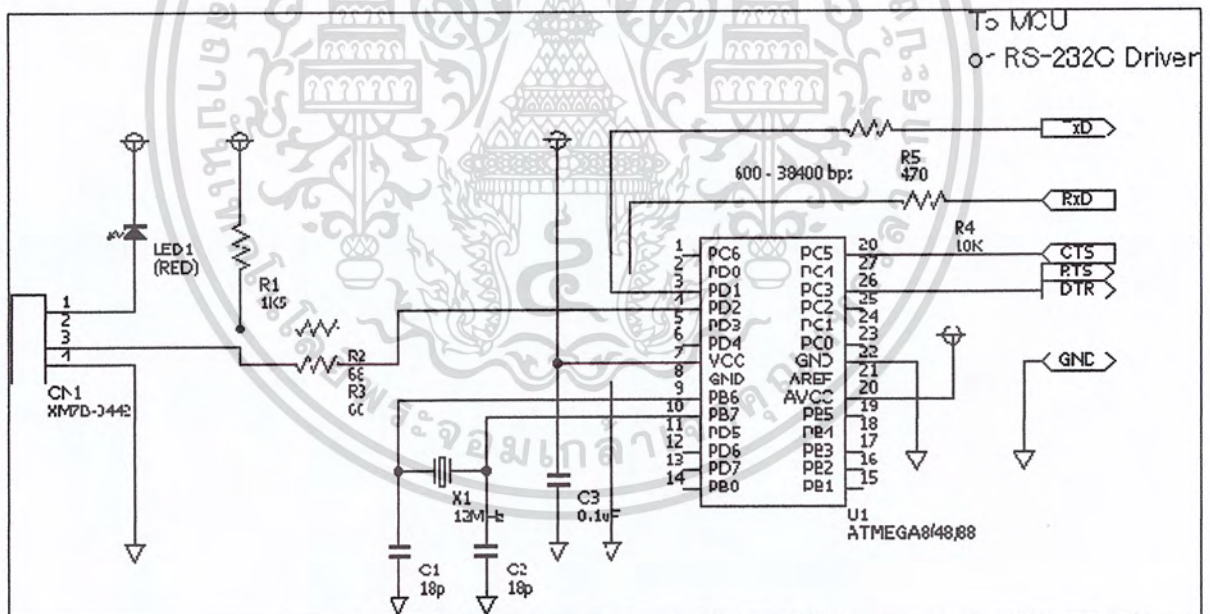
3.5.3 CDC-232

CDC-232 เป็นวงจรที่ใช้สร้างคอมพิวเตอร์พอร์ต (Virtual COM port) เสมือนสำหรับเครื่องคอมพิวเตอร์ที่ไม่มีพอร์ต RS-232 ผ่านไมโครคอนโทรลเลอร์ AVR ให้สื่อสารแบบ RS-232 ผ่านยูเอสบีได้หลังจากที่ลงไดรเวอร์



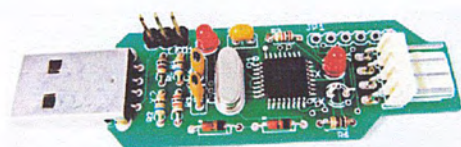
3.5.3.1 วงจร

วงจรนี้เป็นวงจรสำหรับไมโครคอนโทรลเลอร์ ATmega8/48/88/168 โดยที่ LED สีแดง ทำหน้าที่จำกัดแรงดันไฟยูเอสบีจาก 5 โวลต์ เหลือ 3.3 โวลต์ เพื่อให้กับไมโครคอนโทรลเลอร์ กระแสมี 10 มิลลิแอมป์ ซึ่งไม่พอในการขับเคลื่อนวงจรรัน เวลาวงจรนี้เข้ากับไมโครคอนโทรลเลอร์ตัวอื่น ให้ต่อกราว TxD และ RxD



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

3.5.3.2 วงจร CDC -232 ที่ทดลองทำ



รูป 3.43 วงจร CDC -232 ที่ทดลองทำ

3.5.3.3 อุปกรณ์ที่ใช้

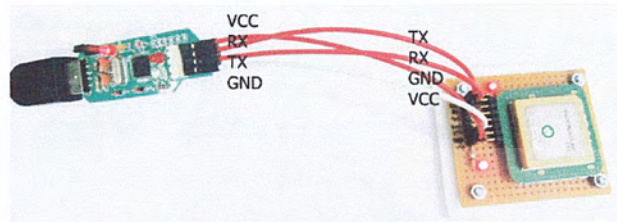
ตาราง 3.5 อุปกรณ์ที่ใช้

ลำดับ	รายการ	จำนวน	รายละเอียด	รหัส ES
1.	PCB	1		
2.	Atmega8	1	QFP	ATMEGA8A-AU
3.	Resistor 68 Ohm	2	1/8 watt	
4.	Resistor 1.5k Ohm	1	1/8 watt	
5.	Resistor 470 Ohm	1	1/8 watt	
6.	Resistor 10k Ohm	1	1/8 watt	
7.	1N5227B	2	3.6v Zener Diode	1N5227B-TAP
8.	Capacitor 22 pF	2	Ceramic	T220KCHF051L
9.	Capacitor 0.1 uF	1	Ceramic Multilayer	SR215C104KARAP4-90
10.	Crystal 12MHz	1		HC49S-12M-LF
11.	Red LED	3		
12.	Wafer	1		
13.	Pin Jumper	2		MJ2MH/RH
14.	USB Connect	1	Type B	UDRB04FTWNY/RH
15.	USB Wire	1	สายแบบ A,B	

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

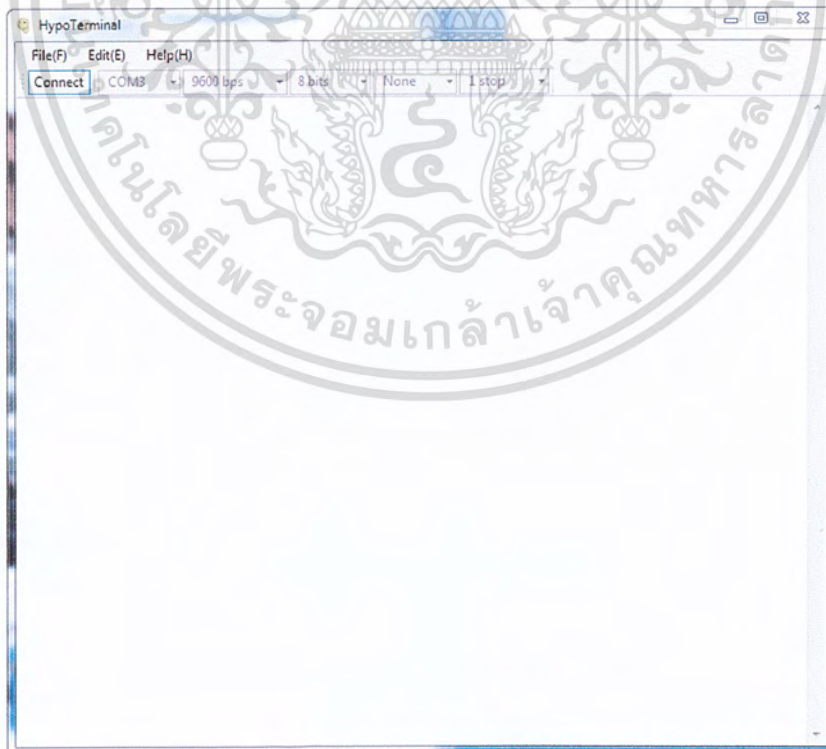
3.5.3.4 การใช้งาน

- 1) ต่อวงจรเข้า CDC-232 เข้ากับคีย์บอร์ดที่จะทำการรับส่งค่า เช่น GPS โดยต่อสลับ Tx Rx ของ CDC-232 กับคีย์บอร์ดด้วย



รูป 3.44 วงจร CDC -232 ที่ต่อกับ GPS

- 2) เสียบ CDC -232 เข้ากับพอร์ตยูเอสบี
- 3) ติดตั้งไดรฟ์เวอร์ของ CDC-232 ในวินโดวส์
- 4) ใช้โปรแกรม Terminal ต่างๆ เช่น Hyper Terminal, Hypo Terminal, PuTTY เพื่อใช้อ่านค่าเวลารับส่งข้อมูล โดยเลือก COM Port ของ CDC ให้ถูกต้อง เลือก baudrate ที่ 9600 bps



รูป 3.45 Hypo Terminal

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

3.5.4 CDC-IO

เป็นวงจรที่ทำให้ไมโครคอนโทรลเลอร์ AVR ชรรมนา สามารถติดต่อ IO ได้แบบ RS-232 ผ่านพอร์ตยูเอสบีแบบ 1.1 ซึ่งสามารถนำไปประยุกต์ใช้งานได้หลากหลาย

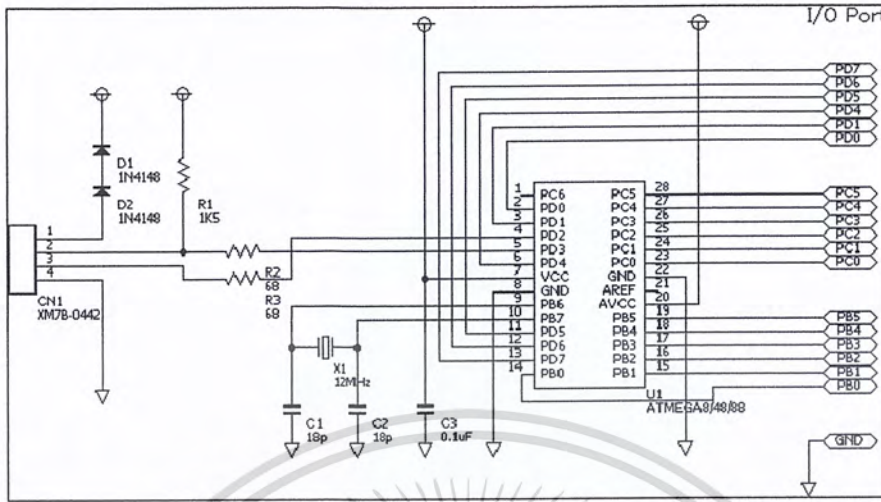
ตาราง 3.6 CDC-IO Instruction Set

Function	Command	Format	Response
Who	@	@	"cdc-io", CR-LF
Get	?	address ?	data, CR-LF
Set	=	data address =	CR-LF
AND & Set	&	data address &	CR-LF
OR & Set		data address	CR-LF
EX-OR & Set	^	data address ^	CR-LF
Set Double	\$	data2 data1 address \$	CR-LF

3.5.4.1 การใช้งาน

- 1) แอดเรสและข้อมูลก่อนหน้าสามารถนำกลับมาใช้ได้ เพียงใช้คำสั่ง char เพื่อวนซ้ำ
- 2) ถ้าต้องการเขียนลง EEPROM ให้ใช้คำสั่ง "Set Double"
- 3) หลีกเลี่ยงการเปลี่ยนบิตที่ใช้ร่วมกับสัญญาณยูเอสบี ในการเปลี่ยนทิศทางของพอร์ตให้ใช้ '&', '|' หรือ '^' ถ้าพอร์ตใช้เป็นเอาต์พุตให้ใช้ PIN* เพื่อทอกเกิ้ลบิต

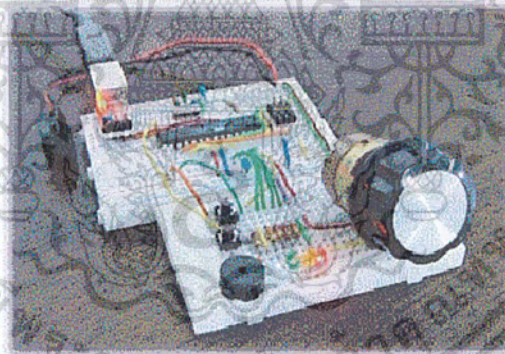
3.5.4.2 วงจร



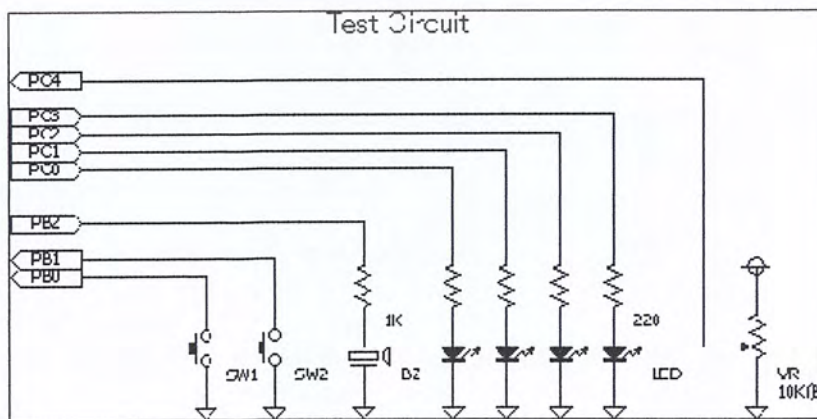
รูป 3.46 CDC-IO สำหรับ ATmega8/48/88-20

3.5.4.3 ตัวอย่างการทดลอง

เป็นวงจรสั่งเพิ่ม-ลดเสียงของบัสเซอร์และจังหวะการกะพริบของ LED



รูป 3.47 วงจรตัวอย่าง



รูป 3.48 วงจรที่ใช้ทดสอบ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาก็เท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

3.5.4.4 อุปกรณ์ที่ใช้

ตาราง 3.7 อุปกรณ์ที่ใช้

ลำดับ	รายการ	จำนวน	รายละเอียด	รหัส ES
1.	PCB	1		
2.	Atmega8	1	DIP	ATMEGA8A-PU
3.	Resistor 68 Ohm	2	1/8 watt	
4.	Resistor 1.5k Ohm	1	1/8 watt	
5.	1N4148	2	DIODE:100V,200mA	1N4148TA
6.	Capacitor 22 pF	2	Ceramic	T220KCHF051L
7.	Capacitor 0.1 uF	1	Ceramic Multilayer	SR215C104KARAP4-90
8.	Crystal 12MHz	1		HC49S-12M-LF
9.	Box Header 10 pin	1		SCP10GS31/RH
10.	Socket 28 Pin	1	Dual Wipe Contact	ISS28T1/03/RH
11.	Wafer	1		
12.	USB Connect	1	Type B	UDRB04FTWNY/RH

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 4

การทดลองและผลการทดลอง

4.1 การทดสอบบอร์ด

การทดสอบจะใช้บอร์ด Mini 2440 ทดสอบได้ดังนี้

ตาราง 4.1 การทดสอบจะใช้บอร์ด Mini 2440

โมดูล	ผลการทดสอบ
CPU : Samsung S3C2440	ชิพสามารถทำงานได้ โดยใช้ Debian
Serial	สามารถรับอินพุตและส่งออกพุทได้อย่างถูกต้อง
USB	สามารถทำการเชื่อมต่อกับยูเอสบีซีได้
SD Card	สามารถบูตไฟล์ซิสเต็มจาก SC Card ได้
Ethernet	ยังไม่สามารถใช้งานได้ เนื่องจากยังไม่มีแอปพลิเคชันใช้ในการทดสอบ
Audio	ยังไม่สามารถใช้งานได้ เนื่องจากยังไม่มีแอปพลิเคชันใช้ในการทดสอบ
PWM	สามารถส่งสัญญาณ PWM ได้
Interrupt	สามารถใช้งาน Interrupt ได้

4.2 การทดลองโมดูลอุปกรณ์แบบยูเอสบี

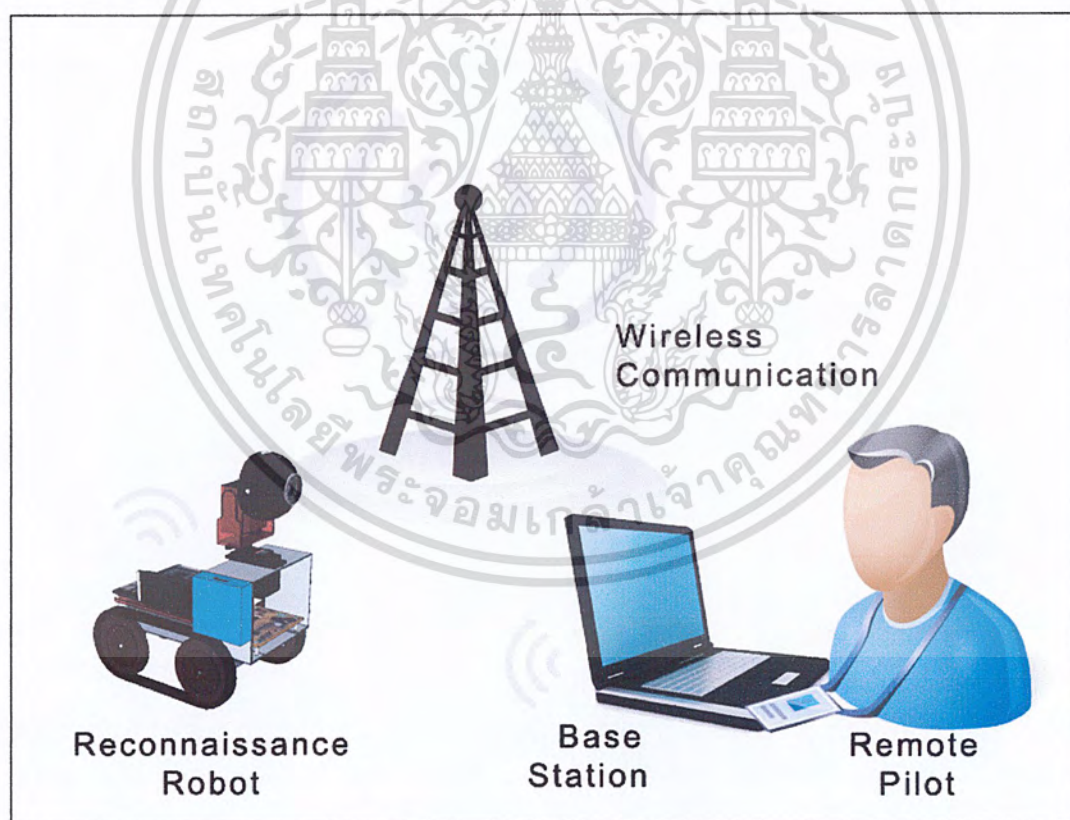
หลังจากที่ได้พัฒนาตัวฮาร์ดแวร์ของยูเอสบีซีไว้แล้ว ได้ทำการทดสอบดังนี้

ตาราง 4.2 การทดลองโมดูลอุปกรณ์แบบยูเอสบี

โมดูล	ผลการทดสอบ
USBasp	สามารถโปรแกรมไมโครคอนโทรลเลอร์ Atmega 8 ได้ปกติ และสามารถอัปเดตโปรแกรมให้ตัวอุปกรณ์เองได้
USBmot	สามารถทำงานจากการสั่งงานบนโฮสโปรแกรมได้ปกติ
USB-CDC	สามารถติดต่อกับคอมพิวเตอร์เพื่อสร้างพอร์ตเสมือนได้ และสามารถส่งข้อมูลแบบ RS-232 ได้
USB-IO	สามารถติดต่อกับคอมพิวเตอร์เพื่อส่งข้อมูล IO ได้

4.3 การทดสอบแพลตฟอร์ม

โดยการทดสอบมีภาพรวมของระบบมีส่วนที่เกี่ยวข้องต่างๆดังรูป

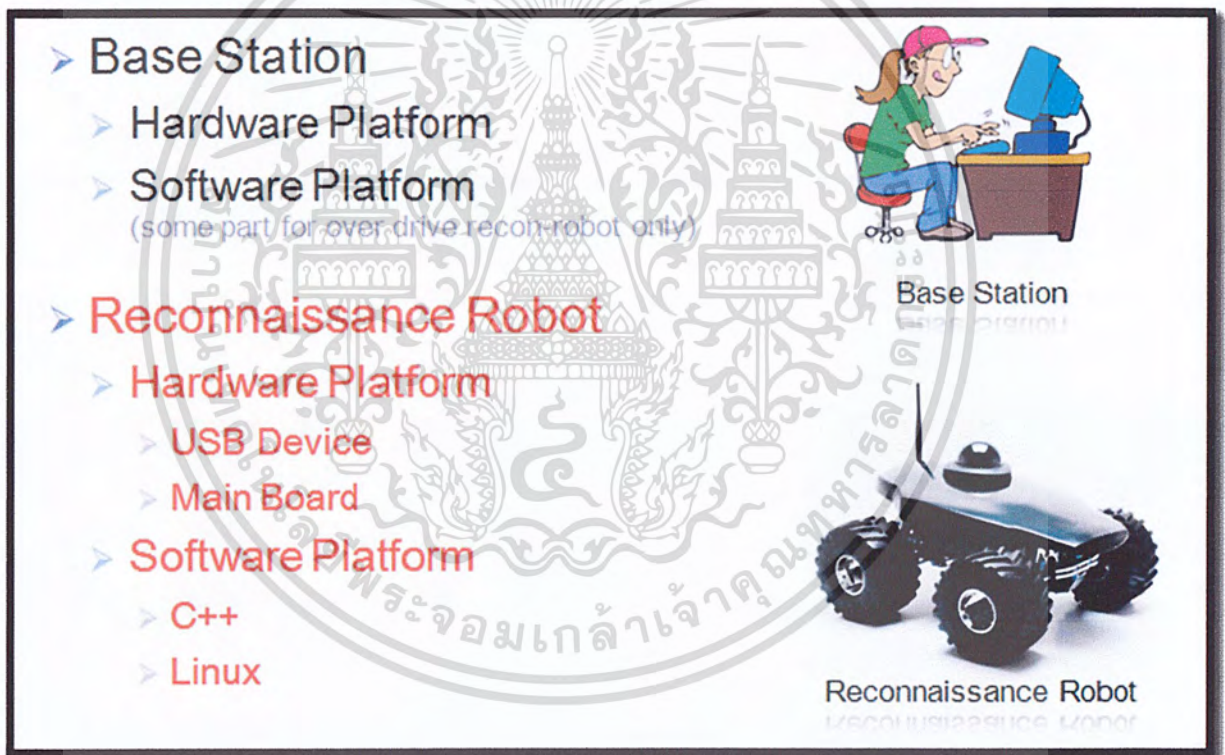


รูป 4.1 ภาพรวมของระบบรีคอนโรบอทที่ใช้ทดสอบ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

โดยแบ่งออกเป็น 4 ส่วนที่เกี่ยวข้องใหญ่ๆ ได้แก่

- 1) ผู้ปฏิบัติการ (Remote Pilot) ผู้ดำเนินการในการปฏิบัติการระกิก
 - 2) ส่วนติดต่อผู้ใช้ (Base Station) อุปกรณ์ที่ใช้ในการติดต่อกันระหว่างรีโมทไพลอทกับบริคอนในส่เส้นซ์โรบอท
 - 3) การติดต่อสื่อสาร (Communication) ระบบย่อยที่เป็นตัวกลางที่ใช้ในการติดต่อสื่อสารระหว่างเบสเสตชันกับบริคอนในส่เส้นซ์โรบอท ซึ่งในที่นี้เลือกใช้ไวไฟ (Wifi)
 - 4) หุ่นยนต์สอดแนม (Reconnaissance Robot) หุ่นยนต์ที่ใช้ในการทดสอบแพลตฟอร์ม โดยหน้าที่หลักคือรับคำสั่งไปถ่ายทอดภาพจากพื้นที่เป้าหมาย
- สำหรับขอบเขตในการทดลองนั้นได้ทำการการแบ่งเป็น 2 ส่วนใหญ่ๆดังรูป

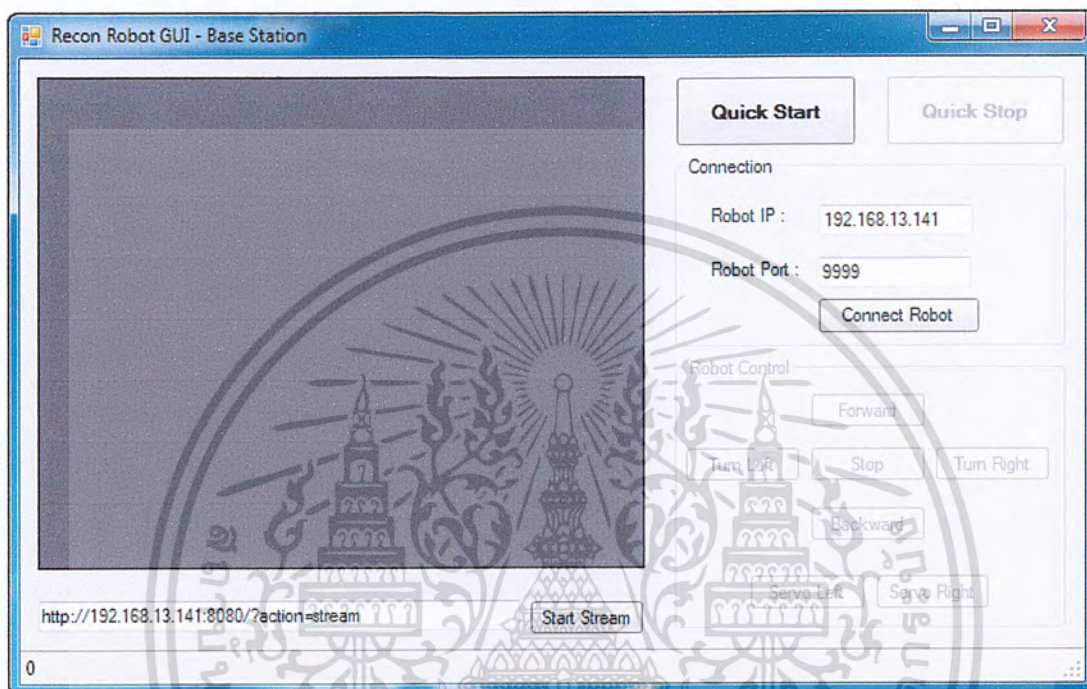


รูป 4.2 ส่วนที่สนใจได้แก่ส่วนของรีคอนในส่เส้นซ์โรบอทและเบสเสตชันบางส่วน

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

4.3.1 ส่วนติดต่อผู้ใช้ (Base Station)

โดยในส่วนของส่วนติดต่อผู้ใช้ นั้นได้พัฒนาเฉพาะส่วนของซอฟต์แวร์บางส่วนเท่านั้นเพื่อใช้แสดงการทำงาน โดยใช้โปรแกรมวิชวลซีชาป (Visual C#) ในการเขียนโปรแกรมเพื่อใช้ติดต่อกับกล้องบนตัวหุ่น และบังคับหุ่นยนต์เคลื่อนที่ไปตามที่ต้องการ



รูป 4.3 ส่วนติดต่อผู้ใช้งานที่ Base Station

4.3.2 หุ่นยนต์สอดแนม (Reconnaissance Robot)

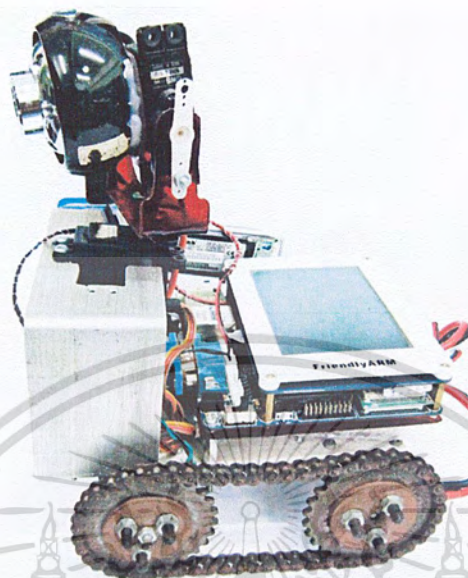
ได้มีการพัฒนาทั้งในส่วนของฮาร์ดแวร์และซอฟต์แวร์ โดยฮาร์ดแวร์ได้นำยูเอสบีดีไวส์ (USB Device) มาใช้ด้วยกัน 4 อย่างได้แก่ กล้องเว็บแคม, บอร์ดไมโคร, เซอร์โวกอนโทรล, ยูเอสบีวีไฟ ส่วนของซอฟต์แวร์นั้นได้พัฒนาโปรแกรมใน 2 ชั้น คือชั้นของการดำเนินงาน (Operation Layer) ได้พัฒนาโปรแกรมของแต่ละยูเอสบีดีไวส์เพื่อใช้ติดต่อและสั่งงานยูเอสบีดีไวส์นั้นๆ ชั้นของยุทธวิธี (Tactical Layer) ได้พัฒนาให้รับคำสั่งจากยูเอสบีวีไฟโดยชั้นของการดำเนินงาน และแปลงคำสั่งแล้วสั่งงานต่อไปยังบอร์ดไมโครหรือ กล้อง เพื่อสั่งงานต่อไป โดยการปฏิบัติงานของหุ่นยนต์สอดแนมข้อมูลนั้นแบ่งออกเป็น 4 ขั้นตอนใหญ่ๆดังนี้

- 1) วางแผน (Planning)
- 2) สร้างและประกอบหุ่นยนต์โจรกรรม (Building)
- 3) ติดตั้ง ปรับแต่ง และทดสอบอุปกรณ์ต่างๆ (Setting)

เอกสารนี้เป็นเอกสารที่สงวนลิขสิทธิ์ไว้เพื่อใช้ประโยชน์เท่านั้น เมื่ออนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

4) ปฏิบัติการ (Executing)

ซึ่งในการทดลองนี้เราจะทดลองในขั้นตอนของการ ปฏิบัติการ เท่านั้นเพื่อทดสอบแพลตฟอร์ม



รูป 4.4 หุ่นยนต์ตัวอย่าง Reconnaissance Robot

จากรูปเป็นหุ่นยนต์สอดแนม (Reconnaissance Robot) อย่างง่าย ซึ่งพัฒนาขึ้นมาเพื่อใช้ในการทดสอบแพลตฟอร์มของโครงการ ว่าสามารถนำไปสร้างเป็นหุ่นยนต์ได้จริง มีความสะดวกจริง และมีประสิทธิภาพจริงหรือไม่ โดยหุ่นยนต์ตัวอย่างนี้มีอุปกรณ์ดังต่อไปนี้

แพลตฟอร์มเอมเบดเดดลินุกซ์โรบอท	1	ตัว
Mini2440	1	อัน
ยูเอสบีฮับ	1	ตัว
เว็บแคม	1	ตัว
Servo Motor	2	ตัว
DC Motor	2	ตัว
USB wireless Adapter	1	ตัว
GPS Module	1	อัน
Digital Compass Module	1	อัน
Wireless Router	1	อัน
Battery Li-Po	2	ก้อน
Host Computer	1	เครื่อง

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

4.4 การทดสอบการทำงานหุ่นยนต์ตัวอย่าง

4.4.1 การทดสอบการทำงานของโมดูลการเคลื่อนที่

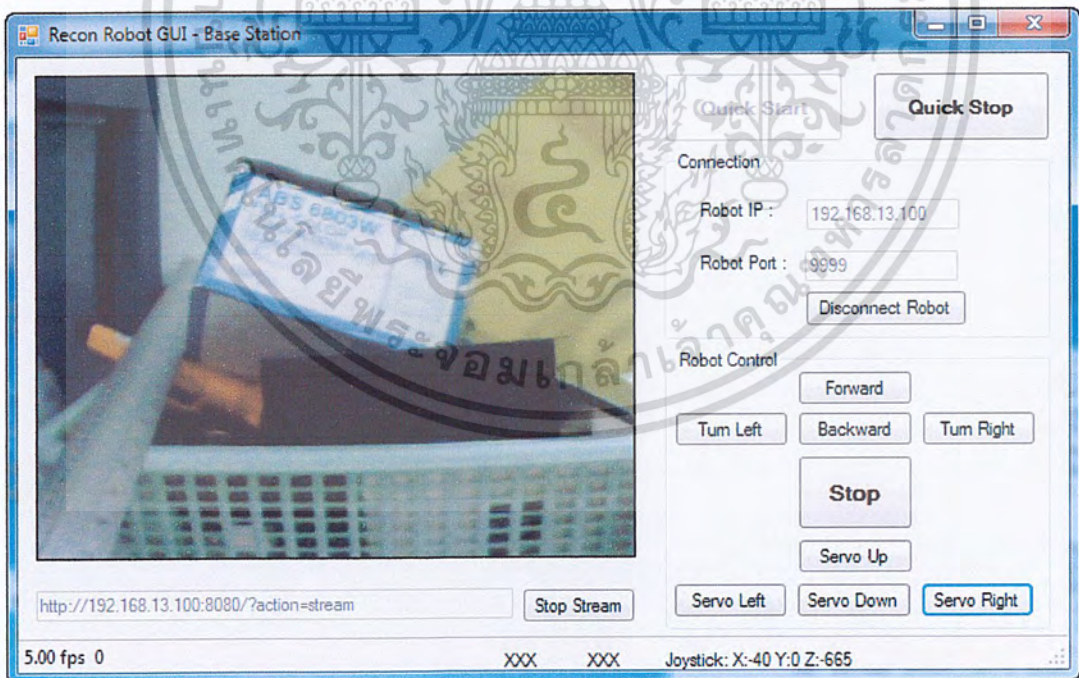
สามารถนำแพลตฟอร์มไปใช้งานได้ โดยหุ่นยนต์สามารถเคลื่อนที่ตามคำสั่งที่ได้รับภารกิจ หรือรับคำสั่งตรงจาก Base Station ได้

4.4.2 การทดสอบการทำงานการสื่อสารข้อมูล

สามารถนำแพลตฟอร์มไปใช้งานได้ โดยหุ่นยนต์สามารถสื่อสารระหว่าง Base Station แบบ UDP ผ่านระบบ Internet ด้วย Wireless Router เพื่อส่งข้อมูลและภาพพื้นที่ที่ถูกสำรวจกลับไปได้ แต่มีข้อเสียตรงที่ถ้าใช้งานๆ จะเกิดอาการค้าง เนื่องจากปัญหาระบบการสื่อสาร และแบนวิธของอินเทอร์เน็ตก็มีผลต่อการสื่อสารเช่นกัน

4.4.3 การทดสอบโมดูลกล้องเว็บแคม

สามารถนำแพลตฟอร์มไปใช้งานได้ โดยหุ่นยนต์สามารถส่งภาพกลับมายัง Base Station ได้ ที่ 12-15 เฟรม/วินาที ซึ่งขึ้นอยู่กับความเร็วของอินเทอร์เน็ต ถ้าอินเทอร์เน็ตช้า จะทำให้ภาพค้าง บังคับหุ่นยนต์ได้ยาก



รูป 4.5 หน้าจอของโปรแกรมส่วนของผู้ติดต่อกับผู้ใช้ในขณะทดสอบ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 5

บทวิจารณ์และสรุป

5.1 บทวิจารณ์ และสรุปผล

โครงการนี้มีความคืบหน้าในระดับที่น่าพอใจ โดยเป็นไปตามจุดประสงค์และเป้าหมายของโครงการที่ได้วางแผนไว้ในต้นของโครงการ โดยผลที่ได้คือ ฮาร์ดแวร์แพลตฟอร์มสามารถใช้งานได้ ตัวลินุกซ์และซอฟต์แวร์สามารถทำงานร่วมกันได้อย่างดี แต่ยังมีบาง โมดูลที่ยังไม่สามารถทำการทดสอบได้เนื่องจากบาง โมดูลไม่มีดีไวซ์ไครเวอร์ในการทดสอบและฮาร์ดแวร์ยังมีข้อผิดพลาดอยู่ เฟรมเวิร์คและไลบรารี สามารถใช้งานได้ง่ายและสุดท้ายสามารถนำไปใช้สร้างหุ่นยนต์ได้จริง

5.2 ปัญหาอุปสรรคและแนวทางแก้ไข

ปัญหาและอุปสรรคที่พบในการทำโครงการได้แก่

- 1) เนื่องจากผู้จัดทำโครงการไม่มีความคุ้นเคยกับ Linux และ OOP ทำให้ใช้เวลาในการทำความเข้าใจค่อนข้างนาน
 - 2) การสร้างแพลตฟอร์มขึ้นมาั้นใช้เวลานาน เนื่องจากต้องหาส่วนประกอบต่างๆที่เหมาะสม
- แนวทางการแก้ไข
- 1) ศึกษาทฤษฎีที่เกี่ยวข้องให้มากกว่านี้ และหนักกว่านี้เพื่อลดเวลาที่สูญเสียไป
 - 2) ศึกษาความรู้ต่างๆให้มากขึ้นเพื่อเปิดมุมมองใหม่ๆ

5.3 แนวทางการพัฒนาต่อ

- 1) ออกแบบและพัฒนายูเอมแอลของแพลตฟอร์ม
- 2) ออกแบบและพัฒนาดีไวซ์ไครเวอร์เพิ่มเติม
- 3) ออกแบบและพัฒนา โมดูลอุปกรณ์ยูเอสบีเพิ่มเติมให้หลากหลายมากขึ้น
- 4) ออกแบบและพัฒนา ไลบรารีให้สนับสนุนการทำงานของแพลตฟอร์ม
- 5) นำแพลตฟอร์มไปสร้างหุ่นยนต์ที่มีประสิทธิภาพ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บรรณานุกรม

วรเทพ ไพบูลย์รัตนากร. **สัมผัสโลก USB ด้วย Ezy USB Module**. พิมพ์ครั้งที่ 1. กรุงเทพฯ : บริษัทแอส ทรอน ลอจิก รีเสิร์ชแอนด์ดีเวลอปเมนต์

Bruce Powel Douglass, Ph.D. 2007. **Real-Time UML Workshop for Embedded Systems**. Burlington,MA: Newnes

Bruce Powel Douglass, Ph.D. 2004. **Real time UML:advance in the UML for real-time systems**. USA: Pearson Education, Inc

อภิเนตร อุณาภูล. 2546. **กระบวนการและวิธีการพัฒนาเว็บแอปพลิเคชันโดยใช้ UML**. กรุงเทพฯ: แผนกตำรา คณะวิศวกรรมศาสตร์ สจล.

อรรถสิทธิ์ อารยางกูร และพิเชฐ มาภู. 2550. “แพลตฟอร์มลินุกซ์ฝังตัวสำหรับหุ่นยนต์.” ปรินญา นิพนธ์วิศวกรรมศาสตรบัณฑิต ภาควิชาวิศวกรรมคอมพิวเตอร์ คณะวิศวกรรมศาสตร์, สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง.

ARM Ltd and ARM German GmbH. **USB-Based Microcontrollers**. [Online]. Available : <http://www.keil.com/usb/chips.asp>

Objective Development Software GmbH. **V-USB A Firmware-Only USB Driver for Atmel AVR Microcontrollers**. [Online]. Available : <http://www.obdev.at/products/vusb>

Andreas Goeizer. **Usbmot**. [Online]. Available : <http://andreas.goelzer.de/usbmot>

Thomas Fischl. **USBasp – Programmer for Atmel AVR Controllers**. [Online]. Available : <http://www.fischl.de/usbasp/>

Admin. **มีอะไรใหม่ใน USB3.0**. [Online]. Available : <http://www.allaboutnotebook.com/2010/what-new-in-usb3/>

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ชิต เหล่าวัฒนา. **สมองคนสู่สมองกลอัจฉริยะ**. [Online]. Available :

http://fibo.kmutt.ac.th/fiboweb07/thai/index.php?option=com_content&task=view&id=623&Itemid=128

Wikipedia. **Unmanned aerial vehicle**. [Online]. Available :

http://en.wikipedia.org/wiki/Unmanned_aerial_vehicle

Wikipedia. **Unmanned ground vehicle**. [Online]. Available :

http://en.wikipedia.org/wiki/Unmanned_ground_vehicle#Teleoperated_UGV

Wikipedia. **Unmanned underwater vehicle**. [Online]. Available :

http://en.wikipedia.org/wiki/Unmanned_underwater_vehicle

Linux Devices. **Snapshot of the embedded Linux market -- April, 2007**. [Online]. Available :

<http://www.linuxfordevices.com/c/a/Linux-For-Devices-Articles/Snapshot-of-the-embedded-Linux-market-April-2007/>

Project4fun.com. **Backup/Restore ด้วย Supervivi**. [Online]. Available :

<http://www.project4fun.com/node/13>

Project4fun.com. **Cross Toolchain สำหรับ mini2440**. [Online]. Available :

<http://www.project4fun.com/node/10>

Project4fun.com. **การสร้างและติดตั้ง uboot สำหรับ mini2440**. [Online]. Available :

<http://www.project4fun.com/node/12>

Project4fun.com. **การใช้ usb wireless adapter กับ mini2440**. [Online]. Available :

<http://www.project4fun.com/node/36>

Project4fun.com. **การสร้าง Kernel สำหรับ mini2440**. [Online]. Available :

<http://www.project4fun.com/node/11>

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

Project4fun.com.การสร้าง Debian File System สำหรับ mini2440. [Online]. Available :

<http://www.project4fun.com/node/18>



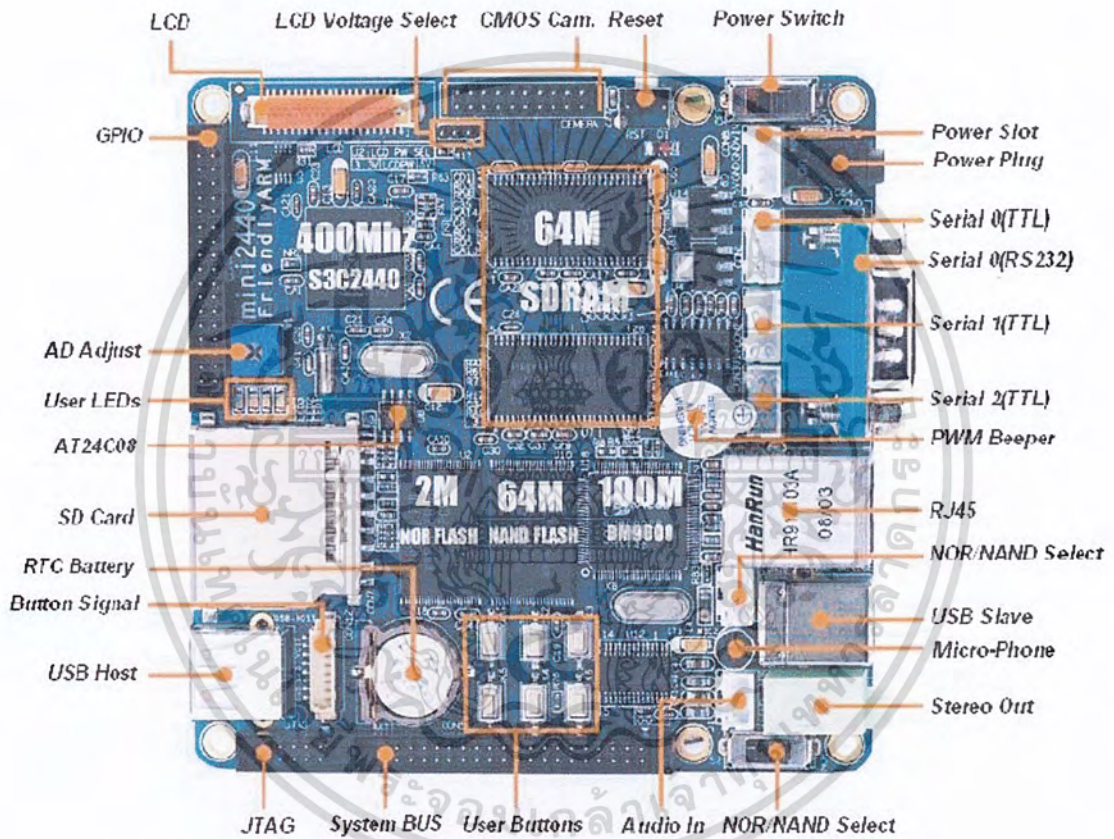
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ภาคผนวก ก.

การพัฒนาซอฟต์แวร์ ของ Mini 2440

ก.1 Backup/Restore ด้วย Supervivi

Supervivi เป็น Bootloader ที่มาพร้อมกับบอร์ด mini2440 ซึ่งเราสามารถใช้ในการ backup และ restore NAND flash ดังนี้

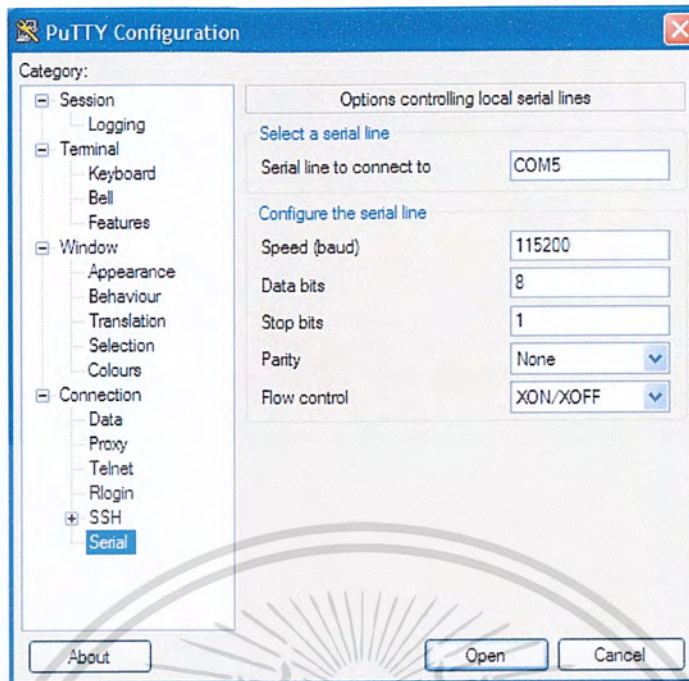


รูป ก.1 Friendly Arm Mini2440 Board

ก.1.1 ติดตั้ง usb driver ที่ใช้ในการ upload/download ระหว่าง supervivi กับ pc host

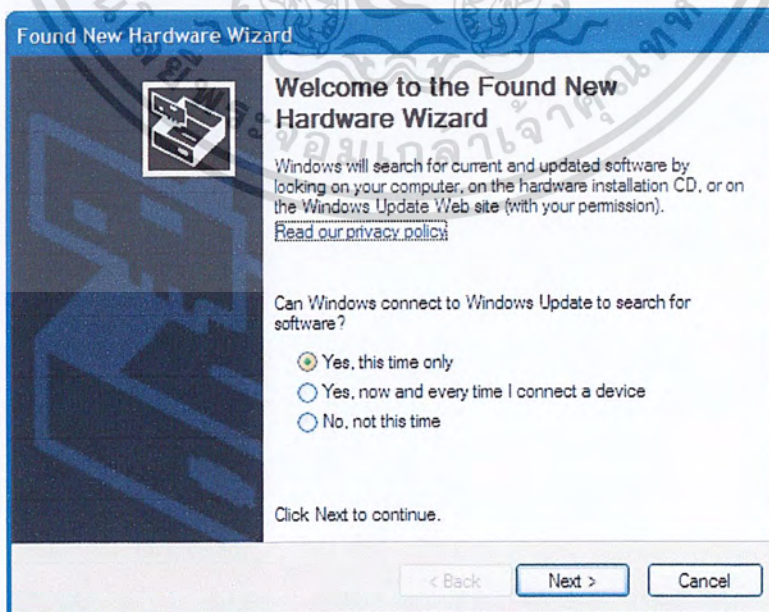
- 1) ปิดสวิตช์ไฟบอร์ด
- 2) เลื่อนสวิตช์ NOR/NAND ไปที่ NOR
- 3) ต่อสาย Serial0 (RS232) ไปยังคอมพิวเตอร์
- 4) เปิดโปรแกรม putty แล้วต่อกับ R232 ด้วย Buadrate 115200, n, 8, 1

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



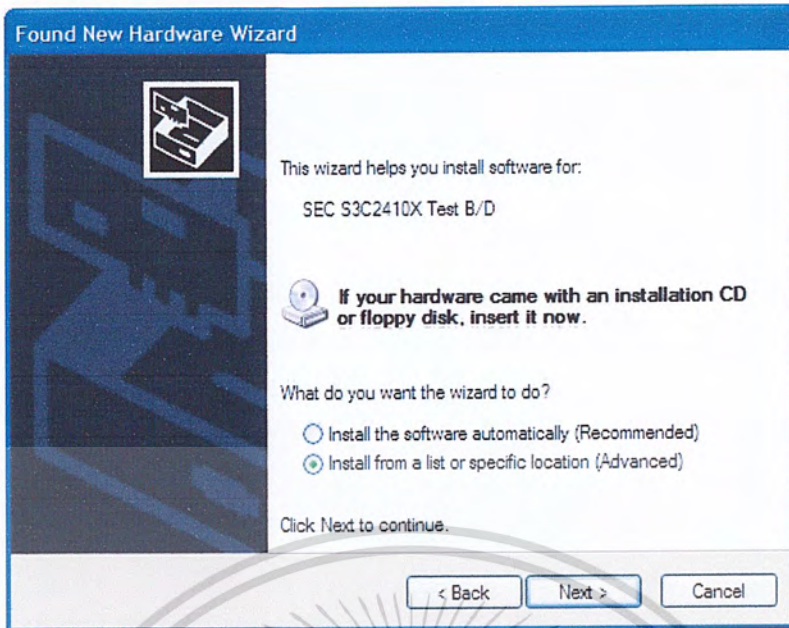
รูป ก.2 การตั้งค่าโปรแกรม PuTTY

- 5) ต่อสาย USB Slave กับคอมพิวเตอร์
- 6) Download และ unzip ไฟล์ dwn และ usb driver ได้จาก http://project4fun.com/sites/default/files/dwn_driver.zip
- 7) เปิดสวิตช์ไฟบอร์ด
- 8) คอมพิวเตอร์จะถามหา Driver ให้ติดตั้ง driver จากไฟล์ usb driver ที่ download

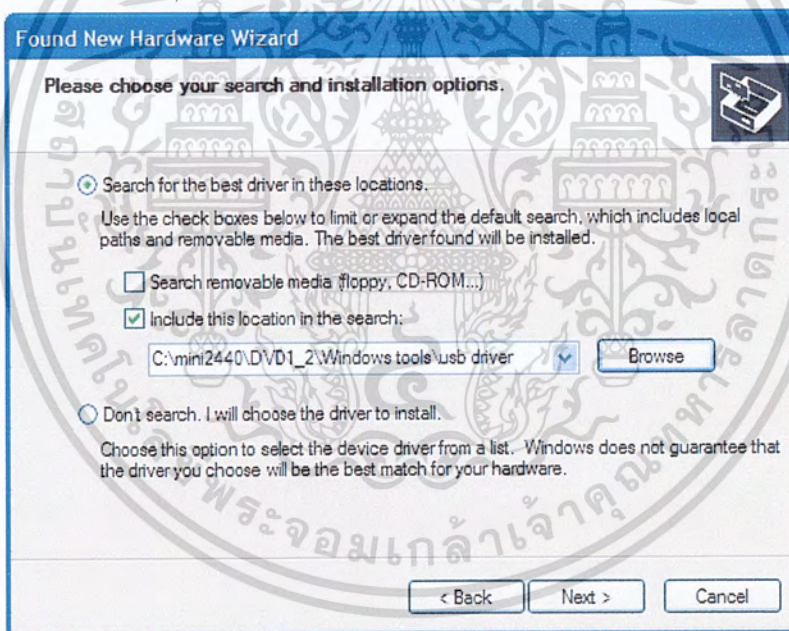


รูป ก.3 การลง USB Driver: Yes, This time Only

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

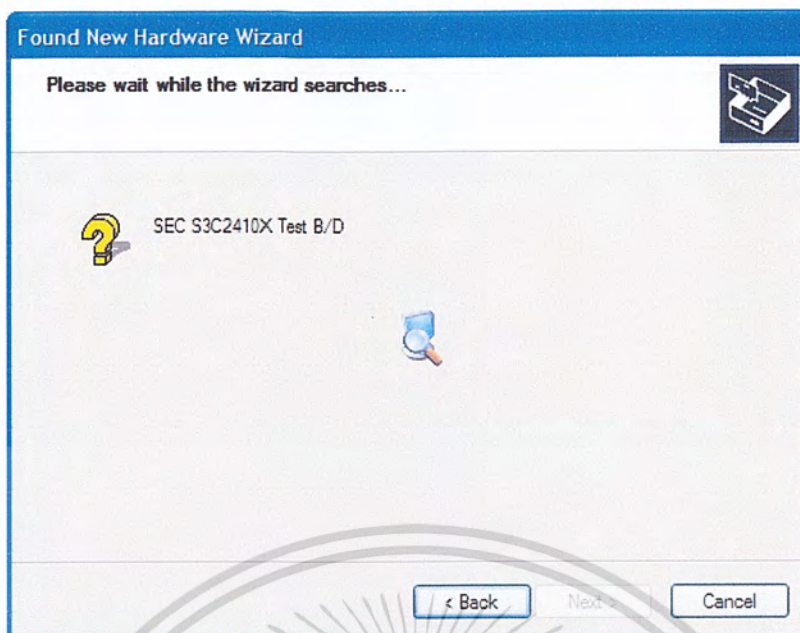


รูป ก.4 การลง USB Driver: Install from a list or specific location (Advanced)

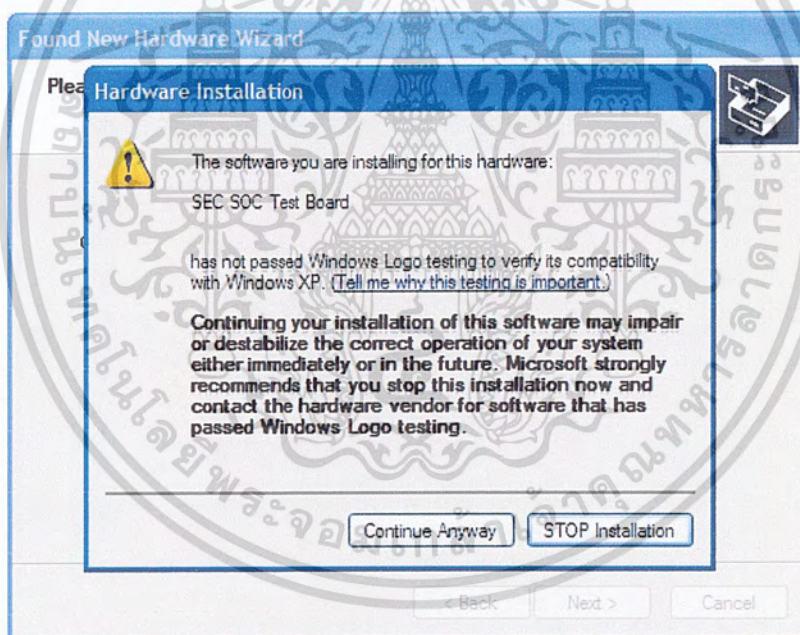


รูป ก.5 การลง USB Driver: Choose your search and installation options

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป ก.6 การลง USB Driver: Searching for SEC S3C2410X Test B/D



รูป ก.7 การลง USB Driver: Hardware Installation

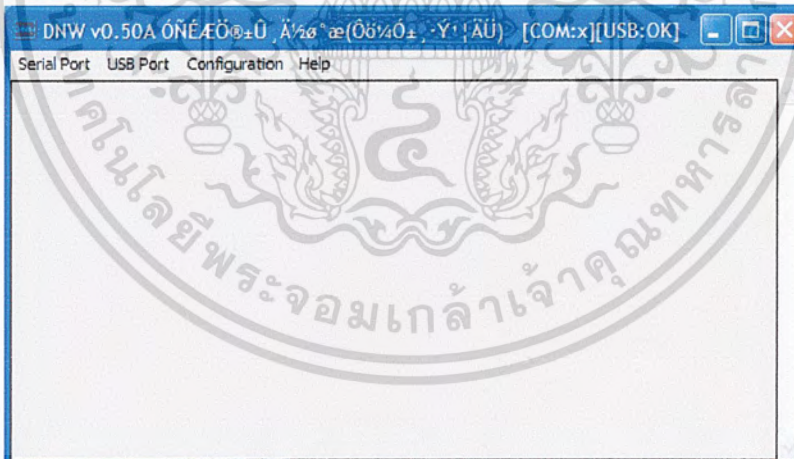
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป ก.8 การลง USB Driver: Completing the Found New Hardware Wizard

ก.1.2 ตรวจสอบความถูกต้องของการติดตั้ง driver

ด้วยการเรียกใช้โปรแกรม dwn ที่ได้จาก zip file จะเห็น USB:OK ตรง Header ของโปรแกรม



รูป ก.9 USB:OK

มาถึงจุดนี้แสดงว่าระบบเราพร้อมแล้วที่จะ backup หรือ restore NAND flash

ก.1.3 การ Backup NAND Flash

ให้เลือก u จากเมนูของ vivi

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

```

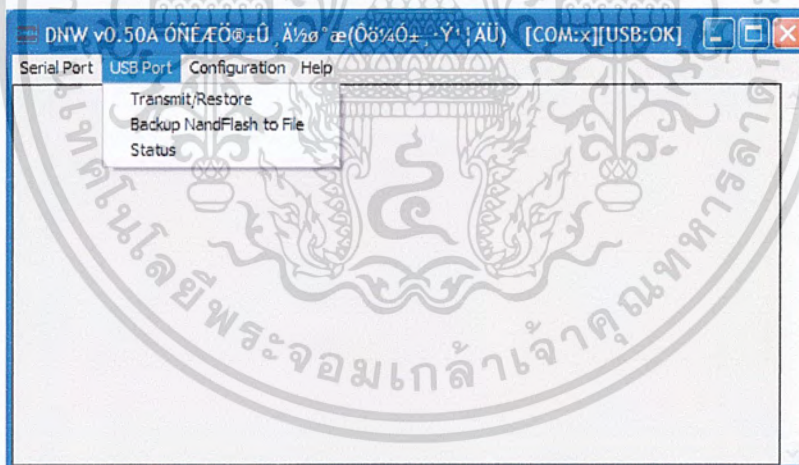
COM5 - PuTTY
[1] Download WinCE NK.nb0
[w] Download WinCE NK.bin
[d] Download & Run
[z] Download zImage into RAM
[g] Boot linux from RAM
[f] Format the nand flash
[p] Partition for Linux
[b] Boot the system
[s] Set the boot parameters
[t] Print the TOC struct of wince
[u] Backup NAND Flash to HOST through USB(upload)
[r] Restore NAND Flash from HOST through USB
[q] Goto shell of vivi
Enter your selection: u
Backup Information:
  Start Addr      : 0x0
  End Addr        : 0x4000000
  bBackupOOB      : 1
  bCheckBad       : 1
  dwBackupTotalLen : 0x4200000
  dwReservedBlks  : 20
  dwFPIInPktSize  : 32
Use dnw.exe to receive backup.

```

รูป ก.10 Backup Nand Flash

ไปยัง dnw แล้วเลือก Backup Nand Flash to File แล้วกำหนดชื่อและตำแหน่งที่จะเก็บ

ไฟล์

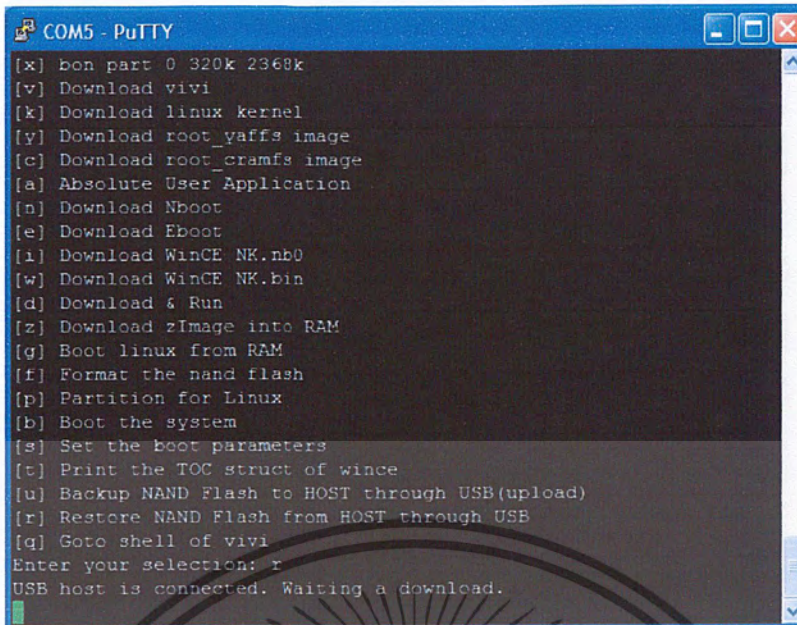


รูป ก.11 Backup: USB Port>Transmit/Restore

ก.1.4 การ Restore NAND Flash

ให้เลือก r จากเมนูของ vivi

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



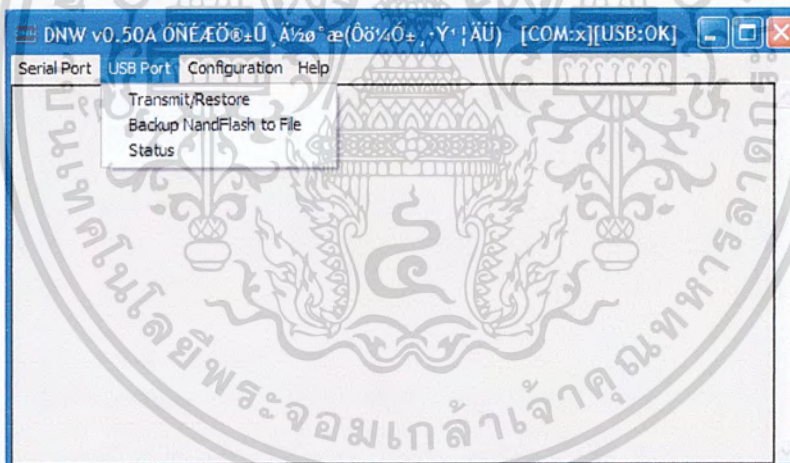
```

COM5 - PuTTY
[x] bon part 0 320k 2368k
[v] Download vivi
[k] Download linux kernel
[y] Download root_yaffs image
[c] Download root_cramfs image
[a] Absolute User Application
[n] Download Nboot
[e] Download Eboot
[i] Download WinCE NK.nb0
[w] Download WinCE NK.bin
[d] Download & Run
[z] Download zImage into RAM
[g] Boot linux from RAM
[f] Format the nand flash
[p] Partition for Linux
[b] Boot the system
[s] Set the boot parameters
[t] Print the TOC struct of wince
[u] Backup NAND Flash to HOST through USB(upload)
[r] Restore NAND Flash from HOST through USB
[q] Goto shell of vivi
Enter your selection: r
USB host is connected. Waiting a download.

```

รูป ก.12 Restore NAND Flash

ไปยัง dwn แล้วเลือก Transmit/Restore



รูป ก.13 Restore: USB Port>Transmit/Restore

ปิดสวิทช์ไฟบอร์ดและ โยก switch เลือก NOR/NAND กลับ ไปยัง NAND ในการใช้งานตามปกติ

ก.2 Cross Toolchain สำหรับ mini2440

Cross Tool Chain สำหรับใช้กับ mini2440 มีหลายตัวแต่ที่นิยมใช้คือจากโปรเจ็ค Angstorm

<http://qtextended.org/downloads/toolchains/arm920t-eabi.tgz>

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ก.2.1 การติดตั้ง Toolchain

การติดตั้งให้ทำด้วย root user หากอยู่ใน mode user ธรรมดาให้ใช้คำสั่ง su แล้วตามด้วย root password

```
$ su
```

```
Password:
```

รูป ก.14 เข้า root user ด้วย คำสั่ง su

จากนั้นไปยัง directory /opt หากยังไม่มี directory /opt ให้สร้างด้วยคำสั่ง mkdir /opt แล้วทำการ download cross tool chain พร้อมกับแตกไฟล์

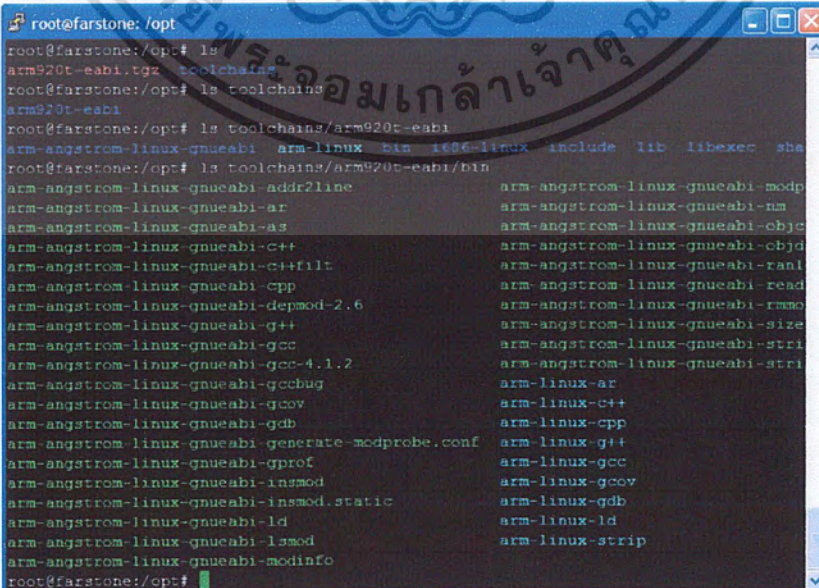
```
# cd /opt
```

```
# wget http://qtextended.org/downloads/toolchains/arm920t-eabi.tgz
```

```
# tar xzvf arm920t-eabi.tgz -C /
```

รูป ก.15 ดาวน์โหลด cross tool chain และแตกไฟล์

ตรวจสอบไฟล์ที่แตกออกมาจะเห็น directory toolchains เพิ่มขึ้นมา ซึ่งภายใต้ toolchains/arm920t-eabi/bin จะเป็นไฟล์ที่ใช้ในการ cross compile



```
root@farstone: /opt
root@farstone:/opt# ls
arm920t-eabi.tgz  toolchain
root@farstone:/opt# ls toolchains
arm920t-eabi
root@farstone:/opt# ls toolchains/arm920t-eabi
arm-angstrom-linux-gnueabi  arm-linux  bin  i686-linux  include  lib  libexec  sha
root@farstone:/opt# ls toolchains/arm920t-eabi/bin
arm-angstrom-linux-gnueabi-addr2line  arm-angstrom-linux-gnueabi-modp
arm-angstrom-linux-gnueabi-ar  arm-angstrom-linux-gnueabi-nm
arm-angstrom-linux-gnueabi-as  arm-angstrom-linux-gnueabi-objc
arm-angstrom-linux-gnueabi-c++  arm-angstrom-linux-gnueabi-objd
arm-angstrom-linux-gnueabi-c++filt  arm-angstrom-linux-gnueabi-ranl
arm-angstrom-linux-gnueabi-cpp  arm-angstrom-linux-gnueabi-read
arm-angstrom-linux-gnueabi-depmod-2.6  arm-angstrom-linux-gnueabi-rmmod
arm-angstrom-linux-gnueabi-g++  arm-angstrom-linux-gnueabi-size
arm-angstrom-linux-gnueabi-gcc  arm-angstrom-linux-gnueabi-stri
arm-angstrom-linux-gnueabi-gcc-4.1.2  arm-angstrom-linux-gnueabi-stri
arm-angstrom-linux-gnueabi-gccbug  arm-linux-ar
arm-angstrom-linux-gnueabi-gcov  arm-linux-c++
arm-angstrom-linux-gnueabi-gcov  arm-linux-cpp
arm-angstrom-linux-gnueabi-gdb  arm-linux-g++
arm-angstrom-linux-gnueabi-generate-moduleprobe.conf  arm-linux-gcc
arm-angstrom-linux-gnueabi-gprof  arm-linux-gcov
arm-angstrom-linux-gnueabi-insmod  arm-linux-gdb
arm-angstrom-linux-gnueabi-insmod.static  arm-linux-ld
arm-angstrom-linux-gnueabi-ld  arm-linux-ld
arm-angstrom-linux-gnueabi-lsmod  arm-linux-strip
arm-angstrom-linux-gnueabi-modinfo
root@farstone:/opt#
```

รูป ก.16 แตกไฟล์ cross tool chain เสร็จ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น เมื่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

หลังจากติดตั้งแล้วเราจำเป็นต้องเพิ่ม path ของ cross compile สำหรับการเรียกใช้งาน
 ดังนี้ หากยังอยู่ใน root user ให้ออกจาก root user ไปยัง user ธรรมดาด้วยปุ่ม ctrl-d และเพิ่ม
 ข้อความ `export PATH=$PATH:/opt/toolchains/arm920t-eabi/bin` เข้าไปในระบบดังนี้

```
$ echo "export PATH=$PATH:/opt/toolchains/arm920t-eabi/bin" >> .bashrc
```

รูป ก.17 เพิ่ม path ของ cross compile

หลังจากนั้นทุกครั้งที่เข้า shell console ไฟล์ .bashrc จะทำการเพิ่ม path ให้เราโดย
 อัตโนมัติ ทดสอบ cross compile โดยคำสั่ง

```
$ arm-angstrom-linux-gnueabi-gcc
arm-angstrom-linux-gnueabi-gcc: no input files
```

รูป ก.18 ทดสอบ path ที่เพิ่มไป

จะเห็นว่าโปรแกรมจะถูกเรียกใช้งาน เป็นอันว่าเสร็จสิ้นการติดตั้ง cross compile tool
 chain นอกจาก Cross Tool Chain ที่กล่าวมาแล้ว ยังมีอีกหลายตัวที่สามารถลงใช้
<http://www.codesourcery.com/sgpp/lite/arm/portal/package3696/public/arm-none-linux-gnueabi/arm-2008q3-72-arm-none-linux-gnueabi-i686-pc-linux-gnu.tar.bz2>

ก.3 การสร้างและติดตั้ง u-boot สำหรับ mini2440

ดึง Source code มาจากคลังเก็บด้วยคำสั่ง

```
$ mkdir uboot
$ cd uboot
$ git clone git://repo.or.cz/u-boot-openmoko/mini2440.git
```

รูป ก.19 ดึง Source Code uboot

กำหนดตัวแปร `CROSS_COMPILE` เพื่อให้ `make` ใช้ Cross Tool Chain ของ arm สำหรับการ
 Compile

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
 ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

```
$ export CROSS_COMPILE=arm-angstrom-linux-gnueabi-
```

รูป ก.20 กำหนดตัวแปร CROSS_COMPILE

ทำการ compile uboot

```
$ cd mini2440
```

```
$ make mini2440_config
```

```
$ make all
```

รูป ก.21 ทำการ compile uboot

```
mini2440@farstone: ~/uboot/mini2440
bmini2440.a cpu/arm920t/libarm920t.a cpu/arm920t/s3c24x0/libs3c24x0.a lib_arm/li
barm.a fs/cramfs/libcramfs.a fs/fat/libfat.a fs/iso9660/libiso9660.a fs/jffs2/libjffs2
.a fs/reiserfs/libreiserfs.a fs/ext2/libext2fs.a net/libnet.a disk/libdisk.a dri
vers/bios_emulator/libatbiosemu.a drivers/block/libblock.a drivers/dma/libdma.a
drivers/hwmon/libhwmon.a drivers/i2c/libi2c.a drivers/input/libinput.a drivers/
misc/libmisc.a drivers/mtd/libmtd.a drivers/mtd/nand/libnand.a drivers/mtd/nand
legacy/libnand_legacy.a drivers/mtd/onenand/libonenand.a drivers/net/libnet.a dr
ivers/net/sk98lin/libsk98lin.a drivers/pci/libpci.a drivers/pccmcia/libpccmcia.a d
rivers/spi/libspi.a drivers/rtc/librtc.a drivers/serial/libserial.a drivers/usb/
libusb.a drivers/video/libvideo.a post/libpost.a post/drivers/libpostdrivers.a c
ommon/libcommon.a libfdt/libfdt.a api/libapi.a --end-group -L /opt/toolchains/ar
m920t-eabi/lib/gcc/arm-angstrom-linux-gnueabi/4.1.2 -lgcc
--Map u-boot.map -o u-boot
arm-angstrom-linux-gnueabi-objcopy --gap-fill=0xff -O srec u-boot u-boot.grec
arm-angstrom-linux-gnueabi-objcopy --gap-fill=0xff -O binary u-boot u-boot.bin
dd if=u-boot.bin of=u-boot-nand2k.bin bs=2K conv=sync
117+1 records in
118+0 records out
241664 bytes (242 kB) copied, 0.00203414 s, 116 MB/s
dd if=u-boot.bin of=u-boot-nand16k.bin bs=16K conv=sync
14+1 records in
15+0 records out
245760 bytes (246 kB) copied, 0.00134815 s, 182 MB/s
mini2440@farstone: ~/uboot/mini2440$
```

รูป ก.22 Compile uboot เสร็จแล้วจะได้ u-boot.bin

เมื่อเสร็จสิ้นการ compile เราจะได้ไฟล์ u-boot.bin ซึ่งเราจะได้นำไปใช้ในการติดตั้ง บน NAND Flash ต่อไป

ก.3.1 การติดตั้ง u-boot.bin บน NAND Flash

เตรียมพร้อมระบบด้วยการ

- 1) ต่อ USB Client ของ mini2440 ไปยัง PC Host พร้อมทั้ง Start program dwn.exe
- 2) ต่อ Serial port mini2440 ไปยัง PC Host พร้อมทั้งรัน โปรแกรม Terminal emulator อย่างเช่น putty หรือ Hyperterminal ด้วย Baudrate 115200

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

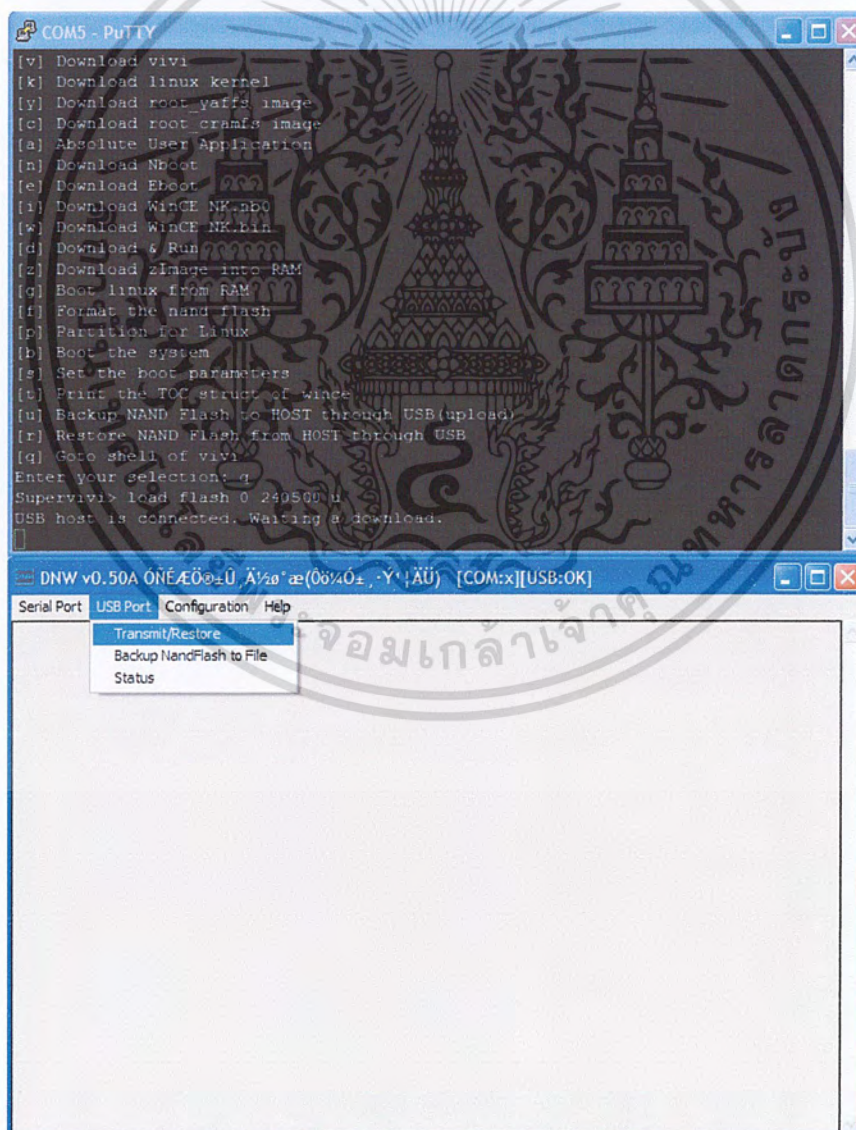
ก.3.2 บันทึก u-boot ลง NAND Flash

- 1) ปิดสวิตช์ไฟบอร์ด
- 2) เลื่อนสวิตช์ NOR/NAND ไปที่ NOR
- 3) เปิดสวิตช์ไฟบอร์ด เลือก q จาก vivi menu แล้วพิมพ์ข้อความข้างล่าง โดย ให้แทนที่ 240500 ด้วยขนาดไฟล์จริงของ u-boot.bin ที่ได้จากการคอมไพล์ข้างต้น จากนั้นให้ upload ไฟล์ u-boot.bin ด้วย dwn.exe

```
Supervivi> load flash 0 240500 u
```

```
USB host is connected. Waiting a download.
```

รูป ก.23 เลือก q จาก vivi menu



รูป ก.24 upload ไฟล์ u-boot.bin ด้วย dwn.exe

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

u-boot จะถูกบันทึกไปยัง NAND Flash

ก.3.3 สร้าง bbt (Bad Block Table) ของ NAND Flash

- 1) Turn Power Off
- 2) Switch NOR/NAND Selector to NAND
- 3) Turn Power Switch on

mini2440 จะบูทเข้าสู่ u-boot ให้ใช้คำสั่ง nand scrub เพื่อลบ bbt

```

COM5 - PuTTY
Flash: 2 MB
NAND: 64 MiB
*** Warning - bad CRC or NAND, using default environment

USB: S3C2410 USB Deviced
In: serial
Out: serial
Err: serial
MAC: 08:08:11:19:12:27
Hit any key to stop autoboot: 0
MINI2440 # nand scrub

NAND scrub: device 0 whole chip
Warning: scrub option will erase all factory set bad blocks!
There is no reliable way to recover them.
Use this command only for testing purposes if you
are sure of what you are doing!

Really scrub this NAND flash? <y/N>
Erasing at 0x3ffc000 -- 100% complete.
Bad block table not found for chip 0
Bad block table not found for chip 0
OK
MINI2440 #
  
```

รูป ก.25 nand scrub

ใช้คำสั่ง nand createbbt เพื่อสร้าง bad block table ใหม่

```

COM5 - PuTTY
NAND scrub: device 0 whole chip
Warning: scrub option will erase all factory set bad blocks!
There is no reliable way to recover them.
Use this command only for testing purposes if you
are sure of what you are doing!

Really scrub this NAND flash? <y/N>
Erasing at 0x3ffc000 -- 100% complete.
Bad block table not found for chip 0
Bad block table not found for chip 0
OK
MINI2440 # nand createbbt
Create BBT and erase everything ? <y/N>
Skipping bad block at 0x03ff0000
Skipping bad block at 0x03ff4000
Skipping bad block at 0x03ff8000
Skipping bad block at 0x03ffc000

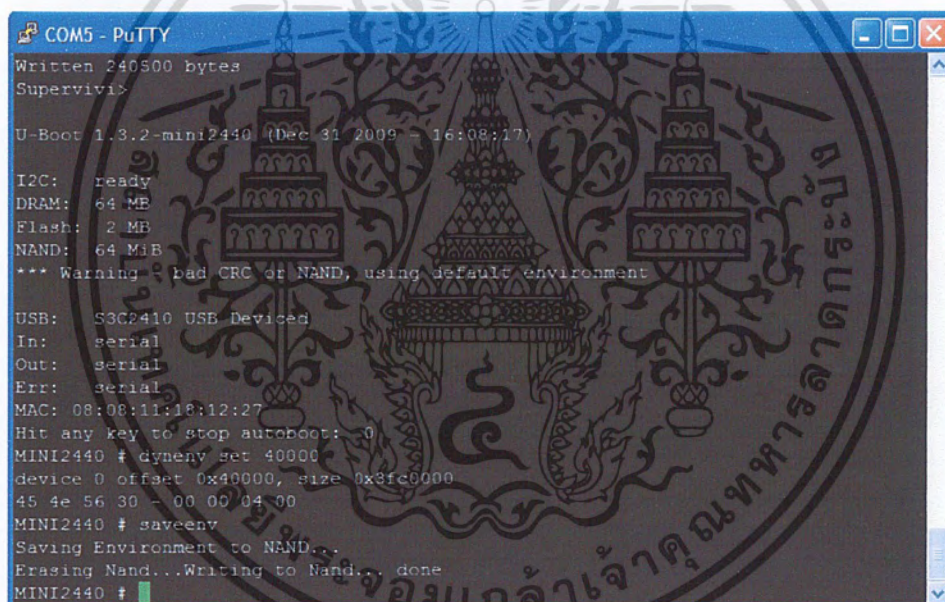
Creating BET. Please wait ...Bad block table not found for chip 0
Bad block table not found for chip 0
Bad block table written to 0x03ffc000, version 0x01
Bad block table written to 0x03ff8000, version 0x01
MINI2440 #
  
```

รูป ก.26 nand createbbt

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ก.3.4 สร้าง Environment สำหรับ u-boot

- 1) จากขั้นตอนที่ 2 โปรแกรม u-boot ที่ถูกบันทึกไว้จะถูกลบไปจาก NAND Flash ดังนั้นเราจึงจำเป็นต้องทำตามขั้นตอนที่ 1 ใหม่อีกครั้งเพื่อบันทึกโปรแกรม u-boot กลับเข้าไปใน NAND Flash
- 2) ปิดสวิตช์ไฟบอร์ด
- 3) เลื่อนสวิตช์ NOR/NAND ไปที่ NAND
- 4) เปิดสวิตช์ไฟบอร์ด
- 5) mini2440 จะบูท u-boot โปรดสังเกตว่าจะมีข้อความ ***** Warning - bad CRC or NAND, using default environment**
- 6) ใช้คำสั่ง `dynenv set 40000` เพื่อทำการสร้าง environment ใหม่ และตามด้วยคำสั่ง `saveenv`



```

COM5 - PuTTY
Written 240500 bytes
Supervivi>

U-Boot 1.3.2-mini2440 (Dec 31 2009 - 16:08:17)

I2C: ready
DRAM: 64 MB
Flash: 2 MB
NAND: 64 MiB
*** Warning - bad CRC or NAND, using default environment

USB: S3C2410 USB Deviced
In: serial
Out: serial
Err: serial
MAC: 08:08:11:18:12:27
Hit any key to stop autoboot: 0
MINI2440 # dynenv set 40000
device 0 offset 0x40000, size 0x3fc000
45 4e 56 30 - 00 00 04 00
MINI2440 # saveenv
Saving Environment to NAND...
Erasing Nand...Writing to Nand... done
MINI2440 #
  
```

รูป ก.27 `dynenv set 40000`

ก.4 การสร้าง Kernel สำหรับ mini2440

ดึง Source code มาจากคลังเก็บด้วยคำสั่ง

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

```

$ mkdir kernel
$ cd kernel
$ sudo apt-get install git-core
$ git clone git://repo.or.cz/linux-2.6/mini2440.git
$ cd mini2440
$ mkdir -p ../kernel-bin

```

รูป ก.28 ดึง Source code Kernel

สำหรับ x-window กับ debian file system ต้องแก้ไขไฟล์ drivers/video/fbmem.c เพื่อแก้ปัญห
การเพิ่มบรรทัด return 0; ดังนี้

```

mini2440@farstone: ~/kernel/mini2440/drivers/video
long ret = 0;
switch (cmd)
case FBIOGET_VSCREENINFO:
if (!lock_fb_info(info))
return -ENODEV;
var = info->var;
unlock_fb_info(info);
ret = copy_to_user(argp, &var, sizeof(var)) ? -EFAULT : 0;
break;
case FBIOPUT_VSCREENINFO:
/* all x-window to run on debian */
return 0;
if (copy_from_user(&var, argp, sizeof(var)))
return -EFAULT;
if (!lock_fb_info(info))
return -ENODEV;
acquire_console_sem();
info->flags |= FBINFO_MISC_USEREVENT;
ret = fb_get_var(info, &var);
info->flags &= ~FBINFO_MISC_USEREVENT;
release_console_sem();

```

รูป ก.29 แก้ไขไฟล์ drivers/video/fbmem.c

สร้าง .config สำหรับ mini2440

```

$ CROSS_COMPILE=arm-angstrom-linux-gnueabi- ARCH=arm make O=../kernel-bin/
mini2440_defconfig

```

รูป ก.30 สร้าง .config สำหรับ mini2440

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

สำหรับผู้ที่ไม่ชอบ font ขนาดเล็กที่ display ที่ lcd ให้แก้ไขไฟล์ดังนี้

```
แก้ไขไฟล์ ../kernel-bin/.config
```

เปลี่ยนบรรทัด

```
CONFIG_FONT_MINI_4x6=y
```

เป็น

```
# CONFIG_FONT_MINI_4x6 is not set
```

บันทึกไฟล์แล้วทำขั้นต่อไป

รูป ก.31 แก้ไขไฟล์ ../kernel-bin/.config

สร้าง Kernel โดยกำหนดให้ output เก็บไว้ที่ ../kernel-bin/

```
$ CROSS_COMPILE=arm-angstrom-linux-gnueabi- ARCH=arm make O=../kernel-bin/
```

รูป ก.32 สร้าง Kernel

สร้าง uImage สำหรับ u-boot ด้วย mkimage (mkimage สร้างจากการสร้างและติดตั้ง uboot สำหรับ mini2440)

```
$ ~/uboot/mini2440/tools/mkimage -A arm -O linux -T kernel -C none -a 0x30008000 -e  
0x30008000 -d ../kernel-bin/arch/arm/boot/zImage uImage
```

รูป ก.33 สร้าง uImage

สิ่งหนึ่งที่มากับการคอมไพล์เสมอคือ lib modules ซึ่งจะต้องคู่กันกับ version ของ kernel และจะต้องถูกนำไปรวมในการสร้าง file system เราสามารถ copy lib modules ที่สร้างไว้แล้วไปเก็บไว้ยัง directory ที่ต้องการ (ในกรณีนี้คือ ../kernel-modules) ดังนี้

```
$ mkdir -p ../kernel-modules
$ CROSS_COMPILE=arm-angstrom-linux-gnueabi- ARCH=arm make O=../kernel-bin/
INSTALL_MOD_PATH=../kernel-modules modules_install
```

รูป ก.34 Copy lib modules ที่สร้างไว้แล้วไปเก็บไว้ยัง directory ที่ต้องการ

สมมติว่า file system ของ mini2440 อยู่บน sd card และ เชื่อมต่อกับ Host ที่ /mnt/sdb2 ให้ทำดังนี้

```
$ sudo cp -Rpf ../kernel-modules/* /mnt/sdb2
```

รูป ก.35 เชื่อมต่อกับ Host ที่ /mnt/sdb2

ภายใต้ /mnt/sdb2 ก็ควรมี directory ดังนี้ /lib/modules/2.6.32-rc8
หมายเหตุ 2.6.32-rc8 คือ version ของ kernel ซึ่งอาจจะเป็นค่าอื่นถ้า kernel คุณมีเวอร์ชันที่ต่างออกไปถ้าหากมี File system ต่ออยู่กับ /mnt/sdb2 อยู่แล้วในระหว่างการสร้าง kernel ก็ให้ใช้คำสั่งนี้ได้โดยตรงเลย

```
# CROSS_COMPILE=arm-angstrom-linux-gnueabi- ARCH=arm make O=../kernel-bin/
INSTALL_MOD_PATH=/mnt/sdb2 modules_install
```

รูป ก.36 สร้าง kernel

ก.5 การสร้าง Debian File System สำหรับ mini2440

Linux Debian Distribution เป็นระบบที่มี packages มากมายพร้อมใช้งาน นอกจากนี้ debian ยังรองรับ ARM ด้วย บทความนี้แสดงการสร้าง File System ของระบบ Debian เพื่อใช้วิ่งบน Mini2440

การสร้าง File System จำเป็นต้องใช้คำสั่ง sudo ในฐานะ root ดังนั้นหากท่านใช้คำสั่ง sudo แล้วพบ error username is not in the sudoers file. ให้แก้ไขไฟล์ /etc/sudoers แล้วเพิ่มเติมข้อความ **username ALL=(ALL) ALL** ดังนี้ โดยให้แทน username ด้วยชื่อของ user ที่คุณใช้ในการสร้าง file system

```
# User privilege specification
```

```
root ALL=(ALL) ALL
```

ก.5.1 เตรียม file system พื้นฐานของ debian

สำหรับการติดตั้งระบบที่สมบูรณ์ในขั้นตอนนี้จะทำงานบน PC Host

```
$ mkdir ~/armel-rootfs
$ sudo debootstrap --arch=armel --include=ifupdown,udev,procps,netbase,vim-tiny,module-init-
tools,wget,openssh-server,screen,apmd --foreign lenny ~/armel-rootfs
http://ftp.de.debian.org/debian
$ cd ~/armel-rootfs
$ tar cfjv ../armel-rootfs.tar.bz2 *
$ cd ..
```

รูป ก.37 เตรียม file system พื้นฐานของ debian

ก.5.2 เตรียม SD card

เพื่อถ่าย file system ที่สร้างในข้อ ก.5.1 และนำไปติดตั้งต่อขั้นที่สองบนเครื่อง mini2440 เสียบ sd card บน linux host และใช้คำสั่ง dmesg เพื่อตรวจสอบดูว่า sd card ที่เราเพิ่งเสียบเข้าไปใช้ device อะไร จากตัวอย่างจะเห็นว่า sd card ที่เพิ่งต่อกับเครื่องจะถูกมองเป็น sdb

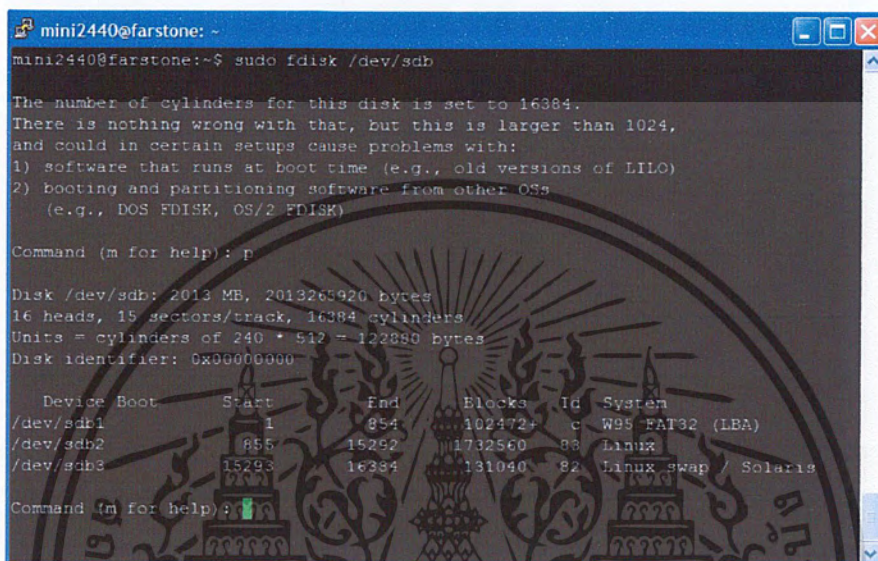
```
mini2440@farstone: ~
[439237.741391] type=1503 audit(1262497557.388:132): operation="inode_permission
" requested_mask="::r" denied_mask="::r" fsuid=103 name="/proc/4756/net/ifa_inet6
" pid=4756 profile="/usr/sbin/named"
[440466.045958] usb 4-8: USB disconnect, address 2
[440506.510018] usb 4-8: new high speed USB device using ehci_hcd and address 3
[440506.718108] usb 4-8: configuration #1 chosen from 1 choice
[440506.718513] scsi5 : SCSI emulation for USB Mass Storage devices
[440506.719351] usb-storage: device found at 3
[440506.719360] usb-storage: waiting for device to settle before scanning
[440511.710281] usb-storage: device scan complete
[440511.711739] scsi 5:0:0:0: Direct-Access Generic 6000 P
Q: 0 ANSI: 0 CCS
[440511.720748] sd 5:0:0:0: [sdb] 3932160 512-byte hardware sectors (2013 MB)
[440511.721374] sd 5:0:0:0: [sdb] Write Protect is off
[440511.721384] sd 5:0:0:0: [sdb] Mode Sense: 4b 00 00 08
[440511.721387] sd 5:0:0:0: [sdb] Assuming drive cache: write through
[440511.723736] sd 5:0:0:0: [sdb] 3932160 512-byte hardware sectors (2013 MB)
[440511.724374] sd 5:0:0:0: [sdb] Write Protect is off
[440511.724382] sd 5:0:0:0: [sdb] Mode Sense: 4b 00 00 08
[440511.724386] sd 5:0:0:0: [sdb] Assuming drive cache: write through
[440511.724399] sdb: sdb1 sdb2 sdb3
[440511.726891] sd 5:0:0:0: [sdb] Attached SCSI removable disk
[440511.727135] sd 5:0:0:0: Attached scsi generic sg2 type 0
mini2440@farstone:~$
```

รูป ก.38 เตรียม sd card เพื่อถ่าย file system

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่นิยมนำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

จากข้อมูลของ sd card ซึ่งต่อกับระบบเป็น /dev/sdb เราจะใช้คำสั่ง fdisk เพื่อสร้าง partition ที่มีลักษณะดังนี้

- 1) sdb1 - type c (fat32) ขนาด 100MB
- 2) sdb2 - type 83 (Linux) ขนาดเท่ากับที่เหลือ ลบด้วย 128MB
- 3) sdb3 - type 82 (Linux swap) ขนาด 128MB



```

mini2440@farstone: ~
mini2440@farstone:~$ sudo fdisk /dev/sdb

The number of cylinders for this disk is set to 16384.
There is nothing wrong with that, but this is larger than 1024,
and could in certain setups cause problems with:
 1) software that runs at boot time (e.g., old versions of LILO)
 2) booting and partitioning software from other OSs
   (e.g., DOS FDISK, OS/2 FDISK)

Command (m for help): p

Disk /dev/sdb: 2013 MB, 2013265920 bytes
16 heads, 15 sectors/track, 16384 cylinders
Units = cylinders of 240 * 512 = 122880 bytes
Disk identifier: 0x00000000

   Device Boot      Start         End      Blocks   Id  System
/dev/sdb1            1           854        102472+   c   W95 FAT32 (LBA)
/dev/sdb2           855        15292       1732560   83   Linux
/dev/sdb3          15293        16384       131040   82   Linux swap / Solaris

Command (m for help):
  
```

รูป ก.39 fdisk เพื่อสร้าง partition

หลังจากสร้าง partition สามอันตามข้างต้นแล้ว ให้ Format sdb1 เป็น FAT และ sdb2 เป็น ext3 ดังนี้

```

$ sudo mkfs.vfat /dev/sdb1
$ sudo mkfs.ext3 /dev/sdb2
  
```

รูป ก.40 สร้าง partition

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

```

mini2440@farstone: ~
mini2440@farstone:~$ sudo mkfs.vfat /dev/sdb1
mkfs.vfat 2.11 (12 Mar 2005)
mini2440@farstone:~$ sudo mkfs.ext3 /dev/sdb2
mke2fs 1.41.3 (12-Oct-2008)
Filesystem label=
OS type: Linux
Block size=4096 (log=2)
Fragment size=4096 (log=2)
108416 inodes, 433140 blocks
21657 blocks (5.00%) reserved for the super user
First data block=0
Maximum filesystem blocks=444596224
14 block groups
32768 blocks per group, 32768 fragments per group
7744 inodes per group
Superblock backups stored on blocks:
    32768, 98304, 163840, 229376, 294912

Writing inode tables: done
Creating journal (8192 blocks): done
Writing superblocks and filesystem accounting information: done

This filesystem will be automatically checked every 31 mounts or
180 days, whichever comes first.  Use tune2fs -c or -i to override.

```

รูป ก.41 Format sdb1 เป็น FAT และ sdb2 เป็น ext3

ต่อด้วยการแตกไฟล์ File System ที่ได้จากขั้นตอนที่ 1 ลงไปยัง partition ที่สอง

```

$ sudo mount /dev/sdb2 /mnt/sdb2
$ cd /mnt/sdb2
$ sudo tar -xpvf ~/armel-rootfs.tar.bz2
$ sync

```

รูป ก.42 แยกไฟล์ File System

copy uImage(kernel) และ lib modules (ที่ได้มาจากการสร้าง Kernel สำหรับ mini2440)

ไปยัง partition1 และ 2

```

$ sudo mount /dev/sdb1 /mnt/sdb1
$ sudo cp ~/kernel/mini2440/uImage /mnt/sdb1
$ sudo cp -Rp ~/kernel/kernel-modules/lib/* /mnt/sdb2/lib
$ sync

```

รูป ก.43 copy uImage(kernel) และ lib modules ไปยัง partition1 และ 2

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

เตรียมพร้อมก่อนการติดตั้ง Debain File System ต่อในขั้นที่สอง

```
$ su
# cd /mnt/sdb2
# echo "proc /proc proc none 0 0" >> etc/fstab
# echo "mini2440" > etc/hostname
# echo '127.0.0.1 localhost.localdomain localhost' > etc/hosts
# mknod dev/console c 5 1
# echo 'deb http://ftp.de.debian.org/debian lenny main' > etc/apt/sources.list
# cd /
# umount /mnt/sdb1
# umount /mnt/sdb2
```

รูป ก.44 เตรียมพร้อมก่อนการติดตั้ง Debain File System

การติดตั้ง debian file system ในขั้นที่สองจะต้องทำบน mini2440 ดังนั้นให้ถอด sd card จาก PC Host แล้วเสียบเข้าช่อง sd card ของ mini2440 จากนั้นเปิดเครื่องเพื่อบูทระบบเข้า u-boot แล้วพิมพ์ข้อความดังนี้

```
setenv bootcmd 'mmcinit ; fatload mmc 0:1 0x31000000 uimage ; bootm 0x31000000'
setenv bootargs 'console=ttySAC0,115200 noinitrd root=/dev/mmcblk0p2 rootwait=4 rw ip=dhcp
init=/bin/sh'
boot
```

รูป ก.45 การ load uImage จาก sd card partition 1 และ connect rootfs จาก partition 2

โดยคำสั่งข้างต้นจะทำให้ mini2440 จะทำการ load uImage จาก sd card partition 1 และ connect rootfs จาก partition 2

```

COM5 - PuTTY
s3c-sd1 s3c2440-sd1: running at 16875kHz (requested: 25000kHz).
s3c-sd1 s3c2440-sd1: running at 16875kHz (requested: 25000kHz).
mmc0: new SD card at address 5d93
ALSA device list:
 #0: S3C24XX_UA134X (UDA134X)
TCP cubic registered
NET: Registered protocol family 17
mmcblk0: mmc0:5d93 SD02G 1.87 GiB
  mmcblk0: p1 p2 p3
s3c2410-rtc s3c2410-rtc: setting system clock to 2010-01-03 08:45:54 UTC (1262508354)
eth0: link down
Sending DHCP requests ..... timed out!
IP-Config: Reopening network devices...
eth0: link down
Sending DHCP requests ..... timed out!
IP-Config: Auto-configuration of network failed.
kjournald starting. Commit interval 5 seconds
EXT3 FS on mmcblk0p2, internal journal
EXT3-fs: recovery complete.
EXT3-fs: mounted filesystem with writeback data mode.
VFS: Mounted root (ext3 filesystem) on device 179:2.
Freeing init memory: 136K
sh-3.2#

```

รูป ก.46 load uImage จาก sd card partition 1 และ connect rootfs จาก partition 2

หลังจากนั้นทำการติดตั้ง debootstrap ภาคสองดังนี้

```

sh-3.2# mount /proc /proc -t proc
sh-3.2# export PATH=/usr/local/sbin:/usr/local/bin:/usr/sbin:/usr/bin:/sbin:/bin
sh-3.2# /debootstrap/debootstrap --second-stage

```

รูป ก.47 ติดตั้ง debootstrap

เตรียมสิ่งที่จำเป็นสำหรับการบูทเพื่อวิ่ง Debian File System เต็มระบบในขั้นตอน

สุดท้าย

```

sh-3.2# mknod dev/ttySAC0 c 204 64
sh-3.2# echo ttySAC0 >> /etc/securetty
sh-3.2# printf "T0:123:respawn:/sbin/getty 115200 ttySAC0\n" >> /etc/inittab
sh-3.2# printf "auto eth0\nifconfig eth0 inet dhcp\n" >> /etc/network/interfaces

```

รูป ก.48 เตรียมสิ่งที่จำเป็นสำหรับการบูท Debian File System

กำหนด nameserver ให้กับระบบเพื่อการต่อเน็ต ในกรณีนี้ต่อการต่ออินเทอร์เน็ตกระทำ

ผ่าน router ที่มี ip 192.168.1.1

เอกสารนี้เป็นเอกสารที่สงวนลิขสิทธิ์สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

```
sh-3.2# printf "nameserver 192.168.1.1" >> /etc/resolv.conf
```

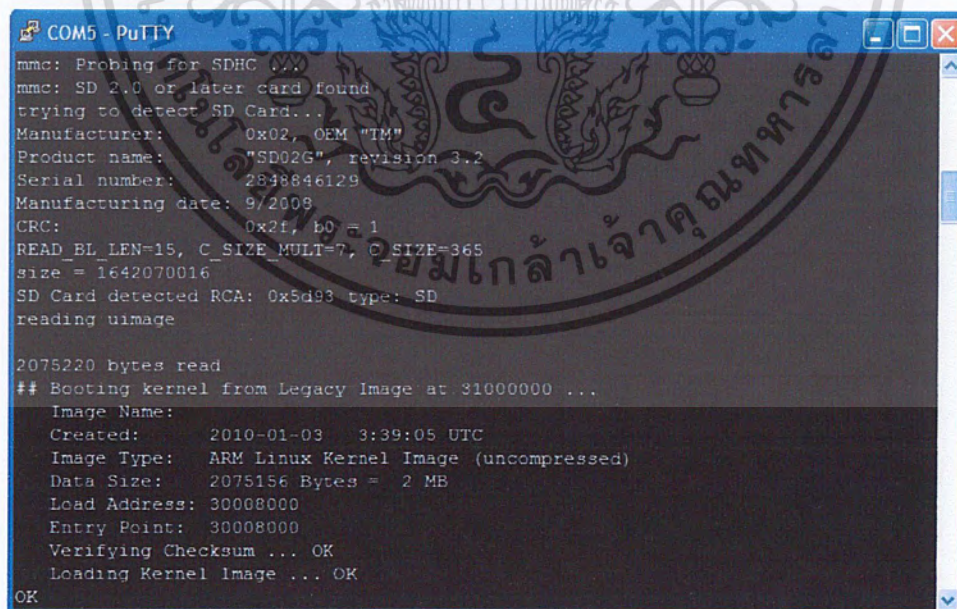
รูป ก.49 กำหนด nameserver

reboot เข้า u-boot menu และใส่ค่าดังนี้สำหรับการบูทเพื่อวิ่ง Full Debian System จาก sd card พร้อมทั้งใช้คำสั่ง saveenv เพื่อบันทึกถาวร

```
setenv bootcmd 'mmcinit ; fatload mmc 0:1 0x31000000 uimage ; bootm 0x31000000'
setenv bootargs 'console=ttySAC0,115200n8 rootdelay=3 root=/dev/mmcblk0p2 rw
rootfstype=ext3 rootwait'
saveenv
boot
```

รูป ก.50 Reboot เข้า u-boot menu

เมื่อเจอคำสั่งบูท u-boot จะทำตามคำสั่งที่กำหนดไว้ใน bootcmd คือการ load uImage จาก fat32 partition ด้วยคำสั่ง fatload และรัน kernel



```
COM5 - PuTTY
mmc: Probing for SDHC ...
mmc: SD 2.0 or later card found
trying to detect SD Card...
Manufacturer: 0x02, OEM "TM"
Product name: "SD02G", revision 3.2
Serial number: 2838846129
Manufacturing date: 9/2008
CRC: 0x2f, b0 = 1
READ_BL_LEN=15, C_SIZE_MULT=7, C_SIZE=365
size = 1642070016
SD Card detected RCA: 0x5d93 type: SD
reading uimage

2075220 bytes read
## Booting kernel from Legacy Image at 31000000 ...
Image Name:
Created: 2010-01-03 3:39:05 UTC
Image Type: ARM Linux Kernel Image (uncompressed)
Data Size: 2075156 Bytes = 2 MB
Load Address: 30008000
Entry Point: 30008000
Verifying Checksum ... OK
Loading Kernel Image ... OK
OK
```

รูป ก.51 load uImage จาก fat32 partition ด้วยคำสั่ง fatload และรัน kernel

จากนั้นก็ mount file system ตามที่กำหนดไว้ใน bootargs คือ partition ที่ 2

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

```

COM5 - PuTTY
VFS: Mounted root (ext3 filesystem) on device 179:2.
Freeing init memory: 136K
INIT: version 2.86 booting
Starting the hotplug events dispatcher: udevd.
Synthesizing the initial hotplug events...s3c2440-usb gadget s3c2440-usb gadget: S
3C2440: increasing FIFO to 128 bytes
done.
Waiting for /dev to be fully populated...done.
Setting the system clock.
Activating swap...done.
Setting the system clock.
Cleaning up ifupdown...
Loading kernel modules...done.
Checking file systems...fsck 1.41.3 (12-Oct-2008)
done.
Setting kernel variables (/etc/sysctl.conf)...done.
Mounting local filesystems...done.
Activating swapfile swap...done.
Setting up networking...
Configuring network interfaces...Internet Systems Consortium DHCP Client V3.1.1
Copyright 2004-2008 Internet Systems Consortium.
All rights reserved.
For info, please visit http://www.isc.org/sw/dhcp/

```

รูป ก.52 mount file system

ในกรณีที่ท่านเจอคำเตือนระหว่างบูทว่า .udev/ already exists on the static /dev!

(warning). ให้ทำดังนี้

- 1) shutdown mini2440 แล้วถอด sd card ไปต่อกับ PC Host
- 2) sudo mount /dev/sdb2 /mnt/sdb2 ในกรณีที่ระบบมอง /dev/sdb2
- 3) sudo rm -Rf /mnt/sdb2/dev/.udev
- 4) sudo umount /mnt/sdb2

5) ถอด sd card กลับ ไปวิ่งบน mini2440 ปัญหา ก็จะหมดไป

สำหรับขั้นตอนสุดท้าย เราจะทำการเซ็ทอัพ swap partition ให้กับระบบ

- 1) ใช้คำสั่ง free เพื่อตรวจสอบหน่วยความจำของระบบ จะสังเกตเห็นว่า swap ไม่ได้เปิดใช้งาน
- 2) ใช้คำสั่ง fdisk -l เพื่อตรวจหา swap partition
- 3) แจ้งให้ระบบรู้จัก swap partition ด้วยคำสั่ง mkswap /dev/mmcb1k0p3 และเปิดการใช้งานด้วยคำสั่ง swapon /dev/mmcb1k0p3

```

COM5 - PuTTY
mini2440:~# free
              total        used        free      shared    buffers     cached
Mem:          60756         21908         38848           0         1516       11604
-/+ buffers/cache:
              8788         51968
Swap:          0           0           0

mini2440:~# fdisk -l

Disk /dev/mmcbk0: 2019 MB, 2013265920 bytes
16 heads, 15 sectors/track, 16384 cylinders
Units = cylinders of 240 * 512 = 122880 bytes
Disk identifier: 0x00000000

   Device Boot      Start         End      Blocks   Id  System
/dev/mmcbk0p1            1           854     102472+   c   W95 FAT32 (LBA)
/dev/mmcbk0p2           855        15292     1732560   83   Linux
/dev/mmcbk0p3          15293        16384      131040   82   Linux swap / Solaris

mini2440:~# mkswap /dev/mmcbk0p3
Setting up swapspace version 1, size = 134180 kB
no label, UUID=ba741304-08bd-40eb-blfc-516d7fcd0687
mini2440:~#

```

รูป ก.53 คำสั่ง mkswap /dev/mmcbk0p3

ใช้คำสั่ง free อีกครั้งจะเห็นการใช้งาน swap ของระบบ

```

COM5 - PuTTY
mini2440:~# swapon /dev/mmcbk0p3
Adding 131032k swap on /dev/mmcbk0p3.  Priority:-1 extents:1 across:131032k SS
mini2440:~# free
              total        used        free      shared    buffers     cached
Mem:          60756         22016         38740           0         1520       11620
-/+ buffers/cache:
              3876         51880
Swap:         131032           0         131032

mini2440:~#

```

รูป ก.54 คำสั่ง free

ก.6 การใช้ usb wireless adapter กับ mini2440

เนื่องจากบอร์ด mini2440 ไม่ได้มาพร้อมกับความสามารถในการต่อเน็ตเวิร์คแบบไร้สาย ดังนั้นหากต้องการที่จะใช้เน็ตเวิร์คบนบอร์ด mini2440 แบบไร้สายจำเป็นต้องใช้ usb wireless adapter บทความนี้จะนำเสนอการเลือกใช้ usb wireless adapter การสร้างจัดเตรียม driver ตลอดจนถึงการเชื่อมต่อเพื่อใช้งาน

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ก.6.1 การเลือกใช้ usb adapter

เราจะต้องเลือกใช้รุ่นที่ chip ภายในของมันมี Driver ที่รองรับโดย linux kernel มีฉนั้นแล้วท่านจะต้องไปหา driver เาเอง ก่อนที่จะซื้อให้ตรวจสอบได้จากที่นี้ครับ

<http://linuxwireless.org/en/users/Devices/USB>

rtl8187	LevelOne	WNC-0305USB	0x0bda	0x8187
rtl8187	NetGear	WG111v2	0x0846	0x6a00
rtl8187	NetGear	WG111v3	0x0846	0x4260
rt73usb	Alfa	AWUS036S	0x148f	0x2573
rt73usb	Edimax	EW7318USG	0x148f	0x2573

รูป ก.55 NetGear รุ่น WG111v3

จากตัวอย่าง เราจะใช้ usb wifi adapter ของ NetGear รุ่น WG111v3 ซึ่งจะใช้ Driver rtl8187 เป็นหลักในการสาคิต

ก.6.2 ติดตั้งโปรแกรมที่จำเป็น

ระบบที่จะใช้จะเป็น Debian Distribution สำหรับ mini2440 เราเริ่มต้นด้วยการติดตั้งโปรแกรมที่จำเป็นก่อน

```
# apt-get update
# apt-get install usbutils wireless-tools
```

รูป ก.56 apt-get update

ก.6.3 เสียบ usb wifi adapter เข้ากับบอร์ด

จะเห็นข้อความดังนี้ปรากฏบน serial console

```
mini2440:~# usb 1-1: new full speed USB device using s3c2410-ohci and address 2
usb 1-1: configuration #1 chosen from 1 choice
```

รูป ก.57 เสียบ usb wifi adapter

ใช้คำสั่ง lsusb เพื่อตรวจสอบรายละเอียดของ usb devices ที่ต่ออยู่กับระบบ จะเห็นว่าระบบรายงานข้อมูลของ usb wifi ตรงกับรายละเอียดในข้อที่ 1

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

```

mini2440:~# lsusb

Bus 001 Device 002: ID 0846:4260 NetGear, Inc. WG111(v3) 54 Mbps Wireless [RealTek
RTL8187B]

Bus 001 Device 001: ID 1d6b:0001 Linux Foundation 1.1 root hub

```

รูป ก.58 lsusb

ใช้คำสั่ง `ifconfig -a` เพื่อตรวจสอบว่าระบบของเรามี Device Driver สำหรับ usb wifi ตัวนี้หรือไม่

```

mini2440:~# ifconfig -a

eth0  Link encap:Ethernet HWaddr 01:02:03:04:05:07
       inet addr:192.168.1.101 Bcast:192.168.1.255 Mask:255.255.255.0
       UP BROADCAST RUNNING MULTICAST MTU:1500 Metric:1
       RX packets:192 errors:0 dropped:0 overruns:0 frame:0
       TX packets:5 errors:0 dropped:0 overruns:0 carrier:0
       collisions:0 txqueuelen:1000
       RX bytes:33147 (32.3 KiB) TX bytes:836 (836.0 B)
       Interrupt:51 Base address:0x300

lo    Link encap:Local Loopback
       LOOPBACK MTU:16436 Metric:1
       RX packets:0 errors:0 dropped:0 overruns:0 frame:0
       TX packets:0 errors:0 dropped:0 overruns:0 carrier:0
       collisions:0 txqueuelen:0
       RX bytes:0 (0.0 B) TX bytes:0 (0.0 B)

```

รูป ก.59 ifconfig -a

ถ้าระบบของเรามี Device Driver ที่รองรับ เราจะเห็น device ที่ชื่อ wlan0 ในกรณีนี้ปรากฏว่ามีเพียง eth0 ดังนั้นเราจำเป็นต้องติดตั้ง Device Driver เพิ่มเติมสำหรับ usb wifi adapter ตัวนี้

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ก.6.4 สร้าง Device Driver สำหรับ usb wifi

ของเราด้วยการแก้ไข config ในขั้นตอนการสร้าง kernel ดังนี้

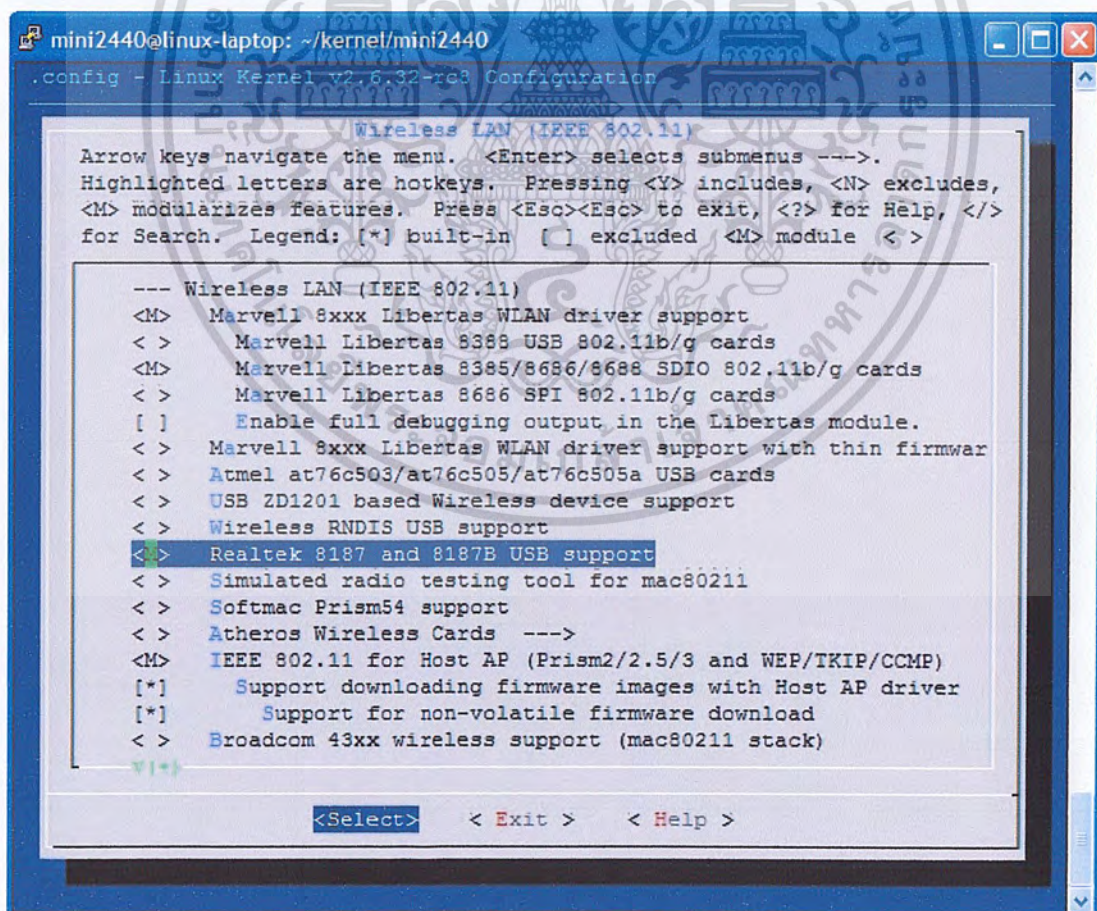
- 1) ให้ทำตามขั้นตอน การสร้าง Kernel สำหรับ mini2440 จนกระทั่งก่อนขั้นตอนการสร้าง uImage
- 2) ทำการ config ระบบเพื่อเพิ่ม Driver ด้วยคำสั่งดังนี้

```
$ cd ~/kernel/mini2440
$ CROSS_COMPILE=arm-angstrom-linux-gnueabi- ARCH=arm make O=~/kernel-bin/
menu_config
```

รูป ก.60 การ config ระบบเพื่อเพิ่ม Driver

เลือกเมนูตามลำดับดังนี้ Device Drivers/Network device support/Wireless

LAN/Wireless LAN (IEEE 802.11)



รูป ก.61 Wireless LAN (IEEE 802.11)

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

จากข้อมูลในข้อ 1 และ 3 แสดงให้เห็นว่า usb adapter ของเราใช้ Driver RTL8187B ดังนั้นให้เลื่อน cursor ไปยัง Realtek 8187 and 8187B USB support และเคาะ space bar เพื่อเลือกให้สร้าง Module

เลือก exit ไปจนกระทั่งก่อนออกจากโปรแกรมและ save config หลังจากนั้นทำการสร้าง uImage และสร้าง Modules ตามขั้นตอนดังนี้

```
$ CROSS_COMPILE=arm-angstrom-linux-gnueabi- ARCH=arm make O=./kernel-bin/
$ ~/uboot/mini2440/tools/mkimage -A arm -O linux -T kernel -C none -a 0x30008000 -e
0x30008000 -d ../kernel-bin/arch/arm/boot/zImage uImage
$ rm -Rf ../kernel-modules/*
$ CROSS_COMPILE=arm-angstrom-linux-gnueabi- ARCH=arm make O=./kernel-bin/
INSTALL_MOD_PATH=./kernel-modules modules_install
```

รูป ก.62 สร้าง uImage และสร้าง Modules

เมื่อเสร็จสิ้นขั้นตอนนี้เราจะได้ uImage อยู่ใน ~/kernel/mini2440 และ Device Drivers Modules อยู่ใน ~/kernel/kernel-modules

ก.6.5 ทำการแทนที่ uImage เดิมด้วย uImage ตัวใหม่

คัดลอกไฟล์ภายใต้ ~/kernel/kernel-modules ไปยัง root directory ของ mini2440 หลังจากบูท mini2440 แล้วให้ใช้คำสั่ง depmod -a เพื่อทำการ update module dependency list

```
# depmod -a
```

รูป ก.63 depmod -a

หลังจากนั้นให้เสียบ usb wifi adapter เข้าไปใหม่อีกครั้ง ข้อความที่ปรากฏที่ console จะแสดงให้เห็นว่าระบบรู้จัก usb wifi adapter ของเราแล้ว

```

mini2440:~# usb 1-1: new full speed USB device using s3c2410-ohci and address 3
usb 1-1: configuration #1 chosen from 1 choice
cfg80211: Using static regulatory domain info
cfg80211: Regulatory domain: US
    (start_freq - end_freq @ bandwidth), (max_antenna_gain, max_eirp)
    (2402000 KHz - 2472000 KHz @ 40000 KHz), (600 mBi, 2700 mBm)
    (5170000 KHz - 5190000 KHz @ 40000 KHz), (600 mBi, 2300 mBm)
    (5190000 KHz - 5210000 KHz @ 40000 KHz), (600 mBi, 2300 mBm)
    (5210000 KHz - 5230000 KHz @ 40000 KHz), (600 mBi, 2300 mBm)
    (5230000 KHz - 5330000 KHz @ 40000 KHz), (600 mBi, 2300 mBm)
    (5735000 KHz - 5835000 KHz @ 40000 KHz), (600 mBi, 3000 mBm)
cfg80211: Calling CRDA for country: US
phy0: hwaddr 01:02:03:04:05:06, RTL8187BvE V0 + rtl8225z2
rtl8187: Customer ID is 0x00
Registered led device: rtl8187-phy0:tx
Registered led device: rtl8187-phy0:rx
rtl8187: wireless switch is on
usbcore: registered new interface driver rtl8187

```

รูป ก.64 ข้อความที่ปรากฏที่ console หลังจากรู้จัก usb wifi adapter

ยืนยันอีกครั้งด้วยคำสั่ง `ifconfig -a` จะสังเกตเห็น device ที่ชื่อ wlan0 ปรากฏในระบบ

```

mini2440:~# ifconfig -a
eth0  Link encap:Ethernet HWaddr 01:02:03:04:05:07
      inet addr:192.168.1.101 Bcast:192.168.1.255 Mask:255.255.255.0
      UP BROADCAST RUNNING MULTICAST MTU:1500 Metric:1
      RX packets:205 errors:0 dropped:0 overruns:0 frame:0
      TX packets:5 errors:0 dropped:0 overruns:0 carrier:0
      collisions:0 txqueuelen:1000
      RX bytes:34728 (33.9 KiB) TX bytes:836 (836.0 B)
      Interrupt:51 Base address:0x300

lo    Link encap:Local Loopback
      LOOPBACK MTU:16436 Metric:1
      RX packets:0 errors:0 dropped:0 overruns:0 frame:0
      TX packets:0 errors:0 dropped:0 overruns:0 carrier:0
      collisions:0 txqueuelen:0
      RX bytes:0 (0.0 B) TX bytes:0 (0.0 B)

wlan0 Link encap:Ethernet HWaddr 01:02:03:04:05:06
      BROADCAST MULTICAST MTU:1500 Metric:1
      RX packets:0 errors:0 dropped:0 overruns:0 frame:0
      TX packets:0 errors:0 dropped:0 overruns:0 carrier:0
      collisions:0 txqueuelen:1000
      RX bytes:0 (0.0 B) TX bytes:0 (0.0 B)

```

รูป ก.65 ยืนยันด้วยคำสั่ง ifconfig -a

ก.6.6 การเชื่อมต่อ usb wifi adapter ของเราให้ต่อเข้ากับระบบเน็ตเวิร์ค ในระบบตัวอย่าง

Router ที่ใช้ทำการ encrypt แบบ WEP ข้อมูลที่จำเป็นต้องใช้ในการเชื่อมต่อมีดังนี้

- 1) ssid ของเน็ตเวิร์ค
- 2) key
- 3) channel

ซึ่ง ssid และ channel ถ้าหากไม่ทราบสามารถหาได้ด้วยคำสั่งดังนี้

```

# ifconfig wlan0 up

# iwlist wlan0 scanning

wlan0  Scan completed :

    Cell 01 - Address: 01:02:03:04:05:06

        Channel:4

        Frequency:2.427 GHz (Channel 4)

        Quality=70/70  Signal level=-23 dBm

        Encryption key:on

        ESSID:"project4fun"

        Bit Rates:1 Mb/s; 2 Mb/s; 5.5 Mb/s; 11 Mb/s; 6 Mb/s
            9 Mb/s; 12 Mb/s; 18 Mb/s
        Bit Rates:24 Mb/s; 36 Mb/s; 48 Mb/s; 54 Mb/s
        Mode:Master
        Extra:tsf=00002e71f47ace11
        Extra: Last beacon: 1675ms ago

```

รูป ก.66 การเชื่อมต่อ usb wifi adapter

สำหรับ key นั้นหากท่านเป็นเจ้าของเน็ตเวิร์ค ท่านต้องรู้อยู่แล้วเพราะท่านเป็นคนกำหนดเอง แต่หากใช้เน็ตเวิร์คอื่น ก็ต้องติดต่อขอ key จากเจ้าของระบบก่อนครับ ในกรณีนี้สมมติให้ key = 1234567890

เมื่อได้ข้อมูลมาแล้ว เราทำการทดลองตรวจสอบและเซ็ทค่าให้กับ wlan0 ของเราด้วยคำสั่ง iwconfig ดังนี้

```

mini2440:~# iwconfig
lo    no wireless extensions.

eth0  no wireless extensions.

wlan0 IEEE 802.11bg Mode:Managed Access Point: Not-Associated
      Tx-Power=27 dBm
      Retry long limit:7 RTS thr:off Fragment thr:off
      Encryption key:off
      Power Management:off

mini2440:~# iwconfig wlan0 essid project4fun
mini2440:~# iwconfig wlan0 key 1234567890
mini2440:~# iwconfig wlan0 channel 4
mini2440:~# iwconfig
lo    no wireless extensions.

eth0  no wireless extensions.

wlan0 IEEE 802.11bg ESSID:"project4fun"
      Mode:Managed Frequency:2.427 GHz Access Point: 01:02:03:04:05:06
      Bit Rate=1 Mb/s Tx-Power=27 dBm
      Retry long limit:7 RTS thr:off Fragment thr:off
      Encryption key:1234-5678-90
      Power Management:off
      Link Quality=70/70 Signal level=-23 dBm
      Rx invalid nwid:0 Rx invalid crypt:0 Rx invalid frag:0
      Tx excessive retries:0 Invalid misc:0 Missed beacon:0

```

รูป ก.67 iwconfig

หมายเหตุ ลองใช้คำสั่ง iwconfig --help เพื่อดู option ทั้งหมด

เมื่อพร้อมแล้วก็ทำการต่อเข้ากับระบบ network ด้วยคำสั่ง dhclient wlan0

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

```
mini2440:~# dhclient wlan0
```

```
Internet Systems Consortium DHCP Client V3.1.1
```

```
Copyright 2004-2008 Internet Systems Consortium.
```

```
All rights reserved.
```

```
For info, please visit http://www.isc.org/sw/dhcp/
```

```
Listening on LPF/wlan0/01:02:03:04:05:06
```

```
Sending on LPF/wlan0/01:02:03:04:05:06
```

```
Sending on Socket/fallback
```

```
DHCPREQUEST on wlan0 to 255.255.255.255 port 67
```

```
DHCPACK from 192.168.1.1
```

```
bound to 192.168.1.143 -- renewal in 39321 seconds.
```

```
mini2440:~# ifconfig
```

```
eth0 Link encap:Ethernet HWaddr 01:02:03:04:05:07
```

```
inet addr:192.168.1.101 Bcast:192.168.1.255 Mask:255.255.255.0
```

```
UP BROADCAST RUNNING MULTICAST MTU:1500 Metric:1
```

```
RX packets:196 errors:0 dropped:0 overruns:0 frame:0
```

```
TX packets:5 errors:0 dropped:0 overruns:0 carrier:0
```

```
collisions:0 txqueuelen:1000
```

```
RX bytes:34547 (33.7 KiB) TX bytes:836 (836.0 B)
```

```
Interrupt:51 Base address:0x300
```

```
wlan0 Link encap:Ethernet HWaddr 01:02:03:04:05:06
```

```
inet addr:192.168.1.143 Bcast:192.168.1.255 Mask:255.255.255.0
```

```
UP BROADCAST RUNNING MULTICAST MTU:1500 Metric:1
```

```
RX packets:350 errors:0 dropped:0 overruns:0 frame:0
```

```
TX packets:2 errors:0 dropped:0 overruns:0 carrier:0
```

```
collisions:0 txqueuelen:1000
```

```
RX bytes:74271 (72.5 KiB) TX bytes:420 (420.0 B)
```

รูป ก.68 ต่อเข้ากับระบบ network ด้วยคำสั่ง dhclient wlan0

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

เมื่อตรวจสอบด้วย ifconfig จะเห็นว่า wlan0 ต่อกับระบบ โดยได้รับ ip address

192.168.1.143

เราจะทำทดสอบด้วยการปลด eth0 ออกจากระบบและใช้ wlan0 ในการติดต่อ network อย่างเดี๋ยวดังนี้

```

mini2440:~# ifconfig eth0 down
mini2440:~# ifconfig
wlan0  Link encap:Ethernet HWaddr 01:02:03:04:05:06
        inet addr:192.168.1.143 Bcast:192.168.1.255 Mask:255.255.255.0
        UP BROADCAST RUNNING MULTICAST MTU:1500 Metric:1
        RX packets:571 errors:0 dropped:0 overruns:0 frame:0
        TX packets:2 errors:0 dropped:0 overruns:0 carrier:0
        collisions:0 txqueuelen:1000
        RX bytes:117970 (115.2 KiB) TX bytes:420 (420.0 B)

mini2440:~# ping google.com
PING google.com (74.125.65.99) 56(84) bytes of data:
64 bytes from gx-in-f99.1e100.net (11.122.33.44): icmp_seq=1 ttl=50 time=16.5 ms
64 bytes from gx-in-f99.1e100.net (11.122.33.44): icmp_seq=2 ttl=50 time=19.4 ms
64 bytes from gx-in-f99.1e100.net (11.122.33.44): icmp_seq=3 ttl=50 time=16.4 ms
^C
--- google.com ping statistics ---
3 packets transmitted, 3 received, 0% packet loss, time 2007ms
rtt min/avg/max/mdev = 16.413/17.460/19.463/1.424 ms
mini2440:~#

```

รูป ก.69 การปลด eth0 ออกจากระบบและใช้ wlan0

ผลจากการ ping แสดงว่าเราสามารถที่จะใช้ usb wireless adapter ของเราติดต่อสื่อสารกับ อินเทอร์เน็ตผ่านเน็ตเวิร์คไร้สายได้เป็นที่เรียบร้อย

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ก.6.7 ตั้งค่าให้ usb wireless adapter ติดต่อกับเน็ตเวิร์ค โดยอัตโนมัติทุกครั้งที่เราบูท

mini2440

แก้ไขไฟล์ /etc/network/interfaces โดยใส่ # เพื่อ comment ในส่วนของ eth0 และ
เพิ่มเติมส่วนของ wlan0 แทนที่ดังนี้

```
# Used by ifup(8) and ifdown(8). See the interfaces(5) manpage or
# /usr/share/doc/ifupdown/examples for more information.

# auto eth0

# iface eth0 inet dhcp

auto wlan0

iface wlan0 inet dhcp

    wireless-key 1234567890

    wireless-essid project4fun

    wireless-channel 4
```

รูป ก.70 แก้ไขไฟล์ /etc/network/interfaces

ทุกครั้งที่เราบูท mini2440 จะใช้ wlan0 ในการต่อเข้ากับ wireless network โดยอัตโนมัติ
สำหรับผู้ที่ใช้ encryption ในแบบอื่นๆ ให้ดูการเชื่อมต่อได้จาก เอกสารอ้างอิง

ภาคผนวก ข.

การเขียนโปรแกรมแบบ OOP

ข.1 ความหมาย

การเขียนโปรแกรมเชิงวัตถุ (Object Oriented Programming , OOP) เป็นการเขียน โปรแกรม โดยมีแนวคิดที่ว่า โปรแกรมประกอบขึ้นด้วยวัตถุ(object) ที่ทำกิจกรรมและใช้ข้อมูลร่วมกัน เพื่อให้บรรลุวัตถุประสงค์ที่กำหนดไว้ โดยผู้ที่เขียน โปรแกรมเชิงวัตถุได้ดี จำเป็นต้องสามารถ วิเคราะห์ แยกแยะและจัดกลุ่ม ข้อมูลและกิจกรรมของ โปรแกรมออกเป็นวัตถุย่อย (Object Oriented Analysis and Design) การสร้างแบบจำลองข้อมูลและกิจกรรมของวัตถุด้วยภาษา UML (Unified Modeling Language) จากนั้นจึงนำโมเดลที่ได้มาสร้างเป็น โปรแกรม โดยใช้ภาษาเชิงวัตถุ ตัวอย่างเช่น java , c++ , php , vb.net ,c#.net ,javascript ฯลฯ[1] อีกความหมายที่น่าสนใจคือ การเขียนโปรแกรมเชิงวัตถุ (Object-oriented programming, OOP) คือหนึ่งในรูปแบบการเขียน โปรแกรมคอมพิวเตอร์ ที่ให้ความสำคัญกับ วัตถุ ซึ่งสามารถนำมาประกอบกันและนำมาทำงาน ร่วมกันได้ โดยการแลกเปลี่ยนข่าวสารเพื่อนำมาประมวลผลและส่งข่าวสารที่ได้ไปให้ วัตถุ อื่นๆที่เกี่ยวข้องเพื่อให้ทำงานต่อไป แนวคิดการเขียน โปรแกรมแบบดั้งเดิมมักนิยมใช้ การเขียน โปรแกรมเชิงกระบวนการ (Procedural Programming) ซึ่งให้ความสำคัญกับขั้นตอนกระบวนการที่ทำ โดยแบ่งโปรแกรมออกเป็นส่วนๆตามลำดับขั้นตอนการทำงาน แต่แนวคิดการเขียน โปรแกรมเชิงวัตถุ นั้นให้ความสำคัญกับ ข้อมูล(data) และ พฤติกรรม(behavior) ของวัตถุ และความสัมพันธ์กัน ระหว่างวัตถุกันมากกว่า[3]

ข.2 ข้อดีของ OOP เรื่อง Parameter

ข้อดีของ OOP เรื่อง Parameter ที่จะกล่าวถึงก็คือเรื่องของจำนวน parameter ที่เราจะทำการ ส่งผ่านเข้าไปทำงานในฟังก์ชัน หากมีจำนวน ไม่มากแค่ 2-3 ตัวก็คงไม่มีปัญหาอะไร แต่หากมี จำนวนมากได้ถึง 5-10 ขึ้นไป การทำฟังก์ชัน ใช้งานในกรณีนี้คงไม่ใช่แนวคิดที่ดีแน่ แต่หากเป็นการ เขียนโปรแกรมเชิงวัตถุ(OOP) จะไม่เกิดปัญหานี้ เพราะเราสามารถสร้างฟังก์ชัน(method) ที่รับค่า parameter เป็น object ซึ่งใน object นี้ก็จะประกอบไปด้วยข้อมูลที่เราจะทำการส่งผ่านเข้ามาทำงาน ในฟังก์ชัน หรือพูดง่ายๆก็คือกำหนดค่าใน object อาจเป็น 5-10 ขึ้นไปจากนั้นก็ส่ง object นี้เป็น parameter เพียงตัวเดียว

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ภาคผนวก ค.

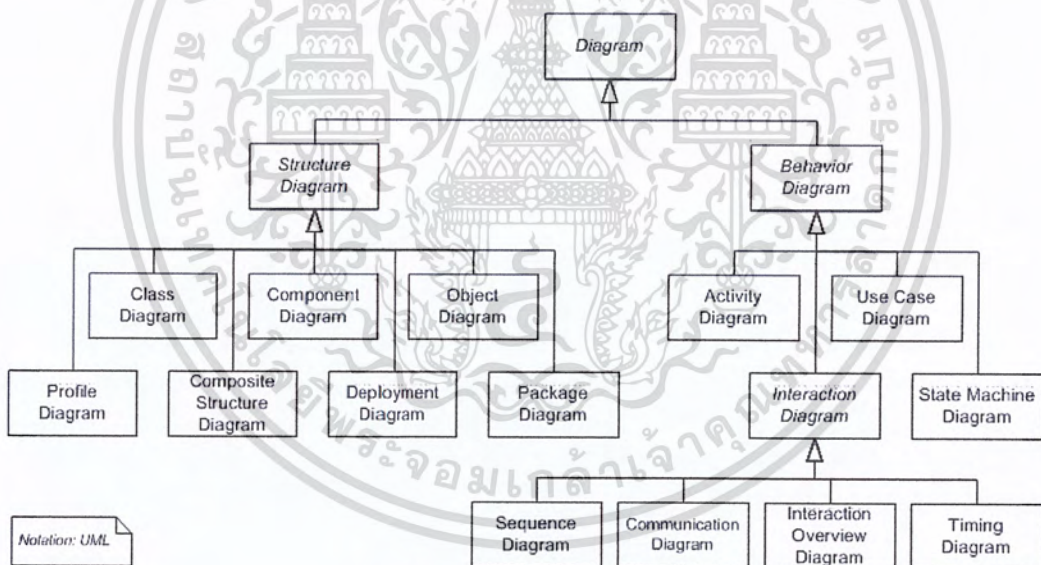
ยูเอ็มแอล (UML: Unified Modeling Language)

ค.1 ความหมาย

ยูเอ็มแอล (UML: Unified Modeling Language) เป็นสัญลักษณ์อันเป็นหนึ่งเดียวกันที่ใช้อธิบาย แสดงรายละเอียด จำลองการสร้าง และจัดการกับเอกสารต่างๆ ในระบบการทำงานจริง เพื่อให้การ ออกแบบซอฟต์แวร์ที่แทนระบบการทำงานจริงนั้นทำได้โดยง่าย และปรับปรุงวิธีการทำงานที่มีอยู่ เดิมให้ดียิ่งขึ้น ยูเอ็มแอลมักใช้เป็นการอธิบายและนำเสนอแนวความคิดของการเขียน โปรแกรมเชิง วัตถุ ก่อนนำไปเขียนโปรแกรมจริง[1]

ค.2 แผนภาพ (Diagrams)

ใน UML 2.2 มีแผนภาพทั้งหมด 3 ประเภทใหญ่ สามารถจัดกลุ่มได้ดังนี้



รูป ค.1 UML Diagrams

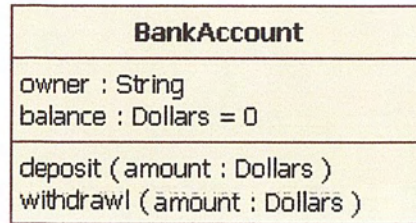
ค.2.1 แผนภาพประเภทโครงสร้าง (Structural Diagrams)

แผนภาพ โครงสร้างนั้นแสดงถึงสิ่งต่างๆที่มีอยู่ในระบบของ โมเดลนั้นๆ ถูกใช้อย่าง กว้างขวางในการทำเอกสารแสดงสถาปัตยกรรมระบบซอฟต์แวร์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ค.2.2 Class diagram

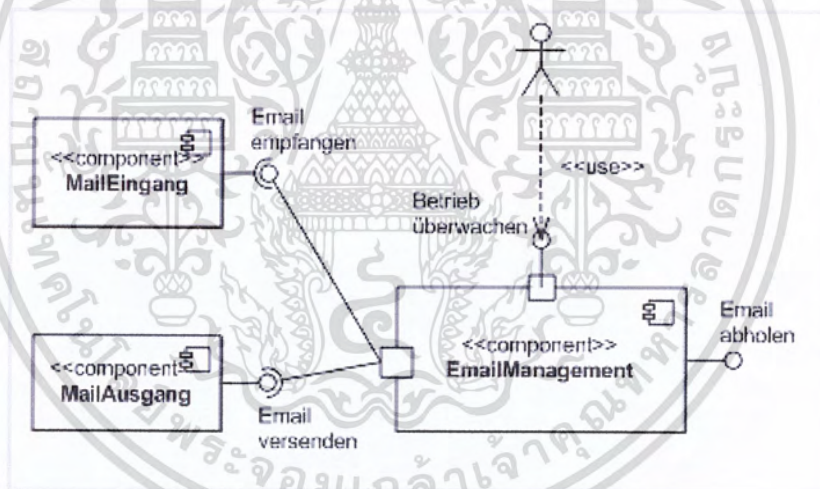
คลาสไคอะแกรม อธิบายถึงโครงสร้างของระบบโดยแสดงระบบของคลาส คุณสมบัติ และความสัมพันธ์ระหว่างคลาส



รูป ค.2 Class Diagram

ค.2.3 Component diagram

คอมโพเนนต์ไคอะแกรม อธิบายถึงวิธีการแบ่งระบบออกเป็นส่วนต่างๆพร้อมทั้งแสดงถึงความพาดพิงกันของแต่ละส่วน

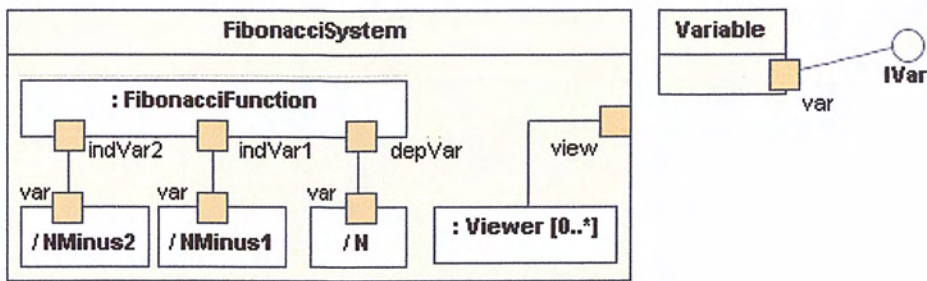


รูป ค.3 Component Diagram

ค.2.4 Composite structure diagram

คอมโพสิทีฟสตรักเจอร์ไคอะแกรม อธิบายถึงโครงสร้างภายในของคลาส และแสดงถึงความสามารถในการทำงานของคลาสที่เป็นไปได้

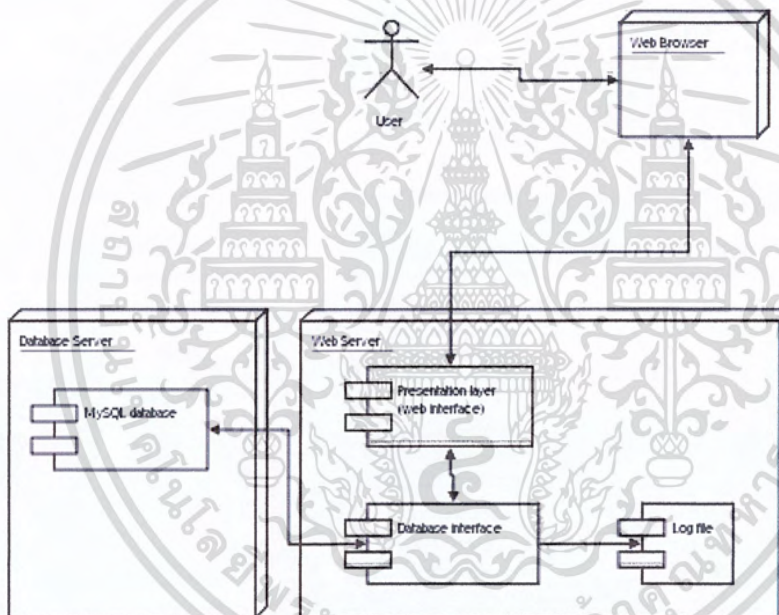
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป ก.4 Composite Structure Diagram

ก.2.5 Deployment diagram

คือพลอยแผนที่โคอะแกรม อธิบายถึงอุปกรณ์ที่จำเป็นต้องใช้ในการทำงาน และสภาพแวดล้อมในการทำงาน พร้อมทั้งสิ่งต่างๆที่ใช้งานอยู่บนอุปกรณ์

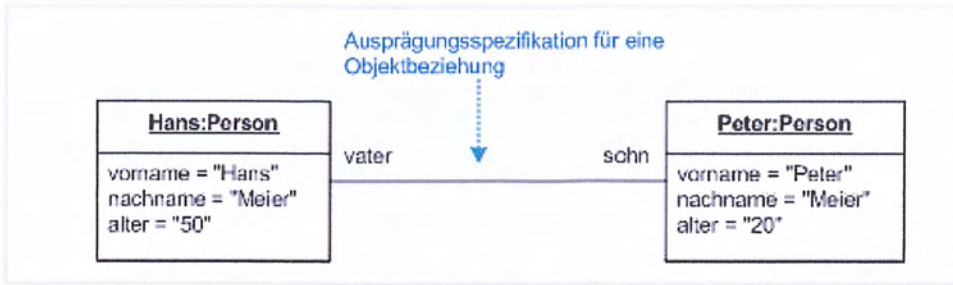


รูป ก.5 Deployment Diagram

ก.2.6 Object diagram

คือพล็อตโคอะแกรม แสดงถึงโครงสร้างของระบบโมเดล ณ เวลาที่ต้องการ โดยอาจจะแสดงทั้งโครงสร้างหรือแสดงเพียงส่วนใดส่วนหนึ่งของระบบก็ได้

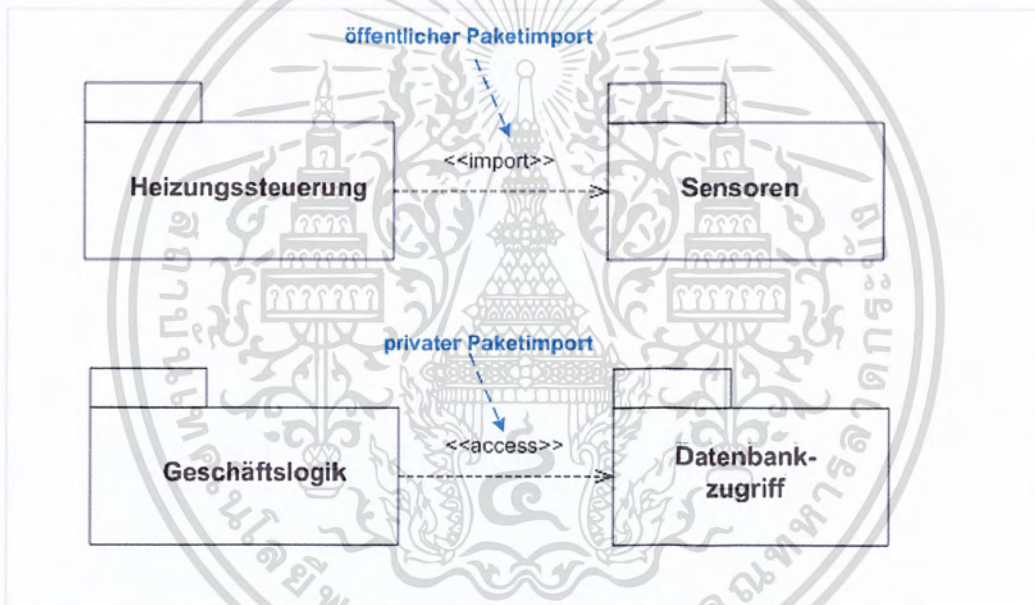
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป ค.6 Object Diagram

ค.2.7 Package diagram

แพคเกจจิก ไดอะแกรม อธิบายถึงวิธีการแบ่งระบบออกเป็นกลุ่มตามตรรกะ โดยแสดงถึงความเกี่ยวข้องกันของแต่ละแพคเกจจิกด้วย



รูป ค.7 Package Diagram

ค.2.8 Profile diagram

แผนภาพโปรไฟล์ ทำงานในระดับเมตาโมเดล (metamodel) เพื่อแสดงสเตอริโอไทป์ (stereotypes) เป็นคลาสที่มีกฎตายตัวและรูปแบบแพคเกจจิกตายตัว

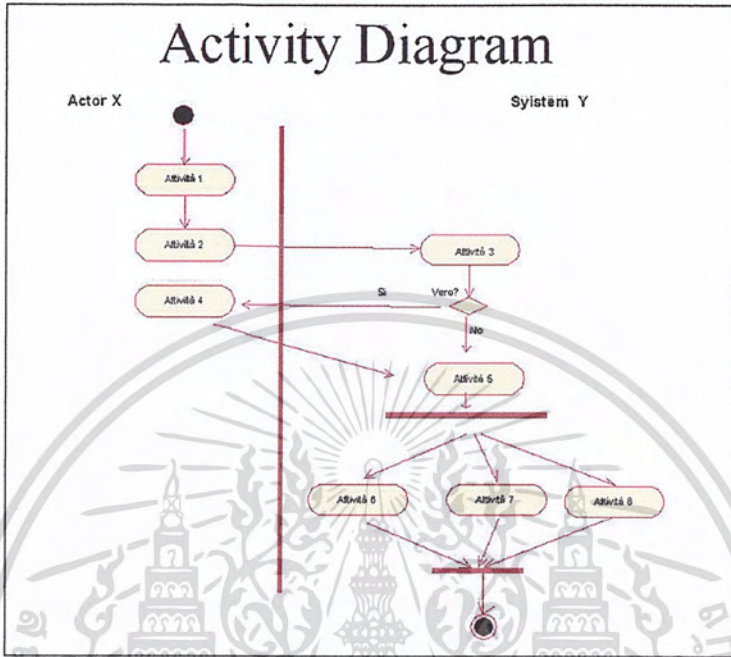
ค.2.9 แผนภาพประเภทพฤติกรรม (Behavioral Diagrams)

แผนภาพพฤติกรรมนั้นแสดงถึงสิ่งที่เกิดขึ้นในโมเดลนั้น โดยแสดงถึงพฤติกรรมหรือสิ่งที่เกิดขึ้นในระบบ ถูกใช้อย่างแพร่หลายในการอธิบายถึงฟังก์ชันต่างๆของซอฟต์แวร์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ค.2.10 Activity diagram

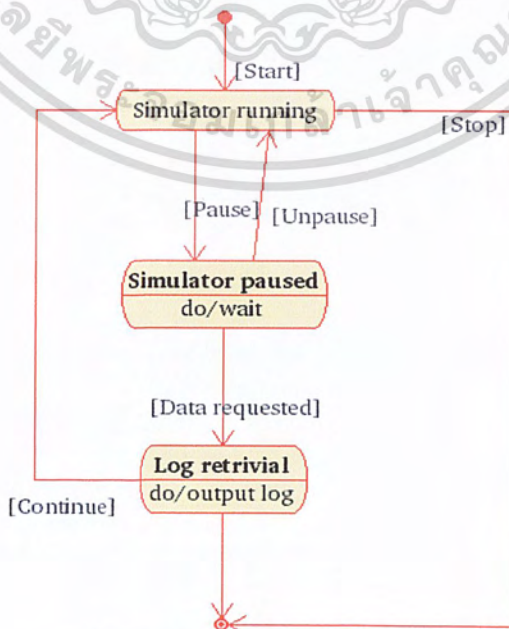
แอกทิวิตีไดอะแกรม ใช้อธิบายการทำงานอย่างป็นขั้นตอนตามลำดับขั้นของส่วนต่างๆในระบบ รวมถึงแสดงการควบคุมระบบทั้งหมดอีกด้วย



รูป ค.8 Activity Diagram

ค.2.11 UML state machine diagram

แผนภาพแสดงเมชชีน แสดงถึงสภาพและการแปลสภาพของระบบ

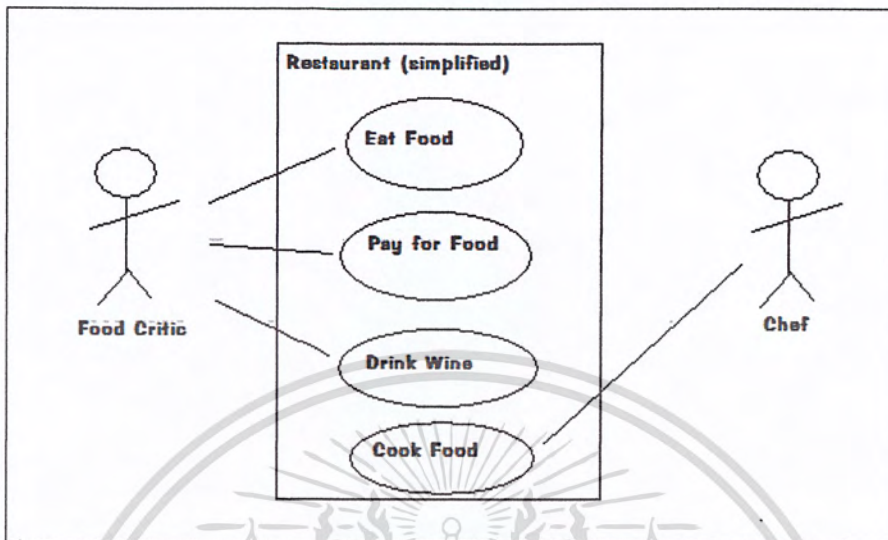


รูป ค.9 State Machine Diagram

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น เมื่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ค.2.12 Use case diagram

เป็นแผนภาพที่ใช้ที่แสดงปฏิสัมพันธ์ระหว่างระบบงานและสิ่งที่อยู่นอกระบบงาน



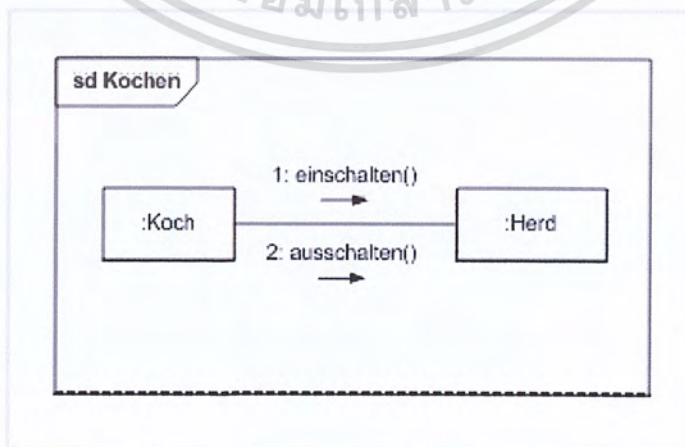
รูป ค.10 Use-Cases Diagram

ค.2.13 แผนภาพประเภทการโต้ตอบ (Interaction Diagrams)

แผนภาพประเภทการโต้ตอบ เป็นแผนภาพที่ใช้ที่แสดงขั้นตอนการทำงานของ ยูสเคส (use case) เช่นเดียวกับ Sequence Diagram และ Collaboration Diagram แต่จะเน้นไปที่งานย่อยของวัตถุ โดยจะมีกระบวนการทำงานคล้ายกับ Flowchart

ค.2.14 Communication diagram

แสดงถึงปฏิสัมพันธ์ระหว่างวัตถุหรือระหว่างภาคส่วนในรูปของเมสเสจอย่างเป็นลำดับ โดยแสดงการทำงานร่วมกันของคลาส ซีเควิน และยูสเคส



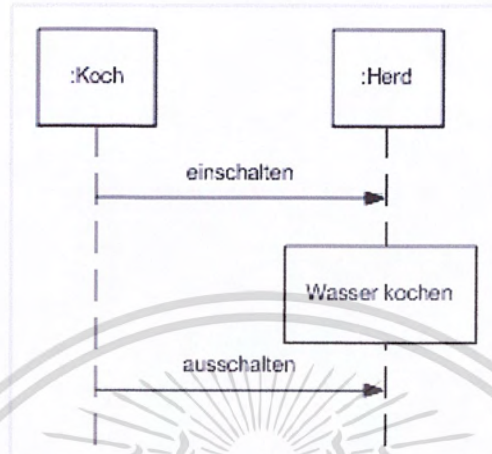
รูป ค.11 Communication Diagram

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ค.2.15 Sequence diagram

แสดงถึงการติดต่อสื่อสารกันของวัตถุต่างๆ ความคู่ไปกับแสดงการมีอยู่ของแต่ละ

วัตถุ

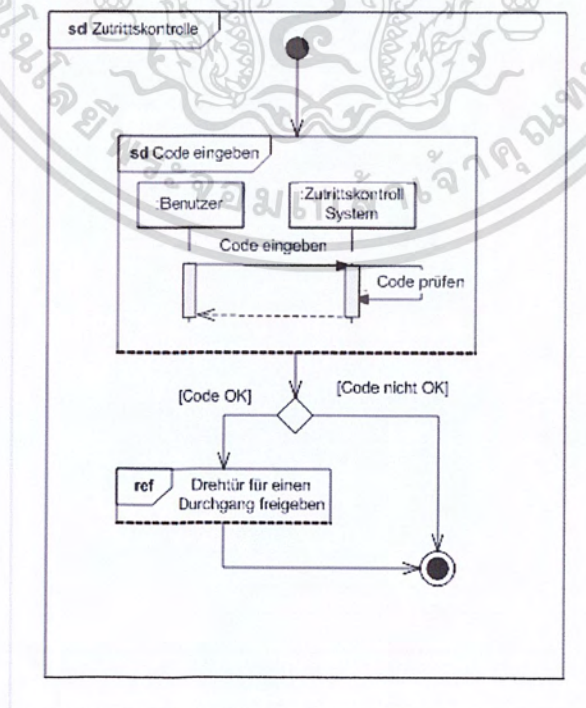


รูป ค.12 Sequence Diagram

ค.2.16 Timing diagrams

เป็นชนิดพิเศษของอินเทอร์แอกชันไคอะแกรม โดยจะโฟกัสเฉพาะเจาะจงในบาง

ช่วงเวลา



รูป ค.13 Timing Diagrams

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้