



ภาควิชาครุศาสตร์วิศวกรรม
 คณะครุศาสตร์อุตสาหกรรม
 สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง
 ใบรับรองปริญญาโท

ชื่อหัวข้อ อุปกรณ์ขยายคู่สายโทรศัพท์
 Telephone Line Expander

ชื่อนักศึกษา	1. นายนิรุทธิ์ บัวประเสริฐ	รหัสประจำตัว	45035302
	2. นายมีชัย จิตมั่น	รหัสประจำตัว	45035310
	3. นายยุทธชัย อุทธา	รหัสประจำตัว	45035311
	4. นางสาวรัตนพร แก้วขาว	รหัสประจำตัว	45035312

หลักสูตร ครุศาสตร์อุตสาหกรรมบัณฑิต สาขาวิชา วิศวกรรมโทรคมนาคม
 อาจารย์ที่ปรึกษา อาจารย์ประเสริฐ เคนพันค้อ
 อาจารย์ที่ปรึกษาร่วม 1. อาจารย์อมรชัย ชัยชนะ
 2. อาจารย์พิชญ์สินี มงคลขจิต

คณะกรรมการสอบปริญญาโท	ลายมือชื่อ
1. อาจารย์ปิยะ จิตธรรมมาภิรมย์	
2. อาจารย์ปิยะ สุภวราสุวัฒน์	
3. อาจารย์ประเสริฐ เคนพันค้อ	
4. อาจารย์พิชญ์สินี มงคลขจิต	
5. อาจารย์อมรชัย ชัยชนะ	

วัน/เดือน/ปีที่สอบ วันอังคารที่ 30 มีนาคม พ.ศ. 2547 เวลา 18.00 น.

สถานที่สอบ ห้อง ค.311 คณะครุศาสตร์อุตสาหกรรม สจล.

ภาควิชารับรองแล้ว

ลงนาม.....

(ผศ.สุรสิทธิ์ ราตรี)



หัวหน้าภาควิชาครุศาสตร์วิศวกรรม

เอกสารนี้เป็นเอกสารลิขสิทธิ์สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
 วันที่.....เดือน..... พ.ศ.....
 ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ปริญญานิพนธ์

อุปกรณ์ขยายคู่สายโทรศัพท์

TELEPHONE LINE EXPANDER



นายนิรุคดี
นายมีชัย
นายยุทธชัย
นางสาวรัตนาพร

บัวประเสริฐ
จิตมัน
อุทธา
แก้วขาว

เลขหมู่.....

เลขทะเบียน 51047

วัน,เดือน,ปี 29 ส.ย. 2547

b.....
i.....

ปริญญานิพนธ์ฉบับนี้เป็นส่วนหนึ่งของการศึกษาตามหลักสูตรครุศาสตรบัณฑิต

สาขาวิชาวิศวกรรมโทรคมนาคม

ภาควิชาครุศาสตร์วิศวกรรม คณะครุศาสตร์อุตสาหกรรม

สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง

ปีการศึกษา 2546

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า

ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ปริญญาานิพนธ์

เรื่อง อุปกรณ์ขยายคู่สายโทรศัพท์
Telephone Line Expander

วัตถุประสงค์

1. เพื่อศึกษาการทำงานของโทรศัพท์ การแปลงสัญญาณแอนะล็อกเป็นดิจิทัล และสัญญาณดิจิทัลเป็นแอนะล็อก วงจรมัลติเพล็กซ์ และดีมัลติเพล็กซ์
2. เพื่อออกแบบอุปกรณ์ขยายคู่สายโทรศัพท์
3. เพื่อสร้างอุปกรณ์ขยายคู่สายโทรศัพท์
4. เพื่อทดลอง และทดสอบการทำงานของอุปกรณ์ขยายคู่สายโทรศัพท์
5. เพื่อนำอุปกรณ์ขยายคู่สายโทรศัพท์ไปใช้งานจริง

ประโยชน์ที่คาดว่าจะได้รับ

1. มีความรู้เรื่องการทำงานของโทรศัพท์ การแปลงสัญญาณแอนะล็อกเป็นดิจิทัล และแปลงสัญญาณดิจิทัลเป็นแอนะล็อก วงจรมัลติเพล็กซ์ และดีมัลติเพล็กซ์
2. ได้แบบอุปกรณ์ขยายคู่สายโทรศัพท์
3. ได้เครื่องต้นแบบอุปกรณ์ขยายคู่สายโทรศัพท์
4. ได้ผลทดลองและทดสอบการทำงานของอุปกรณ์ขยายคู่สายโทรศัพท์
5. นำอุปกรณ์ขยายคู่สายโทรศัพท์ไปใช้งานจริง

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

I

ชื่อหัวข้อ	อุปกรณ์ขยายคู่สายโทรศัพท์	
นักศึกษา	นายนิรุคดี	บัวประเสริฐ
	นายมีชัย	จิตมั่น
	นายยุทธชัย	อุทธา
	นางสาวรัตนพร	แก้วขาว
อาจารย์ที่ปรึกษา	อาจารย์ประเสริฐ	เคนพั่นคือ
อาจารย์ที่ปรึกษาร่วม	อาจารย์อมรชัย	ชัยชนะ
	อาจารย์พิชญ์สินี	มงคลขจิต
หลักสูตร	ครุศาสตร์อุตสาหกรรมบัณฑิต	
สาขาวิชา	วิศวกรรมโทรคมนาคม	
ปีการศึกษา	2546	

บทคัดย่อ

ปฏิญานิพนธ์ฉบับนี้นำเสนอการออกแบบและสร้างชุดทดลองอุปกรณ์ขยายคู่สายโทรศัพท์ชุดทดลองแบ่งออกเป็น 2 ส่วน คือ ส่วนที่หนึ่งเป็นอุปกรณ์ต้นทาง ส่วนที่สองเป็นส่วนของอุปกรณ์ปลายทาง ชุดทดลองนี้จะช่วยให้เข้าใจหลักการทำงานของระบบชุมสายโทรศัพท์ดิจิทัลได้ดียิ่งขึ้น โดยนอกจากนี้ยังสามารถส่งสัญญาณได้ 4 เลขหมาย โดยผ่านคู่สายโทรศัพท์เพียง 1 สายสามารถใช้โทรศัพท์ได้ทั้ง 4 หมายเลขในเวลาเดียวกัน และยังสามารถป้องกันแรงดันไฟฟ้าที่เข้ามาเกินขนาดที่อุปกรณ์จะสามารถต้านทานได้

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

II

Thesis Title	Telephone Line Expander	
Students	Mr.Nirut	Buaprasert
	Mr.Meechai	Jitmon
	Mr.Yuttachai	Utta
	Miss Rattanaporn	Khawkhaow
Advisor	Mr.Prasert	Kenpankho
Co – Advisors	Mr.Amornchai	Chaichana
	Miss Pitsini	Mongkolkachit
Education Level	Bachelor of Science in Industrial Education	
Program in	Telecommunication Engineering	
Academic Year	2003	

ABSTRACT

This thesis presents the designing and creating of the Telephone Line Expander. This device consists of two parts; local and remote equipments.

The Telephone Line Expander creates four telephone numbers by using only one telephone line . Each telephone number can be used at the same time. Telephone Line Expander is also to product itself from high voltage.

The Telephone Line Expander helps users to understand the working system of digital telephone exchange.

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

กิตติกรรมประกาศ

ปริญญานิพนธ์ฉบับนี้ถูกล่วงไปด้วยดี เนื่องมาจากความร่วมมือของสมาชิกภายในกลุ่มทุกท่าน ขอขอบคุณอาจารย์ประเสริฐ เคนพันคือ และคณาจารย์ภาควิชาครุศาสตร์วิศวกรรมทุกท่านที่ให้ความอนุเคราะห์เครื่องมือและอุปกรณ์รวมทั้งให้คำแนะนำ แนวความคิด ความรู้ต่างๆ แนวทางในการแก้ไขปัญหาในการจัดทำปริญญานิพนธ์ขอขอบคุณห้องสมุดคณะครุศาสตร์อุตสาหกรรม ห้องสมุดคณะวิศวกรรมศาสตร์ ที่ช่วยอำนวยความสะดวกและเอื้อเฟื้อสถานที่ในการค้นคว้าข้อมูลสุดท้ายที่ควรระลึกถึงอย่างยิ่ง คือ บิดา และมารดา ที่เป็นผู้ให้ความสนับสนุนด้านการศึกษา และเป็นผู้ให้กำลังใจด้วยดีตลอดมาตั้งแต่อดีตจนถึงปัจจุบัน



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

สารบัญ

เรื่อง	หน้า
บทคัดย่อภาษาไทย	I
บทคัดย่อภาษาอังกฤษ	II
กิตติกรรมประกาศ	III
สารบัญ	IV
สารบัญตาราง	VII
สารบัญรูป	VIII
บทที่ 1 บทนำ	1
1.1 ความเป็นมาและความสำคัญ	1
1.2 ขีดความสามารถของ โครงการ	2
1.3 เนื้อหาโดยสังเขป	2
บทที่ 2 ทฤษฎีและหลักการ	3
2.1 กล่าวนำ	3
2.2 หลักการทำงานของระบบส่งข้อมูล	5
2.2.1 สัญญาณแอนะล็อก	5
2.2.2 สัญญาณดิจิทัล	6
2.3 หลักการของระบบพัลส์โค้ดมอดูเลชัน	7
2.3.1 การสุ่มตัวอย่าง	7
2.3.2 การแบ่งย่านแอมพลิจูดออกเป็นระดับต่างๆ	7
2.3.3 การเข้ารหัส	8
2.4 หลักการของระบบผลิตความถี่	8
2.5 การเชื่อมต่อโทรศัพท์	9
2.6 ชุมสายโทรศัพท์ระบบเอสพีซี	9
2.7 หลักการของระบบดิจิทัลสวิทซ์ซิง	11
2.7.1 ชุมสายระบบดิจิทัล	11
2.7.2 หลักการของการมัลติเพล็กซ์แบบ TDM	14
2.7.3 หลักการสวิทซ์ทางเวลา	15
2.7.4 การควบคุมการเปลี่ยนแปลงระหว่างช่วงเวลา	27

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า

ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

สารบัญ (ต่อ)

เรื่อง	หน้า
บทที่ 3 การออกแบบ การสร้าง และการทำงาน	34
3.1 หลักการออกแบบ	34
3.2 หลักการทำงานของภากระบบส่งข้อมูล	35
3.2.1 วงจรเชื่อมต่อโทรศัพท์	35
3.2.2 วงจรกำเนิดสัญญาณกระดิ่ง	36
3.3 วงจรควบคุมสัญญาณกระดิ่ง	37
3.4 วงจรเมตริกซ์สวิตช์	37
3.5 วงจรแหล่งจ่ายกำลังไฟฟ้า	38
บทที่ 4 การทดลองและผลการทดลอง	40
4.1 วงจรเชื่อมต่อโทรศัพท์	40
4.1.1 การทดลอง	40
4.1.2 ผลการทดลอง	41
4.2 วงจรกำเนิดสัญญาณกระดิ่ง	41
4.2.1 การทดลอง	41
4.2.2 ผลการทดลอง	42
4.3 วงจรเมตริกซ์สวิตช์	43
4.3.1 การทดลอง	43
4.3.2 ผลการทดลอง	45
บทที่ 5 บทสรุป	46
5.1 สรุป	46
5.2 ปัญหาและแนวทางแก้ไข	46
5.3 แนวทางการพัฒนา	47
บรรณานุกรม	48
ภาคผนวก ก เครื่องต้นแบบ	49
ภาคผนวก ข วงจรและแผ่นวงจรพิมพ์	52
ภาคผนวก ค รายการอุปกรณ์	59

สารบัญ (ต่อ)

เรื่อง	หน้า
ภาคผนวก จ คู่มือการใช้งาน	68
ภาคผนวก ฉ รายละเอียดและคุณสมบัติของอุปกรณ์	74
ประวัติผู้แต่ง	94



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

สารบัญตาราง

ตารางที่	หน้า
4.1 ผลการทดลองวงจรเมตริกซ์สวิตช์	44
4.1 (ต่อ) ผลการทดลองวงจรเมตริกซ์สวิตช์	45
ค.1 รายการอุปกรณ์ของวงจรเชื่อมต่อโทรศัพท์	59
ค.2 รายการอุปกรณ์ของวงจรแหล่งจ่ายไฟฟ้า	59
ค.2 (ต่อ) รายการอุปกรณ์ของวงจรแหล่งจ่ายกำลังไฟฟ้า	60
ค.3 รายการอุปกรณ์ของวงจรกำเนิดสัญญาณกระดิ่ง	60
ค.3 (ต่อ) รายการอุปกรณ์ของวงจรกำเนิดสัญญาณกระดิ่ง	61
ค.4 รายการอุปกรณ์ของวงจรเมตริกซ์สวิตช์	61
ค.5 รายการอุปกรณ์ของวงจรควบคุมสัญญาณกระดิ่ง	61
ค.5 (ต่อ) รายการอุปกรณ์ของวงจรควบคุมสัญญาณกระดิ่ง	62



สารบัญรูป

รูปที่หน้า

2.1 สัญญาณแอนะล็อก	5
2.2 สัญญาณดิจิทัล	6
2.3 แผนผังการทำงานของระบบ PCM	8
2.4 โครงสร้างพื้นฐานของชุมสายอิเล็กทรอนิกส์เอสพีซี	11
2.5 ส่วนประกอบของชุมสายดิจิทัล	12
2.6 ส่วนประกอบของชุมสายแอนะล็อก	12
2.7 การส่งผ่านข้อมูลข่าวสารแบบดิจิทัล	13
2.8 ผังการทำงานของชุมสายแบบ SPC	13
2.9 หลักการแปลงรหัสแบบ TDM	14
2.10 การส่งสัญญาณออกทางเดียว	15
2.11 TDM และวงจรเปรียบเทียบ	15
2.12 การส่งผ่านทางคั่นข้อมูล	16
2.13 การจัดอันดับของสัญญาณ	17
2.14 การจัดอันดับของการสับเปลี่ยนช่วงเวลา	17
2.15 หลักการจัดช่องเวลา	18
2.16 การสับเปลี่ยนช่วงเวลาใน 1 เฟรม	18
2.17 การจัดช่วงเวลาของวงจรดิจิทัล	19
2.18 การสับเปลี่ยนช่วงเวลา	19
2.19 การเปลี่ยนระหว่างช่องเวลา	19
2.20 การสับเปลี่ยนกันระหว่างช่องเวลา	20
2.21 การส่งผ่านของการเปลี่ยนระหว่างช่องเวลา	20
2.22 สัญญาณที่ผ่านช่องเวลา	21
2.23 การตอบสนองกันระหว่างวงจรทางด้านเข้ากับวงจรทางด้านออก	21
2.24 ส่วนประกอบของสัญญาณดิจิทัล 8 บิต	22
2.25 การส่งผ่านสวิตซ์เชิงเวลา	22
2.26 การใช้งานของช่องเวลา	23

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

สารบัญญรูป (ต่อ)

รูปที่	หน้า
2.27 การใช้งานของช่วงเวลาในสวิตช์ช่วงเวลา	23
2.28 คาบเวลาการอ่านและคาบเวลาการเขียน	23
2.29 การเปลี่ยนของสัญญาณ	24
2.30 การอ่านออกในสวิตช์เชิงเวลา	24
2.31 วิธีการอ่านและการเขียนสวิตช์เชิงเวลา	25
2.32 วงจรการอ่านและการเขียนของเฟรมถัดไป	25
2.33 วงจรการจัดลำดับของสัญญาณและช่วงเวลา	26
2.34 การส่งหลังการมัลติเพล็กซ์	26
2.35 การเปรียบเทียบระหว่างสวิตช์ทางเวลาและการสเปซสวิตช์	27
2.36 การควบคุมในการใช้แบบตามลำดับที่แน่นอน	28
2.37 วิธีการควบคุมการสุ่ม	28
2.38 การควบคุมชุดคำสั่งที่เก็บไว้	29
2.39 การควบคุมตามลำดับ และควบคุมการสุ่ม	29
2.40 การเขียนลำดับการควบคุม และควบคุมการอ่านการสุ่ม	30
2.41 วิธีการใช้การเขียนการสุ่มและควบคุมการอ่านตามลำดับ	30
2.42 การใช้งานของการนับสวิตช์ทางเวลาและควบคุมชุดคำสั่ง	31
2.43 การทำงานของการนับช่วงเวลา	31
2.44 การทำงานของการควบคุมชุดคำสั่ง	32
2.45 ความสัมพันธ์ระหว่างการนับช่วงเวลากับควบคุมชุดคำสั่ง	32
2.46 การเปรียบเทียบของการควบคุมชุดคำสั่ง	33
3.1 แผนผังการทำงานของอุปกรณ์ขยายคู่สายโทรศัพท์	34
3.2 แผนผังการต่ออุปกรณ์ขยายคู่สายโทรศัพท์	35
3.3 วงจรเชื่อมต่อโทรศัพท์	35
3.4 วงจรกำเนิดสัญญาณกระดิ่ง	36
3.5 วงจรควบคุมสัญญาณกระดิ่ง	37
3.6 วงจรเมตริกซ์สวิตช์	37
3.7 วงจรแหล่งจ่ายกำลังไฟฟ้า	38

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า

ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

สารบัญรูป (ต่อ)

รูปที่	หน้า
4.1 วงจรเชื่อมต่อโทรศัพท์	40
4.2 ผลการทดลองเมื่อกดปุ่มคีย์	41
4.3 ผลการทดลองเมื่อยกหูโทรศัพท์แล้วพูด	41
4.4 วงจรกำเนิดสัญญาณกระดิ่ง	42
4.5 ผลการทดลองวงจรกำเนิดสัญญาณกระดิ่ง	42
4.6 วงจรเมตริกซ์สวิตช์	43
ก.1 ภาพด้านบนของอุปกรณ์ขยายคู่สายโทรศัพท์	50
ก.2 ภาพด้านหน้าของอุปกรณ์ขยายคู่สายโทรศัพท์	50
ก.3 ภาพด้านหลังของอุปกรณ์ขยายคู่สายโทรศัพท์	51
ข.1 วงจรเชื่อมต่อโทรศัพท์	53
ข.2 แผ่นวงจรพิมพ์วงจรเชื่อมต่อโทรศัพท์	53
ข.3 ตำแหน่งการวางอุปกรณ์ของแผ่นวงจรพิมพ์วงจรเชื่อมต่อโทรศัพท์	54
ข.4 วงจรแหล่งจ่ายไฟฟ้า	54
ข.5 แผ่นวงจรพิมพ์วงจรแหล่งจ่ายไฟฟ้า	55
ข.6 ตำแหน่งการวางอุปกรณ์ของแผ่นวงจรพิมพ์วงจรแหล่งจ่ายไฟฟ้า	55
ข.7 วงจรกำเนิดสัญญาณกระดิ่ง	56
ข.8 แผ่นวงจรพิมพ์วงจรกำเนิดสัญญาณกระดิ่ง	56
ข.9 ตำแหน่งการวางอุปกรณ์ของแผ่นวงจรพิมพ์วงจรกำเนิดสัญญาณกระดิ่ง	57
ข.10 วงจรควบคุมสัญญาณกระดิ่ง	57
ข.11 แผ่นวงจรพิมพ์วงจรควบคุมสัญญาณกระดิ่ง	58
ข.12 ตำแหน่งการวางอุปกรณ์แผ่นวงจรพิมพ์วงจรควบคุมสัญญาณกระดิ่ง	58
ง.1 แผนผังการทำงานของโปรแกรม	63
จ.1 ส่วนประกอบและปุ่มควบคุมของอุปกรณ์ขยายคู่สายโทรศัพท์ (ด้านหน้า)	67
จ.2 ส่วนประกอบและปุ่มควบคุมของอุปกรณ์ขยายคู่สายโทรศัพท์ (ด้านหลัง)	67

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 1

บทนำ

1.1 ความเป็นมาและความสำคัญ

ในปัจจุบันการติดต่อสื่อสารด้านโทรคมนาคมมีการพัฒนาอย่างรวดเร็ว และมีแนวโน้มที่จะพัฒนาไปข้างหน้าในอนาคตอย่างไม่หยุดยั้ง ดังนั้นการให้บริการแก่ผู้ใช้บริการโทรศัพท์จึงต้องมีการขยายพื้นที่ออกไปอย่างหลีกเลี่ยงไม่ได้เพื่อสามารถให้บริการที่ครอบคลุมพื้นที่ให้มากที่สุด ในส่วนนี้จะยกตัวอย่างการให้บริการโทรศัพท์แบบบ้านผู้เช่า ที่มีการใช้กันอย่างแพร่หลายเป็นที่ทราบกันดีว่าในปัจจุบันนี้องค์กรที่ให้บริการในเรื่องนี้ ทั้งรัฐวิสาหกิจ และเอกชนต่างก็พยายามที่จะให้บริการครอบคลุมพื้นที่ของผู้ใช้บริการโทรศัพท์ให้มากที่สุด แต่ก็ทำได้ไม่เพียงพอกับความ ต้องการของผู้ใช้บริการเนื่องจากความจำกัดในเรื่องของงบประมาณ และสถานที่ตั้งของชุมสายที่มีปัญหาของคู่สายที่ไม่เพียงพอต่อจำนวนผู้ใช้บริการต้องรอการปรับปรุงคู่สาย และเพิ่มคู่สายในอนาคต

สำหรับตัวอุปกรณ์ขยายคู่สายโทรศัพท์ ผู้ให้บริการได้สั่งซื้ออุปกรณ์ขยายคู่สายโทรศัพท์จากต่างประเทศโดยผ่านบริษัทเอกชนแห่งหนึ่ง โดยอุปกรณ์ตัวนี้สามารถใช้งานได้โดยใช้เลขหมายโทรศัพท์ 4 เลขหมายให้ผ่านคู่สายเคเบิลเพียง 1 คู่สายเท่านั้น โดยมีการใช้อุปกรณ์ตัวนี้ในเขตพื้นที่ที่มีความต้องการโทรศัพท์มากแต่คู่สายไม่เพียงพอ ส่วนใหญ่ใช้นอกเขตกรุงเทพมหานครและเขตปริมณฑล

เนื่องจากเป็นอุปกรณ์ที่สั่งเข้ามาจากต่างประเทศ และปัจจุบันบริษัทนำเข้าอุปกรณ์ขยายคู่สายโทรศัพท์ภายในประเทศไทยหยุดการให้บริการ ดังนั้นเมื่ออุปกรณ์ชำรุดเสียหายจึงไม่สามารถตรวจสอบได้ทุกตัวเนื่องจากอุปกรณ์ที่สร้าง และซ่อมภายในประเทศนั้นไม่มี ดังนั้นในการตรวจสอบทำได้แค่การถอดอุปกรณ์จากตัวที่ชำรุดตัวก่อนมาเปลี่ยนใส่อีกตัว และมีปัญหาอีกมากมายที่แก้ไขไม่ได้ เช่น ไม่สามารถป้องกันกระแสไฟเกินที่ไหลเข้าตัวอุปกรณ์ได้จากทั้งเหตุทางธรรมชาติ และจากทางชุมสายเองที่ทำให้อุปกรณ์เกิดการชำรุดเสียหายเป็นจำนวนมาก ที่มีเหลือใช้ในปัจจุบันก็เหลือจำนวนน้อยมาก

ดังนั้นขอบเขตในการนำเสนอโครงการ คือ การสร้างอุปกรณ์ขยายคู่สายโทรศัพท์ขึ้น โดยการใช้อุปกรณ์ที่มีอยู่ภายในประเทศ โดยให้คุณสมบัติของอุปกรณ์ขยายคู่สายโทรศัพท์สามารถใช้งานได้โดยใช้เลขหมายโทรศัพท์ 4 เลขหมาย ให้ผ่านคู่สายเคเบิลเพียง 1 คู่สาย และสร้างโครงสร้างของอุปกรณ์ให้มีความแข็งแรงยิ่งขึ้นมีการป้องกันแรงดันที่เข้ามาเกินที่ตัวอุปกรณ์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

1.2 ขีดความสามารถของโครงการ

1. สามารถส่งสัญญาณ 4 เลขหมายผ่านคู่สายเคเบิลโทรศัพท์เพียง 1 คู่สาย
2. สามารถใช้โทรศัพท์ได้ทั้ง 4 เลขหมายในเวลาเดียวกัน โดยไม่มีการรบกวนสัญญาณซึ่งกันและกัน
3. สามารถป้องกันแรงดันไฟฟ้าที่เข้ามาเกินขนาดที่อุปกรณ์จะสามารถต้านทานได้

1.3 เนื้อหาโดยสังเขป

เนื้อหาภายในปฏิญานิพนธ์ฉบับนี้ แบ่งออกเป็นบทต่างๆ เพื่อสะดวกต่อการศึกษาและการทำงานเข้าใจ แต่ละบทจะประกอบด้วยเนื้อหาดังต่อไปนี้

บทที่ 1 กล่าวถึงความเป็นมา และความสำคัญของปฏิญานิพนธ์ ขีดความสามารถของโครงการ และเนื้อหาในบทต่างๆ โดยสังเขป

บทที่ 2 ประกอบด้วยทฤษฎีต่างๆ เกี่ยวกับหลักการทำงานของชุมสายโทรศัพท์แบบชุมสายระบบ เอสพีซี แสดงหลักการของชุมสายระบบดิจิทัล ส่วนประกอบที่สำคัญ การทำงานของระบบหลักการของ TDM การจัดลำดับของสัญญาณ การจัดลำดับของการสับเปลี่ยนช่วงเวลา หลักการการแบ่งช่วงเวลาตลอดจนคาบเวลาการอ่าน และคาบเวลาการเขียน การแสดงการเปลี่ยนแปลงของสัญญาณ

บทที่ 3 กล่าวถึงวิธีการออกแบบ และการสร้างอุปกรณ์ขยายคู่สายโทรศัพท์การออกแบบวงจรที่ทำหน้าที่เชื่อมต่อโทรศัพท์ วงจรที่ทำหน้าที่เข้ารหัส และถอดรหัสสัญญาณ ที่กล่าวมาทั้งหมดเป็นการออกแบบการวางอุปกรณ์การเชื่อมต่ออุปกรณ์การออกแบบลายทองแดง และแสดงผังการทำงานของวงจรอุปกรณ์ขยายคู่สายโทรศัพท์

บทที่ 4 กล่าวถึงการทดลอง และผลการทดลองของอุปกรณ์ขยายคู่สายโทรศัพท์ซึ่งจะแสดงผลการทดลองที่ภาคการทำงานดังที่กล่าวในบทที่ 3

บทที่ 5 เป็นการสรุปผลการทดลองรวมถึงปัญหาต่างๆ ที่เกิดขึ้นเพื่อเป็นแนวทางในการพัฒนาประสิทธิภาพของอุปกรณ์ขยายคู่สายโทรศัพท์

ภาคผนวก ก แสดงภาพเครื่องต้นแบบ การติดตั้ง การเชื่อมต่อกับอุปกรณ์อื่นๆ

ภาคผนวก ข ประกอบด้วยผังรายละเอียดวงจรและแผ่นวงจรพิมพ์

ภาคผนวก ค แสดงรายการอุปกรณ์ที่ใช้งานในแต่ละวงจร

ภาคผนวก ง เป็นคู่มือการใช้งานของอุปกรณ์ขยายคู่สายโทรศัพท์

ภาคผนวก จ แสดงรายละเอียดและคุณสมบัติของอุปกรณ์สำคัญที่ใช้ในโครงการ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 2

ทฤษฎีและหลักการ

2.1 กล่าวนำ

ในอดีตการสื่อสารระหว่างผู้ส่ง และผู้รับสารมีวิธีการสื่อสาร โดยการส่งสัญญาณซึ่งอาจส่งเป็นสัญญาณเสียง การตีเกราะเคาะไม้ หรือการส่งสัญญาณที่มองเห็นด้วยตา เช่น สัญญาณควันไฟ สัญญาณธง หรือแสงกระพริบ ในปัจจุบันความเจริญก้าวหน้าทางเทคโนโลยีความเจริญก้าวหน้าทางธุรกิจ และการขยายตัวของสังคมมีการพัฒนามาจากยุคอุตสาหกรรมจนถึงยุคโลกาภิวัตน์ ในความเจริญทุกด้านที่กล่าวมาสิ่งสำคัญที่ขาดไม่ได้ คือ ระบบการติดต่อสื่อสารซึ่งมีส่วนประกอบ คือ ผู้ส่งสาร ผู้รับสาร และสื่อในการส่งสาร ปัจจุบันระบบการสื่อสารมีกันอยู่หลายรูปแบบ เช่น การส่งสัญญาณทางด้านความถี่ทั้งที่เป็นระบบแอนะล็อก และระบบดิจิทัล ซึ่งมีการสื่อสารผ่านสายนำสัญญาณ การสื่อสารผ่านเส้นใยแก้ว การสื่อสารผ่านดาวเทียม ตลอดจนการสื่อสารโดยใช้อากาศเป็นตัวพาหะนำสัญญาณเราจึงสามารถแยกได้คือ การสื่อสารระหว่างคนกับคน โดยการใช้สัญญาณเสียงแปลงเป็นสัญญาณไฟฟ้าเพื่อการติดต่อเช่น โทรศัพท์ วิทยุ และที่สำคัญอีกอย่างหนึ่งคือ การสื่อสารระหว่างคนกับเครื่อง การสื่อสารแบบนี้มีความจำเป็นมากสำหรับสังคมยุคปัจจุบัน ซึ่งต้องการความรวดเร็วในการได้มาซึ่งข้อมูลเพื่อประกอบการตัดสินใจของผู้บริหาร และลดข้อบกพร่องในการควบคุมการทำงานของเครื่องจักรด้วยเครื่องคอมพิวเตอร์ โดยมีผู้ออกคำสั่งต่อไปเป็นการสื่อสารระหว่างเครื่องกับเครื่องเป็นการสื่อสารในลักษณะการย้ายข้อมูล หรือว่าจะเรียกเพิ่มข้อมูลจากตัวคอมพิวเตอร์เครื่องหนึ่งไปสู่คอมพิวเตอร์อีกเครื่องหนึ่ง ดังนั้นการสื่อสารที่กล่าวมามีทั้งประเภทการสื่อสารแบบทางเดียวในการสื่อสาร เช่น วิทยุกระจายเสียง โทรทัศน์ และการสื่อสารแบบสองทางคือ การใช้ความถี่เดียวกันแต่สื่อสารคนละเวลาเช่น วิทยุสมัครเล่นอีกกรณีหนึ่งคือ การสื่อสารแบบความถี่เดียวกันสามารถติดต่อกันสื่อสารในเวลาเดียวกันได้คือ โทรศัพท์ อุปกรณ์สื่อสารที่จะกล่าวถึงในโครงการนี้คือ โทรศัพท์ ซึ่งเกิดขึ้นครั้งแรกในประเทศสหรัฐอเมริกาในพุทธศักราช 2419 โดยมีโทรศัพท์สองเครื่องวางห่างกันมีสายเชื่อมต่อสามารถทำการพูดกันได้ซึ่งอาศัยหลักการเปลี่ยนสัญญาณพูด หรือสัญญาณเสียงเป็นสัญญาณไฟฟ้าแล้วส่งไปโดยที่เครื่องปลายทางจะถูกนำมาเปลี่ยนกลับให้เป็นสัญญาณเสียงเหมือนเดิมทำให้เกิดการสื่อสารติดต่อกันได้ เรียกว่า ระบบโทรศัพท์ นั่นเอง ต่อมามีการพัฒนาระบบ โดยมีพนักงานต่อสายทำงานในการติดต่อช่องสัญญาณให้ตามที่ใช้เรียกมา ต่อมาผู้ใช้บริการจำนวนมากจึงต้องมีการใช้อุปกรณ์ในการติดต่อ คือ อุปกรณ์สวิตช์นั่นเองจากนั้นจึงได้มีการพัฒนาเป็นระบบชุมสายอัตโนมัติโดยการหมุนเลขเอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่นอนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

หมายจากเครื่องผู้เช่าเองนั่นคือ ระบบ สเต็ป-บาย-สเต็ป โดยใช้กลไกเป็นตัวทำงาน และใช้สัญญาณไฟฟ้าเป็นตัวควบคุมอีกทีหนึ่งเรียกโดยรวมว่าระบบอิเล็กทรอนิกส์ ในระยะต่อมามีการพัฒนาเป็นระบบครอสบาร์ ซึ่งมีข้อดีกว่าระบบที่กล่าวมาคือ มีกลไกที่เล็ก และจำนวนน้อยทำงานได้รวดเร็ว และถูกต้องแม่นยำขึ้น ราคาต้นทุนต่ำ ปัจจุบันโทรศัพท์ระบบนี้มีใช้อยู่ในบางประเทศ นอกจากนี้ระบบโทรศัพท์ยังมีการพัฒนาเรื่อยๆ เป็นระบบเอสพีซีโดยการนำเทคโนโลยีทางด้านคอมพิวเตอร์มาใช้เกี่ยวข้องกับการเก็บโปรแกรมซึ่งการทำงานของระบบจะขึ้นอยู่กับการควบคุมของอุปกรณ์คอมพิวเตอร์ และระบบซอฟต์แวร์ โดยในระบบยังมีอุปกรณ์ที่สำคัญเช่น สวิตช์ เมตริกซ์ หน่วยประมวลผลกลาง ส่วนตรวจสอบสถานะ โทรศัพท์ ส่วนสร้างสัญญาณในระบบ ส่วนเก็บข้อมูลในการใช้หมายเลข หมายเลขอีกระบบหนึ่ง คือ หมายเลขดิจิทัล ซึ่งแบ่งลักษณะการทำงานของหมายเลขได้สองแบบ คือ แบบแบ่งช่องตามช่องว่าง หรือแบบแอนะล็อกเป็นการติดต่อเส้นทางการสื่อสารโดยตรงจากหมายเลขไปยังผู้ใช้แต่ละคน โดยการติดต่อจะใช้หน้าสัมผัสสกลไก (เช่น สวิตช์แบบสเต็ป-บาย-สเต็ป และสวิตช์แบบครอสบาร์หรือรีเลย์) หรือใช้อุปกรณ์ประเภทสารกึ่งตัวนำแบบแอนะล็อก เช่น ทรานซิสเตอร์แบบที่สองคือ การแบ่งตามเวลา หรือแบบดิจิทัลใช้หลักการทำงานแบบเลือกส่งข้อมูลตามลำดับเวลาอธิบายได้จากการติดต่อกันระหว่างช่องสัญญาณขาเข้า และช่องสัญญาณขาออกโดยการย้ายรหัสข้อมูลแบบ PCM จากช่วงเวลาในช่องสัญญาณขาเข้าไปบนช่องสัญญาณขาออก การโอนย้ายมีวิธีการ คือ เก็บรหัสข้อมูลที่อ่านเข้ามาบนหน่วยเก็บข้อมูลในหมายเลข จากนั้นกำหนดตำแหน่งแอดเดรสของข้อมูลนั้นๆ เมื่อเวลากวาดค้นหาข้อมูลจะได้ส่ง ได้ถูกช่องสัญญาณขาออกที่ต้องการ ซึ่งระบบหมายเลขที่กล่าวมาภายในหมายเลขก็มีอยู่หลายขนาด หมายเลขที่ทำการติดต่อเครื่องโทรศัพท์ในเมือง ในอำเภอ หรือชุมชนเรียกว่าหมายเลขท้องถิ่นเราจะเรียกว่าหมายเลขต่อผ่าน และเมื่อมีการต่อผ่านหมายเลขหลายๆ หมายเลขเราจะเรียกว่า ระบบโครงข่าย ซึ่งในปัจจุบันมีอยู่ด้วยกันหลายโครงข่าย ดังนั้นในการเชื่อมต่อจะต้องตรวจสอบความเหมาะสมของจำนวนผู้ใช้ และสถานะแวดล้อมต่างๆ ด้วย

ที่กล่าวมาคือ การทำงานของหมายเลขเครื่องโทรศัพท์แบบโดยรวมในระบบโทรศัพท์ที่นั้นมีจุดประสงค์เพื่อการติดต่อสื่อสารการเรียกจากเครื่องผู้เช่าโทรศัพท์ที่ยกหูขึ้นซึ่งตามช่องทางโทรศัพท์เรียกว่า "ผู้เรียก" ไปยังเครื่องโทรศัพท์อีกเครื่องหนึ่งซึ่งเรียกว่า "ผู้ถูกเรียก" เมื่อทั้งสองฝ่ายสามารถสนทนากันได้เรียกว่า "ครบวงจรสนทนา"

หลักการที่เราจะส่งสัญญาณเข้าไปสายโทรศัพท์ได้จะต้องใช้หลักการของ TDM โดยใช้สัญญาณเสียงเป็นสัญญาณไฟฟ้าโดยให้ใช้การผ่านวงจรถอดรหัสจากสัญญาณแอนะล็อกเป็นดิจิทัลจำนวน 8 บิต โดยอาศัยการสุ่มตัวอย่างความถี่ 8 KHz เมื่อสัญญาณถูกเปลี่ยนเป็นสัญญาณดิจิทัลแล้วเราเรียกว่า PCM และเมื่อสัญญาณดิจิทัลหลายๆ สัญญาณมารวมกันในคู่สายเดียวกัน

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

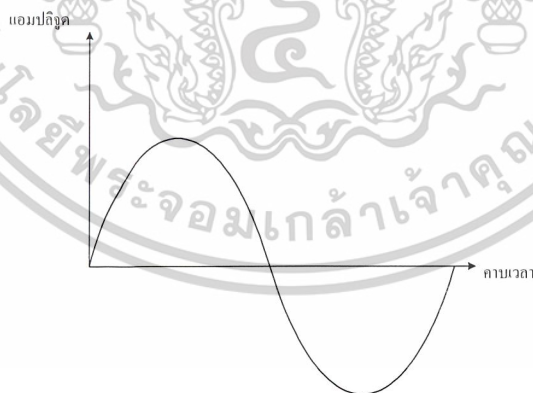
เราเรียกว่า TDM ซึ่งขอบเขตในการทำโครงการนี้ คือ การสร้างอุปกรณ์ขยายคู่สายโทรศัพท์ที่ขึ้นเองภายในประเทศโดยใช้อุปกรณ์ที่มีอยู่ภายในประเทศ จัดทำคู่มือการใช้งานการซ่อมบำรุงรักษา สร้างโครงสร้างของอุปกรณ์ให้มีความแข็งแรงยิ่งขึ้น และมีการป้องกันแรงดันที่เข้ามาเกินที่อุปกรณ์จะสามารถต้านทานได้ ซึ่งโดยคุณสมบัติของอุปกรณ์ขยายคู่สายโทรศัพท์ นี้จะต้องสามารถใช้งานโดยการใส่เลขหมายโทรศัพท์ 4 เลขหมายให้ผ่านคู่สายเคเบิลโทรศัพท์เพียง 1 คู่สายเท่านั้น

2.2 หลักการทำงานของระบบการส่งข้อมูล

ในที่นี้เนื่องจากชุมสายชุมสายโทรศัพท์ระบบเอสพีซีได้นำเอาเทคนิคทางดิจิทัลมาใช้ในการรับ และส่งสัญญาณข้อมูลต่างๆ โดยเฉพาะในภาคเครือข่ายสวิตซ์จึงสัญญาณแอนะลอกจะถูกแปลงเป็นสัญญาณดิจิทัลทั้งสิ้น

2.2.1 สัญญาณแอนะลอก

สัญญาณแอนะลอกในรูปของไฟฟ้า หมายถึง สัญญาณที่มีแอมพลิจูดแปรผันต่อเนื่องกับเวลา สัญญาณแอนะลอกที่ใช้กันทั่วไปในระบบรับส่ง ได้แก่ สัญญาณโทรศัพท์ สัญญาณวิทยุกระจายเสียง สัญญาณโทรทัศน์ เป็นต้น โดยทั่วไปความถี่ของสัญญาณแอนะลอกที่ใช้กับโทรศัพท์นั้นจะใช้ความถี่ในย่านตั้งแต่ 300 เฮิรตซ์ ถึง 3400 เฮิรตซ์ เท่านั้น



รูปที่ 2.1 สัญญาณแอนะลอก

การสร้างสัญญาณแอนะลอกไม่มีความจำเป็นต้องส่งข่าวสารทางแอมพลิจูดต่อเนื่องกันไปตลอดเวลา จากการทดลองค้นคว้าพบว่า ถ้าทำการสุ่มตัวอย่าง (Sampling) สัญญาณแอนะลอก ด้วยช่วงเวลาที่เหมาะสมในอัตราอย่างน้อยเป็น 2 เท่าของความถี่สูงสุดของสัญญาณนั้นๆ แล้วตัวอย่างที่เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

กลุ่มมาได้จะถูกรรจุไว้ด้วยแอมพลิจูดของสัญญาณเดิมครบถ้วน ซึ่งวิธีการนี้เราเรียกว่าทฤษฎีการสุ่มตัวอย่าง (Sampling Theorem) และได้ถูกนำไปใช้ในวิธีการของ PCM

สำหรับการส่งสัญญาณแอนะล็อกสามารถกระทำได้ในรูปแบบเดิมของมัน เช่น ในการส่งสัญญาณโทรศัพท์ระหว่างผู้เช่าโทรศัพท์ในชุมสาย เป็นต้น สำหรับการส่งสัญญาณแอนะล็อกในระยะทางไกลและสิ่งที่หลีกเลี่ยงไม่ได้ก็คือ สัญญาณที่ส่งจะอ่อนกำลังลงหรือถูกลดทอนและสิ่งรบกวน (Noise) ที่จะเสริมเข้ามาตลอดเส้นทางการส่ง เราจะต้องรักษาระดับกำลังของสัญญาณที่ส่งให้สูงกว่าระดับของสัญญาณรบกวนมากๆ ซึ่งสามารถจะทำได้โดยการขยายกำลังของสัญญาณที่ส่งเป็นระยะที่เหมาะสมตามเส้นทางการส่ง

2.2.2 สัญญาณดิจิทัล

สัญญาณดิจิทัล หมายถึง สัญญาณที่แอมพลิจูดของมันถูกจัดระดับให้แปรผันไปกับเวลาตามค่าที่กำหนดให้ เช่น ถ้าแปรผันอยู่ระหว่าง 2 ค่าที่เรียกว่า Binary Signal ถ้าแปรผันอยู่ระหว่าง 3 ค่า เรียกว่า Tribinary Signal เป็นต้น



รูปที่ 2.2 สัญญาณดิจิทัล

สัญญาณดิจิทัลที่ใช้ในงานด้านโทรคมนาคม โดยทั่วไปจะเป็นแบบไบนารีทั้งสิ้นซึ่งเป็นลักษณะของพัลส์ มีอยู่ 2 ค่า คือ “0” และ “1” โดยที่ “0” หมายถึงไม่มีพัลส์ และ “1” หมายถึงมีพัลส์ เราสามารถจัดกลุ่มของสัญญาณไบนารีให้อยู่ในรูปของรหัส (Code) เพื่อใช้แทนค่าระดับแรงดัน (Voltage) ในการกำหนดจำนวนบิตของไบนารีโค้ดนั้น จะขึ้นอยู่กับจำนวนของระดับแรงดัน

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

- เช่น
- 1 Bit Code แทนได้ 2 ค่า คือ 0 และ 1
 - 2 Bit Code แทนได้ 4 ค่า คือ 00 01 10 และ 11
 - 3 Bit Code แทนได้ 8 ค่า คือ 000 001 010 011 100 101 110 และ 111

โดยทั่วไปแล้ว n Bit Code สามารถแทนจำนวนระดับแรงดันได้ 2^n ค่า เช่น 8 Bit Code สามารถแทนระดับของแรงดันได้ $2^8 = 256$ เป็นต้น

การส่งสัญญาณดิจิทัล มีข้อได้เปรียบเหนือกว่าการส่งสัญญาณแอนะล็อกอยู่ 2 ประการ

- (1) มีภูมิคุ้มกันต่อสิ่งรบกวน และความเพี้ยนได้มากกว่า
- (2) มีรีเจนเนอเรทีฟรีพีดิเตอร์ พลิตสัญญาณดิจิทัลขึ้นมาใหม่ที่ปลายทางโดยปราศจากความเพี้ยน และสิ่งรบกวน

เนื่องจากการส่งสัญญาณดิจิทัลมีข้อได้เปรียบเหนือกว่าการส่งสัญญาณแอนะล็อกดังนั้นจึงมีการส่งสัญญาณแอนะล็อกในรูปของการส่งสัญญาณดิจิทัลมากขึ้นตามลำดับดังนั้นวิธีนี้จึงจำเป็นต้องแปลงสัญญาณแอนะล็อกให้เป็นสัญญาณดิจิทัลที่ปลายทางด้านส่ง และแปลงกลับเป็นสัญญาณแอนะล็อกตามเดิมที่ปลายทางด้านรับวิธีการที่นิยมใช้กันมากที่สุดคือ วิธีการของ PCM

2.3. หลักการของระบบพัลส์โค้ดมอดูเลชัน

เป็นวิธีการที่จะเปลี่ยนสัญญาณแอนะล็อกเป็นสัญญาณดิจิทัลซึ่งในแต่ละสัญญาณจะถูกกำหนดให้เป็นกระบวนการของพัลส์ในรูปของไบนารีโค้ด ในการเปลี่ยนสัญญาณดังกล่าวจะต้องประกอบด้วยหลักการที่สำคัญ 3 ประการ เรียงตามลำดับคือ

2.3.1 การสุ่มตัวอย่าง

การสุ่มตัวอย่าง หมายถึง การเลือกเอาค่าแอมพลิจูดที่จุดใดๆ ของสัญญาณแอนะล็อกในช่วงเวลาที่เท่ากันตัวอย่างที่สุ่มได้ก็ คือ กระบวนพัลส์ หรือที่เรียกว่าสัญญาณ PAM จำนวนของการสุ่มตัวอย่างต่อวินาที ในระบบ PCM สัญญาณโทรศัพท์ซึ่งใช้ความถี่ในช่วงระหว่าง 300 ถึง 3400 เฮิรตซ์ จะถูกสุ่มด้วยอัตราการแซมปลิง 8000 ครั้งต่อวินาที หรือถูกสุ่มตัวอย่างทุกๆ 125 ไมโครวินาที ซึ่งเรียกว่า แซมปลิงอินเทอร์วอล

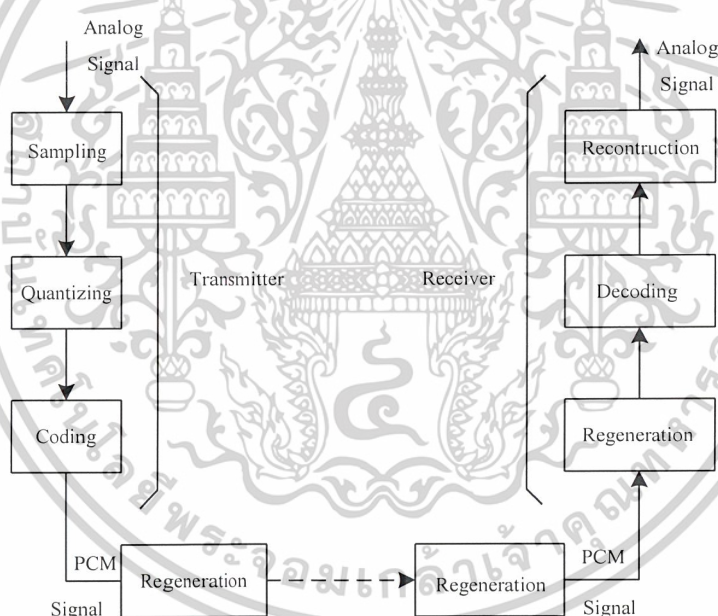
2.3.2 การแบ่งย่านแอมพลิจูดออกเป็นระดับต่างๆ

การสุ่มตัวอย่างสัญญาณโทรศัพท์ในอัตราที่สม่ำเสมอ นั้น จะทำให้ได้สัญญาณ PAM ที่มีแอมพลิจูดเป็นสัดส่วนกับระดับของสัญญาณ ณ เวลาที่ได้ทำการสุ่มนั้น แอมพลิจูดดังกล่าวอาจมีค่าได้มากมายไม่จำกัดทำให้ไม่เหมาะสมในทางปฏิบัติ อย่างไรก็ตามการแบ่งย่านแอมพลิจูดออกเป็นระดับต่างๆ ด้วยจำนวนที่จำกัดเราสามารถที่จะแทนแอมพลิจูดค่าต่างๆ ของสัญญาณที่สุ่มมาได้ด้วยจำนวนของระดับที่ได้แบ่งไว้ ซึ่งอาจจะมีผลคลาดเคลื่อนได้บ้าง ซึ่งในการให้ไบนารีโค้ดก็เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

กำหนดเอาค่าที่ตรงกันหรือใกล้เคียงที่สุดกับระดับที่ได้แบ่งไว้ กรรมวิธีในการแบ่งย่านแอมพลิจูดของตัวอย่างที่สุ่มมาได้เป็นระดับต่างๆ ที่มีจำนวนจำกัด และกำหนดระดับที่แน่นอนให้กับสัญญาณ PAM นั้นเราเรียกว่า ควอนไตซิงค์ (Quantizing) โดยจะเรียกระดับหนึ่งๆ ที่แบ่งไว้ว่าระดับการควอนไตซิงค์ (Quantizing Level) และจะเรียกช่วงห่างระหว่างระดับการควอนไตซิงค์นั้นว่า ควอนไตซิงอินเทอร์วอล (Quantizing Interval) หรือที่เรียกว่า ควอนทัมสเต็ป (Quantum Step)

2.3.3 การเข้ารหัส

เมื่อได้ทำการสุ่มตัวอย่างสัญญาณแอนะล็อกเรียบร้อยแล้ว จะได้สัญญาณ PAM ที่มีขนาดแอมพลิจูดต่างๆ กันส่งเข้าไปยังวงจรแบ่งย่านระดับสัญญาณ โดยที่จะทำการกำหนดให้ระดับการควอนไตซิงค์ อันใด ซึ่งตรงกันหรือใกล้เคียงที่สุดกับระดับของแอมพลิจูดที่สุ่มมาได้ และตัวเข้ารหัส (Coder) ก็จะผลิตสัญญาณไบนารีโค้ดตรงกับระดับนั้นๆ แล้วจึงส่งออกไปในสายส่ง



รูปที่ 2.3 แผนผังการทำงานของระบบ PCM

2.4 หลักการทำงานของระบบผลิตความถี่

การผลิตความถี่นั้นมีความสำคัญอย่างยิ่ง เนื่องจากการสื่อสารระบบสื่อสารดิจิทัลจะต้องมีคาบเวลาที่คงที่ และแน่นอน เพื่อให้การทำงานของทุกส่วนนั้นมีความสอดคล้องกันนั่นเอง

ในโครงงานนี้ใช้คริสตอล 4.096 MHz และวงจรรวม 74HC04 เพื่อออกสซิติเลตให้เกิดความถี่ของคริสตอล จากนั้นส่งความถี่เข้าสู่วงจรรวม 74HC393 เพื่อแบ่งความถี่ลงเอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ให้เหลือตามที่ต้องการคือ ความถี่ 2.04 MHz ความถี่หลักในการทำงาน นการส่ง และรับข้อมูล ความถี่ 300 KHz

2.5 การเชื่อมต่อโทรศัพท์

หน้าที่ของชุมสายโทรศัพท์นอกจากจะทำหน้าที่ตัดต่อวงจรโทรศัพท์ตามความต้องการของผู้ใช้งานแล้ว ยังสามารถสร้างสัญญาณต่างๆ และยังเป็นตัวจ่ายกระแสไฟฟ้าให้แก่โทรศัพท์ที่บ้าน ผู้เช่าด้วยการเชื่อมต่อกับสายของผู้ใช้โทรศัพท์จัดเป็นส่วนที่มีค่าใช้จ่ายที่สูงมาก ในแต่ละสายจะมีการกำหนด “ลักษณะหน้าที่” ไว้เพื่อใช้กับผู้ใช้ต่างชนิดกันได้

คำว่า “ลักษณะหน้าที่” ของสายสามารถอธิบายด้วยคำย่อ คือ BORSCHT โดยแต่ละอักษรแทนความหมายได้ดังนี้

อักษร B แทน Battery feed to line หมายถึง ตามปกติจะไม่มีแหล่งจ่ายไฟที่เครื่องโทรศัพท์ของผู้ใช้ แต่จ่ายจากชุมสายไปตามสายโทรศัพท์แทน

อักษร O แทน Overvoltage protection หมายถึง การใช้อุปกรณ์ป้องกันแรงดันไฟฟ้าที่สูงกว่าข้อกำหนดในวงจรสายส่ง เนื่องจากอุปกรณ์สารกึ่งตัวนำส่วนใหญ่ไวต่อไฟฟ้าแรงสูงมาก (อาจทำให้เสียหายได้) มีผลป้องกันฟ้าผ่าได้ดี

อักษร R แทน Ringing current injection and ring trip detection หมายถึง การต่อกระแสไฟสลับขนาด 70 โวลต์ เข้ากับสายเพื่อให้สัญญาณกระดิ่งภายในเครื่องโทรศัพท์ที่มีเสียงดังขึ้น และเมื่อหูโทรศัพท์ถูกยกขึ้นชุมสายจะหยุดจ่ายกระแสไฟนี้

อักษร S แทน Supervision of the line หมายถึง การตรวจสอบสถานะของสายโทรศัพท์ โดยชุมสายอยู่ตลอดเวลา เช่น การยกหู - การวางหูโทรศัพท์

อักษร C แทน Codec ย่อมาจาก encoder/decoder หมายถึง การแปลงสัญญาณแอนะล็อกจากเครื่องโทรศัพท์ให้เป็นสัญญาณดิจิทัล เพื่อนำไปมัลติเพล็กซ์ในระบบ PCM

อักษร H แทน Hybrid หมายถึง การแปลงผันค่าผันค่าผลต่างของ 2-wire กับ 4-wire และการกดสัญญาณตามความยาวของอินพุต 2-wire

อักษร T แทน Testing of both line and equipment หมายถึง การทดสอบคุณสมบัติทางไฟฟ้าของคู่สายโทรศัพท์ผู้เช่า เพื่อตรวจสอบ ค้นหาจุดเสียให้สามารถแก้ไขได้

2.6 ชุมสายโทรศัพท์ระบบเอสพีซี

การพัฒนาทางเทคโนโลยีมีความเจริญขึ้นมากจนในปัจจุบันกลายเป็น อุปกรณ์วงจรรวม

ชุมสายโทรศัพท์นำอุปกรณ์เหล่านี้มาใช้ในการควบคุมการทำงานของระบบชุมสายโทรศัพท์ให้มีเอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ประสิทธิภาพ และขอบข่ายการทำงานให้สูงขึ้น โดยการนำเครื่องคอมพิวเตอร์มาใช้ควบคุมขุมสาย ทำให้สามารถทำงานได้อย่างรวดเร็ว และแน่นอน ลำดับขั้นตอนการทำงานนั้นจะถูกนำมาบันทึกเก็บในหน่วยความจำและนำไปประมวลผลการทำงานออกสู่เอาต์พุต

ข้อดีของขุมสายระบบ เอสพีซี

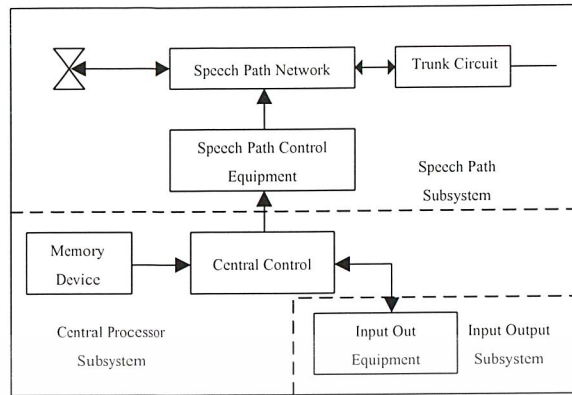
การทำงานของอุปกรณ์สวิตซ์ของขุมสายระบบ เอสพีซี เร็วกว่าระบบครอสบาร์มาก เพราะว่าขุมสายระบบ เอสพีซี มีความเร็วในการทำงานของอุปกรณ์เป็นมิลลิวินาที

- 1) สามารถให้บริการพิเศษต่างๆ แก่ผู้ใช้บริการโทรศัพท์ที่ได้มากขึ้น
- 2) ง่ายในการเพิ่มเติมหรือเปลี่ยนแปลงหน้าที่การทำงานของเครื่องขุมสายโทรศัพท์ สามารถทำงานเป็นได้ทั้งขุมสายท้องถิ่นและขุมสายต่อผ่าน
- 3) มีระบบการควบคุม และวิเคราะห์สาเหตุเสียได้ดีขึ้น
- 4) ง่ายในการเปลี่ยนแปลงเลขหมายโทรศัพท์
- 5) สามารถบันทึกค่าที่ใช้บริการต่างๆ ได้อย่างอัตโนมัติจากระบบการคิดเงิน
- 6) สามารถเลือกให้เส้นทาง และจัดเส้นทางติดต่อใหม่
- 7) สามารถรายงานสถานะของขุมสายให้ทราบได้
- 8) สามารถบันทึกการจราจรในสาย
- 9) การควบคุมการทำงาน และการซ่อมบำรุงรวมทั้งการบำรุงรักษาสามารถทำได้จากส่วนกลางทำให้การบริหารงานจากการบำรุงรักษากระทำได้อย่างสะดวกและมีประสิทธิภาพ
- 10) ประหยัดพื้นที่ในการจัดตั้งขุมสายเนื่องจากส่วนประกอบของขุมสายระบบเอสพีซี ส่วนใหญ่เป็นวงจรรวมทำให้ขุมสายมีขนาดเล็กลงจึงใช้พื้นที่ในการติดตั้งน้อย

โครงสร้างของขุมสายระบบเอสพีซีโดยทั่วไปจะประกอบด้วย 3 ส่วนสำหรับส่วนที่ต้องคำนึงในการติดตั้ง คือ ความต้องการอุณหภูมิ และความค่าขึ้น ตามที่กำหนดจะต้องได้ตามมาตรฐาน ผู้ควบคุม ผู้ซ่อมบำรุงต้องมีความรู้ความสามารถเพียงพอ ระบบทางผ่านของคำพูด เป็นส่วนของสวิตซ์ซึ่ง ทำหน้าที่ตัดต่อวงจรพูดระหว่างผู้เช่ากับผู้เช่า หรือการติดต่อผ่านไปยังขุมสายอื่น โดยผ่านวงจรขุมสายต่อผ่านหรือวงจรขุมสายเชื่อมต่อ อุปกรณ์ที่ใช้ในระบบย่อยคือ อุปกรณ์ทางไฟฟ้ากลไก

หน่วยประมวลผลกลาง เป็นส่วนที่ทำหน้าที่ควบคุมการทำงานทั้งหมดของเครื่องขุมสาย โดยที่ระบบควบคุมกลาง เป็นส่วนที่ทำหน้าที่ควบคุมการทำงานทั้งหมดของเครื่องขุมสาย โดยที่หน่วยควบคุมประมวลผลกลางจะอ่าน โปรแกรมข้อมูลจากหน่วยความจำที่ควบคุมการทำงานของระบบทางผ่านของคำพูด การเข้า และการออกของระบบ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ 2.4 โครงสร้างพื้นฐานของชุมสายอิเล็กทรอนิกส์เอสพีซี

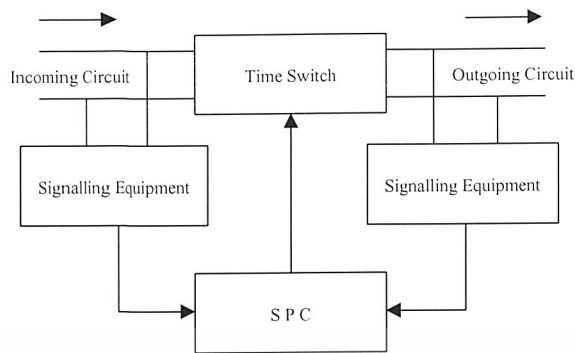
2.7 หลักการของระบบดิจิทัลสวิตซ์ซิง

2.7.1 ชุมสายระบบดิจิทัล

หลักการทั่วไปของชุมสายระบบดิจิทัลประกอบด้วย

- 1) โครงข่ายสวิตซ์
- 2) อุปกรณ์รับและส่งสัญญาณ
- 3) อุปกรณ์ควบคุม

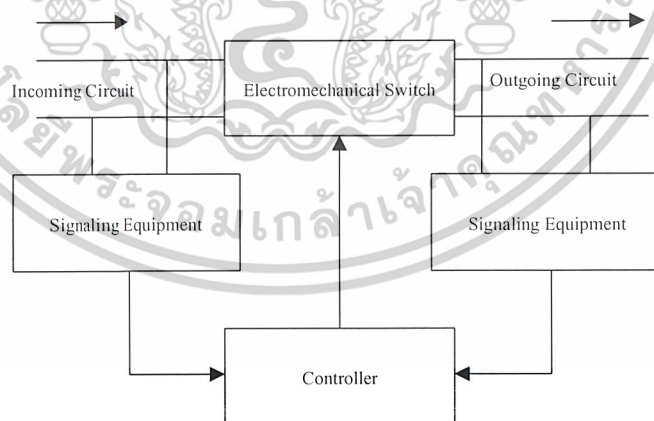
ในชุมสายแอนะล็อกส่วนมากจะเป็นสวิตซ์แบบไฟฟ้ากลไกซึ่งก็จะไปในรูปแบบของระบบครอสบาร์ซึ่งจะประกอบด้วยสวิตซ์จำนวนมากเพื่อทำหน้าที่เป็นสวิตซ์ซึ่งโครงข่ายในกรณีที่ชุมสายระบบดิจิทัลที่เป็น 1 หรือ 0 และจะถูกส่งผ่านเข้ามาทางวงจรด้านเข้าและออกไปทางวงจรทางด้านออกโดยที่สัญญาณดิจิทัลจะถูกสร้างขึ้นมาโดยอาศัยวงจรสารกึ่งตัวนำเป็นวงจรที่ใช้งาน



S P C : Stored Program Control

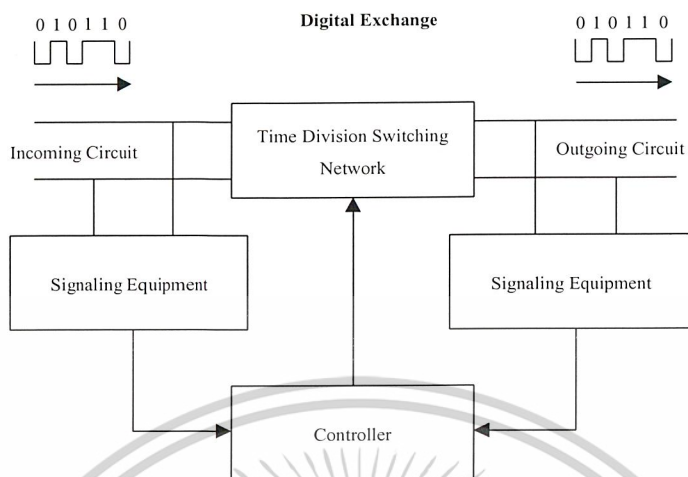
รูปที่ 2.5 ส่วนประกอบของชุมสายดิจิทัล

ตัวดิจิทัลสวิตช์ส่วนมากจะใช้อุปกรณ์อิเล็กทรอนิกส์เป็นหน่วยความจำสารกึ่งตัวนำ และวงจรส่วนประกอบต่างๆ มีสวิตช์เชิงเวลาซึ่งใช้สารกึ่งตัวนำเป็นหน่วยความจำมีส่วนสวิตช์ที่จะประกอบด้วยวงจรซึ่งเรียกว่า สเปซสวิตช์นำมาใช้ร่วมกับสวิตช์เชิงเวลาที่จะทำหน้าที่ในการส่งข่าวสารต่างๆ ขณะที่วงจรเปิดวงจร ซึ่งจะทำหน้าที่คล้ายๆ กันกับสวิตช์ไฟฟ้ากลไกจะส่งข่าวสารก็ต่อเมื่อหน้าสัมผัสทำงาน



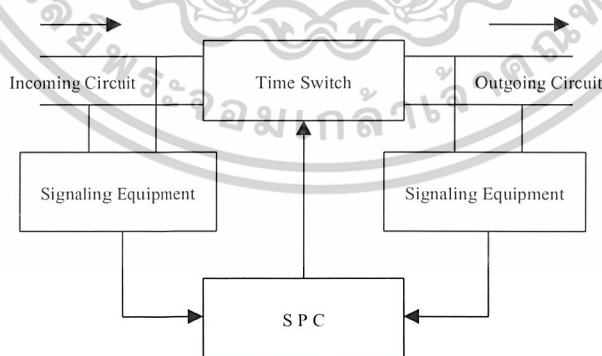
รูปที่ 2.6 ส่วนประกอบของชุมสายแอนะล็อก

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ 2.7 การส่งผ่านข้อมูลข่าวสารแบบดิจิทัล

การควบคุมของระบบชุมสายแบบดิจิทัลนั้นใช้วิธีเก็บ โปรแกรมซึ่งคล้ายๆ กันกับชุมสายระบบอิเล็กทรอนิกส์ในระบบ SPC ได้นำเอาคอมพิวเตอร์มาทำหน้าที่ควบคุมการทำงานของสวิทช์ตามโปรแกรมต่างๆ ที่เก็บไว้ในหน่วยความจำ ซึ่งการทำงานลักษณะนี้ต้องรู้สถานะการทำงานเมื่อมีการติดต่อใช้งาน เช่น สถานะ 0 เป็น Low สถานะ 1 เป็น High และการที่เรากดหมายเลขสัญญาณแต่ละหมายเลขจะมีค่าที่แตกต่างกันหรือการที่กดเป็น DTMF ในแต่ละเลขหมายจะมีความถี่ที่แน่นอนทั้งทางแนวนอนและแนวตั้ง



S P C : Stored Program Control

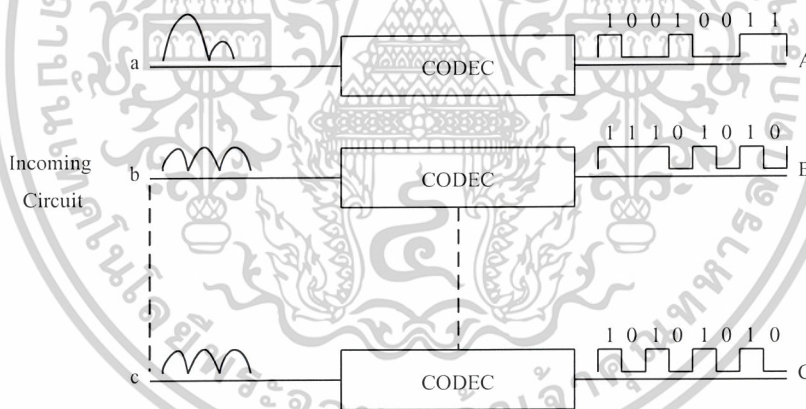
รูปที่ 2.8 ผังการทำงานชุมสายระบบ SPC

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

2.7.2 หลักการของการมัลติเพล็กซ์แบบ TDM

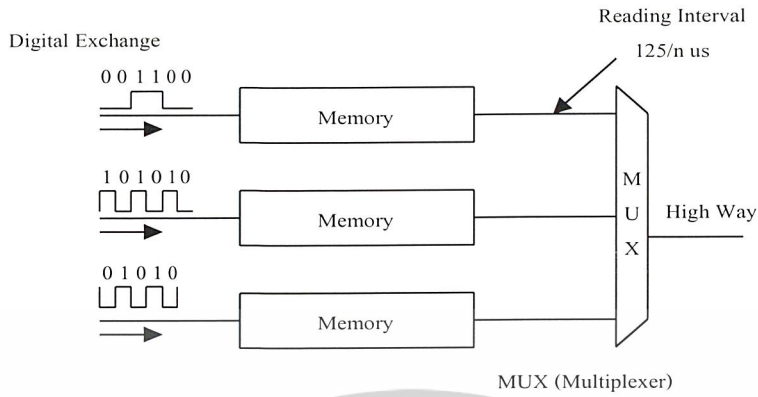
สัญญาณเสียงหรือสัญญาณแอนะล็อกได้ถูกส่งเข้ามาในคู่สายตามลำดับขั้นดังนี้ a, b,..n ผ่านวงจรเข้ารหัสจากสัญญาณแอนะล็อกเป็นสัญญาณดิจิทัล โดยที่การผ่านวงจรแปลงรหัสหรือที่เรียกว่า CODEC จำนวน 8 บิต คือ A, B...N

โดยนำสัญญาณแอนะลอกมาทำการสุ่มอัตราการสุ่มตัวอย่างความถี่ 8 kHz ด้วยระยะเวลา 125 μ s ด้วยความเร็วในการส่ง 64 kbit /s สัญญาณหลังจากการสุ่มจะเป็นสัญญาณดิจิทัล และเมื่อได้รับสัญญาณดิจิทัลก็จะส่งไปเก็บไว้เป็นการชั่วคราวที่หน่วยความจำ เพื่อจุดประสงค์สำหรับการมัลติเพล็กซ์สัญญาณดิจิทัล A, B,..N ของ TDM ด้วยจำนวน n สัญญาณจะถูกอ่านออกจากหน่วยความจำในช่วงเวลา $\frac{125}{n}$ μ s แล้วจึงส่งออกคู่สายที่ทำการส่งสัญญาณมัลติเพล็กซ์เรียกว่า ไสวีย์ ซึ่งในระบบดิจิทัลจะส่งด้วย Transmission Speed 8.448 Mbit /s การที่เราส่งสัญญาณเสียงเข้ามาทำการเข้ารหัสต้องมีใช้ความถี่ที่กำหนดไว้ให้อยู่ในช่วง 300-3400 Hz โดยที่ CCITT เป็นผู้กำหนดมาตรฐาน



รูปที่ 2.9 หลักการแปลงรหัสระบบ TDM

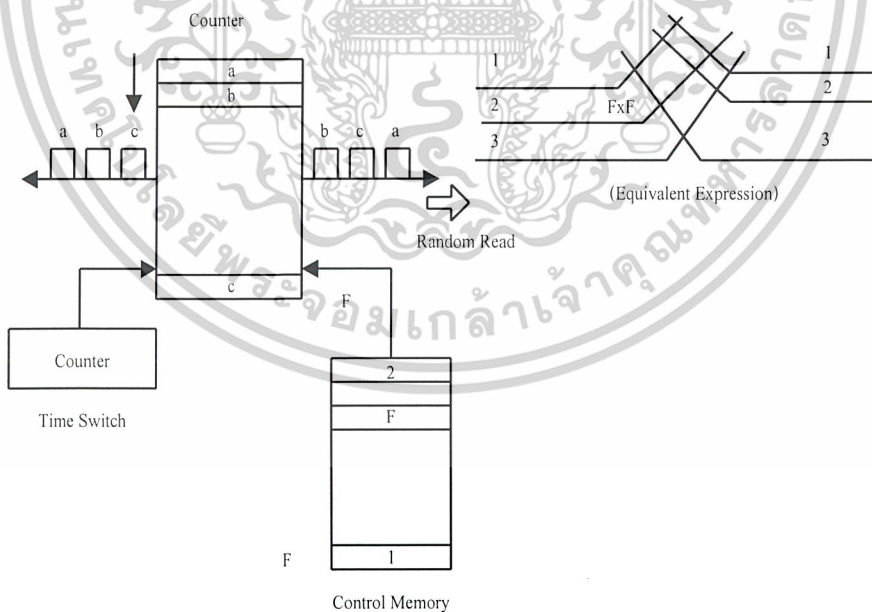
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ 2.10 การส่งสัญญาณออกทางเดียว

2.7.3 หลักการสวิตซ์ทางเวลา

เมื่อสัญญาณแอนะล็อกถูกเปลี่ยนเป็นสัญญาณดิจิทัล เรียกว่า PCM ซึ่งสัญญาณดิจิทัลมีหลายๆ สัญญาณมารวมกันในคู่สายเดียวกันเรียกว่า TDM ดังรูปที่ 2.8



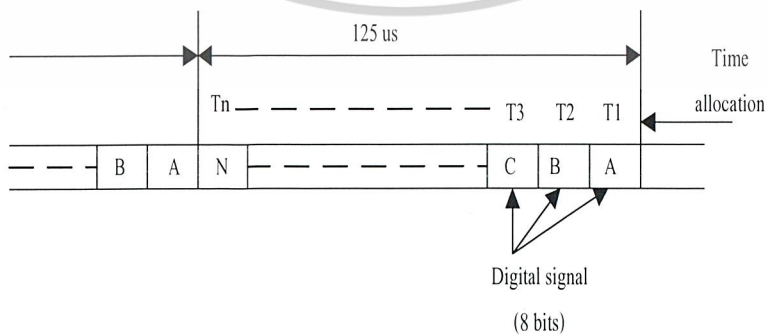
รูปที่ 2.11 TDM และวงจรเปรียบเทียบ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

สัญญาณจะถูกนำมารวมกันในคู่สายเดี่ยวแล้วต่อเข้าหน่วยความจำบัฟเฟอร์สัญญาณ a จะมาก่อน (หรือที่เรียกว่าช่องเวลาที่ 1) จะถูกเก็บไว้ในตำแหน่งหน่วยความจำที่ 1 สัญญาณ b ก็จะถูกเก็บไว้ในตำแหน่งหน่วยความจำที่ 2 การที่สัญญาณจากหน่วยความจำบัฟเฟอร์ จะนำออกมาใช้ จะต้องถูกควบคุมจากหน่วยความจำควบคุม ข้อมูลในหน่วยความจำควบคุมกำหนดให้ความจำตำแหน่งที่ 1 เป็นตำแหน่งที่ 2 หน่วยความจำตำแหน่งที่ 3 เป็นตำแหน่งที่ F และหน่วยความจำตำแหน่งที่ F เป็นตำแหน่งที่ 1 ก็มีความหมายว่า สัญญาณ b ออกก่อน สัญญาณ c ออกเป็นสัญญาณที่ 3 และสัญญาณ a ออกเป็นสัญญาณที่ F วิธีการเช่นนี้เรียกว่า Time Division Switch ซึ่งเราเขียนเป็นวงจรเปรียบเทียบจะคล้ายกับวงจรเมตริกซ์ หรือครอสบาร์สวิตช์ได้ดังรูปด้านขวามือของรูปที่ 2.12 สัญญาณที่ 1 ถึง F เข้าทางด้านเข้า และสามารถต่อจากเอาต์พุตสัญญาณ 1 ถึง F เหมือนกันโดยการควบคุมของหน่วยความจำควบคุม ซึ่งในคู่สายที่ใช้ส่งสัญญาณร่วมกันสำหรับการส่งสัญญาณมัลติเพล็กซ์นั้นเราเรียกว่า ทางควมข้อมูล (HW) และสัญญาณดังกล่าวนี้จะส่งด้วย Speed 8.448 Mbit / S ในระยะเวลาที่อ่านสัญญาณจากหน่วยความจำคือ $\frac{125}{n}$ μ s ซึ่งเป็นการอ่านจำนวน n ครั้ง นั่นคือ จุดเริ่มต้นของความเร็วในการส่ง



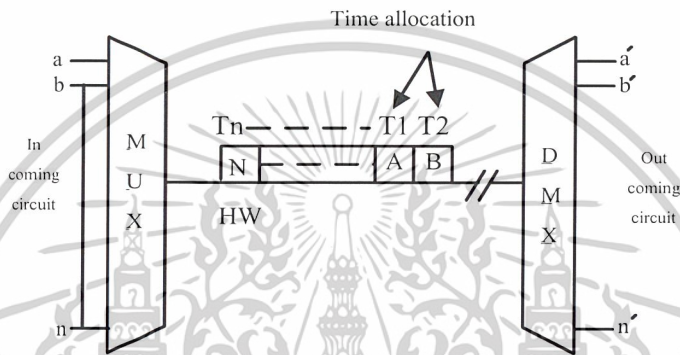
รูปที่ 2.12 การส่งผ่านทางควมข้อมูล



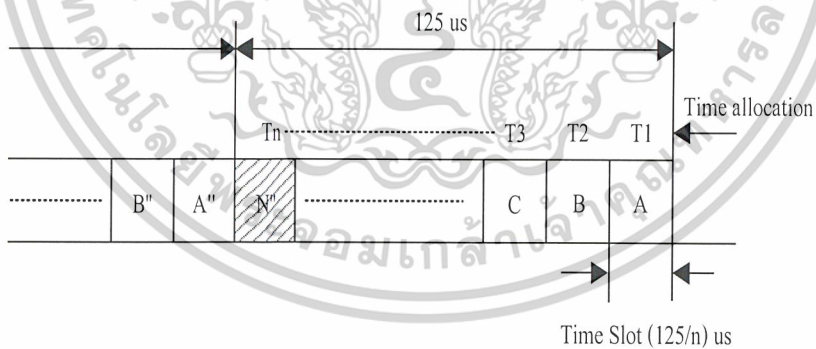
รูปที่ 2.13 การจัดอันดับของสัญญาณ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

TDM จะมีวิธีทำงานโดยเปลี่ยนในทิศทางของการอ่านค่าของเวลา $\frac{125}{n}$ μs จะขึ้นอยู่กับ การอ่านสัญญาณออกจากหน่วยความจำทุกๆ สัญญาณที่ถูกอ่านออกจากหน่วยความจำ ด้วยสัญญาณ Read signal ซึ่งจะผลิตสัญญาณออกจากตัวควบคุมสัญญาณ ในการส่งสัญญาณ HW ซึ่งสัญญาณดิจิทัล A ,B และ N ที่จะส่งสำหรับ n ช่องจะถูกจัดอันดับทางเวลาที่กำหนดไว้ที่ t_1, t_2, \dots, t_n ถูกกำหนดด้วยระยะเวลาของสัญญาณอ่านที่ถูกส่งไปยังหน่วยความจำในแต่ละวงจรทางด้านเข้า



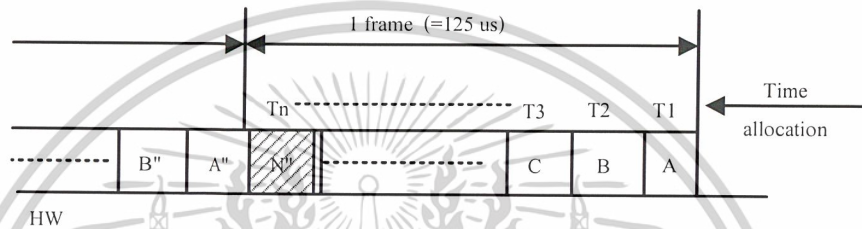
รูปที่ 2.14 การจัดอันดับของการสับเปลี่ยนช่วงเวลา



รูปที่ 2.15 หลักการจัดช่วงเวลา

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

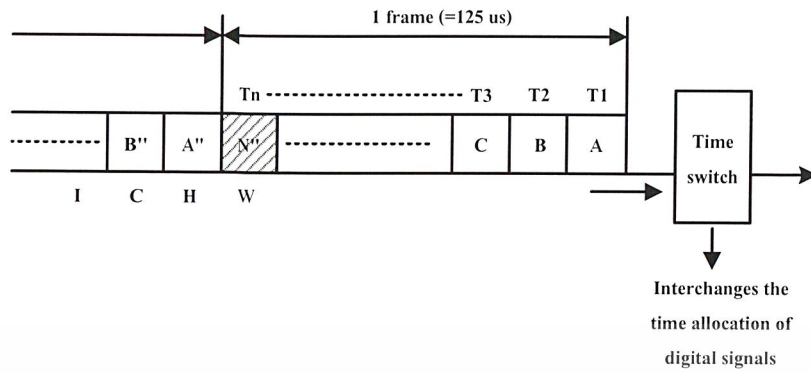
เราจะพิจารณาได้ว่าในวงจรสัญญาณทางด้านเข้านั้น จะขึ้นอยู่กับการจัดอันดับของ HW และในทำนองเดียวกันเอาต์พุตของแต่ละวงจรจะขึ้นอยู่กับการจัดอันดับของเวลาใน HW เมื่อวงจรทางด้านเข้า และวงจรทางด้านออกตอบสนองซึ่งกันและกันแล้วช่วงเวลาของ t_1 ใน HW จะทำหน้าที่รับผิดชอบทั้งวงจรทางด้านเข้า และวงจรทางด้านออก a และ a' ช่วงเวลาของ t_2 ใน HW จะทำหน้าที่รับผิดชอบทั้งวงจรทางด้านเข้า และทางด้านออกของ b และ b' จนกระทั่งถึงตำแหน่งที่ t_n ก็จะทำหน้าที่รับผิดชอบวงจรทางด้านเข้า และทางด้านออกของ n และ n แต่ละช่วงเวลา t_1, t_2, \dots, t_n



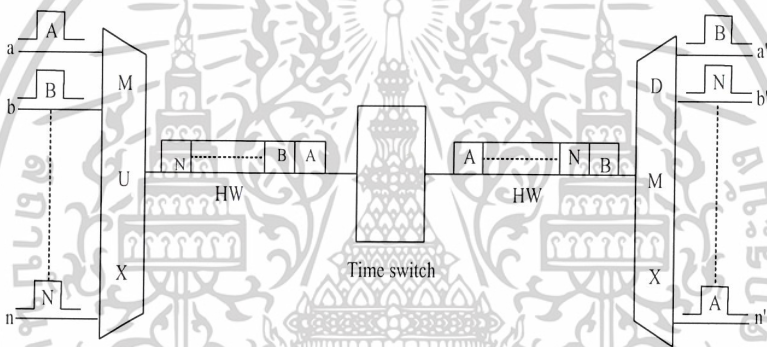
รูปที่ 2.16 การสับเปลี่ยนช่วงเวลาใน 1 เฟรม

ในการใช้งานในไฮเวย์ต่อ 1 ช่องนี้จะเรียกว่า ช่องเวลาในกรณีของ n และการสับเปลี่ยนมัลติเพล็กซ์ ดังนั้นใน 1 ช่องเวลาจะใช้เวลา $= \frac{125}{n} \mu\text{s}$ กลุ่มของสัญญาณทั้งหมด t_1, t_2, \dots, t_n ในแต่ละกลุ่มที่ใช้ 125 μs เรียกว่า 1 เฟรม สัญญาณมัลติเพล็กซ์แบบดิจิทัลที่ใช้ใน HW ได้ถูกนำมาใช้ในวงจรของสวิตซ์เชิงเวลา ซึ่งจะประกอบด้วยหน่วยความจำแบบสารกึ่งตัวนำ ซึ่งจะทำหน้าที่เป็นหน่วยความจำ และการสับเปลี่ยนช่วงเวลาของวงจรดิจิทัล ไม่ว่าจะเป็สัญญาณที่เข้ามาหรือสัญญาณที่ออกไปของระบบดิจิทัลสวิตซ์นั้น จะขึ้นอยู่กับการสับเปลี่ยนช่วงเวลาของวงจรดิจิทัลในแต่ละ HW กระบวนการของวงจรสวิตซ์ในระบบดิจิทัลจะเกิดจากการสับเปลี่ยนกันระหว่างวงจรของสัญญาณที่เข้ามา และสัญญาณที่ออกไปด้วยการสวิตซ์เชิงเวลา หรือที่เรียกว่า ไทม์สวิตซ์เป็นการตัดต่อสวิตซ์ที่มีความรวดเร็วมากมีค่าเท่ากับ 125 $\mu\text{s} : 1$ เฟรม

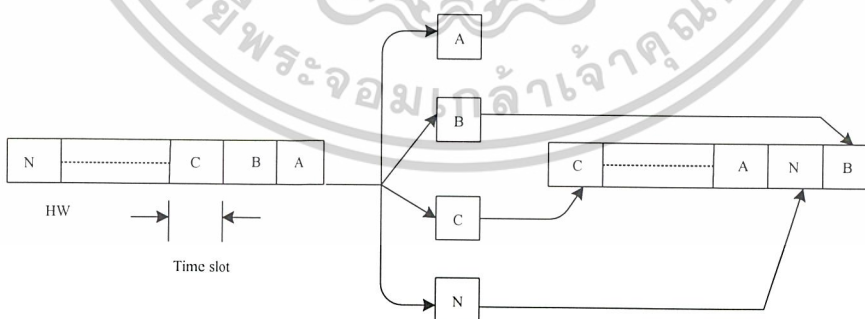
การสับเปลี่ยนกันของช่วงเวลา ซึ่งถูกกระทำจากช่วงเวลาหนึ่งไปยังช่วงเวลาหนึ่ง ด้วยวงจรของ TDM ซึ่งการสับเปลี่ยนช่วงเวลาของสัญญาณดิจิทัลเราเรียกว่า การเปลี่ยนระหว่างช่องเวลา การสับระหว่างช่องเวลาจะกระทำโดยการเก็บสัญญาณที่ใน HW ในหน่วยความจำของสวิตซ์เชิงเวลา และสัญญาณที่ถูกเก็บไว้ดังกล่าวจะถูกอ่านออกมาตามลำดับที่แตกต่างออกไปจากลำดับของการอ่าน



รูปที่ 2.17 การจัดช่วงเวลาของวงจรดิจิทัล

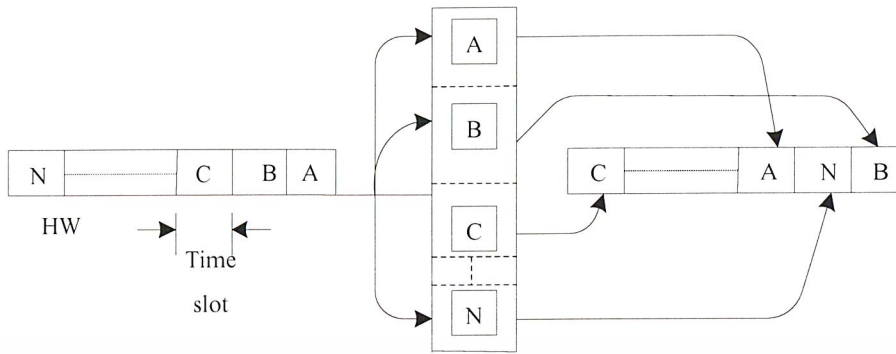


รูปที่ 2.18 การสลับเปลี่ยนช่วงเวลา

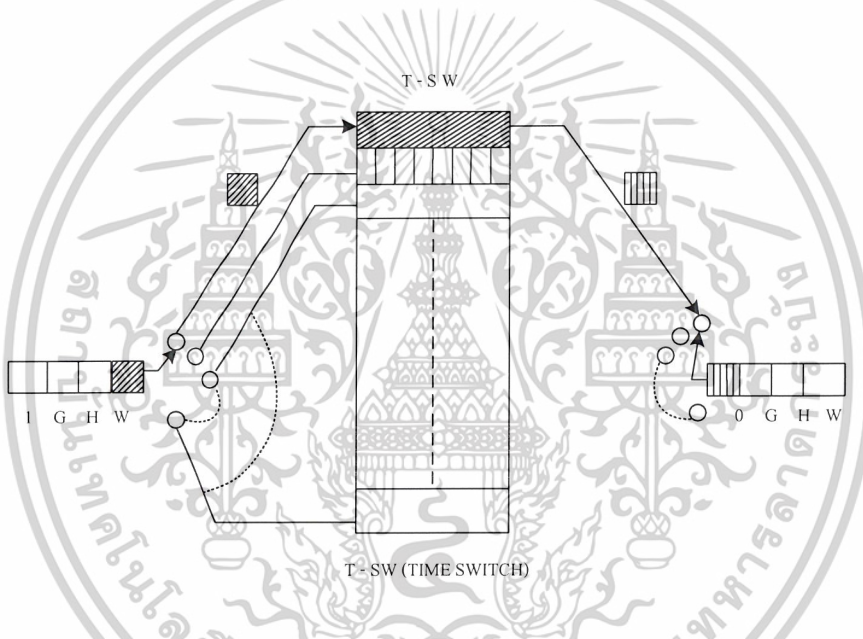


รูปที่ 2.19 การเปลี่ยนระหว่างช่วงเวลา

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ 2.20 การสับเปลี่ยนกันระหว่างช่องเวลา

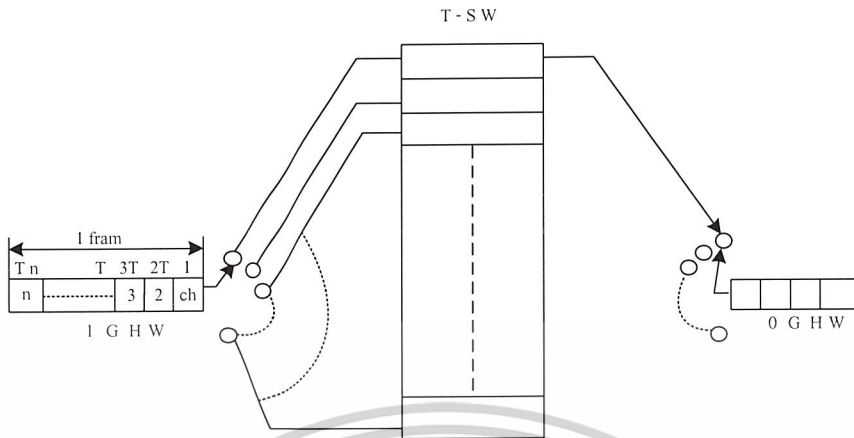


รูปที่ 2.21 การส่งผ่านของการเปลี่ยนระหว่างช่องเวลา

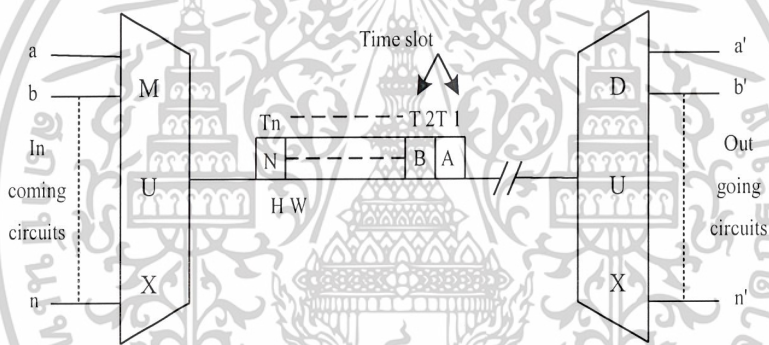
จากการพิจารณาตามรูปที่ 2.20 จะแสดงการสับเปลี่ยนระหว่างช่องเวลาจากรูปจะเห็นการสับเปลี่ยนสวิตช์เวลาจะอยู่ตรงกลางทางด้านเข้าของ HW จะอยู่ด้านซ้าย และทางด้านออก HW จะอยู่ทางด้านขวามือ สัญญาณ TDM ที่ผ่านจากการแปลงรหัสจะป้อนเข้าทางด้านของ HW หลังจากนั้นจะมีช่องเวลาถูกสับเปลี่ยนและถูกส่งออกทางด้านออกของ HW ถ้าเราสมมุติสัญญาณทั้งหมดเป็นจำนวน n ช่องต่อ 1 เฟรม ($125\mu\text{s}$) ซึ่งจะส่งเข้ามาทางด้านเข้าของ HW เป็นสัญญาณ TDM ให้สังเกตว่าจำนวน n ช่องเวลามาถึงสวิตช์เชิงเวลา T_1, T_2, \dots, T_n ตามลำดับ

ความเร็วที่ทำการผ่านการจัดช่องทางเวลานั้นหากมีการคำนวณผิดพลาด จะทำให้เสี่ยงเกิดการเพี้ยนไปหรือที่เรียกว่า เสียขบี่ ซึ่งจะมีผลทำให้เกิดการชนกันไม่รู้เรื่อง

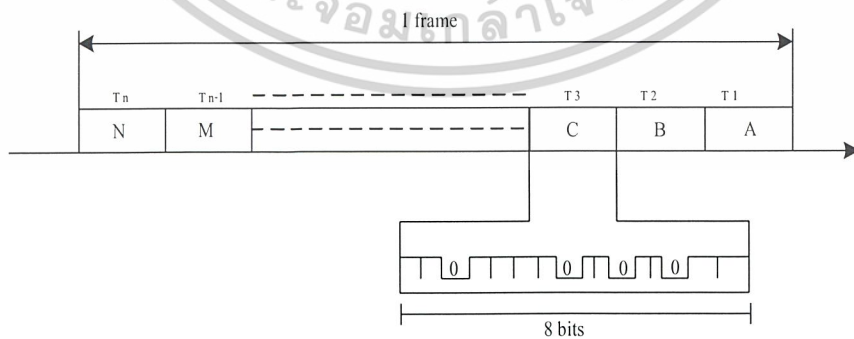
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ 2.22 สัญญาณที่ผ่านช่องเวลา

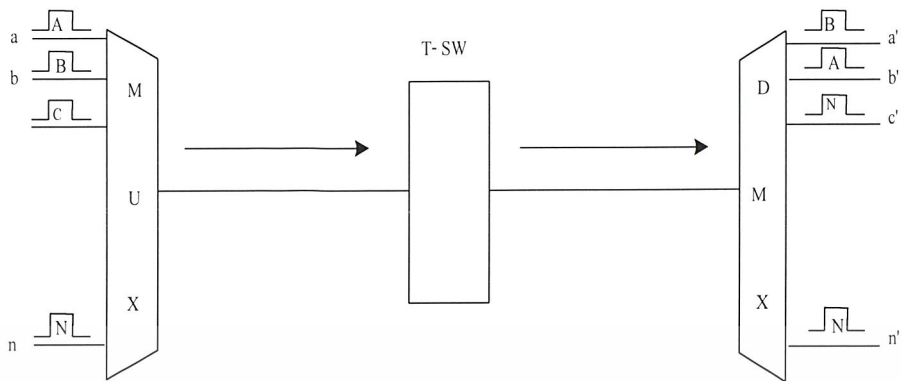


รูปที่ 2.23 การตอบสนองกันระหว่างวงจรทางด้านเข้ากับวงจรทางด้านออก



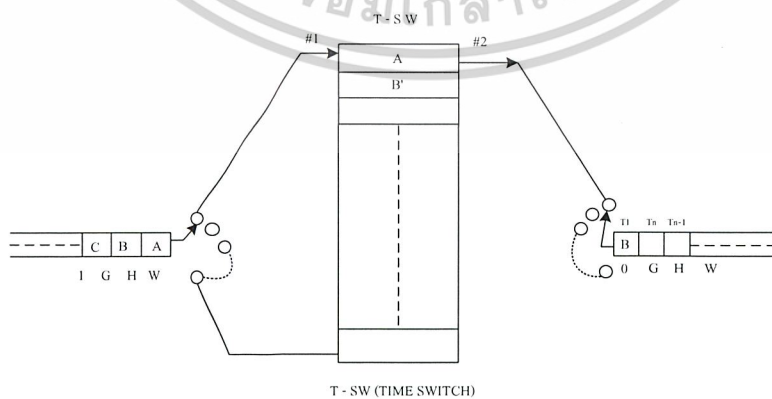
รูปที่ 2.24 ส่วนประกอบของสัญญาณดิจิทัล 8 บิต

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



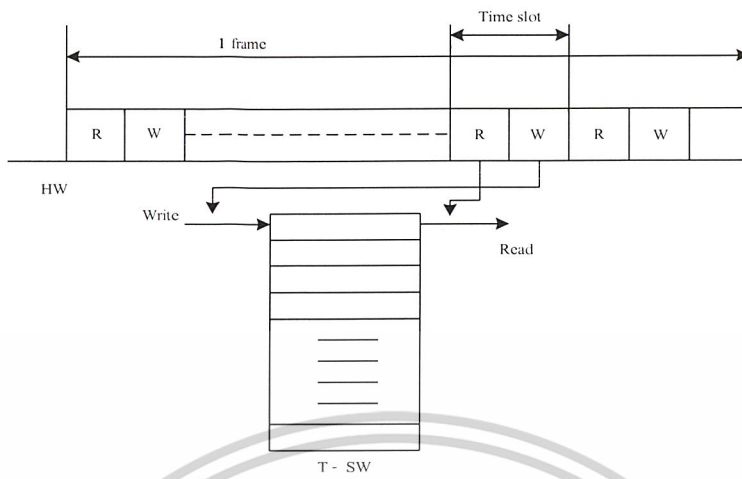
รูปที่ 2.25 การส่งผ่านสวิตช์เชิงเวลา

วงจรของสัญญาณที่ถูกส่งเข้ามาทางด้านเข้านั้นจำเป็นที่จะต้องให้ตอบสนองกับวงจรของสัญญาณทางด้านออกเพราะฉะนั้นช่วงเวลา T_1 จะรับรับผิดชอบกับวงจรทางด้านเข้า a และทางด้านออก a ในทำนองเดียวกันกับช่วงเวลา T_2 จะรับผิดชอบกับวงจรทางด้านเข้า b และวงจรทางด้านออก b และช่วงเวลา T_n จะรับผิดชอบกับวงจรทางด้านเข้า n และวงจรทางด้านออก n สมมติว่าช่วงเวลา T_1, T_2, \dots, T_n ทางด้านเข้าของ HW มีสัญญาณของข้อมูลข่าวสาร A, B และ N ซึ่งปกติจะเป็นรหัสดิจิทัล 8 บิตผ่าน PCM ของสัญญาณเสียง ถ้าต่อวงจรทางด้านเข้า a ไปยังด้านออก b วงจรทางด้านเข้า b ต่อไปยังทางด้านออก a' และวงจรทางด้านเข้า c ต่อไปยังวงจรทางด้านออก n' และวงจรทางด้านเข้า n ต่อไปยังทางด้านออก c' ควรพิจารณาถึงช่วงการสับเปลี่ยนระหว่างช่วงเวลาภายในตัวสวิตช์เชิงเวลา เมื่อสัญญาณ A ถูกสับเปลี่ยนไปยังวงจรทางด้านออก b' สัญญาณ B ไปยังวงจรทางด้านออก a' สัญญาณ c ต่อไปยังวงจรทางด้านออก n' และสัญญาณ N จะถูกต่อไปยังวงจรทางด้านออก c'

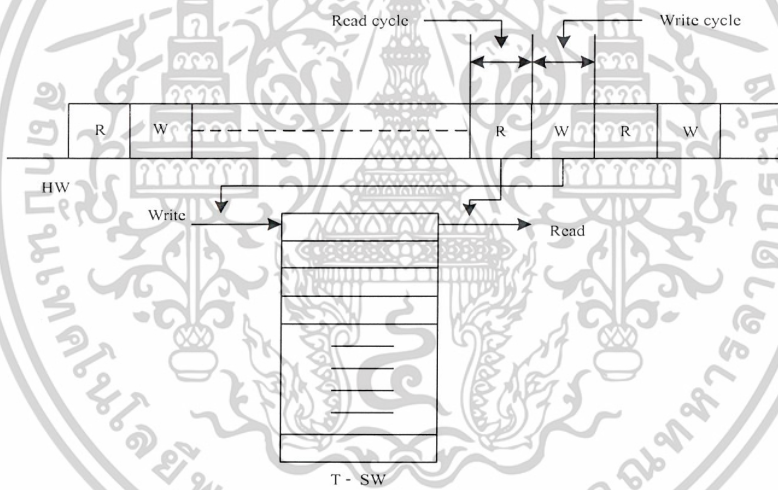


รูปที่ 2.26 การใช้งานของช่วงเวลา

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

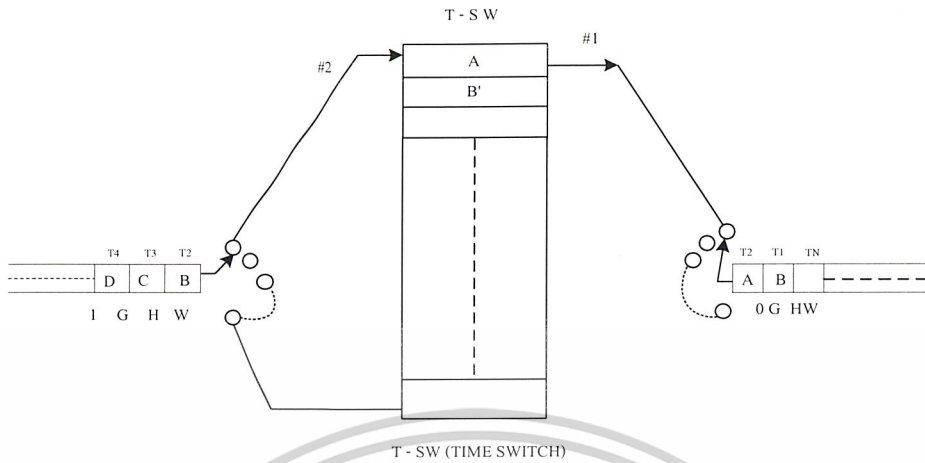


รูปที่ 2.27 การใช้งานของช่องเวลาในสวิตช์ช่องเวลา

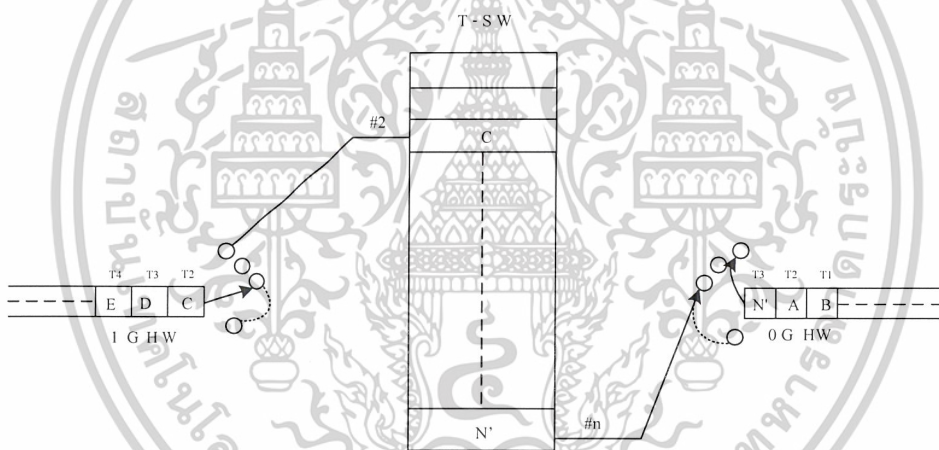


รูปที่ 2.28 คาบเวลาการอ่านและคาบเวลาการเขียน

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



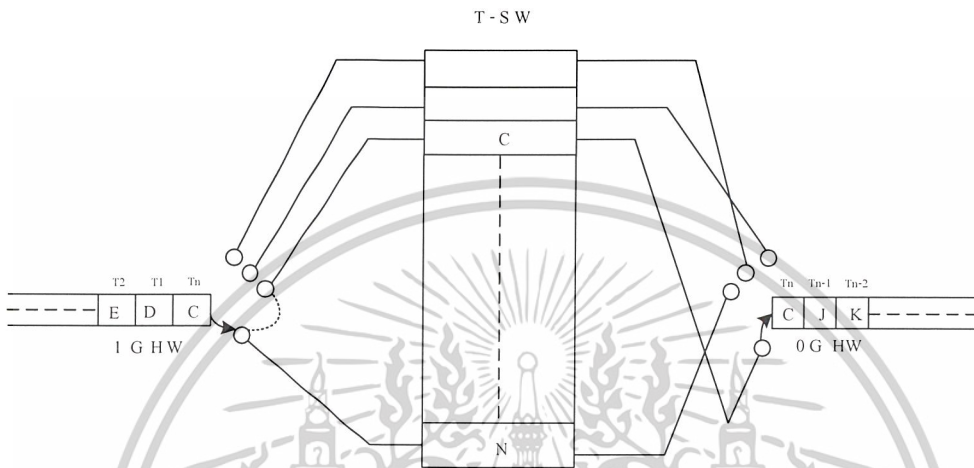
รูปที่ 2.29 การเปลี่ยนของสัญญาณ



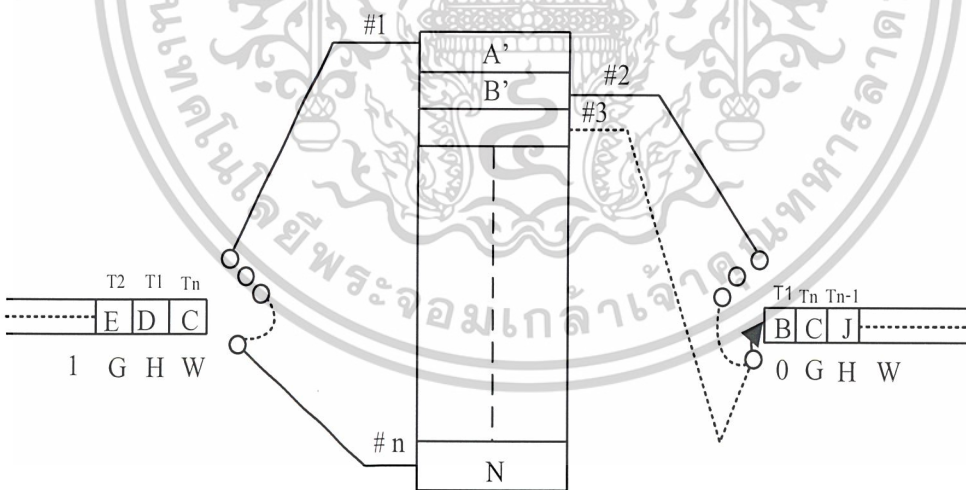
รูปที่ 2.30 การอ่านออกในสวิตช์เชิงเวลา

ขั้นแรกในช่วงเวลา T_1 สัญญาณ a ได้ถูกบันทึกไว้ที่ตำแหน่ง # 1 ในสวิตช์เชิงเวลาในเวลาเดียวกันกับสัญญาณ B ได้ถูกเก็บไว้ที่ตำแหน่ง #2 ได้ถูกอ่านออกมาได้สัญญาณ B' ตามลำดับขั้นตอนการทำงานของสัญญาณเขียนภายในสวิตช์เชิงเวลานี้ เราเรียกว่า คาบเวลาการเขียน และลำดับขั้นตอนการทำงานสำหรับสัญญาณการอ่านเรียกว่า คาบเวลาการอ่าน เมื่อถึงเวลาของช่วงเวลา T_2 มาถึงสัญญาณ C จะถูกบันทึกไว้ที่ตำแหน่ง #3 ในสวิตช์เชิงเวลาที่ช่วงเวลาเดียวกันนั้นสัญญาณ N' ที่ได้เก็บไว้ที่ตำแหน่ง #n ในเฟรมจะถูกอ่านออกด้วยวิธีการเช่นนี้ การบันทึกสัญญาณด้าน HW และการอ่านของสัญญาณที่เก็บไว้ในสวิตช์เชิงเวลา และจะต้องกระทำเช่นนี้สลับกันไปจนกระทั่งถึงที่สุด ลำดับที่ n ของช่วงเวลา T_1 ของแต่ละเฟรมดังรูปที่ 2.28 ภายหลังจากการอ่าน และการเขียนเอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ของสัญญาณทั้งหมดจนกระทั่งถึงลำดับที่ n ของช่วงเวลา T_n สมบูรณ์แบบแล้วช่วงเวลา T_1 ก็จะ
 ขึ้นมารอบใหม่อีก และการเขียนของสัญญาณใหม่ A' และการอ่านของสัญญาณ B ที่เก็บไว้ใน
 เฟรมก่อนนั้นก็ดำเนินต่อไป

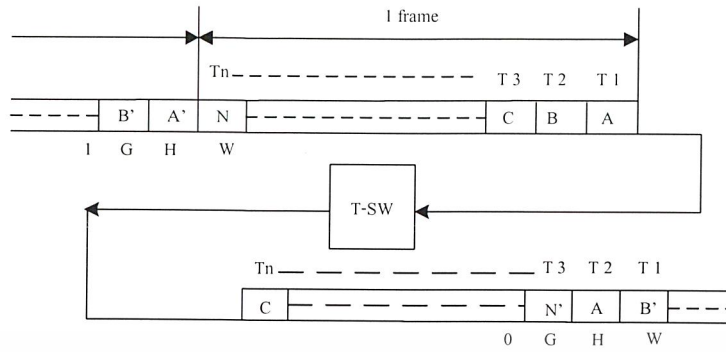


รูปที่ 2.31 วิธีการอ่านและการเขียนสวิตซ์เชิงเวลา



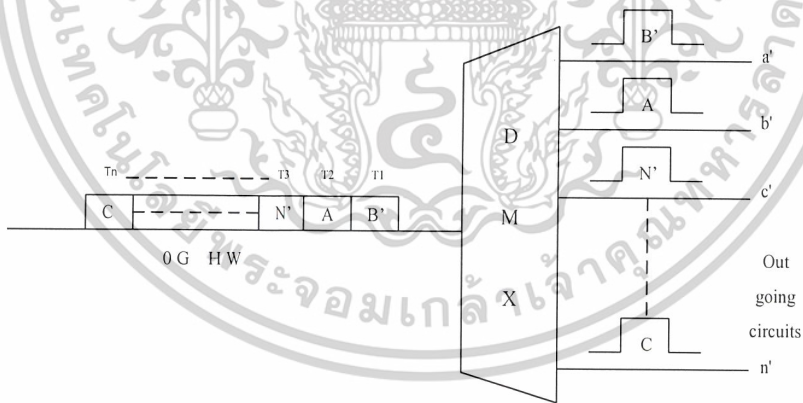
รูปที่ 2.32 วงจรการอ่านและการเขียนของเฟรมถัดไป

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
 ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ 2.33 วงจรการจัดลำดับของสัญญาณ และช่วงเวลา

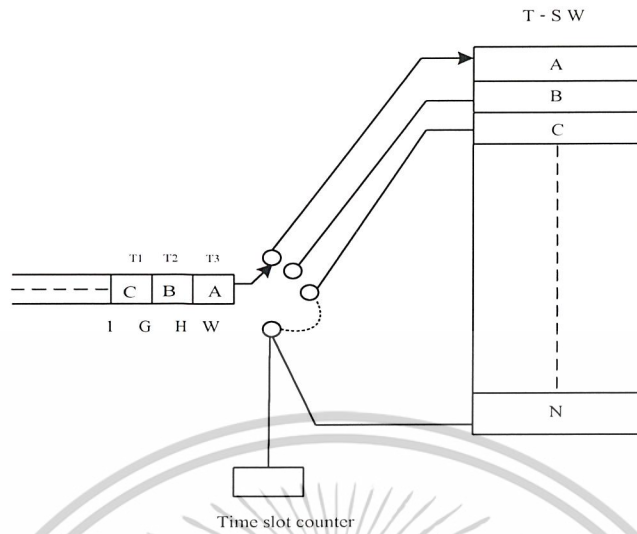
โดยวิธีการดังกล่าวนี้สลับสับเปลี่ยนของช่วงเวลา ซึ่งจะกระทำผ่าน T_1, T_2, T_3 สัญญาณ $B', A, N' \dots$ และ C ได้จัดลำดับในเวลาที่ตำแหน่งของช่วงเวลา $T_1, T_2, T_3 \dots$ และ T_n ทางด้านออกของ HW โดยจะถูกมัลติเพล็กซ์ลงในเฉพาะช่วงเวลาสำหรับการส่งออกของแต่ละวงจรถ้าจากเหตุผลดังกล่าวของสัญญาณ B' ที่เห็นในวงจรทางด้านออก a' , สัญญาณ A ในวงจรทางด้านออก b' สัญญาณ N' ในวงจรด้านออก c' และสัญญาณ C ในวงจรทางด้านออก n' ดังรูปที่ 2.35



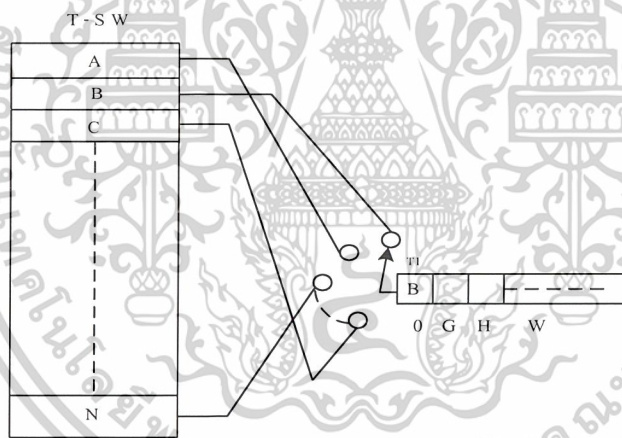
รูปที่ 2.34 การส่งหลังการมัลติเพล็กซ์

โดยหลักการที่ว่าๆ ไปถ้าเราจะเปรียบเทียบวงจรของสวิตช์ทางเวลาก็จะแสดงให้เห็นถึงจำนวน $n \times n$ ของสเปซสวิตช์ ในเรื่องของสวิตช์ทางเวลาซึ่งได้ทำการศึกษาค้นคว้ากันมามากพอสมควร ดังจะเห็นได้ดังรูปที่ 2.35 จุดตัดของวงจรทางด้านเข้า a จะถูกต่อออกไปยังทางด้านออก b' จุดตัดของวงจรด้านเข้า b จะถูกต่อไปยังทางด้านออก a' จุดตัดของวงจรทางด้าน c' จะถูกต่อ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

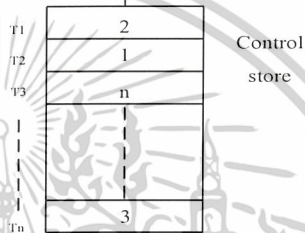
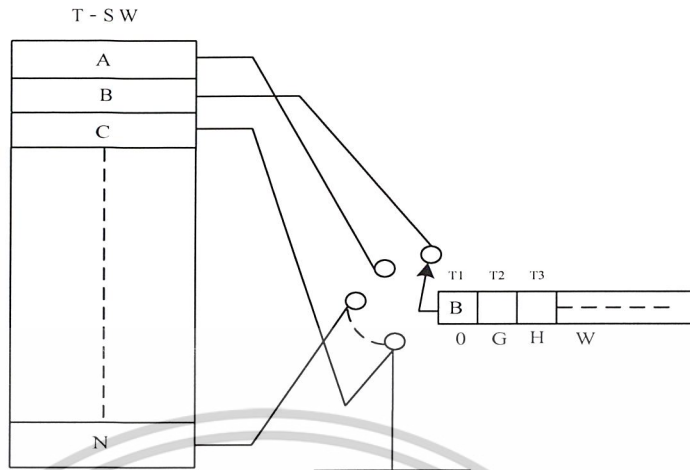


รูปที่ 2.36 การควบคุมในการใช้แบบตามลำดับที่แน่นอน

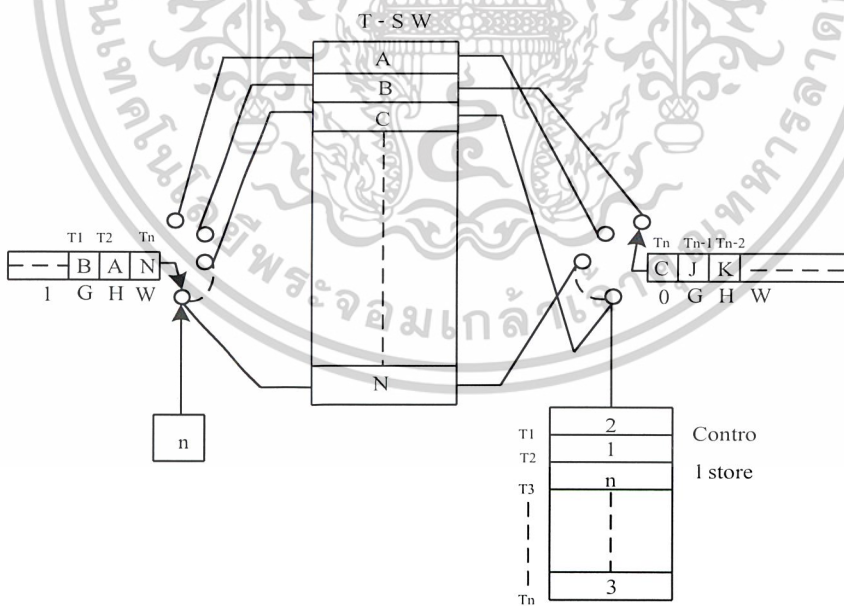


รูปที่ 2.37 วิธีการควบคุมการสุ่ม

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ 2.38 การควบคุมชุดคำสั่งที่เก็บไว้

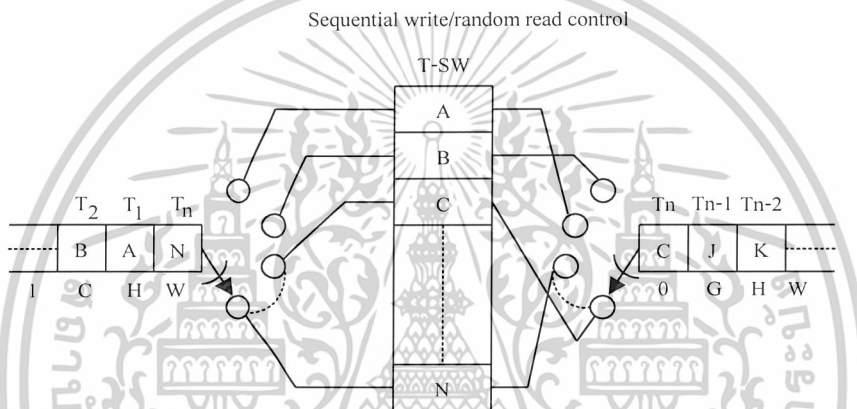


รูปที่ 2.39 การควบคุมตามลำดับและควบคุมการสุ่ม

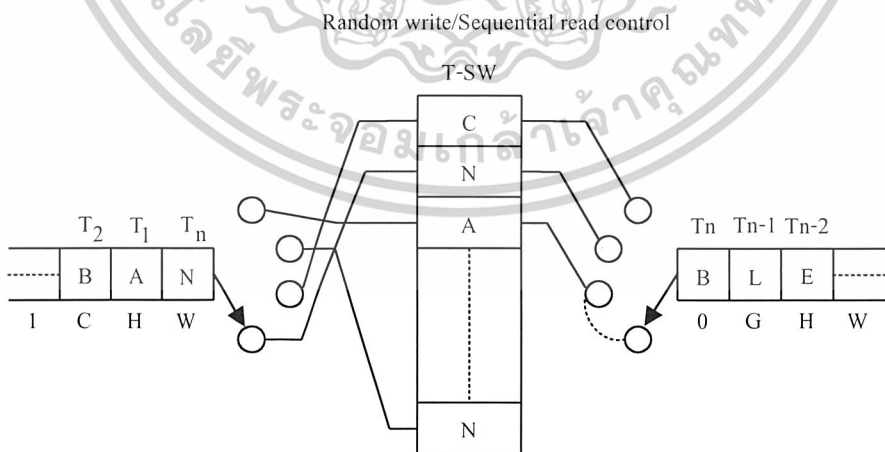
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

วิธีการสลับเปลี่ยนระหว่างการเปลี่ยนแปลงระหว่างช่วงเวลา ซึ่งเป็นการการบันทึกข้อมูลลงในหน่วยความจำด้วยการกระทำของการควบคุมตามลำดับ และการอ่านข้อมูลจากหน่วยจำด้วยการกระทำของการควบคุมการสุ่มนี้เรียกว่า Sequential write / Random read control

อีกกรณีหนึ่งของวิธีการเปลี่ยนแปลงระหว่างช่วงเวลาควบคุม คือ การบันทึกข้อมูลในหน่วยความจำกระทำโดยวิธีการควบคุมการสุ่มและการอ่านออกจากหน่วยความจำกระทำด้วยวิธีการสุ่มและการอ่านออกจากหน่วยความจำกระทำด้วยวิธีควบคุมตามลำดับซึ่งเรียกว่า Random write /Sequential read control



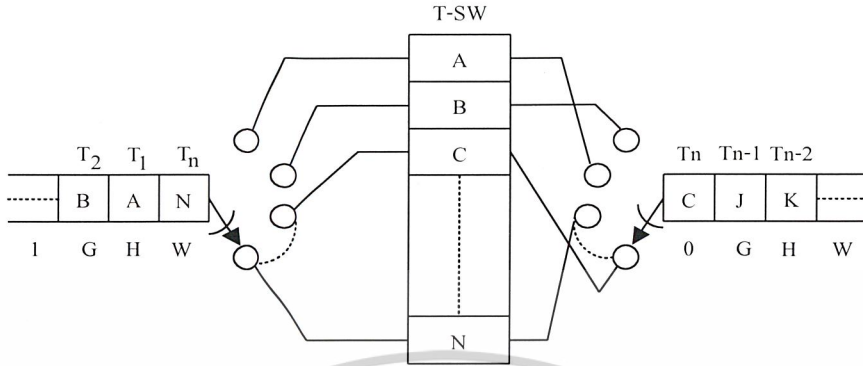
รูปที่ 2.40 การเขียนลำดับการควบคุมและควบคุมการอ่านการสุ่ม



รูปที่ 2.41 วิธีการใช้การเขียนการสุ่มและควบคุมการอ่านตามลำดับ

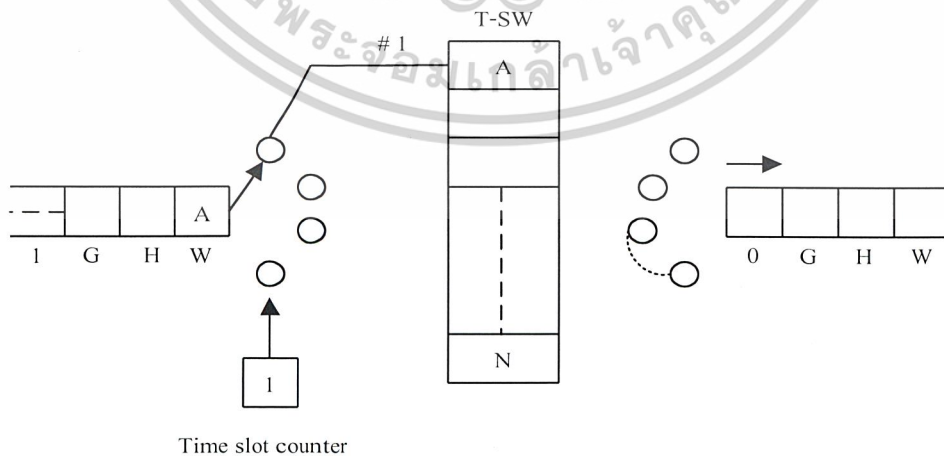
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

Sequential write/random read control



รูปที่ 2.42 การใช้งานของการนับสวิตซ์ทางเวลาและควบคุมชุดคำสั่ง

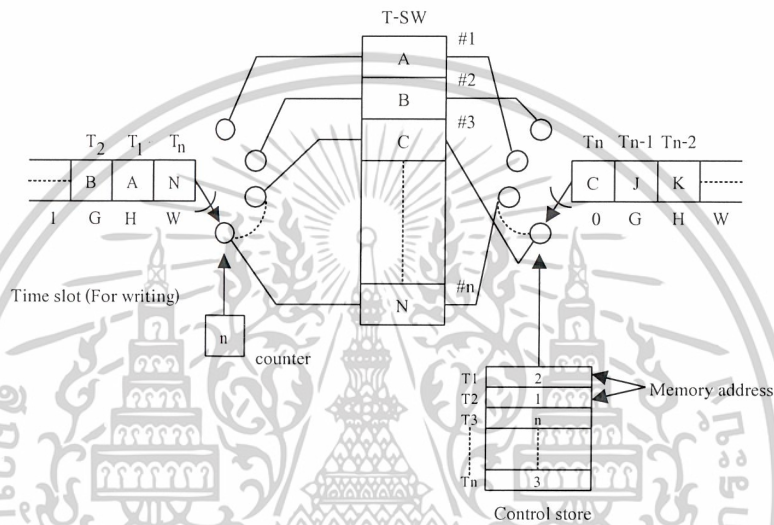
ให้เราพิจารณาการทำงานของการทำงานของการนับช่องเวลาและการควบคุมชุดคำสั่งในกรณีของการเขียนแบบลำดับ และการอ่านของการสุ่ม การนับช่องเวลาได้ถูกกำหนดให้ทำงานทางด้านเข้าของ HW เพื่อใช้สำหรับบันทึกสัญญาณข้อมูลลงในสวิตซ์ทางเวลา และควบคุมชุดคำสั่งใช้สำหรับอ่านสัญญาณข้อมูลออกจากสวิตซ์ทางเวลา ในการจัดลำดับการบันทึกของสัญญาณลงในสวิตซ์ทางเวลา ข้อความที่แสดงอยู่ในการนับช่องเวลาได้ถูกจัดไว้ในอันดับเหมือนกันกับของช่องเวลา และตำแหน่งในหน่วยความจำเรากล่าวได้ว่า เมื่อข้อความของการนับช่องเวลา คือ 1 สัญญาณ A ในช่องเวลา T_1 ได้ถูกบันทึกไว้ในหน่วยความจำที่ตำแหน่ง #1 หลังจากนั้น 1 จะถูกบวกเข้าไปในการนับช่องเวลาตามลำดับ และข้อความภายหลังจากจำนวน n แล้วกลับมาเป็น 1 อีกครั้งหนึ่ง



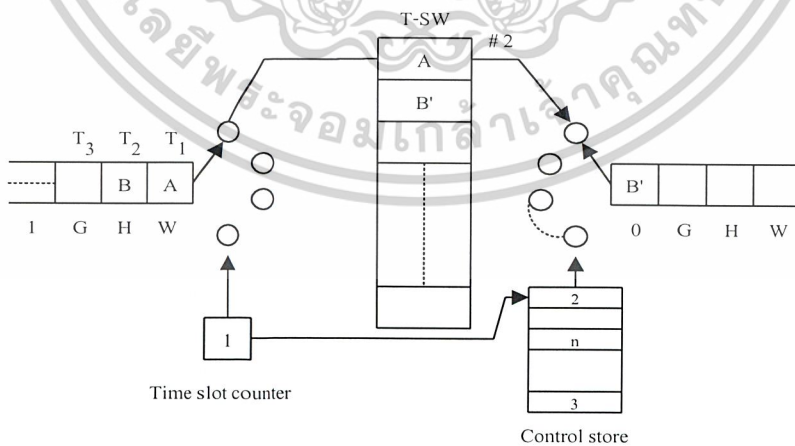
รูปที่ 2.43 การทำงานของการนับช่องเวลา

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ให้เราพิจารณาถึงการทำงานของควบคุมชุดคำสั่งอีกครั้งหนึ่ง ในการควบคุมชุดคำสั่งจะบรรจบตำแหน่งของหน่วยความจำไว้มากมายซึ่งจะต้องอ่านออกอย่างต่อเนื่องร่วมกันของในแต่ละช่วงเวลาเพื่อยืนยันถึงการติดต่อสื่อสารกันในควบคุมชุดคำสั่งจากรูปที่ 2.44 จะเห็นการติดต่อกันใน 2, 1, n และ 3 อยู่ในควบคุมชุดคำสั่งซึ่งแทนตำแหน่งหน่วยความจำในการติดต่อสวิตซ์ทางเวลานี้จะถูกป้อนให้สำหรับทุกๆ ครั้งของการใช้โทรศัพท์เรียก



รูปที่ 2.44 การทำงานของการควบคุมชุดคำสั่ง

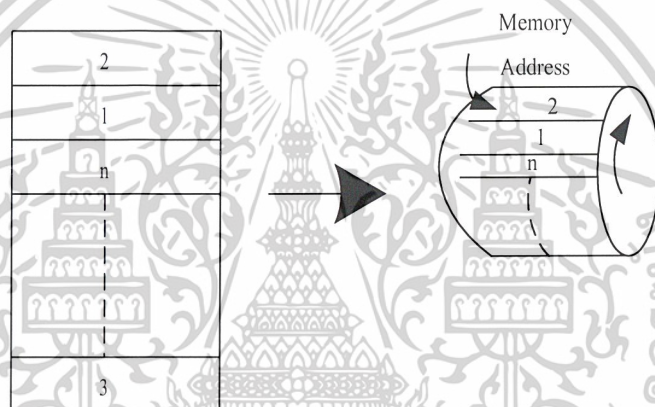


รูปที่ 2.45 ความสัมพันธ์ระหว่างการนับช่องเวลากับควบคุมชุดคำสั่ง

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

เวลาสำหรับการอ่านข้อมูลที่เก็บไว้ในชุดคำสั่งคือ ตำแหน่งของหน่วยความจำในการติดต่อ สวิตซ์ทางเวลาจากการนับช่องเวลาที่กำหนดไว้ทางด้านทางเข้า HW ได้ถูกนำมาใช้ก็ต่อเมื่อข้อความ ของการนับช่องเวลาเป็น 1 ค่าของ 2 ที่เก็บไว้ที่ตำแหน่งจะขึ้นอยู่กับ T_1 ในการควบคุมชุดคำสั่งจะ ถูกอ่านออกมาก่อน และเราอาจจะพอทราบได้จากค่าของตำแหน่งที่ 2 นั้นจะถูกอ่านออกมาจาก ตำแหน่งต่อไปจากสวิตซ์ทางเวลา คือ ตำแหน่งที่ 2 นั่นเอง

ดังนั้นสัญญาณ B ที่เก็บไว้ที่ตำแหน่ง # 2 จะถูกอ่านออกมาที่ช่องเวลา T_1 และส่งผ่าน ออกมาทางด้านออกของ HW เพื่อควบคุมชุดคำสั่งทำการอ่านซ้ำการควบคุมจากชุดคำสั่งสวิตซ์ทาง เวลานั้นอาจพูดได้ชัดเจนซึ่งเหมือนกับการหมุนของวัตถุรูปทรงกลมนั่นเอง ดังแสดงในรูปที่ 2.46



รูปที่ 2.46 การเปรียบเทียบของการควบคุมชุดคำสั่ง

บทที่ 3

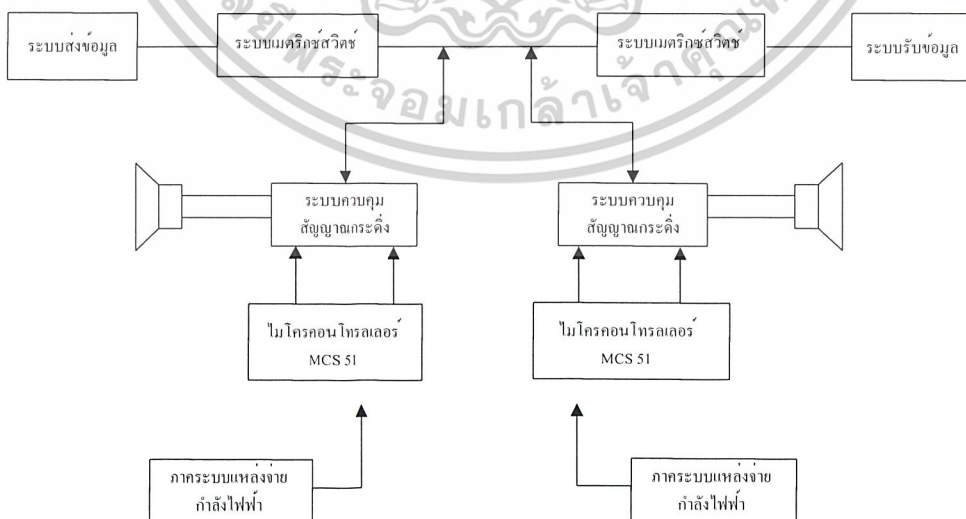
การออกแบบ การสร้าง และการทำงาน

3.1 หลักการออกแบบ

การออกแบบอุปกรณ์ขยายคู่สายโทรศัพท์ การทำงานของเครื่องนั้นจะสามารถส่งข้อมูลไปยังผู้ที่ต้องการเรียกโดยการผ่านสัญญาณเสียงจากเครื่องต้นทางไปยังเครื่องปลายทางได้ตามต้องการ เนื่องจากโครงงานชุดนี้ ไม่สามารถทำการมัลติเพล็กซ์และส่งข้อมูลทั้ง 4 เลขหมายพร้อมกันโดยผ่านสายโทรศัพท์เพียง 1 คู่สายได้ เพราะมีปัญหาเรื่องความเร็วในการส่งข้อมูลและสัญญาณนาฬิกา จึงปรับเปลี่ยนโดยการนำวงจรรวมเบอร์ MT 8806 มาใช้แทนซึ่งเป็นเมตริกซ์สวิตซ์ที่สลับข้อมูลออกครั้งละ 1 ช่องสัญญาณ โครงงานนี้สามารถจัดแบ่งการทำงานออกเป็นภาคต่างๆ ดังนี้

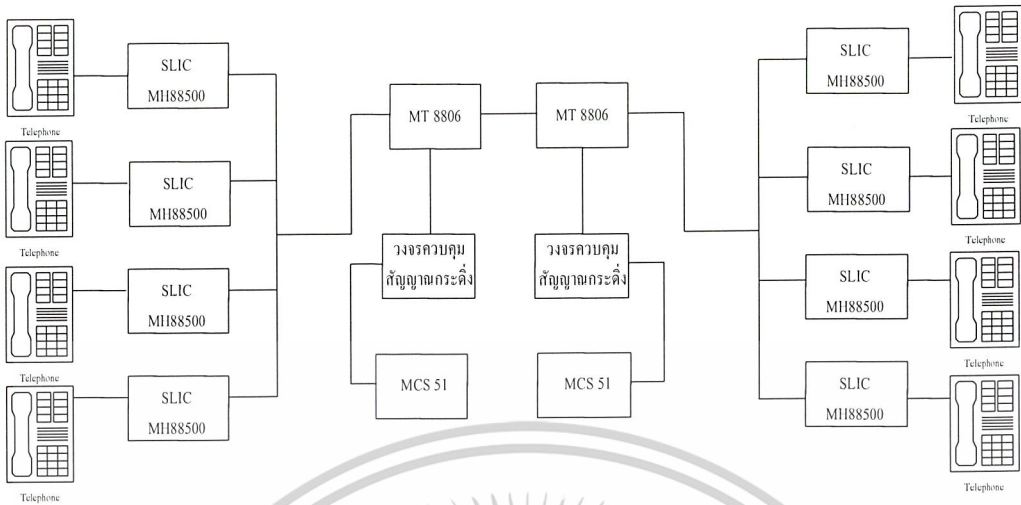
1. ภาคระบบส่งข้อมูล
2. ภาคระบบควบคุมสัญญาณกระดิ่ง
3. ภาคระบบเมตริกซ์สวิตซ์
4. ภาคระบบจ่ายกำลังไฟฟ้า

โดยในอุปกรณ์ขยายคู่สายโทรศัพท์นี้ จะมีการจัดช่วงเวลาของสัญญาณเป็นแบบดิจิทัลซึ่งจะแตกต่างกับสวิตซ์ซึ่งแบบแอนะล็อกที่ใช้เมตริกซ์สวิตซ์เป็นตัวควบคุมมีแผนผังการทำงานดังรูปที่ 3.1



รูปที่ 3.1 แผนผังการทำงานของอุปกรณ์ขยายคู่สายโทรศัพท์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

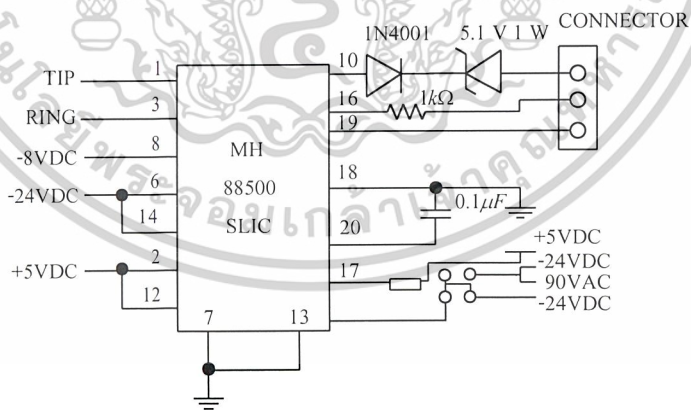


รูปที่ 3.2 แผนผังการต่ออุปกรณ์ขยายคู่สายโทรศัพท์

3.2 หลักการทำงานของภาคระบบส่งข้อมูล

3.2.1 วงจรเชื่อมต่อโทรศัพท์

การออกแบบได้ใช้วงจรรวมเบอร์ MH88500 ซึ่งจะมีคุณสมบัติที่สามารถจะทำหน้าที่เป็นวงจรเชื่อมต่อโทรศัพท์ได้โดยใช้อุปกรณ์ที่จะมาต่อรวมเพียงเล็กน้อย



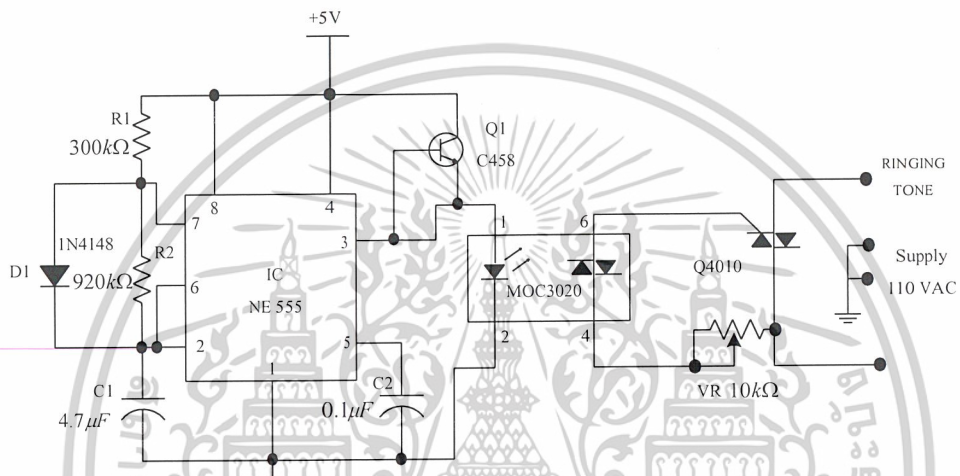
รูปที่ 3.3 วงจรเชื่อมต่อโทรศัพท์

ซึ่งภายในวงจรรวมเบอร์ MH88500 มีคุณสมบัติของวงจรที่นำมาใช้งานในโครงงานนี้ คือ วงจรกรองความถี่ต่ำผ่าน

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

3.2.2 วงจรกำเนิดสัญญาณกระดิ่ง

เป็นสัญญาณเรียกที่ส่งไปยังผู้เข้าฝ่ายถูกเรียกซึ่งจะได้ยินเสียงกระดิ่งหรือโทนขึ้นอยู่กับวงจรที่ใช้สัญญาณเป็นคลื่นสัญญาณชายน์ 25 Hz มีค่าแรงดัน 70-90 Vrms ช่วงการส่งเช่นเดียวกับวงจรกำเนิดสัญญาณเรียกกลับ คือ ส่ง 1 วินาที หยุด 4 วินาที เป็นระยะเวลายาวนานทั้งสิ้น 70-90 วินาที

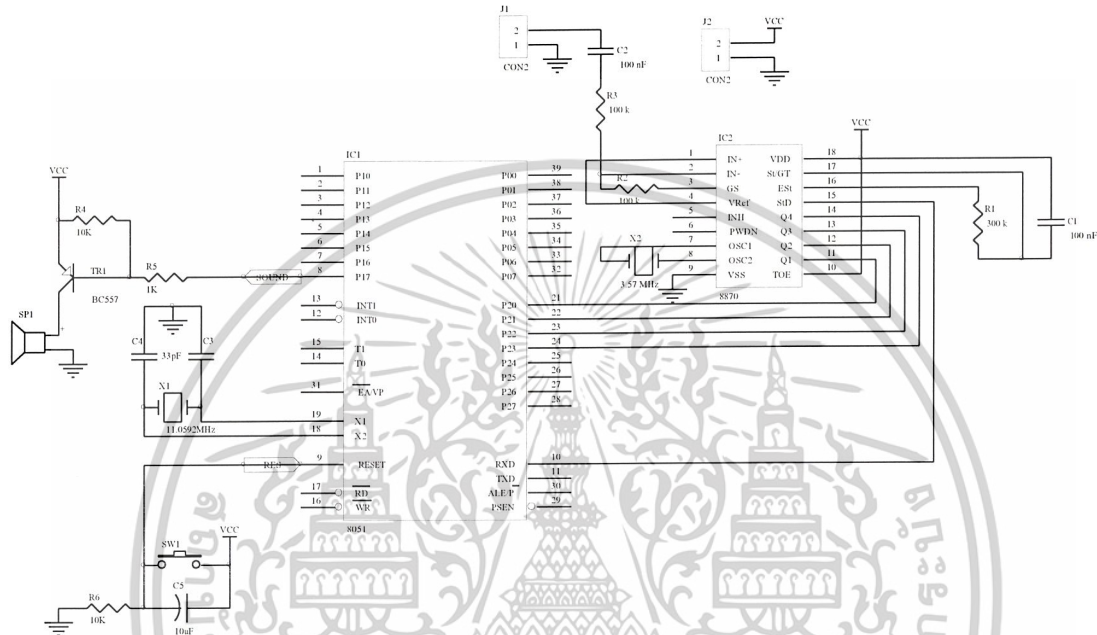


รูปที่ 3.4 วงจรกำเนิดสัญญาณกระดิ่ง

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

3.3 วงจรควบคุมสัญญาณกระดิ่ง

สัญญาณกระดิ่งเป็นสัญญาณที่ส่งไปยังผู้เช่าฝ่ายถูกเรียกจะส่ง 1 วินาที หยุด 4 วินาที
 โครงการนี้ใช้ไมโครคอนโทรลเลอร์ MCS-51 เบอร์ AT8051 เป็นตัวควบคุมสัญญาณกระดิ่ง

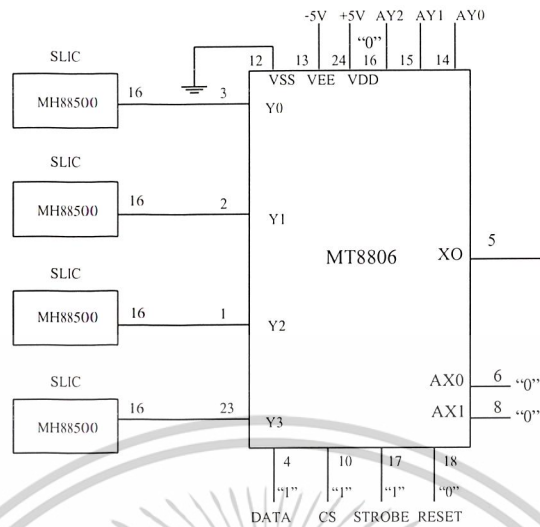


รูปที่ 3.5 วงจรควบคุมสัญญาณกระดิ่ง

3.4 วงจรเมตริกซ์สวิตช์

เนื่องจากวงจรเชื่อมต่อโทรศัพท์เป็นการส่งข้อมูลแบบแอนะล็อก จึงสามารถนำวงจรรวมเบอร์ MT 8806 เข้ามาใช้กับวงจรได้โดยโดยไม่ต้องมีการแปลงสัญญาณมาก่อน ซึ่งสามารถเลือกข้อมูลออกได้ครั้งละ 1 ช่องสัญญาณการทำงานคือ ต้องกำหนดช่อง STROBE ให้เป็น “1” ช่อง DATA เป็น “1” ช่อง CS เป็น “1” และ ช่อง RESET เป็น “0” ซึ่งจะสามารถทำงานได้ตามต้องการ และเมื่อต้องการใช้ช่องสัญญาณใหม่ให้เปลี่ยนช่อง STROBE เป็น “0” ช่อง DATA เป็น “0” และ กำหนดช่อง STROBE เป็น “1” แล้วกลับไป “0” จากนั้นทำการเปลี่ยนค่า ADDRESS แล้วเลือก STROBE เป็น “1” และ DATA เป็น “1” จะทำให้ได้เอาต์พุตตามที่ต้องการ

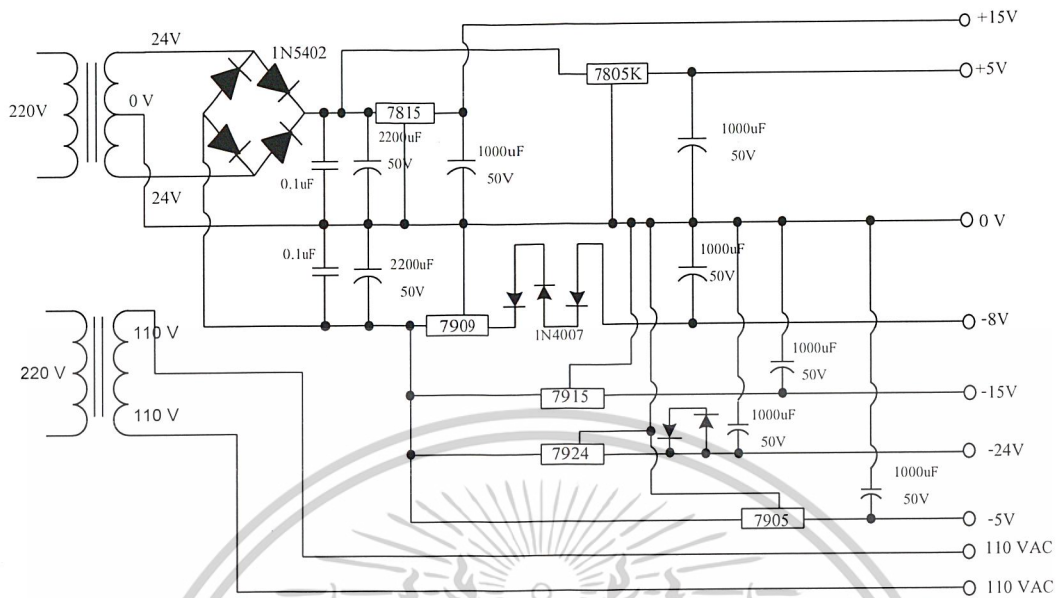
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
 ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ 3.6 วงจรเมตริกซ์สวิตช์

3.5 วงจรแหล่งจ่ายกำลังไฟฟ้า

เนื่องจากการใช้งานในอุปกรณ์ขยายคู่สายโทรศัพท์นี้ มีการทำงานแบบต่อเนื่องการออกแบบจึงเลือกใช้วงจรรวมเบอร์ 7805K และ 7905 ในการจ่ายกำลังไฟาระดับแรงดัน +5 และ -5 วงจรรวมเบอร์ 7909 นำมาต่ออนุกรมกับ ไดโอด 3 ตัวทำให้แรงดันประมาณ -8 โวลต์ และ 7924 ซึ่งจะได้แรงดันประมาณ -24 โวลต์โดยจะนำแรงดันส่วนนี้ไปใช้ในวงจรเชื่อมต่อโทรศัพท์ ส่วนไฟ +15 และ -15 โวลต์ จะใช้วงจรรวมเบอร์ 7815 และเบอร์ 7915 ซึ่งจะจ่ายให้กับตัวอปแอมป์โดยสามารถจ่ายกระแสได้สูงสุดถึง 1 แอมแปร์



รูปที่ 3.7 วงจรแหล่งจ่ายกำลังไฟฟ้า

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 4

การทดลองและผลการทดลอง

อุปกรณ์ขยายคู่สายโทรศัพท์ที่ทำการออกแบบมาในบทที่ 3 จะมีการแบ่งลักษณะการทำงานออกเป็นส่วนของวงจรต่างๆ ดังนี้

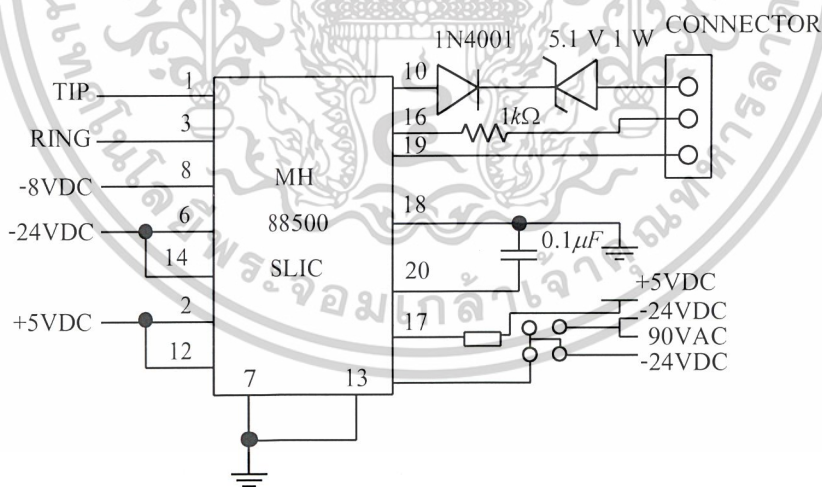
4.1 วงจรเชื่อมต่อโทรศัพท์

4.1.1 การทดลอง

ลำดับขั้นการทดลอง

1. ประกอบวงจรตามรูปลงในแผงวงจรทดลอง
2. ต่อคู่สายโทรศัพท์ที่ขา Tip และ Ring ตามวงจร
3. ตรวจสอบความเรียบร้อยของจุดต่ออุปกรณ์ต่างๆ
4. ใช้ออสซิลโลสโคปวัดที่คู่สายโทรศัพท์ในขณะที่กดปุ่มคีย์ และเมื่อยกหูโทรศัพท์แล้ว

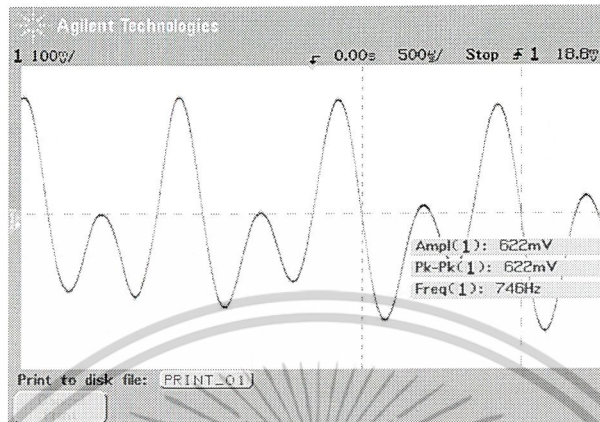
ชุด



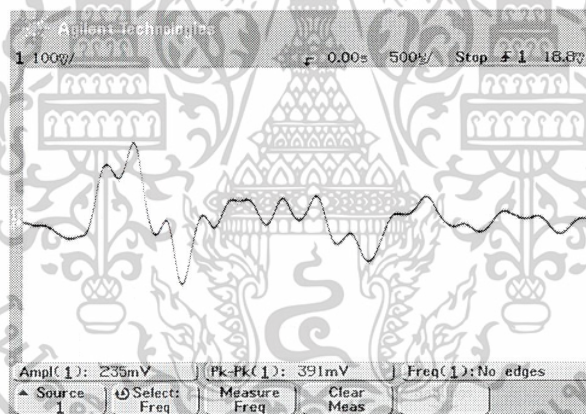
รูปที่ 4.1 วงจรเชื่อมต่อโทรศัพท์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

4.1.2 ผลการทดลอง



รูปที่ 4.2 ผลการทดลองเมื่อคณูปุ่มคีย์



รูปที่ 4.3 ผลการทดลองเมื่อยกหูโทรศัพท์แล้วพูด

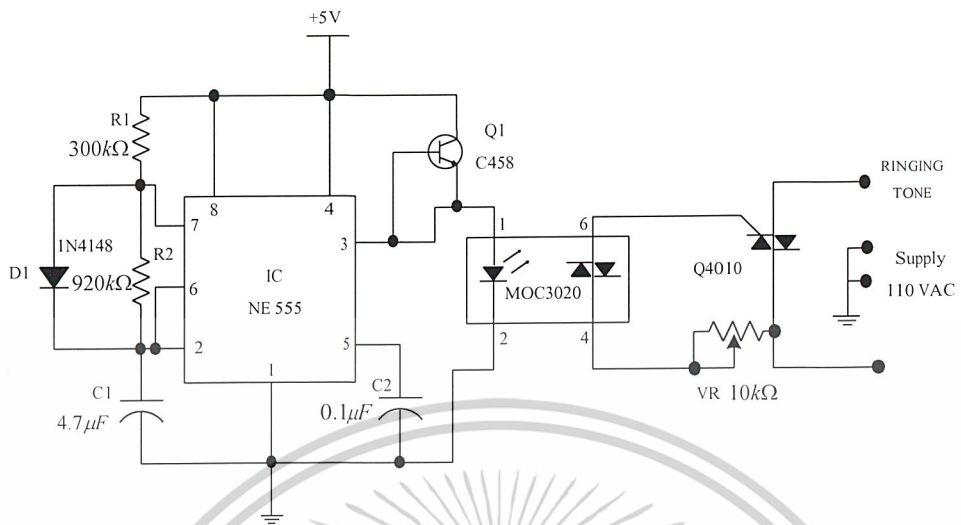
4.2 วงจรกำเนิดสัญญาณกระดิ่ง

4.2.1 การทดลอง

ลำดับขั้นการทดลอง

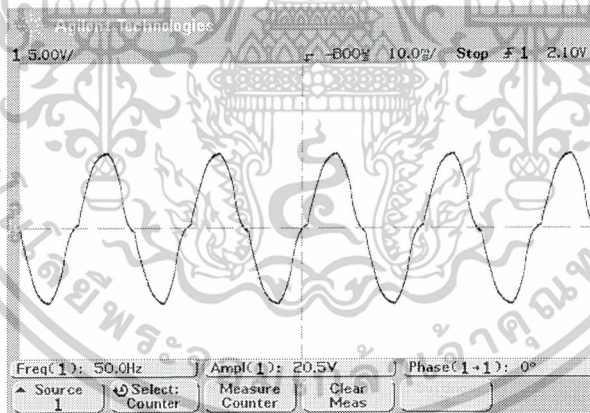
1. ประกอบวงจรตามรูปลงในแผงวงจรทดลอง
2. ตรวจสอบความเรียบร้อยของจุดต่ออุปกรณ์ต่างๆ
3. ใช้ออสซิลโลสโคปวัดสัญญาณเอาต์พุตของวงจร

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ 4.4 วงจรกำเนิดสัญญาณกระดิ่ง

4.2.2 ผลการทดลอง



รูปที่ 4.5 ผลการทดลองวงจรกำเนิดสัญญาณกระดิ่ง

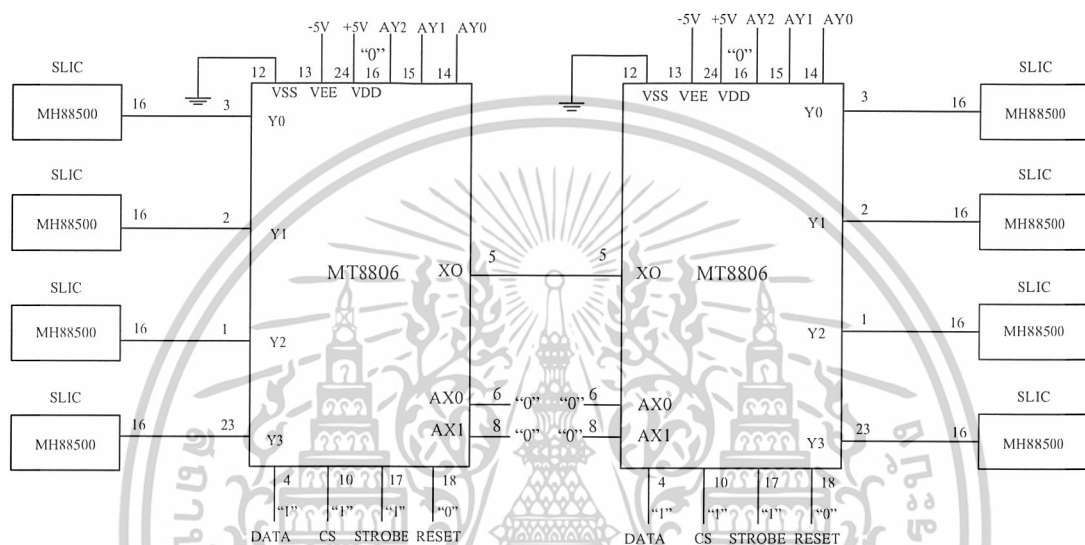
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

4.3 วงจรเมตริกซ์สวิตช์

4.3.1 การทดลอง

ลำดับขั้นการทดลอง

ประกอบวงจรตามรูปลงในแผงวงจรทดลอง



รูปที่ 4.6 วงจรเมตริกซ์สวิตช์

การใช้งานคู่สายที่ 1

1. โยกสวิตช์ทุกตัวมาที่ 0 โดยสวิตช์ RESET จะต้องคงค่าที่ตำแหน่ง 0 ตลอด เพื่อให้เมตริกซ์สวิตช์ทำงาน
2. โยกสวิตช์ STROBE ไปที่ 1 แล้วโยกสวิตช์กลับมาที่ 0
3. โยกสวิตช์ AY1 และ AY0 ไปที่ 0 เพื่อกำหนดตำแหน่ง ADDRESS ที่ 00
4. โยกสวิตช์ STROBE ไปที่ 1 และสวิตช์ DATA ไปที่ 1
5. คู่สายที่ 1 ทั้งสองฝั่งที่กำหนดไว้สามารถขงูสนทนากันได้

การใช้งานคู่สายที่ 2

1. สวิตช์ RESET จะต้องคงค่าที่ตำแหน่ง 0 ตลอด เพื่อให้เมตริกซ์สวิตช์ทำงาน
2. โยกสวิตช์ STROBE ไปที่ 0
3. โยกสวิตช์ DATA ไปที่ 0

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

4. โยกสวิตช์ STROBE ไปที่ 1 แล้วกลับไปตำแหน่ง 0
5. โยกสวิตช์ AY1 และ AY0 ไปที่ตำแหน่ง 0 1
6. โยกสวิตช์ STROBE ไปที่ 1 และสวิตช์ DATA ไปที่ 1
7. คู่สายที่ 2 ทั้งสองฝั่งที่กำหนดไว้สามารถยกหูสนทนากันได้

การใช้งานคู่สายที่ 3

1. สวิตช์ RESET จะต้องคงค่าที่ตำแหน่ง 0 ตลอด เพื่อให้เมตริกซ์สวิตช์ทำงาน
2. โยกสวิตช์ STROBE ไปที่ 0
3. โยกสวิตช์ DATA ไปที่ 0
4. โยกสวิตช์ STROBE ไปที่ 1 แล้วกลับไปตำแหน่ง 0
5. โยกสวิตช์ AY1 และ AY0 ไปที่ตำแหน่ง 1 0
6. โยกสวิตช์ STROBE ไปที่ 1 และสวิตช์ DATA ไปที่ 1
7. คู่สายที่ 3 ทั้งสองฝั่งที่กำหนดไว้สามารถยกหูสนทนากันได้

การใช้งานคู่สายที่ 4

1. สวิตช์ RESET จะต้องคงค่าที่ตำแหน่ง 0 ตลอด เพื่อให้เมตริกซ์สวิตช์ทำงาน
2. โยกสวิตช์ STROBE ไปที่ 0
3. โยกสวิตช์ DATA ไปที่ 0
4. โยกสวิตช์ STROBE ไปที่ 1 แล้วกลับไปตำแหน่ง 0
5. โยกสวิตช์ AY1 และ AY0 ไปที่ตำแหน่ง 1 1
6. โยกสวิตช์ STROBE ไปที่ 1 และสวิตช์ DATA ไปที่ 1
7. คู่สายที่ 4 ทั้งสองฝั่งที่กำหนดไว้สามารถยกหูสนทนากันได้

หมายเหตุ

RESET คือ เป็นขาอินพุตหลักที่เลือกปิดสวิตช์ โดยไม่ต้องคำนึงถึงสถานะใดทั้งสิ้น จะต้องให้ลอจิก 1 เมื่อต้องการเคลียร์ข้อมูล และให้ลอจิก 0 เมื่อต้องการให้ทำงานปกติ

STROBE คือ เป็นขาอินพุตเพื่อทำการเลือกตำแหน่งและข้อมูล โดยตำแหน่งต้องคงที่ก่อนที่ STROBE จะเปลี่ยนเป็นลอจิก 1 และข้อมูลค่าจะคงที่ต่ำกว่า STROBE ซึ่งขานี้จะทำงานที่ลอจิก 1

DATA คือ เป็นขาอินพุตให้ลอจิก 1 เมื่อเปิดสวิตช์ และให้ลอจิก 0 เมื่อปิดสวิตช์ซึ่งขานี้จะทำงานที่ลอจิก 1

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

AY0 คือ ขาดำแหน่งอินพุตเพื่อเลือกใช้ช่องสัญญาณโทรศัพท์

AY1 คือ ขาดำแหน่งอินพุตเพื่อเลือกใช้ช่องสัญญาณโทรศัพท์

เมื่อเครื่องเกิดขัดข้องให้ทำการรีเซตโดยการโยกสวิตช์ RESET ไปที่ตำแหน่ง 1 และกลับมาที่ตำแหน่ง 0 เพื่อให้สามารถใช้งานได้เหมือนเดิม

4.3.2 ผลการทดลอง

ตารางที่ 4.1 ผลการทดลองวงจรเมตริกซ์สวิตช์

AX0	AX1	AY0	AY1	AY2	Connection
0	0	0	0	0	X0-Y0
0	0	1	0	0	X0-Y1
0	0	0	1	0	X0-Y2
0	0	1	1	0	X0-Y3
0	0	0	0	1	X0-Y4

ตารางที่ 4.1 (ต่อ) ผลการทดลองวงจรเมตริกซ์สวิตช์

AX0	AX1	AY0	AY1	AY2	Connection
0	0	1	0	1	X0-Y5
0	0	0	1	1	X0-Y6
0	0	1	1	1	X0-Y7

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 5

บทสรุป

5.1 สรุป

ในการออกแบบและการสร้างอุปกรณ์ขยายคู่สายโทรศัพท์นี้ใช้เวลาในการศึกษาข้อมูลพอสมควรเพราะว่าได้รับข้อมูลที่คลาดเคลื่อนในช่วงแรกใช้วงจรรวมเบอร์ MC 33120 แต่มีปัญหาทรานซิสเตอร์เบอร์ที่จะใช้นั้นหาซื้อไม่ได้จึงหาเบอร์ที่ใช้เปลี่ยนแทนกัน คือ วงจรรวมเบอร์ MH88500 ซึ่งสามารถใช้งานได้ตามต้องการจากการทดลองปรากฏว่า เมื่อทำการต่อวงจรเชื่อมต่อโทรศัพท์ สามารถติดต่อกับภาคตรงข้ามได้ และเสียบก็มีความชัดเจนพอสมควร โดยทำการทดลองภาคต่อไป คือ มัลติเพล็กซ์ และดีมัลติเพล็กซ์ซึ่งเป็นการมัลติเพล็กซ์แบบ 4 ช่องสัญญาณ ปรากฏว่าไม่สามารถทำได้ เนื่องจากมีปัญหาในเรื่องของความเร็วในการส่งข้อมูล และสัญญาณนาฬิกา จึงไม่สามารถส่งข้อมูลพร้อมกันได้ทั้ง 4 ช่องสัญญาณโดยผ่านคู่สายโทรศัพท์เพียง 1 คู่สาย จึงได้มีการปรับเปลี่ยนโดยการนำวงจรรวมเบอร์ MT 8806 มาใช้เป็นวงจรรวมที่ทำหน้าที่เป็นแอนะล็อกสวิทช์คือ สามารถเลือกข้อมูลออกได้ตามต้องการ โดยสามารถเลือกข้อมูลออกได้เพียงครั้งละ 1 ช่องเท่านั้น และวงจรรวมเบอร์ MT 8806 นี้ยังสามารถส่งได้ไกลโดยใช้สายโทรศัพท์ เพียง 1 คู่สายเท่านั้น

5.2 ปัญหาและแนวทางแก้ไข

จากการดำเนินการสร้างและทดสอบ โครงการปรากฏว่ามีปัญหาเกิดขึ้นหลายประการ ซึ่งสรุปได้ดังนี้

1. ปัญหา การต่อกราวด์ร่วมของแหล่งจ่ายไฟ

แนวทางแก้ไข ต่อกราวด์ร่วมระหว่างกราวด์แอนะล็อกกับกราวด์ดิจิทัล

2. ปัญหา ขนาดของลายทองแดงที่ออกแบบไม่ได้มาตรฐาน

แนวทางแก้ไข ทำการออกแบบลายวงจรใหม่

3. ปัญหา ขาดข้อมูลที่แน่นอน

แนวทางแก้ไข ค้นคว้าจากแหล่งข้อมูลที่เชื่อถือได้

4. ปัญหา ประกอบวงจรผิดพลาด

แนวทางแก้ไข การต่ออุปกรณ์แต่ละตัวต้องตรวจสอบก่อนทำการทดลอง

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

5. ปัญหา อุปกรณ์หลายอย่างที่ใช้ในวงจรเสียหายบ่อย ไม่มีประสิทธิภาพดีพอ
แนวทางแก้ไข ใช้อุปกรณ์ที่มีคุณภาพสูงเหมาะสมกับวงจรที่ใช้งาน

6. ปัญหา การมัลติเพิล็กซ์และดีมัลติเพิล็กซ์โดยการส่งข้อมูลพร้อมกันทั้ง 4 ช่องสัญญาณ
ไม่สามารถทำได้เนื่องจากมีปัญหาในเรื่องความเร็วในการส่งข้อมูล และสัญญาณนาฬิกา
แนวทางแก้ไข นำวงจรรวมเบอร์ MT 8806 มาใช้ทำหน้าที่เป็นแอนะล็อกสวิตซ์โดย
สามารถเลือกข้อมูลออกได้ครั้งละ 1 ช่องสัญญาณ

5.3 แนวทางการพัฒนา

1. สามารถเพิ่มจำนวนช่องโทรศัพท์ได้ตามความเหมาะสม
2. สามารถนำไปสร้างเป็นอุปกรณ์สำเร็จการทำงานได้
3. สามารถนำไปพัฒนาเป็นอุปกรณ์ส่งผ่านสัญญาณข้อมูลดิจิทัล
4. สามารถพัฒนาให้อุปกรณ์ขยายคู่สายโทรศัพท์นี้มีประสิทธิภาพในการทำงานสูงขึ้น



บรรณานุกรม

เกษม แสนละเอียด และธัญญา ปิยะพันธุ์. “ชุดสาริตการสลับคู่สายโทรศัพท์ระบบดิจิทัล” สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง. 2537

ณรงค์ ต้นจินชุย. “ชุดตอบรับและโอนสายโทรศัพท์อัตโนมัติ.” สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง. 2538

มาวิน ครองภิญโญ และคณะ. “เครื่องสลับคู่สายโทรศัพท์ระบบดิจิทัล” สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง. 2538



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



ภาคผนวก ก
เครื่องต้นแบบ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

นายนิรุดี	ผู้จัดทำ	
นายมีชัย	บิวประเสริฐ	45035302
นายยุทธชัย	จิตมัน	45035310
นางสาวรัตนาพร	อุทธา	45035311
	แก้วขาว	45035312

สาขาวิชาวิศวกรรมโทรคมนาคม
ภาควิชาครุศาสตร์วิศวกรรม
คณะครุศาสตร์อุตสาหกรรม
สถาบันเทคโนโลยีพระจอมเกล้า
เจ้าคุณทหารลาดกระบัง

รูปที่ ก.1 ภาพด้านบนของอุปกรณ์ขยายคู่สายโทรศัพท์



รูปที่ ก.2 ภาพด้านหน้าของอุปกรณ์ขยายคู่สายโทรศัพท์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



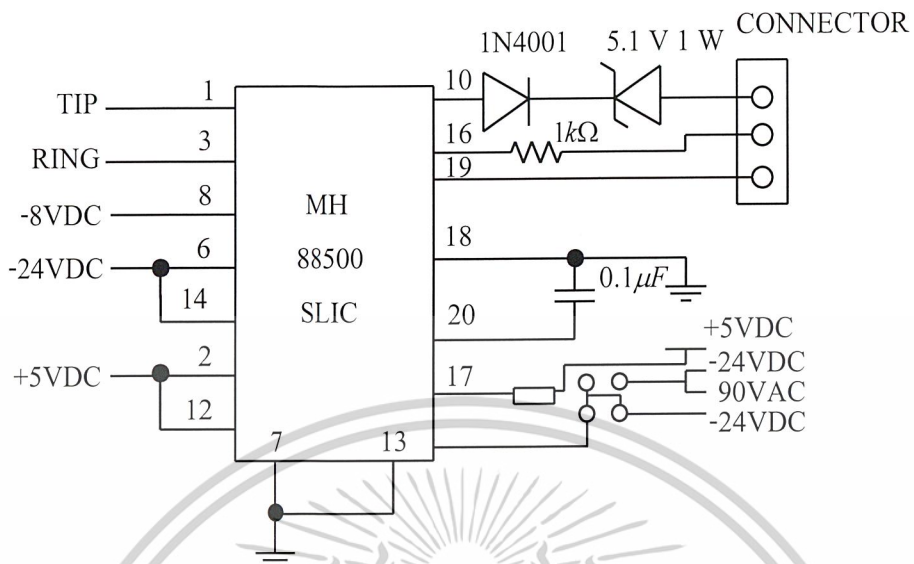
รูปที่ ก.3 ภาพด้านหลังของอุปกรณ์ขยายคู่สายโทรศัพท์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

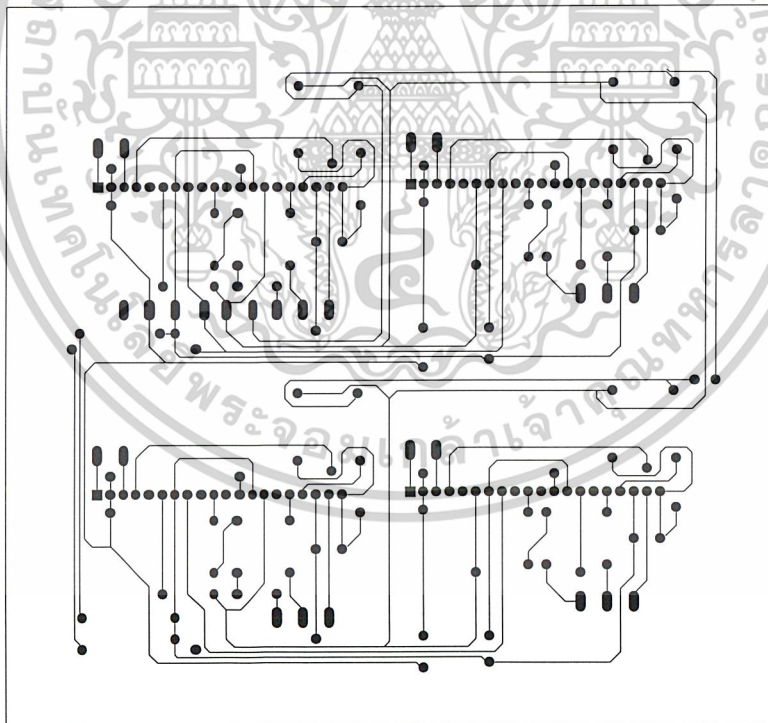


ภาคผนวก ข
วจรและแผ่นวจรพิมพ์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

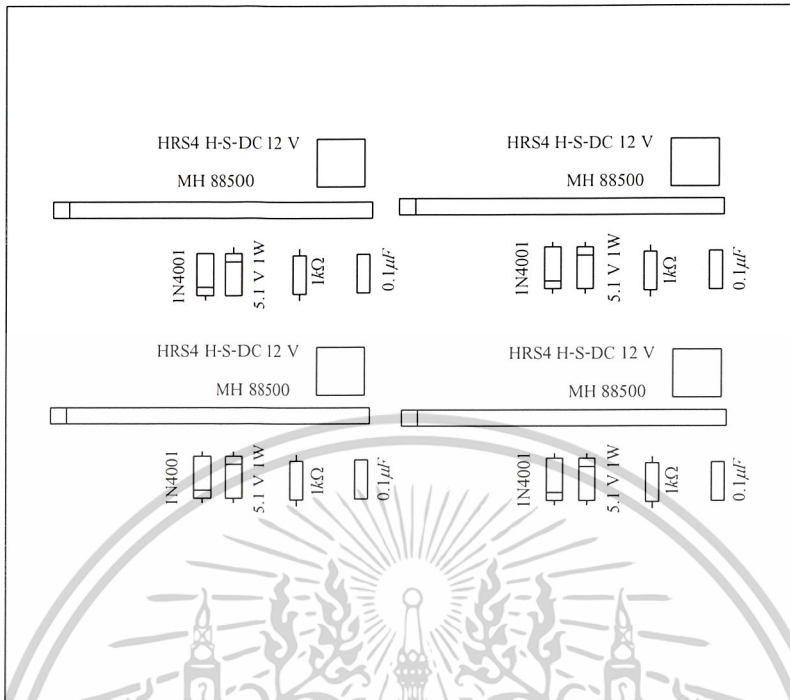


รูปที่ ข.1 วงจรเชื่อมต่อโทรศัพท์

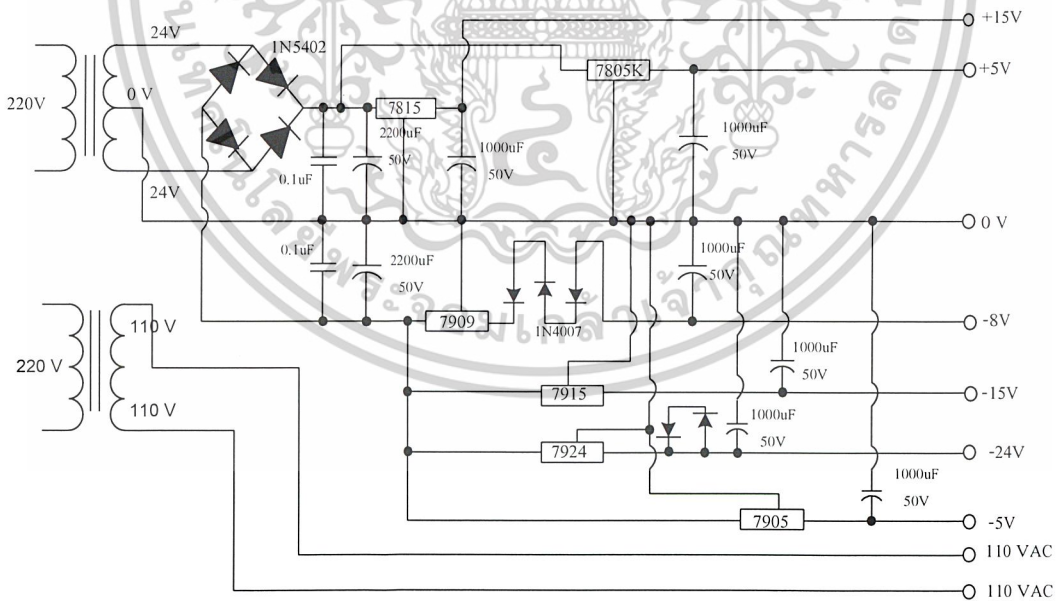


รูปที่ ข.2 แผ่นวงจรพิมพ์วงจรเชื่อมต่อโทรศัพท์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

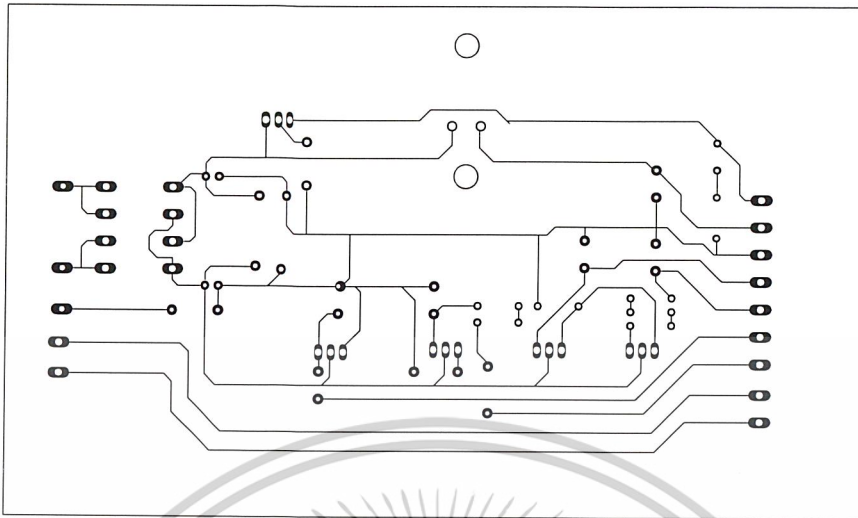


รูปที่ ข.3 ตำแหน่งการวางอุปกรณ์แผ่นวงจรพิมพ์วงจรเชื่อมต่อโทรศัพท์

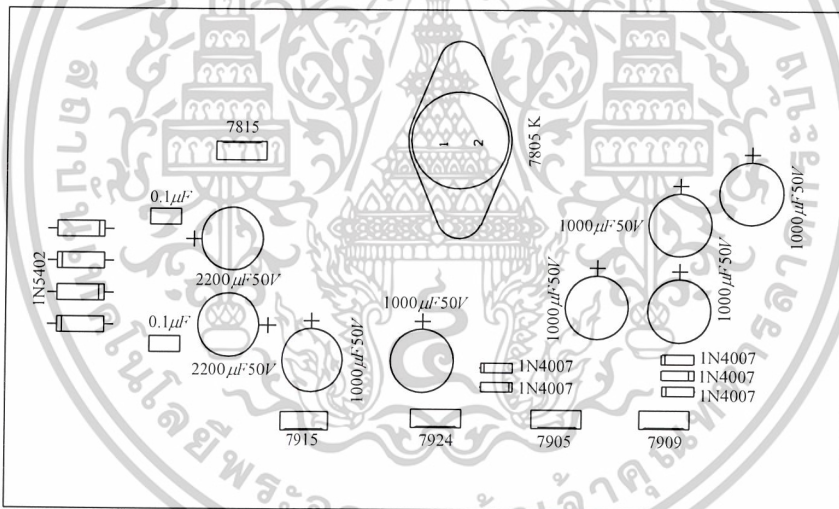


รูปที่ ข.4 วงจรแหล่งจ่ายไฟฟ้า

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

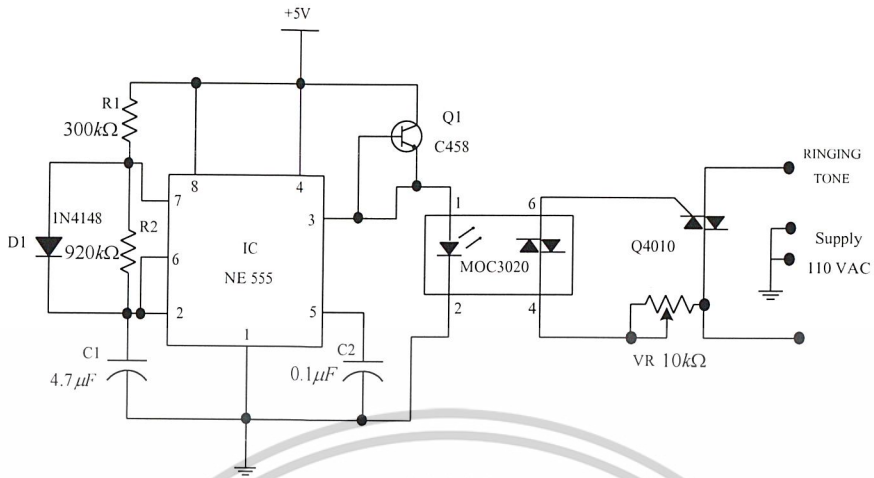


รูปที่ ข.5 แผ่นวงจรพิมพ์วงจรแหล่งจ่ายไฟฟ้า

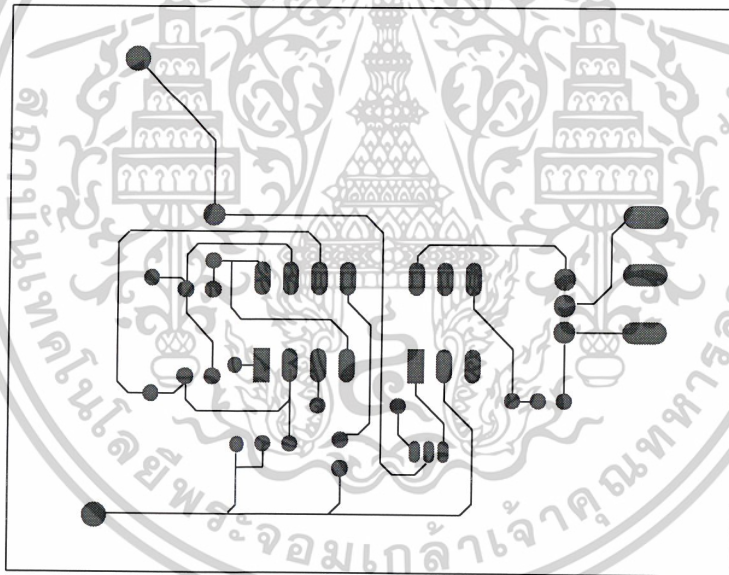


รูปที่ ข.6 ตำแหน่งการวางอุปกรณ์แผ่นวงจรพิมพ์วงจรแหล่งจ่ายไฟฟ้า

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

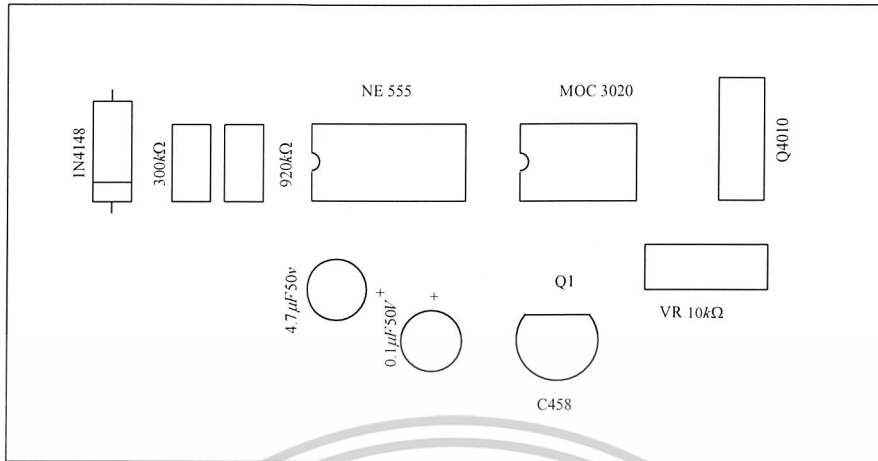


รูปที่ ข.7 วงจรกำเนิดสัญญาณกระดิ่ง

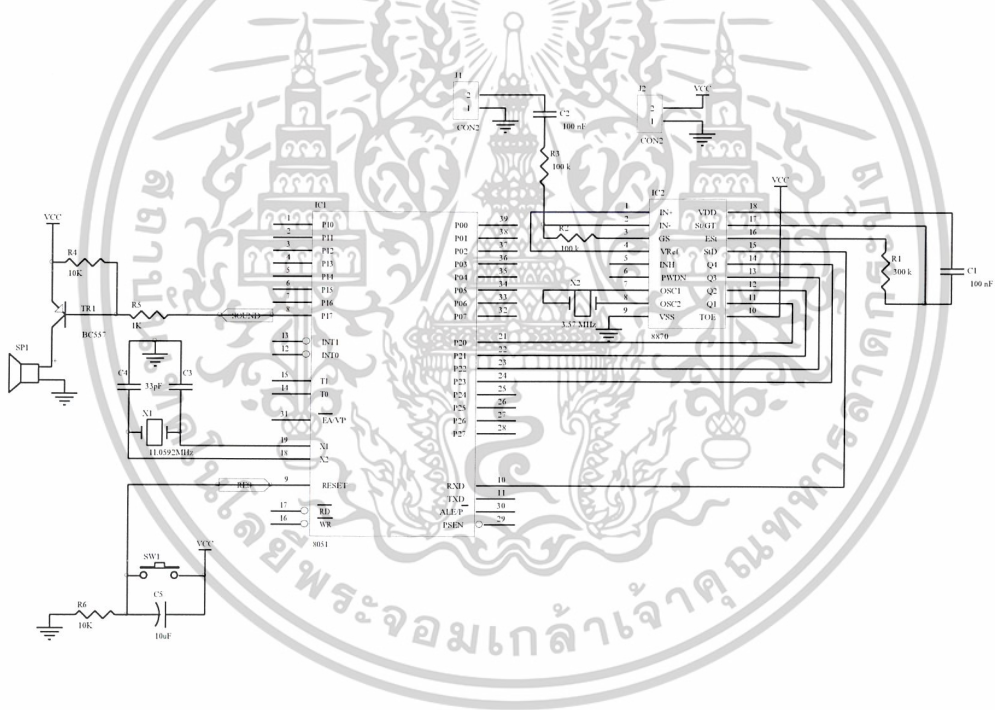


รูปที่ ข.8 แผ่นวงจรพิมพ์วงจรกำเนิดสัญญาณกระดิ่ง

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

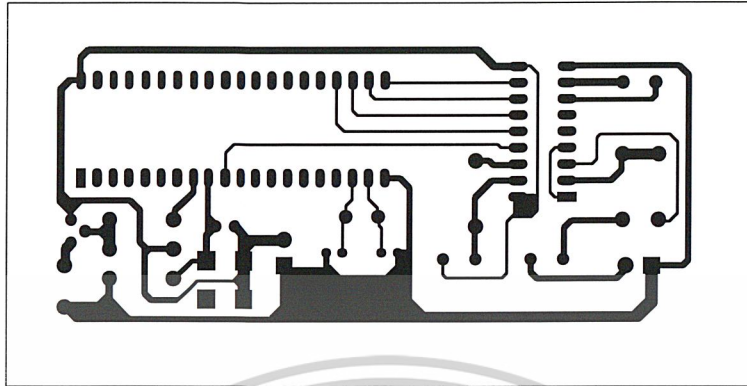


รูปที่ ข.9 ตำแหน่งการวางอุปกรณ์แผ่นวงจรพิมพ์วงจรกำเนิดสัญญาณกระดิ่ง

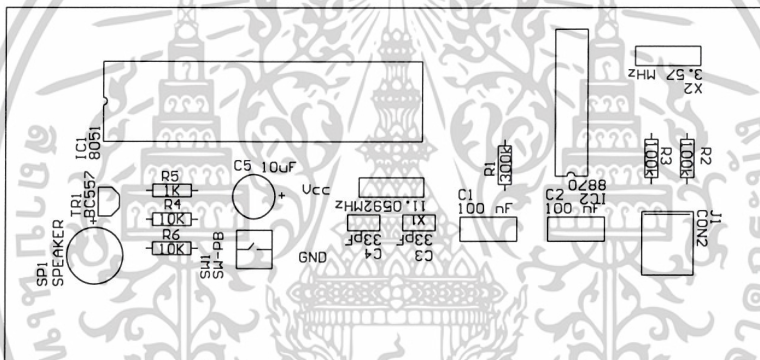


รูปที่ ข.10 วงจรควบคุมสัญญาณกระดิ่ง

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ ข.11 แผ่นวงจรพิมพ์วงจรควบคุมสัญญาณกระดิ่ง



รูปที่ ข.12 ตำแหน่งการวางอุปกรณ์แผ่นวงจรพิมพ์วงจรควบคุมสัญญาณกระดิ่ง

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



ภาคผนวก ก
รายการอุปกรณ์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ตารางที่ ค.1 รายการอุปกรณ์ของวงจรเชื่อมต่อโทรศัพท์

ชื่ออุปกรณ์	รายละเอียด	จำนวน
วงจรรวม		
IC1-IC8	MH88500	8 ตัว
อุปกรณ์สารกึ่งตัวนำ		
D1-D8	1N4001	8 ตัว
ZD1-ZD8	Zener Diode 5.1V 1W	8 ตัว
ตัวเก็บประจุ		
C1-C8	0.1 μ F ไมลลา	8 ตัว
ตัวความต้านทาน		
R1-R8	1 k Ω 1/2W 5%	8 ตัว
อุปกรณ์อื่นๆ		
J1-J12	Connector 3 PIN	12 ตัว
Relay1-Relay8	HRS4H-S-DC 12 V	8 ตัว

ตารางที่ ค.2 รายการอุปกรณ์ของวงจรแหล่งจ่ายกำลังไฟฟ้า

ชื่ออุปกรณ์	รายละเอียด	จำนวน
วงจรรวม		
IC1, IC2	7805K	2 ตัว
IC3, IC4	7815	2 ตัว
IC5, IC6	7905	2 ตัว
IC7, IC8	7909	2 ตัว
IC9, IC10	7915	2 ตัว
IC11, IC12	7924	2 ตัว
อุปกรณ์สารกึ่งตัวนำ		
D1-D10	1N4007	10 ตัว
D11-D18	1N5402	8 ตัว

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ตารางที่ ค.2 (ต่อ) รายการอุปกรณ์ของวงจรแหล่งจ่ายกำลังไฟฟ้า

ชื่ออุปกรณ์	รายละเอียด	จำนวน
ตัวเก็บประจุ		
C1-C4	0.1 μ F เซรามิก	4 ตัว
C5-C16	1000 μ F 50 v	12 ตัว
C17-C20	2200 μ F 50 v	4 ตัว
อุปกรณ์อื่นๆ		
T1, T2	หม้อแปลง 220 / 24-0-24 2A	2 ตัว
T3, T4	หม้อแปลง 220 / 110 1A	2 ตัว
J1-J6	Connector 3 PIN	6 ตัว
F1, F2	ฟิวส์ 2A	2 ตัว
S1, S2	สวิตช์ขนาด 10A	2 ตัว
H1-H12	แผ่นระบายความร้อน	12 ตัว

ตารางที่ ค.3 รายการอุปกรณ์ของวงจรกำเนิดสัญญาณกระดิ่ง

ชื่ออุปกรณ์	รายละเอียด	จำนวน
วงจรรวม		
IC1, IC2	NE 555	2 ตัว
อุปกรณ์สารกึ่งตัวนำ		
D1, D2	1N4148	2 ตัว
TR1, TR2	C458	2 ตัว
TRIAC1, 2	Q4010	2 ตัว
OPTO TRIAC1, 2	MOC3020	2 ตัว
ตัวเก็บประจุ		
C1, C2	0.1 μ F 50 V	2 ตัว
C3, C4	4.7 μ F 50 V	2 ตัว

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ตารางที่ ค.3 (ต่อ) รายการอุปกรณ์ของวงจรกำเนิดสัญญาณกระดิ่ง

ชื่ออุปกรณ์	รายละเอียด	จำนวน
ตัวความต้านทาน		
R1, R2	300 k Ω 1/4W 5%	2 ตัว
R3, R4	920 k Ω 1/4W 5%	2 ตัว
VR1, VR2	10 k Ω	2 ตัว
อุปกรณ์อื่นๆ		
J1, J2	Connector 2 PIN	2 ตัว
J3, J4	Connector 3 PIN	2 ตัว

ตารางที่ ค.4 รายการอุปกรณ์ของวงจรเมตริกสวิทช์

ชื่ออุปกรณ์	รายละเอียด	จำนวน
วงจรรวม		
IC1, IC2	MT8806	2 ตัว
อุปกรณ์อื่นๆ		
J1, J2	Connector 3 PIN	2 ตัว
S1-S10	สวิทช์ 2 ทาง	10 ตัว

ตารางที่ ค.5 รายการอุปกรณ์ของวงจรควบคุมสัญญาณกระดิ่ง

ชื่ออุปกรณ์	รายละเอียด	จำนวน
วงจรรวม		
IC1, IC2	MT8870	2 ตัว
IC3, IC4	AT8051	2 ตัว
อุปกรณ์สารกึ่งตัวนำ		
TR1, TR2	BC557	2 ตัว

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

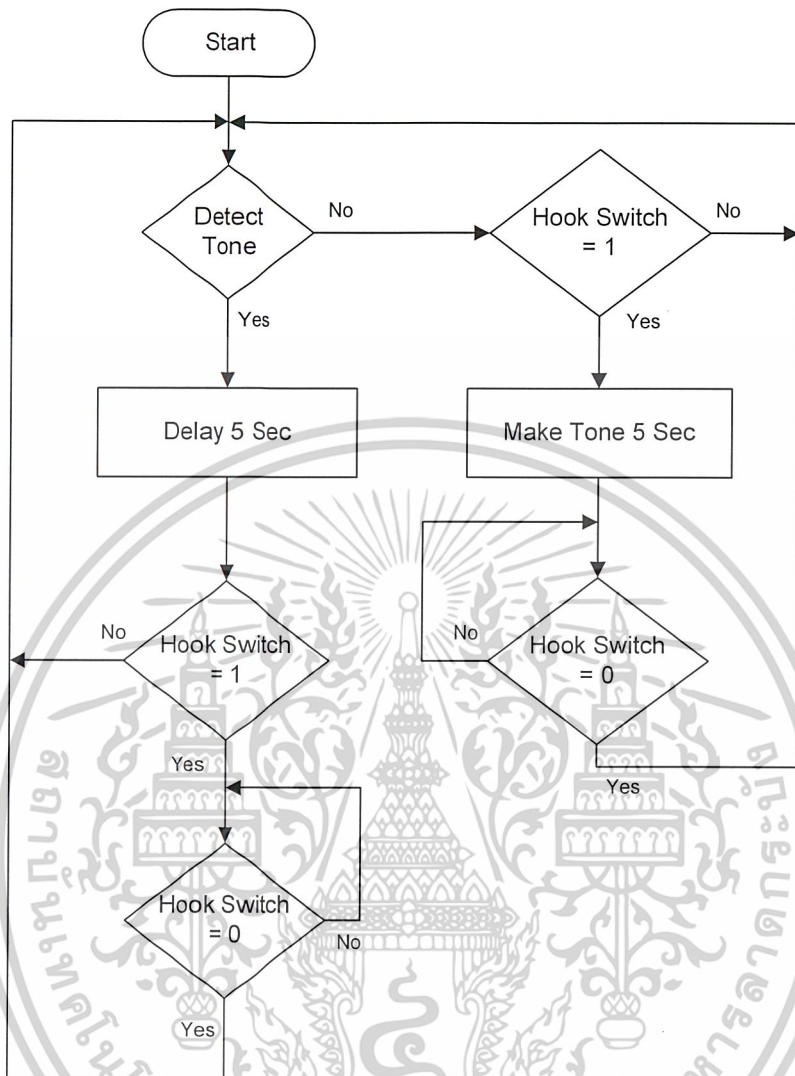
ตารางที่ ก.5 (ต่อ) รายการอุปกรณ์ของวงจรควบคุมสัญญาณกระดิ่ง

ชื่ออุปกรณ์	รายละเอียด	จำนวน
ตัวเก็บประจุ		
C1, C2	10 μ F เซรามิก	2 ตัว
C3-C6	100 nF เซรามิก	4 ตัว
C7-C10	33 pF เซรามิก	4 ตัว
ตัวความต้านทาน		
R1, R2	1 k Ω 1/4W 5%	2 ตัว
R3-R6	10 k Ω 1/4W 5%	4 ตัว
R7-R10	100 k Ω 1/4W 5%	4 ตัว
R11, R12	300 k Ω 1/4W 5%	2 ตัว
อุปกรณ์อื่นๆ		
J1-J12	Connector 2 PIN	2 ตัว
SP1,SP2	Speaker	2 ตัว
X-TAL 1, X-TAL 2	คริสตอล 11.0592 MHz	2 ตัว
X-TAL 3, X-TAL 4	คริสตอล 3.57 MHz	2 ตัว

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ 1.1 แผนผังการทำงานของโปรแกรม

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

โปรแกรมควบคุมการทำงานของวงจรควบคุมสัญญาณกระดิ่ง

STARTUP.A51: This code is executed after processor reset.
 To translate this file use A51 with the following invocation:
 A51 STARTUP.A51
 To link the modified STARTUP.OBJ file to your application use the following
 BL51 invocation:

BL51 <your object file list>, STARTUP.OBJ <controls>

User-defined Power-On Initialization of Memory

With the following EQU statements the initialization of memory at processor reset can be defined:

Standard SFR Symbols

ACC DATA 0E0H ; the length of IDATA memory in bytes.
 B DATA 0F0H ; the absolute start-address of XDATA memory
 SP DATA 81H ; the length of XDATA memory in bytes.
 DPL DATA 82H ; the absolute start-address of PDATA memory
 DPH DATA 83H ; the length of PDATA memory in bytes.

STARTUP1:

```
IF IDATALEN <> 0
    MOV    R0, #IDATALEN - 1
    CLR    A
IDATALOOP:  MOV    @R0, A
            DJNZ   R0, IDATALOOP
ENDIF
```

```
IF XDATALEN <> 0
    MOV    DPTR, #XDATASTART
    MOV    R7, #LOW
    IF (LOW (XDATALEN)) <> 0
        MOV    R6, #HIGH + 1
    ELSE
        MOV    R6, #HIGH
    ENDIF
    CLR    A
```

```
XDATALOOP:  MOVX   @DPTR, A
            INC    DPTR
            DJNZ   R7, XDATALOOP
            DJNZ   R6, XDATALOOP
ENDIF
```

```
IF PPAGEENABLE <> 0
    MOV    PPAGE_SFR, #PPAGE
ENDIF
```

```
IF PDATALEN <> 0
    MOV    R0, #LOW
    MOV    R7, #LOW
    CLR    A
```

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
 ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

```

PDATALOOP:    MOVX    @R0,A
              INC     R0
              DJNZ   R7,PDATALOOP

ENDIF

IF IBPSTACK <> 0
EXTRN DATA (?C_IBP)

              MOV     ?C_IBP,#LOW IBPSTACKTOP
ENDIF

IF XBPSTACK <> 0
EXTRN DATA (?C_XBP)

              MOV     ?C_XBP,#HIGH XBPSTACKTOP
              MOV     ?C_XBP+1,#LOW XBPSTACKTOP
ENDIF

IF PBPSTACK <> 0
EXTRN DATA (?C_PBP)
              MOV     ?C_PBP,#LOW PBPSTACKTOP
ENDIF

MOV          SP,#?STACK-1

EXTRN CODE (?B_SWITCH0)
CALL        B_SWITCH0
LJMP       START

END

```

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



ภาคผนวก จ
คู่มือการใช้งาน

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

คู่มือการใช้งาน
อุปกรณ์ขยายคู่สายโทรศัพท์



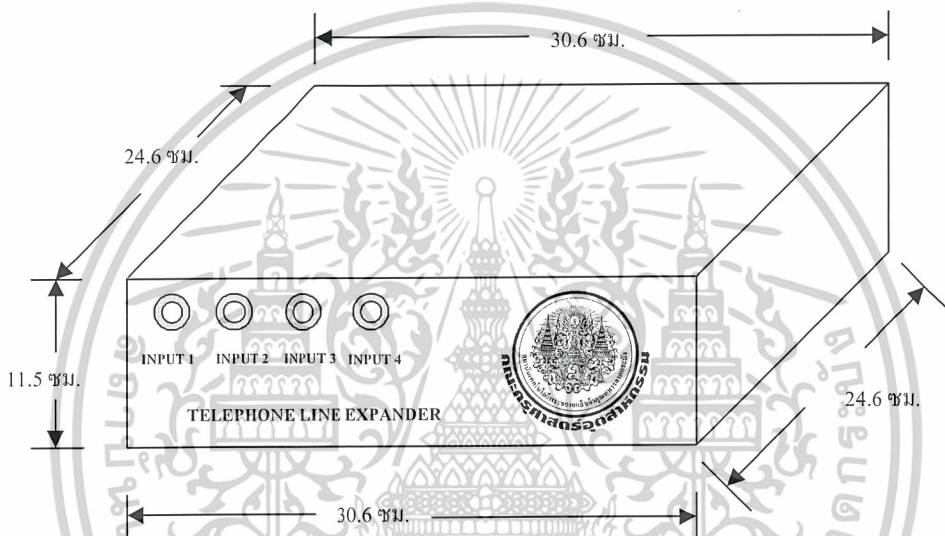
ภาควิชาครุศาสตร์วิศวกรรม
คณะครุศาสตร์อุตสาหกรรม
สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง
ปีการศึกษา 2546

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

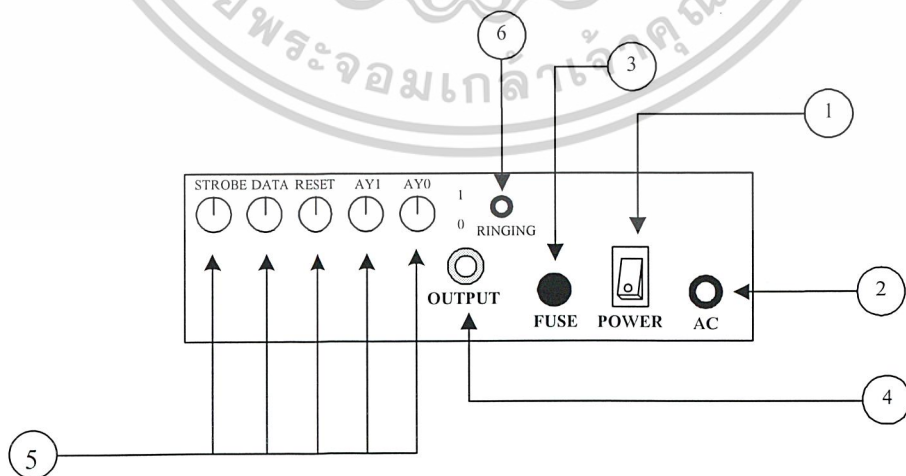
1. คำแนะนำเบื้องต้น

ก่อนที่จะใช้งานอุปกรณ์ขยายคู่สายโทรศัพท์ ควรทำการศึกษาการใช้งานจากคู่มือการใช้งานให้เข้าใจ เพื่อป้องกันความเสียหายที่จะเกิดแก่ตัวอุปกรณ์ และเพื่อให้เกิดประโยชน์สูงสุดในการใช้งาน

2. ส่วนประกอบและปุ่มควบคุม



รูปที่ จ.1 ส่วนประกอบและปุ่มควบคุมของอุปกรณ์ขยายคู่สายโทรศัพท์ (ด้านหน้า)



รูปที่ จ.2 ส่วนประกอบและปุ่มควบคุมของอุปกรณ์ขยายคู่สายโทรศัพท์ (ด้านหลัง)

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

จากรูปที่ จ.2 มีรายละเอียดหมายเลขต่างๆ ดังนี้

- หมายเลข ① สวิตช์ปิด-เปิดอุปกรณ์ขยายคู่สายโทรศัพท์
- หมายเลข ② จุดต่อไฟฟ้ากระแสสลับ
- หมายเลข ③ ฟิวส์
- หมายเลข ④ จุดเชื่อมต่อสายโทรศัพท์
- หมายเลข ⑤ สวิตช์ควบคุมการเลือกใช้งานช่องสัญญาณโทรศัพท์
- หมายเลข ⑥ สัญญาณกระดิ่ง

3. การติดตั้งและใช้งาน

1. ต่อเครื่องโทรศัพท์เข้ากับอุปกรณ์ขยายคู่สายโทรศัพท์
2. เสียบปลั๊ก เปิดสวิตช์อุปกรณ์ขยายคู่สายโทรศัพท์
3. เมื่อต้องการที่จะสนทนาให้ทำการเลือกสวิตช์ Address เพื่อทำการเลือกช่องสัญญาณ
4. เมื่อยกหูโทรศัพท์ด้านผู้เรียกแล้วกด # ก็จะมีเสียงกระดิ่งที่ปลายทางสามารถสนทนา
กันได้
5. เมื่อสิ้นสุดการสนทนาแล้ววางหูโทรศัพท์ที่อุปกรณ์ขยายคู่สายโทรศัพท์ก็จะหยุดทำงาน

4. การดูแลและข้อควรระวัง

4.1 การดูแลรักษา

4.1.1. เก็บอุปกรณ์ขยายคู่สายโทรศัพท์ไว้ในที่มีอุณหภูมิที่เหมาะสมและไม่ควรที่จะเคลื่อนย้ายบ่อยๆ

4.1.2. บริเวณพื้นที่ในการติดตั้งต้องสะอาด ไม่มีฝุ่นละอองหรือเศษโลหะ เพราะอาจทำให้เกิดการชำรุดของวงจรภายในได้ เช่น การลัดวงจร

4.1.3. เมื่อเมื่อใช้โทรศัพท์สนทนาเสร็จแล้วควรวางหูโทรศัพท์ให้สนิท

4.2 ข้อควรระวัง

4.2.1. ไม่ควรติดตั้งอุปกรณ์ไว้ในบริเวณที่มีสนามแม่เหล็ก

4.2.2. พยายามอย่าให้อุปกรณ์โดนความชื้น เพราะจะทำให้เกิดความเสียหายแก่วงจรภายในได้

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

5. ข้อมูลจำเพาะ

ลักษณะทั่วไปของระบบโดยรวม

อุปกรณ์ขยายคู่สายโทรศัพท์เป็นอุปกรณ์ที่ใช้ในการรวมสัญญาณโทรศัพท์ แฟกซ์ หรือ สัญญาณข้อมูล (ผ่านโมเด็ม) จำนวนหลายสัญญาณ เพื่อส่งผ่านคู่สายทองแดงเพียง 1 คู่สายโดยที่ โทรศัพท์ แฟกซ์ และข้อมูล (ผ่าน โมเด็ม) ต่างๆ เหล่านี้ยังคงสามารถทำงานได้พร้อมกัน และเป็นอิสระต่อกันอย่างเด็ดขาด ดังนั้นอุปกรณ์ขยายคู่สายโทรศัพท์จึงเป็นอุปกรณ์ที่สามารถทำให้ผู้ใช้บริการโทรศัพท์เพิ่มการให้บริการแก่ลูกค้า และเพิ่มผลกำไรให้กับองค์กรได้มากขึ้น โดยใช้ขยายสายตอนนอกที่มีอยู่เดิม ทั้งนี้อุปกรณ์ขยายคู่สายโทรศัพท์ สามารถเพิ่มความสามารถในการใช้งานคู่สายสูงสุดได้ถึง 8 เท่า (สามารถเชื่อมต่อลูกค้าได้เพิ่มขึ้น 8 เท่า) ในขณะที่ใช้งานคู่สายโทรศัพท์จำนวนเท่าเดิม ซึ่งจะทำให้ผู้ใช้บริการโทรศัพท์เพิ่มการให้บริการแก่ลูกค้าได้ในระยะเวลาอันรวดเร็ว และประหยัดงบประมาณในการลงทุน

อุปกรณ์ขยายคู่สายโทรศัพท์ สามารถใช้ได้กับสัญญาณแอนะล็อกทุกแบบ และใช้ได้กับชุมสายโทรศัพท์ทุกชนิดโดยมีอุปกรณ์ให้เลือกใช้งานอยู่ 2 รุ่น คือ PGS4 ซึ่งเป็นอุปกรณ์ที่ใช้รวมและส่งสัญญาณเสียงหรือข้อมูลของผู้ใช้บริการ (Subscriber) จำนวน 4 ช่องสัญญาณ ผ่านคู่สายโทรศัพท์เพียง 1 คู่สาย และจะเป็นอุปกรณ์ที่ใช้รวมและส่งสัญญาณเสียงหรือข้อมูลของผู้ใช้บริการ (Subscriber) จำนวน 8 ช่องสัญญาณผ่านคู่สายโทรศัพท์เพียง 1 คู่สายการทำงานของอุปกรณ์ขยายคู่สายโทรศัพท์ทั้งสองรุ่นนี้ สัญญาณเสียงหรือข้อมูลในแต่ละช่องสัญญาณจะถูกส่งไปในรูปสัญญาณ PCM 64 กิโลบิตต่อวินาที ทุกช่องสัญญาณ และสามารถใช้งานได้พร้อมกันทุกช่องสัญญาณ และด้วยเทคโนโลยีการส่งสัญญาณแบบดิจิทัล จึงทำให้ได้คุณภาพของสัญญาณที่ชัดเจน และสามารถส่งไปได้ในระยะทางไกลโดยที่ไม่มีการรบกวนของสัญญาณ (No interference) ระบบอุปกรณ์ขยายคู่สายโทรศัพท์ส่งสัญญาณดิจิทัลผ่านคู่สายทองแดง 1 คู่สายรวมทั้งสิ้น 320 กิโลบิตต่อวินาที ในขณะที่ PGS8 จะส่งสัญญาณที่ความเร็วรวม 576 กิโลบิตต่อวินาที ซึ่งทั้งสองระบบนี้ใช้เทคโนโลยีในการส่งสัญญาณแบบ HDSL และรหัสสัญญาณ (line code) แบบ 2B1Q

Remote Unit (RU) ซึ่งเป็นอุปกรณ์ส่วนที่ใช้ติดตั้งฝั่งด้านผู้ให้บริการใช้ไฟ Supply ซึ่งส่งมาจากชุมสายโดยไฟ Supply จะถูกส่งผ่านคู่สายทองแดงมาพร้อมๆ กับข้อมูลดิจิทัลจึงทำให้ไม่จำเป็นที่จะต้องใช้ไฟ Supply จากภายนอกเพิ่มเติมในฝั่งด้านผู้ให้บริการ ทั้งนี้ระบบ PGS4 และ PGS8 ได้ถูกผลิตขึ้นภายใต้มาตรฐาน CCITT และ ETSI

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

วิธีการต่อใช้งานอุปกรณ์ขยายคู่สายโทรศัพท์

ในการทำงานของอุปกรณ์ขยายคู่สายโทรศัพท์ทั้งสองฝั่งจะต้องมีการทำงานพร้อมกัน โดยจะทำการโยกสวิตช์ไปพร้อม ๆ กันซึ่งมีการจ่ายแรงดันให้กับ VDD ที่ 5 โวลต์ดีซี (ขา 24) VEE ที่ -5 โวลต์ดีซี (ขา 13) และ VSS (ขา 12) ต่อลงกราวด์ AX0 (ขา 6) และ AX 1 (ขา 8) ต่อลงกราวด์ AY2 (ขา 16) ต่อลงกราวด์ และ X0 (ขา 5) ต่อเชื่อมกันระหว่างต้นทางและปลายทางในการโยกสวิตช์เพื่อเลือกคู่สายการใช้งานสามารถทำได้ ดังนี้

การใช้งานคู่สายที่ 1

1. โยกสวิตช์ทุกตัวมาที่ 0 โดยสวิตช์ RESET จะต้องคงค่าที่ตำแหน่ง 0 ตลอด เพื่อให้เมตริกซ์สวิตช์ทำงาน
2. โยกสวิตช์ STROBE ไปที่ 1 แล้วโยกสวิตช์กลับมาที่ 0
3. โยกสวิตช์ AY1 และ AY0 ไปที่ 0 เพื่อกำหนดตำแหน่ง ADDRESS ที่ 00
4. โยกสวิตช์ STROBE ไปที่ 1 และสวิตช์ DATA ไปที่ 1
5. คู่สายที่ 1 ทั้งสองฝั่งที่กำหนดไว้สามารถยกหูสนทนากันได้

การใช้งานคู่สายที่ 2

1. สวิตช์ RESET จะต้องคงค่าที่ตำแหน่ง 0 ตลอด เพื่อให้เมตริกซ์สวิตช์ทำงาน
2. โยกสวิตช์ STROBE ไปที่ 0
3. โยกสวิตช์ DATA ไปที่ 0
4. โยกสวิตช์ STROBE ไปที่ 1 แล้วกลับไปตำแหน่ง 0
5. โยกสวิตช์ AY1 และ AY0 ไปที่ตำแหน่ง 0 1
6. โยกสวิตช์ STROBE ไปที่ 1 และสวิตช์ DATA ไปที่ 1
7. คู่สายที่ 2 ทั้งสองฝั่งที่กำหนดไว้สามารถยกหูสนทนากันได้

การใช้งานคู่สายที่ 3

1. สวิตช์ RESET จะต้องคงค่าที่ตำแหน่ง 0 ตลอด เพื่อให้เมตริกซ์สวิตช์ทำงาน
2. โยกสวิตช์ STROBE ไปที่ 0
3. โยกสวิตช์ DATA ไปที่ 0
4. โยกสวิตช์ STROBE ไปที่ 1 แล้วกลับไปตำแหน่ง 0

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

5. โยกสวิตช์ AY1 และ AY0 ไปที่ตำแหน่ง 1 0
6. โยกสวิตช์ STROBE ไปที่ 1 และสวิตช์ DATA ไปที่ 1
7. คู่สายที่ 3 ทั้งสองฝั่งที่กำหนดไว้สามารถยกหูสนทนากันได้

การใช้งานคู่สายที่ 4

1. สวิตช์ RESET จะต้องคงค่าที่ตำแหน่ง 0 ตลอด เพื่อให้เมตริกซ์สวิตช์ทำงาน
2. โยกสวิตช์ STROBE ไปที่ 0
3. โยกสวิตช์ DATA ไปที่ 0
4. โยกสวิตช์ STROBE ไปที่ 1 แล้วกลับไปตำแหน่ง 0
5. โยกสวิตช์ AY1 และ AY0 ไปที่ตำแหน่ง 1 1
6. โยกสวิตช์ STROBE ไปที่ 1 และสวิตช์ DATA ไปที่ 1
7. คู่สายที่ 4 ทั้งสองฝั่งที่กำหนดไว้สามารถยกหูสนทนากันได้

หมายเหตุ

RESET คือ เป็นขาอินพุตหลักที่เลือกปิดสวิตช์ โดยไม่ต้องคำนึงถึงสถานะใดทั้งสิ้น จะต้องให้ลอจิก 1 เมื่อต้องการเคลียร์ข้อมูล และให้ลอจิก 0 เมื่อต้องการให้ทำงานปกติ

STROBE คือ เป็นขาอินพุตเพื่อทำการเลือกตำแหน่งและข้อมูลโดยตำแหน่งต้องคงที่ ก่อนที่ STROBE จะเปลี่ยนเป็นลอจิก 1 และข้อมูลค่าจะคงที่ต่ำกว่า STROBE ซึ่งขานี้จะทำงานที่ ลอจิก 1

DATA คือ เป็นขาอินพุตให้ลอจิก 1 เมื่อเปิดสวิตช์ และให้ลอจิก 0 เมื่อปิดสวิตช์ซึ่งขานี้ จะทำงานที่ลอจิก 1

AY0 คือ ขาด้านอินพุตเพื่อเลือกใช้ช่องสัญญาณ โทรศัพท์

AY1 คือ ขาด้านอินพุตเพื่อเลือกใช้ช่องสัญญาณ โทรศัพท์

เมื่อเครื่องเกิดขัดข้องให้ทำการรีเซตโดยการโยกสวิตช์ RESET ไปที่ตำแหน่ง 1 และ กลับมาที่ตำแหน่ง 0 เพื่อให้สามารถใช้งาน ได้เหมือนเดิม



ภาคผนวก จ
รายละเอียดและคุณสมบัติของอุปกรณ์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



MH88500

Hybrid Subscriber Line Interface Circuit (SLIC)

Preliminary Information

ISSUE 5

April 1995

Features

- Differential to single ended conversion
- No transformers required
- Minimum installation space
- Off-Hook detection and LED indicator drive
- Relay drive output
- Battery and ringing feed to line
- Logic interface: MUTE, OFFHK, RC
- Mute of incoming audio
- Dial pulse detection
- Voltage surge protection

Ordering Information	
MH88500	20 Pin SIL Package
0°C to 70°C	

Applications

Line Interface for:

- PABX
- Intercoms
- Key Systems

Description

The Zarlink MH88500 Subscriber Line Interface Circuit provides a complete interface between the telephone line and a speech switch requiring only single bidirectional switch per crosspoint. The functions provided by the MH88500 include bidirectional differential to single ended conversion in the speech path, line battery feed, ringing feed and loop and dial pulse detection. The device is fabricated as a thick film hybrid in a 20-pin 'single-in-line' package allowing optimum circuit board packing density.

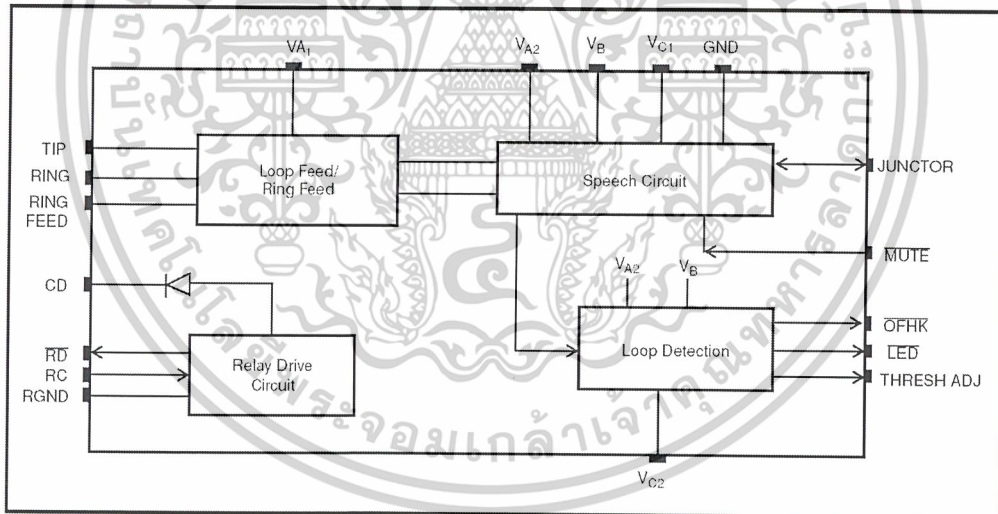


Figure 1 - Functional Block Diagram

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

MH88500 Preliminary Information

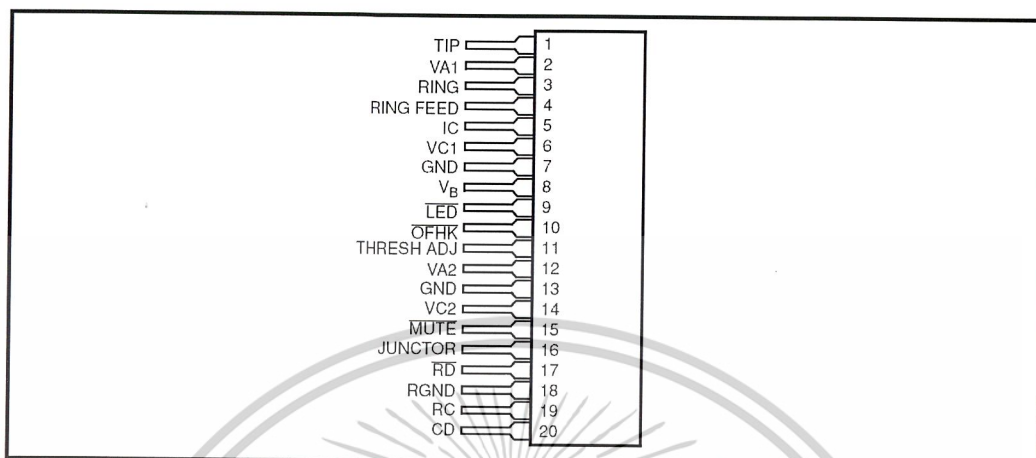


Figure 2 - Pin Connections

Pin Description

Pin #	Name	Description
1	TIP	Tip Lead. Connects to the "Tip" lead (A-wire) of the telephone line.
2	V _{A1}	Positive Line Feed Supply Voltage. Normally connected to V _{A2} .
3	RING	Ring Lead. Connects to the "Ring" lead (B-wire) of the telephone line.
4	RING FEED	Negative Line Feed Voltage and Ringing Input. Normally connected to Ring Relay.
5	IC	Internal Connection. Leave open circuit. Use for testing only.
6	V _{C1}	Sense Input. Normally connected to negative line feed voltage supply.
7	GND	Analog ground (0V). Internally connected to pin 13.
8	V _B	Negative Analog Supply Voltage.
9	LED	LED Drive Output. Drives an LED directly. Off-Hook condition, logic low.
10	OFHK	Logic Low Output. Indicates closed loop condition (Off-Hook and dial pulsing).
11	THRESH ADJ	Allows adjustment of OFHK detection threshold.
12	V _{A2}	Positive Power Supply Voltage. Normally connected to V _{A1} .
13	GND	Analog Ground (0V). Internally connected to pin 7.
14	V _{C2}	Loop Detector Voltage Supply. Connected to negative line feed voltages supply.
15	MUTE	Input mutes the incoming audio. Active low.
16	JUNCTOR	Receive/transmit audio speech path. (referenced to 0V GND)
17	RD	Relay Drive Output. Open collector sinks current when RC high. Diode clamp protected.
18	RGND	Ground for Relay Drive Circuit.
19	RC	Ring Control Input. Active high.
20	CD	Clamping Diode. Normally connected to relay positive voltage.

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

Functional Description

Speech Circuit

The speech circuit converts the bidirectional TIP and RING line pair to a bidirectional single ended junctor line. Figure 3 illustrates a typical connection between two SLIC's through two crosspoint switches. This configuration gives optimum transhybrid loss as seen from Figure 4 given that the output impedance of the Junctor line is 604Ω.

The MUTE input mutes signals coming from TIP and RING to the junctor line while allowing the signal from the junctor to the tip-ring pair to be transmitted.

Loop Detection

The loop detection circuit determines whether a low enough impedances is across TIP and RING to be recognized as an off-hook condition.

(Threshold impedance = 5.4kΩ with no adjustment)
This threshold level can be adjusted by the use of external resistors as shown in Figure 6. OFHK has low output drive capability so it may drive CMOS operating with different power supplies.

Line Feed/Ring Feed Circuit

The line feed circuit provides loop current and the ability to apply ringing onto TIP and RING. The impedance from Ring Feed to GND is 600Ω which gives the loop current as:

$$I_L = \frac{\text{Voltage at RING FEED pin}}{\text{Telephone Impedance} + 600} \quad \text{Amps}$$

The positive supply for the line feed circuit is V_{A1} through the loop current is determined from RING FEED and GND.

Relay Drive Circuit

The relay drive circuit switches ringing onto RING FEED (Fig.7). The diode is present to suppress voltage transients during relay switches caused by the inductive coils of the relay. Ringing voltage includes AC ringing (90V typically) an dDC line feed voltage (-24V typically).

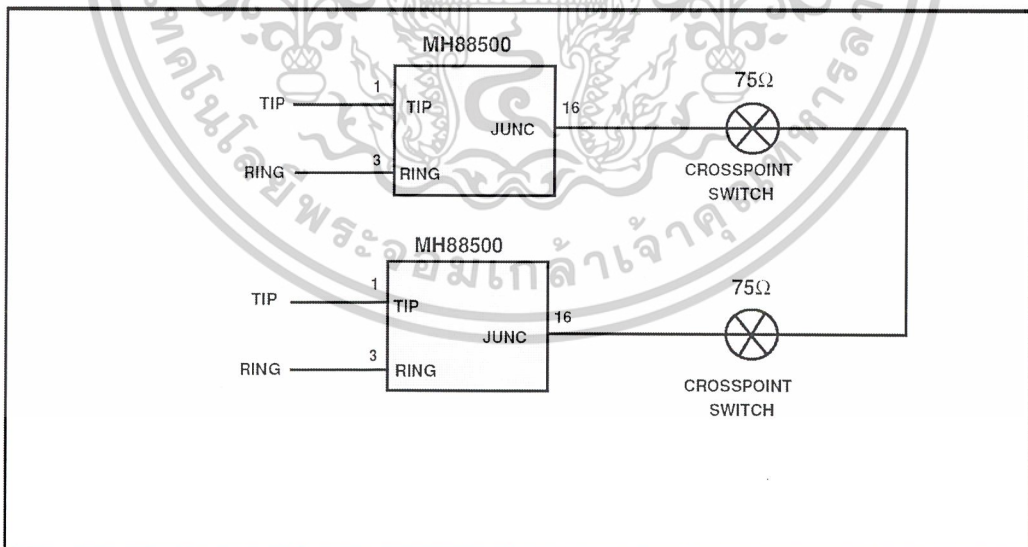


Figure 3 - SLIC Crosspoint Switch Connection

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

MH88500 Preliminary Information

Absolute Maximum Ratings[†]

	Parameter	Symbol	Min	Max	Units
1	Voltage Supplies - V_{Ref} to GND	V_{A1}, V_{A2}			V
		V_B	-18	+18	V
		V_{C1}, V_{C2}	-35		V
2	Clamp Diode Breakdown Voltage- V_{Ref} to RGND	V_{CD}		+15	V
3	Operating Temperature	T_{AMB}	0	+70	°C
4	Storage Temperature	T_{STG}	-40	+100	°C
5	Power Dissipation	P_D		1.2	Watt

[†] Exceeding these values may cause permanent damage. Functional operation under these conditions is not implied.

AC Electrical Characteristics[†]

Voltages are with respect to ground (V_{SS}), $T_A = 25^\circ\text{C}$, unless otherwise stated.
Test conditions unless noted, $V_{A1}=V_{A2}=+7\text{V}$, $V_B=8\text{V}$, $V_{C2}=-24\text{V}(\pm 5\%)$.

	Characteristics	Sym	Min	Typ [‡]	Max	Units	Test Conditions	
1	Junctor to differential output (tip-ring) gain.	A_{JL}	2.18	2.25 7	2.32	V/V dB	1kHz, 400mV _{RMS} source on pin 16. Note 2	
2	Differential Input (tip-ring) to junctor gain	A_{LJ}	0.303	0.321	0.321	V/V dB	1kHz, 1V _{RMS} Source on pins 1&3. Note 1,2	
3	On/Off Hook Detection Threshold	Loop Resist	R_{Thresh}	4.0	5.4	6.0	k Ω	Note 1, Note 1
		Loop Current	I_{Thresh}	3.6	4.0	5.3	mA	
4	Trans Hybrid Loss			55		dB	Notes 1,2. See Figure 2	
5	Passband Linearity			± 1		dB	Notes 1,2	
6	Power Supply Rejection Ratio (VC to Junctor)	PSRR		40		dB	Notes 1,2	
7	Common Mode Rejection Ratio (Tip and Ring to Junctor)	CMRR		40		dB	Notes 1,2	
8	Low Frequency Cutoff (3dB)	Junctor to Line	F_{LLJ}	53		Hz	Notes 1,2 Notes 1,2	
		Line to Junctor	F_{LJL}	20		Hz		
9	High Frequency Cutoff (3dB)	Line to Junctor	F_{HLJ}	800		KHz	Notes 1,2 Notes 1,2	
		Junctor to Line	F_{HJL}	500		KHz		
10	Longitudinal Balance			65		dB	Note 1	
11	Tip (or Ring) to ground AC input impedance	Z_I		300		Ω		
12	Junctor output impedance	Z_{OJ}		604		Ω		

[†] Exceeding these values may cause permanent damage. Functional operation under these conditions is not implied.

[‡] Typical figures are at 25°C with nominal $\pm 5\text{V}$ supplies and are for design aid only; not guaranteed and not subject to production testing.

Note 1: 754 Ω connected between JUNCTION (pin 16) and OV.

Note 2: 604 Ω connected between TIP (pin 1) and RING (pin 3)

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

DC Electrical Characteristics

	Characteristics	Sym	Min	Typ [‡]	Max	Units	Test Conditions
1	Operating Supply Voltages	V_{A1}, V_{A2}			+13	V	
		V_B	-13	-24		V	
2	Operating Supply Currents	V_{C1}, V_{A2}	-30		-20	V	
		I_{A1}		7		mA	
3	High Level Input Voltage	I_{A2}		8		mA	
		I_B		6		mA	
		I_{C1}		.2		mA	
		I_{C2}		.1		mA	
		MUTE	V_{IH}	4.2			V
4	Low Level Input Voltage	RC	3			V	
		MUTE	V_{IL}	.8			V
5	High Level Input Current	RC	1				
		MUTE	I_{IH}	-28		μA	
6	Low Level Input Current	RC	700			μA	
		MUTE	I_{IL}	100		μA	
7	Sink Current	RC	1			μA	
		MUTE	I_{IL}	1		μA	
8	Diode Clamp Current	LED	2	6		mA	$V_{OFFHK} = -6V$ $CD=RC=5V, RGD=0V$ $V_{RRD} < 1.5V$
		RD	65	100		mA	
9	High Level Output Voltage	I_{RLY}	65	100		mA	$RC=RGND=0V,$ $CD=5V, V_{RRD} < 1.5V$
10	Low Level Output Voltage	V_{OH}	6			V	LED Unconnected
11	High Level Output Current	V_{OL}	-6.5			V	LED Unconnected
12	Low Level Output Current	I_{OH}	10			μA	
		I_{OL}	10			μA	

[‡] Typical figures are at 25°C with nominal ±5V supplies and are for design aid only; not guaranteed and not subject to production testing.

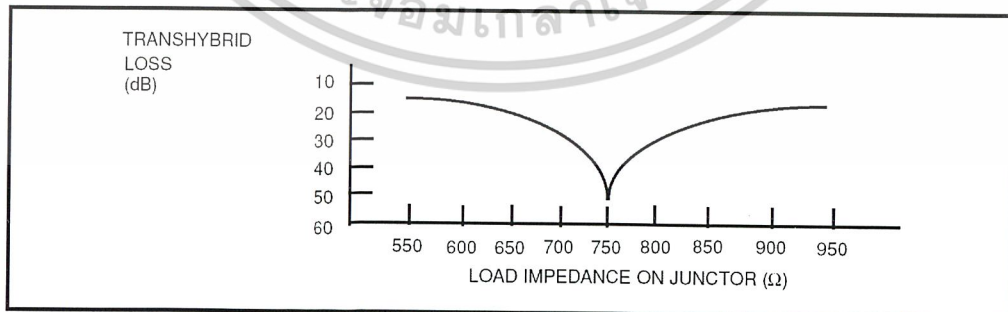


Figure 4 - Return Loss VS Junctor Load Impedance

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

MH88500 Preliminary Information

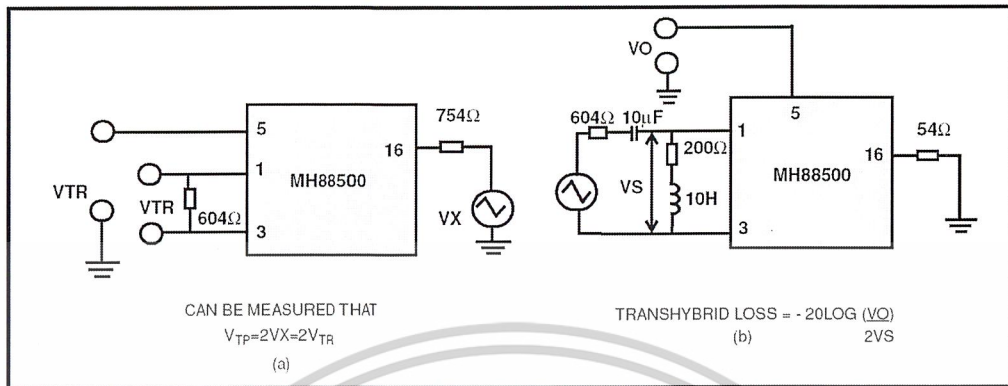


Figure 5 - Transhybrid Loss Test Circuit

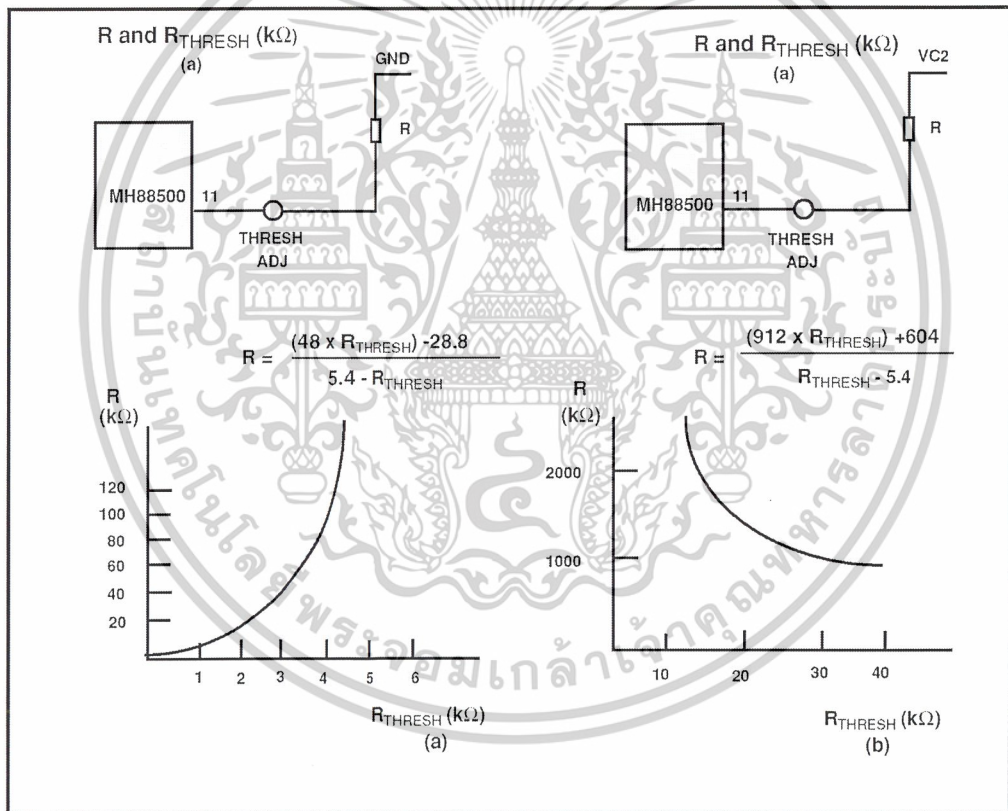


Figure 6 - Off-Hook Threshold Adjust

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

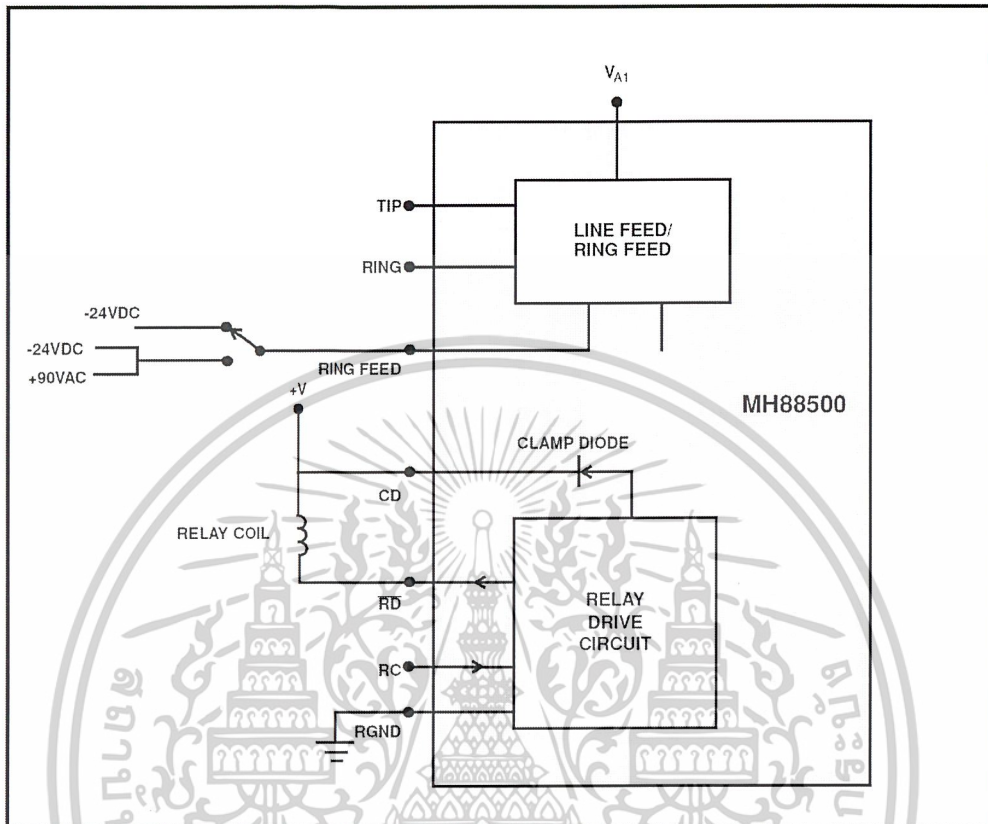


Figure 7 - Relay Drive Circuit

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

MH88500 Preliminary Information

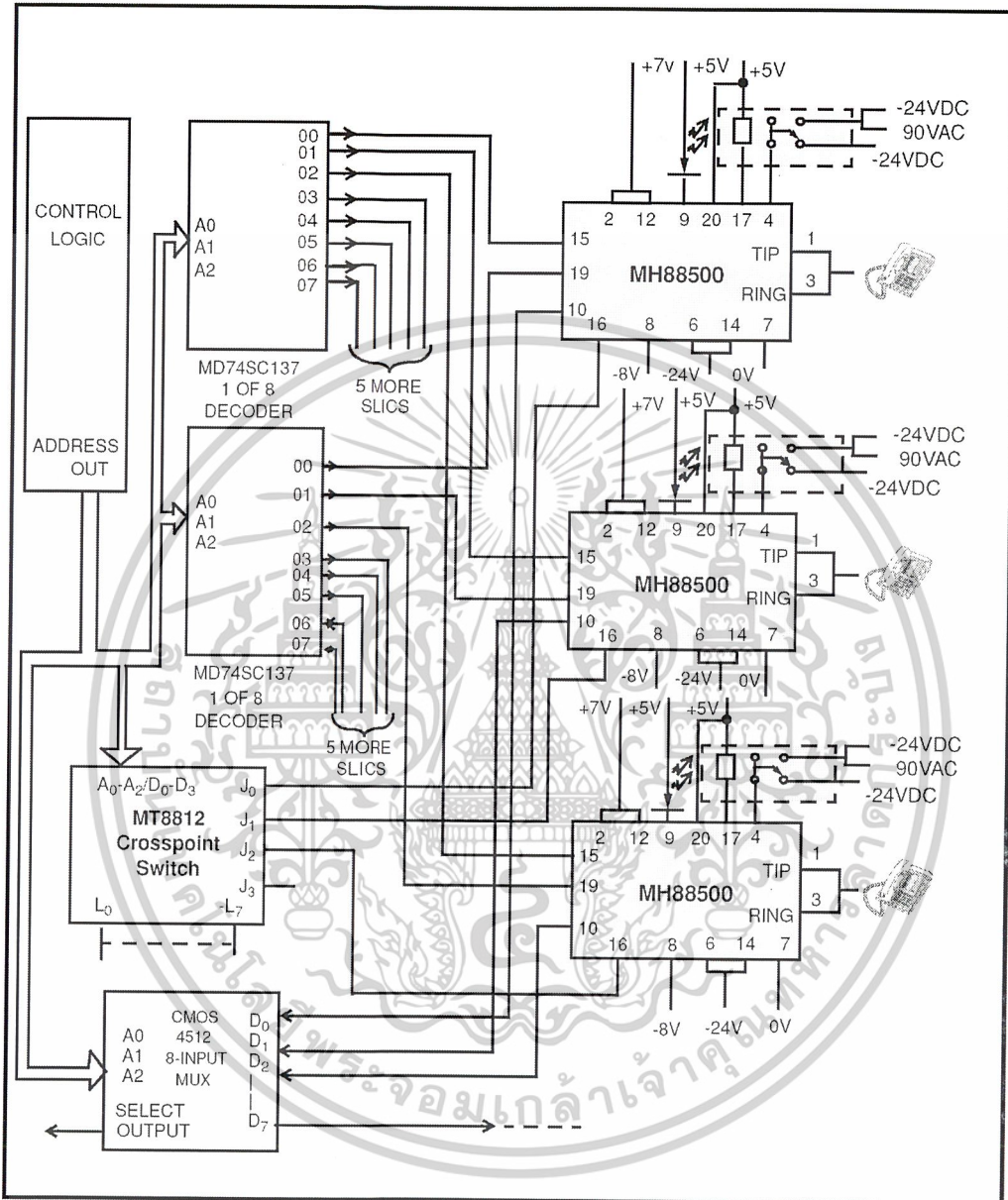


Figure 8 - PABX Typical Application

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

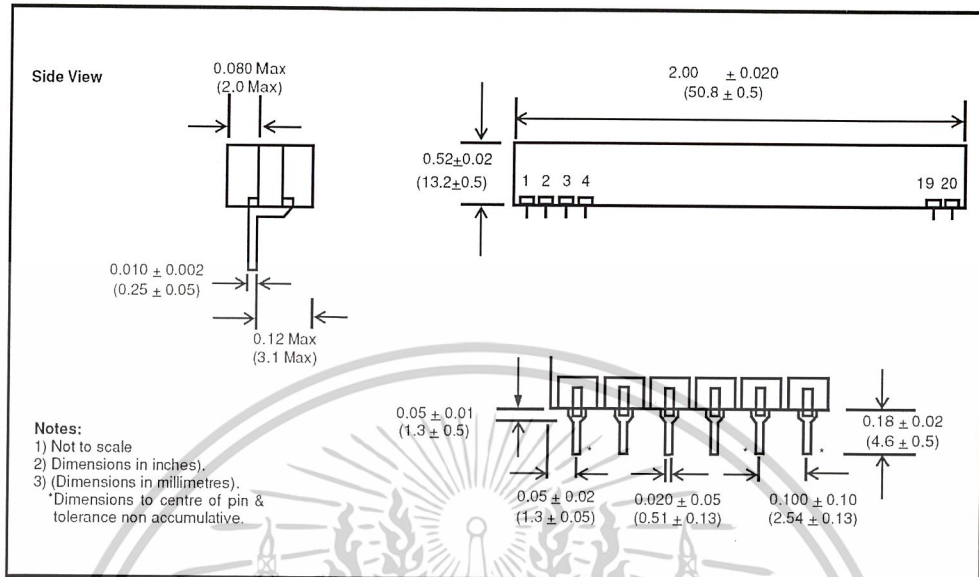


Figure 9 - Mechanical Data

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



For more information about all Zarlink products
visit our Web Site at
www.zarlink.com

Information relating to products and services furnished herein by Zarlink Semiconductor Inc. trading as Zarlink Semiconductor or its subsidiaries (collectively "Zarlink") is believed to be reliable. However, Zarlink assumes no liability for errors that may appear in this publication, or for liability otherwise arising from the application or use of any such information, product or service or for any infringement of patents or other intellectual property rights owned by third parties which may result from such application or use. Neither the supply of such information or purchase of product or service conveys any license, either express or implied, under patents or other intellectual property rights owned by Zarlink, or non-Zarlink, furnished goods or services may infringe patents or other intellectual property rights owned by Zarlink.

This publication is issued to provide information only and (unless agreed by Zarlink in writing) may not be used, applied or reproduced for any purpose nor form part of any order or contract nor to be regarded as a representation relating to the products or services concerned. The products, their specifications, services and other information appearing in this publication are subject to change by Zarlink without notice. No warranty or guarantee express or implied is made regarding the capability, performance or suitability of any product or service, information concerning possible methods of use is provided as a guide only and does not constitute any guarantee that such methods of use will be satisfactory in a specific piece of equipment. It is the user's responsibility to fully determine the performance and suitability of any equipment using such information and to ensure that any publication or data used is up to date and has not been superseded. Manufacturing does not necessarily include testing of all functions or parameters. These products are not suitable for use in any medical products whose failure to perform may result in significant injury or death to the user. All products and materials are sold and services provided subject to Zarlink's conditions of sale which are available on request.

Purchase of Zarlink's I²C components conveys a licence under the Philips I²C Patent rights to use these components in an I²C System, provided that the system conforms to the I²C Standard Specification as defined by Philips.

Zarlink, ZL and the Zarlink Semiconductor logo are trademarks of Zarlink Semiconductor Inc.

Copyright Zarlink Semiconductor Inc. All Rights Reserved.

TECHNICAL DOCUMENTATION - NOT FOR RESALE

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



ISO-CMOS **MT8806**
8 x 4 Analog Switch Array

Features

- Internal control latches and address decoder
- Short set-up and hold times
- Wide operating voltage: 4.5V to 13.2V
- 12Vpp analog signal capability
- $R_{ON} \leq 65\Omega$ max. @ $V_{DD}=12V, 25^\circ C$
- $\Delta R_{ON} \leq 10\Omega$ @ $V_{DD}=12V, 25^\circ C$
- Full CMOS switch for low distortion
- Minimum feedthrough and crosstalk
- Separate analog and digital reference supplies
- Low power consumption ISO-CMOS technology

Applications

- Key systems
- PBX systems
- Mobile radio
- Test equipment/instrumentation
- Analog/digital multiplexers
- Audio/Video switching

ISSUE3

March 1997

Ordering Information	
MT8806AE	24 Pin Plastic DIP
MT8806AP	28 Pin PLCC
-40° to 85°C	

Description

The Zarlink MT8806 is fabricated in Zarlink's ISO-CMOS technology providing low power dissipation and high reliability. The device contains a 8 x 4 array of crosspoint switches along with a 5 to 32 line decoder and latch circuits. Any one of the 32 switches can be addressed by selecting the appropriate five address bits. The selected switch can be turned on or off by applying a logical one or zero to the DATA input. V_{SS} is the ground reference of the digital inputs. The range of the analog signal is from V_{DD} to V_{EE} . Chip Select (CS) allows the crosspoint array to be cascaded for matrix expansion.

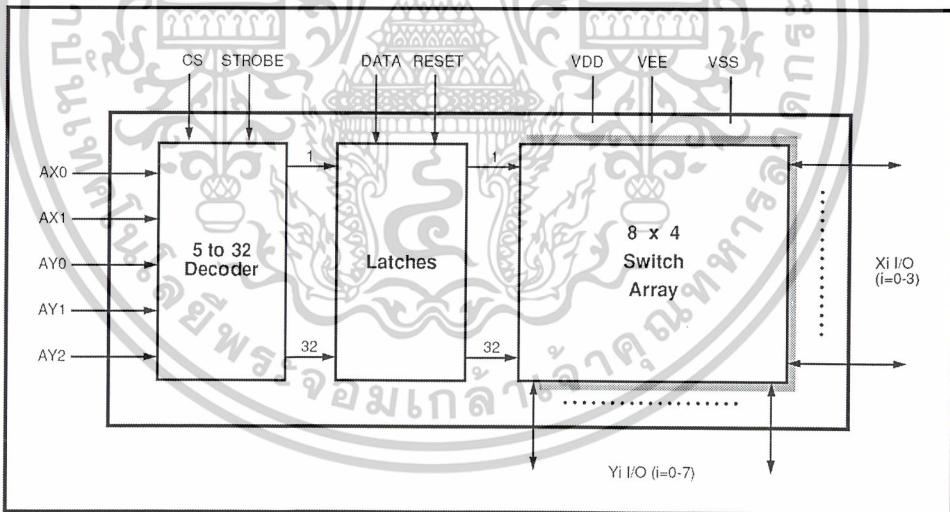


Figure 1 - Functional Block Diagram

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

MT8806 ISO-CMOS

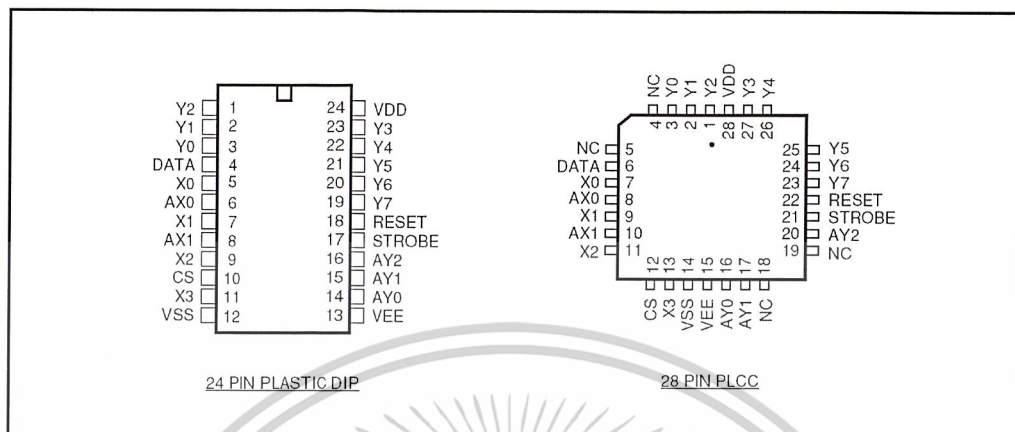


Figure 2 - Pin Connections

Pin Description

Pin #		Name	Description
PDIP	PLCC		
1-3	1-3	Y2-Y0	Y2-Y0 Analog (Inputs/Outputs): these are connected to the Y2-Y0 columns of the switch array.
4	6	DATA	DATA (Input): a logic high input will turn on the selected switch and a logic low will turn off the selected switch. Active High.
5	7	X0	X0 Analog (Input/Output): this is connected to the X0 row of the switch array.
6	8	AX0	X0 Address Line (Input).
7	9	X1	X1 Analog (Input/Output): this is connected to the X1 row of the switch array.
8	10	AX1	X1 Address Line (Input).
9	11	X2	X2 Analog (Input/Output): this is connected to the X2 row of the switch array.
10	12	CS	Chip Select (Input): this is used to select the device. Active High.
11	13	X3	X3 Analog (Input/Output): this is connected to the X3 row of the switch array.
12	14	V _{SS}	Digital Ground Reference.
13	15	V _{EE}	Negative Power Supply.
14-16	16,17, 20	AY0-AY2	Y0 -Y2 Address Lines (Inputs).
17	21	STROBE	STROBE (Input): enables function selected by address and data. Address must be stable before STROBE goes high and DATA must be stable on the falling edge of the STROBE. Active High.
18	22	RESET	Master RESET (Input): this is used to turn off all switches regardless of the condition of CS. Active High.
19-23	23-27	Y7-Y3	Y7-Y3 Analog (Inputs/Outputs): these are connected to the Y7-Y3 columns of the switch array.
24	28	VDD	Positive Power Supply.
	4, 5, 18, 19	NC	No Connect.

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

Functional Description

The MT8806 is an analog switch matrix with an array size of 8 x 4. The switch array is arranged such that there are 8 columns by 4 rows. The columns are referred to as the Y inputs/outputs and the rows are the X inputs/outputs. The crosspoint analog switch array will interconnect any X I/O with any Y I/O when turned on and provide a high degree of isolation when turned off. The control memory consists of a 32 bit write only RAM in which the bits are selected by the address inputs (AY0-AY2, AX0 & AX1). Data is presented to the memory on the DATA input. Data is asynchronously written into memory whenever both the CS (Chip Select) and the STROBE inputs are high and is latched on the falling edge of STROBE. A logical "1" written into a memory cell turns the corresponding crosspoint switch on and a logical "0" turns the crosspoint off. Only the crosspoint switches corresponding to the addressed memory location are altered when data is written into memory. The remaining switches retain their previous states. Any combination of X and Y inputs/outputs can be interconnected by establishing appropriate patterns in the control memory. A logical "1" on the RESET input will asynchronously return all memory locations to logical "0" turning off all crosspoint switches regardless of whether CS is high or low. Two voltage reference pins (V_{SS} and V_{EE}) are provided for the MT8806 to enable switching of negative analog signals. The range for digital signals is from V_{DD} to V_{SS} while the range for analog signals is from V_{DD} to V_{EE} . V_{SS} and V_{EE} pins can be tied together if a single voltage reference is needed.

Address Decode

The five address inputs along with the STROBE and CS (Chip Select) inputs are logically ANDed to form an enable signal for the resettable transparent latches. The DATA input is buffered and is used as the input to all latches. To write to a location, RESET must be low and CS must go high while the address and data are set up. Then the STROBE input is set high and then low causing the data to be latched. The data can be changed while STROBE is high, however, the corresponding switch will turn on and off in accordance with the DATA input. DATA must be stable on the falling edge of STROBE in order for correct data to be written to the latch.

MT8806 ISO-CMOS

Absolute Maximum Ratings* - Voltages are with respect to V_{EE} unless otherwise stated.

	Parameter	Symbol	Min	Max	Units
1	Supply Voltage	V_{DD}	-0.3	15.0	V
		V_{SS}	-0.3	$V_{DD}+0.3$	V
2	Analog Input Voltage	V_{INA}	-0.3	$V_{DD}+0.3$	V
3	Digital Input Voltage	V_{IN}	$V_{SS}-0.3$	$V_{DD}+0.3$	V
4	Current on any I/O Pin	I		± 15	mA
5	Storage Temperature	T_S	-65	+150	$^{\circ}\text{C}$
6	Package Power Dissipation	P_D		0.6	W

* Exceeding these values may cause permanent damage. Functional operation under these conditions is not implied.

Recommended Operating Conditions - Voltages are with respect to V_{EE} unless otherwise stated.

	Characteristics	Sym	Min	Typ	Max	Units	Test Conditions
1	Operating Temperature	T_O	-40	25	85	$^{\circ}\text{C}$	
2	Supply Voltage	V_{DD}	4.5		13.2	V	
		V_{SS}	V_{EE}		$V_{DD}-4.5$	V	
3	Analog Input Voltage	V_{INA}	V_{EE}		V_{DD}	V	
4	Digital Input Voltage	V_{IN}	V_{SS}		V_{DD}	V	

DC Electrical Characteristics† - Voltages are with respect to $V_{EE}=V_{SS}=0\text{V}$, $V_{DD}=12\text{V}$ unless otherwise stated.

	Characteristics	Sym	Min	Typ†	Max	Units	Test Conditions
1	Quiescent Supply Current	I_{DD}		1	100	μA	All digital inputs at $V_{IN}=V_{SS}$ or V_{DD}
				0.4	1.5	mA	All digital inputs at $V_{IN}=2.4 + V_{SS}$; $V_{SS}=7.0\text{V}$
				5	15	mA	All digital inputs at $V_{IN}=3.4\text{V}$
2	Off-state Leakage Current (See G.9 in Appendix)	I_{OFF}		± 1	± 500	nA	$ V_{XI} - V_{YI} = V_{DD} - V_{EE}$ See Appendix, Fig. A.1
3	Input Logic "0" level	V_{IL}			$0.8 \cdot V_{SS}$	V	$V_{SS}=7.5\text{V}$; $V_{EE}=0\text{V}$
4	Input Logic "1" level	V_{IH}	$2.0 \cdot V_{SS}$			V	$V_{SS}=6.5\text{V}$; $V_{EE}=0\text{V}$
5	Input Logic "1" level	V_{IH}	3.3			V	
6	Input Leakage (digital pins)	I_{LEAK}		0.1	10	μA	All digital inputs at $V_{IN} = V_{SS}$ or V_{DD}

† DC Electrical Characteristics are over recommended temperature range.

‡ Typical figures are at 25°C and are for design aid only; not guaranteed and not subject to production testing.

DC Electrical Characteristics- Switch Resistance - V_{DC} is the external DC offset applied at the analog I/O pins.

	Characteristics	Sym	25 $^{\circ}\text{C}$		70 $^{\circ}\text{C}$		85 $^{\circ}\text{C}$		Units	Test Conditions
			Typ	Max	Typ	Max	Typ	Max		
1	On-state Resistance $V_{DD}=12\text{V}$ $V_{DD}=10\text{V}$ $V_{DD}=5\text{V}$ (See G.1, G.2, G.3 in Appendix)	R_{ON}	45	65		75		80	Ω	$V_{SS}=V_{EE}=0\text{V}$, $V_{DC}=V_{DD}/2$, $ V_{XI}-V_{YI} = 0.4\text{V}$ See Appendix, Fig. A.2
			55	75		85		90	Ω	
			120	185		215		225	Ω	
2	Difference in on-state resistance between two switches (See G.4 in Appendix)	ΔR_{ON}	5	10		10		10	Ω	$V_{DD}=12\text{V}$, $V_{SS}=V_{EE}=0$, $V_{DC}=V_{DD}/2$, $ V_{XI}-V_{YI} = 0.4\text{V}$ See Appendix, Fig. A.2

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

AC Electrical Characteristics[†] - Crosspoint Performance - Voltages are with respect to $V_{DD}=5V$, $V_{SS}=0V$, $V_{EE}=-7V$, unless otherwise stated.

	Characteristics	Sym	Min	Typ [‡]	Max	Units	Test Conditions
1	Switch I/O Capacitance	C_S		20		pF	$f=1$ MHz
2	Feedthrough Capacitance	C_F		0.2		pF	$f=1$ MHz
3	Frequency Response Channel "ON" $20\text{LOG}(V_{OUT}/V_{XI})=-3\text{dB}$	$F_{3\text{dB}}$		45		MHz	Switch is "ON"; $V_{INA} = 2V_{pp}$ sinewave; $R_L = 1k\Omega$ See Appendix, Fig. A.3
4	Total Harmonic Distortion (See G.5, G.6 in Appendix)	THD		0.01		%	Switch is "ON"; $V_{INA} = 2V_{pp}$ sinewave $f= 1\text{kHz}$; $R_L=1k\Omega$
5	Feedthrough Channel "OFF" Feed.= $20\text{LOG}(V_{OUT}/V_{XI})$ (See G.8 in Appendix)	FDT		-95		dB	All Switches "OFF"; $V_{INA}=2V_{pp}$ sinewave; $f= 1\text{kHz}$; $R_L = 1k\Omega$. See Appendix, Fig. A.4
6	Crosstalk between any two channels for switches Xi-Yi and Xj-Yj. $X_{\text{talk}}=20\text{LOG}(V_{Yj}/V_{Xi})$. (See G.7 in Appendix).	X_{talk}		-45		dB	$V_{INA}=2V_{pp}$ sinewave $f= 10\text{MHz}$; $R_L = 75\Omega$.
				-90		dB	$V_{INA}=2V_{pp}$ sinewave $f= 10\text{kHz}$; $R_L = 600\Omega$.
				-85		dB	$V_{INA}=2V_{pp}$ sinewave $f= 10\text{kHz}$; $R_L = 1k\Omega$.
				-80		dB	$V_{INA}=2V_{pp}$ sinewave $f= 1\text{kHz}$; $R_L = 10k\Omega$. Refer to Appendix, Fig. A.5 for test circuit.
7	Propagation delay through switch	t_{ps}			30	ns	$R_L=1k\Omega$; $C_L=50\text{pF}$

[†] Timing is over recommended temperature range. See Fig. 3 for control and I/O timing details.

[‡] Typical figures are at 25°C and are for design aid only; not guaranteed and not subject to production testing.

Crosstalk measurements are for Plastic DIPs only, crosstalk values for PLCC packages are approximately 5dB better.

AC Electrical Characteristics[†] - Control and I/O Timings - Voltages are with respect to $V_{DD}=5V$, $V_{SS}=0V$, $V_{EE}=-7V$, unless otherwise stated.

	Characteristics	Sym	Min	Typ [‡]	Max	Units	Test Conditions
1	Control Input crosstalk to switch (for CS, DATA, STROBE, Address)	CX_{talk}		30		mVpp	$V_{IN}=3V$ squarewave; $R_{IN}=1k\Omega$, $R_L=10k\Omega$. See Appendix, Fig. A.6
2	Digital Input Capacitance	C_{DI}		10		pF	$f=1\text{MHz}$
3	Switching Frequency	F_O			20	MHz	
4	Setup Time DATA to STROBE	t_{DS}	10			ns	$R_L = 1k\Omega$, $C_L=50\text{pF}$)
5	Hold Time DATA to STROBE	t_{DH}	10			ns	$R_L = 1k\Omega$, $C_L=50\text{pF}$)
6	Setup Time Address to STROBE	t_{AS}	10			ns	$R_L = 1k\Omega$, $C_L=50\text{pF}$)
7	Hold Time Address to STROBE	t_{AH}	10			ns	$R_L = 1k\Omega$, $C_L=50\text{pF}$)
8	Setup Time CS to STROBE	t_{CSS}	10			ns	$R_L = 1k\Omega$, $C_L=50\text{pF}$)
9	Hold Time CS to STROBE	t_{CSH}	10			ns	$R_L = 1k\Omega$, $C_L=50\text{pF}$)
10	STROBE Pulse Width	t_{SPW}	20			ns	$R_L = 1k\Omega$, $C_L=50\text{pF}$)
11	RESET Pulse Width	t_{RPW}	40			ns	$R_L = 1k\Omega$, $C_L=50\text{pF}$)
12	STROBE to Switch Status Delay	t_S		40	100	ns	$R_L = 1k\Omega$, $C_L=50\text{pF}$)
13	DATA to Switch Status Delay	t_D		50	100	ns	$R_L = 1k\Omega$, $C_L=50\text{pF}$)
14	RESET to Switch Status Delay	t_R		35	100	ns	$R_L = 1k\Omega$, $C_L=50\text{pF}$)

[†] Timings is over recommended temperature range. See Fig. 3 for control and I/O timing details.

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

MT8806 ISO-CMOS

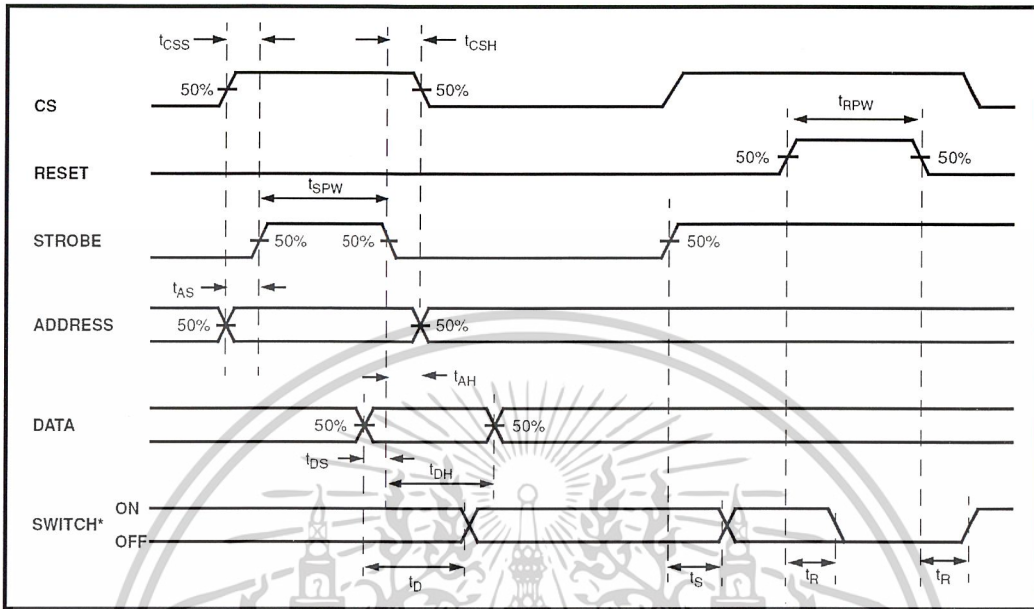


Figure 3 - Control Memory Timing Diagram

* See Appendix, Fig. A.7 for switching waveform

AX0	AX1	AY0	AY1	AY2	Connection
0	0	0	0	0	X0-Y0
0	0	1	0	0	X0-Y1
0	0	0	1	0	X0-Y2
0	0	1	1	0	X0-Y3
0	0	0	0	1	X0-Y4
0	0	1	0	1	X0-Y5
0	0	0	1	1	X0-Y6
0	0	1	1	1	X0-Y7
1 ↓ 1	0 ↓ 0	0 ↓ 1	0 ↓ 1	0 ↓ 1	X1-Y0 ↓ X1-Y7
0 ↓ 0	1 ↓ 1	0 ↓ 1	0 ↓ 1	0 ↓ 1	X2-Y0 ↓ X2-Y7
1 ↓ 1	1 ↓ 1	0 ↓ 1	0 ↓ 1	0 ↓ 1	X3-Y0 ↓ X3-Y7

Table 1. Address Decode Truth Table

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

LM556/NE556

Dual Timer

Features

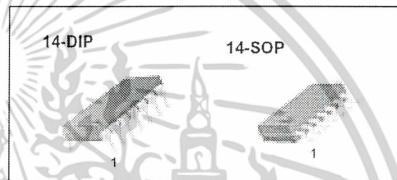
- Replaces Two LM555/NE555 Timers
- Operates in Both Astable And Monostable Modes
- High Output Current
- TTL Compatible
- Timing From Microsecond To Hours
- Adjustable Duty Cycle
- Temperature Stability Of 0.005% Per °C

Description

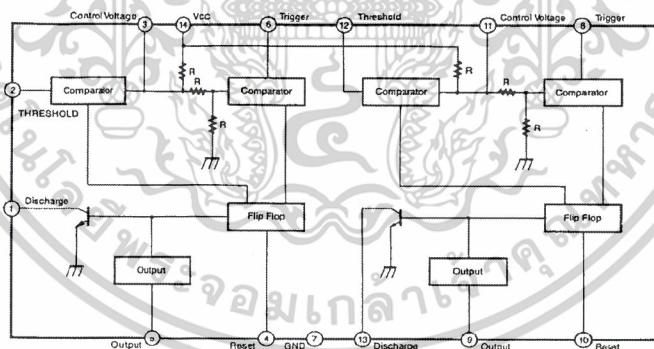
The LM556/NE556 series dual monolithic timing circuits are a highly stable controller capable of producing accurate time delays or oscillation. The LM556/NE556 is a dual LM555. Timing is provided an external resistor and capacitor for each timing function. The two timers operate independently of each other, sharing only VCC and ground. The circuits may be triggered and reset on falling waveforms. The output structures may sink or source 200mA.

Applications

- Precision Timing
- Pulse Shaping
- Pulse Width Modulation
- Frequency Division
- Traffic Light Control
- Sequential Timing
- Pulse Generator
- Time Delay Generator
- Touch Tone Encoder
- Tone Burst Generator



Internal Block Diagram



Rev. 1.0.0

©2001 Fairchild Semiconductor Corporation

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

LM556/NE556

Absolute Maximum Ratings (TA = 25°C)

Parameter	Symbol	Value	Unit
Supply Voltage	VCC	16	V
Lead Temperature (soldering 10sec)	TLEAD	300	°C
Power Dissipation	PD	600	mW
Operating Temperature Range LM556/NE556	TOPR	0 ~ + 70	°C
Storage Temperature Range	TSTG	- 65 ~ + 150	°C



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

Electrical Characteristics

($T_A = 25^\circ\text{C}$, $V_{CC} = 5 \sim 15\text{V}$, unless otherwise specified)

Parameter	Symbol	Conditions	Min.	Typ.	Max.	Units
Supply Voltage	V_{CC}	-	4.5	-	16	V
Supply Current *1(two timers) (low state)	I_{CC}	$V_{CC} = 5\text{V}$, $R_L = \infty$ $V_{CC} = 15\text{V}$, $R_L = \infty$	-	5 16	12 30	mA mA
Timing Error *2(monostable) Initial Accuracy Drift with Temperature Drift with Supply Voltage	ACCUR $\Delta t/\Delta T$ $\Delta t/\Delta V_{CC}$	$R_A = 2\text{K}\Omega$ to $100\text{K}\Omega$ $C = 0.1\mu\text{F}$ $T = 1.1RC$	-	0.75 50 0.1	-	% ppm/ $^\circ\text{C}$ %/V
Control Voltage	V_C	$V_{CC} = 15\text{V}$ $V_{CC} = 5\text{V}$	9.0 2.6	10.0 3.33	11.0 4.0	V V
Threshold Voltage	V_{TH}	$V_{CC} = 15\text{V}$ $V_{CC} = 5\text{V}$	8.8 2.4	10.0 3.33	11.2 4.2	V V
Threshold Current*3	I_{TH}	-	-	30	250	nA
Trigger Voltage	V_{TR}	$V_{CC} = 15\text{V}$ $V_{CC} = 5\text{V}$	4.5 1.1	5.0 1.6	5.6 2.2	V V
Trigger Current	I_{TR}	$V_{TR} = 0\text{V}$	-	0.01	2.0	μA
Reset Voltage*5	V_{RST}	-	0.4	0.6	1.0	V
Reset Current	I_{RST}	-	-	0.03	0.6	mA
Low Output Voltage	V_{OL}	$V_{CC} = 15\text{V}$ $I_{SINK} = 10\text{mA}$ $I_{SINK} = 50\text{mA}$ $I_{SINK} = 100\text{mA}$ $I_{SINK} = 200\text{mA}$ $V_{CC} = 5\text{V}$ $I_{SINK} = 8\text{mA}$ $I_{SINK} = 5\text{mA}$	-	0.1 0.4 2.0 2.5	0.25 0.75 3.2	V V
High Output Voltage	V_{OH}	$V_{CC} = 15\text{V}$ $I_{SOURCE} = 200\text{mA}$ $I_{SOURCE} = 100\text{mA}$ $V_{CC} = 5\text{V}$ $I_{SOURCE} = 100\text{mA}$	12.75	12.5 13.3	-	V V
Rise Time of Output	t_R	-	-	100	300	ns
Fall Time of Output	t_F	-	-	100	300	ns
Discharge Leakage Current	I_{LKG}	-	-	10	100	nA
Matching Characteristics*4 Initial Accuracy Drift with Temperature Drift with Supply Voltage	ACCUR $\Delta t/\Delta T$ $\Delta t/\Delta V_{CC}$	-	-	1.0 10 0.2	2.0 0.5	% ppm/ $^\circ\text{C}$ %/V
Timing Error (astable)*2 Initial Accuracy Drift with Temperature Drift with Supply Voltage	ACCUR $\Delta t/\Delta T$ $\Delta t/\Delta V_{CC}$	$V_{CC} = 15\text{V}$ $R_A, R_B = 1\text{K}\Omega$ to $100\text{K}\Omega$ $C = 0.1\mu\text{F}$	-	2.25 150 0.3	-	% ppm/ $^\circ\text{C}$ %/V

Notes:

- *1. Supply current when output is high is typically 1.0mA less at $V_{CC} = 5\text{V}$
- *2. Tested at $V_{CC} = 5\text{V}$ and $V_{CC} = 15\text{V}$
- *3. This will determine the maximum value of $R_A + R_B$ for 15V operation.
The maximum total $R = 20\text{M}\Omega$, and for 5V operation the maximum total $R = 6.6\text{M}\Omega$.
- *4. Matching characteristics refer to the difference between performance characteristics of each timer section in the monostable mode.
- *5. As reset voltage lowers, timing is inhibited and then the output goes low.

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ประวัติผู้แต่ง



ชื่อ-สกุล	นายนิรุทธิ์ บัวประเสริฐ
วัน เดือน ปีเกิด	21 กันยายน พ.ศ.2523
ภูมิลำเนา	28 หมู่ 5 ตำบลเสม็ดเหนือ อำเภอบางคล้า จังหวัดฉะเชิงเทรา 24110
ประวัติการศึกษา	
ประถมศึกษา	โรงเรียนวัดสนามช้าง
มัธยมศึกษาตอนต้น	โรงเรียนบางคล้าพิทยาคม
ประกาศนียบัตรวิชาชีพ	วิทยาลัยเทคนิคฉะเชิงเทรา
ประกาศนียบัตรวิชาชีพชั้นสูง	วิทยาลัยเทคนิคฉะเชิงเทรา
ปริญญาตรี	สาขาวิชาวิศวกรรมโทรคมนาคม ภาควิชาวิศวกรรมโทรคมนาคม คณะครุศาสตร์อุตสาหกรรม สจล.
คติพจน์	คือเท่านั้น จึงจะสำเร็จ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ประวัติผู้แต่ง



ชื่อ-สกุล	นายมีชัย จิตมันน์
วัน เดือน ปีเกิด	27 สิงหาคม พ.ศ.2524
ภูมิลำเนา	39 หมู่ 2 ตำบลวังชัย อำเภอน้ำพอง จังหวัดขอนแก่น 40140
ประวัติการศึกษา	
ประถมศึกษา	โรงเรียนบ้านวังชัย
มัธยมศึกษาตอนต้น	โรงเรียนบ้านวังชัย
ประกาศนียบัตรวิชาชีพ	วิทยาลัยเทคนิคขอนแก่น
ประกาศนียบัตรวิชาชีพชั้นสูง	วิทยาลัยเทคนิคขอนแก่น
ปริญญาตรี	สาขาวิชาวิศวกรรมโทรคมนาคม ภาควิชาครุศาสตร์วิศวกรรม คณะครุศาสตร์อุตสาหกรรม สจล.
คติพจน์	รู้จักตัวเอง เคารพผู้อื่น

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ประวัติผู้แต่ง



ชื่อ-สกุล	นายยุทธชัย อุทธา
วัน เดือน ปีเกิด	15 มกราคม พ.ศ.2524
ภูมิลำเนา	64 หมู่ 2 ตำบลบ้านแฮด กิ่งอำเภอบ้านแฮด จังหวัดขอนแก่น 40110
ประวัติการศึกษา	โรงเรียนประชาพัฒนาบ้านแฮด
ประถมศึกษา	โรงเรียนบ้านแฮดพัฒนา
มัธยมศึกษาตอนต้น	โรงเรียนเทคโนโลยีภาคตะวันออกเฉียงเหนือ
ประกาศนียบัตรวิชาชีพ	วิทยาลัยเทคนิคขอนแก่น
ประกาศนียบัตรวิชาชีพชั้นสูง	สาขาวิชาวิศวกรรมโทรคมนาคม
ปริญญาตรี	ภาควิชาครุศาสตร์วิศวกรรม คณะครุศาสตร์อุตสาหกรรม สจล.
คติพจน์	ลิขิตฟ้าหรือจะสู้มานะตน

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ประวัติผู้แต่ง



ชื่อ-สกุล

นางสาวรัตนพร แก้วขาว

วัน เดือน ปีเกิด

25 พฤษภาคม พ.ศ.2525

ภูมิลำเนา

1855 หมู่ 12 ตำบลรั้วบัว อำเภอน้ำแซะ
จังหวัดชุมพร 80141

ประวัติการศึกษา

ประถมศึกษา

โรงเรียนวัดกัลยาณฤมิต

มัธยมศึกษาตอนต้น

โรงเรียนสตรีปากพนัง

ประกาศนียบัตรวิชาชีพ

วิทยาลัยเทคนิคนคร ศรีธรรมราช

ประกาศนียบัตรวิชาชีพชั้นสูง

วิทยาลัยเทคนิคนคร ศรีธรรมราช

ปริญญาตรี

สาขาวิชาวิศวกรรม โทรคมนาคม

ภาควิชาครุศาสตร์วิศวกรรม

คณะครุศาสตร์อุตสาหกรรม สจล.

คติพจน์

ทำปัจจุบันให้ดีที่สุดแล้วอนาคตย่อมดีเอง

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้