

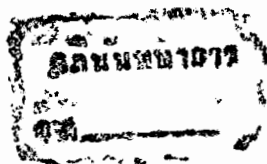


ปีการศึกษา 2530
วิดีโอ ไอซียู มอนิเตอร์
(VIDEO ICU MONITOR)

โดย

สรชัย เลิศรัตนปริชา
สมชัย นนทสิทธิ์ชัย

อาจารย์ที่ปรึกษา
รศ. มั่นส สังวรศิลป์



ปริญญาโทปีการศึกษา 2530

ภาควิชา อิเล็กทรอนิกส์

คณะวิศวกรรมศาสตร์ สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง
เรื่อง วีทีโอ ไอซียู มอนิเตอร์ (VIDEO ICU MONITOR)

ผู้จัดทำ

1. สุรชัย เตศรัตนปริชา
2. สมชัย นนทสิทธิ์ชัย


.....อาจารย์ที่ปรึกษา
(รศ.มนต์ สิงวรศิลป์)

วิกิโฮไอตี๋ยมอนิเตอร์

สุรัชย์ เลิศรัตนปรีชา

สมชัย นนทสิทธิ์ชัย

รศ. มนัส สังวรศิลป์ อาจารย์ที่ปรึกษา

ปีการศึกษา 2530

บทคัดย่อ

ปริญญานิพนธ์นี้ แสดง เครื่อง แสดงคลื่นสัญญาณไฟฟ้าหัวใจพร้อมอัตรากาการเต้นของหัวใจ แสดง ออกบนจอโทรทัศน์โดยคลิกแปลงโทรทัศน์ใหม่การท่างานคล้ายกับออสซิลโลสโคป คลื่นสัญญาณไฟฟ้าหัวใจเป็นสัญญาณอนาลอก ความถี่ค่าจะถูกลแปลง เป็นดิจิทัล เพื่อเก็บไว้ในหน่วยความจำ หลังจากนั้นข้อมูลจะถูกลแปลงกลับเป็นอนาลอกที่ความถี่สูงขึ้น และแสดงบนจอภาพของโทรทัศน์ ส่วนอัตรากาการเต้นของหัวใจ จะวัดจากคาบเวลา ระหว่างคลื่นสัญญาณไฟฟ้าหัวใจสองลูก ไมโครโพรเซสเซอร์จะคำนวณค่าออกมาเป็นอัตรากาการเต้นของหัวใจ แล้วแสดง ออกบนจอภาพของโทรทัศน์ เช่น เกี่ยวกับการ แสดงคลื่นสัญญาณไฟฟ้าหัวใจ

VIDEO ICU MONITOR

MR.SURACHAI LARTRUTTANAPRECHA

MR.SOMCHAI NONDASITICHAI

ADVISER: MR.MANUS SONGWORNISIL

(Associate Professor)

1987

Abstract

This thesis is a instrument that displays ECG with heart beat rate on the CRT with perform as oscilloscope. The ECG which is low frequency analog signal will be converted to be digital signal to be stored in memory . Afterward this store data will once agian be converted back to analog signal at higher frequency and then be calculated from period of the ECG signal. Microprocessor will calculate the period to be heart beat rate will also be displayed on CRT as well.

สารบัญ

	หน้า
บทที่ 1 บทนำ	1
บทที่ 2 ทฤษฎี	2
2.1 สัญญาณไฟฟ้าหัวใจ	2
2.2 ระบบโทรทัศน	4
2.3 การแสดงตัวเลขโดยวิธีหักเห	7
2.4 การวัดอัตราการเต้นของหัวใจ	9
บทที่ 3 การคำนวณและการทำงานของวงจร	11
3.1 ภาคแสดงคลื่นไฟฟ้าหัวใจ	11
3.2 ภาคสแกนตัวเลข	14
3.3 ภาควัดอัตราการเต้น	14
3.4 ภาคอนาล็อกสวิทช์และภาคแปลงค้สัญญาณวีทีโอ	18
3.5 ภาคควบคุมระบบ	23
3.6 ภาคขยายกำลังและจอภาพ	29
บทที่ 4 การทดลองและผลการทดลอง	32
บทที่ 5 บทวิจารณ์และสรุป	36
ภาคผนวก	38
กิตติกรรมประกาศ	56
หนังสืออ้างอิง	57

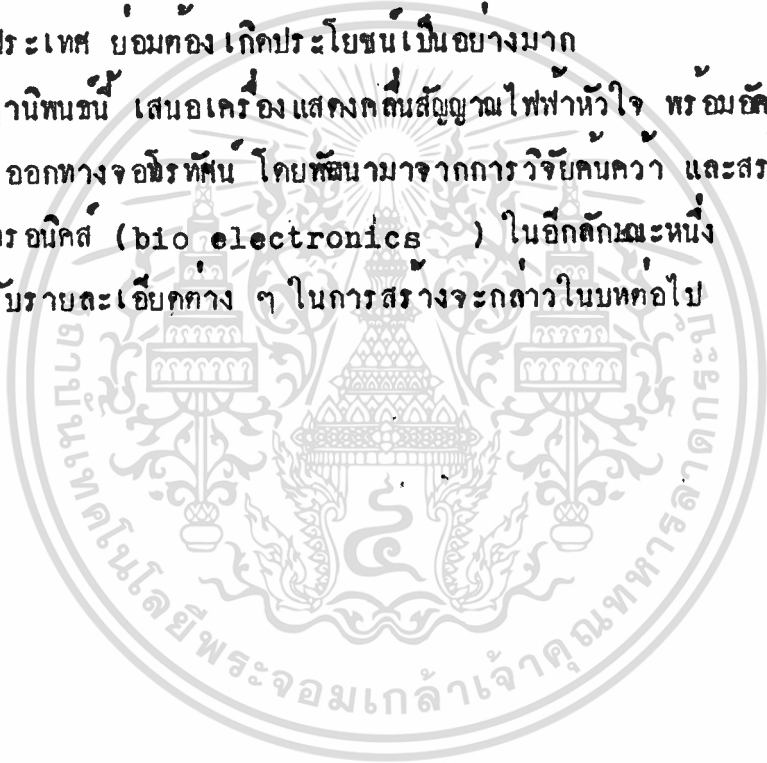
บทที่ 1

บทนำ

ปัจจุบัน เครื่องมือทางการแพทย์ส่วนใหญ่ จะคองนำเขาจากต่างประเทศ เป็นผล ทำให้เกิดการสูญเสีย เงินตราออกนอกประเทศเป็นจำนวนไม่น้อย อีกทั้งการซ่อมและ บำรุงรักษาเครื่องมือเหล่านี้ ก็ยิ่งทำได้ยากด้วย

เครื่องแสดงคลื่นสัญญาณไฟฟ้าหัวใจ เป็น เครื่องมือที่สำคัญ ที่จำเป็นของใช้ตาม โรงพยาบาลต่าง ๆ ซึ่งคองนำเขาจากต่างประเทศทั้งสิ้น แถถหากสามารถสร้างขึ้นได้ เองภายในประเทศ ย่อมคองเกิดประโยชน์เป็นอย่างมาก

ปริญญานิพนธ์นี้ เสนอเครื่องแสดงคลื่นสัญญาณไฟฟ้าหัวใจ พร้อมวิธีการ เคนของ หัวใจ แสดงออกทางจอโทรทัศน์ โดยพัฒนาจากการวิจัยค้นคว้า และสร้างขึ้นโดยแผนก ไบโอิเล็กทรอนิกส์ (bio electronics) ในอีกลักษณะหนึ่ง สำหรับรายละเอียดต่าง ๆ ในการสร้างจะกล่าวในบทต่อไป



ภายในร่างกายจะมีระบบหมุนเวียนของพลาสมา (plasma) และโลหิตอยู่ ซึ่ง
ออกซิเจนที่ได้รับเข้ามาจากปอด และอาหารที่ไ้เข้าจากกระเพาะอาหารจะถูกส่งไปตาม
ร่างกายโดยโลหิตเป็นตัวพาไป ทำให้เกิดพลังงานกับส่วนต่าง ๆ ของร่างกาย

เครื่องมือทางการแพทย์ที่สัมพันธ์กับระบบหมุนเวียนของโลหิต ได้แก่ เครื่องวัด
คลื่นสัญญาณหัวใจ ใช้ในการตรวจและรักษาพยาบาลเกี่ยวกับระบบการหมุนเวียนของ
โลหิต

2.1 สัญญาณไฟฟ้าหัวใจ (electro cadio gram)

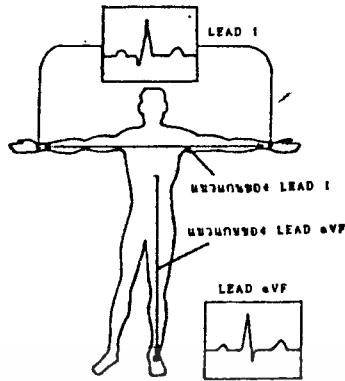
โดยทั่วไป เซลของสิ่งมีชีวิต มี 2 ชนิด คือ เซลปกติและเซลล์ทำงาน เซลปกตินั้น
โตแก่ เซลฉิวหน่ง เป็นคน ส่วนเซลล์ทำงานนั้นโตแก่ เซลกล้ามเนื้อ เซลประสาทต่าง ๆ

เซลล์ปกติ ขณะมีชีวิตจะมีศักดาไฟฟ้า ซึ่งวัดระหว่างภายในกับภายนอกเซลล์เป็นลบ
ประมาณหลายสิบลิลลิโวลต์ เรียกว่าอยู่ในสภาวะโพลาไรซ์ (polarized) แต่เมื่อ
เซลล์ทำงานเริ่มทำงาน เช่น กล้ามเนื้อบีบตัว ค่าศักดาไฟฟ้าของเซลล์จะเปลี่ยนเป็นบวก
หลายสิบลิลลิโวลต์ เรียกว่าอยู่ในสภาวะดีโพลาไรซ์ (depolarized)

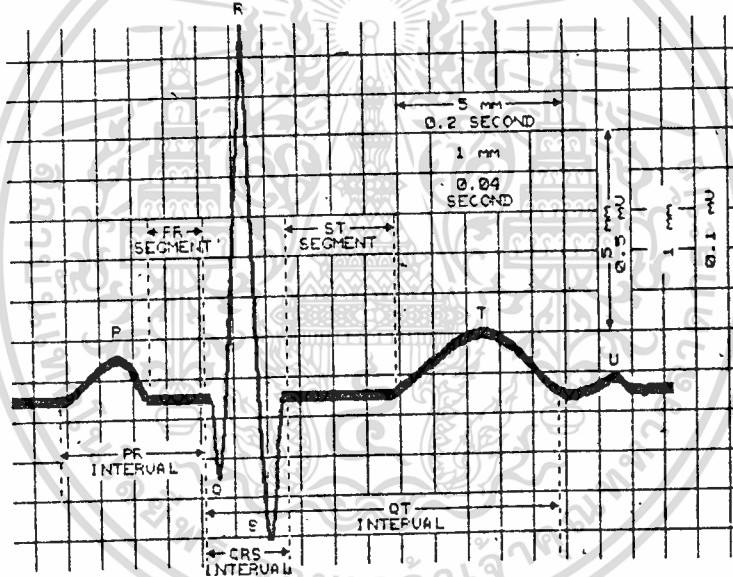
เนื่องจากหัวใจมีส่วนของเซลล์ประสาท และกล้ามเนื้ออยู่ สามารถพิจารณาหัวใจ
เป็นเสมือนเครื่องกำเนิดคลื่นไฟฟ้าเครื่องหนึ่ง ซึ่งบรรจุอยู่ในร่างกายได้ และสามารถ
วัดศักดาไฟฟ้า ที่ตกรวมระหว่างจุดใด ๆ บนผิวหน่งของร่างกายได้ ศักดาไฟฟ้าที่วัดได้
นี้ ที่ระหว่างจุดต่าง ๆ จะมีค่าไม่เท่ากัน ขึ้นอยู่กับมุมและระยะทางของตำแหน่งของจุด
ที่วัด กระทำต่อแนวแกนหัวใจ ศักดาที่วัดได้นี้ เรียกว่า "คลื่นไฟฟ้าหัวใจ"

(electro cadio gram)

ในการวัดคลื่นไฟฟ้าหัวใจ โดยยึดอิเล็กโทรด (electrode) ที่แขนขวา
และแขนซ้ายตามลีด 1 (lead1) และที่ขา ดังรูปที่ 2.1 จะได้รูปวาระเบี่ยงเบน
คลื่นไฟฟ้าหัวใจ ดังรูปที่ 2.2



รูป 2.1 แสดงตำแหน่งติดตั้งขั้วอิเล็กโทรดเพื่อวัดคลื่นหัวใจ



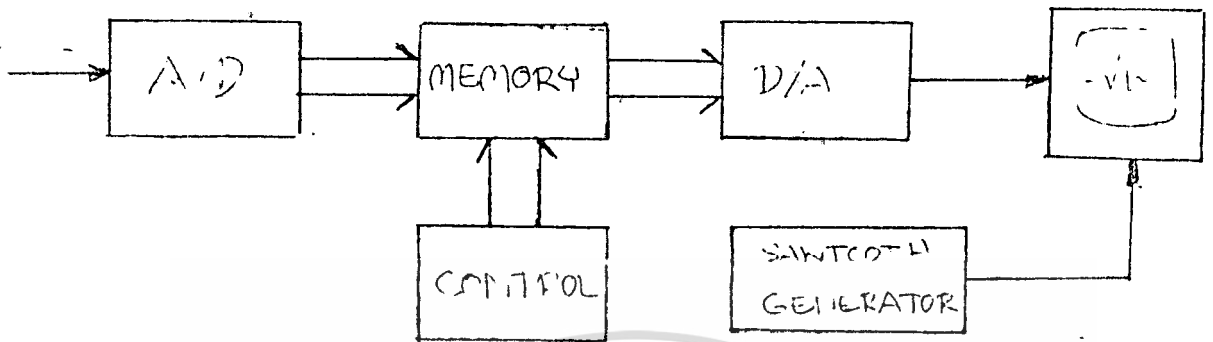
รูป 2.2 แสดงรูปคลื่นไฟฟ้าหัวใจ

สัญญาณไฟฟ้าหัวใจที่วัดได้ จะมีคุณสมบัติดังนี้

-มีการเปลี่ยนแปลงของศักย์ไฟฟ้า ในช่วง 0.5 - 5 มิลลิโวลต์

-มีการเปลี่ยนแปลงของความถี่ในช่วง 0.5 - 200 เฮิรซ์

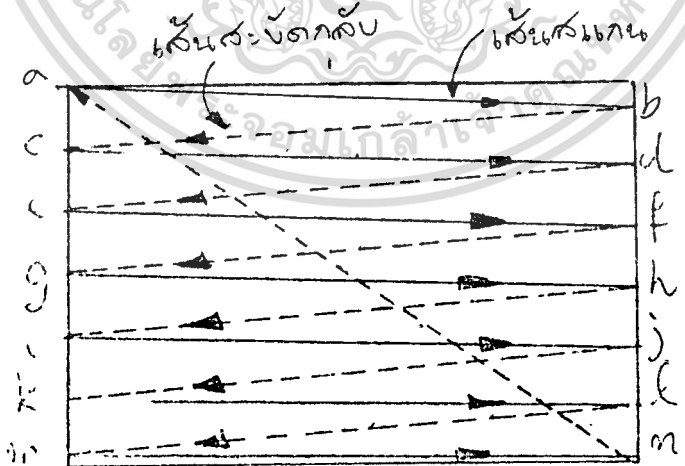
จากคุณสมบัติของสัญญาณไฟฟ้าหัวใจ เห็นได้ว่าเป็นสัญญาณที่มีความถี่ต่ำเพื่อนำออกแสดงบนจอภาพ จะเห็นเป็นจุดวิ่งไปบนจอ ดังนั้นจึงต้องมีหน่วยความจำขึ้นมา เพื่อช่วยทำให้สัญญาณที่แสดงออกบนจอภาพเป็นคลื่นที่ต่อเนื่อง การแสดงบนจอภาพโทรทัศน์ โดยให้โทรทัศน์ทำงานคล้ายกับออสซิลอโคปแสดงดังรูปที่ 2.3



รูป 2.3 แสดงบล็อกโคอะแกรมของส่วนหน่วยความจำและการแสดงภาพ

2.2 ระบบโทรทัศน์

ภาพขาวดำทั่ว ๆ ไป ที่เห็นนั้น ถ้าแบ่งอย่างละเอียดแล้วจะเห็นได้ว่าประกอบด้วยจุดที่เป็นสีขาวและจุดที่เป็นสีดำเท่านั้น ทางคานส่งจะส่งทีละจุดเป็นลำดับแยกกันไป ทางคานรับก็จะนำจุดต่าง ๆ เหล่านี้มาเรียงกันใหม่ให้เป็นภาพขึ้นมา วิธีนี้เรียกว่า "การสแกน" (scanning) เส้นที่ประกอบกันเป็นภาพในจอโทรทัศน์นี้ เรียกว่า "เส้นสแกน" ดังรูปที่ 2.4

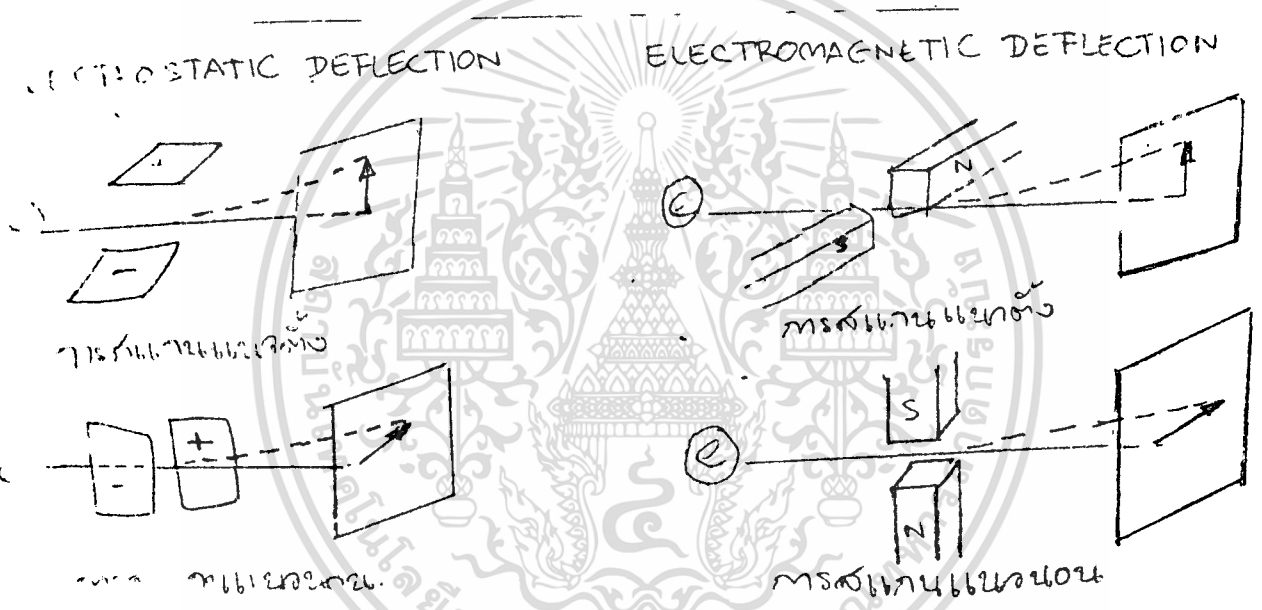


รูป 2.4 แสดงการสแกน

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

เส้นสแกนจาก เส้นนี้เป็นเส้นสำหรับแสดงจุดภาพ เรียกว่า "ช่วงเทรซ" (trace) ระยะเวลาในการวิ่งกลับมาเริ่มใหม่นั้นยิ่งน้อยเท่าไรยิ่งดี คือ เส้นจาก เส้นนี้เรียกว่า "เส้นสแกนกลับ" (retrace) เส้นนี้ไม่มีความจำเป็นในการประกอบภาพ จึงมีวงจรควบคุมไม่ให้ปรากฏที่จอ

ในการสแกนเพื่อที่จะให้เกิดภาพของไข่อิเล็กตรอน ไข่อิเล็กตรอนนี้ ไถ่มาจากการรวมตัวของอิเล็กตรอนที่ออกมาจากปืนอิเล็กตรอน โดยการใช้แรงทางไฟฟ้าหรือแม่เหล็ก ทำให้ลำอิเล็กตรอนนี้เคลื่อนที่ เรียกว่า "การหักเห" (deflection)



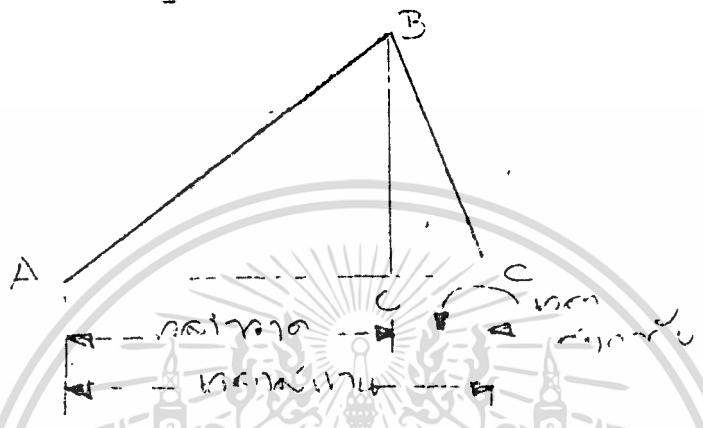
รูป 2.5 การหักเหของลำอิเล็กตรอน

จากรูปที่ 2.5 เมื่อลำอิเล็กตรอนผ่านสนามไฟฟ้าสถิตหรือสนามแม่เหล็กก็จะเปลี่ยนทิศทางตามอัตราส่วนความแรงของสนามนั้น ดังนั้นจึงสามารถควบคุมระยะทางการหักเหของลำอิเล็กตรอน โดยควบคุมความแรงของสนามแม่เหล็กหรือสนามไฟฟ้าสถิต

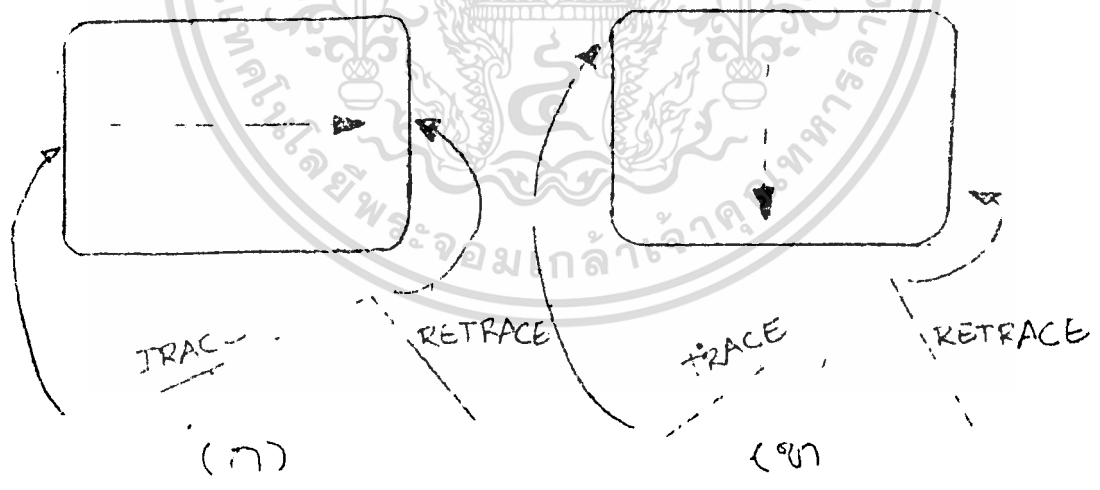
การสแกนในหลอดภาพโทรทัศน์จะใช้สนามแม่เหล็ก ซึ่งสร้างจากขดลวดหักเห ในการสแกนให้เต็มจอจะต้องมีการหักเหทั้งแนวนอนและแนวตั้ง มุมในการหักเหขึ้นอยู่กับอัตราส่วนของเวลา โดยให้ความเร็วคงที่ และเมื่อสแกนเสร็จเส้นหนึ่งแล้ว จะเริ่มกลับมาสแกนใหม่นั้น เวลาที่กลับมาจะคงสั้นที่สุด

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

วิธีที่จะทำโลกก็โดยการใช้ฟันเลื่อย (saw tooth) ที่เป็นกระแสนหรือศักดาไฟฟ้า กับขดลวดหักเห ดังรูปที่ 2.6 และ 2.7



รูป 2.6 แสดงรูปคลื่นฟันเลื่อย



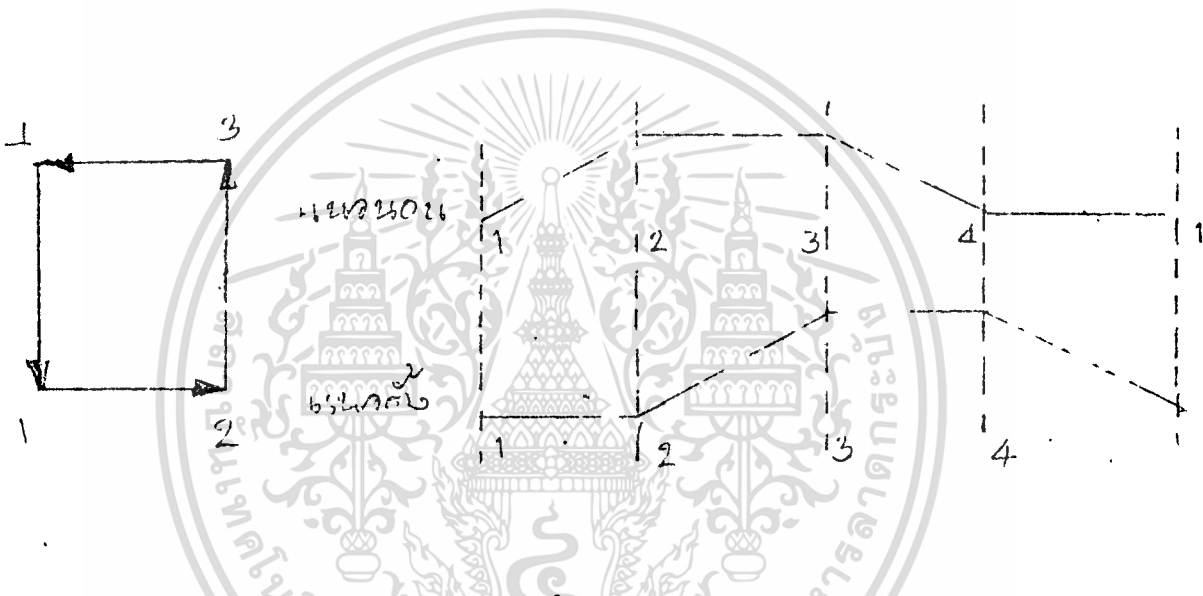
รูป 2.7 แสดงทิศทางของการสแกน

(ก) ทางแนวขอน (ข) ทางแนวตั้ง

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

2.3 การแสดงตัวเลขโดยวิธีหักเห

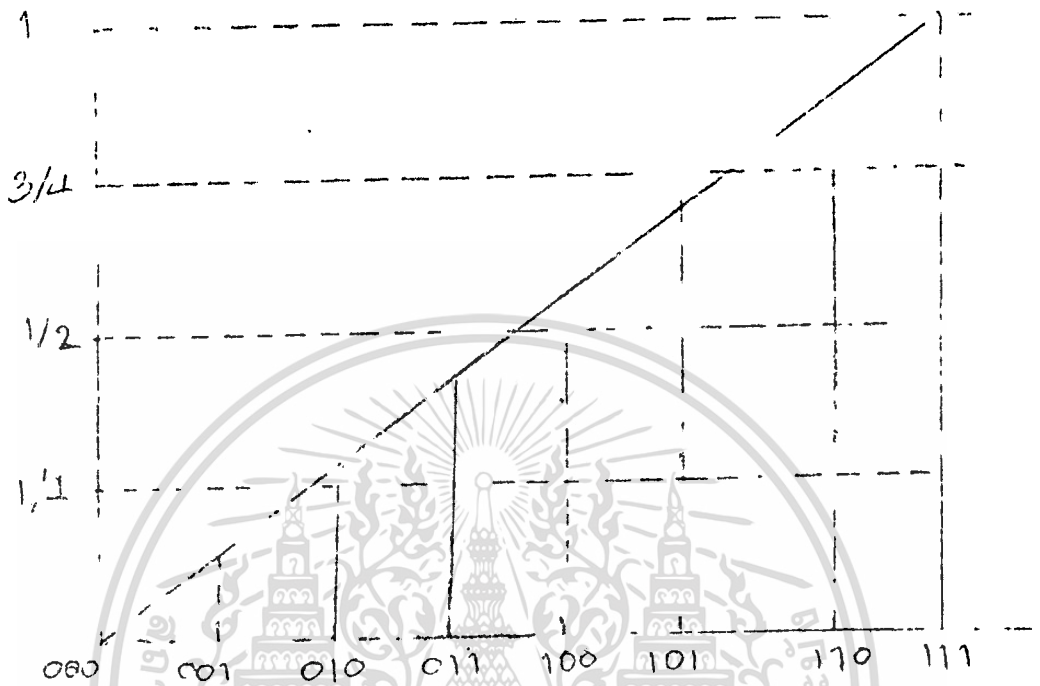
จากหัวข้อที่แล้ว จะเห็นได้ว่า การแสดงภาพของโทรทัศน์ จะอาศัยการสแกนของลำอิเล็กตรอนทั้งแนวนอนและแนวตั้งประกอบกัน พิจารณารูปที่ 2.7 อีกครั้ง เห็นได้ว่า ถ้าให้สัญญาณพื้นหลังที่เหมาะสมกับขดลวดหักเห ก็จะสามารถควบคุมให้การสแกนเป็นไปตามต้องการ ตัวอย่างที่รูปที่ 2.8 ถ้าต้องการให้การสแกนของลำอิเล็กตรอนเป็นเลขศูนย์ จะต้องให้สัญญาณลักษณะดังรูป



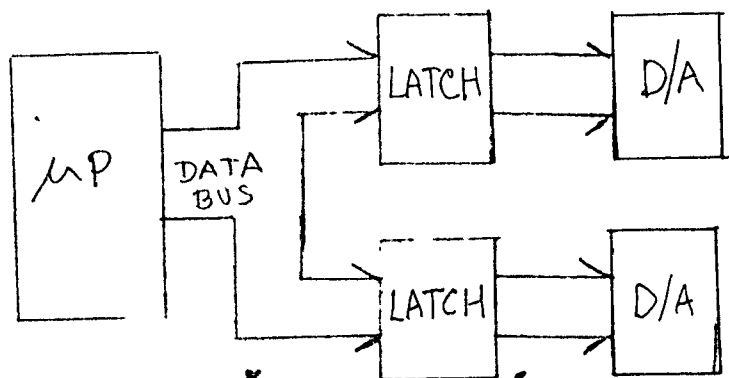
รูป 2.8 แสดงตัวอย่างการสแกนเป็นเลขศูนย์

2.3.1 วงจรคิจิตอลหอนาลอกคอนเวอร์เตอร์ (D/A convertor)

คิจิตอลหอนาลอก นับเป็นอุปกรณ์สำคัญ ที่ทำให้คิจิตอลคอมพิวเตอร์ เชื่อมโยงกับอุปกรณ์หรือวงจรรนาดอกอื่น ๆ ตัวอย่างการใช้งาน คือ ระบบแสดงผลบนจอภาพ ระบบส่งเคราะห์เสียง เป็นต้น ในรูปที่ 2.9 แสดงทรานสเฟอร์ฟังก์ชัน ของคิจิตอลหอนาลอก 3 บิต จะเห็นว่า รหัสคิจิตอล 1 คำ (1 word) จะแปลงเป็นแรงดันอนาลอก 1 คำ



รูป 2.9 แสดงทรานส์เฟอร์ฟังก์ชันของดิจิทัลทูอนาล็อก 3 บิตตามทฤษฎี เมื่อพิจารณาจากรูปที่ 2.9 จะเห็นได้ว่า ถ้าต้องการสัญญาณทันทีเลย จะต้องทำการเพิ่มค่าของรหัสดิจิทัลที่ละหนึ่งค่า นั่นคือ เพิ่มจาก 000 ไปเรื่อย ๆ ถึง 111 เมื่อพิจารณาประกอบกับที่กล่าวมาข้างต้นแล้ว จะสามารถนำวงจรดิจิทัลทูอนาล็อก ไปควบคุมการสแกนของ ลำโพงเสียงครอนได้อีก โดยในการเพิ่มค่ารหัสดิจิทัลด้วยไมโครโปรเซสเซอร์ ก็แสดงในรูปที่ 2.10



รูป 2.10 แสดงการใช้ไมโครโปรเซสเซอร์ควบคุมการสแกน



พิจารณารูปที่ 2.9 อีกครั้ง ถ้าต้องการสแกนเป็นเลขศูนย์ จะสามารถโปรแกรมให้ไมโครโปรเซสเซอร์ทำงานได้ดังนี้

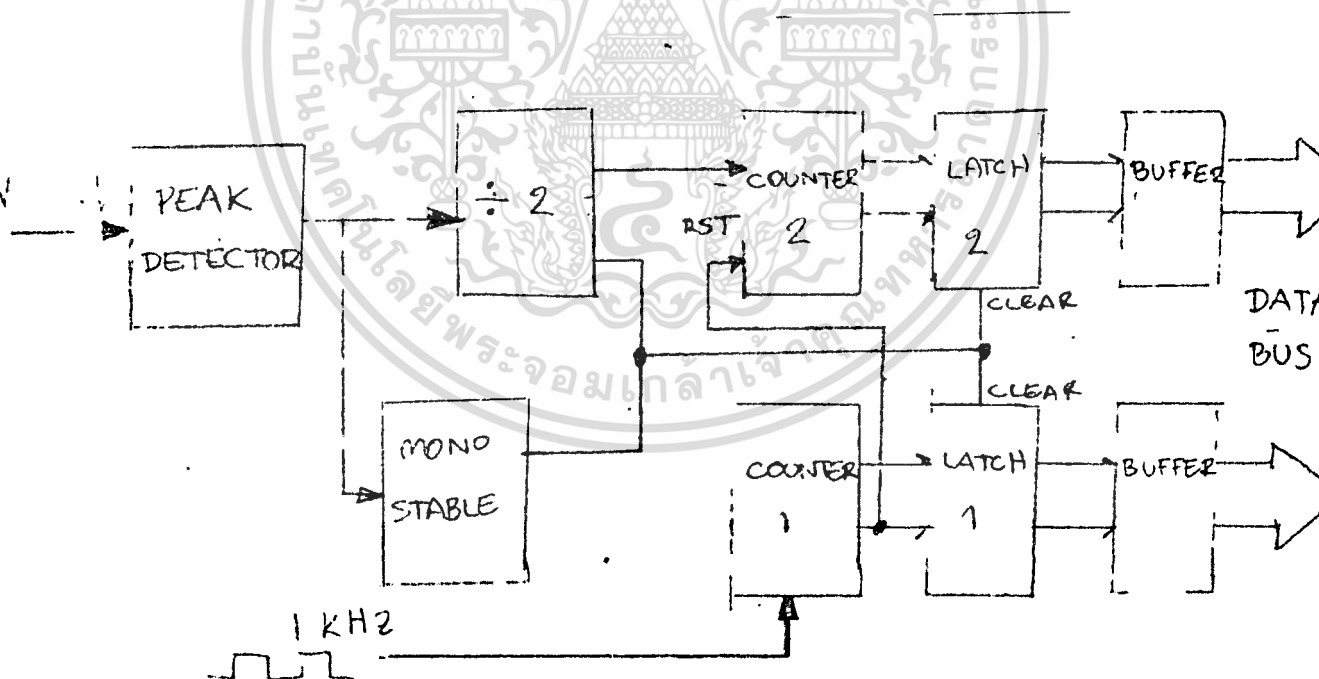
1. เพิ่มค่า X จาก (1) ที่ค่าจนถึง (2) ส่วน Y คงที่
2. ให้ X คงที่ เพิ่มค่า Y จาก (2) ที่ค่าจนถึง (3)
3. ลดค่า X จาก (3) จนถึง (4) Y คงที่
4. X คงที่ ลดค่า Y จาก (4) จนถึง (1)

การสแกนโดยควบคุมลำดับเหตุการณ์ ให้เป็นเลขอื่น ๆ ก็พิจารณาได้ในลักษณะเดียวกัน

2.4 การวัดอัตราการเต้นของหัวใจ

อัตราการเต้นของหัวใจ หาได้จากการวัดคาบเวลา จากคลื่นหัวใจลูกแรกถึงคลื่นหัวใจลูกที่สอง แล้วนำเวลานั้น กลับไปคำนวณออกมาเป็นค่าของอัตราการเต้นของหัวใจ

พิจารณาจากบล็อกไดอะแกรม รูปที่ 2.11 สัญญาณไฟฟ้าหัวใจจะถูกแปลงเป็น



รูป 2.11 แสดงบล็อกไดอะแกรมของวงจรในการหาอัตราการเต้นของหัวใจ

สัญญาณจิจิตอล ความถี่ของวงจรจับยอดคลื่น (peak detector) สัญญาณจิจิตอลนี้จะป้อนให้กับวงจรหารสองและวงจรโมโนสเตเบิล (monostable) สัญญาณที่ได้จากวงจรหารสองจะมีความเวลาเป็นสอง เท่าของสัญญาณอินพุต และมีคิวที่ไซเกิด (duty cycle) 50 % สัญญาณส่วนนี้จะไปกำหนดการนับและเซตค่าที่เคาน์เตอร์ 1 และเคาน์เตอร์ 2 โดยเคาน์เตอร์ 1 นับที่ความถี่ 1 กิโลเฮิรซ์ เคาน์เตอร์ 1 เป็นวงจรจะนับ 10 ดังนั้นความถี่ที่ได้จากบิตสุดท้ายจะมีความถี่ 100 เฮิรซ์ ความถี่ค่านี้จะให้กับเคาน์เตอร์ 2 ทำให้เคาน์เตอร์ 2 นับที่ความถี่ 100 เฮิรซ์

การนับจะเริ่มนับเมื่อสัญญาณรีเซตมีค่าเป็น 0 และหยุดนับเมื่อเป็น 1 ความเวลาของสัญญาณรีเซตจากระดับ 0 ถึง 1 เท่ากับความเวลาของคลื่นไฟฟ้าหัวใจพอดี ค่าที่นับไคค่าสุดท้าย จะถูกค้างค่าไว้ที่ส่วนแลทช์ (latch)

ค่าอัตราการเต้นหัวใจ คำนวณได้จากสูตรต่อไปนี้

$$\text{อัตราการเต้นของหัวใจ} = 6000 / (n + 0.1m) \text{ ครั้ง/นาที}$$

เมื่อ n คือ ค่าของข้อมูลที่ได้จากส่วนแลทช์ 2

m คือ ค่าของข้อมูลที่ได้จากส่วนแลทช์ 1

ส่วนโมโนสเตเบิล มีไว้สำหรับกรณีไม่มีสัญญาณหัวใจเข้ามา อันเนื่องมาจาก จุดวัดที่ก่อกวนร่างกายคนไขหรือขยับจุดวัด

โมโนสเตเบิลจะให้สัญญาณออกมีระดับเป็น 1 เมื่อมีสัญญาณหัวใจเข้ามา และมีระดับเป็น 0 เมื่อไม่มีสัญญาณหัวใจเข้ามาในเวลาที่กำหนด ระดับสัญญาณ 0 นี้ จะเซตค่าในวงจรหารสองในศูนย์หมก และเคลียร์ค่าในส่วนแลทช์ให้เป็นศูนย์หมก

บทที่ 3

การคำนวณและการทำงานของวงจร

ในโครงงานนี้ประกอบด้วยวงจที่สำคัญหลายภาคดังต่อไปนี้

1. ภาคแสดงคลื่นไฟฟ้าหัวใจ
2. ภาคสแกนตัวเลข
3. ภาควัดอัตราการเต้น
4. ภาคคอนาลอกสวิทซ์ และภาคแมลงค้
5. ภาคควบคุมระบบ
6. ภาคขยายกำลังและจอภาพ

3.1 ภาคแสดงคลื่นไฟฟ้าหัวใจ

จากรูปที่ 3.1 แสดงวงจรโดยละเอียดของภาคนี้ การทำงานในวงจรมีดังนี้คือ

3.1.1. คริสทอล(crystal) 4 เมกกะเฮิร์ตต์กับไอซี 1/1 ไอซี 1/2

ในลักษณะวงจรถิสทอลอสซิลเลเตอร์ได้ความถี่ที่ออกมาเป็น 4 เมกกะเฮิร์ตต์ ความถี่จะถูกหารจากไอซี 2 ้วย 4 จะได้ความถี่ 1 เมกกะเฮิร์ตต์ และหารด้วย 16 จะได้ความถี่ที่ 250 กิโลเฮิร์ตต์ออกมา

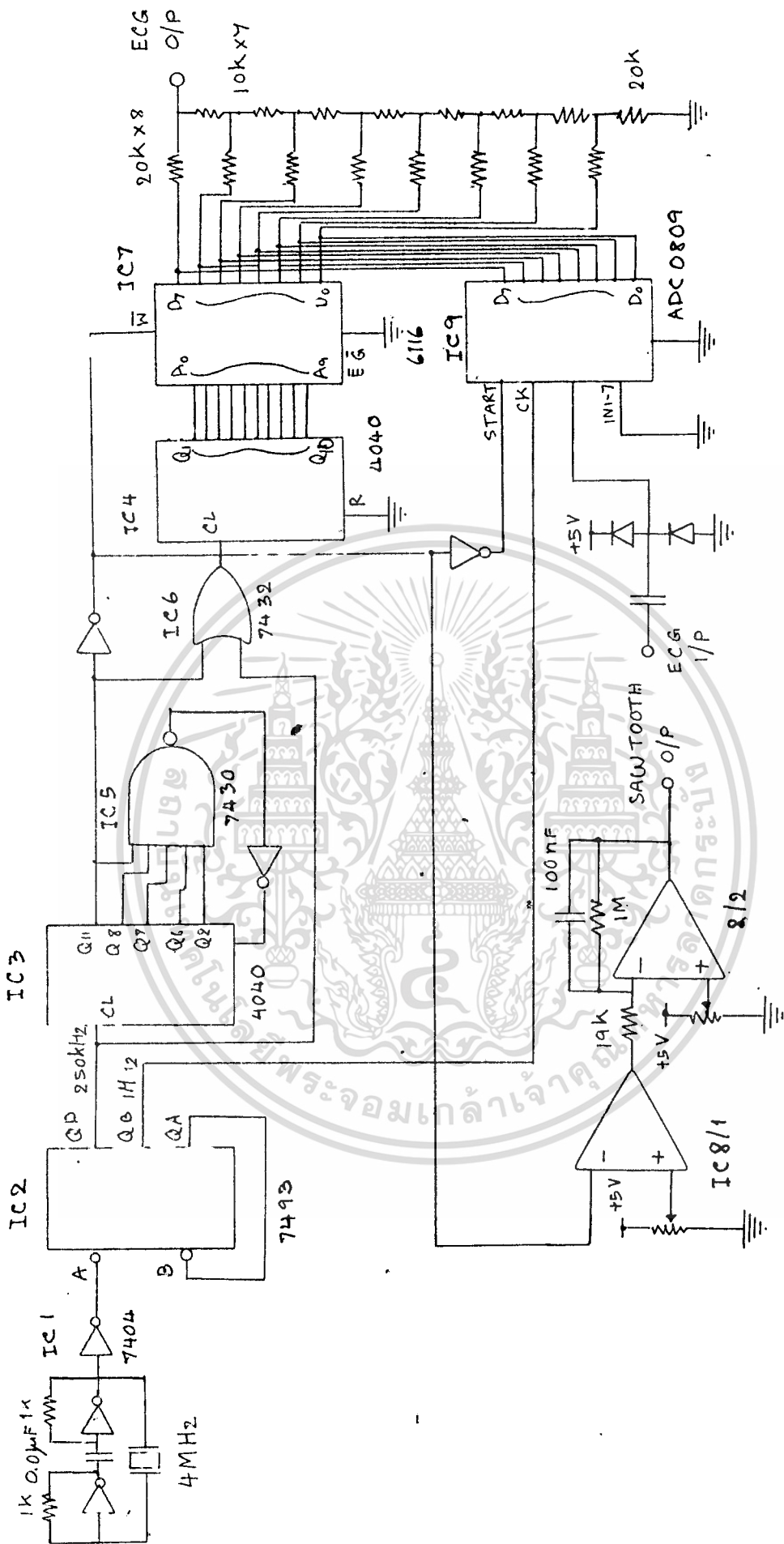
3.1.2. ไอซี 3 จะนำความถี่ 250 กิโลเฮิร์ตต์ที่ได้จากไอซี 2 นำมาสร้างสัญญาณอ่าน/บันทึก สำหรับไอซี 7 ซึ่งเป็นแรม (RAM)

แรมถูกกำหนดไว้ว่าให้อ่านข้อมูลออกมา 1024 ไบต์ (byte) แล้วจึงบันทึกเข้าไป 1 ไบต์ ซึ่งจะวนอยู่อย่างนี้ตลอด และเนื่องจากให้ง่ายต่อการคำนวณจึงกำหนดให้ความถี่ในการวนลักษณะนี้มีความถี่ 200 เฮิร์ตต์ หรือใช้เวลา 5 มิลลิเซค (millisec.)

ในการวน การอ่านข้อมูล 1024 ไบต์ใช้เวลา = $1024/250000$ คือ 4.096 มิลลิเซค เพราะฉะนั้นเวลาในการบันทึกข้อมูล 1 ไบต์จะเท่ากับ 5 - 4.096 เท่ากับ 0.904 มิลลิเซค ดังนั้นต้องให้ไอซี 3 สร้างความถี่ 200 เฮิร์ตต์ออกมาโดยมีคาบเวลาในสถานะต่ำเป็น 4.096 มิลลิเซคและ ช่วงสถานะสูงเป็น 0.904 มิลลิเซค

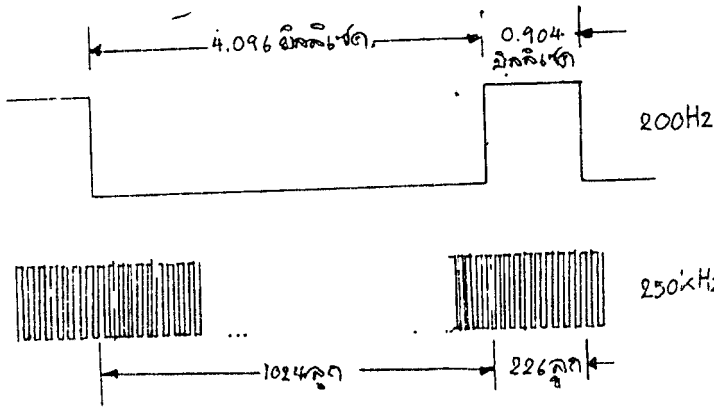
พิจารณาได้จากรูปที่ 3.2 มาแสดงให้เห็นคาบเวลาของสัญญาณอ่าน/บันทึก เมื่อเทียบกับความถี่ 250 กิโลเฮิร์ตต์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

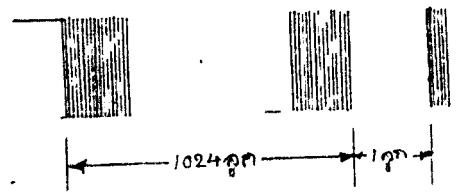


รูปที่ 3.1 ภาคแสดงคลื่นไฟฟ้าหัวใจ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ 3.2ก



รูปที่ 3.2ข

เมื่อต่อไอซี 3 เข้ากับไอซี 5 และไอซี 1/3 จะได้สัญญาณอ่าน/บันทึกตาม
ของการ

3.1.3. ไอซี 4 ที่ทำหน้าที่เป็นตัวกำหนด แอสเจอร์สให้แก่อไอซี 7 จะได้สัญญาณ
นาฬิกาจากไอซี 6/1 ที่เป็นแนค้เกทจากสัญญาณที่ได้จากไอซี 3 และความถี่ 250 กิโลเฮิร์ต
จะได้ความถี่ดังในรูป 3.2ข ทั้งนี้ถ้าหากแอสเจอร์สในการอ่านครั้งแรกเป็น 000_{16} จะอ่าน
ไปจนถึงแอสเจอร์สที่ $3FF_{16}$ และบันทึกข้อมูลที่แอสเจอร์ส 000_{16} แล้วกลับมาอ่านใหม่ที่แอส-
เจอร์ส 001_{16} จนถึงแอสเจอร์สที่ 000_{16} แล้ววนไปมาอย่างนี้เรื่อยไป ทำให้เกิดลักษณะการวนของ
ข้อมูลที่ถูกอ่านออกมาซึ่งถ้าแปลงออกมาทางวงจรรออาร์ทิวาร์แลคเตอร์จะได้สัญญาณหัวใจที่สาม-
มารถแสดงออกมาทางจอสโคปได้

3.1.4. ไอซี 9 เป็นตัวนาฬิกาออกหุคิจิคอส ทำหน้าที่แปลงสัญญาณหัวใจที่เข้ามาให้
เป็นสัญญาณคิจิคอสเพื่อให้ไอซี 7 เก็บบันทึกได้ สัญญาณควบคุมของไอซี 9 นี้ได้จากสัญญาณ
อ่าน/บันทึกเช่นกันเพียงแต่กลับเฟส โดยใช้ไอซี 1/5 ทำการแปลง

3.1.5. สัญญาณนาฬิกาจากวงจรรออาร์ทิวาร์แลคเตอร์จะต้องนำไปใช้ในภาคอนา-
ล็อกสวิตซ์ต่อไป

3.1.6. วงจรที่ประกอบด้วยไอซี 8/1 และไอซี 8/2 ทำหน้าที่เป็นตัวสร้าง
สัญญาณฟันเลื่อย (saw tooth) สำหรับการสแกนสัญญาณคลื่นไฟฟ้าหัวใจที่ได้จากวงจร
รออาร์ทิวาร์แลคเตอร์

ไอซี 8/1 ทำหน้าที่เปรียบเทียบแรงดันที่ได้จากไอซี 1/4 กับแรงดันที่
ตกคร่อมความต้านทานที่ปรับค่าได้ของขบวนการของตัวมันเอง สาเหตุที่ต้องใช้เนื่องจากต้อง
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งยังมีให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

การให้คำสัญญาแก่คนรูปสี่เหลี่ยมที่เสถียรและไม่มีสัญญาครบถ้วนอีกด้วย

ไอซี 8/2 ทำหน้าที่อินทิเกรตสัญญารูปสี่เหลี่ยมที่ได้จากไอซี 8/1 ซึ่งจะได้เป็นรูปพื้นเลื่อยออกมาซึ่งมีความถี่เป็น 200 เฮิร์ต

คลื่นรูปพื้นเลื่อยนี้ต้องนำไปสู่ภาคอนาล็อกสวิตช์อีกเช่นกัน

3.2 ภาคสแกนตัวเลข

หน้าที่ของภาคนี้จะถูกไมโครโปรเซสเซอร์มองว่าเป็นเอาต์พุตพอร์ต 2 ตัวคือ มีทั้ง แกน X และ แกน Y ดังนั้นเอาต์พุตพอร์ต 2 ตัวนี้จะมีการทำงานคล้ายกัน จะแตกต่างกันก็เพียงว่าไมโครฯ จะเลือกพอร์ตไหนเท่านั้นในการส่งข้อมูลออกมา ซึ่งการเลือกนี้จะมีการถอยรหัส ออกเพื่อไปทำให้พอร์ตนั้นทำงาน

รูปที่ 3.3. แสดงให้เห็นตัววงจรของภาคนี้โดยละเอียดสามารถอธิบายการทำงานได้ดังนี้

3.2.1 ไอซี 1 ทำหน้าที่เป็นแลตซ์ ของแกน X และ ไอซี 2 ทำหน้าที่เป็นแลตซ์ ของแกน Y ในแต่ละตัวจะมีวงจรรีจิสเตอร์แลคเกอร์ที่อยู่ด้วย เพื่อแปลงสัญญาที่ออกจากไอซี 1 และ 2 ให้เป็นสัญญาอนาล็อก

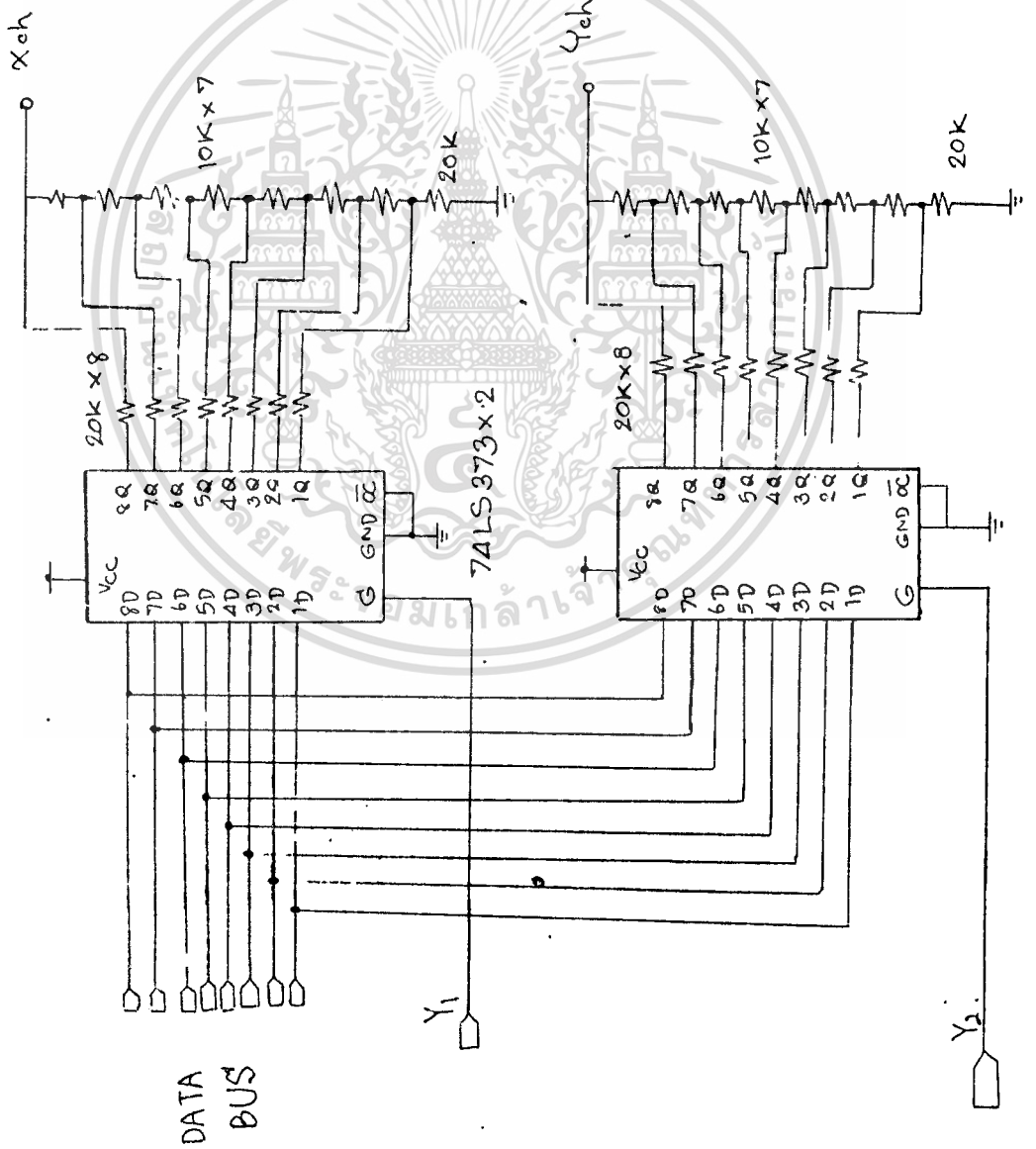
3.2.2 ในการสแกนนั้น ไมโครโปรเซสเซอร์สามารถสแกนได้เพียงแกนใดแกนหนึ่งเท่านั้น ดังนั้นขณะที่สแกนแกน X จะต้องคงค่าที่ในแกน Y ไว้ และเมื่อสแกนแกน Y ก็ต้องคงค่าในแกน X ไว้เช่นกัน

3.2.3 สัญญาควบคุมการแลทซ์นั้นจะถูกควบคุมด้วยสัญญาจาก ไอซี 1 ของวงจรถอยรหัส ในภาคควบคุมระบบ โดยการควบคุมของไมโครโปรเซสเซอร์โดยตรง

3.2.4 สัญญาอนาล็อกจากวงจรรีจิสเตอร์แลคเกอร์ ทั้งในแกน X และแกน Y จะถูกนำไปในวงจรถอยรหัสต่อไป

3.3 ภาควิถีการถอย

ในการหาวิถีการถอยนั้นจะใช้ไมโครโปรเซสเซอร์ Z 80 เป็นตัวหลักในการคำนวณ เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ 3.3 ภาคสแกนตัวเลข

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

แนวโดยจะอ่านข้อมูลที่ไค้จากพอร์ท แล้วนำมาคำนวณต่อไป

จากวงจรในรูปที่ 3.4 มีการทำงานดังนี้

3.3.1. ไอซี 1/1 ทำหน้าที่เป็นแบนด์พาสฟิลเตอร์ (band pass filter) โดยจะใช้ความถี่ช่วง 13 - 33 เฮิร์ตซ์ผ่านไค้ เพราะต้องการป้องกันสัญญาณรบกวนที่เกิดจากสายไฟบ้าน 220 โวลต์ 50 เฮิร์ตซ์ มารบกวน ไอซี 1/2 และไอซี 1/3 ทำหน้าที่เป็นที่กักเก็บเทคเตอร์ ซึ่งจะไค้สัญญาณเป็นดิจิทัล เอาท์พุทของไอซี 1/3

3.3.2. ไอซี 4/1 ทำหน้าที่หารสอง เพื่อให้ความถี่ที่ออกมาไปกำหนดการนับและเซคของไอซี 5 และไอซี 8 โดยสัญญาณที่มีสถานะเป็นค่าจะไค้ให้เกิดการนับ และถ้าเป็นสถานะสูงจะเซคให้ไอซี 5, 8 เป็นศูนย์หมดเพื่อจะไค้การวัดคาบในครั้งต่อไป

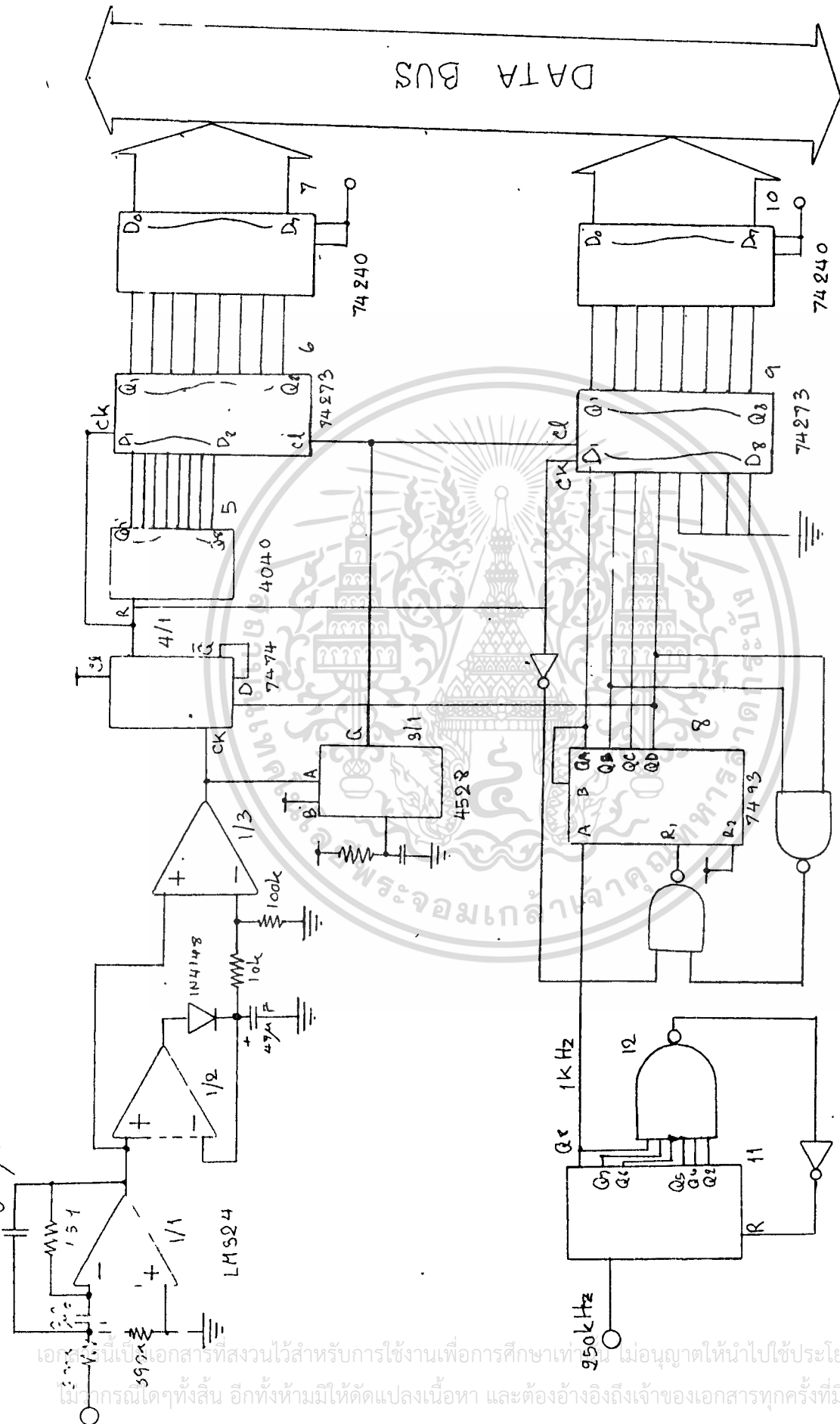
3.3.3 ไอซี 11 และไอซี 12 ท่อกันในลักษณะหารด้วย 230 ดังนั้นความถี่ที่เข้ามามีค่า 250 กิโลเฮิร์ตซ์จากไอซี 2 ในภาคแสดงคลื่นไฟฟ้าหัวใจจะถูกหารเหลือ 1 กิโลเฮิร์ตซ์ ซึ่งความถี่นี้จะถูกไอซี 8 นับและหารออกมาเหลือ 100 เฮิร์ตซ์ในขา Q_D เพราะไอซี 8 ถูกต่อกับไอซี 13 ซึ่งจะกำหนดให้ ไอซี 8 เซคค่าตัวเองที่ Q_A ถึง Q_D ให้เป็น 0 เมื่อสัญญาณจากไอซี 4/1 เป็นสถานะสูงหรือเมื่อควมมันเองนับไค้ถึง 9 แล้ว ก็เซคค่าตัวเองเพื่อเริ่มนับ 1 ใหม่อีกต่อไป ส่วนความถี่ 100 เฮิร์ตซ์ที่ออกมาจากขา Q_D ของไอซี 8 จะเข้าสู่อไอซี 5 เพื่อเป็นความถี่ที่ไค้นับ ไอซี 5 จะนับความถี่เข้ามาไค้สูงสุด 255

3.3.4. ไอซี 9 ทำหน้าที่แลทซ์ข้อมูลที่ไค้จากไอซี 8 และข้อมูลที่เข้านี้จะอยู่ในระหว่าง 0 ถึง 9 เท่านั้น ไอซี 6 ก็ทำหน้าที่เช่นเดียวกันแต่ข้อมูลที่ไค้จากไอซี 5 จะอยู่ในระหว่าง 0 ถึง 235 ในการแลทซ์ของไอซีทั้งคู่นี้จะแลทซ์เมื่อสัญญาณที่ไค้จากไอซี 4/1 มีขอบขาขึ้นเท่านั้น ดังนั้นในการแลทซ์จะเป็นการแลทซ์ค่าสุดท้ายของการนับพอดี

3.3.5. ข้อมูลที่ถูกแลทซ์ของไอซี 6 และไอซี 10 จะส่งผ่านไอซี 7 และไอซี 10 ตามลำดับ ซึ่งไอซีทั้งคู่ทำหน้าที่เป็นบัฟเฟอร์ก่อนเข้าสู่คา์บัส (data bus) ในการส่งข้อมูลจากไอซี 7 หรือไอซี 10 นั้นจะไค้สัญญาณเอนเนเบิล (enable) จากไอซี 14 ซึ่งจะถอดรหัสจากสัญญาณแอสเคส สัญญาณอ่าน และสัญญาณไฟพอร์ทของไมโครโปรเซสเซอร์ที่จะทำงานตามโปรแกรมคั้งนั้น การอ่านข้อมูลจากพอร์ทไค้ก็ตามจะถูกกำหนดโดยโปรแกรมเท่านั้น

3.3.6. ไอซี 3/1 มีไว้เพื่อแก้ปัญหาในกรณีถ้าสัญญาณหัวใจมีคาบเวลายาวกว่าเอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า

ไม่ว่ากรณีใดทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ 3.4 ภาควัตถุการแทนของหัวใจ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น เมื่ออนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
 ไม่สามารถใดๆทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ที่กำหนดไว้คือ 2.56 วินาที แล้วจะให้สัญญาณออกมาเป็นสถานะค่าเพื่อไปลบข้อมูลในไอซี 6 และ 9 ซึ่งทำให้ไมโครโปรเซสเซอร์ไทร์าบแล้วจะได้แสดงออกมาทางจออีกที และขณะเดียวกันจะไปกำหนดให้ไอซี 4/1 ให้สัญญาณเป็นสถานะสูงค้างเพื่อไม่ให้ไอซี 5 และ 8 ทำการนับไค้อีก

3.3.7. การคำนวณในไมโครโปรเซสเซอร์จะใช้สมการคือ

อัตราการเต้น เท่ากับ $60 / (0.01n + 0.001m)$ ครั้ง/นาที

โดย n คือ ข้อมูลที่อ่านได้จากไอซี 7

และ m คือ ข้อมูลที่อ่านได้จากไอซี 10

ดังนั้นความถี่ค่าสุดที่อ่านได้คือ เมื่อ $n = 255$ และ $m = 10$

อัตราการเต้นค่าสุด = $60 / (0.01 \times 255 + 0.001 \times 10)$

= 23.4 ครั้ง/นาที

แต่ในการแสดงจะแสดงออกมา เท่ากับ 23 ครั้ง/นาที

ความถี่สูงสุดที่แสดงออกมาได้คือ ความถี่ที่จะไม่เกิดการกระโดดระหว่าง

อัตราที่คำนวณออกมาเมื่อ n และ m เปลี่ยนค่าไปที่ละหนึ่งจากสองแทนค่า n และ m คูณทีละค่าจะไค้ความถี่ 295 ครั้ง/นาที

ดังนั้นช่วงความถี่ที่วัดออกมาแล้วไม่ผิดพลาดไม่เกิน ± 1 อยู่ในช่วง 23 - 295 ครั้ง/นาที

3.4 ภาคอนาล็อกสวิทซ์และภาคแปลงค้สัญญาณวืคิโอ

การทำงานของภาคนี้คือการแบ่งเวลาให้สัญญาณที่แสดงคลื่นไฟฟ้าหัวใจกับส่วนแสดงตัวเลขไค้หลักกันออกมาไปสู่วงจรขยายกำลังเพื่อให้ทั้งสัญญาณคลื่นไฟฟ้าหัวใจและตัวเลขสามารถแสดงออกจากจอไค้โดยไม่มีอาการกระพริบหรือรบกวนกัน

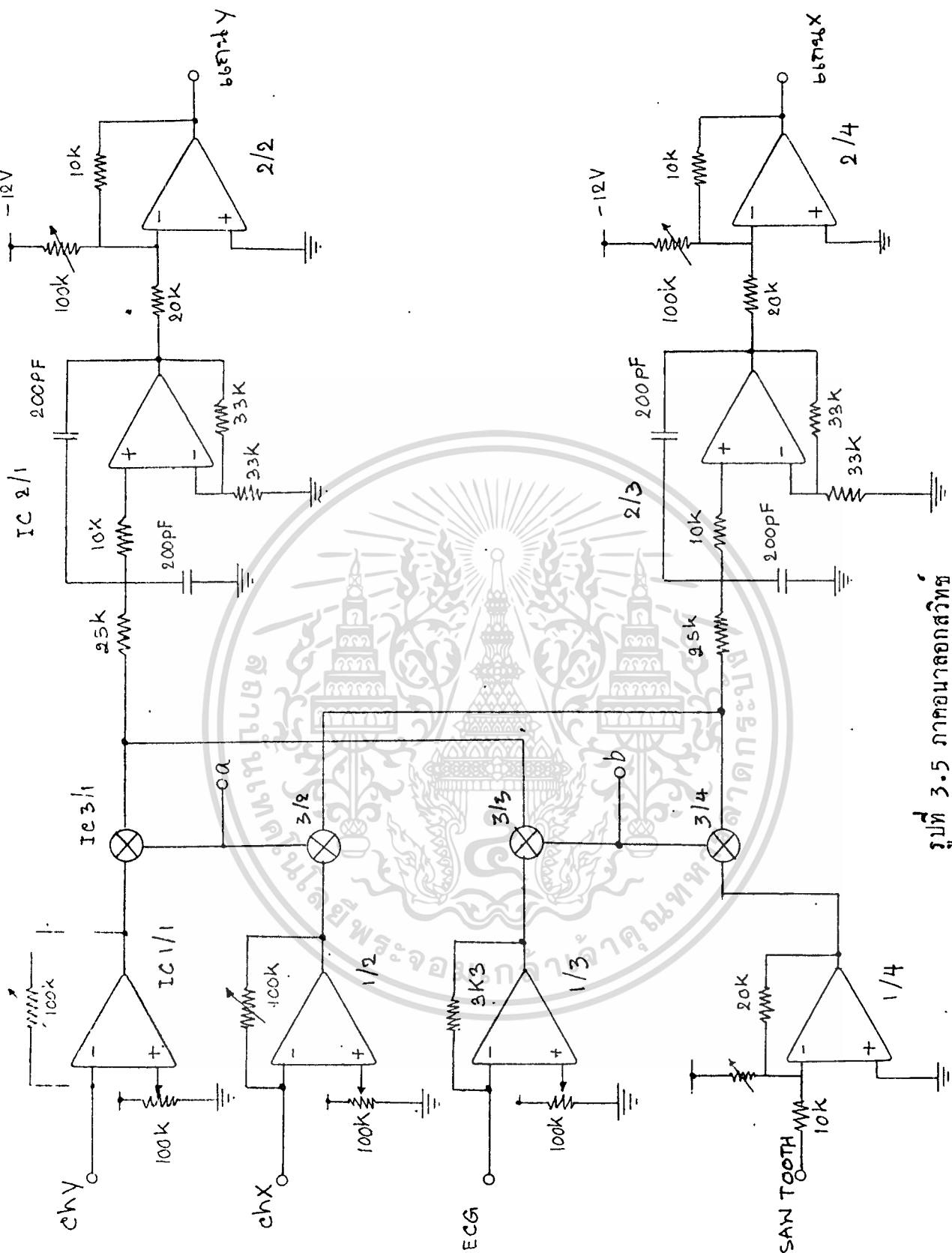
การทำงานของวงจรในรูปที่ 3.5 มีดังนี้

3.4.1. สัญญาณที่แสดงตัวเลขแกน X และแกน Y จากวงจรแลคนเคอร์ของภาคแสดงตัวเลขไค้กับวงจรขยายไอซี 1/1 และ 1/2 ตามลำดับซึ่งสามารถปรับระดับแรงดันตรงที่ออกมาไค้ด้วยสัญญาณทั้งสองช่วงจะผ่านไอซี 3/1 และ 3/2 ตามลำดับสัญญาณจะออกจาก ไอซีทั้งสองนี้ไค้ไค้คือ เมื่อมีสัญญาณระดับสูงมาทริกให้สัญญาณผ่านไค้

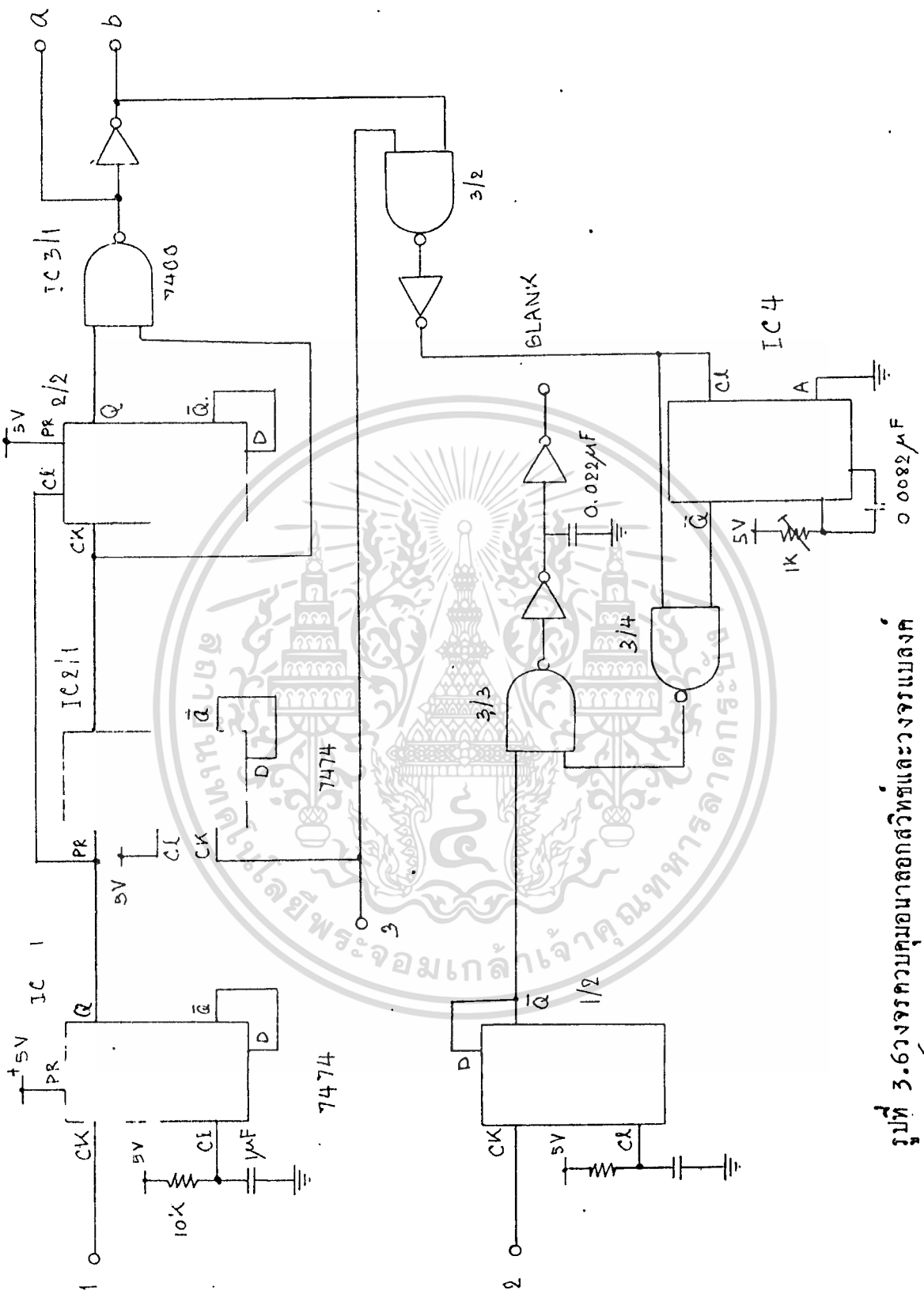
3.4.2. สัญญาณคลื่นไฟฟ้าหัวใจและสัญญาณรูปฟันเลื่อยผ่านไอซี 1/3 และไอซี 1/4

เอกสไค้ยทั้งสองไค้กับวงจรขยายอยู่สัญญาณที่ถูกขยายแล้วออกมาจะผ่านไอซี 3/3 และ 3/4 ซึ่ง

ไม่ว่ากรณีใดทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ 3.5 ภาคขยายสัญญาณ



74123

รูปที่ 3.6 วงจรความถี่ของสวิตช์และวงจรแปลงค

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ทำหน้าที่เป็นอนาล็อกสวิตช์เช่นเกี่ยวกับไอซี 3/1 และ 3/2 แต่จะมีคาบเวลาการทำงานที่
แตกต่างกัน จะเห็นได้ว่าสัญญาณที่ออกมาจากไอซี 3/1 จะรวมกับสัญญาณของไอซี 3/3 และ
จากไอซี 3/2 จะรวมกับสัญญาณจากไอซี 3/4

3.4.3. ไอซี 2/1 และไอซี 2/3 เป็นตัวกรองสัญญาณโลว์พาสฟิวเตอร์
(low pass filter) ในการออกแบบให้ความถี่คัทออฟ (cut off) ที่ 100
กิโลเฮิร์ตซ์ และอัตรารายละเอียดเท่ากับ 2

3.4.4. ไอซี 2/3 และ 2/4 เป็นวงจรขยายภาพสุดท้ายก่อนที่จะให้สัญญาณไป
ขยายในภาคขยายกำลังต่อไป

3.4.5. สัญญาณที่ควบคุมการเปิดปิดของอนาล็อกสวิตช์ไอซี 3 ได้จากวงจรรูปที่
3.6 ซึ่งเป็นพอร์ทของไมโครโปรเซสเซอร์โดยไอซี 1/1 เป็นตัวเซกให้มีการปิดสวิตช์ที่อนา-
ล็อกสวิตช์ของการแสดงตัวเลขก่อนเมื่อเริ่มทำงานเพราะต้องมีการกำหนดอัตราการเต้นสูงสุด
และต่ำสุดไว้ก่อนให้แก่ไมโครโปรเซสเซอร์ ดังนั้นเพื่อให้ผู้ใช้ได้เห็นตัวเลขบนจอได้จึงกำหนด
ให้อนาล็อกสวิตช์ของการแสดงตัวเลขได้มีการปิดก่อน และการปิดครั้งนี้จะไม่กำหนดเวลาว่า
จะปิดไว้นานเท่าไรขึ้นอยู่กับการใช้ของผู้ใช้งานโดยตรง เมื่อผู้ใช้ได้ตั้งอัตราเรียบร้อยแล้ว
จะมีสัญญาณจากไมโครโปรเซสเซอร์ออกมายังพอร์ทนี้มาทริกให้ไอซี 1/1 มีเอาต์พุตออกเป็น
ระดับสูงที่ขา ซึ่งจะไปทำให้ไอซี 2/1 และ 2/2 สามารถทำการหาร 4 ของความถี่ที่
ใช้สร้างคลื่นรูปฟันเลื่อย โดยคาบเวลา 3 ใน 4 ของแต่ละคาบจะเป็นการแสดงตัวเลข
และอีก 1 ใน 4 จะเป็นการแสดงคลื่นไฟฟ้าหัวใจในแต่ละคาบจะมีเวลา 20 มิลลิเซกกัน
และเวลาที่ใช้แสดงตัวเลขมีอยู่ 15 มิลลิเซก และอีก 5 มิลลิเซกไว้แสดงคลื่นไฟฟ้าหัวใจ

3.4.6. ในรูปที่ 3.6. ไอซี 1/2 เป็นตัวควบคุมการแปลงค่าภาพ โดยทำงาน
ร่วมกับไอซี 3/2 , 3/3 , 3/4 และไอซี 4 พิจารณาการทำงานได้จากรูปที่ 3.7 ที่เป็น
ตารางเวลา (timing diagram) แสดงการทำงานของส่วนอนาล็อกสวิตช์และ
ภาคแปลงค่า

3.4.7. ไอซี 3/2 เป็นแนคเกตที่จะสร้างสัญญาณการแปลงค่าของคลื่นไฟฟ้าหัวใจ
โดยจะนำสัญญาณที่ปิด - เปิดสวิตช์ของคลื่นไฟฟ้าหัวใจมาแนคกับสัญญาณการสร้างสัญญาณ
ฟันเลื่อย ผลที่ออกมาได้จะมีการแปลงค่าเกิดขึ้น เมื่อมีการสแกนกลับของคลื่นฟันเลื่อย

ไอซี 1/2 จะหารสองสัญญาณ ที่ได้จากไมโครโปรเซสเซอร์จะ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า

ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ค. ๒๖๖

๑

๒

๓

๔

๕

๖

๗

๘

๙

๑๐

สถานี EDS

สถานีขบวนรถ

สถานี EDS

สถานี EDS

รูปที่ 3.7 ตารางเวลาแสดงการทำงานวงจรควบคุมขนาดอกสวิตช์และแปลงค

เห็นว่าการต่อตัวกำหนดกับตัวเก็บประจุที่ขาเคลียร์ของไอซี 1/2 ใช้เพื่อเมื่อตอนเปิดเครื่อง จะทำให้มีการตั้งสถานะที่แน่นอนให้กับขา Q ไว้ก่อน

ไอซี 4/1 เป็นวงจรมอนอสเตเบิลที่ตรวจสอบขึ้นของขา c1 เมื่อสัญญาณแบลคค็อกของคลื่นไฟฟ้าหัวใจเข้ามามันจะให้สัญญาณสี่เหลี่ยมออกมาตามเวลาที่ถึงไว้กับตัวกำหนดและตัวเก็บประจุ สัญญาณรูปสี่เหลี่ยมลูกเกี้ยวนี้จะมาแนบกับสัญญาณแบลคค็อกของคลื่นไฟฟ้าหัวใจ สาเหตุที่ต้องทำเช่นนี้เพื่อให้มีการแบลคค็อกที่มากขึ้นในตอนแรกของการแสดง เพราะเพราะถ้าไม่ทำเช่นนี้แล้ว เส้นที่ลากกลับจากตัวเลขมายังการเริ่มสแกนจะปรากฏที่จอ สาเหตุที่เกิดขึ้นเนื่องจากความไวของการสแกนในวงจรมอนอสเตเบิลกับวงจรมอนอสเตเบิลที่มีความเร็วไม่เท่ากันจึงทำให้มีบางส่วนสามารถออกมาจอได้ ดังนั้นสัญญาณที่ได้จากไอซี 3/4 จึงเป็นสัญญาณการแบลคค็อกของคลื่นไฟฟ้าหัวใจที่สมบูรณ์

ไอซี 3/3 จะเป็นตัวรวมสัญญาณการแบลคค็อกของตัวเลขและคลื่นไฟฟ้าหัวใจ ผลลัพธ์ที่ออกมาได้จึงเป็นสัญญาณการแบลคค็อกที่สมบูรณ์ จะเห็นว่าการใช้ตัวเก็บประจุ 0.022 ไมโครฟารัด ท่อไว้ก่อนที่จะเข้าสู่ตัวอินเวอร์เตอร์ที่ใช้เป็นสัญญาณแบลคค็อกที่ต้องใช้ตัวเก็บประจุนี้เนื่องจากต้องการให้เกิดหน่วงเวลาในการแบลคค็อกเพื่อให้การแบลคค็อกจบสมบูรณ์ยิ่งขึ้น

3.5. ภาคควบคุมระบบ

ในการทำงานทั้งหมดของอาศัยการควบคุมไม่ว่าการแสดงผลการแบลคค็อกหรือการคำนวณหาอัตราการเต้นตลอดจนการเปรียบเทียบว่าอัตราการเต้นที่วัดได้นั้นอยู่ในช่วงที่กำหนดหรือไม่ ถ้าไม่อยู่ในกำหนดก็จะมี การเตือนด้วยเสียงอีกด้วย

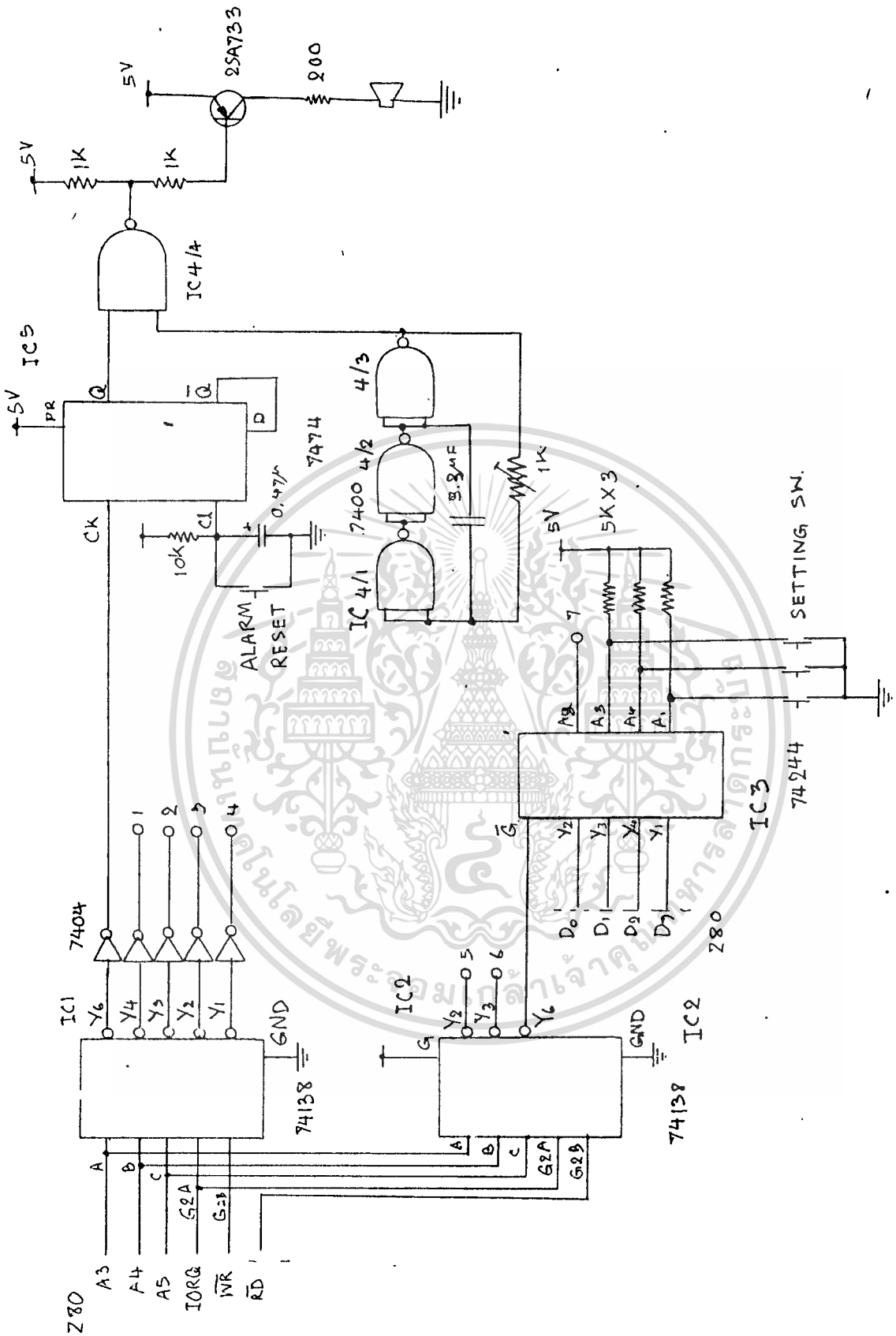
การควบคุมทั้งหมดใช้แผ่นไมโครโปรเซสเซอร์ของ Z 80 เป็นตัวควบคุม ในการต่อกับระบบนั้นจะอ้างอุปกรณ์ต่าง ๆ ที่ประกอบด้วยเป็นพอร์ตทั้งสี่ ทั้งในวงจรรูปที่ 3.8 แสดงกับวงจรที่ถอดรหัส วงจรที่ใช้ในการตั้งช่วงอัตราการเต้นของหัวใจและวงจรมอนอสเตเบิล

การทำงานของวงจรรูปที่ 3.8. มีดังนี้

3.5.1. ไอซีจะถอดรหัสที่เป็นเอาต์พุตของ Z 80 เพื่อไปควบคุมอุปกรณ์ภาคต่าง ๆ ซึ่งมีสัญญาณควบคุมวงจรมอนอสเตเบิลตัวเลขแกน X , สัญญาณควบคุมการสแกนแกน Y , สัญญาณ

สำหรับควบคุมการแบลคค็อกของการสแกนตัวเลข , สัญญาณควบคุมอนาสลอกสวิตช์ และ

ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ 3.8 วงจรถอดรหัสและวางจรรยาภิบาลสัญญาณบัส

สัญญาณควบคุมวงจร สัญญาณเตือน

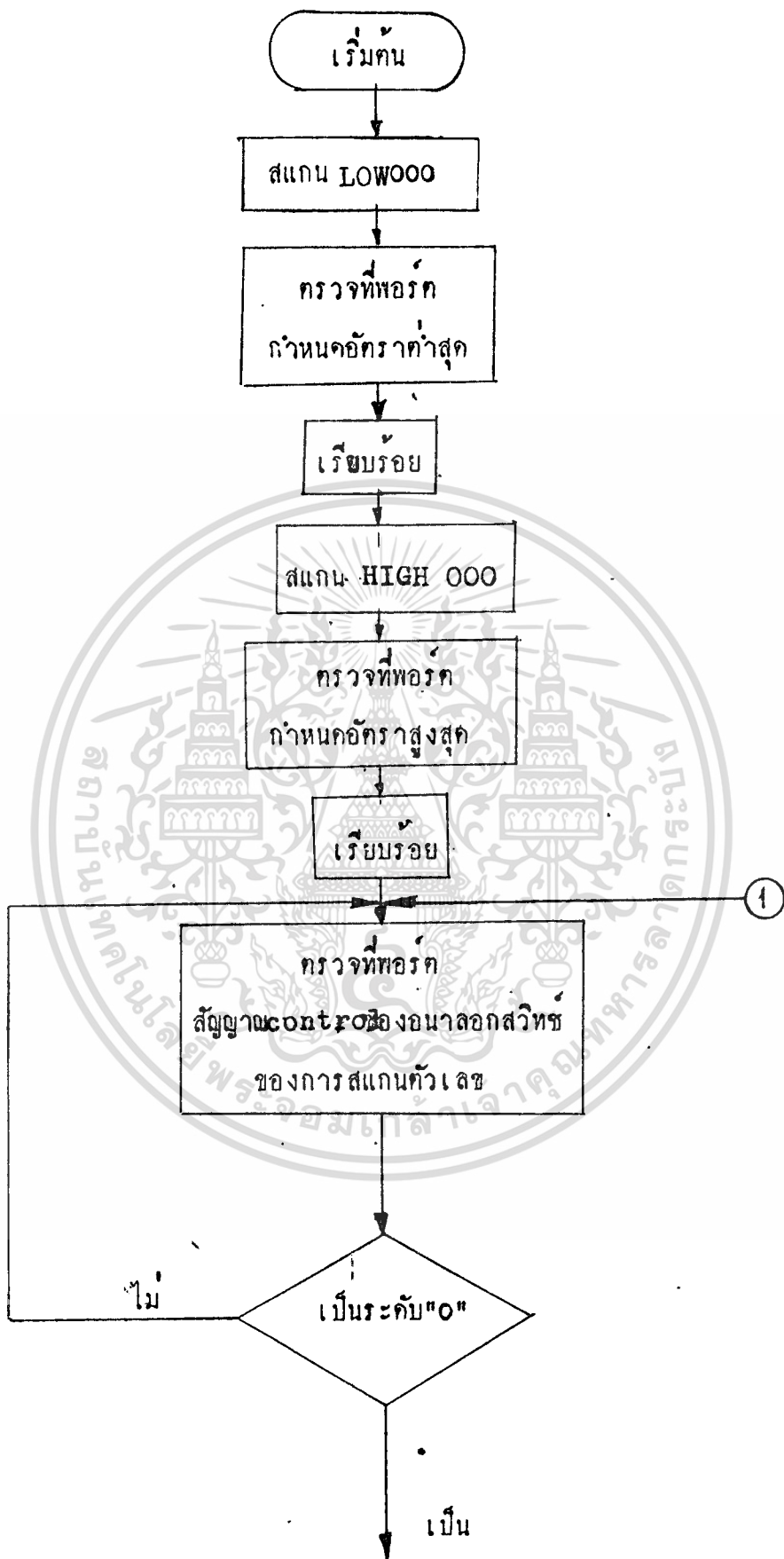
3.5.2. ไอซี 4/1 , 4/2 , 4/3 คือกินเป็นวงจรรอสซีเลเตอร์ โดยความถี่ควบคุมได้โดยตัวเก็บประจุและความต้านทานที่ปรับค่าได้

3.5.3. ไอซี 4/4 เป็นเกทที่จะขับทรานซิสเตอร์ให้เกิดเสียงที่ลำโพงเมื่อไอซี 5 ให้เอาที่พุกออกมาเป็นสถานะสูง การที่ไอซี 5 จะให้สถานะสูงนั้นต้องได้รับสัญญาณควบคุมจากไอซี 1 และการที่จะหยุดสัญญาณเตือนนั้นต้องกดสวิทช์ **alarm reset** ซึ่งจะเป็นการให้ขา c1 ลงกราวด์ซึ่งจะทำให้ไอสัญญาณที่ออกมาจากขา Q เป็นสถานะต่ำเหมือนเดิม

3.5.4. ไอซี 2 ทำหน้าที่ถอดรหัสของพอร์คสัญญาณเข้าของ Z 80 โดยมีควบคุมการรับข้อมูลของ Z 90 คือการรับข้อมูลจากวงจรวัดอัตราการเต้น ซึ่งจะมีอยู่ 2 ตัว คือ ข้อมูล n และข้อมูล m สัญญาณควบคุมนี้จะไปเอนเนเบิลบัพเพอร์อีกตัวหนึ่งคือบัพเพอร์สำหรับการตั้งอัตราสูงสุด และต่ำสุด

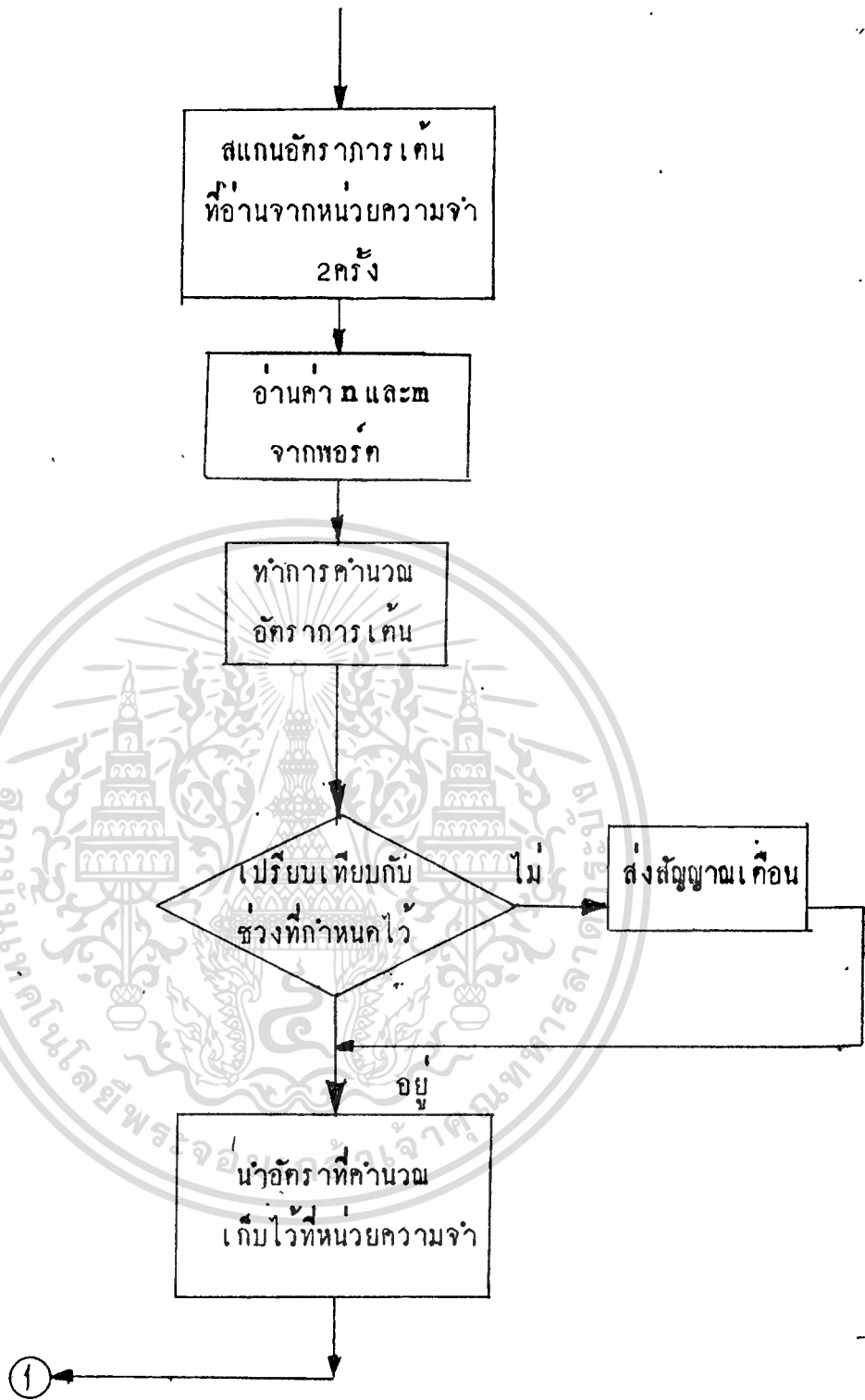
3.5.5. ไอซี 3 ทำหน้าที่เป็นพอร์คสำหรับการส่งข้อมูลในการตั้งช่วงอัตราการเต้นของหัวใจ และยังเป็นตัวรับข้อมูลจากสัญญาณควบคุมวงจรรอสซีเลทอีกด้วย เพราะในการคำนวณและการสแกนตัว เลขของรอสซีเลชันนี้เป็นตัวซิงค์เป็นหลัก

3.5.6. การทำงานของไมโครโปรเซสเซอร์มีการทำงานตามโฟลชาร์ท ในรูปที่ 3.9



รูปที่ 3.9

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ 3.9 ก่อ

การทำงานเริ่มจาก Z 80 จะสแกน LOW 000 ออกมาเพื่อให้ผู้ใช้สามารถ
ตั้งช่วงล่างได้ การตั้งจะใช้การกดสวิทช์ที่พอร์ทอินพุต ปุ่มที่กดมีอยู่ 3 ตัวคือ ตัวแรกจะไว้
เลื่อนเลขขึ้น ตัวที่สองไว้เลื่อนเลขลง และเลื่อนเลขนั้นผู้ใช้สามารถมองเห็นได้ทางจอ
และตัวที่สามไว้ข้ามขั้นตอนไปยังตอนต่อไป

เมื่อผู้ใช้กดปุ่มที่สามไมโครโปรเซสเซอร์จะสแกน HIGH 000 ออกซึ่งเหมือนกับ
กับตอนแรกแต่เป็นการตั้งพิกัดบนแทน และเมื่อผู้ใช้กดปุ่มที่สามอีกครั้งจะเป็นการแสดงคลื่น
ไฟฟ้าหัวใจและอัตราการเต้นออกบนจอเลย

หลังจากที่ไมโครโปรเซสเซอร์ได้ตรวจพบว่าปุ่มที่สามได้กดครั้งสุดท้ายแล้วจะส่ง
สัญญาณไปยังวงจรแปลงคัมเพื่อให้มีการแปลงคัมระหว่างคลื่นไฟฟ้าหัวใจกับการสแกนตัวเลข
ค้อย เพราะในตอนแรกจะมีการเซทให้สแกนตัวเลขอย่างเดียวกันนั้นจึงมีการแปลงคัมตัวเลขไว้
เพียงอย่างเดียว

ไมโครจะตรวจที่พอร์ทอินพุตจับสัญญาณจากส่วนควบคุมอนาลอกสวิทช์ของการสแกน
ตัวเลขในลูป (loop) เราจะดูว่าเป็นระดับ 0 หรือไม่ ถ้าไม่จะหาค่าช่วงหลังจากจะมี เมื่อได้
พบว่าเป็น 0 แล้ว เป็นการเข้าลูปที่ 2 คือจะดูว่าเป็นระดับ 1 หรือไม่ ถ้าเป็นจะทำ
การสแกนตัวเลขที่เก็บไว้ในหน่วยความจำออกมาในการนี้มีการสแกนอยู่ 2 ครั้ง หลังจากนั้น
จะไปอ่านข้อมูลของพอร์ทที่เก็บคาบเวลาอยู่ที่ ๓ และ ๓ เพื่อนำมาทำการคำนวณหาอัตรา
การเต้นของหัวใจ

ไมโครโปรเซสเซอร์จะนำค่าที่คำนวณได้มาเปรียบเทียบกับช่วงที่ตั้งไว้ในตอนแรก
ว่าอยู่ในช่วงที่ตั้งไว้หรือไม่ ถ้าไม่อยู่ในช่วงที่ตั้งไว้จะส่งสัญญาณเตือน ออกมายังส่วนวงจร
เตือน แต่ถ้าไม่มีการเตือนจะทำขั้นตอนต่อไปคือนำอัตราที่คำนวณ ได้ไปเก็บไว้ในหน่วยความจำ
ต่อไป เมื่อเสร็จขั้นตอนนี้ไมโครจะวนกลับยังส่วนที่จับพอร์ทสัญญาณคอนโทรลของอนาลอกสวิทช์
อีก

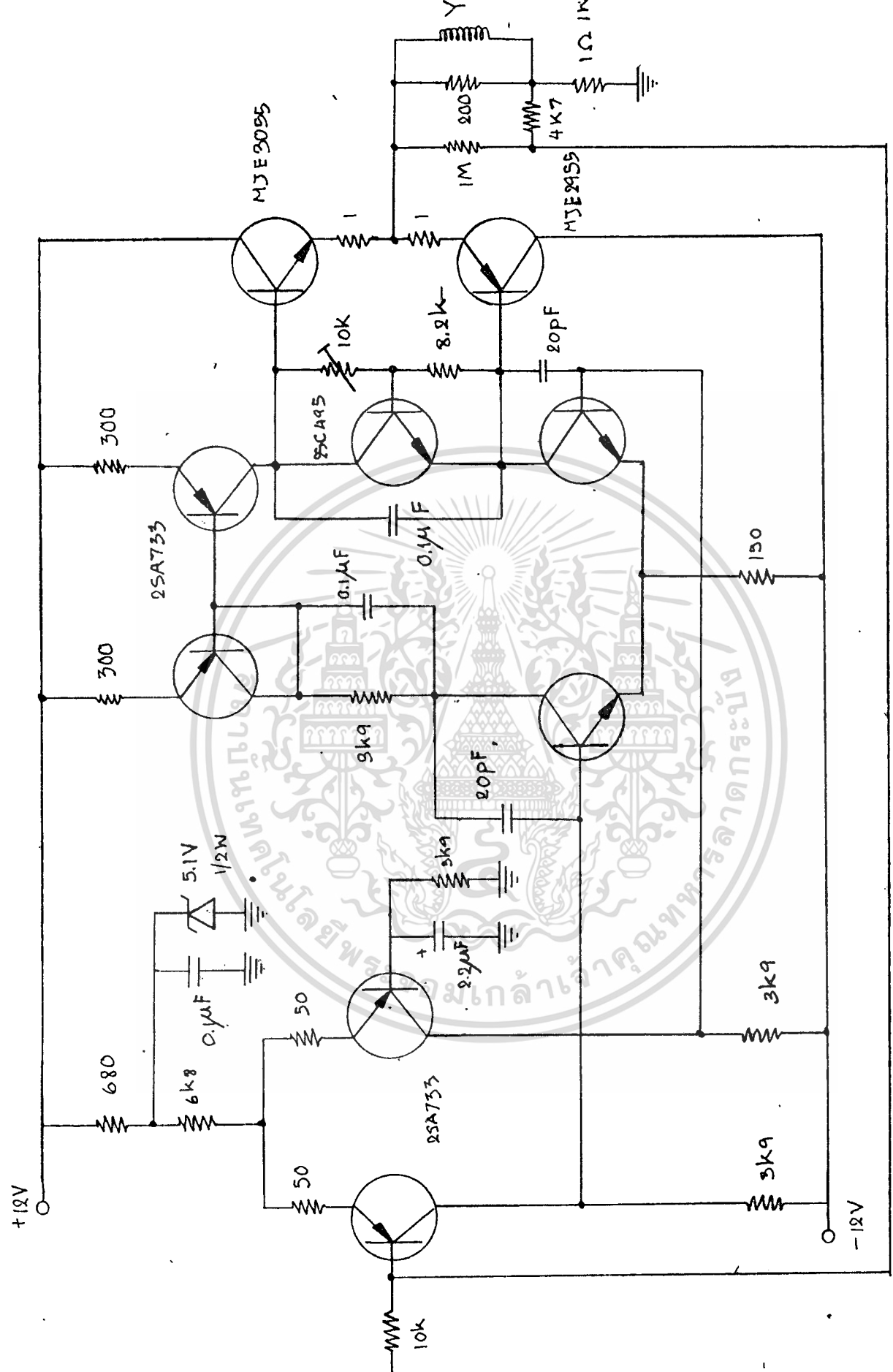
3.6 ภาคขยายกำลังและจอภาพ

ภาคขยายกำลังใช้วงจรขยายกำลังกรุปที่ 3.10 โดยที่โหลดเป็นโยค (Yoke) ของโทรทัศน์ซึ่งต้องใช้วงจรขยายกำลังถึง 2 ชุด เพื่อขับโยคทั้งในแกนนอนและแกนตั้ง

จอภาพใช้โทรทัศน์ของ TOPSONIC รุ่น BTR -201 ซึ่งเป็นโทรทัศน์ขาวดำ ขนาด 4.5 นิ้ว โดยยังคงส่วนไฟสูง แต่ตัดส่วน F ออกดังในรูปที่ 3.11 ที่แสดงให้เห็น วงจรโดยละเอียดของโทรทัศน์รุ่นนี้

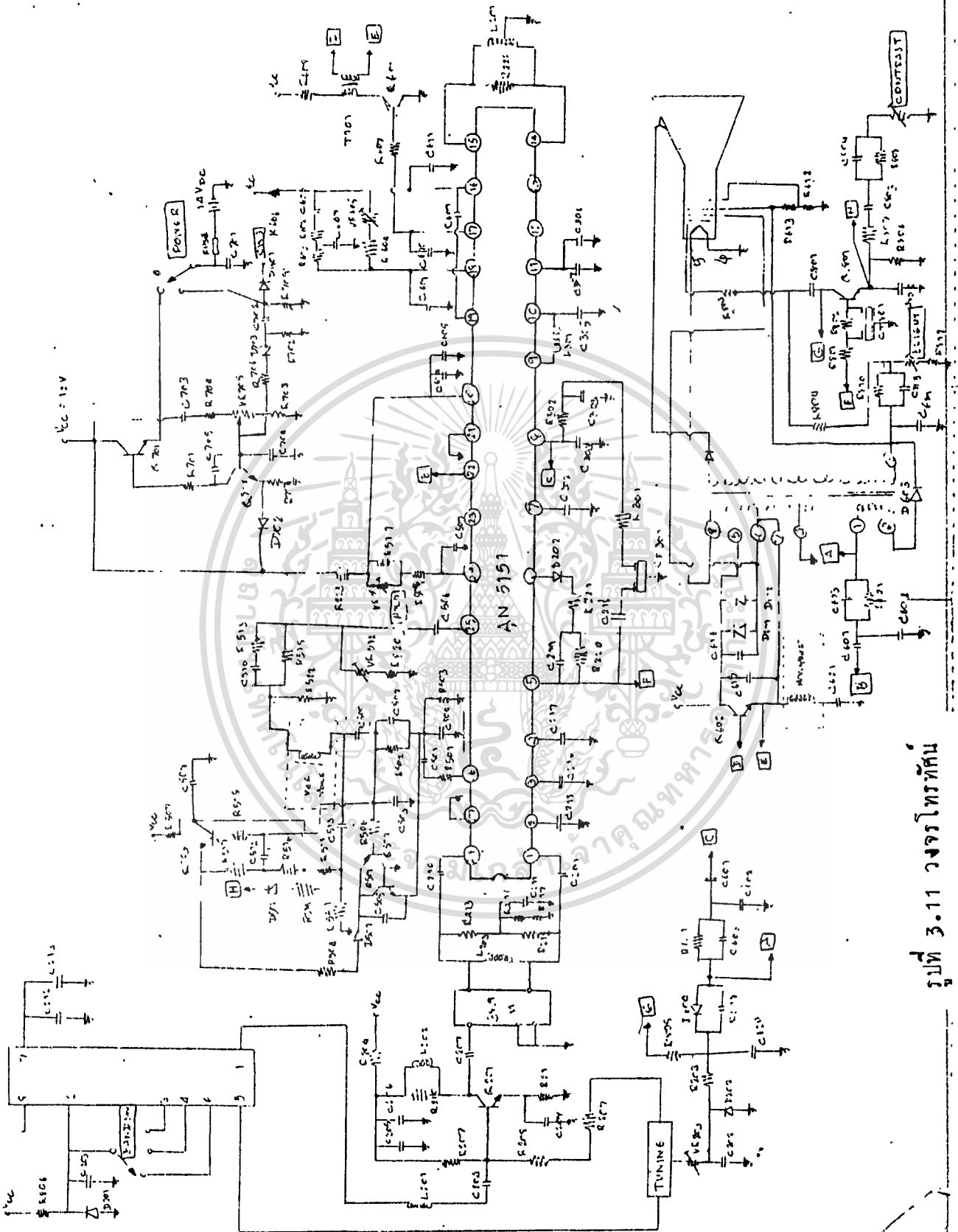
ส่วน F ที่เป็นวีทีโอแอมป์ของจอจะถูกนำมาก่อกับวงจรแบลงค์โดยตรง และโยค ทั้งสองจะถูกถอดออกจากวงจร เติมเพื่อนำไปเป็นโหลดของวงจรขยายกำลังแทน





รูปที่ 3.10 วงจรขยายกำลัง ภาคเดียว

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
 ไม่ว่าจะกรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



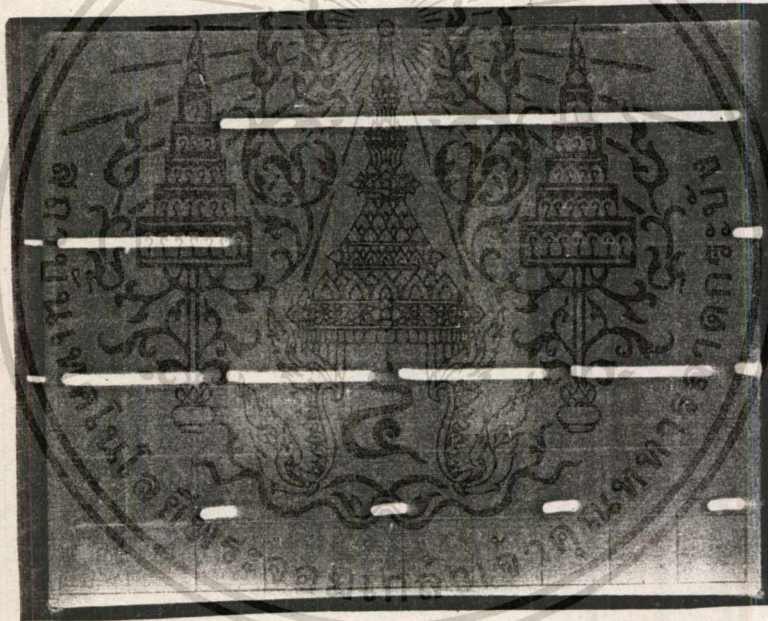
รูปที่ 3.11 วงจรโทรทัศน์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
 ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

การทดลองและผลการทดลอง

4.1 สัญญาณควบคุมอนาล็อกสวิตช์

เมื่อจับสัญญาณที่ ๑ จากวงจรในรูปที่ 3.6 วงจรควบคุมอนาล็อกสวิตช์ซึ่งเป็นสัญญาณควบคุมการเปิดปิด ของอนาล็อกสวิตช์ชุดการสแกนคิวเลข โดยเทียบกับสัญญาณ อ่าน/บันทึกที่นำมาเป็นเวลาพื้นฐานของสัญญาณควบคุม โดยจะเห็นว่า สัญญาณอ่าน/บันทึก 4 คาบ เท่ากับ สัญญาณควบคุม ๑ หนึ่งลูก



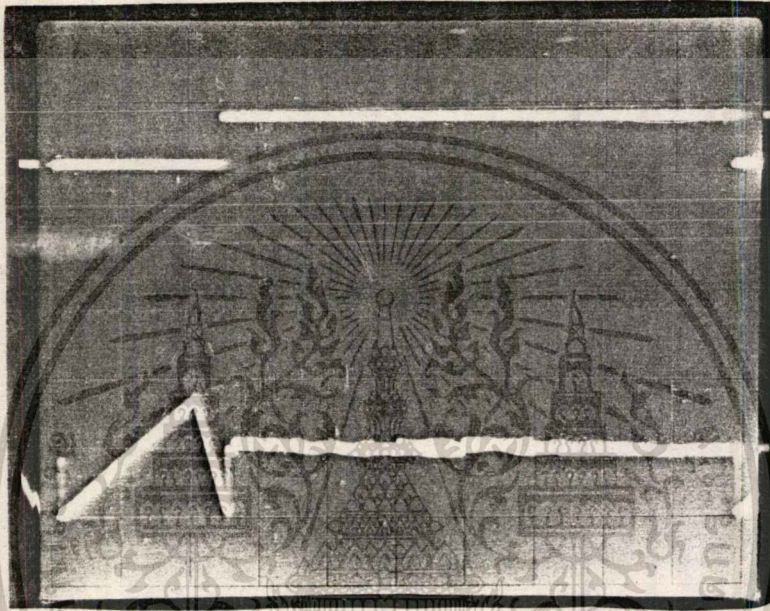
CH1 สัญญาณ
ควบคุมอนาล็อก
สวิตช์

CH2 สัญญาณ
อ่าน/บันทึก

รูปที่ 4.1 แสดงสัญญาณที่ได้จาก 4.1

4.2 สัญญาณที่ได้จากอนาล็อกสวิตช์

เมื่อจับสัญญาณจากจุด a ในรูปที่ 3.6 เทียบกับสัญญาณที่ออกมาจากแกน x ในรูปที่ 3.5 จะเห็นได้ว่า เมื่อสัญญาณ a เป็นระดับสูงจะให้สัญญาณการสแกน ออกมาได้ และเมื่อ a เป็นระดับต่ำ แต่ b จะเป็นสูงแทนซึ่ง จะให้สัญญาณพื้นเลื่อยออกมาได้ ผลการ ดูได้รูปที่ 4.2



CH1 สัญญาณ
ตามตามอะนาล็อก
สวิตช์

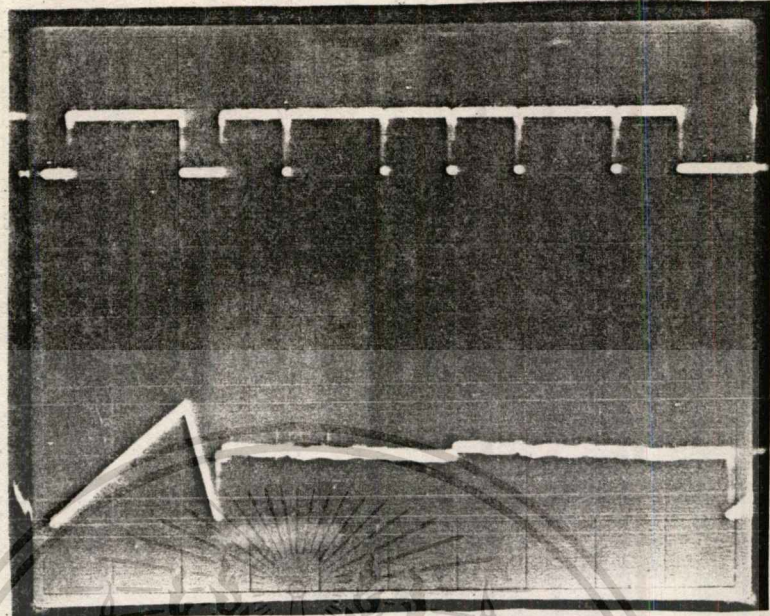
CH2 สัญญาณ
ตามตาม แกน X

รูปที่ 4.2

4.3 สัญญาณแบบลงค์เมื่อเทียบสัญญาณการสแกน

เมื่อจับสัญญาณจากจุด a ของรูปที่ 3.7 ซึ่งเป็นสัญญาณแบบลงค์ โดยที่ระดับต่ำจะเป็นการแบบลงค์ภาพ เมื่อเทียบกับ สัญญาณการสแกนแกน จะเห็นว่า ที่ระดับกลับของ พื้นเลื่อยจะมีการแบบลงค์และขณะที่มีการข้ามการสแกนตัว เลขหนึ่งไปยังอีกตัวหนึ่งจะมีการแบบลงค์เช่นกัน ดูผลการทดลองได้จากรูปที่ 4.3

CH1 สัญญาณ
BLANK



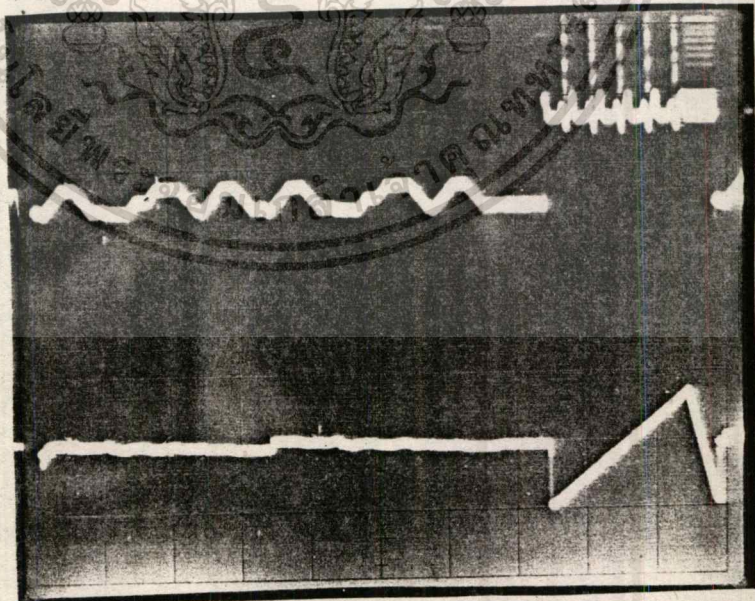
CH2 สัญญาณ
สแกน แกน X

รูปที่ 4.3

4.4 สัญญาณการสแกนในแกน X และแกน Y

เมื่อจับสัญญาณจากภาคอนาล็อกสวิตช์ แกน Y และแกน X จะเห็นได้ว่า จะมีการสแกนทั้งในแกน X และแกน Y ดูได้จากรูปที่ 4.4

CH1 สัญญาณ
สแกน แกน Y

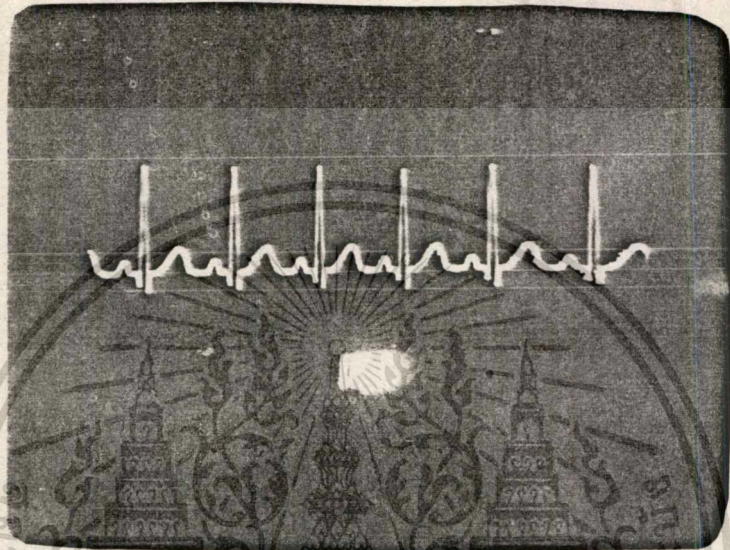


CH2 สัญญาณ
สแกน แกน X

รูปที่ 4.4

4.5 สัญญาณภาพที่ได้จากจอโทรทัศน์

เมื่อนำสัญญาณจากจุดแกน x และแกน y มาขับที่โย๊ก และรวมสัญญาณแบบลงค้วจะเห็นว่า ภาพที่เกิดขึ้นบนจอ มีการแสดงทั้งคลื่นไฟฟ้าหัวใจและอักขรภาพเกินค้ว



รูปที่ 4.5

จากการทดลองและผลที่ได้จากบทที่ 4 มีข้อบกพร่อง และแนวทางในการแก้ไขปรับปรุง

5.1 ภาพที่ออกจากจอมมีการยึกค้ำนข้าง

สาเหตุเนื่องมาจากความไม่ลิเนียร์ (linear) ของจอ จากการที่จอมีขนาดเล็กและทางโรงงานได้สร้างมุมของจอไว้กว้างมากดังนั้นเมื่อให้สัญญาณพื้นเลื่อยที่มีความลิเนียร์ เมื่อสแกนแล้ว ความเร็วของการสแกนที่บริเวณค้ำนข้างจะมีความเร็วสูงกว่าบริเวณกลางจอมาก ซึ่งทำให้เกิดการยึกของภาพที่จอได้

แนวทางแก้ไข มีอยู่สองทางคือ หาจอใหม่ที่มีความลิเนียร์ของจอมากขึ้นแต่มีปัญหาว่าราคาแพงและหาได้ยาก วิธีที่สองคือการสร้างสัญญาณมาชดเชยกับคลื่นรูปพื้นเลื่อย โดยให้มีความชันบริเวณส่วนเริ่มและส่วนปลายของคลื่นรูปพื้นเลื่อยมีความสูงกว่าบริเวณตรงกลางของรูปคลื่น แต่วิธีนี้ยากแก่การปฏิบัติ

5.2 ตัวเลขที่สแกนมีการโค้งงอ

สาเหตุเนื่องจากแรงดันคร่อมโย้คทองสูงมากเมื่อมีการเปลี่ยนทางกระแสอย่างรวดเร็วจึงเกิดจากการสแกนแรงดันที่คร่อมตัวเหนี่ยวนำจะเกิดจากการเปลี่ยนแปลงของกระแสเป็นหลัก เนการสแกนตัวเลขหนึ่งไปยังอีกตัวเลขหนึ่งจะใช้การเปลี่ยนแปลงกระแสมาก ดังนั้นจึงจะเกิดแรงดันคร่อมโย้คมากด้วย แต่เนื่องจากแรงดันที่จ่ายให้แก่วงจรขยายกำลังมีไม่มากพอจึงทำให้การสแกนตัวเลขเกิดการโค้งงอ

แนวทางแก้ไข ให้แรงดันแก่วงจรขยายกำลังมากขึ้น แต่จะมีปัญหาที่เพาวเวอร์ทรานซิสเตอร์ เพราะจะมีกำลังสูงทุกที่ตัวมันมากดังนั้นถ้าให้แรงดันมากเกินไปแล้ว จะเกิดอันตรายกับเพาวเวอร์ทรานซิสเตอร์ได้เนื่องจากความร้อน

5.3. เวลาในการสแกนตัวเลขมากเกินไป

สาเหตุเนื่องจากความเร็วของไมโครโพรเซสเซอร์ในการคำนวณยังช้าไปซึ่งจะมีปัญหาในการเพิ่มช่องสัญญาณภายหลังได้ เพราะถ้าเพิ่มมาอีกหนึ่งช่องสัญญาณภาพบนจออาจกระพริบได้

แนวทางแก้ไข

ควรเปลี่ยนตัว Z 80 เบอร์ใหม่ที่มีความเร็วมากขึ้นไปอีก แต่อย่างไรก็ตาม การเพิ่มความเร็วในการทำงานต้องเพิ่มความเร็วของสัญญาณนาฬิกามากขึ้นไปด้วย

สรุป

จุดมุ่งหมายของปริศยานี้คือต้องการแสดงแนวทางใหม่ของการแสดงคลื่นไฟฟ้าหัวใจ ร่วมกับการแสดงอัตรการเต้น โดยเป็นการสแกนออกจอกคล้ายกับการทำงานของ ออสซิลโลสโคปธรรมดา แต่ยังมีจุดบกพร่องอีกมากที่ยังต้องแก้ไขดังที่กล่าวไว้ข้างต้น

การพัฒนาในอนาคตอาจอยู่ในรูปการเพิ่มช่องสัญญาณมากขึ้น โดยต้องมีการแก้ไขทั้งทางค่านฮาร์ทแวร์ และซอฟต์แวร์ เพื่อเพิ่มประสิทธิภาพให้มากขึ้นต่อไปอีก



ภาคผนวก

ก. โปรแกรมควบคุมการทำงานของ
ไมโครโปรเซสเซอร์



```

*****
* PROGRAM FOR VIDEO I.C.U. MONITOR *
*   BIO ELECTRONICS 1987-1988   *
*   BY SOMCHAI & SURACHAI     *
*****

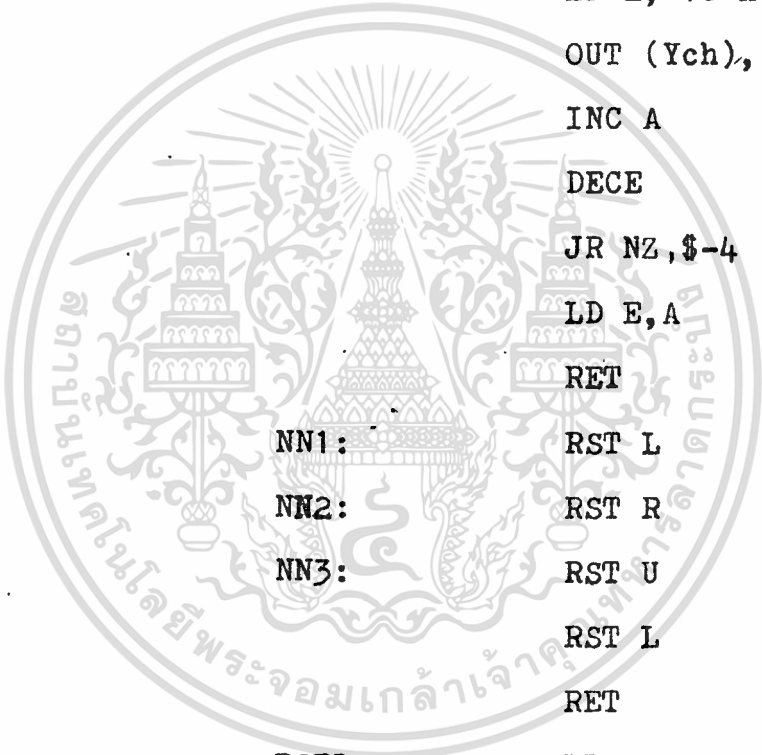
```

```

                                OR 6 0
00 00                            LD HL, DAAD
03                                LD B, 10 H
05                                JP START
00 08                            RSTR: LD A, D
09                                LD D, 10 H
0B                                OUT (Xch), A
0D                                INC A
0E                                DEC D
0F                                JR NZ, $-4
11                                LD D, A
12                                RET
00 13                            N7: CALL N1
16                                RST L
17                                RET
00 18                            RSTL: LD A, D
19                                LD D, 10 H
1B                                OUT (Xch), A
1D                                DEC A
1E                                DEC D
1F                                JR NZ, $-4

```

21		LD D,A
22		RET
00 23	N9:	CALL N3
26		RST D
27		RET
00 28	RSTU:	LD A,E
29		LD E, 10 H
2B		OUT (Ych), A
2D		INC A
2E		DECE
2F		JR NZ,\$-4
31		LD E,A
32		RET
00 33	NN1:	RST L
34	NN2:	RST R
35	NN3:	RST U
36		RST L
37		RET
00 38	RSTD:	LD A,E
39		LD E,10 H
3B		OUT (Ych), A
3D		DEC A
3E		DEC E
3F		JR NZ,\$-4
41		LD E, A
42		RET



46		RST D
47		RST D
48		RST R
49		RET
00 4A	N1:	RST U
4B		RST U
4C		RET
00 4D	N2:	RST L
4E		RST U
4F		CALL NN2
52		RET
00 53	N3:	CALL NN1
56		CALL NN2
59		RET
00 5A	N4:	CALL N1
5D		RST D
5F		RST L
5F		RST U
60		RET
00 61	N5:	CALL NN1
64		RST U
65		RST R
66		RET
00 67	N6:	CALL N5
6A		RST L
6B		RST D
6C		RST D

6D		RET
00 6E	N8:	CALL NO
71		CALL NN3
74		RET
00 75	NUM:	EX AF,AF'
76		LD A,D
77		OUT (BLK),A
79		OUT (Xch),A
7B		LD A,E
7C		OUT (Ych),A
7E		EX AF,AF'
7F		LD HL,JPAD
82		ADD A,L
83		LD L,A
84		LD A,(HL)
85		LD L,A
86		JD (HL)
87	JPAD:	DB NO,N1,N2,N3,N4,N5
8C		N6,N7,N8,N9
00 91	NDP2:	PUSH AF
92		AND OFH
94		PUSH DE
95		CALL NUM
98		OUT (BLK),A
9A		POP DE
9B		LD A,D
9C		SUB 1 A H

9E		LD D,A
9F		POP AF
A0		RLCA
A1		RLCA
A2		RLCA
A3		RLCA
A4	NDP1:	AND OF H
A6		PUSH DE
A7		CALL NUM
AA		OUT (BLK),A
AC		POP DE
AD		RET
00 AE	READ1:	LD (IX+1),00
B2	READ2:	LD (IX+0),00
B6		RET
00 B7	READ3:	LD (IX+1),09
BB	REA4:	LD (IX+0),99
BF		RET
00 C0	SUM:	LD A, (IX+0)
C3		ADD A,1
C5		DAA
C6		LD (IX+0)
C9		RRA
CA		CP 80 H
CC		RET NZ
CD		LD A, (IX+1)

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้เผยแพร่หรือใช้ประโยชน์ด้านการค้า

ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

D2		DAA
D3		LD (\$X+1),A
D6		CP 10 H
D8		JP NE, READ 2
DB		JP READ 1
00 DE	SUB:	LDA, (IX+0)
E1		SUB A,1
E3		DAA
E4		LD (IX+0),A
E7		RRA
E8		LD 00 H
EA		RET NE
EB		LD A, (IX+1)
EE		SUB A,1
FO		DAA
F1		LD (\$X+1),A
F4		CP 00 H
F6		JP NZ, READ 4
F9		JP READ 3
00 FC	CHAR:	LD A,D
FD		OUT (BLK),A
FF		OUT (Xch),A
01 01		LD A,E
02		OUT (Ych),A
04		RET
01 05	PNT:	LD D,H
06		LD E,L

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้ทำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

07		LD A,D
08		SUB 1 AH
0A		LD P,A
0B		LDH,A
0C		RET
01 0D	TR:	LD A,D
0E		LD D, 08 H
10		OUT (Xch),A
12		INC A
13		DEC D
14		JR NZ,\$-4
16		LD D,A
17		RET
01 18	TL:	LD A,D
19		LD D, 08 H
1B		OUT (Xch),A
1D		DEC A
1E		DEC D
1F		JR NZ,\$-4
21		LD D,A
22		RET
01 23	NA:	RST D
24		RST D
25		CALL TL
28		RET
00 29	HCH:	CALL N4
2C		RST D
2D		RST D

2E		RET
01 2F	LOW:	CALL N1
32		CALL NA
35		CALL N1
38		CALL NA
3B		CALL N1
3E		OUT (BLK),A
40		CALL PNT
43		CALL CHAR
46		CALL NO
01 49		OUT (BLK),A
4B		CALL PNT
4E		CALL CHAR
51		RST L
52		CALL N1
55		OUT (BLK),A
57		RET
01 58	HI:	CALL HCH
5B		OUT (BLK),A
5D		CALL PNT
60		CALL CHAR
63		RST U
64		CALL TL
67		CALL TR
6A		RST D
6B		RST L
6C		CALL N1

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

6F	RST R
70	OUT (BLK),A
72	CALL PNT
75	CALL CHAR
78	CALL N1
7B	OUT (BLK),A
7D	CALL PNT
80	LD D,H
81	LD A,D
82	ADD 10 H
84	LD D,A
85	LD H,D
86	CALL CHAR
89	CALL HCH
8C	OUT (BLK),A
8E	RET
01 8F	HAN: LD DE, COAOH
92	LD A, (IX+0)
9T	CALL NDP 2
98	LD D,8C H
9A	LD A, (2X+1)
9D	CALL ND P1
AO	LD DE, 60 AO H
A3	LD H, D
A4	LD L,E
A5	CALL CHAR
A8	RET

เอกสารนี้เป็นเอกสารสงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญัตให้นำไปใช้ประโยชน์ด้านการค้า

ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

01 A9	START:	LD IX, DAAD
AD		LD SP, 80 20 H
B0		XORA
B1		LD (AL),A
B2		INC HL
B3		DJNZ \$-2
01 B5	SCAN1	CALL CHAN
B8		CALL LOW
BB		LDC, F7
BF		AND 2
C1		CALL Z, SVB
C4		INB, (C)
C6		CALL P, SUM
C9		INA, (C)
CB		RRA
CC		JPC, XCAN 1
01 CF	OPN:	IN A, (C)
D1		RRA
D2		JR NC, OPN
D4		LD A, (2X+0)
D7		LD (IX+2),A
DA		LDA, (DX+1)
DD		LD (IX+3),A
DO		CALL READ 1
01 E3	SCAN 2:	CALL CHAN
E6		CALL H1
E9		INA, (C)

EB	AND 2
ED	CALL Z, SUB
FO	IN B, (c)
F2	CALL P, SUM
F5	IN A, (C)
F7	RRA
F8	JP C, .SCAN 2
FB	LD A, (IX+0)
FE	LD (IX+4),A
02 01	LD A, (IX+1)
04	LD (IX+5),A
07	OUT (XY),A
09	CALL READ 1
02 0C	WORK: LD B, 02
0E	LD DE, AOSO H
10	LD A (IX+0)
14	CALL ND P 2
17	LD D, 6 CHI
19	LD A, (2x+1)
1C	CALL NDP 1
1F	DJNZ WORK
21	CD C, D7
23	IN A, (C)
25	LD E, A
26	LD B, 8
28	LD D, 0
2A	LD L, D

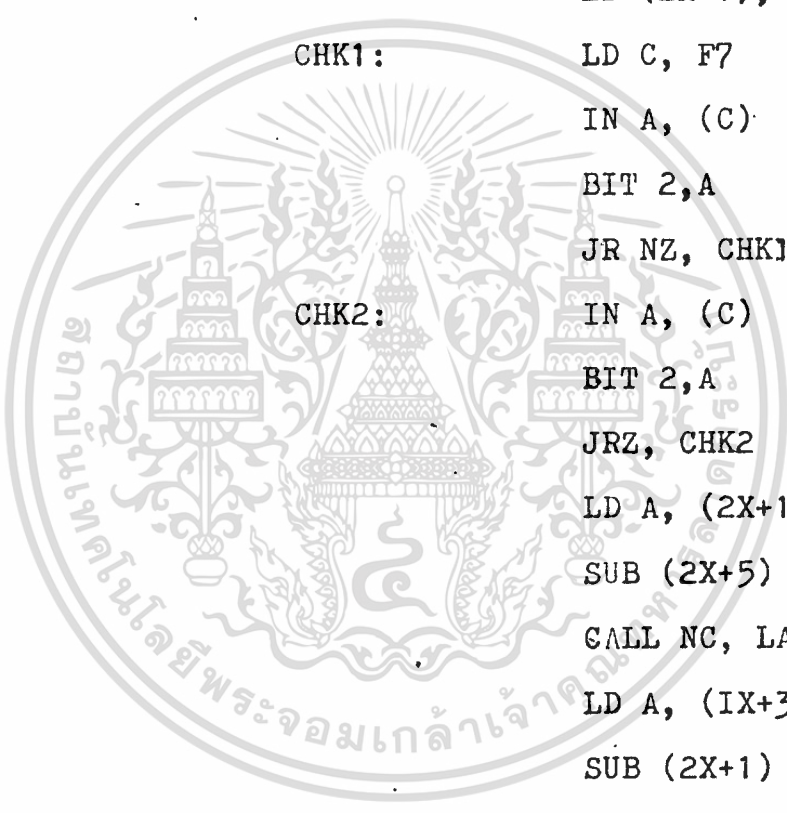
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

2B		LD L, D
2C		JR NZ, CON1
2E		LD C, DF
30		IN A, (C)
32		JR NZ, CON 2
34		CALL READ 1
37		JP CHK 1
02 3A	CON1:	LD A, OAH
02 3C	LOOP:	A DD HL, HL
3D		RLCA
3E		JRNC, NAAD
40		ADD HL, DE
02 41	NAAD:	DJNZ LOOP
43		LD C, DF
45		IN A, (C)
02 47	CON 2:	LD E, A
48		ADD HL, DE
49		LD B, H
4A		LD C, L
4B		LD DE, EA 60
4E		XOR A
4F		LD H, A
50		LD L, A
51		LD A, 10 H
02 53	DVO:	RL E
55		RLD
57		ADC HL, HL

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

59		SBC HL, BC
5B		JR NC, DV 1
5D		ADD HL ,BC
02 5E	DV1:	CCR
5F		DEC A
60		JR NZ, DVO
62		EX DE, HL
63		ADC HL, HL
65		LD.(8100), HC
68		LD AL, 8102 H
6B		LD 8,3
02 6D	CLR:	LD (HL),0
6F		IN C HL
70		DJNZ CLR
72		LD C, 10 H
02 74	LOOP:	LD L, B
75		LD B, 2
77		XOR A
02 78	SHLB:	RL (HL)
7A		INC HL
7B		PJNZ SHL B
7D		LD B, 3
02 7F	BCP:	LDA, (HL)
80		ADC A, A
81		DAA
82		LD (HL), A
83		IN C HL

84		DJNZ BCD
86		DEC C
87		JR NZ, LOOP
89		LD A, (8102)
8C		LD (2X+1),A
8F		LD A, (8103)
92		LD (2X+1), A
02 95	CHK1:	LD C, F7
97		IN A, (C)
99		BIT 2,A
9B		JR NZ, CHK1
02 9D	CHK2:	IN A, (C)
9F		BIT 2,A
A1		JRZ, CHK2
A3		LD A, (2X+1)
A6		SUB (2X+5)
A9		CALL NC, LARG
AC		LD A, (IX+3)
AF		SUB (2X+1)
B2		CALL NC, SMA2
B5		JP WORK
02 B8	LARG:	JRNZ, ALARM 1
BA		LA A, (2X+0)
BD		SUB (2X+4)
C0		JR C, RET
C2	ALARM1:	OUT (ALARM), A
C4		RET



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

02 C5	SMAL:	JR NZ, ALARM 2
C7		LD A, (2X+2)
CA		SUB , (2X+0)
CD		JRC ,RET
CF	ALARM2:	OUT (ALARM), A
D1		RET





Analog-to-Digital Converters

ADC0808, ADC0809 8-Bit μ P Compatible A/D Converters With 8-Channel Multiplexer

General Description

The ADC0808, ADC0809 data acquisition component is a monolithic CMOS device with an 8-bit analog-to-digital converter, 8-channel multiplexer and microprocessor compatible control logic. The 8-bit A/D converter uses successive approximation as the conversion technique. The converter features a high impedance chopper stabilized comparator, a 256R voltage divider with analog switch tree and a successive approximation register. The 8-channel multiplexer can directly access any of 8 single-ended analog signals.

The device eliminates the need for external zero and full-scale adjustments. Easy interfacing to microprocessors is provided by the latched and decoded multiplexer address inputs and latched TTL TRI-STATE[®] outputs.

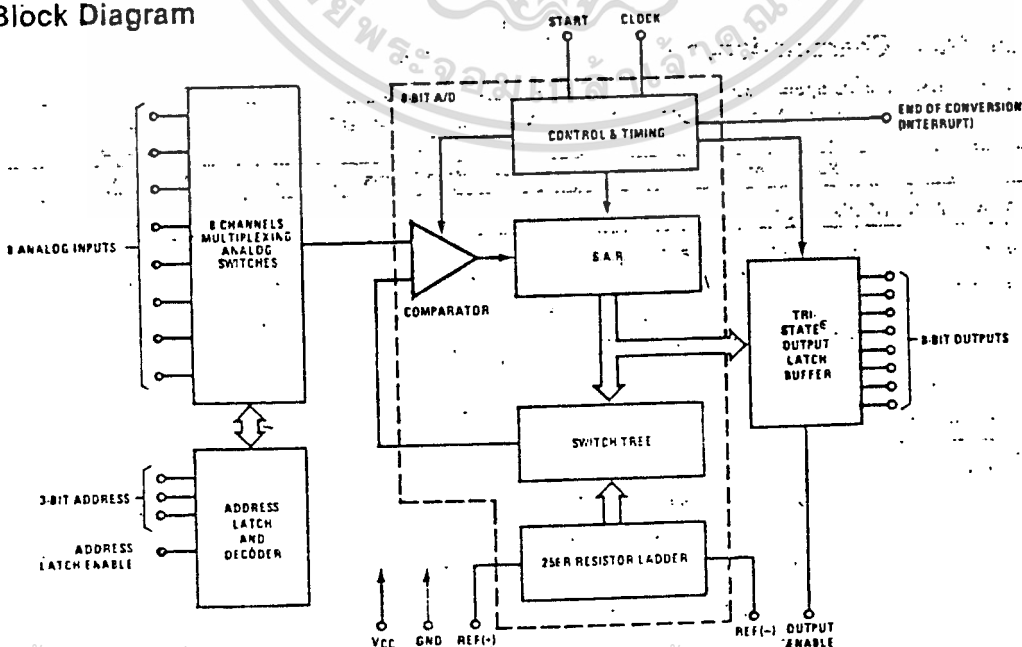
The design of the ADC0808, ADC0809 has been optimized by incorporating the most desirable aspects of several A/D conversion techniques. The ADC0808, ADC0809 offers high speed, high accuracy, minimal temperature dependence, excellent long-term accuracy and repeatability, and consumes minimal power. These features make this device ideally suited to applications from process and machine control to consumer and automotive applications. For 16-channel multiplexer with common output (sample/hold port) see ADC0816 data sheet.

Features

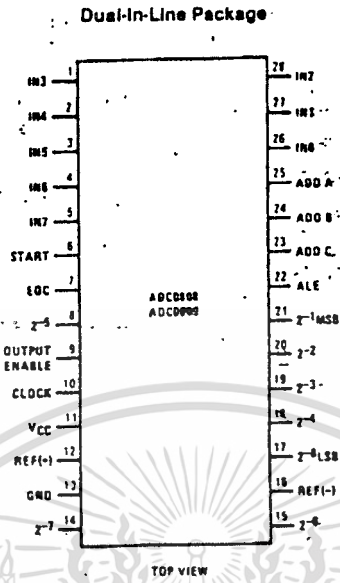
- Resolution — 8-bits
- Total unadjusted error — $\pm 1/2$ LSB and ± 1 LSB
- No missing codes
- Conversion time — 100 μ s
- Single supply — 5 V_{DC}
- Operates ratiometrically or with 5 V_{DC} or analog span adjusted voltage reference
- 8-channel multiplexer with latched control logic
- Easy interface to all microprocessors, or operates "stand alone"
- Outputs meet TTL voltage level specifications
- 0V to 5V analog input voltage range with single 5V supply
- No zero or full-scale adjust required
- Standard hermetic or molded 28-pin DIP package
- Temperature range — 40°C to +85°C or —55°C to +125°C
- Low power consumption — 15 mW
- Latched TRI-STATE[®] output



Block Diagram



Connection Diagram



Timing Diagram

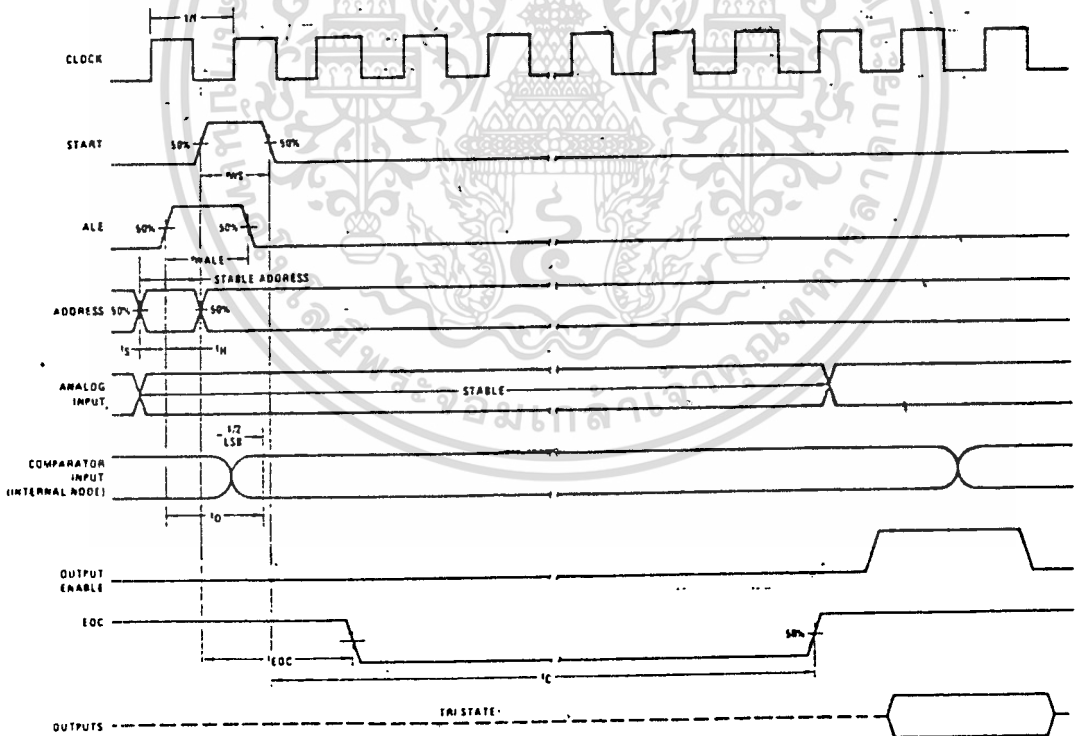


FIGURE 5

กิตติกรรมประกาศ

ปริญญานิพนธ์ฉบับนี้ ได้รับความอนุเคราะห์จากอาจารย์มนัส สังวรศิลป์ ,
อาจารย์ประภากร สุวรรณ และรุ่นพี่นักศึกษาศรีวิภา โยนกโยอิเลคทรอนิกส์ ทั้ง
ทางค่านเครื่องมือ และอุปกรณ์ต่างๆ ตลอดจนคำแนะนำเป็นอย่างดี จึงขอขอบคุณมา ณ
ที่นี้



หนังสืออ้างอิง

1. ประกิจ ทังทิสานนท์ , "ทฤษฎีโทรทัศน์" , คณะวิศวกรรมศาสตร์ สถาบันเทคโนโลยีพระจอมเกล้า เจ้าคุณทหารลาดกระบัง , 2529
2. Bernard Grab, "Basic Television Principle and Servicing" , Mc Graw- Hill Kogakusha , 1975
3. James W. Cottron , "Z80 Applications" , Sybex, 1983
4. John L. Hilburn and David E. Johnson , "Manual of Active Filter Design" , Mc Graw-Hill , 1973

