

สำนักหอสมุดกลาง พระจอมเกล้าลาดกระบัง

ระบบเชื่อมต่อโทรศัพท์กับไมโครคอมพิวเตอร์ Telephone-Microcomputer Interfacing System



โดย

นาย พิพัฒน์ ไพบาลสิงห์
นาย ภาณุวัตร เกรียงไกรวุฒิ

อาจารย์ที่ปรึกษา

ดร.กิติพล ชิตสกุล



ปริญญาานิพนธ์สำหรับปริญญาวิศวกรรมศาสตรบัณฑิต
สาขาวิชาอิเล็กทรอนิกส์
คณะวิศวกรรมศาสตร์
สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง
ปีการศึกษา 2542

เลขหน้.....
เลขทะเบียน..... 36915
วัน, เดือน, ปี..... 29 ต.ค. 2542

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ระบบเชื่อมต่อโทรศัพท์กับไมโครคอมพิวเตอร์
Telephone - Microcomputer Interfacing System



ปริญญานิพนธ์นี้เป็นส่วนหนึ่งของการศึกษาตามหลักสูตรปริญญาวิศวกรรมศาสตรบัณฑิต
สาขาวิชาอิเล็กทรอนิกส์
สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง
ปีการศึกษา 2542

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ปริญญาโท ปีการศึกษา 2542

ภาควิชาอิเล็กทรอนิกส์

คณะวิศวกรรมศาสตร์ สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง

เรื่อง ระบบเชื่อมต่อโทรศัพท์กับไมโครคอมพิวเตอร์

ผู้จัดทำ

1. นาย พิพัฒน์ ไพบาลสิงห์ รหัส 39014369
2. นาย ภาณุวัตร เกรียงไกรวุฒิ รหัส 39014393



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ระบบเชื่อมต่อโทรศัพท์กับไมโครคอมพิวเตอร์

Telephone-Microcomputer Interfacing System

นาย พิพัฒน์ ไพบูลย์สิงห์ รหัส 39014369

นาย ภาณุวัตร เกรียงไกรวุฒิ รหัส 39014393

โครงการผ่านการตรวจสอบแล้ว พร้อมทั้งจะทำการสอบได้



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ระบบเชื่อมต่อโทรศัพท์กับไมโครคอมพิวเตอร์

พิพัฒน์ ไพศาลสิงห์

ภาณุวัตร เกரியงไกรวุฒิ

ดร. กิตติพล ชิตสกุล อาจารย์ที่ปรึกษา

ปีการศึกษา 2542

บทคัดย่อ

โครงการที่กล่าวถึงในปฏิญานี้พันธนี้เป็นการศึกษาและออกแบบวงจรสำหรับการเชื่อมต่อระบบโทรศัพท์เข้ากับไมโครคอมพิวเตอร์ เพื่อใช้ประโยชน์จากสมรรถนะของคอมพิวเตอร์ในการใช้งานร่วมกับระบบโทรศัพท์ ในเบื้องต้นศึกษาการเรียกหมายเลขผ่านไมโครคอมพิวเตอร์ใช้คีย์บอร์ดแทนเป็นหมายเลขของโทรศัพท์ในการโทรออก ซึ่งถ้าสายไม่ว่างโปรแกรมจะแสดงข้อความให้เห็นสถานะการทำงาน หรือเมื่อมีการโทรเข้ามาก็จะมีข้อความบอกว่าให้รู้และถ้าไม่มีคนรับสายในเวลาที่กำหนดจะสามารถยกหูได้เองอัตโนมัติและรับฝากข้อความจากคู่สนทนาได้ โครงการประกอบด้วยสองส่วน ส่วนฮาร์ดแวร์และซอฟต์แวร์บนภาษาแอสเอ็ม

TELEPHONE - MICROCOMPUTER INTERFACING SYSTEM

Pipat Paisansing

Panuwat Kreangkraivut

Kitiphol Chitsakul (Advisor)

2nd Semester, Educational Year

1999

Abstract

The purpose of this project is to study and design of interfacing between a microcomputer and the telephone system for using the performance of present microcomputer in some automatic operations of telephone. In the first step, the phone call via keyboard is implemented with busy line status monitor. When the number is called, the system is able to play the role as an automatic answering machine. Two main parts of this system consists of the hardware and the software developed in Delphi.

สารบัญ

	หน้า
บทคัดย่อ	i
Abstract	ii
สารบัญ	iii
บทที่ 1 บทนำ	1
บทที่ 2 ทฤษฎีและหลักการ	2
2.1 ความรู้เบื้องต้นเกี่ยวกับระบบโทรศัพท์	2
2.2 วงจรในการป้องกันไฟจากสายโทรศัพท์	20
2.3 วงจรควบคุมเสียงพูดและเชื่อมต่อส่วนส่งหมายเลข	21
2.4 วงจรส่งรหัสเลขหมาย	25
บทที่ 3 ระบบไมโครคอมพิวเตอร์	28
3.1 รายละเอียดเกี่ยวกับ SLOT มาตรฐานของ IBM PC	28
3.2 การจัดแอดเดรสสำหรับหน่วยความจำและ I/O	30
บทที่ 4 เบลไฟสำหรับการติดต่ออุปกรณ์อิเล็กทรอนิกส์	38
บทที่ 5 การออกแบบส่วนฮาร์ดแวร์	41
5.1 ส่วนควบคุมการติดต่อทางโทรศัพท์	41
5.2 ส่วนการถอดรหัส DTMF (DTMF Decoder)	44
5.3 ส่วนของการควบคุม (8255 I/O Port)	46
5.4 ส่วนวงจรส่งสัญญาณหมายเลข (Dialer)	49
5.5 ส่วนวงจรเสียงพูด (Speech network)	50
บทที่ 6 การทดสอบและผลการทดสอบ	51
6.1 ทดลองส่วนเครื่องโทรศัพท์	51
6.2 ทดลองพร้อมโปรแกรมการทำงาน	51
บทที่ 7 บทสรุป	53
ภาคผนวก	54
กิตติกรรมประกาศ	
บรรณานุกรม	

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

สารบัญรูป

รูปที่	หน้า
2.1 แสดงวงจรภายในเครื่อง โทรศัพท์และเชื่อมต่อกับชุมสาย	2
2.2 แสดงสัทสวิต	3
2.3 บล็อกไดอะแกรมของโทรศัพท์	6
2.4 (ก) แสดงวงจรหมุนหมายเลขแบบพัลส์อย่างง่าย	7
2.4 (ข) แสดงไดอะแกรมของคาบเวลาที่เกิดจากการหมุนเลข "4"	8
2.5 เป็นหมายเลขและค่าความถี่ต่าง ๆ	9
2.6 วงจรพื้นฐานที่ใช้อุปกรณ์แบบแยกชิ้นของโทรศัพท์ที่ใช้ระบบ DTMF	10
2.7 บล็อกไดอะแกรมของระบบ DTMF	12
2.8 แสดงชนิดของปุ่มกดและรูปสัญญาณ	12
2.9 วงจรที่สามารถทำงานได้ทั้งในโหมดการทำงานแบบ pulse และ DTMF	14
2.10 โครงสร้างของไอซีเบอร์ UM 91210	15
2.11 วงจรสร้างสัญญาณเรียกแบบความถี่เดียว	17
2.12 เบื้องหลังทรานสดิวเซอร์	17
2.13 บล็อกไดอะแกรมของวงจรสร้างสัญญาณเรียกแบบหลายความถี่	18
2.14 วงจรสร้างสัญญาณเรียกแบบหลายความถี่	18
2.15 แสดงการป้องกันแรงดันค่าสูง ๆ และการกลับขั้ว	20
2.16 แสดงบล็อกไดอะแกรม MC34014	22
2.17 แสดงวงจรทดสอบ MC34014	24
2.18 แสดงบล็อกไดอะแกรมของไอซี MC145412	25
2.19 แสดงขาต่าง ๆ ของไอซี MC145412	25
3.1 การใช้งานแอดเดรสบิตต่างๆ ในการอ้างแอดเดรสของพอร์ตใน IBM/PC	32
3.2 การใช้งานแอดเดรสของพอร์ตบน IBM/PC	33
3.3 การใช้งานแอดเดรสต่างๆ สำหรับพอร์ต I/O ของ IBM/PC	33
3.4 การใช้งานแอดเดรสสำหรับพอร์ต I/O บนการ์ดต่างๆ	34
3.5 ตัวอย่างวงจรดีโค้ดแอดเดรสแบบฟิสิกซ์	35
5.1 แสดงวงจรตรวจจับการยกหู	42
5.2 วงจรตรวจสัญญาณกริ่งโทรศัพท์	43
5.3 แสดงวงจรตรวจสัญญาณ Dial Tone	44

การใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

5.4 แสดงรายละเอียดของ MT8870	45
5.5 แสดงวงจรตรวจสอบสัญญาณ DTMF	45
5.6 แสดงผังโครงสร้างของไอซี 8255	46
5.7 แสดงผังวงจรภายในและจัดขาของไอซี 8255	47
5.8 การต่อ 8255 กับ ISA	48
5.9 แสดงวงจรสร้างสัญญาณความถี่ที่เอ็มเอฟ	49
5.10 แสดงวงจรโทรศัพท์	50



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 1

บทนำ

1.1 ความเป็นมาของโครงการ

ในปัจจุบันเทคโนโลยีการสื่อสารต่าง ๆ มีความเจริญก้าวหน้าเป็นอย่างมากและมีส่วนสำคัญในการดำรงชีวิตของคนเราทุกวันนี้ โทรศัพท์จัดเป็นเครื่องมือสื่อสารชนิดหนึ่งที่มีความนิยมใช้กันอย่างแพร่หลายเนื่องด้วยความสะดวกและรวดเร็ว ประกอบกับปัจจุบันคอมพิวเตอร์ได้เข้ามามีส่วนร่วมในชีวิตประจำวันของคนมากขึ้นทุกวัน ไม่ว่าจะเป็นที่สำนักงานหรือภายในที่อยู่อาศัย ดังนั้นจึงมีความคิดว่าจะใช้ประโยชน์มากขึ้นจากอุปกรณ์ทั้งสองชนิด หากนำมาใช้งานร่วมกัน ทำให้เกิดโครงการระบบเชื่อมต่อโทรศัพท์กับ ไมโครคอมพิวเตอร์ขึ้นมา

วัตถุประสงค์ของโครงการนี้ต้องการนำสมรรถนะของ ไมโครคอมพิวเตอร์ในปัจจุบันมาใช้กับระบบโทรศัพท์โดยไม่ไปรบกวนการทำงานของระบบเดิมที่ใช้งานปกติ จึงจำเป็นต้องมีวงจรเชื่อมต่อโทรศัพท์กับคอมพิวเตอร์ในรูปแบบของการ์ดอินเตอร์เฟส ซึ่งจะทำให้สามารถใช้คอมพิวเตอร์เป็นตัวควบคุมการทำงานของโทรศัพท์ โดยในการศึกษาเบื้องต้นจะพัฒนาในส่วนฮาร์ดแวร์ของการอินเตอร์เฟส และซอฟต์แวร์ควบคุมการโทรออกโดยใช้คีย์บอร์ดของคอมพิวเตอร์ โดยคอมพิวเตอร์สามารถตรวจสอบสัญญาณโทรออกว่าสายว่างหรือไม่ได้ และเมื่อมีสัญญาณโทรเข้ามาซึ่งจะสามารถเป็นเครื่องตอบรับอัตโนมัติเมื่อไม่มีผู้รับสายและรับฝากข้อความจากคู่สนทนาได้

1.2 โครงร่างของปริญาานิพนธ์

วิทยานิพนธ์ฉบับนี้เป็นการรายงานผลจากการศึกษาและทดลองตลอดสองภาคการศึกษา เพื่อออกแบบสร้างระบบเชื่อมต่อโทรศัพท์กับ ไมโครคอมพิวเตอร์ขึ้นมา ตามแนวคิดที่กล่าวมาข้างต้น ซึ่งเนื้อหานี้จะประกอบด้วยส่วนต่าง ๆ แยกเป็นบท ๆ ไปดังนี้

บทที่ 1 บทนำ กล่าวถึงความเป็นมา ของโครงการ

บทที่ 2 กล่าวถึงทฤษฎีและหลักการที่นำมาใช้ในโครงการนี้

บทที่ 3 กล่าวถึง ระบบไมโครคอมพิวเตอร์

บทที่ 4 กล่าวถึง เบลไฟสำหรับการติดต่ออุปกรณ์อิเล็กทรอนิกส์

บทที่ 5 กล่าวถึง การออกแบบส่วนฮาร์ดแวร์ของส่วนอินเตอร์เฟส

บทที่ 6 การทดสอบและผลการทดสอบสมรรถนะของระบบที่ได้สร้างขึ้นมา

บทที่ 7 เป็นการสรุปงานทั้งหมด

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 2

ทฤษฎีและหลักการ

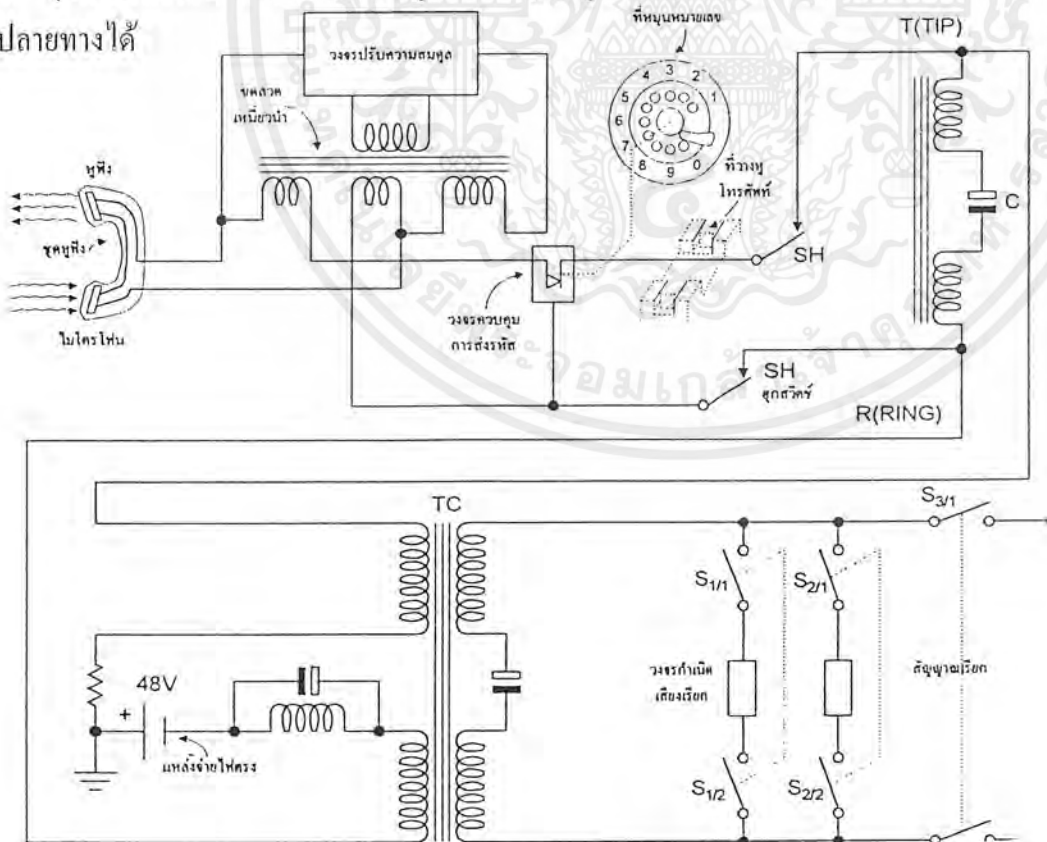
2.1 ความรู้เบื้องต้นเกี่ยวกับระบบโทรศัพท์

โทรศัพท์ถือกำเนิดขึ้นโดยการคิดค้นของอเล็กซานเดอร์ เกรแฮมเบลล์ โทรศัพท์ระบบแรกที่เกิดขึ้นคือ ระบบโทรศัพท์แบบพัลส์ (Pulse) การเรียกหมายเลขต่าง ๆ จะใช้สัญญาณพัลส์เป็นตัวกำเนิดทั้งสิ้น เช่น เลข 1 ก็คือสัญญาณพัลส์ 1 ลูก เลข 9 คือสัญญาณพัลส์ 9 ลูก เป็นต้น

ในปัจจุบัน โทรศัพท์จัดเป็นอุปกรณ์โทรคมนาคมที่ใช้ในการติดต่อสื่อสารได้สะดวกรวดเร็ว ให้ข่าวสารได้ชัดเจน รวมถึงค่าใช้จ่ายไม่สูงมากนักจึงเป็นที่นิยมใช้กันอย่างแพร่หลาย โดยมีองค์การโทรศัพท์แห่งประเทศไทยเป็นผู้ให้บริการด้านชุมสายและจ่ายเลขหมาย เครื่องรับโทรศัพท์นั้นปัจจุบันมีอยู่ด้วยกัน 2 ระบบ คือระบบกดปุ่ม และระบบหมุน ส่วนระบบที่นิยมใช้กันมากที่สุดได้แก่ระบบกดปุ่ม (DTMF)

ส่วนประกอบหลัก ๆ ของระบบโทรศัพท์คือ

1. เครื่องโทรศัพท์
2. สายโทรศัพท์
3. ชุมสายโทรศัพท์ ทำหน้าที่ตัดต่อคู่สายต่าง ๆ ให้ผู้เรียกค้นทางสามารถติดต่อกับปลายทางได้



รูปที่ 2.1 แสดงวงจรภายในเครื่องโทรศัพท์และการเชื่อมต่อกับชุมสายโทรศัพท์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

สัญญาณ (Signaling)

สัญญาณ คือข่าวสารที่ใช้ติดต่อระหว่างเครื่อง โทรศัพท์กับชุมสาย หรือข่าวสารที่ติดต่อกันระหว่างชุมสายกับชุมสาย

หน้าที่ทั่ว ๆ ไปของสัญญาณที่ใช้กับโทรศัพท์ในปัจจุบันมีอยู่ 4 หน้าที่ คือ

1. การเตรียมพร้อม (Alerting)
2. การส่งที่อยู่ของข่าวสาร (Transmitting address information)
3. การตรวจตรา (Supervising)
4. การส่งสัญญาณข่าวสาร (Transmitting information signaling)

สัญญาณระหว่างผู้เข้ากับชุมสาย (Subscriber Signaling)

1. สัญญาณที่ส่งจากผู้เข้าไปยังชุมสาย

1.1 OFF HOOK คือ สภาพผู้เข้ายกหูโทรศัพท์สายจะมีสภาพ Closed Loop (Low Impedance)

1.2 ON HOOK คือ สภาพผู้เข้าวางหู หรือสภาพว่าง สายจะมีสภาพ Open Loop (High Impedance)



RA, RB = ค่าความต้านทานของสายโทรศัพท์

RC = ค่าความต้านทานของเครื่องโทรศัพท์

รูป ที่ 2.2 แสดง ฮุกสวิท

1.3 Dialing คือ สภาพที่ผู้เข้าหมุนหมายเลขเข้าเครื่องเป็น Rotary Dial สัญญาณ

จะเป็น Pulsing ค่า Impedance จะสูง, ต่ำ สลับกันไปตามที่หมุนหมายเลข ถ้าเครื่องเป็นแบบกดปุ่ม

เอกสารจะเป็นเอกสารที่ส่งวนไว้สำหรับบริการในงานเพื่อการศึกษาเท่านั้น ไม่นอนุญาตให้นำไปใช้ประโยชน์ด้านการค้า

Touch Tone สัญญาณออกจะเป็นความถี่ DTMF ส่งออกไปชุมสาย

ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมีเหตุดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

2. สัญญาณที่ส่งจากชุมสายไปยังเครื่องรับ

2.1 สัญญาณให้หมุน (Dialing Tone) คือ สัญญาณที่บอกถึงสภาพการว่างของอุปกรณ์ชุมสายและชุมสายพร้อมจะรับสัญญาณที่ทำการหมุนเข้ามา สัญญาณ Dial Tone นี้จะเป็นสัญญาณต่อเนื่องความถี่ 425 เฮิร์ตซ์ มอดูเลตด้วยความถี่ 50 เฮิร์ตซ์ ผู้เช่าจะได้ยินเมื่อยกหูโทรศัพท์

2.2 สัญญาณไม่ว่าง (Busy Tone) คือสัญญาณที่บ่งชี้ให้ทราบว่า อุปกรณ์ชุมสายไม่ว่างแต่ถ้ายกหูแล้วได้สัญญาณนี้แสดงว่า อุปกรณ์ในชุมสายไม่ว่างและถ้าได้ยินเสียงนี้หลังจากหมุนเลขหมายไปแล้วแสดงว่าผู้เช่าฝ่ายถูกเรียกไม่ว่าง ในกรณีเรียกต่างชุมสาย ลักษณะสัญญาณที่ส่งจะเป็นสัญญาณที่ขาดตอนเป็นช่วง ๆ ส่ง 0.5 วินาที และหยุด 0.5 วินาที ความถี่ของสัญญาณ 425 เฮิร์ตซ์ เป็นชานันเวฟ

2.3 สัญญาณเรียกกลับ (Ringing Tone) เป็นสัญญาณที่ผู้เรียกได้ยินหลังจากหมุนหมายเลขครบแล้วเพื่อบ่งชี้ให้ทราบว่า การเชื่อมต่อกระทำสำเร็จแล้ว ในขณะนี้ชุมสายจะส่งสัญญาณเรียก (Ringing Signal) ไปยังผู้ถูกเรียกด้วยความถี่ 25 เฮิร์ตซ์เป็นชานันเวฟ โดยจะส่ง 1 วินาที หยุด 4 วินาที

2.4 สัญญาณกระดิ่ง (Ringing Signal) เป็นสัญญาณต่อเนื่อง ความถี่ของสัญญาณ 25 เฮิร์ตซ์ ค่าแรงดัน 70 - 90 โวลท์ โดยส่งไปยังผู้เช่าฝ่ายถูกเรียก ส่ง 1 วินาที หยุด 4 วินาที

2.5 สัญญาณโทนอื่น ๆ เช่น Nu Tone (Number unobtainable Tone) บ่งชี้ให้ทราบว่าเลขหมายที่หมุนมาไม่มีการใช้งานอยู่ เป็นต้น

สัญญาณติดต่อระหว่างชุมสายกับชุมสาย (INTER EXCHANGE SIGNALING)

สัญญาณพื้นฐานมีอยู่ 5 ประเภท คือ

1. Seizure (สัญญาณจับวงจร) เป็นสัญญาณให้ชุมสายปลายทางทราบว่า คู่สายขณะนี้ถูกใช้งานอยู่ชุมสายปลายทางจะทำการจัดเตรียมอุปกรณ์ที่รับเลขหมายของผู้ถูกเรียกที่จะส่งมา

2. Address information เป็นสัญญาณบอกเลขหมายหรือประเภทของผู้เช่า

3. Answer signal (สัญญาณตอบรับ) สัญญาณนี้ถูกส่งเมื่อผู้เช่าฝ่าย B ยกหูรับ

หน้าที่หลักของสัญญาณหลังก็คือ

3.1 เริ่มต้นคิดเงิน

3.2 ส่งสัญญาณคิดเงิน

3.3 ตัดวงจรจับเวลาการใช้อุปกรณ์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

4. สัญญาณยกเลิกการต่อตรง (Clear Forward) จะถูกส่งเมื่อฝ่าย A วางหู ผลของสัญญาณนี้จะทำให้วงจรทางด้านปลายทางทำการยกเลิกการต่อวงจรต่าง ๆ

5. สัญญาณยกเลิกการตอบกลับ (Clear Back) จะถูกส่งเมื่อผู้เข้าฝ่าย B วางหู ผลของสัญญาณนี้จะทำให้ชุมสายต้นทางเริ่มต้นการจับเวลา เมื่อเวลาผ่านไป 90 – 120 วินาที ชุมสายต้นทางจะยกเลิกการติดต่อมาพร้อมกับส่งสัญญาณ Clear Forward ออกไปเพื่อให้ชุมสายปลายทางยกเลิกเช่นกัน

เครื่องรับโทรศัพท์

เครื่องรับโทรศัพท์ (Telephone Set) จัดเป็นอุปกรณ์ปลายทางอย่างหนึ่ง ทำหน้าที่รับส่งสัญญาณเสียงพูดระหว่างผู้เข้า (Subscriber) โดยทำหน้าที่แปลงสัญญาณเสียงเป็นสัญญาณไฟฟ้า ส่งไปในสายและในทางกลับกันก็เปลี่ยนพลังงานไฟฟ้า กลับมาเป็นพลังงานเสียง นอกจากนี้เครื่องโทรศัพท์ยังทำหน้าที่ต่อไปนี้

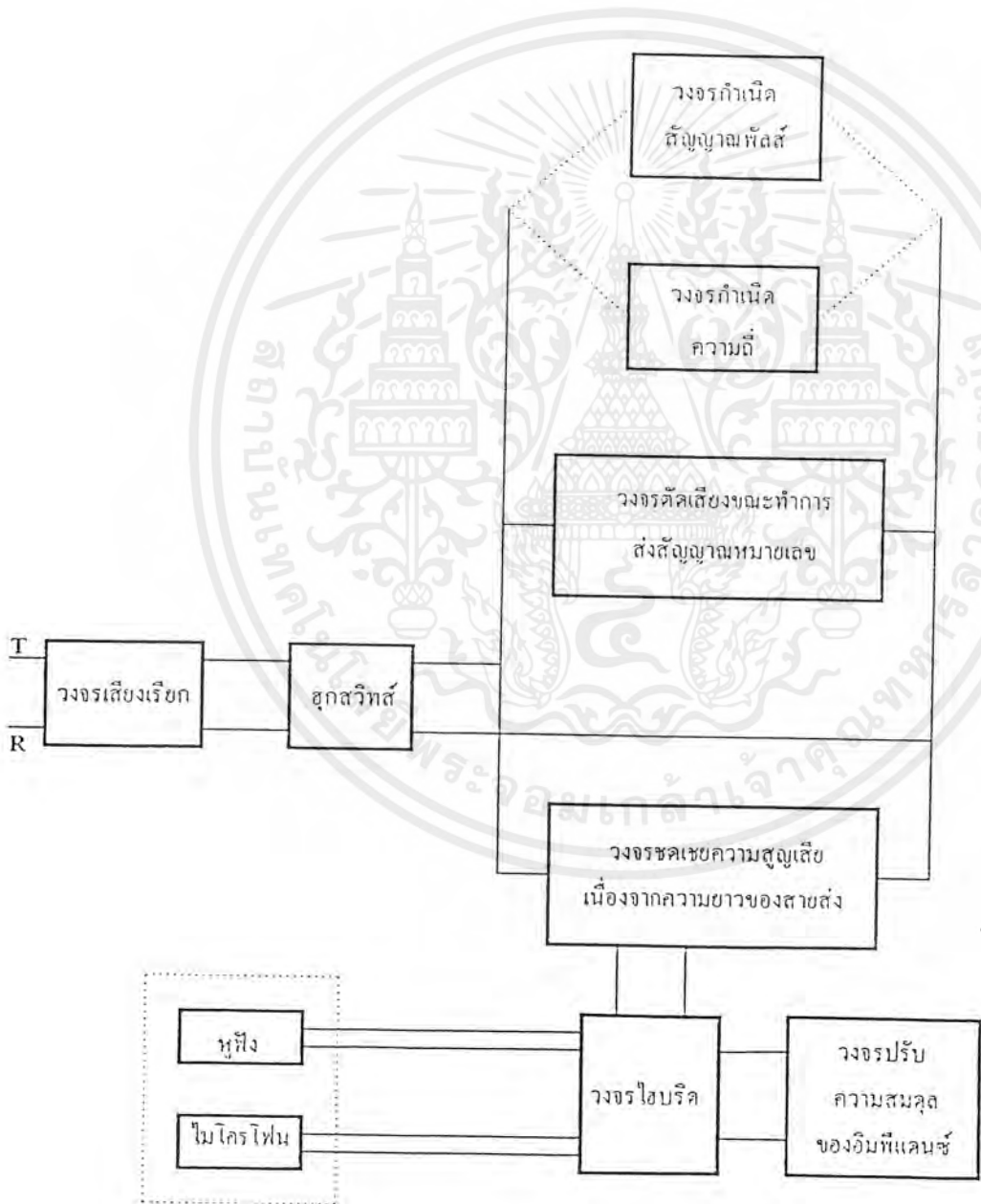
1. ทำหน้าที่ส่งสัญญาณเรียกไปยังชุมสายท้องถิ่น (Local – Exchange), (Hook off)
2. ทำหน้าที่ส่งสัญญาณ Code ที่ใช้แทนเลขหมายผู้ถูกเรียก (B Subscriber)
3. ทำหน้าที่รับเสียงโทน (Tone) ที่ต้องรับจากชุมสาย ตลอดจนสัญญาณเรียก (Ringing Tone)
4. ทำหน้าที่ส่งสัญญาณยกเลิกการติดต่อเรียกไปยังชุมสาย (Hook on)

รายละเอียดของวงจรหมุนหมายเลขทั้งแบบปุ่มกดและแบบเป็นหมุนนั้น จะได้กล่าวถึงทั้งวงจรพื้นฐานและวงจรที่ได้รับการพัฒนาแล้วรวมทั้งการเปรียบเทียบข้อดีและข้อเสียของระบบการส่งหมายเลขทั้ง 2 ระบบด้วยดังนี้

เริ่มด้วยจากชุมสายโทรศัพท์จะมีสายสัญญาณ 2 สายเชื่อมต่อมาที่เครื่องรับโทรศัพท์ของเราคือ สาย T (tip) และสาย R (ring) วงจรแรกที่เชื่อมต่อระหว่างวงจรภายในเครื่องรับโทรศัพท์กับอุปกรณ์ของชุมสายก็คือวงจรกำเนิดเสียงเรียก (ringer) ซึ่งจะส่งสัญญาณเรียก (ringing signal) เมื่อมีการติดต่อมาจากผู้อื่นเหตุผลประการสำคัญที่ต้องนำวงจรส่วนนี้มาเชื่อมต่อกับชุมสายโดยตรงก็คือเมื่อวางหูโทรศัพท์ไว้กับที่วางตามปกติ สุกสวิทช์ (switch hook) จะถูกเปิดวงจรออกทำให้ไม่มีแรงดันจากชุมสายผ่านไปยังวงจรส่วนที่อยู่หลังสุกสวิทช์ได้ ดังนั้นถ้าวงจรกำเนิดสัญญาณเรียกอยู่หลังจากสุกสวิทช์ก็จะไม่สามารถสร้างสัญญาณเรียกได้ในเวลาที่มีผู้ติดต่อเข้ามา วงจรกำเนิดสัญญาณพัลส์ จะทำหน้าที่ส่งเลขหมายไปให้ชุมสายโทรศัพท์แบบพัลส์ และวงจรกำเนิดความถี่จะทำหน้าที่ส่งเลขหมาย ไปให้ชุมสายโทรศัพท์ความถี่ผสม ที่เรียกว่า DTMF (Dial Tone Multi Frequency) เมื่อชุมสายโทรศัพท์ได้รับเลขหมายของผู้ถูกเรียกปลายทางแล้ว จะดำเนินการจัดหาเส้นทางเชื่อมต่อเครื่องรับโทรศัพท์ของผู้ถูกเรียกปลายทางให้ จากนั้นก็จะส่งสัญญาณให้ผู้เรียกได้รับรู้ (ring back tone) และส่งสัญญาณเรียก (ringing) ไปให้ผู้ถูกเรียกปลายทาง วงจรตัดเสียงขณะทำการส่ง

ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้คัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

สัญญาณหมายเลขจะทำหน้าที่ตัดวงจรภาคเสียงพูด (speed part) ออกในขณะที่เครื่องรับโทรศัพท์กำลังส่งหมายเลข โทรศัพท์วงจรชดเชยความสูญเสียเนื่องจากความยาวของสายส่ง จะทำหน้าที่ชดเชยสัญญาณที่สูญเสียไปเนื่องจากเครื่องรับโทรศัพท์และชุมสายโทรศัพท์ที่อยู่ห่างไกลดกันมาก ส่วนวงจรไฮบริด (Hybrid) จะทำหน้าที่เป็นตัวเชื่อมต่อกับสายโทรศัพท์เข้ากับวงจรเสียงพูดประกอบไปด้วย ไมโครโฟน และหูฟัง วงจรปรับความสมดุลย์ของอิมพีแดนซ์ (Balance line) จะทำหน้าที่ปรับอิมพีแดนซ์ของเครื่องรับโทรศัพท์ให้สมดุลย์กับคู่สายโทรศัพท์ ซึ่งโดยปกติจะมีอิมพีแดนซ์ 600 โอห์ม



รูปที่ 2.3 แสดงบล็อกไดอะแกรมของโทรศัพท์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

เมื่อมีการยกหูโทรศัพท์ขึ้นทุกสวิทช์ก็จะปิดวงจรทำให้มีกระแสจากชุมสายไหลครบวงจรผ่านเครื่องโทรศัพท์ที่ได้ ในขณะที่เดียวกันกระแสค่าเดียวกันนี้จะไหลผ่านวงจรเชื่อมต่อสายโทรศัพท์ที่ชุมสายด้วย เพื่อที่จะให้อุปกรณ์ต่าง ๆ ในชุมสายโทรศัพท์พร้อมที่จะทำการติดต่อกันเครื่องโทรศัพท์ที่ได้ จากนั้นชุมสายก็จะส่งสัญญาณหมุน (dial tone) ไปยังผู้ที่ยกหูโทรศัพท์ เพื่อให้(นั้นส่งหมายเลขโทรศัพท์ของผู้ที่ต้องการจะติดต่อด้วยมายังชุมสาย หลังจากชุมสายได้รับหมายเลขแรกที่ถูกส่งมาแล้วชุมสายก็จะเลิกส่งสัญญาณหมุน ซึ่งกระบวนการตอนนี้จะเกิดขึ้นอย่างรวดเร็ว การส่งหมายเลขโทรศัพท์ไปยังชุมสายนั้นสามารถกระทำได้ 2 วิธี วิธีแรกเป็นการส่งสัญญาณพัลส์ที่แสดงถึงค่าของหมายเลขต่าง ๆ อีกวิธีหนึ่งก็คือการส่งสัญญาณเป็นความถี่ต่าง ๆ กันโดยค่าของตัวเลขจะถูกแทนด้วยค่าความถี่ 2 ความถี่ที่มีมูลแตกต่างกัน คราวนี้จะลองมาเปรียบเทียบถึงลักษณะการใช้งานของแต่ละแบบกัน

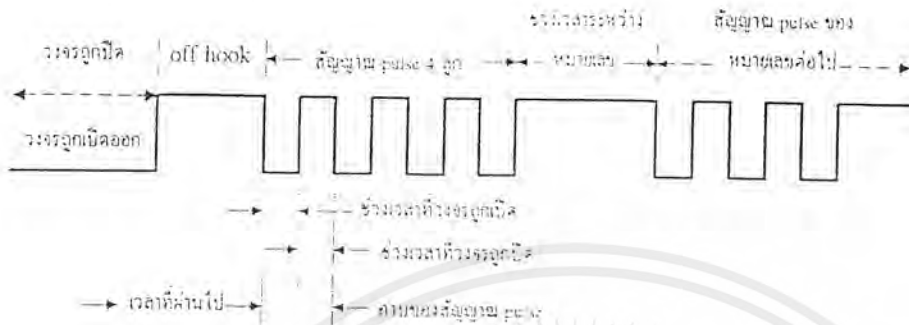
ระบบโทรศัพท์แบบหมุนหมายเลข (rotating-type)

ในรูปที่ 2.4 (ก) ก็จะเป็นวงจรที่ใช้การหมุนหมายเลขโทรศัพท์ในแบบหมุน จะเห็นว่าสวิทช์ S3 จะเปิดวงจรออก เมื่อมีการหมุนหมายเลขโทรศัพท์ ก็จะไม่มีการไหลผ่านเข้าไปในวงจรส่วนที่อยู่ถัดไป จึงเหมือนกับว่าเป็นการขัดจังหวะ (interruption) การไหลของกระแสสำหรับจำนวนครั้งที่สวิทช์ S3 ถูกเปิดออกจะขึ้นอยู่กับระยะห่างของแป้นหมุน (dialer) ที่ถูกหมุนไปกับตำแหน่งปกติ ในขณะที่ไม่มีการหมุนหมายเลขใด ๆ เป็นต้นว่า ถ้าหมุนหมายเลข 4 สวิทช์ S3 จะถูกทำให้เปิดออก 4 ครั้ง หรือว่า หมุนหมายเลข 7 สวิทช์ S3 จะถูกเปิดออก 7 ครั้ง ซึ่งสวิทช์ S3 จะถูกเปิดวงจรในช่วงที่ปล่อยให้แป้นหมุนกลับสู่ตำแหน่งเดิมเท่านั้น ไม่ได้เกิดขึ้นในระหว่างที่ทำการหมุนหมายเลขอยู่



รูปที่ 2.4 (ก) แสดงวงจรหมุนหมายเลขแบบพัลส์อย่างง่าย

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ 2.4 (ข) แสดงไคอะแกรมของคาบเวลาที่เกิดจากการหมุนหมายเลข “4”

รูปที่ 2.4 (ข) จะแสดงถึงลักษณะของรูปสัญญาณเมื่อมีการหมุนหมายเลขโทรศัพท์ จากรูปนี้จะเห็นว่าในตอนแรกโทรศัพท์ที่อยู่ในสถานะออนฮุก (On-hook) คือ หูโทรศัพท์จะถูกวางอยู่บนที่วางโทรศัพท์ตามปกติ ไม่มีกระแสจากชุมสายไหลเข้าสู่เครื่องรับโทรศัพท์เพราะขณะนี้วงจรถูกเปิดออกโดยสวิตช์ แต่เมื่อมีการยกหูโทรศัพท์ขึ้นอยู่ในสถานะออฟฮุก (Off-hook) สวิตช์จะถูกปิด วงจรลงทำให้มีกระแสไหลครบวงจรได้ และเมื่อมีการหมุนหมายเลขโดยในรูปจะเป็นการหมุนหมายเลข “4” ก็จะทำให้วงจรถูกเปิดออกด้วยสวิตช์ S3 เป็นจำนวน 4 ครั้ง ก็จะได้สัญญาณดังรูปข้างบน

ในระบบโทรศัพท์แบบที่ส่งสัญญาณด้วยจำนวนพัลส์นี้ จะถูกกำหนดให้สามารถส่งสัญญาณในอัตรา 10 พัลส์ต่อวินาที หรือ 10 pps (pulses per second) และเพื่อความเข้าใจที่ตรงกันในการพิจารณาสัญญาณที่เกิดขึ้นจึงควรที่จะทราบความหมายของคำต่อไปนี้

- คาบของสัญญาณพัลส์ (pulse period) = ช่วงเวลาที่วงจรถูกเปิด (break duration) + ช่วงเวลาที่ถูกปิด (make duration) ซึ่งคาบของสัญญาณพัลส์จะถูกออกแบบให้มีค่าอย่างต่ำเท่า 1000 มิลลิวินาที

- อัตราการส่งสัญญาณพัลส์ (pulse rate) = จำนวนพัลส์ที่ถูกส่งออกไปใน 1 วินาที = $1000 /$ คาบเวลาของสัญญาณพัลส์ (เป็นมิลลิวินาที)

- เปอร์เซ็นต์ของการเปิดวงจร (percent break) = $100 \times$ ช่วงเวลาระหว่างกลุ่มของสัญญาณ (interdigit interval) ถูกกำหนดให้มีค่าอย่างต่ำ 700 มิลลิวินาที

สำหรับในสหรัฐอเมริกาจะกำหนดค่ามาตรฐานของสัญญาณไว้แน่นอน เช่น ช่วงเวลาที่วงจรถูกเปิดจะต้องไม่ต่ำกว่า 60 มิลลิวินาที หรืออัตราการเปิดวงจรเท่ากับ 60% สำหรับประเทศอื่น ๆ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
แม้ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

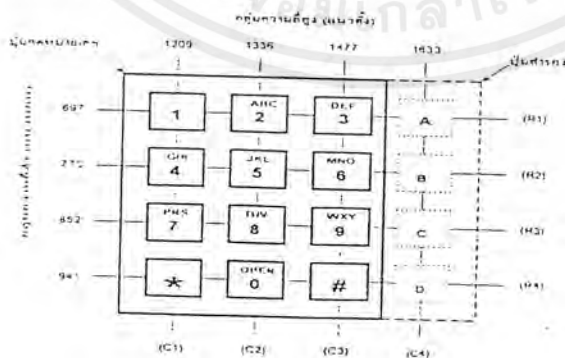
ความถี่ของสัญญาณเนื่องจากอุปกรณ์แฝง

ปกติในสายส่งสัญญาณที่เชื่อมต่อระหว่างชุมสายกับเครื่องรับ โทรศัพท์จะมีค่าความต้านทาน ตัวเก็บประจุ และขดลวดเหนี่ยวนำแฝงอยู่ โดยเฉลี่ยแล้วทุก ๆ ระยะทาง 1 ไมล์ ที่เพิ่มขึ้นของสายส่ง จะเสมือนกับว่ามีตัวเก็บประจุต่อคร่อมอยู่ระหว่างสายส่งประมาณ $0.07 \mu F$ และมีความต้านทานกับขดลวดเหนี่ยวนำต่ออนุกรมกันอยู่ โดยจะมีค่าประมาณ 42Ω และ 1 mH ตามลำดับ ซึ่งมีอุปกรณ์แฝงพวกนี้จะมีผลให้สัญญาณพัลส์ที่ถูกส่งไปตามสายส่งเกิดความผิดเพี้ยนทั้งขนาด (amplitude) และคาบเวลา (period) ดังนั้นชุมสายจึงจำเป็นต้องมีวงจรที่สามารถรับรู้สัญญาณที่ผิดเพี้ยนเหล่านี้ไว้ และไม่ทำให้เกิดความผิดพลาดในการติดต่อ

ระบบโทรศัพท์แบบส่งสัญญาณความถี่คู่ (dual tone multifrequency type)

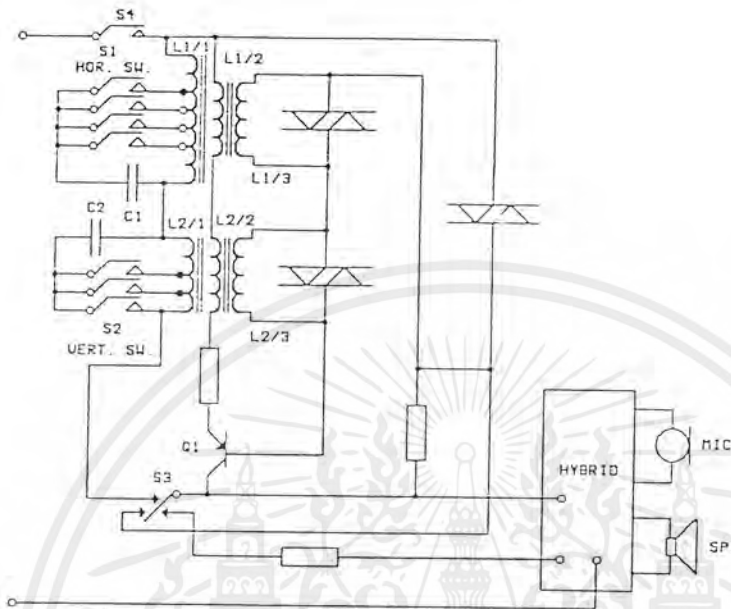
เป็นระบบการส่งสัญญาณอีกแบบหนึ่ง ซึ่งจะพบได้มากกว่าระบบการส่งแบบ pulse ระบบนี้หรือเรียกชื่อย่อว่า DTMF มีวิธีการส่งหมายเลขของผู้ที่ต้องการจะติดต่อด้วย โดยการส่งสัญญาณความถี่ 2 ความถี่มอดูเลตกันไปเป็นตัวแทนของหมายเลขที่กด ความถี่ที่ถูกส่งออกไปจะอยู่ในย่านความถี่เสียงของเสียงพูด (0-4 กิโลเฮิร์ตซ์) ซึ่งมีค่าความถี่ที่ต่ำกว่าจะเป็นความถี่ที่แสดงในแนวนอน และอีกค่าหนึ่งก็จะเป็นความถี่ในแนวตั้ง ซึ่งค่าต่าง ๆ จะแสดงไว้ในรูปที่ 2.5 ตัวอย่างเช่น เมื่อมีการกดหมายเลข 5 ก็จะมีความถี่ 770 เฮิร์ตซ์ และ 1336 เฮิร์ตซ์ มอดูเลตกันออกมา

สำหรับวงจรออสซิลเลเตอร์ที่สร้างความถี่เหล่านี้ขึ้นมาคือ วงจรในรูปที่ 2.6 ซึ่งเป็นวงจรที่ยังคงใช้อุปกรณ์ต่าง ๆ มาต่อรวมกันเป็นวงจรอยู่ ซึ่งปัจจุบันจะมีการใช้อุปกรณ์ที่ถูกผลิตในรูปไอซีสำเร็จรูปมาใช้ใช้งานมากกว่า



รูปที่ 2.5 เป็นหมายเลขและค่าความถี่ต่าง ๆ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ 2.6 วงจรพื้นฐานที่ใช้อุปกรณ์แบบแยกชิ้นของโทรศัพท์ที่ใช้ระบบ DTMF

การทำงานของวงจรจะเริ่มจากสวิตช์ S1 (สวิตช์ในแนวนอน) S2 (สวิตช์ในแนวตั้ง) และ S3 จะถูกเปิดวงจรอยู่ เมื่อมีการยกหูโทรศัพท์ขึ้นกระแสจากชุมสายโทรศัพท์จะผ่าน S4, L1/1 และ L2/1 ทรานซิสเตอร์ Q1 จะไม่นำกระแส เมื่อมีการกดหมายเลขสวิตช์ S1, S2 จะถูกปิดลงตามตำแหน่งของหมายเลขที่ถูกกด C1, C2 จะถูกต่อเข้ากับ L1/1 และ L2/1 ตามลำดับ เกิดเป็นวงจรออสซิลเลเตอร์ขึ้นโดย L1/1 และ C1 จะเป็นออสซิลเลเตอร์ที่ผลิตความถี่ที่ต่ำกว่าความถี่ที่เกิดจาก L2/1 และ C2 และขณะที่ S3 จะถูกปิดลงเช่นกัน ทำให้ทรานซิสเตอร์ Q1 ทำหน้าที่มอดูเลตสัญญาณจากออสซิลเลตทั้งสองเข้าด้วยกันและส่งไปยังชุมสาย ในขณะที่ทำการกดหมายเลขอยู่นั้นส่วนหูฟังและไมโครโฟนก็จะถูกต่อขนานกันจึงทำให้ได้ยินสัญญาณที่เกิดขึ้นจากวงจรออสซิลเลเตอร์ด้วย สำหรับชุมสายก็จะมีวงจรตรวจจับเอาสัญญาณไปประมวลผลต่อไป และยังคงมีวงจรรองความถี่ป้องกันไม่ให้มีความถี่แปลกปลอมอื่น ๆ เข้าไปในชุมสายโทรศัพท์ด้วย

ข้อเปรียบเทียบระหว่างระบบ DTMF กับ Pulse

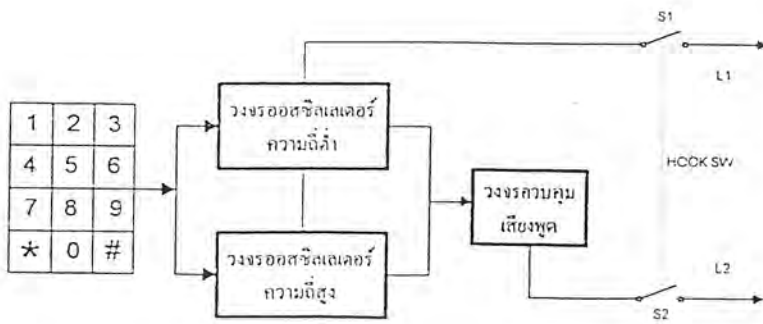
คราวนี้มาลองเปรียบเทียบระหว่างระบบโทรศัพท์ทั้ง 2 ระบบ ว่าแบบใดจะมีประสิทธิภาพมากกว่ากัน ในตอนต้นทราบแล้วว่าในการส่งสัญญาณแบบพัลส์ 1 ลูก ต้องใช้เวลาอย่างน้อย 100 มิลลิวินาที (60 มิลลิวินาที สำหรับช่วงการเปิดวงจร และ 40 มิลลิวินาที สำหรับช่วงการปิดวงจร) และยังคงมีช่วงเวลาที่แยกสัญญาณแต่ละกลุ่มออกอีกอย่างน้อย 70 มิลลิวินาที ยิ่งถ้าหมายเลขที่ต้องการติดต่อด้วยมีค่ามาก และยาวมากขึ้นเท่าใดย่อมต้องทำให้เสียเวลาในการส่งสัญญาณมากยิ่งขึ้น ตัวอย่างเช่น หมายเลข 555-5555 จะต้องใช้เวลาในการส่งสัญญาณพัลส์ = $5 \text{ (msec.)} \times 7 \text{ (หมายเลข)} = 3.5 \text{ วินาที}$ และระยะเวลาของช่องว่างระหว่างกลุ่มสัญญาณ = $700 \text{ (msec.)} \times 6 = 4.2 \text{ วินาที}$ จะต้องใช้เวลาในการส่งทั้งหมด = $3.5 + 4.2 = 7.7 \text{ วินาที}$ แต่ถ้าเป็นโทรศัพท์ที่ใช้การส่งระบบ DTMF จะใช้เวลาเท่ากับ $7 \times 100 \text{ (msec.)} = 0.7 \text{ วินาที}$ เท่านั้นเอง ดังนั้นจะเห็นได้ชัดเจนประการหนึ่งแล้วว่าระบบ DTMF จะสามารถประหยัดเวลาในการส่งหมายเลขไปยังชุมสายโทรศัพท์ได้มากกว่าระบบที่ใช้การส่งสัญญาณพัลส์ เป็นผลให้ชุมสายโทรศัพท์สามารถใช้อุปกรณ์ประเภทหน่วยความจำได้อย่างมีประสิทธิภาพมากขึ้นตามไปด้วย

ข้อดีสำหรับระบบการส่งสัญญาณแบบ DTMF

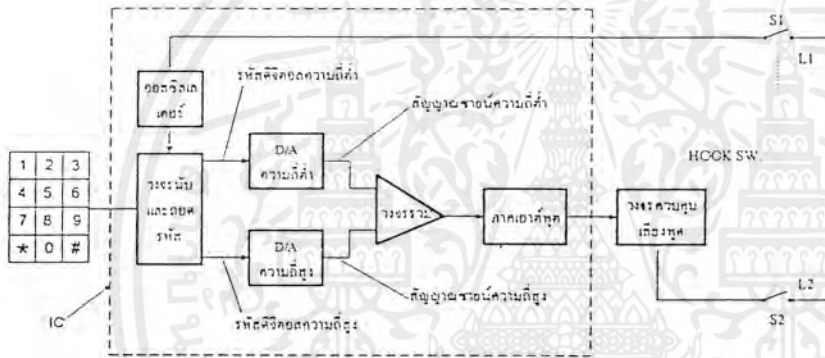
- ลดระยะเวลาในการส่งหมายเลขโทรศัพท์ไปยังชุมสาย
- สามารถใช้อุปกรณ์โซลิตสแตตได้ ซึ่งจะทำให้เกิดความประหยัด และสะดวก
- ลดอุปกรณ์จำพวกหน่วยความจำที่ใช้ภายในชุมสายโทรศัพท์
- สามารถนำไปเชื่อมต่อกับอุปกรณ์ภายในชุมสายโทรศัพท์ได้อย่างมีประสิทธิภาพ

การส่งหมายเลขโดยการใช้ไอซีสำเร็จรูป

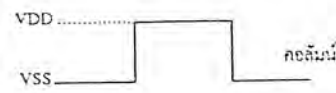
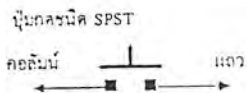
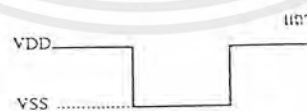
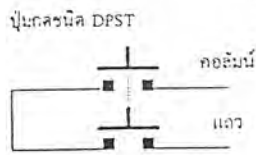
ในรูปที่ 2.7 (ก) เป็นบล็อกไดอะแกรมของการส่งสัญญาณแบบ DTMF ซึ่งในระบบนี้ยังคงต้องใช้อุปกรณ์จำพวกพาสซีฟ (passive element) ในการนำมาสร้างเป็นวงจรออสซิลเลเตอร์ ซึ่งแน่นอนว่าปัญหาที่พบสำหรับวงจรที่ใช้อุปกรณ์เหล่านี้จะมีความคลาดเคลื่อนเนื่องจากสภาวะแวดล้อมที่เปลี่ยนแปลงและอายุการใช้งาน ผลที่จะตามมาก็คือความถี่ที่ผลิตออกมาย่อมมีค่าเปลี่ยนแปลงไปด้วย ซึ่งผลสุดท้ายก็จะทำให้ชุมสายเกิดการงานผิดพลาดในการติดต่อกับผู้ที่ถูกเรียก ดังนั้นการสร้างไอซีสำเร็จรูปขึ้นมาใช้งานแทนอุปกรณ์พาสซีฟย่อมที่จะแก้ไขปัญหเหล่านี้ได้ในระดับหนึ่ง ในรูปที่ 2.7 (ข)



(ก) วงจรแบบแรก



(ข) วงจรที่ถูกพัฒนาในรูปแบบของ IC สำเร็จรูป รูปที่ 2.7 บล็อกโคแอดแกรมของระบบ DTMF



(ก) แผนภาพ

(ข) รูปสัญญาณ

รูปที่ 2.8 แสดงชนิดของปุ่มกดและรูปสัญญาณ

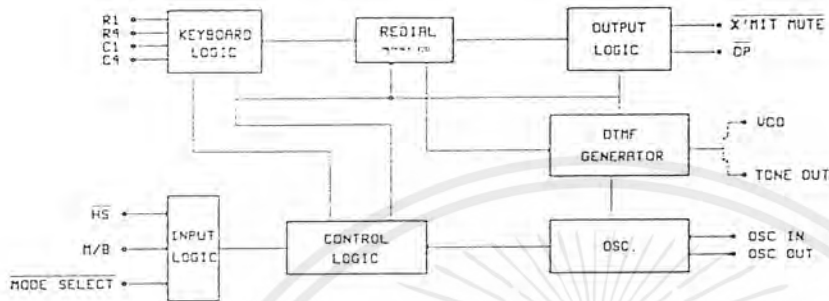
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บล็อกไดอะแกรมของไอซีสำเร็จที่นำมาใช้สร้างสัญญาณในระบบ DTMF ซึ่งวงจรภายในจะประกอบด้วย วงจรนับและถอดรหัส (counter and decoder) ซึ่งวงจรถอดรหัสนี้จะแยกแยะว่ากรกดหมายเลขแต่ละครั้งจะต้องตรงกับตำแหน่งใดบ้างในแนวแถวและแนวคอลัมน์ เมื่อทำการถอดรหัสดังกล่าวได้แล้วก็นำค่าในแนวแถวและแนวคอลัมน์ไปหารจากค่าความถี่หลักสัญญาณที่ออกจากวงจรนับและถอดรหัสนี้จะได้สัญญาณดิจิทัล 2 สัญญาณที่มีความถี่แตกต่างกัน จากนั้นก็จะนำไปผ่านวงจรแปลงสัญญาณจากดิจิทัลไปเป็นอนาล็อก (D/A converter) แลนำมารวมกันโดยการนำไปผ่านวงจรรวมและขยายสัญญาณ (summing amp) แล้วจึงถูกส่งผ่านไปยังวงจรควบคุมเสียงพูด (speech network) ผ่านต่อไปยังชุมสายโทรศัพท์

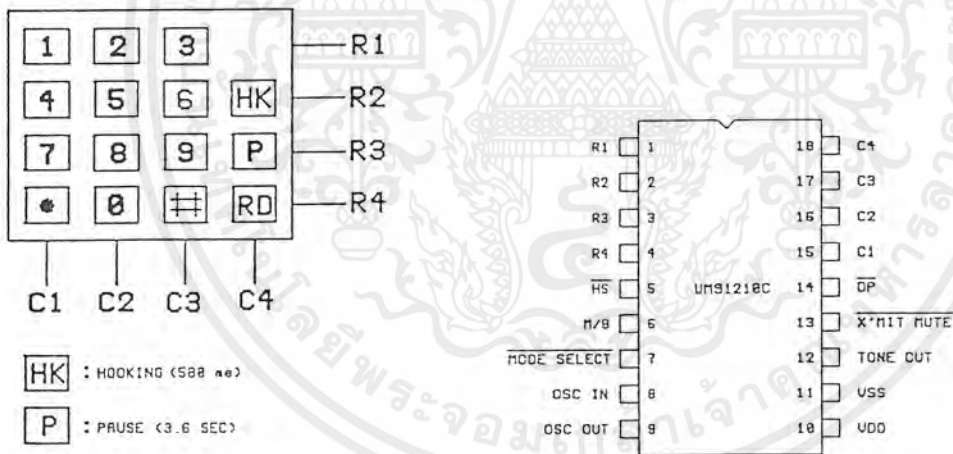
ไอซีอาจจะถูกออกแบบมาให้ใช้ร่วมกับเป็นปุ่มหมายเลข (key pad) ชนิด DPST (Dual-Pole Single Throw) ซึ่งจะมีหน้าที่สัมผัส 2 หน้า หรืออาจจะเป็นชนิด SPST (Single-Pole Single Throw) ก็จะได้ดังในรูปที่ 2.8 เป็นแผนภาพและรูปของสัญญาณ เมื่อมีการกดปุ่มหมายเลขใด ๆ จะสังเกตว่าในการถอดรหัสของแนวแถวจะแอกทีฟที่ลอจิก "0" แต่ในแนวคอลัมน์จะแอกทีฟที่ลอจิก "1"

การรวมระบบ pulse และ DTMF ภายในไอซีตัวเดียวกัน

ไอซีที่สามารถทำงานได้ทั้ง 2 โหมด มีใช้งานอยู่หลายเบอร์ เช่น เบอร์ MC145412, MC145413 หรือ UM 91210 มาทำหน้าที่ในการส่งรหัสหมายเลข โดยการอินเตอร์เฟสกับปุ่มกดชนิด 3 x 4 ตามรูปที่ 2.9 ไอซีเบอร์ UM 91210 ใช้ความถี่ 3.58 เมกะเฮิรตซ์ เป็นความถี่หลักในการทำงานในโหมดการส่งสัญญาณแบบพัลส์สามารถเลือกอัตราการส่งได้ 10 pps หรือ 20 pps (pps: pulse per second) ถ้าหากไอซีกำลังทำงานในโหมด DTMF ขา DP (pulse output) ก็จะเป็น high impedance ขาสัญญาณ MUTE (mute signal) ก็จะนำไปใช้ควบคุมไม่ให้สัญญาณเสียงสามารถผ่านเข้าสู่ไมโครโฟน สำหรับสัดส่วนในการปิด/เปิดวงจร (make/break ratio) จะถูกออกแบบมาแน่นอนแล้วจากผู้ผลิตเป็นต้นว่า MC145412/13 จะมีสัดส่วนการปิด/เปิดวงจรเป็น 40/60 ส่วน MC145413 จะมีสัดส่วนเป็น 32/68 ส่วน ไอซีเบอร์ Um 91210 สามารถเลือกอัตราส่วนในการปิดเปิดวงจรได้ว่าจะเป็น 33.3/66.6 หรือ 40/60 ด้วยขา M/B ข้อได้เปรียบอีก 2 ประการของไอซีตระกูลนี้ก็คือการมีหน่วยความจำภายในสำหรับเก็บหมายเลขที่ต้องการ และยังมีฟังก์ชันเรียกหมายเลขซ้ำด้วย รูปที่ 2.10 แสดงโครงสร้างของไอซีเบอร์ Um 91210



Block Diagram



PIN CONFIGURATION

Arrangement of Keyboard

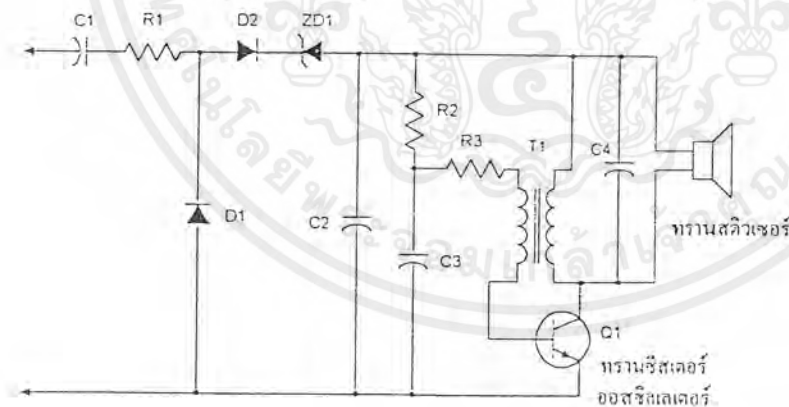
รูปที่ 2.10 โครงสร้างของไอซีเบอร์ UM 91210

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

วงจรสร้างสัญญาณเรียกแบบความถี่เดียว

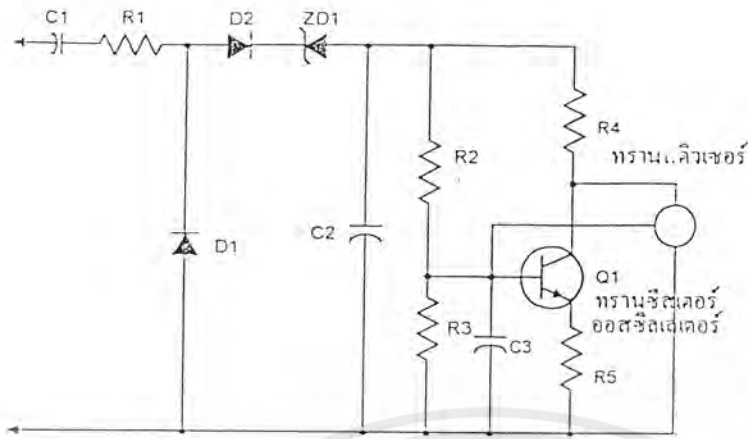
วงจรที่มีคุณสมบัติอย่างนี้จะใช้ออสซิลเลเตอร์สร้างสัญญาณที่มีความถี่คงที่ขึ้นมามีค่าหนึ่ง และจะถูกนำไปใช้ขับทรานซิสเตอร์ แต่ทรานซิสเตอร์จะถูกควบคุมให้ขับหรือไม่ขับสัญญาณก็ขึ้น อยู่กับสัญญาณเรียก (Ringer signal) ซึ่งเป็นสัญญาณ AC ที่มาจากชุมสายเดี่ยวอีกทีหนึ่ง โดยใน ไซเกิลบวกสัญญาณออกไปได้ แต่ในไซเกิลลบจะไม่มีการขับสัญญาณใด ๆ ทั้งสิ้น ในรูปที่ 2.11 เป็นวงจรที่สร้างสัญญาณเรียกแบบความถี่เดียว ในรูปที่ 2.11 (ก) ยังใช้ทรานซิสเตอร์แบบแม่เหล็ก ไฟฟ้า ส่วนรูปที่ 2.11 (ข) เป็นเพียโซ ทรานสดิวเซอร์ (piezoelectric transducer) หลักการทำงานของ วงจรในรูปที่ 2.11 คือในไซเกิลบวกสัญญาณ AC จากชุมสายโทรศัพท์จะทำให้ D2 แยกที่ฟทำ ให้มีแรงดันไฟตรงจ่ายให้ Q1 ก็จะสามารถทำให้วงจรออสซิลเลเตอร์สร้างสัญญาณเพื่อนำไปขับ ทรานสดิวเซอร์ต่อไป แต่ในไซเกิลลบ D1 จะแยกที่ฟ D2 จะบล็อกสัญญาณไม่ให้ผ่านไปยังวงจรออส ซิลเลเตอร์ได้ จึงไม่มีสัญญาณที่ออสซิลเลเตอร์ออกมาขับทรานสดิวเซอร์

สำหรับ C2 ทำหน้าที่กรองสัญญาณที่ผ่าน D2 มาให้เรียบและป้องกันสัญญาณทรานเซียนต์ ที่จะเข้าไปยังวงจรส่วนหลังได้ ซีเนอร์ไดโอด ZD1 จะเป็นตัวกำหนดระดับของสัญญาณ (threshold voltage) ที่จะสามารถผ่านไปยังวงจรออสซิลเลเตอร์ได้



(ก) ทรานสดิวเซอร์ที่อาศัยแม่เหล็กไฟฟ้า

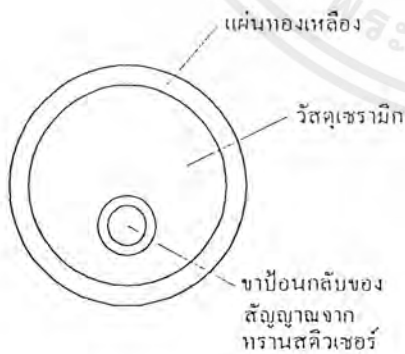
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



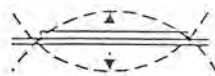
(ข) เปียโซทรานสดิวเซอร์

รูปที่ 2.11 วงจรสร้างสัญญาณเรียกแบบความถี่เดียว

ในรูปที่ 2.12 เป็นโครงสร้างของเปียโซทรานสดิวเซอร์ ซึ่งจะเห็นได้ว่าโครงสร้างประกอบไปด้วยฐานรองลักษณะเป็นแผ่นทองเหลืองวงกลม มีเปียโซเซรามิกวางอยู่บนฐานรองและยึดติดกันด้วยสารจำพวกอีพ็อกซี ส่วนด้านบนของเปียโซเซรามิกถูกเจาะไว้สำหรับการป้อนกลับของสัญญาณตัวทรานซิสเตอร์ Q1 เพื่อทำให้เกิดเป็นวงจรออสซิลเลเตอร์ เมื่อมีการออสซิลเลตของสัญญาณ จะทำให้เปียโซทรานสดิวเซอร์เกิดการสั่นตามรูปที่ 2.11 (ข) ทำให้เกิดเสียงดังของโทรศัพท์เมื่อมีการติดต่อมาจากผู้อื่น



(ก) โครงสร้าง



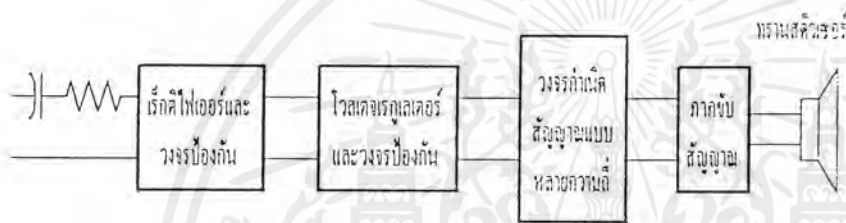
(ข) การผลิตเสียงของทรานสดิวเซอร์

รูปที่ 2.12 เปียโซทรานสดิวเซอร์

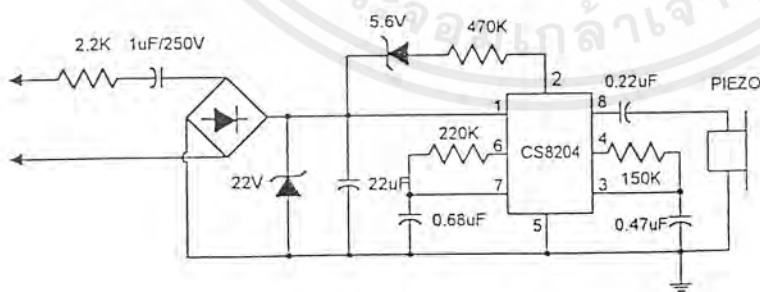
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

วงจรสร้างสัญญาณเรียกแบบหลายความถี่

การผลิตความถี่ของวงจรแบบนี้สามารถให้ความถี่ออกมามากกว่า 2 ความถี่ โดยที่อัตรา การเปลี่ยนจากความถี่หนึ่งไปเป็นอีกความถี่หนึ่งจะเท่ากับความถี่ของสัญญาณ AC ช่วงที่สัญญาณ เรียก ในรูปที่ 2.13 เป็นบล็อกไดอะแกรมของระบบสร้างสัญญาณเรียกแบบหลายความถี่ ซึ่งจะเห็น ได้ว่าเมื่อมีสัญญาณ AC เข้ามา ก็จะมีการเรกติไฟร์เพื่อให้ได้สัญญาณไฟตรงนำไปจ่ายให้กับวงจร วงจรสร้างสัญญาณเรียกแบบหลายความถี่นี้สามารถสร้างได้โดยใช้ไอซีสำเร็จรูปเบอร์ CS 8204, CS 8205 ฯลฯ



รูปที่ 2.13 บล็อกไดอะแกรมของวงจรสร้างสัญญาณเรียกแบบหลายความถี่



รูปที่ 2.14 วงจรสร้างสัญญาณเรียกแบบหลายความถี่

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

สัญญาณการติดต่อระหว่างเครื่องรับกับชุมสายโทรศัพท์

สัญญาณที่ใช้ในการติดต่อกันระหว่างเครื่องรับโทรศัพท์กับชุมสายโทรศัพท์ที่มี 2 ชนิด คือ สัญญาณ loop line, open line เรียกว่า Line Signaling และสัญญาณความถี่ต่าง ๆ เช่น การส่งหมายเลข เป็นต้น เรียกว่า Register Signaling

1 สัญญาณที่ส่งจากเครื่องรับโทรศัพท์ไปยังชุมสายโทรศัพท์

- ก. **on hook** หมายถึง สภาพที่ผู้เช่าวงหูโทรศัพท์หรือสภาพว่าง (idle) ลักษณะของวงจรจะเป็น open loop
- ข. **off hook** หมายถึง สภาพที่ผู้เช่ายกหู สายจะมีสภาพ closed loop
- ค. **dialing** หมายถึง ผู้เช่าทำการหมุนเลขหมาย เครื่องแบบ rotary จะส่งเลขหมายออกไปเป็น pulse เครื่องแบบกดปุ่มจะส่งเลขหมายออกไปเป็นความถี่ผสม DTMF

2 สัญญาณที่ส่งมาจากชุมสายโทรศัพท์

ก. **dialing tone** เป็นสัญญาณที่ส่งมาบอกให้ทราบว่าขณะนี้อุปกรณ์ชุมสายพร้อมที่จะรับเลขหมายของเครื่องรับปลายทางจากผู้ที่ยกแล้วให้ผู้เรียกทำการส่งเลขหมายได้ สัญญาณ dial tone นี้เป็นสัญญาณต่อเนื่อง มีความถี่ 400-425 เฮิรตซ์

ข. **busy tone** เป็นสัญญาณที่ส่งมาบอกให้ทราบว่าอุปกรณ์ไม่ว่าง เช่น ถ้าผู้เช่ายกหูแล้วได้ยินเสียงนี้แสดงว่าอุปกรณ์ในชุมสายไม่ว่าง แต่ถ้าได้ยินเสียงนี้หลังจากหมุนหมายเลขไปแล้วแสดงว่าเครื่องรับปลายทางไม่ว่าง หรืออุปกรณ์สำหรับต่อออกไปยังชุมสายอื่นไม่ว่า สัญญาณที่ชุมสายส่งมาเป็นสัญญาณขาดตอนเป็นช่วง ๆ ส่ง 0.5 วินาที หยุด 0.5 วินาที ตามความถี่ของสัญญาณ 425 เฮิรตซ์ รูป sine wave

ค. **ring back tone** เป็นสัญญาณที่ส่งมาบอกให้ผู้เรียกทราบว่า การติดต่อกระทำสำเร็จแล้ว ขณะนี้ชุมสายได้ส่งสัญญาณเรียก (ringing signal) ไปยังผู้ถูกเรียกแล้ว สัญญาณนี้ใช้ความถี่ 425 เฮิรตซ์ รูป sine wave โดยส่ง 1 วินาที หยุด 4 วินาที

ง. **ringing signal** หรือสัญญาณเรียก เป็นสัญญาณที่ส่งไปยังเครื่องผู้ถูกเรียก ซึ่งจะได้ยินเป็นเสียงกระดิ่งหรือโทนขึ้นอยู่กับวงจรที่ใช้ สัญญาณเป็นรูป sine wave มีความถี่ 25 เฮิรตซ์ ค่าแรงดันประมาณ 70-90 Vrms ช่วงของการส่งเช่นเดียวกับ ring back tone คือ ส่งสัญญาณ 1 วินาที หยุด 4 วินาที

จ. **nu tone** (number unobtainable tone) เป็นสัญญาณที่บอกให้ทราบว่าเลขหมายที่ส่งมานี้ไม่มีในระบบหรือไม่อนุญาตให้เรียกเข้า

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

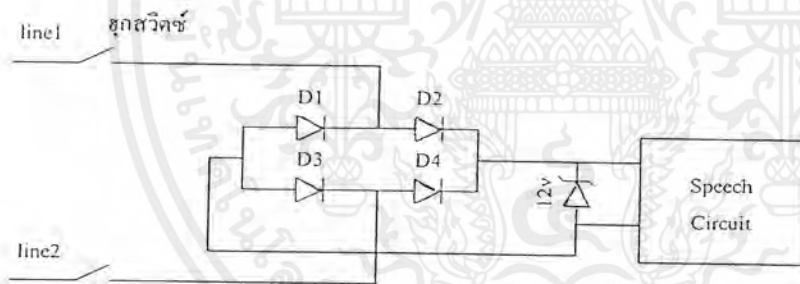
2.2 วงจรในการป้องกันไฟจากสายโทรศัพท์ (Protection Circuit)

ในวงจรอิเล็กทรอนิกส์ทั่ว ๆ ไป สัญญาณทรานเซียนส์ที่มีระดับแรงดันสูง ๆ จะสามารถทำลายอุปกรณ์จำพวกทรานซิสเตอร์และไอซีต่าง ๆ ได้ ในปัจจุบันนี้เรายังไม่สามารถผลิตไอซีที่มีแรงดันพังทลาย (voltage breakdown) ค่าสูง ๆ ได้ ทางป้องกันทางหนึ่งก็คือการเลือกใช้ซีเนอร์ไดโอดมาช่วยในการป้องกันสัญญาณทรานเซียนส์ค่าสูง ๆ เมื่อระดับแรงดันอินพุททรานเซียนส์มีค่าสูงกว่าแรงดันพังทลายของซีเนอร์ไดโอด ซีเนอร์ไดโอดจะนำกระแสและรักษาแรงดันตกคร่อมตัวมันให้คงที่ สำหรับในวงจรใดที่มีการกลับขั้วของสัญญาณอินพุต ก็จะใช้ซีเนอร์ไดโอด 2 ตัวมาต่อแบบหลังชนหลัง

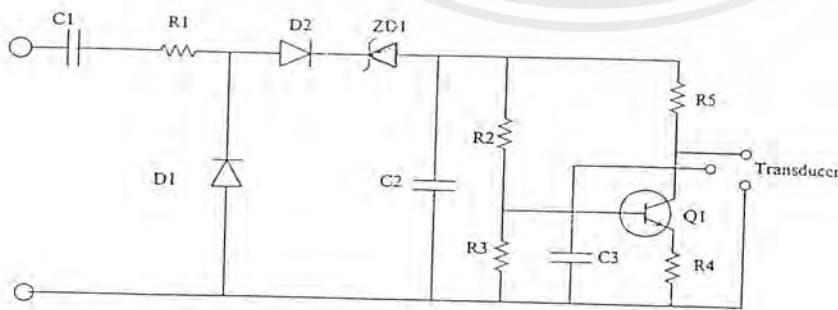
(back to back)

ในการทำงานของวงจรโทรศัพท์ทั่วไป หากมีการกลับขั้วของสัญญาณอินพุตที่เป็นไฟตรง จะก่อให้เกิดการทำงานผิดพลาดได้ จึงมีการใช้วงจรไดโอดบริดจ์เรกติไฟร์เข้ามาช่วยในการทำให้สัญญาณไปตรงมาขั้วเดิมตลอดเวลา

วงจรบริดจ์เรกติไฟร์นั้นสามารถสร้างได้โดยการใช้ไดโอด 4 ตัวต่อกันตามรูปล่าง เนื่องจากซีลิกอนไดโอดสามารถทนต่อแรงดันสูง ๆ ได้ดี จึงใช้ซีเนอร์ไดโอดป้องกันเฉพาะวงจรเสียงพูดเท่านั้น



(ก) สำหรับไลน์ที่มีแรงดัน 5 โวลท์หรือมากกว่า



(ข) สำหรับไลน์ที่มีแรงดันต่ำกว่า 5 โวลท์

รูปที่ 2.15 แสดงการป้องกันแรงดันค่าสูง ๆ และการกลับขั้ว

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ในวงจรบริดจ์เรกติไฟร์ที่ใช้ซิลิคอนไดโอดนั้น มีแรงดันฟอร์เวิร์ดไบอัสตกคร่อมประมาณ 1.5 โวลต์ ถ้าในวงจรควบคุมเสียงพูดถูกออกแบบให้ทำงานได้ที่ไฟเลี้ยงอย่างต่ำ 3.5 โวลต์ ดังนั้น แรงดันไฟเลี้ยงต่ำที่สุดที่เข้าสู่วงจรบริดจ์เรกติไฟร์จะต้องเป็น 5 โวลต์ จึงจะสามารถทำให้วงจรควบคุมเสียงพูดทำงานได้ ในจุดนี้เองที่อาจจะเกิดปัญหากับจุดที่มีระยะทางไกลกับชุมสายมาก ๆ เพราะแรงดันมีโอกาสที่จะตกลงไปได้เนื่องจากความยาวของสัญญาณ จึงมีการแก้ปัญหาโดยการใส่ทรานซิสเตอร์แทนซิลิคอนไดโอดวงจรนี้ ทำให้แรงดันไฟเลี้ยงตกลงไป 0.5 โวลต์ ซึ่งแรงดันที่ตกลงไปนี้ คือแรงดันที่ตกคร่อมขาคอลเลกเตอร์ - อิมิตเตอร์ ของทรานซิสเตอร์ การใช้งานวงจรบริดจ์เรกติไฟร์แบบแรงดันต่ำนี้ไม่มีผลต่อย่านความถี่ของสัญญาณเสียงแต่ประการใดและยังสามารถใช้ได้กับแรงดันอินพุตสูงสุดประมาณ 14 โวลต์ แต่จะมีปัญหาเกี่ยวกับ สัญญาณทรานเซียนส์ค่าสูง ๆ จึงได้มีการใส่ซีเนอร์ไดโอดไว้ที่อินพุตของวงจรบริดจ์เรกติไฟร์แรงดันต่ำ และใส่ซีเนอร์ไดโอด 2 ตัวไว้ป้องกันการกรกกลับซ้ำ

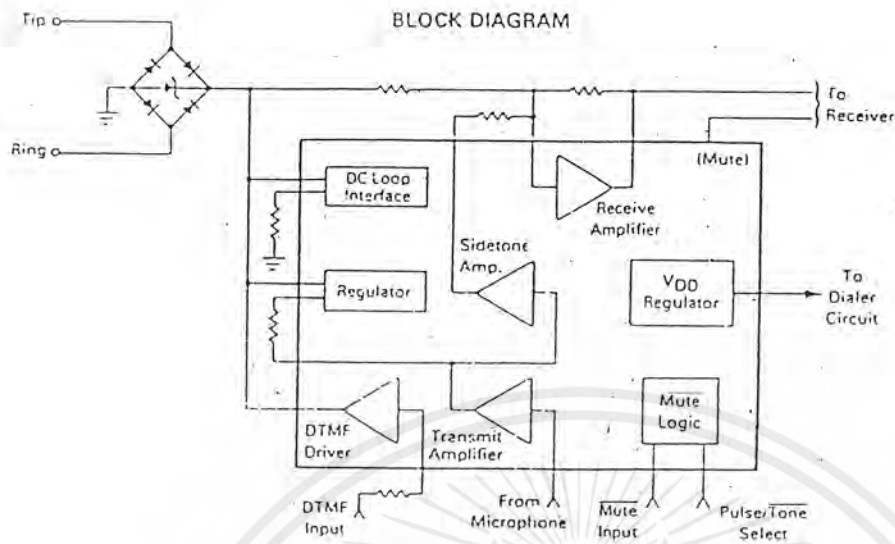
2.3 วงจรควบคุมเสียงพูดและเชื่อมต่อส่วนส่งหมายเลข

MC34014 คือ ไอซีที่ใช้ควบคุมเสียงพูดในโทรศัพท์ รวมถึงสามารถปรับแต่งสัญญาณด้านส่ง ด้านรับ และไซด์โทน (sidetone คือ การที่เสียงพูดของผู้พูดสามารถได้ยินในส่วนของหูฟัง เพื่อให้ทราบว่าเราควรจะพูดดังค่อยขนาดไหนในการติดต่อกัน) โดยภายในประกอบด้วย วงจรเชื่อมต่องู๊ปไฟตรง, เชื่อมต่อส่วนส่งหมายเลขแบบ โทน, และ ให้แรงดันคงที่สำหรับ ส่วนส่งหมายเลขแบบพัลส์หรือ โทน รวมทั้งวงจร สมดุล(equalization) โดยสามารถปรับการขยาย สำหรับสายที่มีความยาวต่าง ๆ

คุณสมบัติของ MC34014

- สามารถตั้งอัตราขยาย สัญญาณด้านส่ง ด้านรับ และไซด์โทน โดย เปลี่ยนตัวต้านทานที่ภายนอก
- มีอุปสมดุลสำหรับ ด้านส่ง ด้านรับ และไซด์โทน
- ทำงานได้ที่ 1.5 – 15 โวลต์ในโหมดเสียงพูด
- หยุดขยายเสียงพูดระหว่างส่งหมายเลขทั้งแบบพัลส์และโทน
- สามารถปรับระดับสัญญาณ ดีทีเอ็มเอฟโดยตัวต้านทาน
- เหมาะกับไมโครโฟน 2 ทาง
- เหมาะสำหรับตัวรับ อิมพีแดนซ์ 150 โอห์มและสูงกว่า

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ 2.16 แสดงบล็อกไดอะแกรม MC34014

รายละเอียดหน้าที่ต่าง ๆ ของ MC34014

- MIC (ขา 1) : ไมโครโฟน ต่อขั้วปลายแบบ เน็กกาทีฟ ขานี้จะผ่านทรานซิสเตอร์ NPN แบบ open collector ซึ่งขาเบสถูกควบคุมโดยสัญญาณ mute ที่อยู่ในระหว่างมีการส่งสัญญาณหมายเลข ทรานซิสเตอร์อยู่ในสถานะ off และทำให้ไมโครโฟนไม่ทำงาน
- TXI (ขา 2) : รับอินพุตเข้าไปสู่ตัวขยาย มีอินพุตอิมพีแดนซ์ 10 กิโลโอห์ม โดยสัญญาณจากไมโครโฟนเป็นสัญญาณอินพุตผ่านตัวเก็บประจุ C5 เข้าไปยัง ขา TXI
- TXO (ขา 3) : เป็นสัญญาณออกจากตัวขยายสัญญาณภายใน โดยกระแสสัญญาณสลับ จาก ขา TXO ไหลผ่านตัวต้านทาน R9 และผ่าน VR series ผ่านทรานซิสเตอร์ภายในไปขับ ให้ส่วน line V+ โดยการเพิ่ม ค่า R9 จะไปลดสัญญาณที่ V- โดยเอาท์พุทคือ โวลต์ที่ 0.65 โวลต์ เพื่อไปอนุญาตให้สัญญาณกระแสสลับ เหวี่ยงได้สูงสุด การ Closed loop gain จาก TXI ไป TXO ตั้งค่าภายในที่ 26 เดซิเบล
- STA (ขา 4) : เป็นขาเอาท์พุทของวงจรขยายไซคนโทน (sidetone amplifier) โดย อินพุทของตัวขยายนี้จะถูกส่งมาจากขา TXO ซึ่งสัญญาณที่ขา STA นี้จะไปยกเล็กสัญญาณไซคนโทนในตัวรับตัวขยาย (receive amplifier)
- CC (ขา 5) : ขา CC นี้จะปล่อยลอยไว้
- EQ (ขา 6) : เป็นขาเอาท์พุทของ Equalization amplifier
- RXI (ขา 7) : เป็นขาอินพุทของ Receive amplifier โดยจะมีอินพุตอิมพีแดนซ์มากกว่า

100 กิโลโอห์ม ซึ่งสัญญาณจากสาย และตัวขยายไซคนโทน ถูกรวมกัน

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น มิอนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไว้ที่ขา RXI

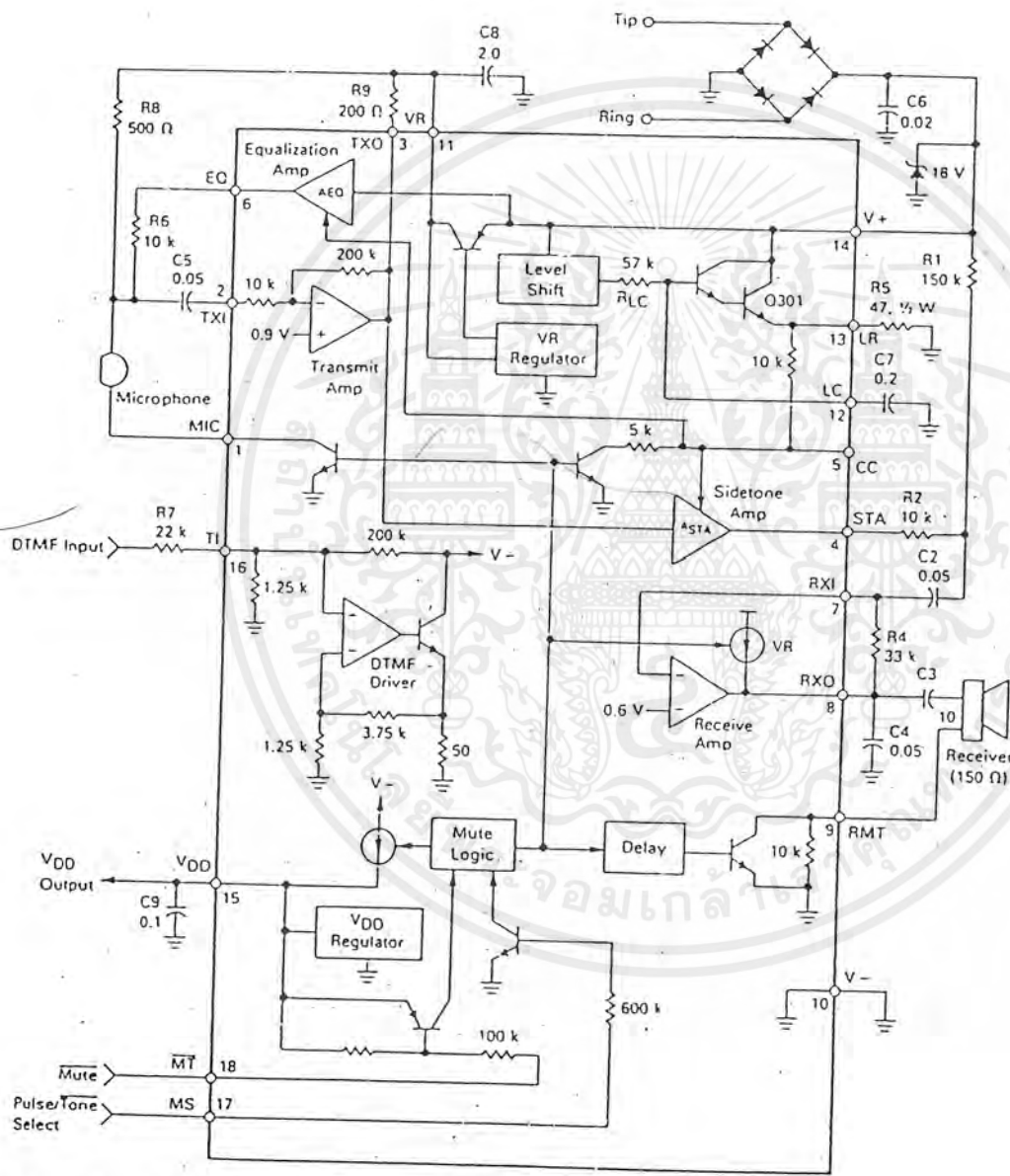
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้คัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

- RXO (ขา 8) : เป็นสัญญาณเอาต์พุตของ receive amplifier โดยขา RXO ถูกไบอัสจาก แหล่งจ่ายกระแส 2.5 มิลลิแอมป์ มีการป้อนกลับที่ 0.65 โวลต์ การเพิ่มค่า R4 (ระหว่าง RXO และ RXI) จะไปเพิ่มอัตราขยายของ receive amp. และขณะส่งสัญญาณหมายเลขจะทำให้ แหล่งจ่ายกระแสถูกลดลงจาก 2.5 มิลลิแอมป์ เหลือ 0.5 มิลลิแอมป์
- RMT (ขา 9) : เป็นขา receive mute ขณะส่งสัญญาณหมายเลข ตัวทรานซิสเตอร์ภายใน จะอยู่ในสถานะออฟ โดยมีตัวต้านทาน 10 กิโลโอห์มต่ออนุกรมรับ ลำโพงอยู่
- V- (ขา 10) : จะใช้ไฟลบจ่ายเข้าที่ขา
- VR (ขา 11) : เป็นเอาต์พุตของเรกกูเรเตอร์ที่ 1.2 โวลต์ โดยจะส่งไปไบอัส ไลโครโฟนและวงจรควบคุมเสียงพูด
- LC (ขา 12) : มีหน้าที่เป็น ดิซี โหลด คาปาซิเตอร์ โดยตัวต้านทาน C7 ภายนอกกับตัว ต้านทานภายในเป็น ตัวกรองแบบโลว์พาส ระหว่าง V+ และ LR จะป้องกัน สัญญาณเอซี จากการเป็นโหลดโดย ตัวต้านทานดิซีโหนด R5 ซึ่งเมื่อ มีแรงจาก LC ไป V- จะไปปิดกระแส ดิซีโหนด และจะไปเพิ่ม โวลเทจ ให้ V+
- LR (ขา 13) : มีหน้าที่เป็น ดิซี โหลด รีซิสเตอร์ โดย ตัวต้านทาน R5 จาก LR ไป V- เป็นค่า ต้านทานไฟตรงของโทรศัพท์ และเป็นการกระจายกำลังไปจาก ชิพ โดย ขา LR ถูกไบอัส 2.8 โวลต์
- V+ (ขา 14) : เป็นขารับชีพพลายไฟบวก จากสาย ทิปและริง ผ่านวงจรบริดจ์โดยทุก ส่วนของ MC34014 รับไฟเลี้ยงจากขา V+ นี้
- VDD (ขา 15) : เป็นเอาต์พุตของ VDD เรกกูเลเตอร์ ที่อยู่ภายในตัวไอซี
- TI (ขา 16) : เป็นขาโทนอินพุต โดยสัญญาณ DTMF จากวงจรส่งสัญญาณหมายเลข ถูกส่งเข้ามาทางขานี้ผ่านตัวต้านทานภายนอก R7 กระแสที่ TI จะถูกขยายไปจับที่ V- ซึ่งการเพิ่มค่า R7 จะไปลดระดับสัญญาณ DTMF เอาต์พุต โดยค่าอินพุตอิมพีแดนซ์ที่ TI โดยทั่วไปมีค่า 1.25 กิโลโอห์ม
- MS (ขา 17) : เป็นขาล็อกโหมด โดยขานี้จะต่อผ่าน ตัวต้านทานภายในค่า 600 กิโลโอห์มส่งไป ไบอัสขาเบสของทรานซิสเตอร์ NPN โดยค่าลอจิก "1" (> 2 โวลต์) เลือกให้เป็น พัลส์โหมด และลอจิก "0" (< 0.3 โวลต์) เลือกให้เป็น โทนโหมด
- $\overline{\text{MT}}$ (ขา 18) : เป็นขาอินพุตมิวท์ โดยขานี้จะต่อผ่านตัวต้านทานภายใน 100 กิโลโอห์มและเข้าไป ไบอัสขาเบสของทรานซิสเตอร์ PNP กับขาอิมิตเตอร์ ที่ VDD โดย ลอจิก "0"

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้คัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

(< 0.1 โวลต์) จะไปหยุดการทำงานของทั้งแบบพัลส์โหมด หรือ โทนโหมด และลอจิก "1" (> VDD - 0.3 โวลต์) ไปทำให้ MC34014 เข้าสู่ สปีชโหมด

FIGURE 1 — TEST CIRCUIT

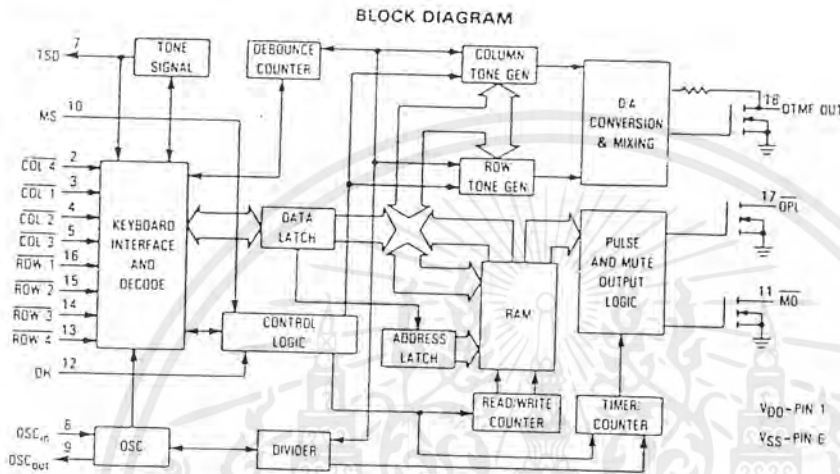


NOTE: Pin numbers are for 18 pin DIP.

เอกสารนี้เป็นเอกสารที่รูปที่ 2.17 แสดงวงจรทดสอบ MC34014 นั้น ไม่นุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

2.4 วงจรส่งรหัสเลขหมาย

ในโครงงานนี้ ได้นำเอาไอซีเบอร์ MC145412 มาใช้เป็นวงจรถูกส่งรหัสเลขหมาย มีบล็อกไดอะแกรมดังรูปที่ 2.18



รูปที่ 2.18 แสดงบล็อกไดอะแกรมของไอซี MC145412

PIN ASSIGNMENT

VDD	1	18	DTMF OUT
COL 4	2	17	OPL
COL 1	3	16	ROW 1
COL 2	4	15	ROW 2
COL 3	5	14	ROW 3
VSS	6	13	ROW 4
TSO	7	12	OH
OSC _{in}	8	11	MO
OSC _{out}	9	10	MS

รูปที่ 2.19 แสดงขาต่าง ๆ ของ ไอซี MC145412

คุณสมบัติ และหน้าที่ของขาต่าง ๆ ของ MC145412

- สร้างสัญญาณ DTMF
 - ใช้กับคริสตอล 3.579545 MHz
 - ใช้ได้ในช่วง 2.5 – 5.5 โวลท์ (สำหรับ Tone)
 - สามารถใช้ได้กับ คีย์บอร์ดทั้ง 3*4, 4*4 (แถว * หลัก)
- เอกสารนี้เป็นเอกสารที่รวบรวมไว้สำหรับการเรียนเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามเผยแพร่ต่อผู้อื่นและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

- VDD, Vss (ขา 1 และ ขา 6) : แหล่งจ่ายแรงดัน (POWER SUPPLY)
กระแสไฟตรงจะถูกป้อนเข้ามายัง 2 ขานี้ โดยที่ขา 1 จะเป็นค่าบวก มีค่าตั้ง
แต่ 1.7-5.5 โวลต์ ส่วนขา 6 นิยมต่อลงกราวด์
- MS (ขา 10) : เลือกโหมด (MODE SELECT)
ขา MS สามารถเลือกได้ 3 สถานะ คือ DTMF, 10 พัลส์ต่อวินาที, 20 พัลส์ต่อ
วินาที โดยความสัมพันธ์ระหว่างแรงดันที่ขา MS และโหมดการทำงานแสดงไว้ในตาราง
ล่าง

MS	โหมดการโทร
VDD	20 พัลส์ต่อวินาที
Open	10 พัลส์ต่อวินาที
VSS	DTMF

ตาราง แสดงความสัมพันธ์ระหว่างแรงดันที่ขา MS และโหมดการทำงาน

- OH (ขา 12) : ออนฮุก
เมื่อต่อขา OH เข้ากับ แรงดัน VDD หรือปล่อยให้ลอยไว้ เป็นการเลือกไปที่ ออนฮุก
โหมด แต่ถ้าต่อขา OH เข้ากับ แรงดัน Vss เป็นการเลือกไปที่ ออฟฮุก โหมด
- TSO (ขา 7) : เอาท์พุตสัญญาณพัลส์
TSO กำเนิดสัญญาณความถี่ 500 เฮิร์ตซ์ หลังจากที่มีการกดหมายเลข เพื่อให้
ทราบได้ว่าการกดหมายเลข ยกเว้นเมื่อมีการกำเนิดสัญญาณดีทีเอ็มเอฟ และขานี้สามารถส่งเอาท์พุ
ทออกได้ทั้งขณะออนฮุก
- DTMF OUT (ขา 18) : ดีทีเอ็มเอฟเอาท์พุท
เมื่อขา MS ถูกกำหนดเป็น Vss จะทำให้ขา ดีทีเอ็มเอฟเอาท์พุทนี้สามารถตอบ
สนอง ทั้งแถว และหลักของการกดคียบอร์ดได้
ในพัลส์โหมด (ขา MS ต่อเข้ากับ VDD หรือปล่อยให้ลอยไว้) และระหว่าง ออนฮุกขานี้จะ
มีค่าอิมพีแดนซ์สูง
- OPL (ขา 17) : เอาท์พุตสัญญาณพัลส์
ขานี้จะส่งสัญญาณเอาท์พุทที่ 10 พัลส์ต่อวินาที (เมื่อ ขา MS ถูกปล่อยให้ลอยไว้) หรือ
20 พัลส์ต่อวินาที (เมื่อขา MS ต่อเข้ากับแรงดัน VDD) โดยไอซี MC145412 มีอัตราการทำและ
หยุดที่ 40/60 ส่วนในโหมดดีทีเอ็มเอฟ (เมื่อขา MS ต่อเข้ากับ Vss) เอาท์พุทนี้จะมีอิมพีแดนซ์สูง
และระหว่าง ออนฮุก จะไม่ส่งพัลส์ออกมา

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

- MO (ขา 11) : ปิดเสียงเอาท์พุท

ขานี้จะเปลี่ยนเป็น 0 เมื่อขา OPLทำงาน หรือระหว่างการกดปุ่มออฟฮุกหรือการหมุนเบอร์โทรศัพท์จากหน่วยความจำในโหมดดีทีเอ็มเอฟ

- คีย์บอร์ดอินพุท (ขา 2, 3, 4, 5, 13, 14, 15, 16)

การกดปุ่มที่ใช้ได้ คือ การที่แถวหนึ่งถูกต้องเข้ากับแถวหนึ่งแนว หรือแถวหนึ่งแถวและแถวหนึ่งแนวถูกต้องเข้ากับกราวด์ การต่อขา 2 เข้ากับ VDD เป็นการบอกให้ไอซีรู้ว่ามีการใช้แป้นกดแบบ 3*4 การเลือกแบบของแป้นกดจะถูกเลือกเมื่อมีการป้อนแรงดันให้ไอซี

- OSCin , OSCout (ขา 8 และ ขา 9)

วงจรออสซิลเลเตอร์ภายในชิปต้องการคริสตอลขนาด 3.579545 เมกะเฮิร์ตซ์ เพื่อใช้ในการอ้างอิงความถี่ คริสตอลจะถูกไบอัสโดยตัวต้านทานและตัวเก็บประจุภายใน

การใช้งาน MC145412

- การส่งเลขหมายโดยการกดแป้น

สามารถทำได้โดยการกดเลขหมายโทรศัพท์ที่ต้องการได้เลย

- การเก็บหมายเลขไว้ในหน่วยความจำ

ทำได้โดยการกดเลขหมายที่ต้องการแล้วตามด้วย (*) และ (A) โดยที่ A คือหมายเลขของช่องหน่วยความจำ

- การส่งหมายเลขสุดท้ายจากหน่วยความจำ

ทำได้โดยการกด (*) แล้วตามด้วย (0)

- การเปลี่ยนระบบการส่งจากพัลส์เป็น โทน หรือ โทนเป็นพัลส์

ในระหว่างการส่งสัญญาณออกไป สามารถเปลี่ยนที่ขา MS เพื่อที่จะเปลี่ยนระบบการส่งได้

- การส่งสัญญาณ * และ # (ทำได้เฉพาะแบบ โทนเท่านั้น)

สามารถทำได้โดยการกดปุ่มที่ต้องการส่งซ้ำ 2 ครั้ง เช่น (*) (*) หรือ (#) (*)

- การเรียกซ้ำอัตโนมัติ

การโทรออกจากหน่วยความจำไม่ว่าจะเป็นการโทรจากช่องที่เก็บหมายเลขไว้ หรือการโทรจากเลขหมายสุดท้ายที่โทรออก จะเป็นการเรียกซ้ำอัตโนมัติ คือ เป็นการเรียกซ้ำต่อไปเรื่อย ๆ จนกว่าจะมีคนรับสาย เพื่อประโยชน์ในกรณีที่ต้องการติดต่อให้เร็วที่สุด แต่คู่สายยังไม่ว่าง และไม่ต้องการที่จะเรียกซ้ำครั้งแล้วครั้งเล่า หากไม่ต้องการที่จะให้เครื่องเรียกซ้ำอัตโนมัติ ก็ สามารถทำได้ด้วยการวางหูโทรศัพท์ (hand set) เข้าที่เดิม

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 3

ระบบไมโครคอมพิวเตอร์

3.1 รายละเอียดเกี่ยวกับ SLOT มาตรฐานของ IBM PC

SA0 – SA9 (อินพุท / เอาท์พุท) เป็นแอดเดรสของระบบที่ใช้ติดต่อกับหน่วยความจำและอุปกรณ์อินพุท / เอาท์พุท สายสัญญาณนี้จะต่อกับหน่วยความจำได้ 1 MB แต่ถ้าต้องการเชื่อมต่อขยายแอดเดรสจะต้องใช้สายแอดเดรส LA 17 – LA23 การใช้สัญญาณ SA0 – SA19 จะต้องแอกทีฟขณะที่สัญญาณ BALE เป็น 1 และจะแลตซ์ไปใช้ในขณะเปลี่ยนจาก 1 ไป 0 สัญญาณ BALE เป็นสัญญาณที่มาจากไมโครโปรเซสเซอร์ หรือ ดีเอ็มเอคอนโทรลเลอร์

CLK (เอาต์พุท) เป็นสัญญาณนาฬิกาของระบบ ในกรณีที่ไอบีเอ็มที่ จะส่งสัญญาณนี้เป็นสัญญาณขนาด 6 MHz โดยมีช่วงเวลาประมาณ 167 นาโนวินาที สัญญาณเป็นรูปสี่เหลี่ยมมี DUTY CYCLE 50 เปอร์เซ็นต์ สัญญาณนี้มีจุดมุ่งหมายเพื่อใช้ในการซิงโครไนซ์ระบบ มิได้มีจุดมุ่งหมายสำหรับใช้เป็นฐานเวลา

RESET DRV (เอาท์พุท) สัญญาณนี้ใช้สำหรับรีเซ็ตระบบในขณะที่เปิดเครื่อง หรือขณะที่แหล่งจ่ายไฟที่ขาด หรือไฟตก สัญญาณนี้จะแอกทีฟเมื่อ ลอจิกเป็น 1

SD0 – SD7 (อินพุท / เอาท์พุท) เป็นสัญญาณข้อมูลขนาด 8 บิต ที่ใช้ติดต่อกับหน่วยความจำไมโครโปรเซสเซอร์ และอุปกรณ์อินพุท / เอาท์พุท บิต D0 เป็นบิตที่มีนัยสำคัญน้อยที่สุด

BALE (เอาท์พุท) เป็นสัญญาณที่ใช้สำหรับการแลตซ์แอดเดรสของระบบ สัญญาณนี้จะมาจาก 82288 ตัวควบคุมบัสสัญญาณที่จะแลตซ์แอดเดรสเมื่อเปลี่ยนจาก 1 กับ 0 และ สัญญาณนี้จะได้รับการทำให้เป็น 1 ขณะที่กำลังทำ ดีเอ็มเอ

I/O CHK (อินพุท) สัญญาณตรวจสอบของอินพุท / เอาท์พุท เพื่อบอกข้อมูลกับระบบ เช่นเดียวกับการตรวจสอบพาริตีที่คั้งนั้นถ้าบนอินพุท / เอาท์พุทมีข้อผิดพลาด สัญญาณนี้จะแอกทีฟเพื่อให้ส่งสัญญาณเตือนในลักษณะ PARITY ERROR

I/O CHRDY (อินพุท) สัญญาณนี้จะได้รับการทำให้เป็น 0 ด้วยหน่วยความจำหรืออุปกรณ์อินพุทเอาท์พุท การใช้สัญญาณนี้ก็เพื่อให้อุปกรณ์อินพุท / เอาท์พุทที่ซ้างจะได้ติดต่อกับระบบด้วยการส่งสัญญาณมายัง ซีพียู เพื่อซิงโครไนซ์ระบบได้

IRQ3 – IRQ7 (อินพุท) เป็นสัญญาณอินเทอร์รัพต์

IOR (อินพุท / เอาท์พุท) สัญญาณอินพุท เอาท์พุทเป็นสัญญาณที่ส่งมาจากซีพียู การควบคุมสัญญาณนี้มาจาก 80286 และดีเอ็มเอ คอนโทรลเลอร์ สัญญาณนี้แอกทีฟ 0

SMEMR (เอาต์พุต) MEMR (อินพุต / เอาต์พุต) สัญญาณนี้เป็นสัญญาณควบคุมการอ่านข้อมูลแอดเดรสส่วนล่าง ส่วน MEMR นี้แอกทีฟกับหน่วยความจำได้หมด 16 MB

DRQ0 – DRQ3 (อินพุต) สัญญาณการขอดีเอ็มเอแชนแนล 0-3 โดยสัญญาณนี้จะมาจากอุปกรณ์อินพุต/ เอาต์พุต

AEN (เอาต์พุต) เอนนาเบิ้ลแอดเดรส เป็นสัญญาณที่ใช้สำหรับการแยกบัสแอดเดรสในการทำดีเอ็มเอ เมื่อสัญญาณนี้แอกทีฟ แสดงว่าดีเอ็มเอ คอนโทรลเลอร์ควบคุมการทำงานแอดเดรสแทนซีพียู

REFRESH (อินพุต / เอาต์พุต) เป็นสัญญาณที่ใช้ในการแสดงสัญญาณระเฟรชไซคลิก สัญญาณนี้ส่งมาจากไมโครโปรเซสเซอร์ผ่านทางช่องอินพุต / เอาต์พุต

T/C (เอาต์พุต) สัญญาณ TERMINAL COUNT เป็นสัญญาณพัลซ์เมื่อดีเอ็มเอนับจำนวนมาครบตามที่กำหนด

MEM CS16 (อินพุต) สัญญาณนี้ส่งมาบอก ถ้าหากการถ่ายเทข้อมูลต้องการสถานะรอ

IO CS16 (อินพุต) สัญญาณนี้เป็นตัวส่งมาบอกว่าอินพุต / เอาต์พุต ต้องการสถานะรอ

OSC (เอาต์พุต) สัญญาณนาฬิกา 70 นาโนวินาที หรือ ประมาณ 1431818 MHz

OWS (อินพุต) เป็นสัญญาณที่บอกซีพียูว่าการทำงานหนึ่งรอบของบัสไม่จำเป็นต้องแทรกสถานะรอ

ตารางที่ 3.1 การแสดงแอดเดรสพอร์ตของ IBM PC

Number Port (Hex)	Type of Equipment
001 – 01F	DMA CONTROLLER 18237A – 5
020 – 03F	INTERRUPT CONTROLLER หมายเลข 18259A ตัวหลัก
040 – 05F	TM MER 8254 – 2
060 – 06F	8042 KEY BROAD
070 – 07F	CLOCKNMI – MOSRAM
080 - 09F	DMA PAGE REGISTER
0A0 – 0BF	INTERRUPT CONTROLLER 28259A
0C0 – 0DF	DMA CONTROLLER 28237A – 5
00	CLEAR MATH PROCESSOR
01	RESET MATH PROCESSOR
0F8 – 0FF	MATH PROCESSOR

เอกสารนี้เป็นเอกสารที่สงวนลิขสิทธิ์สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้คัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

1F0 – 1F8	HARD DISH
200 – 207	IO GAME
208 – 277	NOT USE
278 – 27F	PRNTER PROT NO 2
280 – 2F7	NOT USE
2F8 – 2FF	SERAL PORT NO2
300 – 31F	PROTOTYE CARD
320 – 35F	NOT USE
360 – 36F	SPARE
370 – 377	NOT USE
378 – 37F	PRNTER PORT NO1
380 – 38F	SDLC , BISO NC 2
390 - 3AF	NOT USE
3B0 – 3BF	MONOCHROM AND PRNTER
3C0 – 3CF	SPARE
3D0 – 3DF	COLOUR DISPLAY MONITOR
3F0 – 3F7	CONTORL DISKKET
3F8 – 3FF	SERAL PORT NO 1

3.2 การจัดแอดเดรสสำหรับหน่วยความจำและ I/O

3.2.1 การจัดแอดเดรสสำหรับพอร์ต I/O ใน IBM/PC

3.2.1.1 การอ้างแอดเดรสของพอร์ต I/O

ในการควบคุมการตรวจสอบสถานะการทำงาน รวมทั้งการอ่านข้อมูลจากอุปกรณ์ที่เป็นชิพพอร์ตหรือการ์ดต่างๆ ที่ใช้ในระบบของ IBM/PC นั้น จะกระทำโดยผ่านทางพอร์ต I/O ของระบบด้วย และเนื่องจากการควบคุมหรือติดต่อกับพอร์ตเหล่านี้ต้องกระทำโดยการอ้างถึงแอดเดรสของพอร์ต I/O เหล่านี้โดยตรง เราจึงจำเป็นต้องศึกษาถึงหลักการอ้างแอดเดรสของ 8088 ในเครื่อง PC ด้วย

สำหรับแอดเดรสของพอร์ต I/O นั้น จะเป็นแอดเดรสที่สร้างขึ้นโดย 8088 ซึ่งแอดเดรสเหล่านี้เป็นแอดเดรสที่จัดไว้สำหรับ I/O พอร์ต โดยเฉพาะ คือแยกจากแอดเดรสของหน่วยจำโดยเด็ดขาด ส่วนการส่งข้อมูลให้กับพอร์ตเหล่านี้ต้องกระทำโดยการใช้คำสั่ง OUT ของ 8088 ส่งข้อมูลเอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

นั้นไปยังแอดเดรสของพอร์ตที่ต้องการ และสำหรับการตรวจสอบหรือการอ่านข้อมูลจากพอร์ต ก็จะทำให้ได้โดยการใส่คำสั่ง IN ของ 8088 อ่านข้อมูลจากแอดเดรสของพอร์ตที่ต้องการเช่นกัน

ภายในไมโครโปรเซสเซอร์ 8088 จะมีแอดเดรสสำหรับการใช้พอร์ต I/O อยู่ทั้งสิ้น 65.536 แอดเดรส ซึ่งทำให้การอ้างแอดเดรสของพอร์ต I/O ที่ทำงานร่วมกับ 80288 นั้น ต้องใช้จำนวนเส้นแอดเดรสในบัสแอดเดรสทั้งสิ้น 16 เส้น แต่สำหรับใน IBM/PC นี้ถูกออกแบบมาให้ใช้แอดเดรสเฉพาะ 10 เส้นล่าง คือ A0-A9 เท่านั้น ดังนั้นในการอ้างอิงถึงแอดเดรสของพอร์ตของอุปกรณ์หรือชิพพอร์ตใดๆ ที่ใช้ร่วมกับ IBM/PC จึงใช้จำนวนเส้นแอดเดรสเพียง 10 เส้น ด้วย โดยเส้นแอดเดรสที่เหลือคือ A10-A15 นั้น จะไม่ถูกนำไปใช้งานแต่แอดเดรสบนเส้นแอดเดรสเหล่านี้ยังคงเปลี่ยนแปลงตามค่าแอดเดรสของพอร์ตที่กำหนดไว้ในคำสั่ง OUT หรือ IN อยู่ด้วย เพียงแต่ไม่ได้ถูกนำมาตีโต้ร่วมกับแอดเดรส 0010H นั้นจะให้ผลเหมือนกับการส่งข้อมูลไปยังพอร์ตที่ตรงกับแอดเดรส 0410H, 0810H, 0C10H, ทั้งนี้เนื่องจากแอดเดรส 6 บิตบนไม่ถูกนำมาใช้งานจึงทำให้การเปลี่ยนแปลงค่าแอดเดรสบนเส้นแอดเดรส A0-A15 นั้น ไม่ทำให้เกิดความแตกต่างใดๆ ขึ้น

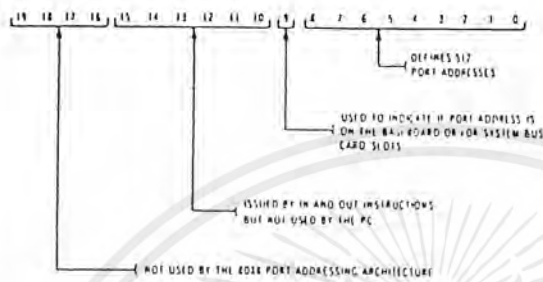
เนื่องจากใน IBM/PC ได้ใช้งานเส้นแอดเดรสเพียง 10 เส้น ดังนั้นจึงสามารถที่จะอ้างแอดเดรสของพอร์ตได้สูงสุดเพียง 1024 เท่านั้น นอกจากนี้ในกรณีที่เป็นการอ่านข้อมูลจากพอร์ตของ IBM/PC ข้อมูลที่ A9 เป็น 0 แล้ว เราจะทำการอ่านข้อมูลได้เฉพาะจากพอร์ตของอุปกรณ์หรือชิพพอร์ตต่างๆ ที่อยู่บนเมนบอร์ด ของ IBM/PC เช่น 8253-5, 8237-5, 8259A เท่านั้น แต่ถ้าข้อมูลในบิต A9 นี้เป็น 1 ก็จะทำให้การอ่านข้อมูลได้เฉพาะจากพอร์ตที่อยู่บนการ์ด ต่างๆ เท่านั้น

พอร์ตบน IBM/PC ทั้ง 1024 พอร์ต ถูกแบ่งออกเป็น 2 กลุ่ม โดยที่กลุ่มแรกเป็นกลุ่มของพอร์ตที่อยู่บนเมนบอร์ด และกลุ่มที่สองเป็นกลุ่มที่จัดเตรียมไว้สำหรับพอร์ตที่อยู่บนการ์ดต่างๆ

สำหรับในกรณีของการส่งข้อมูลให้กับพอร์ตทั้ง 1024 พอร์ต เราสามารถที่จะเลือกส่งไปยังพอร์ตใดๆ ใน IBM / PC ได้ ดังนั้นการเลือกแอดเดรสสำหรับพอร์ตที่อยู่บนการ์ดจึงสามารถทำได้โดยสะดวก แต่อย่างไรก็ตามสิ่งหนึ่งที่จะต้องคำนึงถึงก็คือถ้าแอดเดรสที่เราเลือกให้กับพอร์ตนี้ตรงกับค่าแอดเดรสเดิมที่มีอยู่บนบอร์ด เมื่อเราทำการส่งข้อมูลให้กับพอร์ตที่อยู่ในตำแหน่งแอดเดรสนี้ก็จะเท่ากับเป็นการส่งข้อมูลให้กับพอร์ตที่อยู่บนเมนบอร์ดและพอร์ตที่อยู่บนการ์ดด้วย ซึ่งในกรณีเช่นนี้อาจก่อให้เกิดความผิดพลาดขึ้นเช่นกัน ดังนั้นในการกำหนดค่าแอดเดรสที่ถูกสร้างขึ้นบนการ์ดต่างๆ จึงควรใช้ค่าแอดเดรสที่แอดเดรสบิต A9 มีค่าเป็น 1 คือ แอดเดรส 0FE00H จนถึง 0FFFFH เท่านั้น

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

จากรูปที่ 3.1 จะแสดงการใช้งานแอดเดรสบิตต่างๆ ในการอ้างแอดเดรสของพอร์ตใน IBM/PC



รูปที่ 3.1 การใช้งานแอดเดรสบิตต่างๆ ในการอ้างแอดเดรสของพอร์ตใน IBM/PC

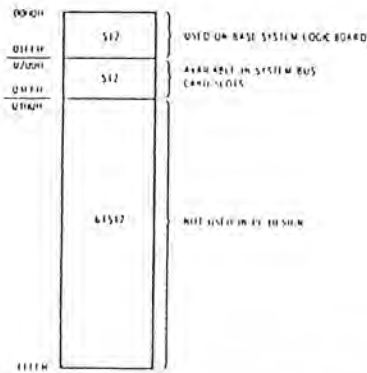
3.2.1.2 การใช้งานแอดเดรสในพอร์ต I/O ของ IBM/PC

จากที่กล่าวมาแล้ว พอร์ต I/O ทั้ง 1024 พอร์ตใน IBM/PC ซึ่งถูกแบ่งออกเป็น 2 กลุ่มๆ ละ 512 พอร์ต สำหรับในหัวข้อนี้จะกล่าวถึงการใช้งานพอร์ตต่างๆ โดยจะแบ่งออกเป็น 2 กลุ่ม ตามที่ได้อธิบายไว้ตามที่ผ่านมาดังนี้

1. ในกลุ่มแรกนี้เป็นของพอร์ต I/O ที่อยู่บนเมนบอร์ดของ IBM/PC ซึ่งจะมีแอดเดรสอยู่ที่ตำแหน่ง 000H จนถึง 01FF หรือแอดเดรสที่มีบิต A9 เป็น 0 นั่นเอง

สำหรับแอดเดรสของพอร์ต I/O ในกลุ่มนี้จะถูกใช้ในการอ้างแอดเดรสของชิพพอร์ตและอุปกรณ์ I/O ต่างๆ บนเมนบอร์ด ของ IBM/PC

ในรูปที่ 3.2 จะแสดงถึงการใช้แอดเดรสต่างๆ ตั้งแต่ 000H จนถึง 01FF ในการอ้างแอดเดรสของชิพพอร์ตและอุปกรณ์ต่างๆ ที่ทำหน้าที่เป็น I/O บนเมนบอร์ด



รูปที่ 3.2 การใช้งานแอดเดรสของพอร์ตบน IBM/PC

จากรูปข้างต้นจะเห็นว่าแอดเดรส 00C0H จนถึงแอดเดรส 01FFH นั้นไม่ได้ถูกใช้งานบนเมนบอร์ดดังนั้นในกรณีดังกล่าวเราก็สามารถที่จะใช้งานแอดเดรสต่างๆ เหล่านี้ได้ อย่างไรก็ตาม แอดเดรสเหล่านี้ยังคงถูกตีโค้ดให้เป็นแอดเดรสที่ใช้ในการอ่านข้อมูลจากพอร์ต I/O บนเมนบอร์ดเท่านั้น ดังนั้นการใช้ค่าแอดเดรส 00C0H-01FF กับพอร์ตที่เราสร้างขึ้นนั้น ต้องเป็นพอร์ตเอาท์พุตเพียงชนิดเดียวเท่านั้น กล่าวคือ จะทำการอ่านข้อมูล ที่มีค่าแอดเดรสอยู่ในช่วง 00C0H-01FFH ไม่ได้

HEX RANGE DECODED	HEX ADDRESS USED	FUNCTION
0000H		
001FH	0000H - 000FH	DMA CHIP (8237 S)
0020H	0020H - 002FH	INTERRUPT CHIP (8259 A)
003FH		
0040H	0040H - 004FH	BIOS PROM (8255 A)
005FH		
0060H	0060H - 006FH	PPM CHIP (8255A S)
007FH		
0080H	0080H - 008FH	TIMA PAGE REGISTERS (8241 5670)
009FH		
00A0H	00A0H	MMIO MASH BIT
00BFH		
00C0H		
	120	NOT DECODED OR USED ON THE BASE BOARD
01FFH		

PC SYSTEM BOARD NO SPACE

รูปที่ 3.3 การใช้งานแอดเดรสต่างๆ สำหรับพอร์ต I/O ของ IBM/PC

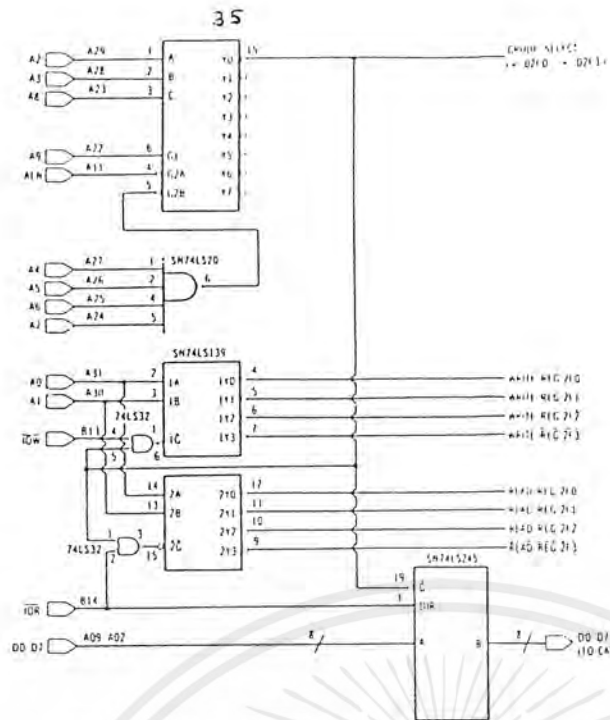
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

0200H	1	0200H	NOI USER
0201H	1	0201H	GAME CONTROL ADAPTER
0202H			
0203H	11E	0203H - 0207H	NOI USER
0204H			
0205H	8	0205H - 0206H	5100KB PRINTER PORT ADAPTER
0206H			
0207H	120	0207H - 0207H	NOI USER
0208H			
0209H	8	0209H - 0214H	5100KB FLOPPY ADAPTER CARD
020AH			
020BH	120	020BH - 0213H	NOI USER
020CH			
020DH	8	020DH - 0214H	PRINTER PORT ADAPTER CARD
020EH			
020FH	120	020FH - 0214H	NOI USER
0210H			
0211H	16	0211H - 0214H	MONITOR AND PRINTER ADAPTER
0212H			
0213H	16	0213H - 0214H	NOI USER
0214H			
0215H	16	0215H - 0215H	5100KB FLOPPY ADAPTER
0216H			
0217H	16	0217H - 0217H	NOI USER
0218H			
0219H	8	0219H - 0219H	5100KB DISKETTE DRIVE ADAPTER CARD
021AH			
021BH	8	021BH - 021BH	SERIAL FLOPPY ADAPTER CARD
021CH			
021DH			
021EH			
021FH			

รูปที่ 3.4 การใช้งานแอดเดรสสำหรับพอร์ต I/O บนการ์ดต่างๆ

2. ในกลุ่ม 2 นี้จะเป็นกลุ่มของพอร์ต I/O ที่ถูกใช้งานบนการ์ดที่เทียบใช้งานบนสล็อตต่างๆ ของ IBM/PC สำหรับแอดเดรสของพอร์ตเหล่านี้จะเริ่มจากแอดเดรส 0200H จนถึง 03FFH ก็คือแอดเดรสที่มีบิต A9 เป็น 1 นั่นเอง สำหรับการใช้งานแอดเดรสของพอร์ต I/O ในกลุ่มนี้จะแสดงดังรูปที่ 3.4

อย่างไรก็ตามการใช้งานแอดเดรสในกลุ่มนี้อาจจะเปลี่ยนแปลงได้ ทั้งนี้ขึ้นอยู่กับการใช้งานบนการ์ดต่างๆ ร่วมกับ IBM/PC โดยการ์ดที่ถูกออกแบบผลิตขึ้นใหม่นั้นอาจจะใช้ค่าแอดเดรสต่างๆ ที่เหลืออยู่นี้ได้ ดังนั้นก่อนที่จะทำการออกแบบวงจรอินเทอร์เฟสที่จำเป็นต้องใช้แอดเดรสสำหรับพอร์ต I/O จึงควรตรวจสอบดูก่อนว่าการ์ดต่างๆ ที่ใช้อยู่ในระบบของ IBM/PC ที่เราใช้อยู่ นั้นมีการ์ดใดบ้างและการ์ดเหล่านั้นใช้งานแอดเดรสใดบ้าง จากนั้นจึงทำการออกแบบวงจรอินเทอร์เฟส โดยเลือกใช้เฉพาะแอดเดรสที่ยังไม่ถูกใช้งาน



รูปที่ 3.5 ตัวอย่างวงจรถิโค้ดแอดเดรสแบบพิกซ์

3.2.2 เทคนิคในการตีโค้ดแอดเดรสสำหรับพอร์ต I/O

3.2.2.1 การตีโค้ดแบบพิกซ์

วิธีการตีโค้ดแบบนี้เป็นวิธีการที่ง่ายและสะดวกในการตีโค้ดแอดเดรสหรือกลุ่มของแอดเดรสของพอร์ต I/O ซึ่งวิธีนี้เป็นการกำหนดจำนวนของแอดเดรสที่เราต้องการใช้ จากนั้นจึงทำการเลือกบิตออกของแอดเดรสที่ยังไม่ถูกใช้งานโดยการ์ดหรือวงจรรีเฟสอื่นๆ แล้วจึงออกแบบ วงจรที่ทำการตีโค้ดแอดเดรสที่เราต้องการ สำหรับตัวอย่างวงจรถิโค้ดแอดเดรสในแบบนี้ แสดงได้ดังรูปที่ 3.5

จากรูปที่ 3.5 จะเห็นได้ว่า วงจรที่ใช้เป็นวงจรถิโค้ดแอดเดรสได้ 8 กลุ่ม โดยแต่ละกลุ่มจะมีจำนวนแอดเดรส 4 แอดเดรส ซึ่งแอดเดรส 8 กลุ่มจะแสดงได้ดังตารางที่ 3.2 ตารางที่ 3.2

กลุ่ม	แอดเดรส
0 (Y0)	02F0H-02F3H
1 (Y1)	02F4H-02F7H
2 (Y2)	02F8H-02FBH
3 (Y3)	02FCH-02FFH
4 (Y4)	03F0H-03F3H
5 (Y5)	03F4H-03F7H
6 (Y6)	03F8H-03FBH
7 (Y7)	03FCH-03FFH

ถ้าหรับในตัวอย่างนี้จะเลือกใช้การดีโค้ดแอดเดรสในกลุ่ม 0 คือ ใช้สัญญาณเอาท์พุท จากขา Y0 ในการดีโค้ดแอดเดรสพอร์ต I/O เราจะต้องคำนึงช่วงเวลาของสัญญาณที่เกิดขึ้นในขบวนการอ่านหรือเขียนข้อมูลลงบนพอร์ต I/O ดังนี้

1. ในช่วงเริ่มต้นของบัสไซเคิลที่เกี่ยวกับพอร์ต I/O นั้น ถ้าสัญญาณจากวงจรดีโค้ดมีการหน่วงเวลามากเกินไป อาจจะทำให้สัญญาณดีโค้ดนี้เกิดหลังจากสัญญาณ IOR หรือ IOW แอดทีฟ และเนื่องจากค่าแอดเดรสบนบัสแอดเดรสนั้นเปลี่ยนแปลงได้ตลอดเวลา ดังนั้นก่อนที่ค่าแอดเดรสที่ถูกต้องจะถูกส่งออกมาบนบัสแอดเดรสนั้น วงจรดีโค้ดจะได้รับค่าแอดเดรสอยู่เรื่อยๆ ซึ่งถ้าหากวงจรดีโค้ดมีหน่วงเวลามากเกินไปแล้ว สัญญาณดีโค้ดแอดเดรสที่ไม่ถูกต้องนี้อาจจะถูกหน่วงเวลาจนเกิดขึ้นในช่วงเวลาที่สัญญาณ IOR หรือ IOW เกิดขึ้นแล้วก็ได้ ทำให้ข้อมูลบนบัสนั้นถูกส่งไปอย่างไม่ต้อง

2. ในช่วงท้ายของบัสไซเคิลในการเขียนข้อมูลลงบนพอร์ต I/O นั้นถ้าสัญญาณ IOW มีการหน่วงเวลาออกไป และวงจรดีโค้ดมีความเร็วในการทำงานสูงสุดแล้ว อาจจะทำให้ข้อมูลในบัสข้อมูลนี้ถูกส่งไปที่พอร์ต I/O ที่มีแอดเดรสตรงกับค่าแอดเดรสในบัสไซเคิลต่อไปก็ได้

อย่างไรก็ตามช่วงเวลาที่ต้องสนใจมากอีกช่วงหนึ่ง ก็คือ ช่วงเวลาระหว่างขอบขาขึ้นของสัญญาณ IOW กับช่วงเวลาที่ข้อมูลที่ต้องการถูกส่งออกมาบนบัสข้อมูล ถ้าสัญญาณ IOW ถูกหน่วงเวลาไปเกินกว่า 120 นาโนเซค แล้ว อาจจะทำให้พอร์ต I/O ได้รับข้อมูลที่ไม่ถูกต้อง และสำหรับสัญญาณ IOR นั้นถ้ามีการหน่วงเวลาเกิดขึ้นแล้ว ก็จะทำให้ความเร็วในการอ่านข้อมูลถูกลดลง

3.2.2.2 การดีโค้ดโดยใช้สวิทช์เลือก

การดีโค้ดแบบฟลักซ์ที่ไดกล่าวไว้ในหัวข้อที่ผ่านมา นั้น มีข้อเสียอยู่บางประการ คือ แอดเดรสที่เราเลือกใช้งานไว้นั้นอาจจะซ้ำกับแอดเดรสของการ์ดอื่นที่เรานำมาเพิ่มเข้าไปในระบบในภายหลังก็ได้ ซึ่งในกรณีนี้เราต้องแก้ไขวงจรเพื่อหลีกเลี่ยงไปใช้แอดเดรสอื่นที่ยังไม่วางอยู่ และไม่ถูกใช้งานโดยการ์ดที่จะเพิ่มเข้าไปใหม่ ซึ่งยุ่งยากและต้องเสียเวลามากขึ้น ปัญหาที่เราสามารถแก้ไขได้โดยใช้วงจรดีโค้ดที่สามารถเปลี่ยนแปลงค่าแอดเดรสได้ โดยเพียงแต่เปลี่ยนตำแหน่งของ สวิทช์ที่เซตไว้ในวงจรเท่านั้น

3.2.2.3 การดีโค้ดโดยการใช้ PROM

การดีโค้ดในแบบต่างๆ ที่กล่าวมาแล้วนั้น เป็นการดีโค้ดในลักษณะแอดเดรสของพอร์ตต่างๆ อยู่รวมกันเป็นกลุ่ม แต่ในบางกรณีพอร์ตที่เราใช้งานนั้นมีแอดเดรสแยกกันอย่างเป็นอิสระ เช่น ในการนำเอาหน้าที่อยู่บนการ์ดต่างๆ มารวมกันไว้เพียงการ์ดเดียว และมีความจำเป็นต้องคงค่าแอดเดรสของพอร์ตเดิมไว้ด้วย ทำให้ไม่สามารถใช้ในการดีโค้ดในแบบต่างๆ ที่ผ่านมาได้ เนื่องจากการใช้วิธีการดีโค้ดแบบที่ผ่านมานั้นจำเป็นจะต้องใช้อุปกรณ์ที่ทำการดีโค้ดอีกแบบหนึ่งคือการดีโค้ดโดยการใช้ PROM ที่สกรวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่นับญาติให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งยังมีให้คัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ส่วนของวงจรีโศคนั้น จะมี PROM เพียงตัวเดียวเท่านั้น วงจรต้องถูกโปรแกรมมาก่อนแล้ว โดยข้อมูลที่โปรแกรมให้กับแอดเดรสค่าต่างๆ นั้นจะต้องสัมพันธ์กับสัญญาณตีโศคที่เราต้องการ กล่าวคือ เราจะต้องทราบเสียก่อนว่าแอดเดรสของพอร์ตทั้ง 8 ที่เราต้องการจะตีโศคนั้น มีแอดเดรสใดบ้าง แล้วจึงกำหนดว่าพอร์ตใดจะใช้สัญญาณตีโศคเส้นใด จากนั้นจึงโปรแกรมข้อมูลให้กับ PROM โดยแอดเดรสใดถ้าต้องการให้สัญญาณตีโศคใดแอกทีฟ ก็กำหนดให้ข้อมูลในบิตที่ตรงกับสัญญาณตีโศคนั้นเป็น 0

สำหรับข้อมูลในแอดเดรสอื่นที่นอกเหนือจากแอดเดรสทั้ง 8 ที่กำหนดแล้ว จะต้องโปรแกรมให้ข้อมูลทุกบิตเป็น 1 ทั้งหมด ซึ่งก็คือโปรแกรมด้วยข้อมูล OFFH นั่นเอง



บทที่ 4

เคล็ดลับสำหรับการติดต่ออุปกรณ์อิเล็กทรอนิกส์

การนำคอมพิวเตอร์ไปใช้ในระบอบควบคุมทางอุตสาหกรรม

ซึ่งเป็นการนำซอฟต์แวร์เข้าไปควบคุมการทำงานของเครื่องจักรกลนั้นเกิดขึ้นมาตั้งแต่เริ่มมีไมโครโปรเซสเซอร์ขนาด 8 บิตแล้ว ซึ่งในขณะนั้นจะใช้ภาษาแอสเซมบลีในการพัฒนาซอฟต์แวร์ซึ่งเคล็ดลับก็สามารถนำแอสเซมบลีใส่ลงในโค้ดได้เลย(inline Assembly)

เมื่อคอมพิวเตอร์พัฒนามากขึ้นระบบควบคุมทางอุตสาหกรรมก็พัฒนาตามขึ้นมาด้วย ทำให้สามารถนำระบบการแสดงผลที่เป็นกราฟิกมาจำลองการทำงานในกระบวนต่าง ๆ ได้ง่ายและรวดเร็วตามวิวัฒนาการของคอมพิวเตอร์

เคล็ดลับที่เป็นคอมพิวเตอร์ตัวหนึ่งที่สามารถพัฒนาซอฟต์แวร์เพื่อติดต่อกับอุปกรณ์อิเล็กทรอนิกส์ต่าง ๆ

ได้โดยเฉพาะอย่างยิ่ง การควบคุมระยะไกลที่สามารถทำได้ไม่ยากเลยในปัจจุบันสำหรับหน่วยงานที่มีระบบเครือข่ายคอมพิวเตอร์อยู่แล้วนักศึกษาสามารถนำเคล็ดลับไปควบคุมการทำงานของหุ่นยนต์ได้โดยตรง หรือควบคุมการทำงานของอุปกรณ์อิเล็กทรอนิกส์ผ่านระบบเครือข่ายอินเทอร์เน็ตก็สามารถทำได้เช่นเดียวกัน ในบทนี้จะกล่าวถึงเทคนิคต่าง ๆ ดังนี้

1. การใช้ภาษา ASSEMBLY
2. ฟังก์ชันสำหรับติดต่อกับ ADDRESS ของ IBM PC
3. เทคนิคการเขียนโปรแกรมควบคุมอุปกรณ์อิเล็กทรอนิกส์ผ่านระบบเครือข่ายอินเทอร์เน็ต การเขียน ASSEMBLY

การเพิ่มโปรซีเยอร์หรือฟังก์ชันลงไปบนโค้ดอีดีเตอร์จะคล้ายกับการเขียนโปรซีเยอร์หรือฟังก์ชันทั่วไปตัวอย่างการเขียนฟังก์ชันซึ่งมีภาษาแอสเซมบลีอยู่ เพื่อคำนวณค่าที่ส่งไปให้กับฟังก์ชัน

unit Unit1 ;

interface

uses

Windows, Messages, SysUtils, Classes, Graphics, Controls, Forms, Dialogs, StdCtrls

Type

Tform1 = class(Tform)

Button1 : Tbutton;

Edit1 : TEdit;

Procedure Button1Click(Sender:Tobject)

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

```

private
    { Private declarations }
public
    { Public declarations }
end;
var
    Form1 : TForm1;
implementation
    {$R *.DFM }
function Sum( X, Y:Integer):Integer;stdcall;
begin
    asm
        MOV  EAX,X
        ADD  EAX,Y
        MOV  @Result,EAX
    End;
End;
Procedure TForm1.Button1.Click(Sender:TObject);
var    k:integer;
begin
    Edit1.Text:=inttostr(sum(2,1));
End;
End;

```

ค่าคงที่ที่สามารถใช้กับ Assembler ได้มีสองอย่างคือ numeric constants และ string constants

ค่าคงที่ที่เป็นแบบ Numeric จะต้องมามีค่าเป็นอินทิเจอร์และมีขอบเขตอยู่ระหว่าง -- 2147483648 และ 4294967295 เราสามารถใช้ตัวเลขฐานต่าง ๆ ได้ตั้งพื้นฐาน 10 ก็ใช้ได้โดยตรง ถ้าเป็นไบนารี(ฐาน 2)จะต้องมีอักษร b หลังตัวเลขนั้น ๆ เช่น 001001B ฐาน 8 จะต้องมีอักษร O หลังตัวเลขนั้น ๆ ส่วนเลขฐาน 16 จะต้องมีอักษร H หลังตัวเลขหรือขึ้นต้นด้วย \$ เช่น 0BAD4H หรือ SBAD4 แต่ BAD4H จะใช้ไม่ได้เพราะข้อบังคับของการใช้ Numeric constant จะต้องขึ้นต้นด้วยตัวเลข 0 ถึง 9 เท่านั้น ส่วนค่าคงที่แบบ String จะต้องอยู่ภายใน Quote สตรีงปิดหัวท้ายเช่น

'Z'

'Delphi' สารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

“That’s all folks”

“That’s all folks,”he said.”

‘100’

....

ความจริงแล้วสตริงจะมีค่าที่เป็น Numeric อยู่แล้วตัวอย่างการเปรียบเทียบค่า String กับค่าที่เป็น Numeric

String ค่าเป็น Numeric

‘a’ 00000061H

‘ba’ 00006261H

‘cba’ 00636261H

‘dcba’ 64636261H

‘a ’ 00006120H

‘ a ’ 20202061H

‘a’ *2 000000E2H

‘a’-‘A’ 00000020H

not ‘a’ FFFFFF9EH

ส่วนรีจิสเตอร์ที่สามารถใช้ได้มีดังนี้

32-bit EAX EBX ECX EDX

16-bit AX BX CX DX

8-bit low registers AL BL CL DL

8-bit high registers AH BH CH DH

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 5

การออกแบบส่วนฮาร์ดแวร์

ในบทนี้จะกล่าวถึงการออกแบบระบบของฮาร์ดแวร์ และหลักการออกแบบในส่วนของขั้นตอนการควบคุมการทำงานของระบบฮาร์ดแวร์

ฮาร์ดแวร์จะประกอบด้วย 3 ส่วนใหญ่ดังนี้

1. ส่วนควบคุมการติดต่อทางโทรศัพท์
2. ถอดรหัส DTMF (DTMF Decoder)
3. ส่วนของการควบคุม (8255 I/O Port)
4. ส่วนวงจรควบคุมเสียงพูดและส่งสัญญาณหมายเลข (Telephone speech network with Dialer)

5.1 ส่วนควบคุมการติดต่อทางโทรศัพท์

ในส่วนนี้นับเป็นส่วนแรกและเป็นส่วนสำคัญของการที่สัญญาณจะถูกส่งผ่านเข้ามาในระบบของเครื่องในส่วนนี้จะแบ่งออกเป็น 3 ส่วนคือ

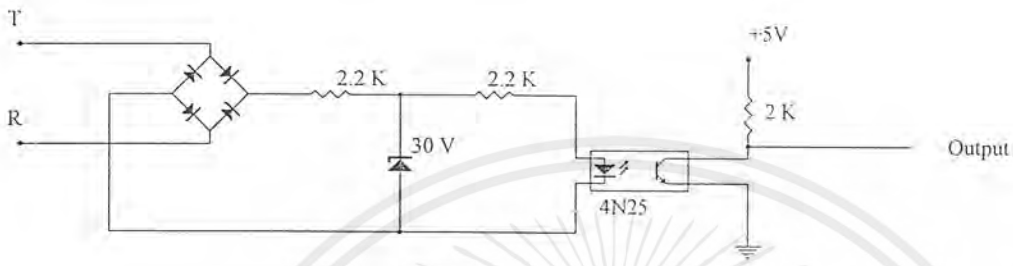
1. ส่วนการตรวจจับการยกหูโทรศัพท์
2. ส่วนการตรวจจับสัญญาณกระดิ่ง
3. ส่วนการตรวจจับสัญญาณพร้อมให้หมุน และสัญญาณสายไม่ว่าง

5.1.1 ส่วนการตรวจจับการยกหูโทรศัพท์ (Hook Switch Detector)

สัญญาณโทรศัพท์ในขณะที่เรายังไม่ได้ใช้งาน หรือยังไม่ได้ยกหูโทรศัพท์ขึ้นมานั้นจะมีแรงดันประมาณ 48 โวลต์ แต่เมื่อมีการยกหูโทรศัพท์ขึ้นมาจะมีแรงดันประมาณ 5 – 10 โวลต์ และกระแสประมาณ 600 มิลลิแอมป์

ในการออกแบบ เราออกแบบให้ตรวจจับแรงดัน 48 โวลต์ไว้ตลอดเวลา โดยใช้อุปกรณ์เชื่อมต่อทางแสง (Opto Couple) เพื่อกันสัญญาณโทรศัพท์ไปรบกวนวงจรส่วนอื่น ๆ

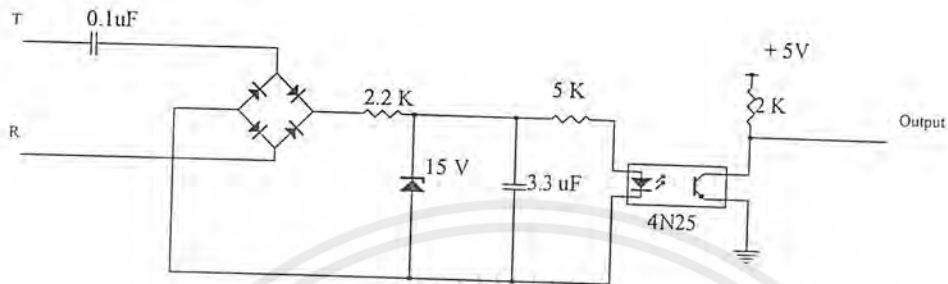
การทำงานของวงจร ในขณะที่ยังไม่มีมีการยกหูโทรศัพท์ สัญญาณตรวจสอบการยกหูทำโดย Opto Couple จะอยู่ในสถานะ ON แต่เราใช้ Inverter ช่วยเพื่อง่ายในการนำ Logic ไปใช้งานซึ่งจะได้ เป็น Logic “ 0 “ และเมื่อมีการยกหูโทรศัพท์ขึ้นมาแรงดันโทรศัพท์จะตกลงมาจาก 48 โวลต์ เหลือประมาณ 10 โวลต์ ซึ่งจะทำให้ Opto Couple เปลี่ยนสถานะเป็น OFF และได้ Logic “ 1 ”



รูปที่ 5.1 แสดงวงจรตรวจการขงหู

5.1.2 ส่วนการตรวจจับสัญญาณกระดิ่ง (Ring Detector)

การขงหูโทรศัพท์ เราอาศัยพื้นฐานทางสัญญาณที่ว่าในขณะที่สายว่างคู่โทรศัพท์จะมีแรงดันประมาณ 48 โวลท์ ซึ่งจ่ายมาจากชุมสายโทรศัพท์ และเมื่อผู้เรียกเรียกเข้ามาทางชุมสายจะส่งสัญญาณกระดิ่งมา มีขนาดแรงดันเป็น 100 Vp-p เป็นเวลา 1 วินาที และหยุดเป็นเวลา 4 วินาทีเป็นจังหวะแบบนี้ซึ่งแรงดันนี้ จะทำให้กระดิ่งภายในเครื่องโทรศัพท์ทำงาน และทางชุมสายจะรับทราบการขงหูโทรศัพท์จากการที่เรายขงหูโทรศัพท์ซึ่งสวิทช์ภายในเครื่องโทรศัพท์ จะทำการต่อคู่สายเข้ากับวงจรภายใน ซึ่งมีความต้านทานทางกระแสตรงต่ำก็จะเกิดการครบวงจรขึ้น ทำให้แรงดันไฟฟ้า 48 โวลท์ ลดลงเหลือ 5 – 10 โวลท์ เมื่อชุมสายรับรู้แล้วก็จะต่อคู่สายของเรากับผู้เรียกเข้าด้วยกัน และจากหลักการดังกล่าวส่วนของการตรวจสอบเราอาศัยช่วงสัญญาณกระดิ่งกรณีที่มีผู้เรียกเข้ามาทำการดีเท็ค (Detect) แล้วส่งสัญญาณไปยังคอมพิวเตอร์ว่ามีคนโทรเข้า ซึ่งเครื่องคอมพิวเตอร์ก็จะส่งสัญญาณไปบังคับให้ส่วนควบคุมการขงหู ทำการขงหูเพื่อทำการติดต่อการถ่ายทอดสัญญาณระหว่างวงจรต่าง ๆ กับคู่สายโทรศัพท์ต่อไป

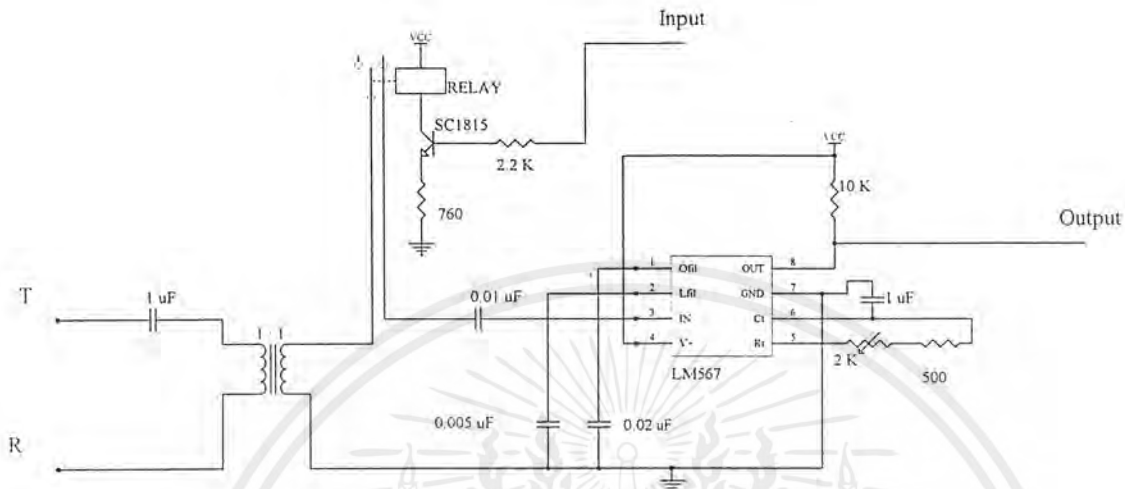


รูปที่ 5.2 แสดงวงจรตรวจสอบสัญญาณกระดิ่ง

5.1.3 ส่วนการตรวจจับสัญญาณพร้อมให้หมุน และสัญญาณสายไม่ว่าง (Dial Tone & Busy Tone Detector)

สัญญาณพร้อมให้หมุนการส่งสัญญาณจะเป็นแบบต่อเนื่องไม่ขาดสายความถี่ 480 Hz โดยระดับกระแสไฟตรง 10 โวลท์ ไฟสลับ 600 มิลลิโวลท์ ส่วนสัญญาณสายไม่ว่าง การส่งสัญญาณจะเป็นแบบส่งความถี่ 400 Hz 0.5 วินาที และหยุด 0.5 วินาที โดยระดับกระแสไฟตรง 10 โวลท์ ไฟสลับ 400 มิลลิโวลท์

ในการทำงานของวงจรเราจะใช้ IC LM567 ซึ่งเป็นวงจร Phase Lock Loop เป็นตัวตรวจจับ โดยเมื่อมีสัญญาณพร้อมให้หมุนเข้ามา LM 567 จะตรวจจับได้โดยเปรียบเทียบความถี่ว่าตรงกับที่เราตั้งไว้คือประมาณ 400 Hz ซึ่งเมื่อตรวจสอบว่าตรง LM 567 จะส่งสัญญาณไปที่คอมพิวเตอรืว่ามีสัญญาณพร้อมให้หมุนแล้ว ส่วนสัญญาณสายไม่ว่าง จะใช้คอมพิวเตอรืตรวจสอบความต่อเนื่องในการส่งสัญญาณแยกว่าเป็นสัญญาณพร้อมให้หมุน หรือสัญญาณสายไม่ว่าง



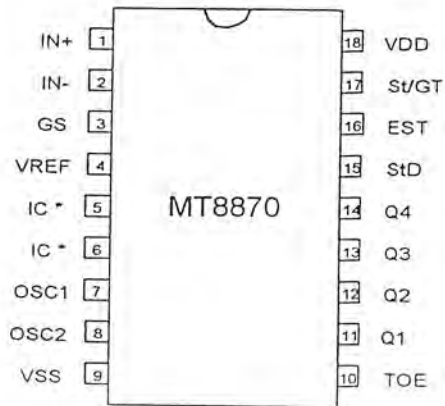
รูปที่ 5.3 วงจรตรวจสัญญาณ Dial Tone

5.2 ส่วนการถอดรหัส DTMF (DTMF Decoder)

ในส่วนการออกแบบวงจรการถอดรหัส DTMF เราเลือกใช้ IC MT8870 โดยเมื่อมีผู้เรียกกดหมายเลขหลังจากโทรศัพท์ที่ติดต่อกันได้แล้ว ซึ่งโทรศัพท์แบบ DTMF การกดหมายเลขหนึ่ง ๆ จะเป็นการส่งสัญญาณความถี่สองความถี่ผสมกัน DTMF 8870 จะสามารถถอดรหัสความถี่ออกมาได้เป็นตัวเลขฐานสอง 4 บิต โดย MT8870 เป็นไอซีถอดรหัสความถี่ (INTEGRATED DTMF RECEIVER) หรือเป็นตัวแปลงสัญญาณ DTMF เป็นสัญญาณดิจิทัล ซึ่งมีคุณสมบัติดังนี้

- เป็นตัวรับและถอดรหัสความถี่ (DTMF receiver)
- กินไฟน้อย ใช้ไฟเลี้ยงระดับเดียวกับ TTL
- สามารถตั้งอัตราขยายภายในตัวไอซีได้
- สามารถปรับการ์ดไทม์ (Guard time) ได้
- เป็นไอซีคุณภาพสูง

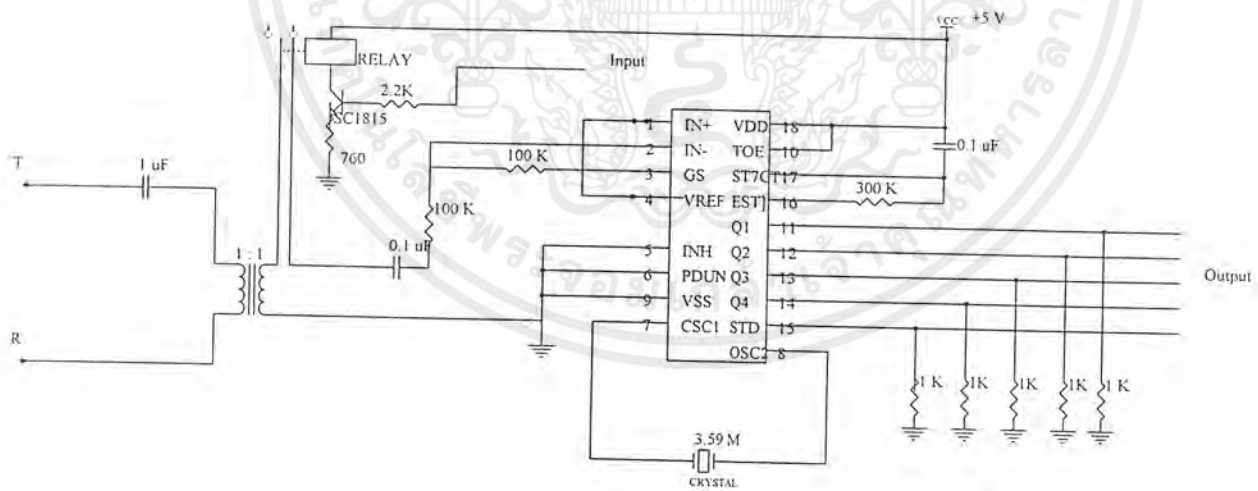
การทำงาน เมื่อมีผู้เรียกกดหมายเลขเข้ามา หลังจากได้รับการตอบรับแล้วจะมีสัญญาณสองความถี่ (คือความถี่ต่ำและความถี่สูง) ผสมกันมาเข้าสู่วงจร DTMF Decoder เบอร์ MT8870 จะทำหน้าที่ถอดรหัสออกมาเป็นสัญญาณดิจิทัล 4 บิต ตัวคริสตอลที่ต่อในวงจรเพื่อเป็นตัวกำเนิดความถี่อ้างอิงเพื่อใช้ในการถอดรหัส DTMF และเรายังสามารถกำหนดค่าอัตราขยายและเอาท์พุทอิมพีแดนซ์ของวงจรโดยปรับค่าตัวต้านทานในวงจรเท่านั้น ไม่นุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



* ต่อกับ VSS

MT8870BE 18 PIN PLASTIC
MT8870BC 18 PIN CERDIP

รูปที่ 5.4 แสดงรายละเอียดขาของ MT8870



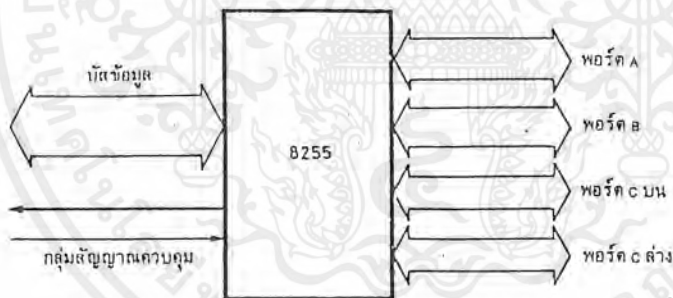
รูปที่ 5.5 แสดงวงจรถอดรหัส DTMF

เอกสารนี้เป็นเอกสารที่สงวนลิขสิทธิ์สำหรับโรงเรียนเทคโนโลยีพระจอมเกล้าพระนครเหนือ ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

5.3 ส่วนของการควบคุม (8255 I/O Port)

เนื่องจากชิ้นงานนี้การใช้งาน จะใช้ติดต่อควบคุมการทำงานของระบบทั้งหมดโดยใช้คอมพิวเตอร์เป็นตัวประมวลผลติดต่อกับโทรศัพท์ ดังนั้นจึงเลือกใช้ไอซี 8255 เป็นอินพุต / เอาต์พุตพอร์ต เนื่องจากเป็นไอซีเบอร์ที่ใช้งานไม่ยุ่งยากเป็นที่นิยมหาซื้อได้ง่าย และนอกจากนี้ก็ต้องใช้ไอซีถอดรหัสคู่กันในการถอดรหัสสัญญาณซึ่งเลือกใช้ไอซีถอดรหัสคู่กันในการถอดรหัสสัญญาณซึ่งเลือกใช้ 74LS138

การใช้งานจากไอซี 8255 นี้จะเป็นไอซีที่ประกอบด้วยพอร์ตการใช้งาน 3 พอร์ต และอีก 1 พอร์ตควบคุม ซึ่งแบ่งเป็น พอร์ต A, B, C โดยพอร์ต C แยกเป็น 2 ส่วนคือ พอร์ต C ล่าง หรือตั้งแต่ PC₀ – PC₃ มีจำนวน 4 บิต และพอร์ต C บน หรือตั้งแต่ PC₄ – PC₇ ที่พิเศษคือ พอร์ตทุกพอร์ตเป็นได้ทั้งพอร์ตอินพุตและพอร์ตเอาต์พุต ก่อนที่จะใช้ 8255 เราจะส่งข้อมูลไปยังพอร์ตควบคุมก่อนว่า จะให้พอร์ตทั้ง 3 พอร์ตของ 8255 ทำหน้าที่อะไร เป็นอินพุต หรือเอาต์พุตพอร์ต ซึ่งเราจะต้องกำหนดพอร์ตควบคุมซึ่งในโครงงานนี้เรากำหนดให้เป็นโหมด 0 และใช้ พอร์ต A, B เป็นเอาต์พุต C เป็นอินพุต



รูปที่ 5.6 แสดงผังโครงสร้างของไอซี 8255

5.3.1 ขาต่าง ๆ ของ 8255 มีขาทั้งหมด 40 ขา ประกอบด้วย

Do – D7 เป็นขาที่ข้อมูลอินพุตเอาต์พุตจะต้องผ่านเข้าออกจากส่วนนี้ Do – D7 จึงต่อเข้ากับระบบบัสของไมโครโปรเซสเซอร์ เพื่อให้ไมโครโปรเซสเซอร์สามารถอ่านหรือเขียนข้อมูลจากพอร์ตผ่านทางบัสนี้

CS (สัญญาณเลือกชิป) ขานี้เป็นขาอินพุตที่จะรับสัญญาณจากภายนอกเพื่อเลือกชิป 8255 โดยเมื่อนานี้เป็น “0” จะทำให้ 8255 ต่อเข้ากับระบบบัสของไมโครโปรเซสเซอร์ เพื่อให้ไมโครโปรเซสเซอร์เขียนหรืออ่านข้อมูลจากพอร์ตได้ การศึกษาเท่านั้น ไมอนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

RD (สัญญาณการอ่าน) เป็นสัญญาณอินพุตที่ต้องส่งมาจากซีพียูเมื่อสัญญาณที่ขานี้เป็น “0” และสัญญาณ CS เป็น “0” ด้วย ไอซี 8255 จะทำตัวให้ซีพียูอ่านข้อมูลจากบัสในขณะที่เป็นพอร์ตอินพุต

WR เป็นสัญญาณการเขียน จะแอกทีฟเมื่อสัญญาณ WR และสัญญาณ CS เป็น “0” สัญญาณนี้จะมาจากซีพียูเมื่อต้องการเขียนข้อมูลลงบนพอร์ตที่กำหนด

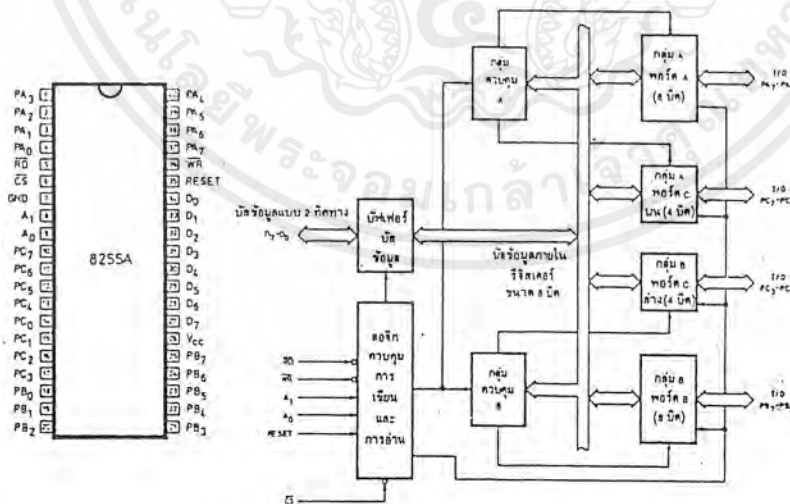
Ao – A1 (สัญญาณแอดเดรส) ลอจิกของสัญญาณทั้งสองจะถอดรหัสออกเป็น 4 รหัส เพื่อกำหนดรีจิสเตอร์ภายในที่เชื่อมต่อกับพอร์ตอินพุตของ 8255

RESET (สัญญาณรีเซต) เป็นสัญญาณที่ส่งจากภายนอกเข้ามาทำการรีเซต 8255 เพื่อเคลียร์สถานะต่าง ๆ ของ 8255 เมื่อ 8255 ได้รับการรีเซต ก็จะกลับเข้าสู่โหมดอินพุตหรือทุกพอร์ตทำเป็นพอร์ตอินพุต

PA0 – PA7 เป็นสายสัญญาณที่เป็นพอร์ตของ 8255 ที่ชื่อพอร์ต A การเลือกพอร์ตจะเลือกโดยสัญญาณแอดเดรส Ao – A1

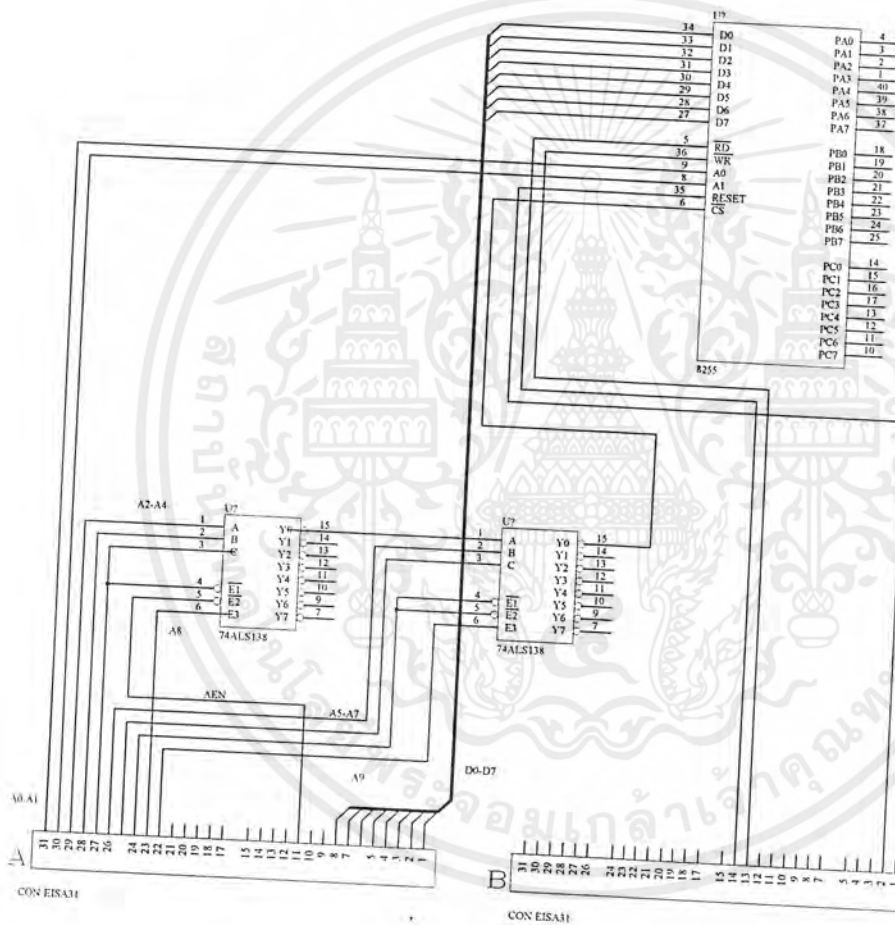
PB0 – PB7 เป็นสายสัญญาณที่เป็นพอร์ต B ของ 8255 ถูกเลือกโดยสัญญาณแอดเดรส Ao – A1

PC0 – PC7 เป็นสายสัญญาณที่เป็นพอร์ต C ของ 8255 การกำหนดพอร์ตนี้จะได้รับการกำหนดโดยสัญญาณแอดเดรส Ao – A1 พอร์ต C นี้แบ่งเป็น 2 กลุ่ม คือ กลุ่ม PC0 – PC3 และกลุ่ม PC4 – PC7



รูปที่ 5.7 แสดงผังวงจรภายในและการจัดขาของไอซี 8255

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

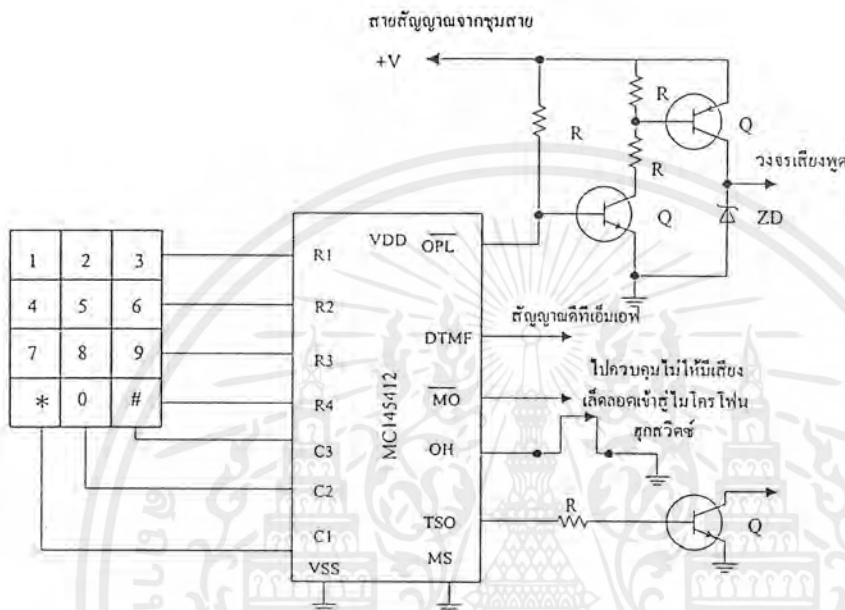


รูปที่ 5.8 แสดงการต่อ 8255 กับการ์ด ISA

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

5.4 ส่วนวงจรส่งสัญญาณหมายเลข (Dialer)

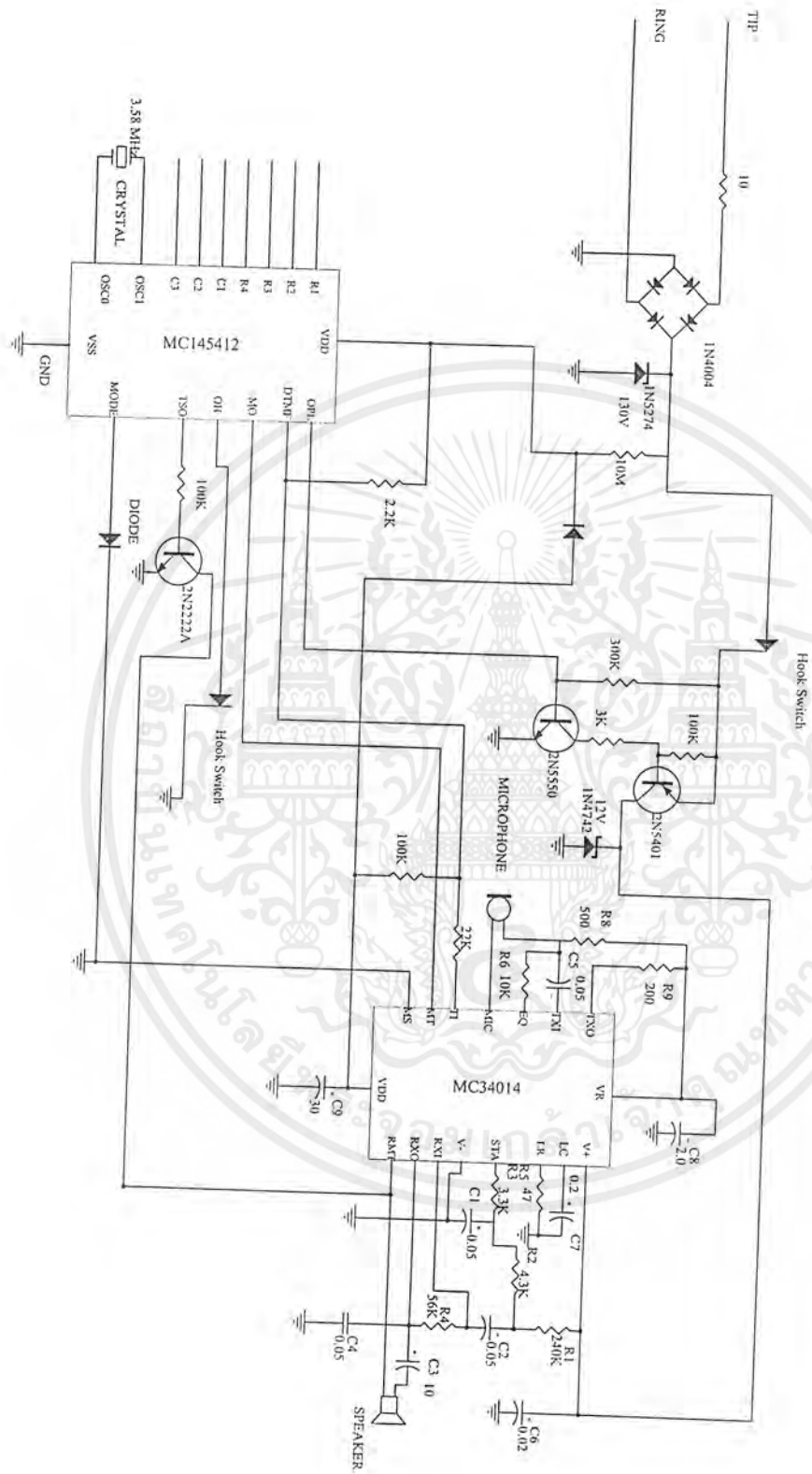
ดังในรูป 5.9 เราจะใช้ไอซีเบอร์ MC145412 มาทำหน้าที่ส่งรหัสหมายเลขโดยอินเตอร์เฟสกับปุ่มกดชนิด 3*4 โดยวงจรส่วนนี้จะทำหน้าที่กำเนิดสัญญาณความถี่คู่ หรือดีทีเอ็มเอฟ เพื่อทำหน้าที่ส่งหมายเลขโทรศัพท์ที่ต้องการติดต่อไปยังชุมสายโทรศัพท์เพื่อทำการติดต่อปลายทาง



รูปที่ 5.9 แสดงวงจรสร้างสัญญาณความถี่ดีทีเอ็มเอฟ

5.5 ส่วนวงจรเสียงพูด (Speech network)

วงจรเสียงพูดดังในรูป 5.10 ใช้ไอซีเบอร์ MC34014 มาทำหน้าที่เปลี่ยนสัญญาณเสียงพูดให้เป็นสัญญาณไฟฟ้าแล้วส่งไปยังคู่สนทนา และเปลี่ยนสัญญาณไฟฟ้าที่ส่งมาจากคู่สนทนาให้เป็นสัญญาณเสียงพูดทำให้พูดคุยกันได้ นอกจากนี้ยังควบคุมระดับสัญญาณ ไซค์โทนที่หูฟังของผู้พูดด้วย



รูปที่ 5.10 แสดงวงจรโทรศัพท์สำเร็จระบบโหนด

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 6

การทดลองและผลการทดลอง

6.1 ทดลองส่วนวงจรเครื่องโทรศัพท์

ส่วนของวงจรเครื่องโทรศัพท์ได้ทำการทดลองเป็นส่วน ๆ ดังนี้

6.1.1 ส่วนรับสัญญาณโทรเข้า

ทดลองโดยการนำวงจรไปเชื่อมต่อกับคู่สายโทรศัพท์และทำการเรียกเข้ามาจากปลายทาง ผลปรากฏว่าสามารถติดต่อกับอีกฝ่ายได้

6.1.2 ส่วนส่งเลขหมายโทรศัพท์

ทดลองโดยกดเลขหมายแล้ววัดสัญญาณที่ขา DTMF ของไอซี MC145412 ผลปรากฏว่าสัญญาณที่วัดได้ใกล้เคียงกับค่ามาตรฐานมากดังนี้

ความถี่ (เฮิรตซ์)	รหัสหรือเลขหมาย			
679	1	2	3	A
770	4	5	6	B
852	7	8	9	C
941	*	0	#	D
ความถี่ (เฮิรตซ์)	1209	1336	1447	1633

และทดลองโทรออกผลปรากฏว่าสามารถโทรออกติดต่อกับเครื่องอื่นได้

6.2 ทดลองพร้อมโปรแกรมการทำงาน

ซึ่งในส่วนนี้จะแบ่งออกเป็น 3 ส่วนใหญ่ ๆ ได้แก่

6.2.1 ส่วนรับโทรศัพท์อัตโนมัติ

ทำการทดลองโดยเปิดให้โปรแกรมทำงานแล้วทำการโทรเข้ามา

ผลปรากฏว่าเมื่อเสียงกริ่งดังไปช่วงเวลาหนึ่งถ้าไม่มีผู้รับสายคอมพิวเตอร์จะทำการยกหูอัตโนมัติ และทำการรอรับข้อความต่อไป

6.2.2 ส่วนรับฝากข้อความ

ทำการทดลองต่อจากข้างต้นให้คู่สายที่โทรเข้ามาฝากข้อความไว้โดยในการบันทึกจะเก็บข้อความไว้ในฮาร์ดดิสก์ในรูปแบบเวฟฟอร์ม (File .Wave)

ผลปรากฏว่าสามารถบันทึกข้อความได้ เลือกฟังข้อความ และสามารถลบข้อความทิ้งได้

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

6.2.3 ส่วนโทรออก

ทำการทดลองโดยเมื่อเข้าไปโปรแกรมส่งหมายเลข กดหมายเลขจากแป้นคีย์บอร์ดบนคอมพิวเตอร์

ผลปรากฏว่าหุ้มสายสามารถเชื่อมต่อเข้ากับโทรศัพท์คู่สายที่ต้องการได้ และยังสามารถเก็บหมายเลขและเวลาที่ใช้ไปแล้วอีกด้วย



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 7

บทสรุป

ได้กล่าวถึงความเป็นมาของโครงการนี้ที่ต้องการนำไมโครคอมพิวเตอร์มาใช้งานร่วมกับระบบโทรศัพท์ จึงได้ศึกษาถึงพื้นฐานระบบโทรศัพท์ เพื่อศึกษาเกี่ยวกับสัญญาณแจ้งเตือนต่าง ๆ ในระบบ ที่จำเป็นต่อการออกแบบฮาร์ดแวร์ของส่วนอินเตอร์เฟสระหว่างไมโครคอมพิวเตอร์กับระบบโทรศัพท์ เพื่อไม่ให้เกิดการรบกวนการทำงานของระบบปกติ

ได้กล่าวถึงรายละเอียดของระบบและ วงจรการอินเตอร์เฟส รวมทั้งโครงสร้างของซอฟต์แวร์ ที่เขียนบนภาษาเตลไฟ ซึ่งทำให้สามารถหมุนหมายเลขโทรออกผ่านทางคีย์บอร์ดคอมพิวเตอร์รวมทั้งตรวจสอบและแสดงสถานะของคู่สายได้ นอกจากนี้ในโหมดการโทรฯ เข้าระบบจะสามารถใช้งานเป็นเครื่องตอบรับอัตโนมัติได้ ถ้าต้องการ

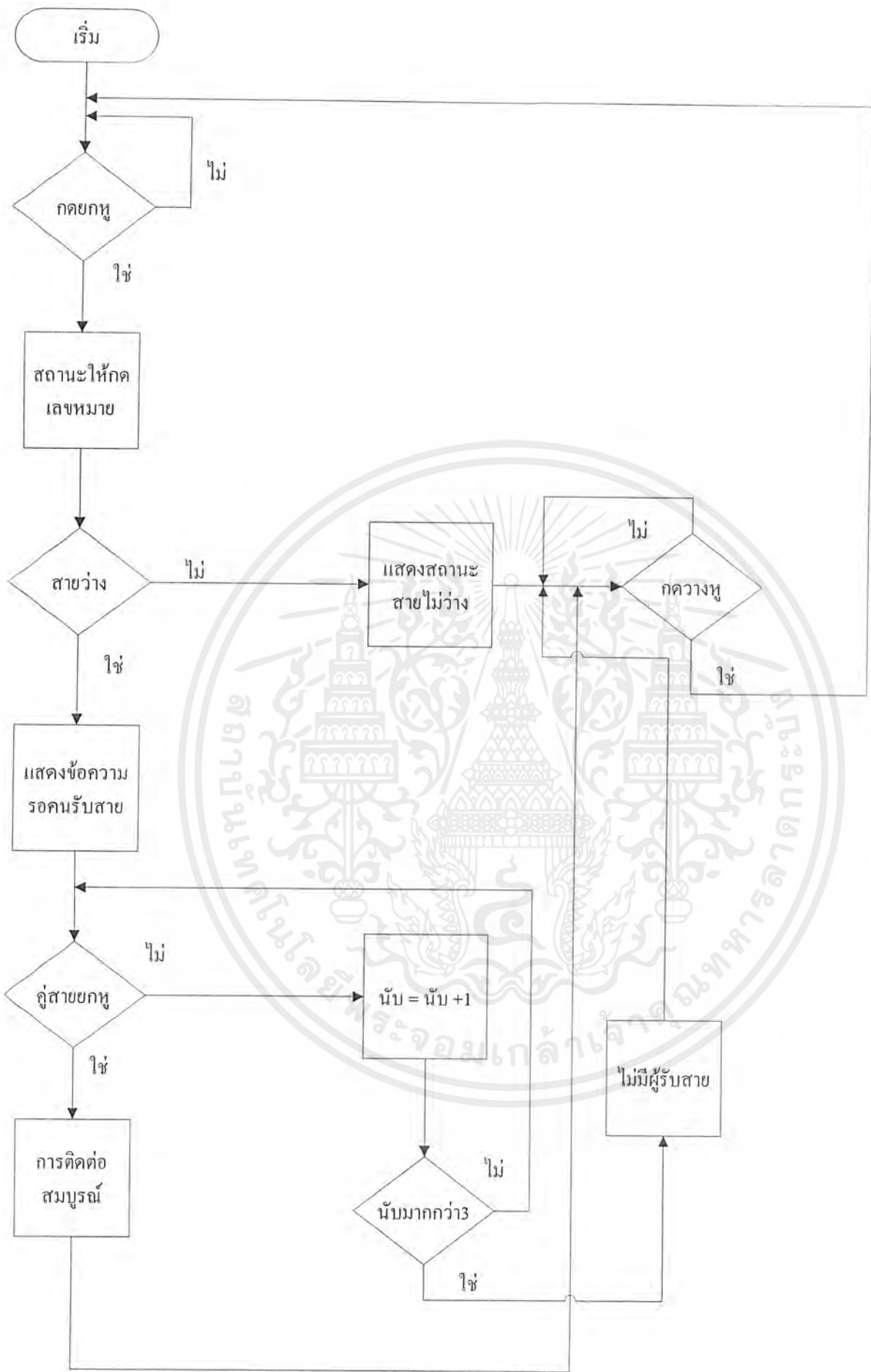
จากการทดลองการทำงานกับระบบจริงทำให้แสดงว่าโครงการนี้ สามารถทำงานได้ดีในระดับหนึ่งตามแนวคิดที่วางไว้ อย่างไรก็ตาม ระบบต้นแบบนี้ยังมีจุดบกพร่องบ้าง เท่าที่พบมีดังนี้

- วงจรมีขนาดใหญ่ทำให้ไม่สามารถอยู่บนการ์ดเดียวทั้งหมดได้
- ไอซี LM567 ตรวจสอบสัญญาณผิดพลาดในเวลาโทรฯ ออก ถ้ามีเสียงพูดเข้า ไมโครโฟนก่อนที่คู่สนทนาจะยกหู เพราะสัญญาณที่ตรวจมีความถี่เดียวกับความถี่เสียง
- ไอซี LM 567 มีการทำงานเป็นเฟสล็อกดูป ในการใช้กับโทรศัพท์บ้าน กับโทรศัพท์ที่ผ่านตู้ PABX สัญญาณ Dial Tone จะมีค่าไม่เท่ากันจึงต้องตั้งค่าล็อกความถี่ใหม่โดยต้องไปเปลี่ยนค่าความต้านทานและคาปาซิเตอร์ในวงจรทำให้เกิดความยุ่งยาก

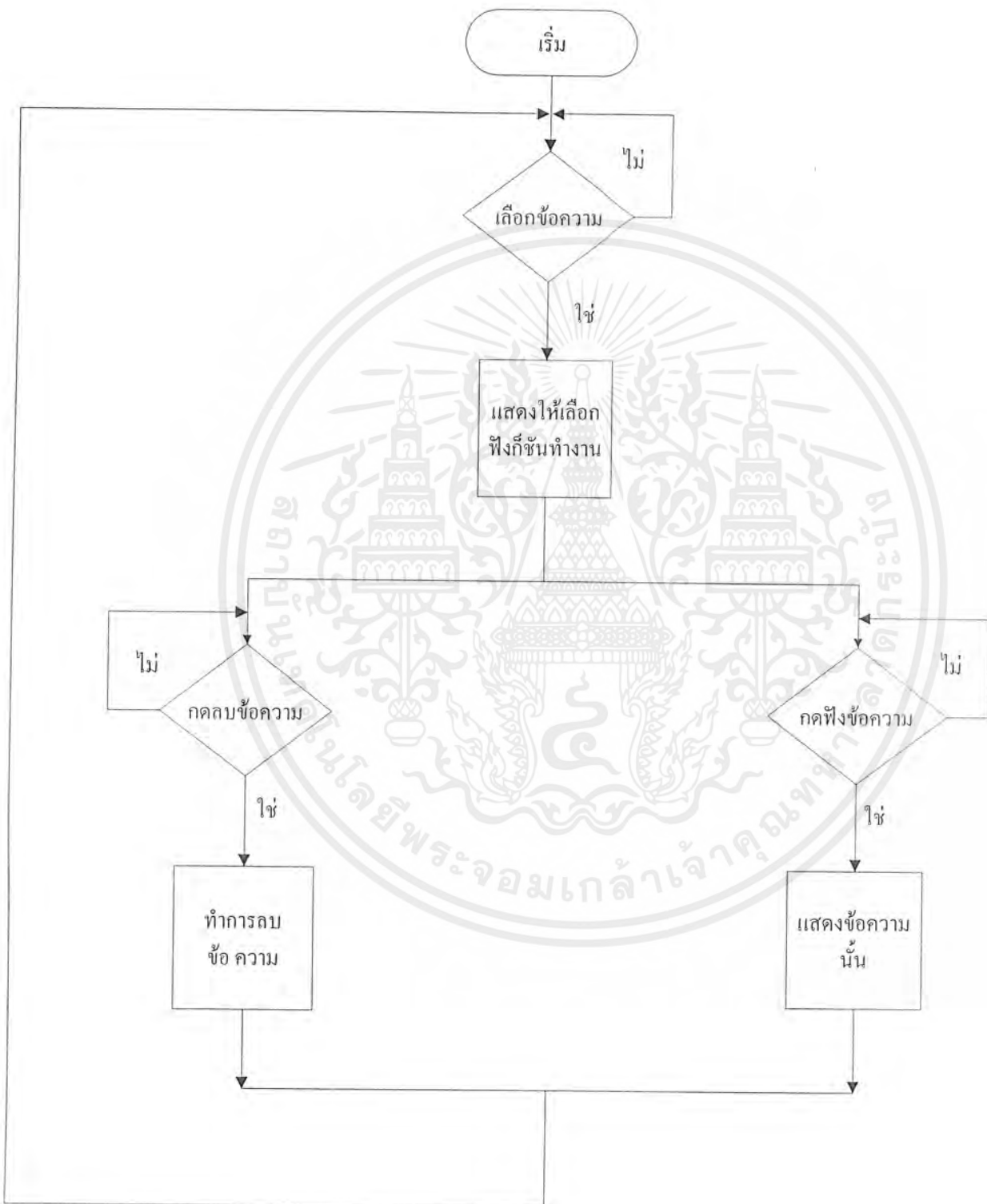
ภาคผนวก



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

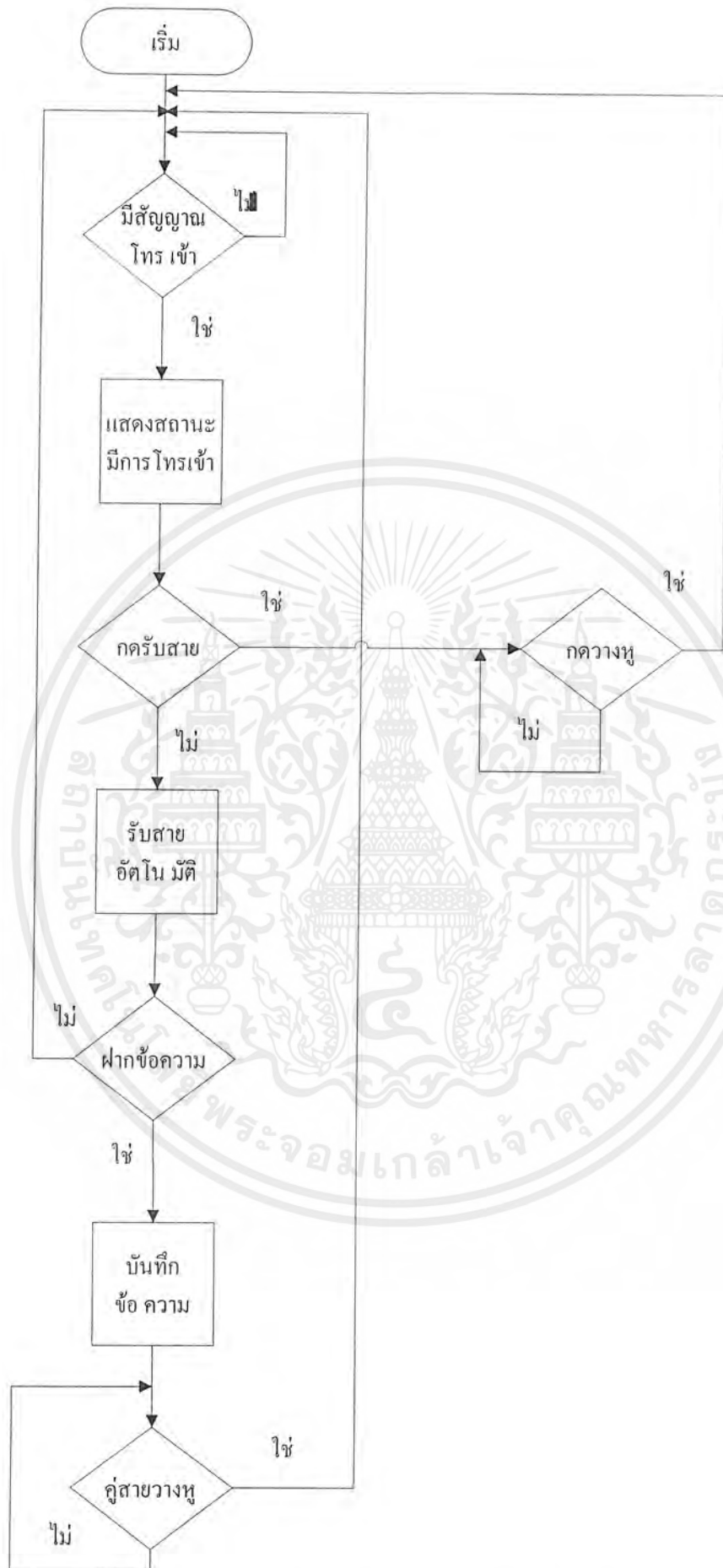


เอกสารนี้จัดทำขึ้นโดยอัตโนมัติ ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
 ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



โฟลชาร์ตแสดงการทำงานขณะฟังข้อความ

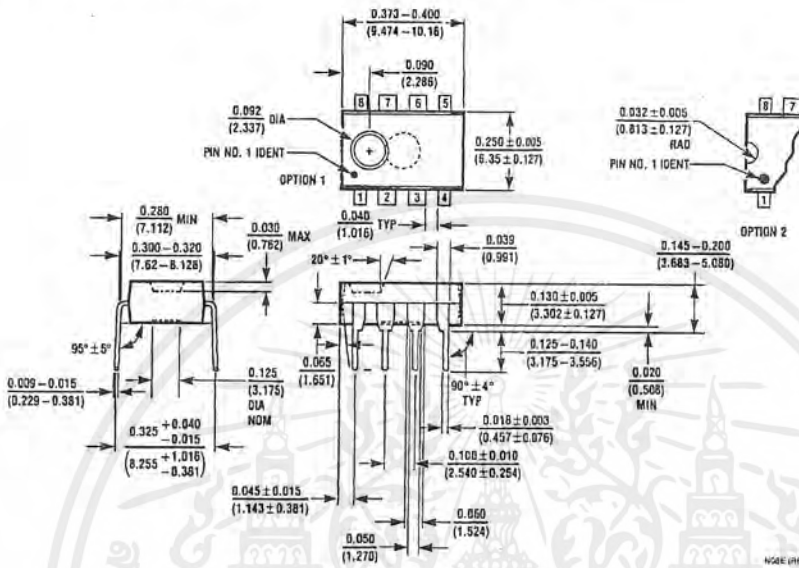
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



โฟชาร์ดแสดงการทำงานส่วนรับสายอัตโนมัติและฝากข้อความ

โฟชาร์ดแสดงการทำงานส่วนรับสายอัตโนมัติและฝากข้อความ โดยขั้นตอนการดำเนินการ
 ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

Physical Dimensions inches (millimeters) unless otherwise noted (Continued)



Molded Dual-In-Line Package (N)
Order Number LM567CN
NS Package Number N08E

LIFE SUPPORT POLICY

NATIONAL'S PRODUCTS ARE NOT AUTHORIZED FOR USE AS CRITICAL COMPONENTS IN LIFE SUPPORT DEVICES OR SYSTEMS WITHOUT THE EXPRESS WRITTEN APPROVAL OF THE PRESIDENT AND GENERAL COUNSEL OF NATIONAL SEMICONDUCTOR CORPORATION. As used herein:

1. Life support devices or systems are devices or systems which, (a) are intended for surgical implant into the body, or (b) support or sustain life, and whose failure to perform when properly used in accordance with instructions for use provided in the labeling, can be reasonably expected to result in a significant injury to the user.
2. A critical component is any component of a life support device or system whose failure to perform can be reasonably expected to cause the failure of the life support device or system, or to affect its safety or effectiveness.

National Semiconductor Corporation
Americas
Tel: 1-800-272-9959
Fax: 1-800-737-7018
Email: support@nsc.com

National Semiconductor Europe
Fax: +49 (0) 1 80-530 85 86
Email: europe.support@nsc.com
Deutsch Tel: +49 (0) 1 80-530 85 85
English Tel: +49 (0) 1 80-532 78 32
Français Tel: +49 (0) 1 80-532 93 58
Italiano Tel: +49 (0) 1 80-534 16 80

National Semiconductor Asia Pacific Customer Response Group
Tel: 65-2544466
Fax: 65-2504466
Email: sea.support@nsc.com

National Semiconductor Japan Ltd.
Tel: 81-3-5639-7560
Fax: 81-3-5639-7507

www.national.com

National does not assume any responsibility for use of any circuitry described, no circuit patent licenses are implied and National reserves the right at any time without notice to change said circuitry and specifications.

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

Absolute Maximum Ratings (Note 1)

If Military/Aerospace specified devices are required, please contact the National Semiconductor Sales Office/Distributors for availability and specifications.

Supply Voltage Pin	9V
Power Dissipation (Note 2)	1100 mW
V _B	15V
V ₃	-10V
V ₃	V ₄ + 0.5V
Storage Temperature Range	-65°C to +150°C

Operating Temperature Range

LM567H	-55°C to +125°C
LM567CH, LM567CM, LM567CN	0°C to +70°C

Soldering Information

Dual-In-Line Package	
Soldering (10 sec.)	260°C
Small Outline Package	
Vapor Phase (60 sec.)	215°C
Infrared (15 sec.)	220°C

See AN-450 "Surface Mounting Methods and Their Effect on Product Reliability" for other methods of soldering surface mount devices.

Electrical Characteristics

AC Test Circuit, T_A = 25°C, V* = 5V

Parameters	Conditions	LM567			LM567C/LM567CM			Units
		Min	Typ	Max	Min	Typ	Max	
Power Supply Voltage Range		4.75	5.0	9.0	4.75	5.0	9.0	V
Power Supply Current Quiescent	R _L = 20k		6	8		7	10	mA
Power Supply Current Activated	R _L = 20k		11	13		12	15	mA
Input Resistance		18	20		15	20		kΩ
Smallest Detectable Input Voltage	I _L = 100 mA, f _i = f _o		20	25		20	25	mVrms
Largest No Output Input Voltage	I _C = 100 mA, f _i = f _o	10	15		10	15		mVrms
Largest Simultaneous Outband Signal to Inband Signal Ratio			6			6		dB
Minimum Input Signal to Wideband Noise Ratio	B _n = 140 kHz		-6			-6		dB
Largest Detection Bandwidth		12	14	16	10	14	18	% of f _o
Largest Detection Bandwidth Skew			1	2		2	3	% of f _o
Largest Detection Bandwidth Variation with Temperature			±0.1			±0.1		%/°C
Largest Detection Bandwidth Variation with Supply Voltage	4.75-6.75V		±1	±2		±1	±5	%V
Highest Center Frequency		100	500		100	500		kHz
Center Frequency Stability (4.75-5.75V)	0 < T _A < 70 -55 < T _A < +125		35 ± 60 35 ± 140			35 ± 60 35 ± 140		ppm/°C ppm/°C
Center Frequency Shift with Supply Voltage	4.75V-6.75V 4.75V-9V		0.5	1.0 2.0		0.4 2.0	2.0 2.0	%V %V
Fastest ON-OFF Cycling Rate			f _o /20			f _o /20		
Output Leakage Current	V _B = 15V		0.01	25		0.01	25	μA
Output Saturation Voltage	e _i = 25 mV, I _B = 30 mA e _i = 25 mV, I _B = 100 mA		0.2 0.6	0.4 1.0		0.2 0.6	0.4 1.0	V
Output Fall Time			30			30		ns
Output Rise Time			150			150		ns

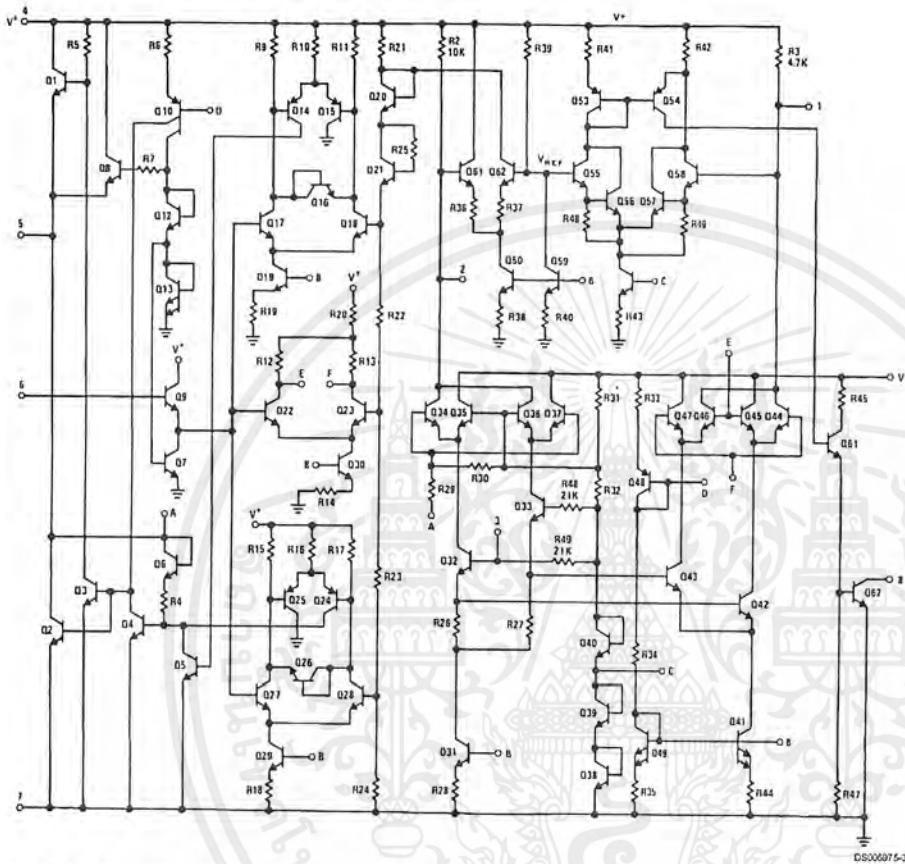
Note 1: Absolute Maximum Ratings indicate limits beyond which damage to the device may occur. Operating Ratings indicate conditions for which the device is functional, but do not guarantee specific performance limits. Electrical Characteristics state DC and AC electrical specifications under particular test conditions which guarantee specific performance limits. This assumes that the device is within the Operating Ratings. Specifications are not guaranteed for parameters where no limit is given, however, the typical value is a good indication of device performance.

Note 2: The maximum junction temperature of the LM567 and LM567C is 150°C. For operating at elevated temperatures, devices in the TO-5 package must be derated based on a thermal resistance of 150°C/W, junction to ambient or 45°C/W, junction to case. For the DIP the device must be derated based on a thermal resistance of 110°C/W, junction to ambient. For the Small Outline package, the device must be derated based on a thermal resistance of 160°C/W, junction to ambient.

Note 3: Refer to RETS567X drawing for specifications of military LM567H version.

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

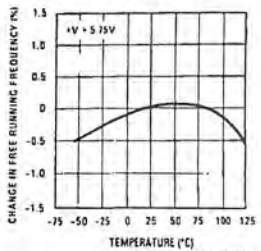
Schematic Diagram



DS000975-3

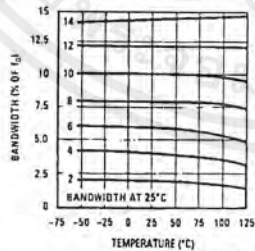
Typical Performance Characteristics

Typical Frequency Drift



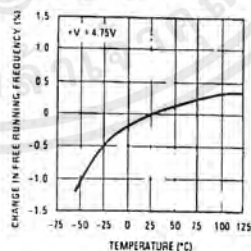
DS000975-10

Typical Bandwidth Variation



DS000975-11

Typical Frequency Drift

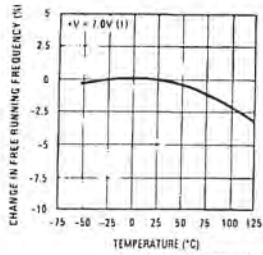


DS000975-12

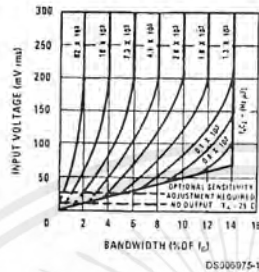
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

Typical Performance Characteristics (Continued)

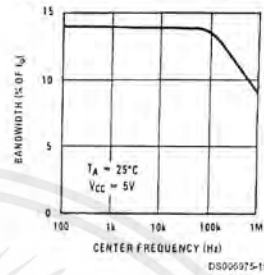
Typical Frequency Drift



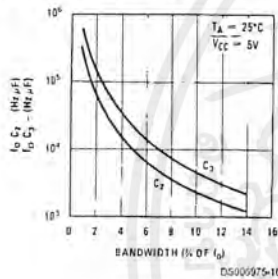
Bandwidth vs Input Signal Amplitude



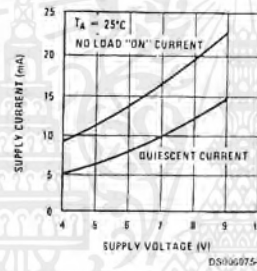
Largest Detection Bandwidth



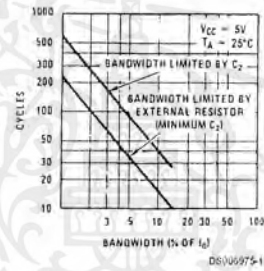
Detection Bandwidth as a Function of C_2 and C_3



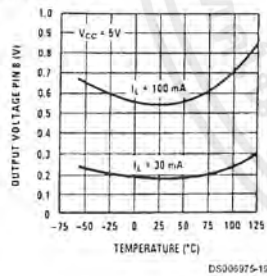
Typical Supply Current vs Supply Voltage



Greatest Number of Cycles Before Output



Typical Output Voltage vs Temperature



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

Transmit Gain Adjustments For The MC34014 Speech Network

By
 Scott Bader and Dennis Morgan
 Bipolar Analog IC Division

INTRODUCTION

The MC34014 telephone speech network provides for direct connection to an electret microphone and to Tip and Ring. In between, the circuit provides gain, drive capability, and determination of the ac impedance for compatibility with the telephone lines. Since different microphones have different sensitivity levels, different gain levels are required from the microphone to the Tip and Ring lines. This application note will discuss how to change the gain level to suit a particular microphone while not affecting the other circuit parameters.

CIRCUIT DESCRIPTION

Refer to Figure 1. The microphone is assumed to be an electret type, characterized by a high dynamic impedance. It is therefore considered to be an ac current source rather than a voltage source. If the microphone used has a dynamic impedance which is not high (compared to R_g), then the microphone must be modeled as a current source paralleled by its dynamic impedance. That impedance value must then be considered to be in parallel with R_g in the following equations. The T_x amplifier has a fixed gain of -20, and the EQ amplifier gain varies from 0.25 to 0.75, depending on the loop current. Z_L is the line impedance. The transmit gain is defined as $V+/I_{mic}$ and is equal to:

$$\frac{V+}{I_{mic}} = \frac{R_g \times Z_L \times A_{TX}}{(1 + R_g/R_A)R_g + (A_{TX}) (A_{EQ}) (Z_L)}$$

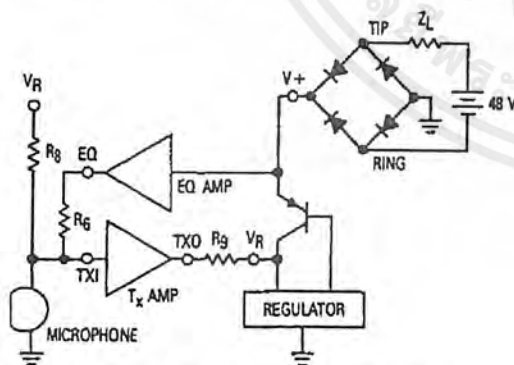


Figure 1. MC34014 Transmit Section

where A_{TX} = gain of the transmit amplifier (20 V/V)
 A_{EQ} = gain of the equalization amp. (0.25 to 0.75 V/V)
 R_A = $R_g/10$ k Ω (10 k Ω = input impedance of Tx amp.)

The ac impedance of the circuit is defined as:

$$Z_{ac} = \frac{R_g (1 + R_g/R_A)}{(A_{TX}) (A_{EQ})}$$

The receive gain (see data sheet for the equivalent circuit) is defined as:

$$G_{rx} = \frac{R_4}{R_1} + \frac{(X_C/R_2) (A_{EQ}) (A_{TXO}) (A_{STA}) \times R_4}{((X_C/R_2) + R_3) (1 + R_g/R_A) \times R_2}$$

As can be seen from the above equations, changing R_g while maintaining the R_g/R_A ratio constant will result in a transmit gain change (proportional to R_g) but will not affect the other parameters. For example, increasing R_g and R_A by a factor of 3 will increase the transmit gain by ≈ 10 dB.

Using the above procedure to increase the transmit gain results in increasing R_g , which supplies the bias current to the microphone. If the higher value of R_g results in insufficient bias voltage at the microphone, then the alternate biasing scheme of Figure 2 should be used.

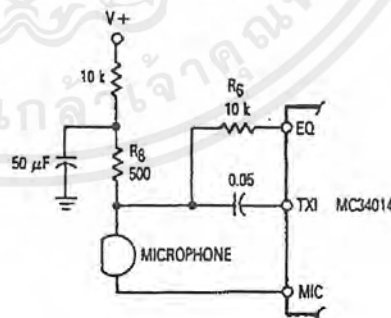


Figure 2. Alternate Biasing Scheme for Higher Voltage Microphones



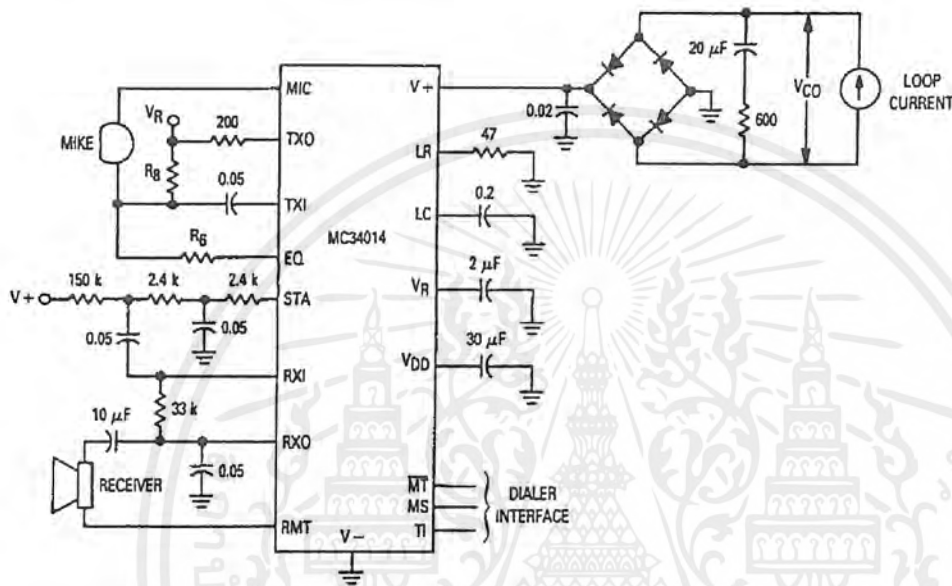
TEST RESULTS

Tests were conducted with a Primo EM-95A microphone, having a sensitivity of $-53 \text{ dB} \pm 3 \text{ dB}$ ($0 \text{ dB} = 1 \text{ V}/\mu\text{bar}$), and a Hosiden KUC2123 microphone which has a sensitivity of $-60 \text{ dB} \pm 3 \text{ dB}$. The test circuit is shown in Figure 3. The tests consisted of applying a constant sound level to the microphones, and measuring the output at V_{CO} , while simulating line lengths of 0–21 Kfeet. The outputs of the two circuits were nearly identical at all line lengths.

CONCLUSION

Although the designs of the various parameters (transmit gain, receive gain, ac impedance, etc.) of the MC34014 speech network are not mutually exclusive due to the commonality of various components, it is possible to adjust the transmit gain independently to suit a particular microphone.

For further information on the MC34014 speech network, refer to the data sheet.



For Primo EM-95A microphone $R_G = 500 \Omega$, $R_B = 10 \text{ k}$
 For Hosiden KUC2123 microphone $R_G = 1.5 \text{ k}$, $R_B = 30 \text{ k}$

Figure 3. Microphone Gain Test Circuit

Motorola reserves the right to make changes without further notice to any products herein. Motorola makes no warranty, representation or guarantee regarding the suitability of its products for any particular purpose, nor does Motorola assume any liability arising out of the application or use of any product or circuit, and specifically disclaims any and all liability, including without limitation consequential or incidental damages. "Typical" parameters can and do vary in different applications. All operating parameters, including "Typicals" must be validated for each customer application by customer's technical experts. Motorola does not convey any license under its patent rights nor the rights of others. Motorola products are not designed, intended, or authorized for use as components in systems intended for surgical implant into the body, or other applications intended to support or sustain life, or for any other application in which the failure of the Motorola product could create a situation where personal injury or death may occur. Should Buyer purchase or use Motorola products for any such unintended or unauthorized application, Buyer shall indemnify and hold Motorola and its officers, employees, subsidiaries, affiliates, and distributors harmless against all claims, costs, damages, and expenses, and reasonable attorney fees arising out of, directly or indirectly, any claim of personal injury or death associated with such unintended or unauthorized use, even if such claim alleges that Motorola was negligent regarding the design or manufacture of the part. Motorola and are registered trademarks of Motorola, Inc. Motorola, Inc. is an Equal Opportunity/Affirmative Action Employer.

Literature Distribution Centers:

USA: Motorola Literature Distribution; P.O. Box 20912; Phoenix, Arizona 85036.

EUROPE: Motorola Ltd.; European Literature Centre; 88 Tanners Drive, Blakelands, Milton Keynes, MK14 5BP, England.

JAPAN: Nippon Motorola Ltd.; 4-32-1, Nishi-Gotanda, Shinagawa-ku, Tokyo 141, Japan.

ASIA PACIFIC: Motorola Semiconductors H.K. Ltd.; Silicon Harbour Center, No. 2 Dai King Street, Tai Po Industrial Estate, Tai Po, N.T., Hong Kong.



MOTOROLA
 JIT PRINTED IN USA (1994) MPS/POD

AN958/D



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่นิยมนำไปใช้ประโยชน์ด้านการค้า
 ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

Equalization of DTMF Signals Using the MC34014

by
Scott Bader and Dennis Morgan
Bipolar Analog IC Division

INTRODUCTION

This application note will describe how to obtain equalization (line length compensation) of the DTMF dialing tones using the MC34014 speech network. While the MC34014 does not have an internal dialer, it has the interface for a dialer so as to provide the means for putting the DTMF tones onto the Tip & Ring lines. The Equalization amplifier, whose gain varies with loop current, was meant primarily to equalize the speech signals. However, by adding one resistor, it can be used to equalize the DTMF signals as well.

CIRCUIT DESCRIPTION

Referring to Figure 1, the gain of the equalization amplifier varies with loop current as it is a function of the voltage at the LR pin (Pin 13). The gain varies from a minimum of -12 dB at low loop currents (long line), to -2.5 dB at high loop currents (short line). The output at EQ (Pin 6) is in phase with the signals going out onto Tip & Ring, but is out of phase with the DTMF input signals from the dialer at R7 (see Figure 2). Because of the out-of-phase relationship, the signal at EQ can be used to partially cancel the signals at the Tone Input (Pin 16). The addition of resistor R10 provides the path for this function, with the result that the DTMF gain increases as loop current decreases.

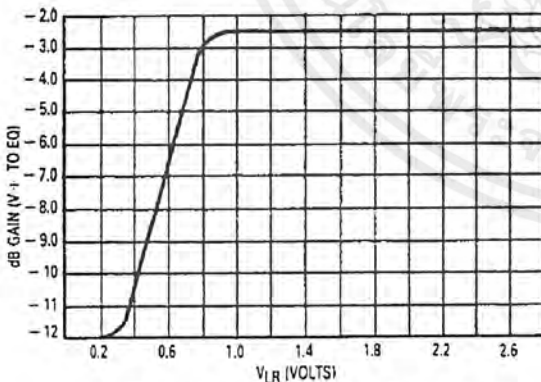


Figure 1. Equalization Amplifier Gain

Because the addition of R10 cancels some of the signal going into Pin 16, resistor R7 must be decreased in order to restore the overall gain from the dialer to Tip & Ring.

The DTMF gain values indicated in Figures 3 and 4 is the gain from the tone dialer (input at R7) to the Tip & Ring lines terminated with a 600 ohm resistor. Figure 3 indicates the gain CHANGE (as the loop current is varied from 60 to 20 mA) versus different values of R10. The gain change is a function of R10, and independent of R7. Figure 4 indicates the DTMF gain versus R7 for different values of R10 at a loop current of 20 mA.

Because the typical telephone line is not purely resistive, there will be a phase shift of other than 180° from the DTMF dialer to Tip & Ring in most applications. For this reason, the values of R10 and R7 will have to be adjusted slightly from those in the graphs to compensate for the phase shift.

The MC34014 data sheet mentions that a dc bias current of 20-50 μ A is required into Pin 16 in order to bias the DTMF amplifier. The addition of R10 will provide the bias current from the EQ output for most applications, in which case it may be desirable to ac couple the dialer to R7 with a 0.5 μ F capacitor. Excessive bias current will result in clipping of the signals at Tip & Ring. If just the addition of R10 results in excessive bias current, then the EQ output should be ac coupled to R10 with a 0.5 μ F capacitor, and the bias current supplied either from the dialer or from an additional resistor as shown in Figure 5.

For further information on the MC34014, refer to its' data sheet.



MOTOROLA

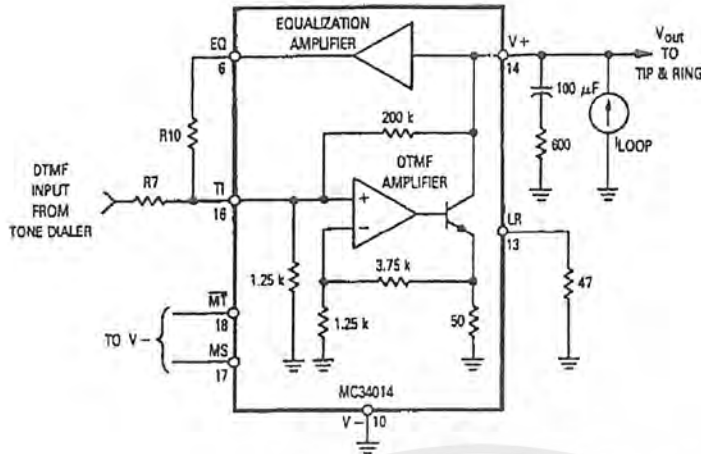


Figure 2. DTMF Driver

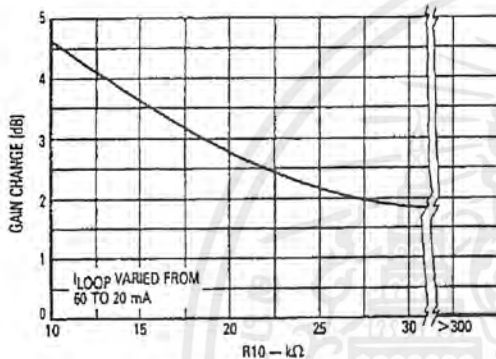


Figure 3. Gain Change

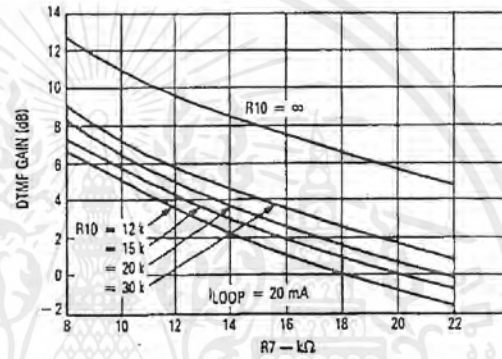


Figure 4. DTMF Gain

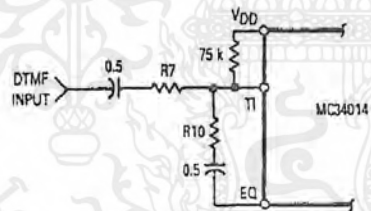


Figure 5. Alternate Biasing

Motorola reserves the right to make changes without further notice to any products herein. Motorola makes no warranty, representation or guarantee regarding the suitability of its products for any particular purpose, nor does Motorola assume any liability arising out of the application or use of any product or circuit, and specifically disclaims any and all liability, including without limitation consequential or incidental damages. "Typical" parameters can and do vary in different applications. All operating parameters, including "Typicals" must be validated for each customer application by customer's technical experts. Motorola does not convey any license under its patent rights nor the rights of others. Motorola products are not designed, intended, or authorized for use as components in systems intended for surgical implant into the body, or other applications intended to support or sustain life, or for any other application in which the failure of the Motorola product could create a situation where personal injury or death may occur. Should Buyer purchase or use Motorola products for any such unintended or unauthorized application, Buyer shall indemnify and hold Motorola and its officers, employees, subsidiaries, affiliates, and distributors harmless against all claims, costs, damages, and expenses, and reasonable attorney fees arising out of, directly or indirectly, any claim of personal injury or death associated with such unintended or unauthorized use, even if such claim alleges that Motorola was negligent regarding the design or manufacture of the part. Motorola and are registered trademarks of Motorola, Inc. Motorola, Inc. is an Equal Opportunity/Affirmative Action Employer.

Literature Distribution Centers:

USA: Motorola Literature Distribution; P.O. Box 20912; Phoenix, Arizona 85036.

EUROPE: Motorola Ltd.; European Literature Centre; 88 Tanners Drive, Blakelands, Milton Keynes, MK14 5BP, England.

JAPAN: Nippon Motorola Ltd.; 4-32-1, Nishi-Gotanda, Shinagawa-ku, Tokyo 141, Japan.

ASIA PACIFIC: Motorola Semiconductors H.K. Ltd.; Silicon Harbour Center, No. 2 Dai King Street, Tai Po Industrial Estate, Tai Po, N.T., Hong Kong.



MOTOROLA

19432-1 PRINTED IN USA (1994) MPS/POD LIN MISC YCAEAA

AN960/D



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

กิตติกรรมประกาศ

การจัดทำโครงการทั้งหมดนี้สำเร็จลุล่วงไปได้ด้วยดีเนื่องมาจากบุคคลหลาย ๆ ฝ่าย โดยเฉพาะอย่างยิ่งต้องกราบขอบพระคุณอาจารย์ กิตติพล ชิตสกุล เป็นอย่างสูงที่ได้ให้คำแนะนำและเสนอแนวความคิดช่วยให้โครงการนี้เป็นรูปร่างขึ้นมาได้ และขอขอบคุณเพื่อน ๆ ทุกคนที่ได้ให้ความช่วยเหลือมา ณ ที่นี้ด้วย

คณะผู้จัดทำ



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บรรณานุกรม

1. ชานินทร์ ถาวรสารนวงศ์ และ ทินกร คุ้ม การอินเทอร์เน็ตเฟส IBM/PC สำนักพิมพ์ฟิสิกส์เซ็นเตอร์ 2535 หน้าที่ 28
2. นฤต กระจาย การเขียนโปรแกรมแบบวิซวลคีย์ Delphi 4 สำนักพิมพ์ซีเอ็ดยูเคชั่น 2542 หน้า 38



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้