



เครื่องโปรแกรมชุดไอซี  
(Gang Programmer)



โดย

นาย รัฐศาสตร์ อัมฤทธิ  
นาย รุ่งโรจน์ พงศาพิชญ์  
นาย วรพัฒน์ ตูลารักษ์

อาจารย์ที่ปรึกษา

รศ.ดร.มนัส สังวรศิลป์

เลขหมึก.....  
เลขทะเบียน.....42693  
วัน, เดือน, ปี.....๖ ส.ย. 2545

b.....  
i.....

ปริญญานิพนธ์นี้เป็นส่วนหนึ่งของการศึกษาตามหลักสูตรปริญญาวิศวกรรมศาสตรบัณฑิต  
ภาควิชาอิเล็กทรอนิกส์ คณะวิศวกรรมศาสตร์  
สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า  
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

๒๑/๑๐/๘๙

ปริญญาโทปีการศึกษาที่ 2543

ภาควิชาอิเล็กทรอนิกส์ คณะวิศวกรรมศาสตร์

สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง

ผู้จัดทำ

1. นายรัฐศาสตร์ อัมฤทธิ เลขประจำตัว 40010640
2. นายรุ่งโรจน์ พงศาพิชญ์ เลขประจำตัว 40010645
3. นายวรพัฒน์ ตูลารักษ์ เลขประจำตัว 40010675

รายงานฉบับนี้ได้ผ่านการตรวจสอบโดยอาจารย์ที่ปรึกษาแล้ว

.....อาจารย์ที่ปรึกษา  
(รศ.ดร.มนัส ลังวรศิลป์)

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า  
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

## บทคัดย่อ

นาย รัชศาสตร์ อัมฤทธิ เลขประจำตัว 40010640

นายรุ่งโรจน์ พงศาพิชญ์ เลขประจำตัว 40010645

นายวรพัฒน์ ตูลารักษ์ เลขประจำตัว 40010675

อาจารย์ที่ปรึกษา รศ.ดร. มนต์ ตั้งวรศิลป์

ภาคการศึกษาที่ 2 ปีการศึกษา 2543

โครงการ “เครื่องโปรแกรมไมโครคอนโทรลเลอร์แบบกลุ่ม” นี้ สร้างขึ้นโดยคำนึงถึงการทำงานในอุตสาหกรรมที่จำเป็นต้องมีการโปรแกรมอุปกรณ์จำพวกไมโครคอนโทรลเลอร์, เมมโมรี ซึ่งจำเป็นต้องมีการผลิต, ปรับปรุงเป็นจำนวนมากๆ ซึ่งจะเสียเวลามากหากจะต้องโปรแกรมไอซีทีละตัว ดังนั้นโครงการนี้จึงออกแบบให้เครื่องโปรแกรมนี้สามารถทำการโปรแกรมไอซีทีเป็นจำนวนมากครั้งละมากกว่า 1 ตัว เพื่อความสะดวกและรวดเร็วในการทำงาน

## ABSTRACT

Mr.Rattasart Ammarit ID: 40010640

Mr.Roongroj Pongsapich ID: 40010645

Mr.Worrapat Turalak ID: 40010675

Assoc. Prof. Dr.Manas Sangworasilp (Adviser)

2<sup>nd</sup> Semestor, Educational Year 2000

In this Project, The Microcontroller Gang Programmer, is designed to serve the industries that have to update/produce large number of microcontroller each time instead of programming the IC one-by-one, We design this Microcontroller Gang Programmer to help them program more than one IC at the same time.

## สารบัญ

	หน้า
บทคัดย่อ	i
Abstract	ii
สารบัญ	iv
บทที่ 1 บทนำ	1
บทที่ 2 ทฤษฎีการทำงาน	2
2.1. วิธีการโปรแกรมเมมโมรีแบบแฟลชของตัวไมโครคอนโทรลเลอร์	2
2.2. การใช้งานพอร์ตอนุกรมของคอมพิวเตอร์	5
2.3. ไมโครคอนโทรลเลอร์ MCS-51	9
บทที่ 3 รายละเอียดโครงสร้าง	12
บทที่ 4 การออกแบบโครงสร้าง	14
บทที่ 5 โปรแกรมควบคุมการทำงานวงจร	19
5.1. หน้าที่ของโปรแกรม	19
5.2. ความสามารถของโปรแกรม	19
5.3. ข้อจำกัดของโปรแกรม	20
5.4. การใช้งานโปรแกรม	20
บทที่ 6 การออกแบบโปรแกรม	25
6.1.การสร้างยูนิท MSCommLib_TLB	25
6.2.คอนโทรล MSComm	27
6.3.ยูนิท FileWorkShop	28
6.4.ยูนิท BurnIT	29
บทที่ 7 การทดลอง	34
บทที่ 8สรุปและวิจารณ์ผลการทดลอง	35
ภาคผนวก	

## บทที่ 1

### บทนำ

การเขียนโปรแกรมให้แก่ไอซีจำเป็นต้องมีเครื่องโปรแกรม ซึ่งส่วนใหญ่จะเป็นการโปรแกรมทีละตัว สำหรับโรงงานอุตสาหกรรมที่ต้องโปรแกรมแก่ไอซีจำนวนมาก หากใช้เครื่องโปรแกรมที่สามารถโปรแกรมได้เพียงครั้งละตัวนั้นจะทำให้เสียเวลาในการผลิตอย่างมาก จึงจำเป็นต้องใช้เครื่องโปรแกรมชุดไอซี (GANG PROGRAMMER) ช่วยเพิ่มความเร็วในการผลิต เนื่องจากสามารถเขียนโปรแกรมให้แก่ไอซีได้พร้อมกันทีละหลายๆ ตัว ไม่ต้องเสียเวลาในการเปลี่ยนตัวไอซีและโปรแกรมลงทุกๆ ครั้ง

โดยทั่วไปเครื่องโปรแกรมที่ใช้กันในโรงงาน เครื่องโปรแกรมแบบเป็นชุดที่ใช้กันจะสามารถโปรแกรมได้เพียง 1 เบอร์ไอซีเท่านั้น ซึ่งจะต้องเปลืองงบประมาณในการซื้อชุดโปรแกรมไอซีเบอร์อื่นๆ เพิ่มอีก ถ้าหากต้องการโปรแกรมไอซีหลายๆ เบอร์ ดังนั้นเครื่องโปรแกรมไอซีที่ได้จัดทำขึ้นนี้ จะเป็นเครื่องโปรแกรมที่มีคุณสมบัติในการโปรแกรมไอซีได้หลายเบอร์และสามารถโปรแกรมได้ทีละหลายๆ ตัวด้วย

#### ขอบเขตของโครงการเครื่องโปรแกรมชุดไอซี

1. สามารถโปรแกรมไอซีเบอร์
  - 1.1 AT89C51
  - 1.2 AT89C52
  - 1.3 AT89S53
  - 1.4 AT89S8252
  - 1.5 AT89C1051
  - 1.6 AT89C2051
  - 1.7 AT89C4051
2. ใช้เครื่องคอมพิวเตอร์ส่วนบุคคลส่งข้อมูลให้แก่เครื่อง โปรแกรม และรับข้อมูลจากเครื่องโปรแกรมได้
3. โปรแกรมไอซีได้ครั้งละ 6 ตัวพร้อมกัน
4. สามารถตรวจสอบความถูกต้องของการ โปรแกรมได้

5. อ่านโปรแกรมจากไอซี (ที่ไม่มีการเขียนล๊อคไว้) เซฟเป็นไฟล์ HEX เก็บไว้บนเครื่องคอมพิวเตอร์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่นอนุญาตให้นำไปใช้ประโยชน์ด้านการค้า  
ได้  
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

## บทที่ 2

### ทฤษฎีการทำงาน

ทฤษฎีที่จำเป็นในการทำงานของวงจร Gang Programmer ที่ควรรทราบคือ

1. วิธีโปรแกรมเมมโมรีแบบ Flash ของตัวไมโครคอนโทรลเลอร์
2. การใช้งานพอร์ตอนุกรมของคอมพิวเตอร์
3. การใช้งานไมโครคอนโทรลเลอร์ MCS-51

#### 2.1 วิธีโปรแกรมเมมโมรีแบบ flash ของตัวไมโครคอนโทรลเลอร์

ไมโครคอนโทรลเลอร์เบอร์ AT89C51, AT89C52, AT89S53, AT89S8252 นั้นจะมีเมมโมรีบรรจุอยู่ภายใน ซึ่งพร้อมจะให้ใช้งานได้ วิธีการโปรแกรมแฟลชเมมโมรีนั้นมีอยู่ 2 วิธี นั่นคือการโปรแกรมแบบ High Voltage และ แบบ Low Voltage ซึ่งชนิดของการโปรแกรมจะขึ้นอยู่กับตัวไมโครคอนโทรลเลอร์เอง ซึ่งในที่นี้จะขอกล่าวถึงแต่การโปรแกรมแบบ High Voltage

#### ขั้นตอนการโปรแกรม

ก่อนที่จะทำการโปรแกรกลงสู่ตัวไมโครคอนโทรลเลอร์นั้น สัญญาณตำแหน่ง (Address), ข้อมูล (Data) และสัญญาณควบคุม ต้องถูกตั้งให้ตรงกับแต่ละโหมดของการโปรแกรม ดังรูปที่ 2.1 และรูป 2.2 โดยขั้นตอนการโปรแกรมจะเป็นไปตามนี้

1. ป้อนค่าตำแหน่งของเมมโมรีที่ต้องการที่สายสัญญาณบอกตำแหน่ง (Address Lines)
2. ป้อนข้อมูลที่ต้องการลงไปยังสายข้อมูล (Data Lines)
3. ป้อนชุดคำสั่งไปยังสายสัญญาณควบคุม (Control Lines)
4. เพิ่มค่าสาย  $\overline{EA}/V_{pp}$  เป็น 12 โวลต์ สำหรับการโปรแกรมแบบ High Voltage
5. ป้อนพัลส์ไปตามสาย  $\overline{ALE}/\overline{PROG}$  หนึ่งครั้ง ในการโปรแกรมแต่ละไบต์หรือการโปรแกรมแบบ Lock BIT ช่วงเวลาการเขียน (Write Cycle) ของแต่ละไบต์จะใช้เวลาไม่เกิน 1.5 ms จากนั้นเลื่อนตำแหน่งไปยังตำแหน่งถัดไปแล้วกลับไปทำตามขั้นตอนที่ 1 จนครบทุกตำแหน่ง

#### การล้างข้อมูลภายในแฟลชเมมโมรี

สามารถล้างข้อมูลภายในเมมโมรีได้ด้วยการป้อนชุดคำสั่งตามรูป 2.1 หรือ 2.2 และดึงให้

เอกสารนี้เผยแพร่โดย  $\overline{ALE}/\overline{PROG}$  ลงสถานะ Low นาน 10 ms ศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า  
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

## การตรวจสอบข้อมูลที่ได้เขียนไปแล้ว

ถ้าหากไม่ได้ทำการโปรแกรมโดยทำการล๊อคบิต-1 หรือ บิต-2 แล้ว ข้อมูลที่เขียนลงไปนั้น จะยังสามารถทำการอ่านกลับออกมาเพื่อตรวจสอบได้ผ่านทางสาย สัญญาณตำแหน่งและสายข้อมูล

### Flash Programming Modes

Mode	RST	PSEN	ALE/PROG	$EAV_{pp}$	P2.6	P2.7	P3.6	P3.7						
Write Code Data	H	L		H/12V	L	H	H	H						
Read Code Data	H	L	H	H	L	L	H	H						
Write Lock	Bit - 1	L		H/12V	H	H	H	H						
			Bit - 2							H/12V	H	H	L	L
			Bit - 3											
Chip Erase	H	L		H/12V	H	L	L	L						
Read Signature Byte	H	L	H	H	L	L	L	L						

Note: 1. Chip Erase requires a 10 ms PROG pulse.

รูปที่ 2.1 รูปแบบการโปรแกรมแฟลชเมมโมรี่ของ AT89C51 และ AT89C52

### Flash and EEPROM Parallel Programming Modes

Mode	RST	PSEN	ALE/PROG	$EAV_{pp}$	P2.6	P2.7	P3.6	P3.7	Data I/O P0.7:0	Address P2.5:0 P1.7:0	
Serial Prog. Modes	H	h <sup>(1)</sup>	h <sup>(1)</sup>	x							
Chip Erase	H	L		12V	H	L	L	L	X	X	
Write (10K bytes) Memory	H	L		12V	L	H	H	H	DIN	ADDR	
Read (10K bytes) Memory	H	L	H	12V	L	L	H	H	DOUT	ADDR	
Write Lock Bits	H	L		12V	H	L	H	L	DIN	X	
									Bit - 1	P0.7 = 0	X
									Bit - 2	P0.6 = 0	X
Bit - 3	P0.5 = 0	X									
Read Lock Bits:	H	L	H	12V	H	H	L	L	DOUT	X	
									Bit - 1	⊕ P0.2	X
									Bit - 2	⊕ P0.1	X
Bit - 3	⊕ P0.0	X									
Read Atmel Code	H	L	H	12V	L	L	L	L	DOUT	30H	
Read Device Code	H	L	H	12V	L	L	L	L	DOUT	31H	
Serial Prog. Enable	H	L		12V	L	H	L	H	P0.0 = 0	X	
Serial Prog. Disable	H	L		12V	L	H	L	H	P0.0 = 1	X	
Read Serial Prog. Fuse	H	L	H	12V	H	H	L	H	⊕ P0.0	X	

Notes: 1. "h" = weakly pulled "High" internally.

2. Chip Erase and Serial Programming Fuse require a 10 ms PROG pulse. Chip Erase needs to be performed first before reprogramming any byte with a content other than FFH.

3. P3.4 is pulled Low during programming to indicate RDY/BSY.

4. "X" = don't care.

รูปที่ 2.2 รูปแบบการโปรแกรมแฟลชเมมโมรี่ของ AT89S53 และ AT89S8252

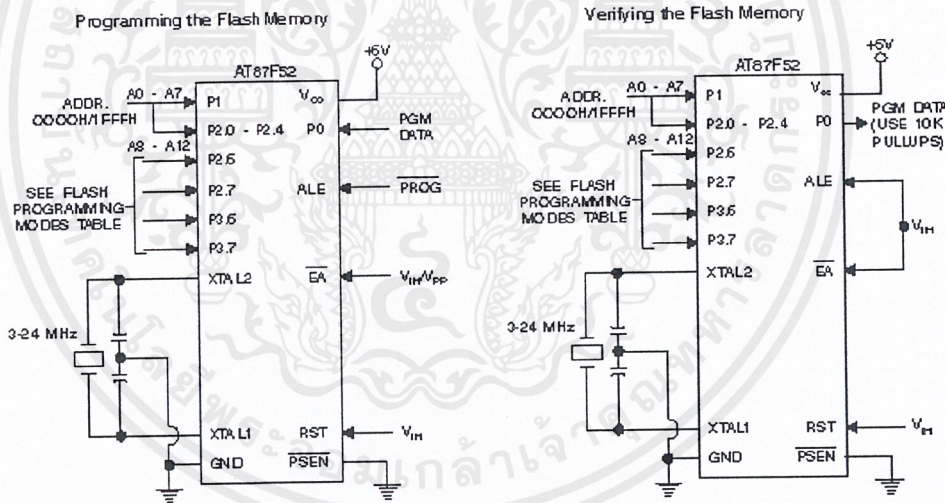
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

### Flash Programming Modes

Mode	RST/PP	P3.2/ $\overline{\text{PROG}}$	P3.3	P3.4	P3.5	P3.7
Write Code Data <sup>(1)(3)</sup>	12V		L	H	H	H
Read Code Data <sup>(1)</sup>	H	H	L	L	H	H
Write Lock	Bit - 1		H	H	H	H
	Bit - 2		H	H	L	L
Chip Erase	12V		H	L	L	L
Read Signature Byte	H	H	L	L	L	L

Notes: 1. The internal PEROM address counter is reset to 000H on the rising edge of RST and is advanced by a positive pulse at XTAL 1 pin.  
 2. Chip Erase requires a 10 ms  $\overline{\text{PROG}}$  pulse.  
 3. P3.1 is pulled Low during programming to indicate RDY:BSY.

รูปที่ 2.3 รูปแบบการโปรแกรมแฟลชเมมโมรี่ของ AT89C1051, AT89C2051 และ AT89C4051



รูปที่ 2.4 การเชื่อมต่อสายสัญญาณต่างๆ ของ AT89S53 และ AT89S8252

Figure 3. Programming the Flash Memory

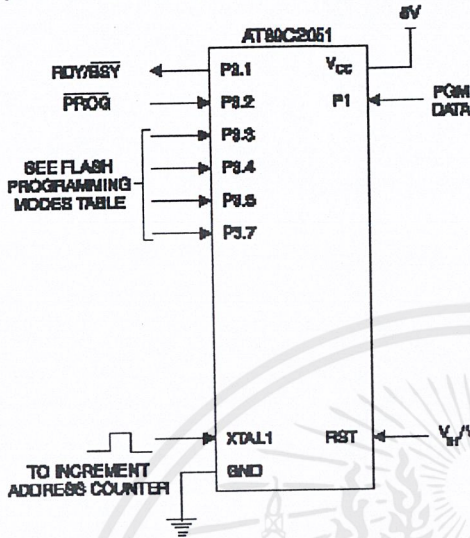
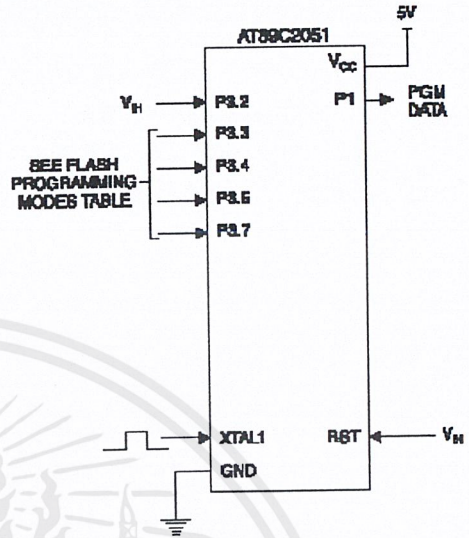
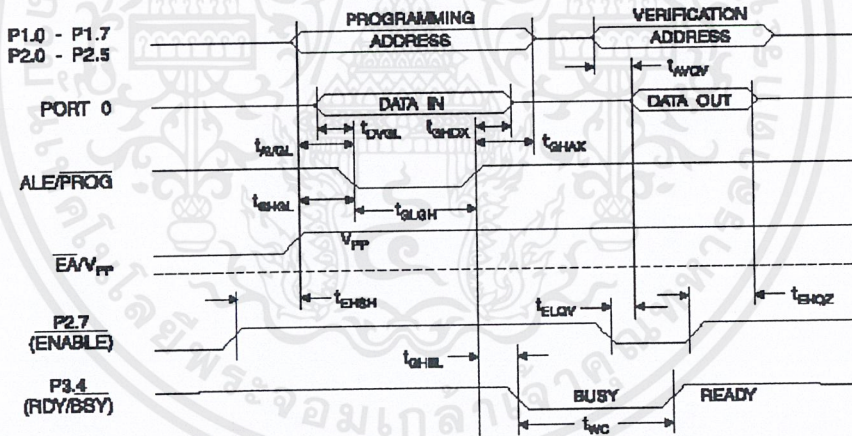


Figure 4. Verifying the Flash Memory



รูปที่ 2.5 การเชื่อมต่อสายสัญญาณต่างๆ ของ AT89C1051, AT89C2051 และ AT89C4051



รูปที่ 2.6 Timing Diagram และรูปคลื่นของการ โปรแกรมแบบ High Voltage

## 2.2 การใช้งานพอร์ตอนุกรมของคอมพิวเตอร์

### การสื่อสารข้อมูลแบบอะซิงโครนัส

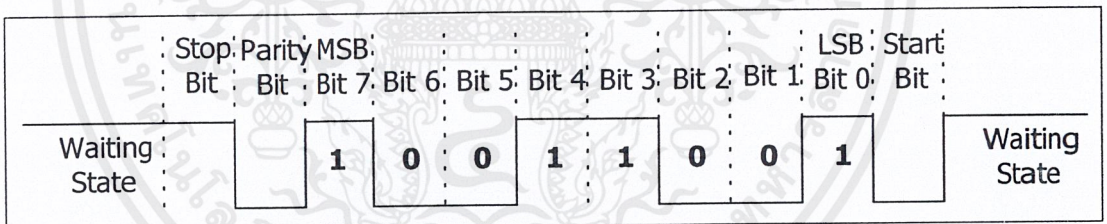
การสื่อสารข้อมูลแบบอะซิงโครนัสคือการรับและส่งข้อมูลภายในสายโดยไม่จำเป็นต้องมีสัญญาณนาฬิกาที่ร่วมด้วยเหมือนกับการส่งข้อมูลแบบซิงโครนัส แต่จะใช้การกำหนดค่าสัญญาณนาฬิกาทั้งภาครับและภาคส่งให้มีค่าเท่ากัน ซึ่งเรียกสัญญาณนาฬิกาที่ใช้ในการกำหนดค่าให้ภาครับและภาคส่งนี้ว่า อัตราการถ่ายทอข้อมูล หรือ บอเดอเรต (Baudrate) มีหน่วยเป็น บิตต่อวินาที (Bit per second : bps)

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

รูปแบบของข้อมูลที่ใช้ในการรับส่งแบบอะซิงโครนัสประกอบด้วย 4 ส่วนด้วยกันคือ

1. บิตเริ่มต้น (Start Bit) ขนาด 1 บิต
2. บิตข้อมูลแบบอนุกรม (Data Bit) ขนาด 8 บิต
3. บิตตรวจสอบพาริตี (Parity Bit) ขนาด 1 บิต หรือไม่มี
4. บิตปิดท้าย (Stop Bit) ขนาด 1, 1.5 หรือ 2 บิต

รูปที่ 2.7 แสดงรูปแบบของข้อมูลอนุกรมแบบอะซิงโครนัส ซึ่งเมื่อไม่มีข้อมูลที่จะส่ง ขา Data จะมีสถานะลอจิก “1” ซึ่งจะเรียกสถานะนี้ว่าสถานะหยุดรอ (Waiting State) การเริ่มต้นส่งข้อมูลจะเริ่มจากการให้ขา Data มีลอจิก “0” ด้วยช่วงเวลา 1 บิต ซึ่งจะเรียกบิตนี้ว่าบิตเริ่มต้น จากนั้นบิตข้อมูลจะถูกส่งออกไป โดยเริ่มจากบิตที่มีนัยสำคัญต่ำสุด (LSB) ก่อน ซึ่งข้อมูลในบิตที่จะส่งอาจมีขนาด 5, 6, 7 หรือ 8 บิตก็ได้ จากนั้นจะตามด้วยบิตพาริตี เพื่อให้ตรวจสอบความผิดพลาดที่เกิดขึ้นจากการส่งข้อมูล บิตสุดท้ายที่จะส่งคือบิตปิดท้าย ซึ่งจะให้ขา Data มีสถานะลอจิก 1 อีกครั้งด้วยระยะเวลาอย่างน้อย 1 บิต, 1.5 บิต หรือ 2 บิต เพื่อเป็นการแสดงว่าสิ้นสุดการส่งข้อมูลแล้ว



รูปที่ 2.7 รูปแบบอย่างง่ายที่สุดของข้อมูลแบบอะซิงโครนัส

อุปกรณ์พิเศษที่ได้รับการออกแบบมาสำหรับการรับและส่งข้อมูลแบบอะซิงโครนัสเรียกว่า Universal Asynchronous Receiver/Transmitter หรือ UART อัตราความเร็วในการรับและส่งข้อมูลของการรับส่งข้อมูลแบบอะซิงโครนัสคือ ค่าบอดเรต ซึ่งก็คือค่าจำนวนบิตต่อวินาทีที่ใช้ในการรับและส่งข้อมูล บอดเรตมาตรฐานที่ใช้สำหรับพอร์ตอนุกรม RS-232 ได้แก่ 110, 150, 300, 600, 1200, 2400, 4800, 9600 และ 19200 บิตต่อวินาที และมีค่าเพิ่มมากขึ้นตามเทคโนโลยีของคอมพิวเตอร์ ซึ่งการรับส่งแบบอนุกรมโดยไม่ผ่านโมเด็มอาจจะสามารถกำหนดบอดเรตได้สูงถึง 115200 บิตต่อวินาที เนื่องจากบอดเรตคือจำนวนบิตของข้อมูลที่สามารถถ่ายทอดได้ภายใน 1 วินาที เช่น ถ้าใช้บอดเรตในการส่งข้อมูลเท่ากับ 9600 bps และ ไม่มีการใช้พาริตีบิต ซึ่งจะทำให้ข้อมูล 1 ไบต์จะใช้บิตในการส่งเท่ากับ 10 บิต (ข้อมูล 8 บิต + 1 Start Bit + 1 Stop Bit) ทำให้สามารถรับส่งข้อมูลได้ที่

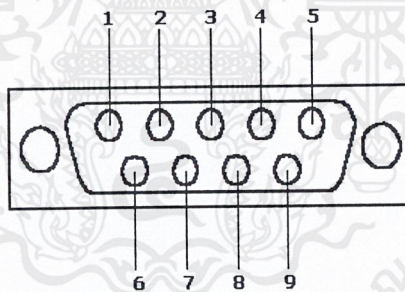
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ความเร็วเท่ากับ 9600 ไบต์ต่อวินาที แต่ถ้ามีการใช้พาริตีในการส่งด้วย ก็จะสามารถส่งข้อมูลได้ที่ความเร็วเหลือ 872 ไบต์ต่อวินาที

คอมพิวเตอร์ในรุ่น AT เกือบทั้งหมดจะใช้ UART เบอร์ 16450 และ 16550 ส่วนคอมพิวเตอร์ในรุ่น XT จะใช้ UART เบอร์ 8250 UART ชิพเหล่านี้มีระดับแรงดันเป็นแบบทีทีแอล (0 และ +5 โวลต์) แต่เพื่อให้มีระดับแรงดันเป็นไปตามมาตรฐาน RS-232 และเพื่อให้การรับส่งข้อมูลสามารถทำได้ในระยะทางไกลมากขึ้น ระดับแรงดันที่ทีทีแอลจะถูกแปลงเป็นระดับแรงดันที่สูงขึ้น โดยลอจิก "0" มีระดับแรงดัน +3V ถึง +12V ในขณะที่ลอจิก "1" จะมีระดับแรงดัน -3V ถึง -12V

### คอนเนคเตอร์สำหรับพอร์ต RS-232 และการเชื่อมต่อ

มาตรฐานการเชื่อมต่อแบบ RS-232 จะใช้คอนเนคเตอร์แบบ DB-25 และ DB-9 ซึ่งคอนเนคเตอร์แบบ DB-25 นั้นก็มีการต่อขาใช้งานเพียง 9 ขา เช่นเดียวกับ DB-9 เนื่องจากขาอื่นๆ ที่เคยใช้งานในอดีตนั้น ปัจจุบันมีการใช้งานไม่มากนัก จึงถูกยกเลิกไป โดยแสดงรูปร่างและตำแหน่งขาค้างในรูป 2.8



(ก) คอนเนคเตอร์อนุกรมแบบ DB-9 (มองจากด้านหลังคอมพิวเตอร์)



(ข) คอนเนคเตอร์อนุกรมแบบ DB-25 (มองจากด้านหลังคอมพิวเตอร์)

รูปที่ 2.8 คอนเนคเตอร์อนุกรมตามมาตรฐาน RS-232

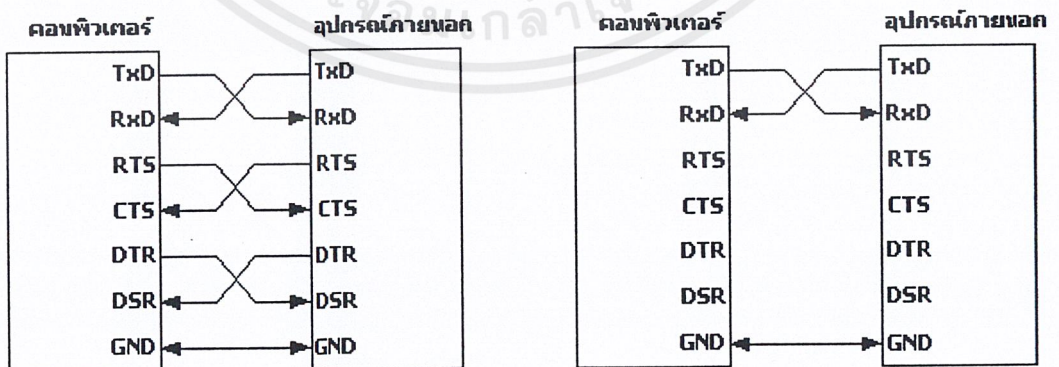
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

Connector DB-9	Connector DB-25	Signal Name	Direction
1	8	Data Carrier Detect : DCD	Input
2	3	Received Data : RxD	Input
3	2	Transmitted Data : TxD	Output
4	20	Data Terminal Ready : DTR	Output
5	7	Signal Ground : GND	-
6	6	Data Set Ready : DSR	Input
7	4	Request To Send : RTS	Output
8	5	Clear To Send : CTS	Input
9	22	Ring Indicator : RI	Input

ตาราง 2.1 การจัดขาของคอนเน็กเตอร์พอร์ตอนุกรมตามมาตรฐาน RS-232 ทั้งแบบ DB-9 และ DB-25

สำหรับการเชื่อมต่อคอมพิวเตอร์กับอุปกรณ์ภายนอกแสดงดังรูปที่ 2.9 ลูกศรในรูปแสดงถึงทิศทางของข้อมูล รูปที่ 2.9(ก) เป็นการเชื่อมต่อแบบ Null Modem หรือการเชื่อมต่อโดยตรงโดยไม่ต้องผ่านโมเด็ม โดยมีการตรวจสอบหรือแฮนด์เช็กเต็มรูปแบบ ส่วนในรูปที่ 2.9(ข) เป็นการเชื่อมต่อแบบ Null Modem ในลักษณะที่ใช้สายสัญญาณเพียง 3 เส้น โดยเส้นหนึ่งสำหรับส่งข้อมูล อีกเส้นสำหรับรับข้อมูล และเส้นสุดท้ายเป็นกราวด์ ซึ่งโครงงานนี้จะใช้การเชื่อมต่อแบบที่สองซึ่งใช้สาย 3 เส้น สำหรับหน้าที่ของสายสัญญาณมีดังนี้

- Received Data : RD หรือ RxD ขานี้ใช้เพื่อรับสัญญาณอนุกรมเข้ามายังคอมพิวเตอร์ โดยนำข้อมูลที่อ่านได้เก็บไว้ในรีจิสเตอร์บัฟเฟอร์รับข้อมูล
- Transmitted Data : TD หรือ TxD ขานี้ใช้เพื่อส่งข้อมูลออกจากคอมพิวเตอร์ โดยนำข้อมูลที่เก็บอยู่ในบัฟเฟอร์สำหรับส่งข้อมูลออกไป
- Signal Ground : GND ขากราวด์ของระบบ



(ก) การเชื่อมต่อแบบ Null Modem Full HandShake

(ข) การเชื่อมต่อแบบ Null Modem Full 3 เส้น

รูปที่ 2.9 การต่ออุปกรณ์ภายนอกกับพอร์ตอนุกรมของคอมพิวเตอร์ในลักษณะต่างๆ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

## 2.3 ไมโครคอนโทรลเลอร์ mcs-51

ไมโครคอนโทรลเลอร์ตระกูล MCS-51 เป็นอุปกรณ์ที่ออกแบบมาสนองความต้องการของผู้ใช้คือมีสายอินพุตเอาต์พุตภายในตัวเอง พอร์ตอินพุตและพอร์ตเอาต์พุตบัฟเฟอร์อินเตอร์เฟส และสายควบคุมอื่นๆที่ใช้สำหรับแยกข้อมูลกับแปดแคส และยังมีชุดคำสั่งเพิ่มขึ้นเป็นพิเศษเพื่อจัดการข้อมูล และนอกจากนี้ยังมีวงจรถ่วงเวลาและวงจรรนับด้วย MCS-51 มีอยู่ด้วยกันหลายเบอร์ แต่ละเบอร์ก็มีความสามารถพิเศษแตกต่างกันไป ผู้ใช้สามารถดูได้จากคู่มือของ MCS-51 และเลือกใช้ได้ตามสะดวก

### 2.3.1 คุณสมบัติทั่วไปของไมโครคอนโทรลเลอร์ MCS-51

- คุณสมบัติทั่วไปที่สำคัญของไมโครคอนโทรลเลอร์ ตระกูล MCS-51 มีดังนี้
- เป็นไมโครคอนโทรลเลอร์ขนาด 8 บิต
- มีวงจรรอสซิงเกิลเตอร์และวงจรถอดสัญญาณนาฬิกาภายในตัว
- มีขาสัญญาณอินพุตและเอาต์พุต จำนวน 32 บิต
- สามารถเชื่อมต่อหน่วยความจำข้อมูลภายนอก (External Data Memory) โดยอ้างตำแหน่งแอดเดรสได้ถึง 64 กิโลไบต์
- สามารถเชื่อมต่อหน่วยความจำโปรแกรมภายนอก (External Program Memory) โดยอ้างตำแหน่งแอดเดรสได้ถึง 64 กิโลไบต์
- มีหน่วยความจำโปรแกรมภายในตัว (On-chip Program Memory) ขนาด 4 กิโลไบต์ โดยเฉพาะเบอร์ 8052 จะมีหน่วยความจำในส่วนนี้ถึง 8 กิโลไบต์ สำหรับเบอร์ 8031 และ M8032 จะไม่มีหน่วยความจำในส่วนนี้
- มีหน่วยความจำข้อมูลภายในตัว (On-chip Data Memory) ขนาด 128 กิโลไบต์ โดยเฉพาะเบอร์ 8032 และ 8052 จะมีหน่วยความจำในส่วนนี้ถึง 256 ไบต์
- หน่วยความจำข้อมูลภายในบางส่วน สามารถเข้าถึงข้อมูลระดับบิตได้ด้วย ทำให้การควบคุมหรือการตรวจสอบสถานะบิตทำได้ง่าย ส่งผลให้การเขียนโปรแกรมทำได้ง่ายมากขึ้น
- มีไทม์เมอร์/คาน์เตอร์ (Timer/Counters) ขนาด 16 บิต จำนวน 2 ตัว โดยเฉพาะเบอร์ 8032 หรือ 8052 จะมีไทม์เมอร์/คาน์เตอร์จำนวน 3 ตัว
- การอินเตอร์รัปต์ได้จาก 6 แหล่งกำเนิด โดยการอินเตอร์รัปต์ยังสามารถจัดระดับความสำคัญได้เป็น 2 ระดับ
- มีพอร์ตสื่อสารอนุกรมภายในตัวเอง ซึ่งทำงานเป็นแบบฟูลเพล็กซ์ (Full Duplex)

เอกสารนี้เป็นเอกสารลิขสิทธิ์ของมหาวิทยาลัยเทคโนโลยีพระจอมเกล้าธนบุรี อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้คัดลอกเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

- คำสั่งโดยส่วนใหญ่ใช้เวลาการทำงานเพียง 1 ไมโครวินาทีเมื่อใช้คริสตอลความถี่ 12 เมกะเฮิร์ต
- ต้องการแหล่งจ่ายไฟ 5 โวลต์ เพียงชุดเดียว

### 2.3.2 โครงสร้างของไมโครคอนโทรลเลอร์ ตระกูล mcs-51

โครงสร้างของไมโครคอนโทรลเลอร์ ตระกูล MCS-51 ทุกเบอร์จะมีตำแหน่งขาพื้นฐานที่เหมือนกัน สำหรับตัวอย่างนี้จะใช้เบอร์ 8031 ซึ่งมีโครงสร้างภายนอก ดังรูปที่ 2.10

(T2) P1.0	□ 1	40	□ VCC
(T2 EX) P1.1	□ 2	39	□ P0.0 (AD0)
P1.2	□ 3	38	□ P0.1 (AD1)
P1.3	□ 4	37	□ P0.2 (AD2)
(SS) P1.4	□ 5	36	□ P0.3 (AD3)
(MOSI) P1.5	□ 6	35	□ P0.4 (AD4)
(MISO) P1.6	□ 7	34	□ P0.5 (AD5)
(SCK) P1.7	□ 8	33	□ P0.6 (AD6)
RST	□ 9	32	□ P0.7 (AD7)
(RXD) P3.0	□ 10	31	□ EA/VPP
(TXD) P3.1	□ 11	30	□ ALE/PROG
(INT0) P3.2	□ 12	29	□ PSEN
(INT1) P3.3	□ 13	28	□ P2.7 (A15)
(T0) P3.4	□ 14	27	□ P2.6 (A14)
(T1) P3.5	□ 15	26	□ P2.5 (A13)
(WR) P3.6	□ 16	25	□ P2.4 (A12)
(RD) P3.7	□ 17	24	□ P2.3 (A11)
XTAL2	□ 18	23	□ P2.2 (A10)
XTAL1	□ 19	22	□ P2.1 (A9)
GND	□ 20	21	□ P2.0 (A8)

รูปที่ 2.10 แสดงสถาปัตยกรรมภายนอกและการจัดตำแหน่งขาต่างๆของไมโครคอนโทรลเลอร์ 8031

ตำแหน่งหน้าที่การใช้งานของแต่ละขาของไมโครคอนโทรลเลอร์ 8031 มีดังนี้

#### ▪ ขาพอร์ต 0 (Port 0)

มี 8 ขา ได้แก่ขา P0.0 – P0.7 เป็นขาพอร์ตอินพุทเอาต์พุทแบบ 2 ทิศทางสำหรับใช้งานทั่วไป โดยถ้าใช้งานเป็นอินพุทพอร์ตต้องทำการเขียนค่า 1 ไปยังแต่ละบิตของพอร์ต เพื่อกำหนดให้ขาพอร์ตเหล่านั้นอยู่ในสถานะปล่อยลอย ซึ่งในสถานะนี้เองที่สามารถนำมาใช้เป็นพอร์ตอินพุทอิมพีแดนซ์สูงได้ นอกจากพอร์ตนี้ก็จะใช้งานเป็นพอร์ตอินพุทเอาต์พุทแล้วมันยังถูกใช้งานในการติดต่อกับหน่วยความจำภายนอกด้วย โดยทำหน้าที่ในการกำหนดตำแหน่งแอดเดรสไบต์ต่ำ (A0-A7) ส่วนตำแหน่งแอดเดรสไบต์สูงจะอยู่ที่พอร์ต 2

#### ▪ ขาพอร์ต 1 (Port 1)

มี 8 ขา ได้แก่ขา P1.0 – P1.7 เป็นขาพอร์ตอินพุทเอาต์พุทแบบ 2 ทิศทาง สำหรับใช้งานทั่วไป โดยถ้าใช้งานเป็นอินพุทพอร์ตต้องทำการเขียนค่า 1 ไปยังแต่ละบิตของพอร์ตเพื่อกำหนดให้เป็นพอร์ต

▪ **ขาพอร์ต 2 (Port 2)**

มี 8 ขา ได้แก่ขา P2.0 – P2.7 เป็นขาพอร์ตอินพุทพอร์ตเอาต์พุทแบบ 2 ทิศทางสำหรับใช้งานทั่วไป โดยถ้าใช้งานเป็นอินพุทพอร์ตต้องทำการเขียนค่า 1 ไปยังแต่ละบิตของพอร์ต เพื่อกำหนดให้เป็นพอร์ตอินพุท นอกจากนี้พอร์ตนี้จะใช้งานเป็นพอร์ตอินพุทเอาต์พุทแล้วมันยังถูกใช้งานในการติดต่อกับหน่วยความจำภายนอกด้วย โดยทำหน้าที่ในการกำหนดตำแหน่งแอดเดรสไบต์สูง (A8 - A15)

▪ **ขาพอร์ต 3 (Port 3)**

มี 8 ขา ได้แก่ขา P3.0 – P3.7 เป็นขาพอร์ตอินพุทเอาต์พุทแบบ 2 ทิศทางสำหรับใช้งานทั่วไป โดยถ้าใช้เป็นอินพุทพอร์ตต้องทำการเขียนค่า 1 ไปยังแต่ละบิตของพอร์ต เพื่อกำหนดให้เป็นพอร์ตอินพุท นอกจากนี้พอร์ตนี้จะใช้งานเป็นพอร์ตอินพุทเอาต์พุทแล้วมันยังถูกใช้งานในหน้าที่พิเศษต่างๆดังแสดง ในตารางที่ 2.2

Pin	Description
P3.0	RXD (Serial Input Port)
P3.1	TXD (Serial Output Port)
P3.2	INT0 (External Interrupt 0)
P3.3	INT1 (External Interrupt 1)
P3.4	T0 (Timer 0 External Input)
P3.5	T1 (Timer 1 External Input)
P3.6	WR (External Data Memory Write Strobe)
P3.7	RD (External Data Memory Read Strobe)

ตารางที่ 2.2 แสดงหน้าที่พิเศษของแต่ละขาของพอร์ต 3

## บทที่ 3

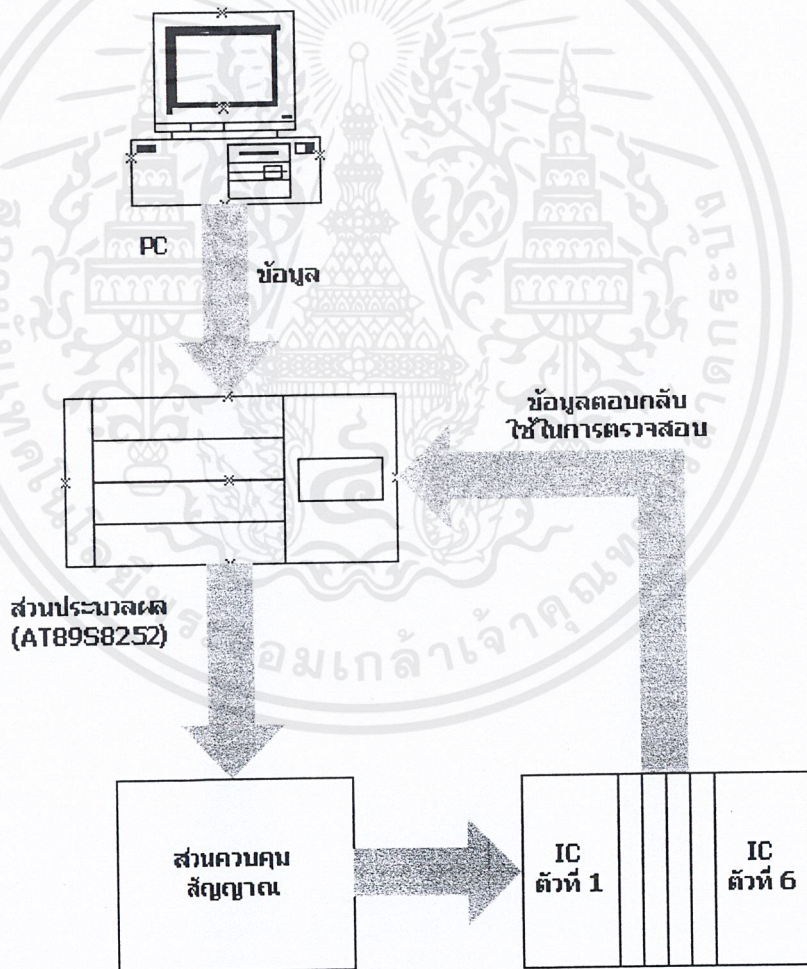
### รายละเอียดโครงสร้าง

#### 3.1 คำนำ

บทนี้จะกล่าวถึงการทำงานตามโครงสร้างของระบบที่จะนำไปใช้ออกแบบในบทต่อไป

#### 3.2 หลักการทำงาน

การทำงานของเครื่องโปรแกรมชุดไอซี มีหลักการทำงานดังรูป 3.1



รูปที่ 3.1

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

### สามารถอธิบายหลักการทำงานได้ดังนี้

1. ตัวส่งข้อมูลจะส่งข้อมูลมายังส่วน โปรแกรมไอซี โดยส่วน โปรแกรมไอซีจะประมวลผลว่าทำหน้าที่อะไร เบอร์อะไร จะได้ส่งข้อมูลการ โปรแกรมได้ถูกต้อง
2. ส่วน โปรแกรมไอซีส่งข้อมูลและการควบคุมไปยังไอซีที่นำมาโปรแกรม
3. ส่วน โปรแกรมไอซีตรวจสอบข้อมูลที่ได้รับจากไอซีทั้งสอง นำมาประมวลผลแล้วเก็บค่าไว้
4. ส่วนส่งข้อมูล ส่งข้อมูลการสิ้นสุดการ โปรแกรมให้แก่ส่วน โปรแกรมไอซี
5. ส่วน โปรแกรมไอซีตรวจสอบความถูกต้อง และแสดงผลออกทาง LED

### ขั้นตอนการดำเนินงานตามโครงสร้าง

- ขั้นตอนที่ 1 - ศึกษารายละเอียดของระบบการ โปรแกรมของไอซีเบอร์นั้นๆ
  - ศึกษาการเขียน โปรแกรมทั้งจาก MCS51 และในส่วนของ PC
- ขั้นตอนที่ 2 - ออกแบบวงจรที่ใช้ในการทำงานใน โครงสร้าง 3 ส่วนที่ได้กล่าวไว้ คือ ส่วนส่งข้อมูล ส่วน โปรแกรม ไอซี และส่วนตรวจสอบความถูกต้อง
- ขั้นตอนที่ 3 - สร้างวงจรตามที่ได้ออกแบบไว้ในขั้นตอนที่ 2
- ขั้นตอนที่ 4 - ทดสอบวงจรในแต่ละส่วนตามที่ได้สร้างไว้จากขั้นตอนที่ 3
- ขั้นตอนที่ 5 - เขียน โปรแกรมเพื่อประมวลผลข้อมูล ให้แก่ ส่วนส่งข้อมูล และส่วน โปรแกรมไอซี
- ขั้นตอนที่ 6 - ทดสอบการทำงานของเครื่อง โปรแกรมชุด ไอซี
- ขั้นตอนที่ 7 - สรุปผลการทำโครงการ ปัญหาในการทำงาน และพิมพ์รายงาน

## บทที่ 4

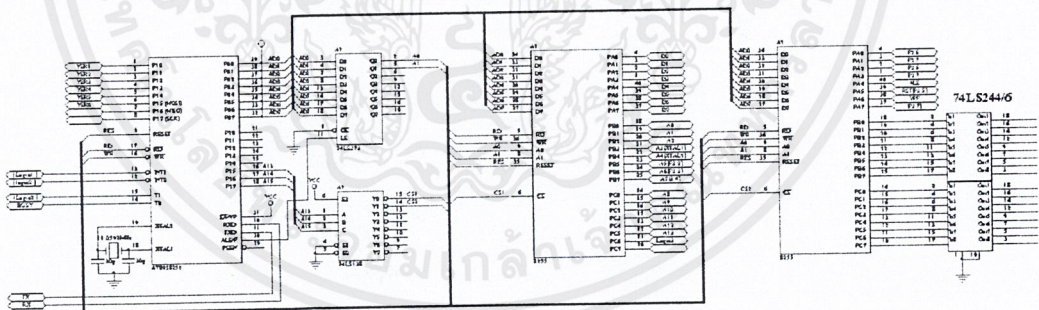
### การออกแบบโครงสร้าง

โครงสร้างของเครื่องโปรแกรมชุดไอซี ประกอบด้วย 3 ส่วนหลักๆ คือ

1. ส่วนประมวลผล
2. ส่วนตรวจสอบข้อมูล
3. ส่วนสร้างสัญญาณโปรแกรม (Vpp)

#### โครงสร้างส่วนที่ 1

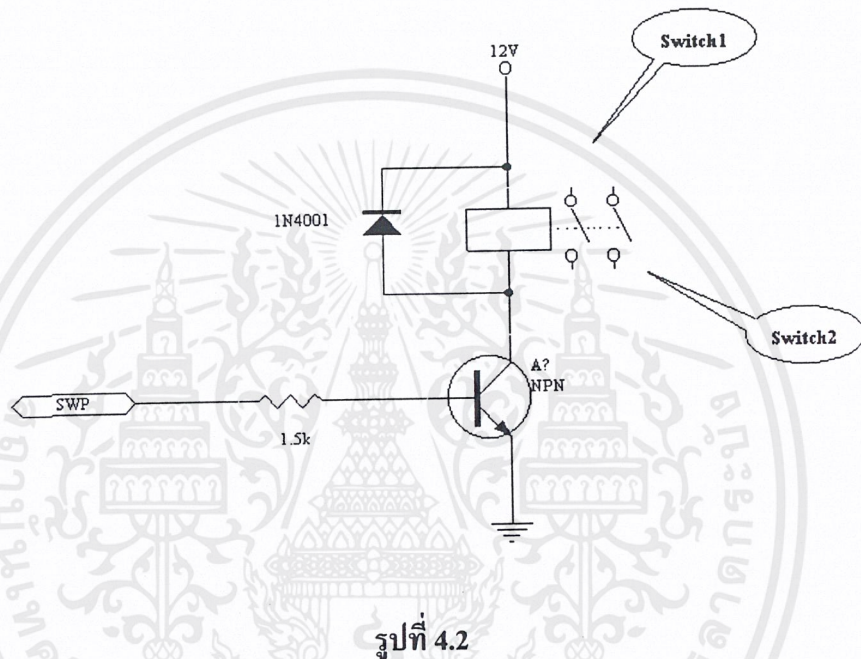
ส่วนประมวลผลมีหน้าที่รับข้อมูลจากเครื่องคอมพิวเตอร์ และสร้างสัญญาณให้กับตัวไอซีที่จะทำการโปรแกรมโดยใช้ไมโครคอนโทรลเลอร์เบอร์ AT89S8252 ดังที่แสดงในรูปที่ 4.1 ซึ่งส่วนนี้มีความสำคัญเป็นอย่างมากเพราะจะเป็นส่วนที่เชื่อมต่อระหว่างตัว ไอซีที่จะโปรแกรมกับเครื่องคอมพิวเตอร์



รูปที่ 4.1

### ส่วนควบคุมการจ่ายแรงดันไฟ

ในการนำตัวไอซีลงสู่ Textool และออกจาก Textool จำเป็นต้องมีการตัดแหล่งจ่ายไฟ ออกจากวงจรก่อนเพื่อป้องกันความเสียหายที่จะเกิดขึ้นกับตัวไอซี โดยจะมีวงจรดังรูปที่ 4.2



โดยจะออกแบบค่าตัวต้านทาน(R) ที่ใช้ในการไบอัสได้จาก

$$I_{BSAT} = 2.5 \text{ mA}$$

$$\text{แรงดันควบคุม} = 5 \text{ V}$$

$$\text{จะได้} \quad 5 \text{ V} = I_{BSAT} R + 0.6 \text{ V}$$

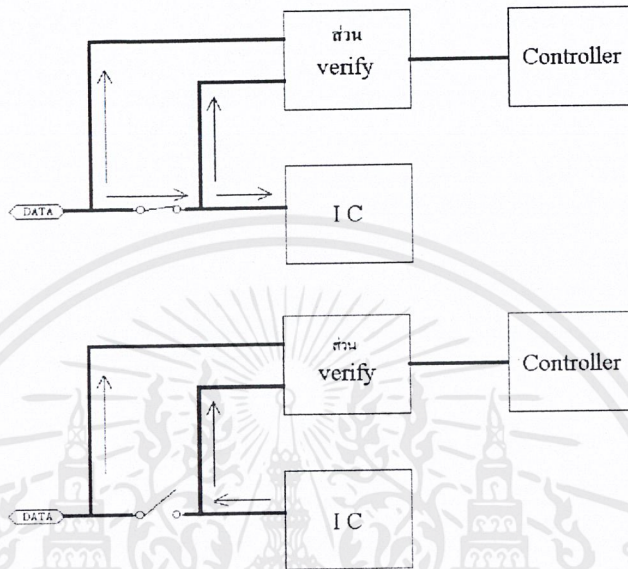
$$R = (5 \text{ V} - 0.6 \text{ V}) / I_{BSAT}$$

$$= 1.7 \text{ k}\Omega$$

### การ CONTROL SWITCH

ข้อมูลที่ส่งผ่านไปยังไอซี และสัญญาณที่ตอบกลับออกมาเพื่อตรวจสอบนั้นเป็นสัญญาณ บนสายเส้นเดียวกันแต่แตกต่างกันในช่วงเวลาและทิศทางของข้อมูล โดยเมื่อส่งข้อมูลไปแล้วจำเป็นต้องตัดเส้นสัญญาณนี้ จะเหลือไว้เฉพาะเส้นตรวจสอบสัญญาณ ดังรูป 4.3

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ 4.3

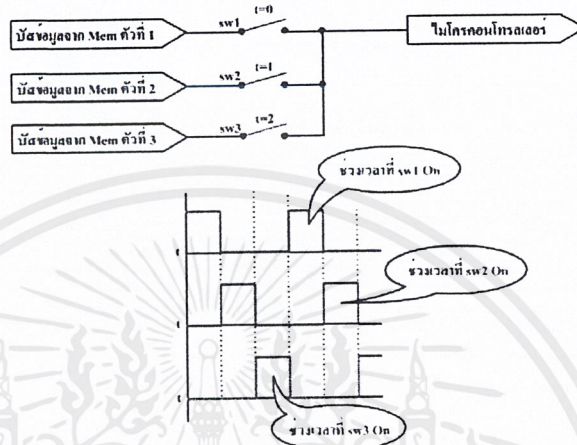
จากรูปจะเห็นได้ว่าต้องใช้สวิทช์ที่สามารถควบคุมโดยโปรแกรม ดังนั้นเราอาจเลือกใช้นาฬิกา สวิทช์หรือบัฟเฟอร์ที่เป็น Tri-state แต่เนื่องจากสวิทช์ที่ใช้เป็นสวิทช์ทางเดียว ถ้าเลือกใช้นาฬิกาสวิทช์ สายข้อมูล 8 เส้นต้องใช้ไอซีถึง 2 ตัว ดังนั้นเราจึงเลือกใช้บัฟเฟอร์ 74LS244 แทน โดยมีหลักการควบคุมดังนี้

## โครงสร้างส่วนที่ 2

ในการนำโปรแกรมข้อมูลลงหน่วยเมมโมรี(memory) จำเป็นต้องมีการตรวจสอบว่าข้อมูลที่จะโปรแกรมลงไปในนั้นถูกต้องหรือไม่ เพื่อให้โปรแกรมทำงานได้ถูกต้องโดยไม่ผิดพลาด ถ้าหากเราโปรแกรมเพียงเมมโมรีเดียว การตรวจสอบความผิดพลาดก็จะสามารถทำได้ง่าย แต่หากเป็นหลายๆเมมโมรีก็จำเป็นต้องมีวิธีการตรวจสอบที่ถูกต้องและเน้นความรวดเร็วดังนี้

1. การแบ่งช่วงเวลาการตรวจสอบ (TDM)

จะมีรูปแบบการทำงาน ดังรูปที่ 4.4

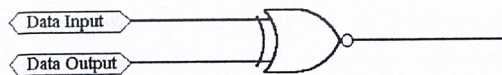


รูปที่ 4.4

จะเห็นได้ว่าวิธีการแบ่งช่วงเวลาการตรวจสอบไม่สามารถตรวจสอบเมมโมรี่พร้อมๆกัน ได้ ดังนั้น  
จะมีปัญหาในเรื่องความเร็วที่ใช้ในการตรวจสอบข้อมูล

2. การตรวจสอบโปรแกรมแบบขนานโดยใช้วงจรตรวจสอบ

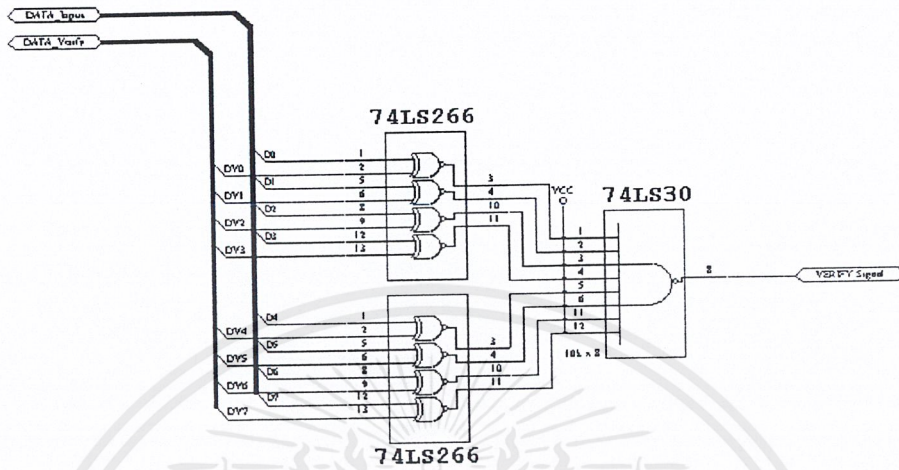
เป็นวิธีที่เน้นความรวดเร็วที่ใช้ในการตรวจสอบข้อมูลโดยใช้วงจรเอกคลูซิฟนอร์  
(Exclusive Nor) ในการตรวจสอบข้อมูลที่เข้าและออกมาจากเมมโมรี่ แต่วิธีนี้จะสิ้นเปลืองพอร์ท  
เป็นจำนวนบิตเท่ากับจำนวนของเมมโมรี่ที่ทำการ โปรแกรม โดยมีวงจรดังรูปที่ 4.5



รูปที่ 4.5

เนื่องจากใน ครงงานนี้เน้นที่ความรวดเร็วในการ โปรแกรม ดังนั้นวิธีการแบ่งเวลาในการ  
ตรวจสอบจึงไม่เหมาะสมที่จะใช้ เราจึงใช้วิธีการตรวจสอบ โปรแกรมแบบขนานแทน โดยใช้วงจร  
ดังรูปที่ 4.6

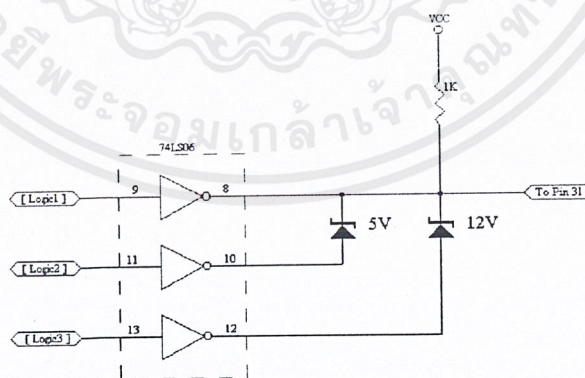
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า  
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ 4.6

โครงสร้างส่วนที่ 3

การที่จะ โปรแกรมข้อมูลลงสู่เมมโมรี่จำเป็นต้องมีแรงดัน โปรแกรม 12 V ตามค่าชี้ทของแต่ละเบอร์ และขาที่ใช้สำหรับแรงดัน โปรแกรม( $V_{PP}$ )ของแต่ละเบอร์จะอยู่ไม่ตรงกัน ดังนั้นจึงต้องมีวงจรที่เปลี่ยนระดับแรงดันลงอีกจาก 0 V และ 5 V เป็น 5 V และ 12 V ดังรูปที่ 4.7



รูปที่ 4.7

- 1.) เมื่อต้องการระดับแรงดัน 0 V ป้อนLogic 100
- 2.) เมื่อต้องการระดับแรงดัน 5 V ป้อนLogic 010
- 3.) เมื่อต้องการระดับแรงดัน 12 V ป้อนLogic 001

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

## บทที่ 5

### โปรแกรมควบคุมการทำงาน เครื่องโปรแกรมไมโครคอนโทรลเลอร์แบบกลุ่ม

#### 5.1 หน้าที่ของโปรแกรม

เนื่องจากเครื่องโปรแกรมไมโครคอนโทรลเลอร์แบบกลุ่มนั้นมีการออกแบบให้รับข้อมูล, ตำแหน่งข้อมูล และคำสั่งในการควบคุมการทำงานวงจร และอ่านข้อมูลจากตัวไมโครคอนโทรลเลอร์ ดังนั้นตัวโปรแกรมควบคุมจึงมีหน้าที่สำคัญคือเป็นส่วนติดต่อกับผู้ใช้ ซึ่งจะให้ตัวผู้ใช้เป็นคนเลือกชนิดของไมโครคอนโทรลเลอร์ที่ต้องการ โปรแกรมเพิ่มข้อมูลที่ต้องการใช้เป็นต้นฉบับในการโปรแกรม, เป็นตัวจัดลำดับการส่งชุดคำสั่งในการสั่งงานวงจร Flash Programmer, และทำหน้าที่เป็นตัวรับข้อมูลที่ส่งมาจากการอ่านข้อมูลภายในตัวไมโครคอนโทรลเลอร์ และสร้างเป็นไฟล์ HEX เพื่อใช้งานต่อไปอีกด้วย

#### 5.2 ความสามารถของโปรแกรม

- สามารถเลือกชนิดของไมโครคอนโทรลเลอร์ที่ต้องการใช้โปรแกรมได้ 7 เบอร์
  1. AT89C51
  2. AT89C52
  3. AT89S53
  4. AT89S8252
  5. AT89C1051
  6. AT89C2051
  7. AT89C4051
- ใช้งานกับไฟล์ประเภท HEX เป็นต้นฉบับซึ่งสะดวกกับผู้ใช้ในการแก้ไข
- ติดต่อกับคอมพิวเตอร์ผ่านพอร์ตอนุกรมด้วยความเร็ว 19200 bps
- ใช้งานกับระบบปฏิบัติการแบบ Windows 9x/NT
- สามารถอ่านข้อมูลจากไมโครคอนโทรลเลอร์ได้ผ่านทางเครื่องโปรแกรม

### 5.3 ข้อจำกัดของโปรแกรม

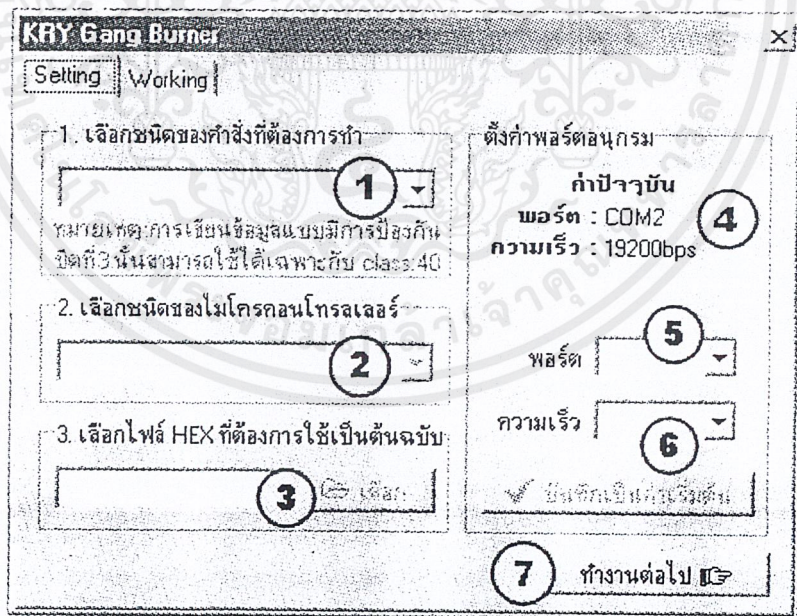
- ต้องทำงานกับพอร์ตอนุกรมที่ความเร็ว 19200 bps เท่านั้น
- ต้องใช้กับระบบปฏิบัติการแบบ Windows เท่านั้น
- ยังต้องใช้งานกับไฟล์ HEX ที่มีจำนวนข้อมูลบรรทัดละ 16 ไบต์เท่านั้น

### 5.4 การใช้งานโปรแกรม Kry Gang Programmer

โปรแกรม KRY Gang Programmer เป็นโปรแกรมที่ถูกออกแบบมาให้ทำงานกับวงจรควบคุมการทำงานโดยเฉพาะ โดยหน้าที่หลักของโปรแกรมคือเป็นส่วนติดต่อกับผู้ใช้ แล้วส่งผ่านคำสั่งไปสู่แผงวงจรหลักที่เป็นตัวทำงานต่างๆอีกทีหนึ่ง ซึ่งตัววงจรหลักจะทำหน้าที่รับคำสั่งและตีความเพื่อทำงานตามต้องการ

ขั้นตอนการใช้งานโปรแกรม

1. เมื่อเปิดโปรแกรมจะมีหน้าจอดังนี้



รูปที่ 5.1 หน้าจอหลักของโปรแกรม

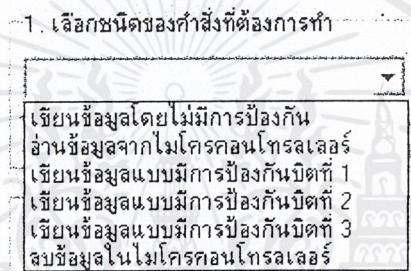
#### คำอธิบาย

1. เลือกคำสั่งที่ต้องการตั้งให้เครื่องโปรแกรมกระทำ
2. เลือกเบอร์ของตัวไมโครคอนโทรลเลอร์ปลายทางในการเขียน หรือเลือกเบอร์ที่ใช้เป็นต้นฉบับในการอ่าน

เอกสารนี้เป็นเอกสารที่วางไว้สำหรับอาจารย์ใช้ในการเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า  
3. เลือก ไฟล์ต้นฉบับ, เซฟ ถ้าสำหรับการอ่าน/เขียน  
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

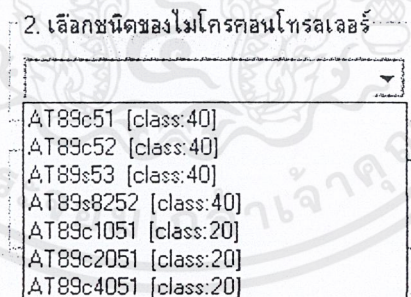
4. แสดงค่าพอร์ตของโปรแกรมที่โปรแกรมเมอร์ใช้ในขณะนี้
5. เลือกพอร์ตของโปรแกรม/ความเร็วการติดต่อที่ต้องการ
6. บันทึกค่าของพอร์ตของโปรแกรมลง Windows Registry
7. ตั้งให้เริ่มทำการติดต่อกับเครื่องโปรแกรม

2. คลิกคอมพิวเตอร์เลือก “เลือกชนิดของคำสั่งที่ต้องการกระทำ” ซึ่งจะขึ้นหน้าจอดังนี้



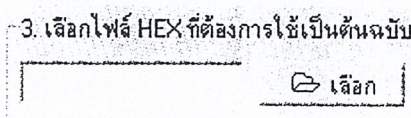
รูปที่ 5.2 เลือกคำสั่งที่ต้องการ

3. คลิกคอมพิวเตอร์เลือก “เลือกชนิดของไมโครคอนโทรลเลอร์” จะขึ้นหน้าจอดังนี้

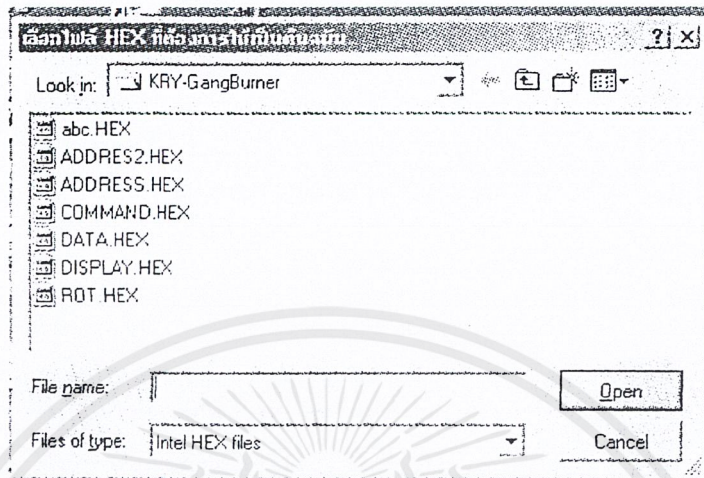


รูปที่ 5.3 เลือกเบอร์ของไมโครคอนโทรลเลอร์ที่ต้องการ

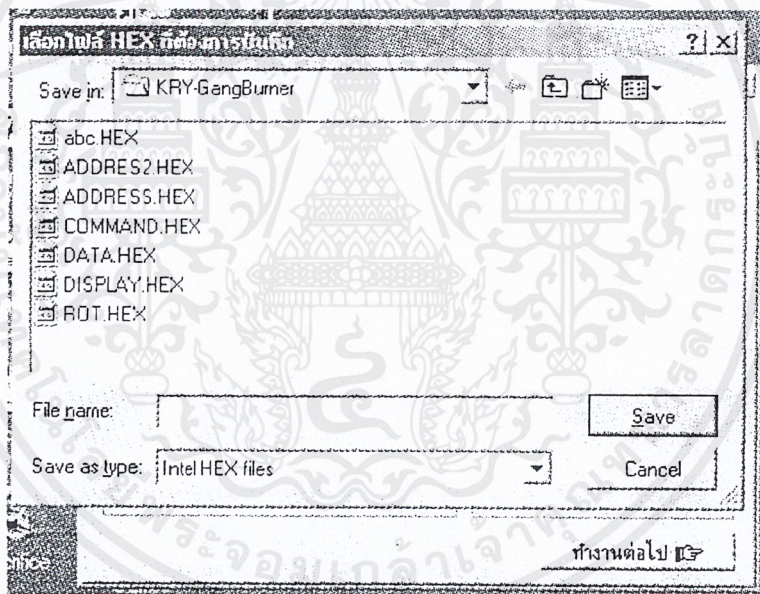
4. หากเป็นการเลือกคำสั่ง เขียนข้อมูล หรือเป็นคำสั่ง อ่านข้อมูล ที่ส่วนของ “เลือกไฟล์ HEX ที่ต้องการใช้เป็นต้นฉบับ” จะสามารถเลือกได้ ให้คลิกที่ “เลือก” เพื่อเลือกไฟล์ HEX ที่ต้องการ เลือกชื่อไฟล์ที่ต้องการแล้วคลิกที่ Open/Save เพื่อดำเนินการขั้นต่อไป



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับรูปที่ 5.4 หากเลือกคำสั่ง เขียน, อ่าน ส่วนนี้จะสามารถเลือกได้ ใช้ประโยชน์ด้านการคำนวณว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

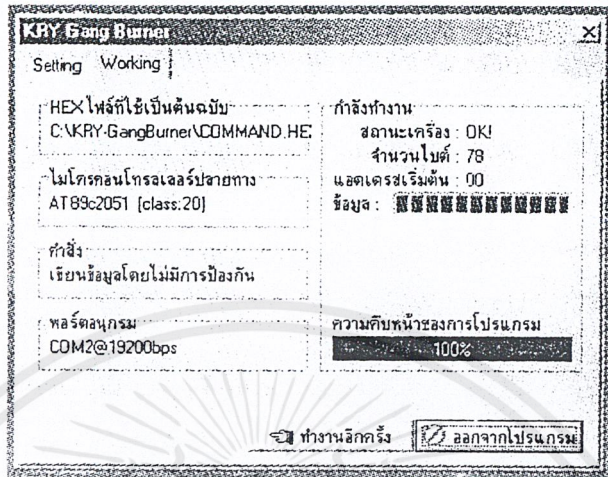


รูปที่ 5.5 หากเลือกคำสั่ง เขียน เมื่อคลิกที่ เลือก จะขึ้นหน้าจอให้เลือกไฟล์ HEX ที่ต้องการใช้เป็นตัวต้นฉบับ

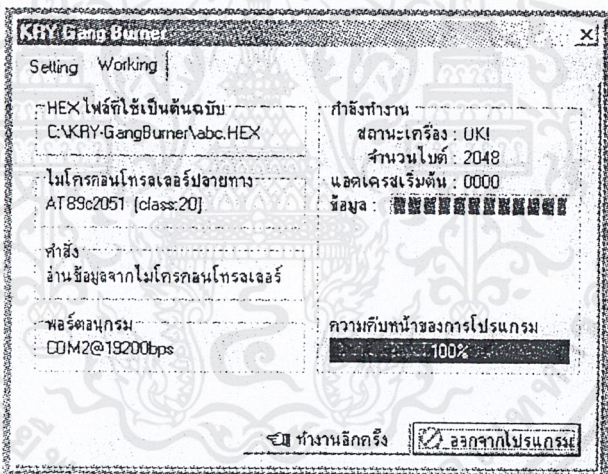


รูปที่ 5.6 หากเลือกคำสั่ง อ่าน เมื่อคลิกที่ เลือก จะขึ้นหน้าจอให้เลือกไฟล์ปลายทางที่ต้องการเซฟ

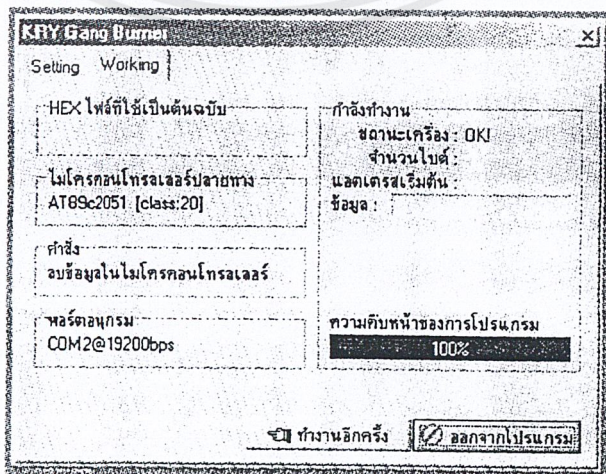
5. คลิกที่ “ทำงานต่อไป” เพื่อให้โปรแกรมเริ่มทำการติดต่อกับตัวเครื่อง ซึ่งเมื่อคลิกแล้วจะขึ้นหน้าจอการทำงานดังรูป



รูปที่ 5.7 หน้าจอการทำงานในโหมดเขียนข้อมูลลงไมโครคอนโทรลเลอร์



รูปที่ 5.8 หน้าจอการทำงานในโหมดอ่านข้อมูลจากไมโครคอนโทรลเลอร์



รูปที่ 5.9 หน้าจอการทำงานในโหมดลบข้อมูลทั้งหมดในไมโครคอนโทรลเลอร์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

6. เมื่อโปรแกรมทำงานเสร็จสิ้นแล้ว (สังเกตได้จาก ความคืบหน้าของโปรแกรมเป็น 100% ก็ สามารถคลิกที่ “ทำงานอีกครั้ง” หรือ “ออกจากโปรแกรม”



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า  
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

## บทที่ 6

### การออกแบบโปรแกรม

โครงสร้างของโปรแกรมควบคุมการทำงานของเครื่อง จะประกอบไปด้วยยูนิตสำคัญๆ อยู่ 5 ยูนิต

1. ยูนิต Main เป็นยูนิตหลักของโปรแกรมนี้อยู่ จะประกอบไปด้วยการควบคุมการทำงานของโปรแกรมนี้อยู่ ซึ่งทำงานตามอีเวนต์ต่างๆ ที่เกิดขึ้นในโปรแกรมนั้นเอง และทำหน้าที่ติดต่อกับผู้ใช้
2. ยูนิต MSCommLib\_TLB เป็นยูนิตที่สร้างขึ้นจากตัวโปรแกรม Delphi เอง ซึ่งจะทำหน้าที่ติดต่อกับสื่อสารกับพอร์ตอนุกรม
3. ยูนิต FileWorkShop เป็นยูนิตที่เขียนขึ้นเองทำหน้าที่ติดต่อกับไฟล์, สร้างไฟล์ และแปลงไฟล์ ทั้งไฟล์ประเภท Intel HEX format และ ไฟล์ Binary
4. ยูนิต HexWorkShop เป็นยูนิตที่เขียนขึ้นเอง ทำหน้าที่แปลงจำนวนที่เกี่ยวข้องกับเลขฐาน 16 ที่จำเป็นต้องใช้ภายในโปรแกรม
5. ยูนิต BurnIT เป็นยูนิตที่เขียนขึ้นเอง จะทำหน้าที่ควบคุมลำดับการส่ง, รับข้อมูลกับตัวเครื่องโปรแกรม

#### 6.1 การสร้างยูนิต MSCommLib\_TLB

เนื่องจากในโครงงานนี้ใช้คอนโทรล MSComm32 ของไมโครซอฟท์ ซึ่งเป็นคอนโทรลที่เป็น ActiveX ทำให้ในการสร้างจำเป็นต้องมีการรีจิสเตอร์ไฟล์ MSComm32.OCX กับ Windows ก่อน โดยปกติคอนโทรล MSComm32.OCX นี้จะติดมากับโปรแกรม Visual Basic หากมีการติดตั้งโปรแกรม Visual Basic หรือ Visual Studio ตัวโปรแกรมจะทำการรีจิสเตอร์ตัวคอนโทรลนี้ให้โดยอัตโนมัติ แต่โดยทั่วไปตัว Windows จะไม่มีการรีจิสเตอร์ตัวคอนโทรลนี้ไว้ ซึ่งผู้สร้างสามารถดาวน์โหลดตัวคอนโทรลนี้ได้จากเว็บไซต์หลายแห่ง เช่นที่ <http://www.yes-tele.com/MSComm.html> เป็นต้น และเมื่อดาวน์โหลดตัวคอนโทรล MSComm32.OCX มาแล้วก็จำเป็นต้องทำการรีจิสเตอร์โดยการเรียกโปรแกรม RegSVR32 โดยมีลำดับการติดตั้งดังนี้

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

1. ก๊อปปี้ไฟล์ MSComm32.OCX ไปที่ C:\Windows\System (สำหรับ Windows 95, 98, ME) หรือที่ C:\WinNT\System32 (สำหรับ Windows NT/2000) ดังรูป

```
C:\WINDOWS\SYSTEM>dir MSComm32.ocx

Volume in drive C is DISK1_UOL1
Volume Serial Number is 8AAD-5D38
Directory of C:\WINDOWS\SYSTEM

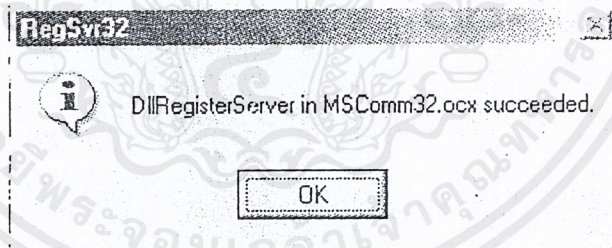
MSCOMM32  OCX           103,744   06-24-98  12:00a  MSCOMM32.OCX
          1 file(s)         103,744 bytes
          0 dir(s)           1,876.18 MB free

C:\WINDOWS\SYSTEM>
```

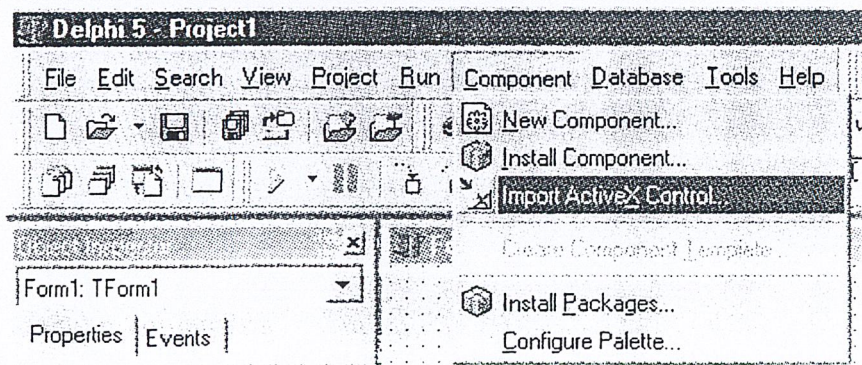
2. ไปยังไดเรกทอรี C:\Windows\System และเรียกโปรแกรม RegSVR32.exe โดยพิมพ์ดังรูป

```
C:\WINDOWS\SYSTEM>RegSVR32 MSComm32.ocx
```

3. วินโดวส์จะแสดงผลว่าทำการรีจิสเตอร์คอนโทรลเสร็จเรียบร้อยแล้ว ซึ่งตอนนี้คอนโทรล MSComm32 พร้อมจะใช้งาน ดังรูป

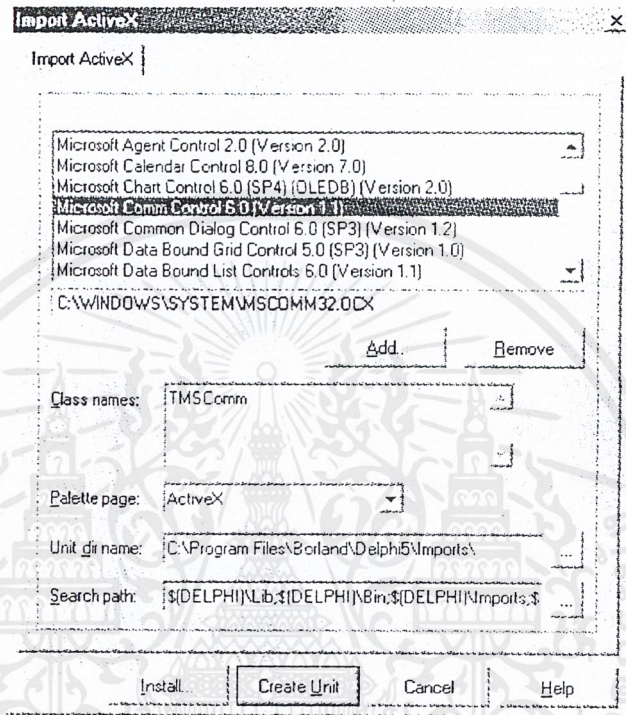


4. เรียกโปรแกรม Delphi
5. เลือกที่ Component/Import ActiveX Control ดังรูป

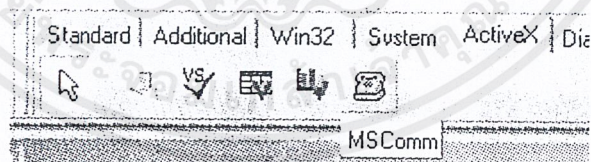


เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า  
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

6. คลิกเลือก Microsoft Comm Control 6.0 จากลิสต์ ซึ่งจะแสดงรายละเอียดต่างๆ ของตัวคอนโทรล จากนั้นคลิกที่ Install... เพื่อให้ Delphi สร้างยูนิต MSCommLib\_TLB



7. คอนโทรลพร้อมใช้งาน เมื่อเรียกสร้างโปรแกรมขึ้นใหม่ ยูนิตสำหรับเรียกใช้คอนโทรล MSComm32 นั้นจะอยู่ในแท็บ ActiveX ดังรูป



## 6.2 คอนโทรล MSComm

MSComm จัดเตรียมทางเลือกเอาไว้ 2 ทางเพื่อความสะดวกในการสื่อสารข้อมูล ทางแรก คือ การสื่อสารข้อมูลที่กระตุ้นด้วยเหตุการณ์ (Event-Driven Communication) เป็นรูปแบบการใช้งานที่มีประสิทธิภาพมากสำหรับการตอบสนองแบบทันทีทันใด เช่น เมื่อตัวอักษรถูกส่งมาที่พอร์ตอนุกรม หรือเกิดการเปลี่ยนแปลงที่ขา Data Carrier Detect (DCD) หรือขา Request To Send (RTS) เหตุการณ์ OnComm จะสามารถตรวจสอบสัญญาณนั้นได้ทันที ส่วนทางเลือกที่สองเป็นการคอยตรวจสอบค่าเหตุการณ์และความผิดพลาดที่เกิดขึ้นด้วยการดูค่าที่เปลี่ยนแปลงภายใน Properties ของ MSComm ซึ่งวิธีนี้ใช้การได้ดีในกรณีที่โปรแกรมมีขนาดเล็ก

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ในการค้า  
ไม่จำกัดใดๆ ทั้งสิ้น อีกทั้งห้ามเผยแพร่ต่อผู้อื่นโดยไม่ได้รับอนุญาต

คอนโทรล MSComm 1 ตัวสามารถควบคุมการทำงานของพอร์ตอนุกรมได้ 1 พอร์ต ถ้าในโปรแกรมที่ใช้งานต้องการติดต่อกับพอร์ตอนุกรมมากกว่า 1 พอร์ต จะต้องใช้คอนโทรล MSComm ตามจำนวนพอร์ตที่ต้องการติดต่อ แอดเดรสของพอร์ตอนุกรมและแอดเดรสของการเกิดอินเตอร์รัปต์สามารถเปลี่ยนแปลงได้จากการแก้ไขค่าที่ Control Panel

ถึงแม้ว่า คอนโทรล MSComm จะมีคุณสมบัติ (Properties) มากมาย แต่ที่สำคัญๆ ที่ใช้ในโครงการนี้มีดังนี้

- CommPort ใช้ในการกำหนดและอ่านค่าพอร์ตอนุกรมที่ติดต่อกอยู่ การเขียนโปรแกรมจำเป็นจะต้องมีการกำหนดตำแหน่งของพอร์ตอนุกรมทุกครั้งก่อนมีการเปิดพอร์ตนั้นเพื่อใช้งาน
- Setting ใช้กำหนดและอ่านค่าอัตราบอด, พาริตี, จำนวนบิตข้อมูล, จำนวนบิตปิดท้าย ต้องทำการกำหนดก่อนทำการเปิดพอร์ตนั้นๆ
- PortOpen ใช้กำหนดและอ่านค่าสถานะของพอร์ตอนุกรมว่าเปิดใช้อยู่หรือไม่
- Input อ่านและลบค่าขบวนข้อมูล (ในรูปของ String) จากบัฟเฟอร์ภาครับ
- InBufferCount ใช้ตรวจสอบจำนวนตัวอักษรที่อยู่ในบัฟเฟอร์ภาครับ
- Output ใช้ส่งขบวนข้อมูล (ในรูปของ String) ไปยังบัฟเฟอร์ส่งข้อมูล

ตัวอย่างการเขียน โปรแกรมติดต่อกับ MSComm

```

Var MSComm1 : TMSComm;
    TargetStr : String;
Begin
MSComm1.CommPort := 2;
MSComm1.Settings := "19200,N,8,1";
MSComm1.PortOpen := True;
MSComm1.Output := "Hello";
If MSComm1.InBufferCount <> 0 then TargetStr:=MSComm1.Input;
MSComm1.PortOpen := False;
End.

```

สามารถหารายละเอียดเพิ่มเติมได้จากที่ <http://www.yes-tele.com/mscomm.html> หรือที่เว็บของไมโครซอฟท์ หรืออาจค้นหาได้ในอินเทอร์เน็ต

### 6.3 ยูนิต FileWorkShop

ทำหน้าที่จัดการเกี่ยวกับไฟล์ HEX และไฟล์ BIN ที่ใช้ในการโปรแกรม หน้าที่สำคัญคือสร้างไฟล์ที่จะใช้ในการโปรแกรม สำหรับไมโครคอนโทรลเลอร์ที่มี 40 ขา (AT89C51, AT89C52,

AT89C53, AT89S8252) นั้นสามารถทำการโปรแกรมแบบเข้าแอดเดรสได้ ไฟล์ที่ใช้จึงเป็นแบบเรคคอร์ดของข้อมูลแต่ละชุด ส่วนไมโครคอนโทรลเลอร์ประเภท 20 ขา (AT89C1051, AT89C1001) ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

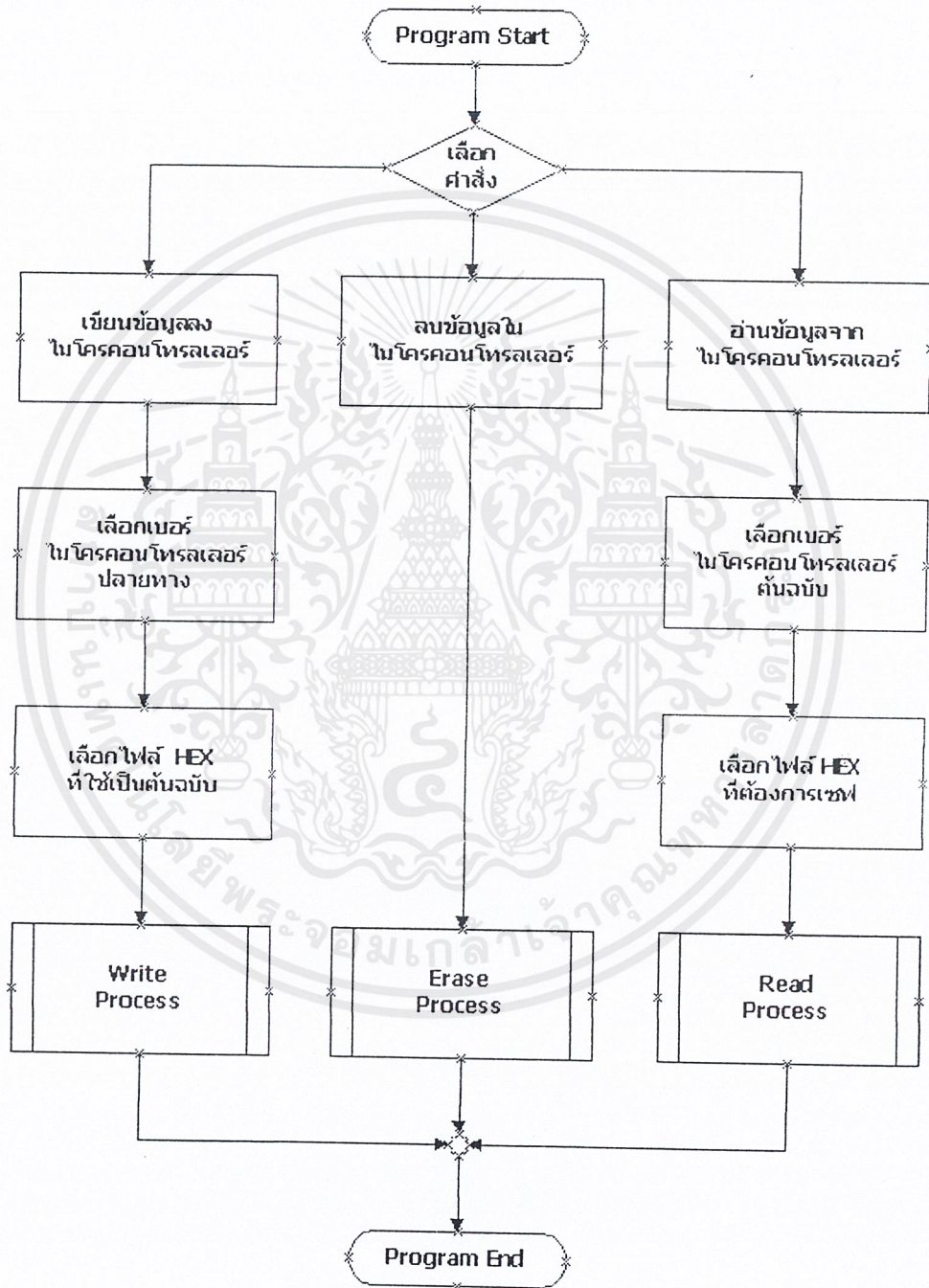
AT89C2051, AT89C4051) นั้นไม่สามารถทำการ โปรแกรมแบบข้ามแอดเดรสได้ จึงจำเป็นต้องทำการแปลงไฟล์จาก Intel HEX Format ไปเป็นแบบ Binary ก่อนซึ่งจะอ่านข้อมูลเรียงทีละไบต์เพื่อทำการโปรแกรมไปจนครบทุกข้อมูล และหน้าที่ที่สำคัญอีกอย่างของยูนิตนี้คือ การแปลงข้อมูลทีอ่านมาจากไมโครคอนโทรลเลอร์ไปเป็นไฟล์ประเภท Intel HEX Format เนื่องจากเมื่อทำการอ่านข้อมูลที่อยู่ในตัวไมโครคอนโทรลเลอร์นั้น เราไม่สามารถรู้ได้ว่าขนาดของข้อมูลที่มีอยู่ในไมโครคอนโทรลเลอร์นั้นมีขนาดอยู่เท่าไร จึงจำเป็นต้องทำการอ่านเรียงตั้งแต่เริ่มจนครบทุกไบต์ ดังนั้นไฟล์ที่อ่านเข้ามาได้นั้นจะอยู่ในรูปของไฟล์ประเภท Binary จากนั้นจึงค่อยทำการแปลงไปเป็น Intel HEX Format อีกชั้นหนึ่ง

#### 6.4 ยูนิต BurnIT

ยูนิตนี้จะมีหน้าที่ติดต่อสื่อสารกับตัวเครื่องโปรแกรมไมโครคอนโทรลเลอร์ ซึ่งจะคอยจัดลำดับข้อมูลที่ต้องส่งไปให้กับตัวเครื่องโปรแกรม และรับข้อมูลที่ส่งมาจากตัวเครื่องโปรแกรมลำดับของการส่งข้อมูลนั้น จะขึ้นอยู่กับชนิดของคำสั่งที่ต้องการสั่งให้เครื่องโปรแกรมนั้นเองสามารถแบ่งคำสั่งที่สามารถสั่งให้เครื่องโปรแกรมทำได้นั้น แบ่งได้เป็น 3 หมวดหมู่คือ

1. คำสั่งเขียนข้อมูลลงไมโครคอนโทรลเลอร์
  - เขียนแบบไม่มีการป้องกัน
  - เขียนแบบมีการล็อกบิต 1
  - เขียนแบบมีการล็อกบิต 2
  - เขียนแบบมีการล็อกบิต 3
2. คำสั่งอ่านข้อมูลจากไมโครคอนโทรลเลอร์
3. คำสั่งลบข้อมูลภายในไมโครคอนโทรลเลอร์

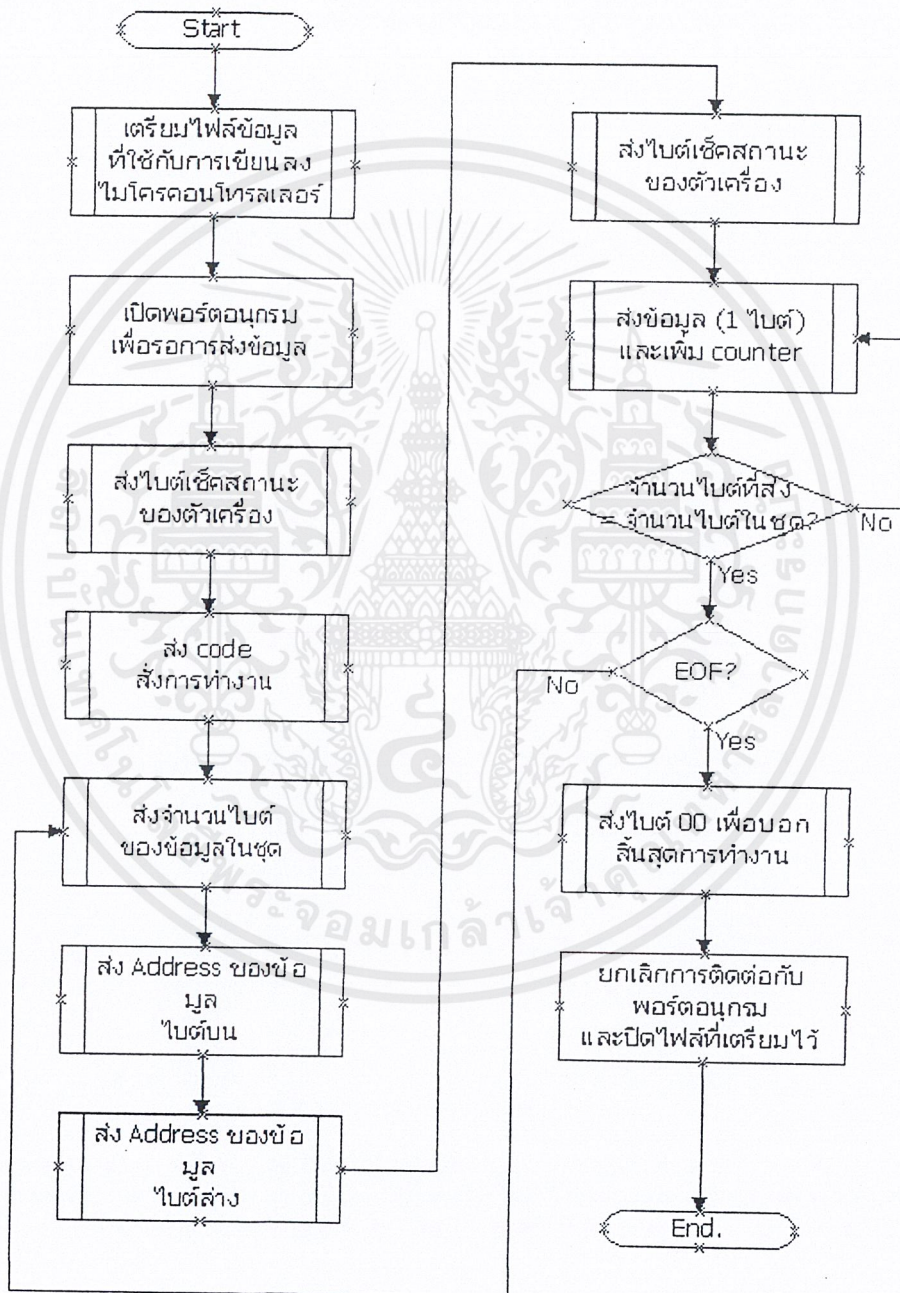
#### 6.4.1 การทำงานของยูนิต BurnIT



รูปที่ 6.1 โฟลวชาร์ตการทำงานส่วนหลักของโปรแกรมควบคุม

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

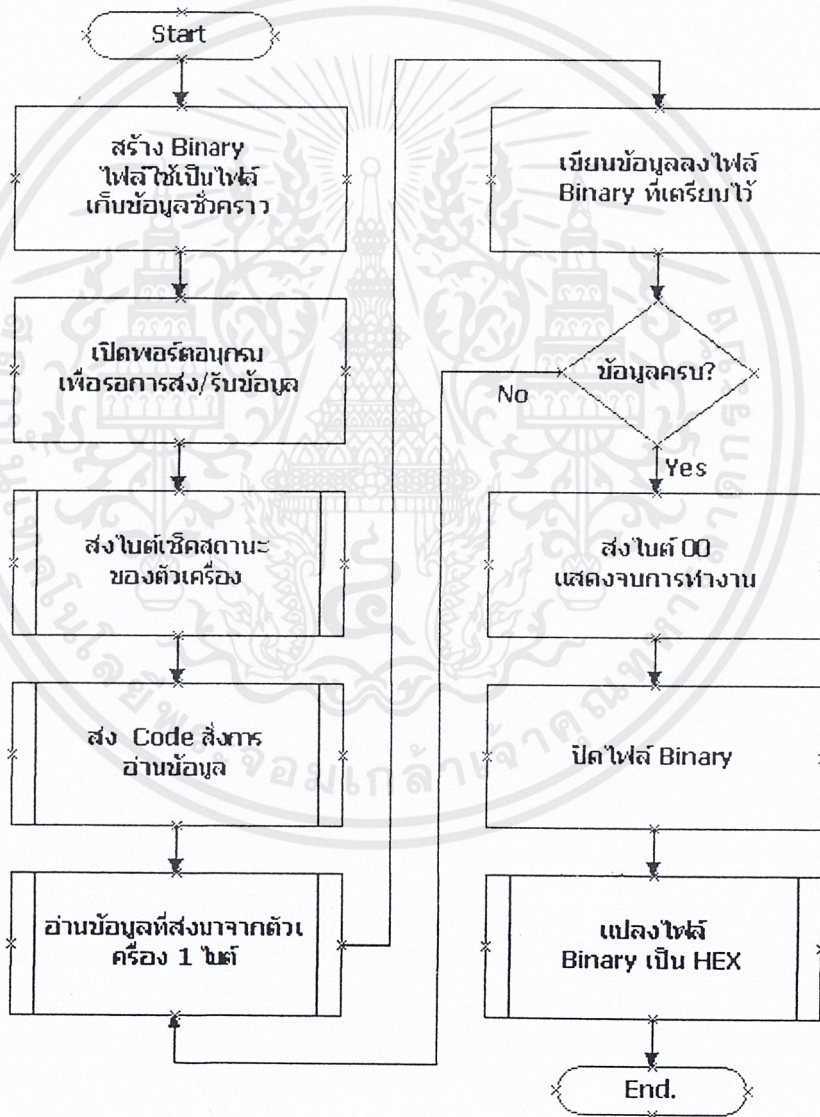
## 6.4.2 Write Process



รูปที่ 6.2 โฟลวชาร์ตแสดงการทำงานของโปรแกรมส่วนการส่งงานเขียนข้อมูลลงไมโครคอนโทรลเลอร์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า  
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

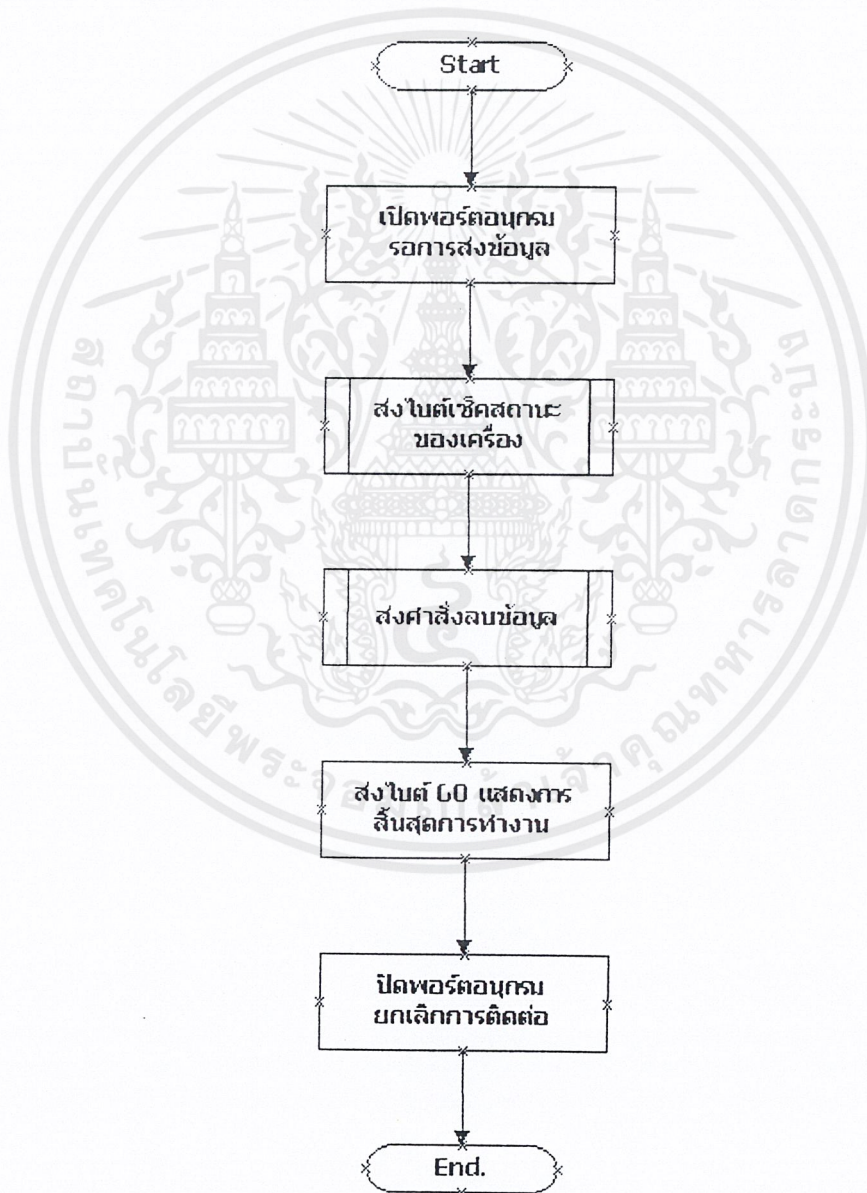
## 6.4.3 Read Process



รูปที่ 6.3 โฟลวชาร์ตแสดงการทำงานของโปรแกรมส่วนการสั่งงานอ่านข้อมูลจากไมโครคอนโทรลเลอร์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

### 6.4.3 Erase Process



รูปที่ 6.4 โฟลวชาร์ตแสดงการทำงานของโปรแกรมส่วนการลบข้อมูลภายในไมโครคอนโทรลเลอร์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

## บทที่ 7

### การทดลอง

การทดลองจะใช้ไอซีเบอร์ AT89C2051, AT89C52, AT89S53, AT89S8252 ซึ่งได้ผลการทดลองตามตาราง

ตารางที่ 7.1 แสดงผลการทดลองความเร็วในการโปรแกรม

เบอร์	จำนวน ADDRESS ( BYTE )	เวลา (วินาที)
AT89C2051	1k	19
AT89C52	1k	42
AT89C53	1k	42
AT89S8252	1k	42

ตารางที่ 7.2 ตารางแสดงผลการทดลองความเร็วในการอ่านข้อมูล

เบอร์	จำนวน ADDRESS (Byte)	เวลา (วินาที)
AT89C2051	2k	26
AT89C52	8k	45
AT89C53	10k	60
AT89S8252	8k	45

จากผลการทดลองจะเห็นได้ว่า ความเร็วในการเขียน Flash Memory ยังไม่มากนัก เมื่อเทียบกับเครื่องโปรแกรมโดยทั่วไป ตัวอย่างเช่นเครื่องโปรแกรมโดยทั่วไป 1Kbytes ใช้เวลาเขียนประมาณ 20 วินาที แต่เมื่อนับเป็นจำนวน Flash Memory แล้ว จะถือว่าเร็วกว่ามาก

## บทที่ 8

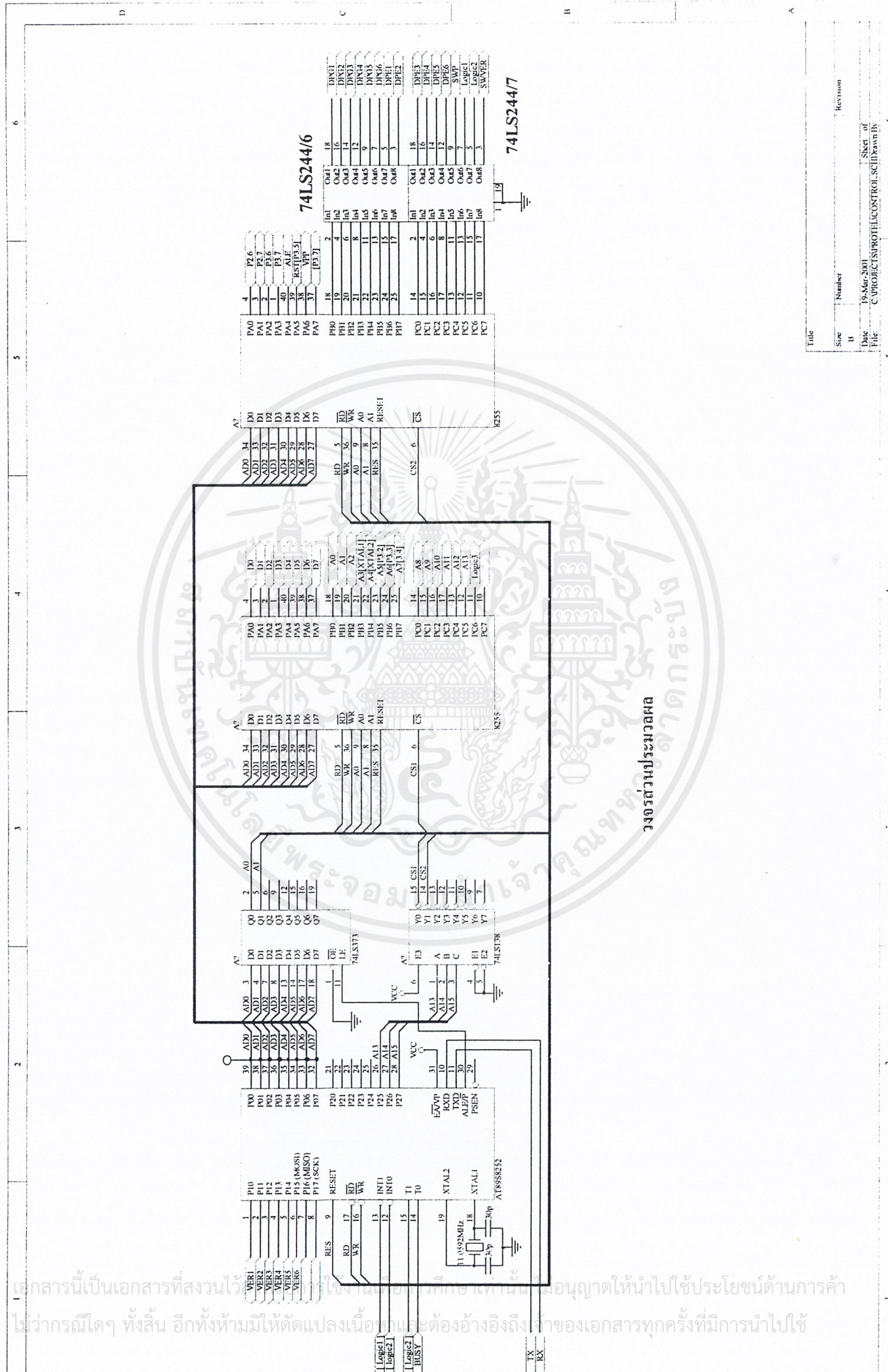
### สรุปและวิจารณ์ผลการทดลอง

โครงการเครื่องโปรแกรมชุดไอซีชุดนี้สามารถโปรแกรมชุดไอซีแบบขนานและตรวจสอบการผิดพลาดแบบขนานได้ถูกต้องและสามารถอ่านค่าจากไอซีที่มีโปรแกรมอยู่แล้วได้ หากเพิ่มจำนวนชุดไอซีอีกก็จะเกิดประโยชน์อย่างมากในแง่ของอุตสาหกรรม เนื่องจากต้องการความรวดเร็วในแง่ของการผลิต แต่ยังมีปัญหาที่เกิดขึ้นเนื่องจากการทดลองคือ ความเร็วในการโปรแกรมแต่ละครั้งยังไม่มากพอที่จะทำให้เกิดประโยชน์สูงสุด อีกทั้งขนาดของวงจรยังมีขนาดใหญ่เกินไปอาจแก้ปัญหาดังกล่าวโดย การรวมโครงสร้างในส่วนที่ 1 และ 2 เข้าไว้ด้วยกัน และแก้ไขโครงสร้างในส่วนที่ 3 ซึ่งจากเดิมที่ใช้วงจรในการตรวจสอบความผิดพลาดเปลี่ยนมาเป็นการแบ่งช่วงเวลาในการตรวจสอบ ซึ่งถ้าหากทำได้จะเป็นการลดวงจรทำให้ประหยัดต้นทุนในการผลิตได้

อย่างไรก็ตามในโครงการชุดนี้ได้ก่อให้เกิดความรู้ให้แก่ผู้จัดทำเป็นอย่างมาก เพราะต้องใช้ความรู้หลายด้าน เช่นความรู้ด้านไมโครคอนโทรลเลอร์, การเขียนโปรแกรมบน PC เป็นต้น และจะได้นำความรู้เหล่านี้ไปใช้ประโยชน์ต่อไปในอนาคต



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า  
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



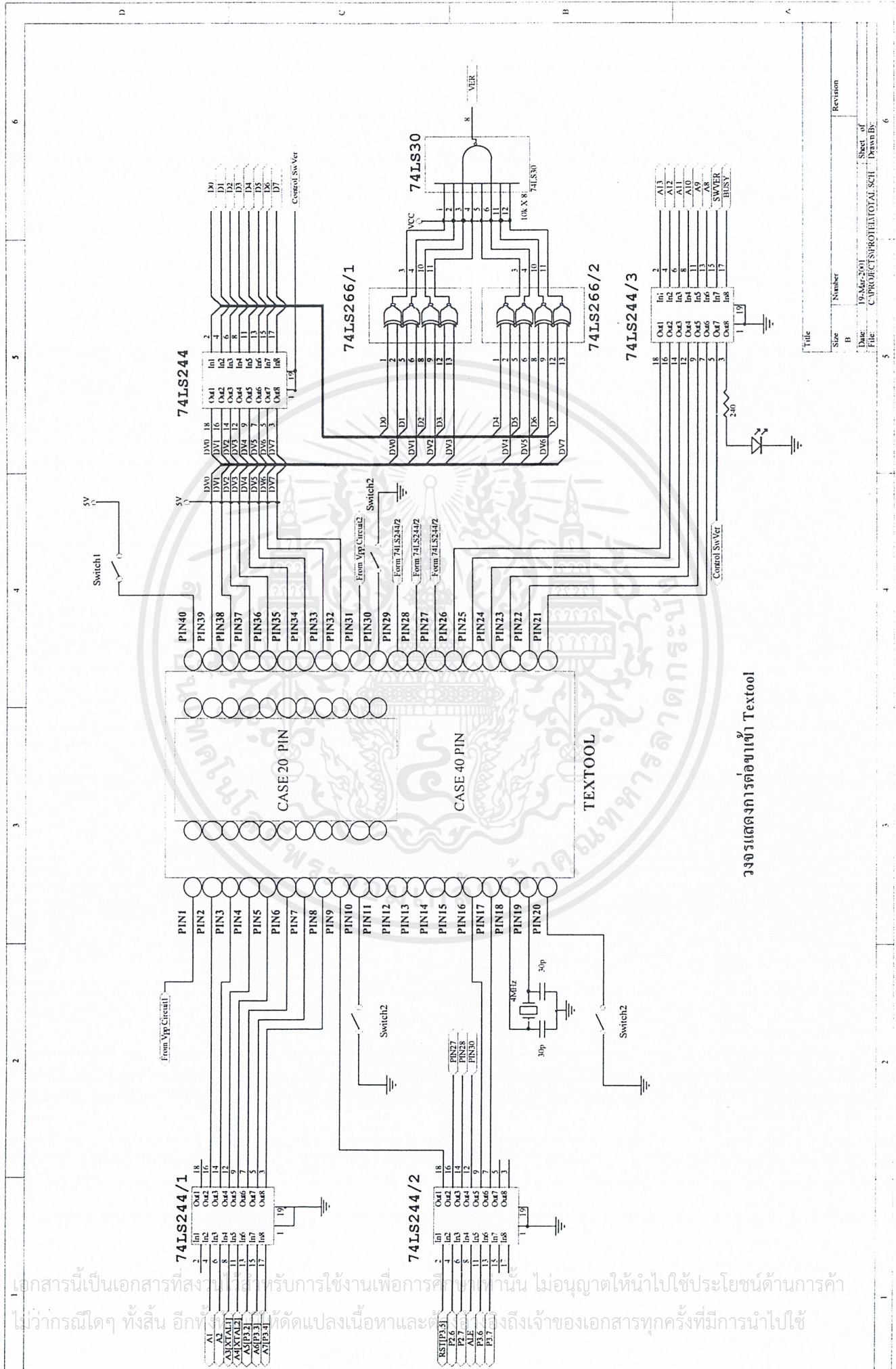
74LS244/6

74LS244/7

วงจรส่วนประมวลผล

Title	Size	Number	Revision
B			
Date	19-Mar-2001		Sheet of
File	C:\PROJECT\SUPROTHAUCONTROL.SCH		Drawn by

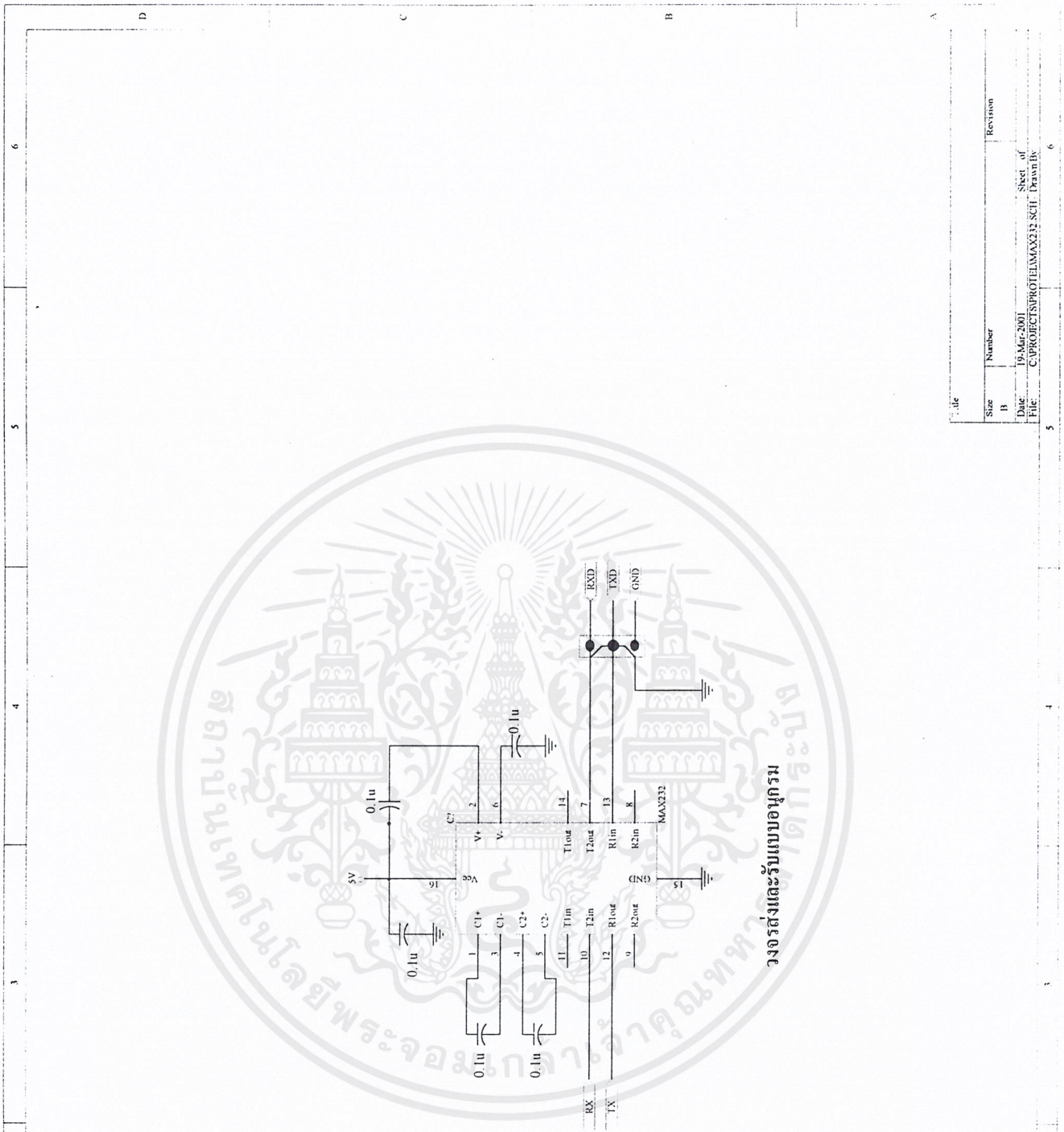
เอกสารนี้เป็นเอกสารที่สงวนไว้ใช้เฉพาะภายในเท่านั้น ไม่ควรเผยแพร่โดยไม่ได้รับอนุญาตให้นำไปใช้ประโยชน์ด้านการค้า  
 ไม่ว่าการณ์ใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้คัดลอกและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



วงจรแสดงการต่อขาเข้า Texttool

Title	Size	Number	Revision
B			
Date:	19.Apr.2001		
File:	C:\PROJECT\SNPROJ\TOTAL SCH		
Drawn By:	Sheet of 6		

เอกสารนี้เป็นเอกสารที่สงวนลิขสิทธิ์สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้拿去ใช้ประโยชน์ด้านการค้า  
 ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งยังห้ามตัดแปลงเนื้อหาและสิ่งอื่นใดที่ปรากฏในเอกสารนี้โดยไม่ได้รับอนุญาตจากเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



วงจรส่งและรับแบบอนุกรม

Size	Number	Revision
B		
Date	19-Mar-2001	Sheet of
File	C:\PROJECTS\PROTEL\MAX232.SCH	Drawn By

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า  
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

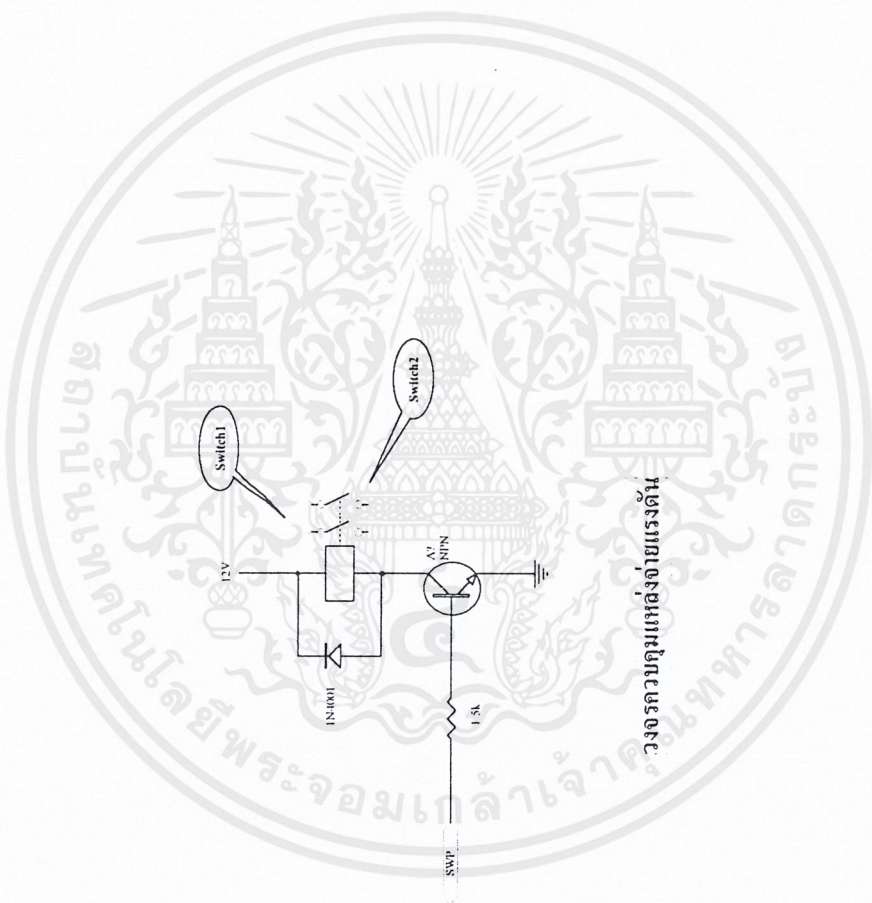
1 2 3 4 5 6

D

C

B

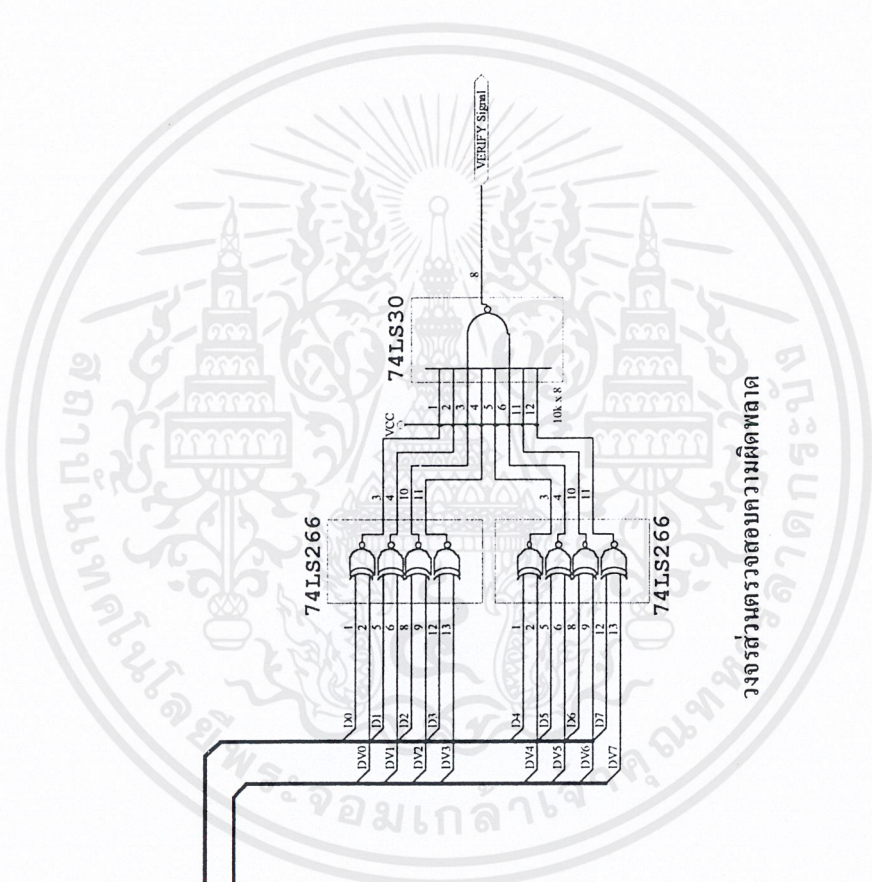
A



Title		Number		Revision	
Size	B				
Date	18 Aug 2001	Sheet of			
File	C:\PROJECT\PROTHEM\A7.SCH	Drawn by			

1 2 3 4 5 6

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า  
 ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



วงจรมตรวจสอบความผิดพลาด

Title		Revision	
Size	Number		
B			
Date	10.10.2011	Sheet of	
File	C:\PROJECTS\PROJ\HVERIFY_SCI1	Drawn by	

```

1 unit burnit;
2 interface
3   uses MSCommLib_TLB;
4
5 procedure Burn( gngFilename : String;
6   gngCMD : byte;
7   ucTarget : byte;
8   CommObj : TMSComm);
9
10 procedure InitCommPort;
11 procedure OpenCommPort;
12 procedure CloseCommPort;
13 function ByteOutChk(outByte: byte): boolean;
14 function ByteIn : byte;
15 procedure Write4OpIn(CmdSendOut: byte);
16 procedure Write2OpIn(CmdSendOut: byte);
17 procedure Increase(CmdSendOut: byte);
18 procedure Ucdtate(CmdSendOut: byte);
19
20 implementation
21
22 //---SYNOPSIS, main, fileWorkshop, hexWorkshop, Registry, Windows;
23 //---declare variable use in unit here---
24 var WorkingFilename : String;
25 WorkingComm : TMSComm;
26 WorkingCommPort : Byte;
27 WorkingCommBaud : Word;
28 WorkingCommand : byte;
29 WorkingCmdType : byte;
30 WorkingHEXfile : file of hexFileType;
31 WorkingBINfile : file of byte;
32 tmpHEX : tmpHEX;
33 tmpHEXaddrHi : byte;
34 tmpHEXaddrLo : byte;
35 tmpHEXdata : array[1..16] of byte;
36 tmpBIN : byte;
37 //---
38
39 procedure Burn( gngFilename : String;
40   gngCMD : byte;
41   ucTarget : byte;
42   CommObj : TMSComm);
43 begin
44   WorkingFilename := gngFilename;
45   WorkingComm := CommObj;
46   WorkingCommand := gngCMD;
47   WorkingCmdType := ucTarget;
48   case WorkingCommand of
49     1,2,7,8,9,10,11,12 : Write4OpIn(WorkingCommand);
50     5 : Write2OpIn(WorkingCommand);
51     3,7,18 : Increase(WorkingCommand);
52     3,4,6 : Ucdtate(WorkingCommand);
53   end;
54 //InitCommPort;
55 end;
56 //---
57 procedure OpenHEXfile;
58 begin
59   assignFile(WorkingHEXfile, WorkingFilename);
60   reset(WorkingHEXfile);
61 end;
62
63 procedure CloseHEXfile;
64 begin
65   closeFile(WorkingHEXfile);
66 end;
67
68 procedure OpenBINfile;
69 begin
70   assignFile(WorkingBINfile, WorkingFilename);
71   reset(WorkingBINfile);
72 end;
73
74 procedure CloseBINfile;
75 begin
76   closeFile(WorkingBINfile);
77 end;
78
79 procedure foundError;
80 begin
81   messageDlg('Hardware Error!', mError, [mOK], 0);
82 end;
83
84 function countTotalHexByte(kgbFilename : String): word;
85 var totalByte: word;
86 tmpKGBfile : file of hexFileType;
87 tmpHEX : hexFileType;
88 totalByte:=0;
89
90 assignFile(tmpKGBfile, kgbFilename);
91 reset(tmpKGBfile);
92 while not (eof(tmpKGBfile)) do
93   begin
94     read(tmpKGBfile, tmpHEX);
95     totalByte:=totalByte+tmpHEX.byteCount;
96   end;
97 closeFile(tmpKGBfile);
98 countTotalHEXbyte := totalByte;
99 end;
100
101 function countTotalBinByte(kgbFilename : string): word;
102 var tmpKGBfile : file of byte;
103 begin
104   assignFile(tmpKGBfile, kgbFilename);
105   reset(tmpKGBfile);
106   countTotalBinByte := filesize(tmpKGBfile);
107   closeFile(tmpKGBfile);
108 end;
109
110 //-----
111 procedure Write4OpIn(CmdSendOut: byte);
112 var total_byte : word;
113 i : word;
114 tmpAddr : String;
115 label EndThisProcess;
116 begin
117   total_byte := countTotalHEXByte(WorkingFilename);
118   Form1.Gauge1.Progress := 0;
119   Form1.Gauge1.MaxValue := Total_byte;
120   str(total_byte, tmpAddr);
121   Form1.lblByteCount.Caption := tmpAddr;
122   OpenHEXfile;
123   OpenCommPort;
124   if ByteOutChk(170) then //perform Hardware status check
125     begin
126       Form1.lblHexStatus.Caption := 'OK!';
127       Form1.Refresh;
128     end
129   else
130     begin
131       foundError;
132     end;
133   goto EndThisProcess;
134 end;
135 if not (ByteOutChk(CmdSendOut)) then //send code
136   begin
137     foundError;
138     goto EndThisProcess;
139   end;
140   sleep(3000);
141   while not (eof(WorkingHEXfile)) do
142     begin
143       read(WorkingHEXfile, tmpHEX);
144       tmpHEXbyteCount := tmpHEX.byteCount;
145       Form1.ProgressBar1.Position := 0;
146       tmpHEXaddrHi := tmpHEX.addrHiByte;
147       str(tmpHEXaddrHi, tmpAddr);
148       Form1.lblBeginAddr.Caption := tmpAddr;
149       tmpHEXaddrLo := tmpHEX.addrLoByte;
150       str(tmpHEXaddrLo, tmpAddr);
151       Form1.lblBeginAddr.Caption := Form1.lblBeginAddr.Caption + tmpAddr;
152       Form1.Refresh;
153       for i:=1 to 16 do tmpHEXdata[i]:=tmpHEX.data[i]; //send bytecount
154       if not (ByteOutChk(tmpHEXbyteCount)) then
155         begin
156           foundError;
157           goto EndThisProcess;
158         end;
159       sleep(100);
160       if not (ByteOutChk(tmpHEXaddrHi)) then //send addr hi
161         begin
162           foundError;
163           goto EndThisProcess;
164         end;
165       sleep(100);
166       if not (ByteOutChk(tmpHEXaddrLo)) then //send addr lo
167         begin
168           foundError;
169           goto EndThisProcess;
170         end;
171       sleep(100);
172       if not (ByteOutChk(170)) then //send free byte
173         begin
174           foundError;
175           goto EndThisProcess;
176         end;
177       sleep(100);
178     end;
179

```

```

179 for i:=1 to tmpHexByteCount do //send data
180 if not(byteOutChk(tmpHexData(i))) then
181 begin
182 foundError;
183 goto EndThisProcess;
184 end
185 else
186 begin
187 Form1.ProgressBar1.StepIt;
188 Form1.Gauge1.AvgProgress(1);
189 Form1.Refresh;
190 end;
191 end;
192 if not(byteOutChk(00)) then //send 00 to end.
193 begin
194 foundError;
195 goto EndThisProcess;
196 end;
197 EndThisProcess;
198 closeCommPort;
199 closeHexFile;
200 end;
201 //-----
202 procedure WriteOpIn(CmdSendOut:byte);
203 var total_byte : word;
204 tmpTotalByte : word;
205 tmpAddr : string;
206 i:byte;
207 label EndThisProcess;
208 begin
209 total_byte := countTotalBinByte(WorkingFilename);
210 str(total_byte, tmpAddr);
211 Form1.libByteCount.Caption := tmpAddr;
212 Form1.libByteCount.Count := 0;
213 Form1.Gauge1.Progress := 0;
214 Form1.ProgressBar1.Position := 0;
215 Form1.ProgressBar1.Max := Total_Byte;
216 Form1.Gauge1.MaxValue := Total_Byte;
217 Form1.Refresh;
218 OpenCommPort;
219 if byteOutChk(170) then //perform Hardware status check
220 begin
221 Form1.libHWstatus.Caption := 'OK!';
222 Form1.Refresh;
223 end
224 else
225 begin
226 foundError;
227 goto EndThisProcess;
228 end;
229 sleep(10);
230 if not(byteOutChk(CmdSendOut)) then //send code
231 begin
232 foundError;
233 goto EndThisProcess;
234 end;
235 //-----begin loop
236 while not(eof(WorkingBinFile)) do
237 begin
238 if Total_Byte <= 255 then tmpTotalByte := Total_Byte
239 else
240 begin
241 begin
242 Total_Byte := Total_Byte - 255;
243 tmpTotalByte := 255;
244 end;
245 if not(byteOutChk(tmpTotalByte)) then //send total bytes
246 begin
247 foundError;
248 goto EndThisProcess;
249 end;
250 sleep(10);
251 if not(byteOutChk(170)) then //send begin addr hi
252 begin
253 foundError;
254 goto EndThisProcess;
255 end;
256 sleep(10);
257 if not(byteOutChk(170)) then //send begin addr lo
258 begin
259 foundError;
260 goto EndThisProcess;
261 end;
262 sleep(10);
263 Form1.libBeginAddr.Caption := '00'; //send free byte
264 if not(byteOutChk(170)) then
265 begin
266 foundError;
267 goto EndThisProcess;

```

```

268 end;
269 sleep(10);
270 for i:=1 to 255 do
271 if not(eof(WorkingBinFile)) then
272 begin
273 read(WorkingBinFile, tmpBIN);
274 if not(byteOutChk(tmpBIN)) then //read data from file byte by byte.
275 begin
276 foundError;
277 goto EndThisProcess;
278 end
279 else
280 begin
281 Form1.ProgressBar1.StepIt;
282 Form1.Gauge1.AvgProgress(1);
283 Form1.Refresh;
284 end;
285 end;
286 end; //end of while
287 if not(byteOutChk(00)) then //send 00 to end.
288 begin
289 foundError;
290 goto EndThisProcess;
291 end;
292 EndThisProcess;
293 CloseCommPort;
294 closeBINfile;
295 end;
296 //-----
297 procedure uCarase (CmdSendOut:byte);
298 label EndThisProcess;
299 begin
300 Form1.libBeginAddr.Caption := '';
301 Form1.libHEXfilename.Caption := '';
302 Form1.libBeginAddr.Caption := '';
303 Form1.ProgressBar1.Position := 0;
304 Form1.Refresh;
305 OpenCommPort;
306 if byteOutChk(170) then //perform Hardware status check
307 begin
308 Form1.libHWstatus.Caption := 'OK!';
309 end
310 else
311 begin
312 foundError;
313 goto EndThisProcess;
314 end;
315 sleep(100);
316 if not(byteOutChk(CmdSendOut)) then
317 begin
318 foundError;
319 goto EndThisProcess;
320 end;
321 WorkingComm.Output := chr(00);
322 Form1.Gauge1.MaxValue := 1;
323 Form1.Gauge1.Progress := 1;
324 Form1.Refresh;
325 EndThisProcess;
326 CloseCommPort;
327 end;
328 //-----
329 procedure uCread(CmdSendOut:byte);
330 var SizeToRead : word;
331 TargetBINfile : file of byte;
332 TargetBINfilename : string;
333 BINbuffer : byte;
334 i:word;
335 label EndThisProcess;
336 begin
337 case WorkingCType of
338 1: SizeToRead := 4096;
339 2: SizeToRead := 8192;
340 3: SizeToRead := 10240;
341 4: SizeToRead := 8192;
342 5: SizeToRead := 1024;
343 6: SizeToRead := 4096;
344 7: SizeToRead := 4096;
345 else SizeToRead:=0;
346 end;
347 Form1.libByteCount.Caption := inttostr(SizeToRead);
348 Form1.libBeginAddr.Caption := '0000';
349 TargetBINfilename := 'BIN\'+WorkingFilename+'.BIN';
350 assignfile(TargetBINfile,TargetBINfilename);
351 open(TargetBINfile);
352 if byteOutChk(170) then //perform Hardware status check
353 begin
354 Form1.libHWstatus.Caption := 'OK!';
355 end
356 else
357 begin
358 foundError;
359 goto EndThisProcess;

```

```

357 end;
358 sleep(100);
359 if not(byteOutChk(CmdSendOut)) then
360 begin
361 foundError;
362 goto EndThisProcess;
363 end;
364 sleep(3000);
365 Form1.ProgressBar1.Max := SizeToRead;
366 Form1.Gauge1.MaxValue := SizeToRead;
367 Form1.ProgressBar1.Position := 0;
368 Form1.Gauge1.Progress := 0;
369 for i:=1 to SizeToRead do
370 begin
371 BinBuffer := byteIn;
372 Write(TargetBinFile, BinBuffer);
373 Form1.ProgressBar1.StepIt;
374 Form1.Gauge1.AddProgress(1);
375 Form1.Refresh;
376 end;
377 WorkingComm.Output := chr(00);
378 //byteOutChk(00);
379 EndThisProcess;
380 CloseCommPort;
381 CloseFile(TargetBinFile);
382 ConvertToHex(TargetBinFileName);
383 end;
384 -----
385 Procedure openCommPort;
386 begin
387 WorkingComm.CommPort := CommPort;
388 WorkingComm.Settings := binToStr(CommBaud)*',n,8,1'; //Assign CommPort Number
389 WorkingComm.Handshaking := 0;
390 if WorkingComm.PortOpen then
391 WorkingComm.PortOpen := False
392 else
393 WorkingComm.PortOpen := True;
394 end;
395 -----
396 Procedure closeCommPort;
397 begin
398 WorkingComm.CommPort := CommPort;
399 WorkingComm.PortOpen := False;
400 end;
401 -----
402 function byteOutChk(outByte : Byte) : Boolean;
403 var byteRead : string;
404 tickCount : word;
405 commNoData : boolean;
406 label CheckError;
407 begin
408 TickCount := 0;
409 WorkingComm.Output := chr(outByte);
410 commNoData := True;
411 while commNoData do
412 begin
413 if (tickCount>100) then //if HW not response within 100 milliseconds
414 begin
415 byteOutChk := False;
416 goto CheckError;
417 end
418 else
419 if WorkingComm.InBufferCount<>0 then
420 begin
421 byteRead := WorkingComm.Input;
422 commNoData := False;
423 end
424 else
425 commNoData := True;
426 sleep(1);
427 inc(tickCount);
428 end;
429 if ord(byteRead[1]) = outByte then
430 byteOutChk := True
431 successful;
432 else
433 byteOutChk := False;
434 end;
435 -----
436 function byteIn : Byte;
437 var byteRead : string;
438 commNoData : boolean;
439 begin
440 commNoData := True;
441 WorkingComm.Output := chr(170);
442 while commNoData do
443 begin
444 if WorkingComm.InBufferCount<>0 then

```

```

445 begin
446 commNoData := False;
447 byteRead := WorkingComm.Input; //read byte from Hardware
448 end
449 else
450 commNoData := True;
451 end;
452 byteIn := ord(byteRead[1]); //use only first byte.
453 //WorkingComm.Output := byteRead[1]; //return read data to Hardware to send next byte
454 end;
455 -----
456 procedure InitCommPort;
457 var SettingReg : TRegistry;
458 begin
459 SettingReg := TRegistry.Create; //Create Registry Object
460 try
461 SettingReg.RootKey := HKEY_LOCAL_MACHINE; //begin of 'try'
462 if SettingReg.OpenKey('software\HW', False) then //Key Open Successful
463 begin
464 WorkingCommPort := SettingReg.ReadInteger('port'); //read CommPort from Registry
465 WorkingCommBaud := SettingReg.ReadInteger('BaudRate'); //read CommBaud from Registry
466 end;
467 finally
468 SettingReg.CloseKey;
469 SettingReg.Free;
470 end;
471 end;
472 end.
473 -----
//end of 'try'

```



```

1  unit fileWorkshop;
2
3  interface
4  type
5    hexFileType = Record
6    byteCount : byte;
7    addrHiByte : byte;
8    addrLoByte : byte;
9    data : array[1..16] of byte;
10 end;
11 function PrepareFile(hexFileName : String; ucType : byte):String;
12 function makeKghFile(hexFileName :String) :String;
13 function createBinFile(kghFileName :String) :String;
14 function sortHexFile(inFileName:String) :String;
15 function calcAddr(HiByte, LoByte : Byte) :word;
16 procedure CONVINTTOHEX(TherFileName:String);
17 procedure CONVHEXTOHEX(TherFileName:String);
18 procedure CONVINTTOHEX(TherFileName :String);
19 procedure BINFILTER(TherFileName :String);
20 implementation
21 uses HexWorkshop, Sysutils;
22 function makeKghFile(hexFileName :String) :String;
23 var hexFile :TFile;
24 hexmprec :TFile;
25 hexmprecName :String;
26 tmpData :ShortString;
27 tmpHexString :String;
28 count :byte;
29 begin
30   for count:=1 to 16 do hexmprec.data[count]:=0;
31   tmpData := '';
32   tmpHexString := '';
33   assignFile(hexFile,hexFileName);
34   assignFile(hexmprec,hexFileName);
35   assignFile(hexmprecName,hexFileName+'.kgh');
36   assignFile(hexmprecName,hexmprecName);
37   reset(hexFile); //open hexFile;
38   reset(hexmprec); //create hexmprecFile
39   rewrite(hexmprec); //create hexmprecFile
40   while not(eof(hexFile)) do
41     begin
42       readln(hexFile, tmpHexString); //read hexString
43       tmpHexString:=StringReplace(tmpHexString, ' ', '{rReplaceAll}'); //replace space with nospace
44       if ((Length(tmpHexString)<0) and (tmpHexString<>'00000000FF')) then
45         begin
46           separate(hexString to <-> byteCount (XX) HIAddress (XX) LOAddress (XX) dataString (XX) dataString (XX) with no
47             checksum
48             if (Length(tmpData) div 2)=hexmprec.byteCount then //number of byte in datastring must equal to
49               byteCount
50             for count:=1 to hexmprec.byteCount do
51               hexmprec.data[count]:=separate(tmpData); //separate 1 byte from datastring
52             write(hexmprec,hexmprec); //save record to hexmprecFile
53             for count:=1 to 16 do hexmprec.data[count]:=0; //Clear Record.Data
54             end;
55           CloseFile(hexFile);
56           CloseFile(hexmprec);
57           makeKghFile := hexmprecName; //return filename.
58         end;
59       function createBinFile(kghFileName :String) :String;
60       var kghTempFile :File of Byte;
61       kghTempFileName :String;
62       nextAddr :Word;
63       readAddr :Word;
64       kghmprec :Word;
65       kghmprecName :hexFileType;
66       kghmprecFile :hexFileType;
67       blankByte :Byte;
68       begin
69         nextAddr := 0; //begin of address
70         readln(kghTempFile, kghmprec); //read a record from KGH file
71         assignFile(kghTempFile, kghmprecName);
72         kghTempFileName := ExtractFileDir(kghmprecName) + '\binTempFile.kgh';
73         assignFile(kghTempFile, kghTempFileName);
74         reset(kghTempFile); //open KGH file
75         rewrite(kghTempFile); //create KGB file
76         while not(eof(kghTempFile)) do
77           begin
78             Read(kghTempFile, kghmprec); //read a record from KGH file
79             readAddr:=(kghmprec.addrHiByte*256)+kghmprec.addrLoByte;
80             if nextAddr=readAddr then //if next address equal to read address
81               begin
82                 for count:=1 to kghmprec.byteCount do
83                   write(kghTempFile, kghmprec.data[count]);
84                 nextAddr:=nextAddr + kghmprec.byteCount;
85             end
86             else
87               begin
88                 //if next address is less than read data
89                 //fill file with 'FF' to read data

```

```

177 label ExitLoop;
178 begin
179   Addr := 0; j:=0;
180   BinTmpFileName := ChangeFileExt(TheFileName, '.KGH');
181   BinTmpFileName := ChangeFileExt(TheFileName, '.BIN');
182   AssignFile(HexTmpFile, HexTmpFileName);
183   AssignFile(BinTmpFile, BinTmpFileName);
184   Rewrite(HexTmpFile);
185   Reset(BinTmpFile);
186   While not (Eof(BinTmpFile)) do
187     begin
188       HexTmpRec.addrHiByte := Addr div 256;
189       HexTmpRec.addrLoByte := Addr mod 256;
190       for i:=1 to 16 do
191         begin
192           Read(BinTmpFile, BinTmp);
193           HexTmpRec.data[i] := BinTmp;
194           j:=1;
195           while not (Eof(BinTmpFile)) do
196             begin
197               DataProduct := DataProduct + HexTmpRec.data[i];
198               HexTmpRec := HexTmpRec + HexTmpRec.data[i];
199               WriteLn(HexTmpFile);
200             end;
201             DataProduct := DataProduct - HexTmpRec.data[i];
202             HexTmpRec := HexTmpRec - HexTmpRec.data[i];
203           j:=j+1;
204           HexTmpRec.byteCount := j;
205           Write(HexTmpFile, HexTmpRec);
206           for i:=1 to 16 do HexTmpRec.data[i] := 00;
207           end; //end while loop
208           closeFile(HexTmpFile);
209           closeFile(BinTmpFile);
210           end;
211           procedure ConvHEXtoHEX(TheFileName:String);
212           //input as '.KGH' File name
213           function FindChecksum(InHexRec : HexFileType):byte;
214           var SumOfData : word;
215           i : byte;
216           begin
217             SumOfData := 0;
218             SumOfData := SumOfData + InHexRec.byteCount;
219             SumOfData := SumOfData + InHexRec.addrHiByte;
220             SumOfData := SumOfData + InHexRec.addrLoByte;
221             for i:=1 to 16 do SumOfData := SumOfData + InHexRec.data[i];
222             SumOfData := not(SumOfData);
223             i := byte(SumOfData);
224             FindChecksum := i+1;
225           end;
226           function ChExStr(InByte : byte; ShortString;
227           function ChExByte(InByte : Byte):Char;
228           begin
229             case InByte of
230               0: ChExByte:='0';
231               1: ChExByte:='1';
232               2: ChExByte:='2';
233               3: ChExByte:='3';
234               4: ChExByte:='4';
235               5: ChExByte:='5';
236               6: ChExByte:='6';
237               7: ChExByte:='7';
238               8: ChExByte:='8';
239               9: ChExByte:='9';
240               10: ChExByte:='A';
241               11: ChExByte:='B';
242               12: ChExByte:='C';
243               13: ChExByte:='D';
244               14: ChExByte:='E';
245               15: ChExByte:='F';
246               else ChExByte:='0';
247             end;
248           end;
249           var X,Y : Byte;
250           begin
251             X := inbyte mod 16;
252             Y := inbyte div 16;
253             ChExStr := ChExByte(Y)+ChExByte(X);
254           end;
255           procedure ChangeByteCount (var InHexRec : HexFileType);
256           var i,j:byte;
257           begin
258             i:= InHexRec.byteCount+1;
259             repeat
260               dec(i);
261             until i<=255;
262             InHexRec.data[i];
263             if j=255 then InHexRec.data[i]:=0;
264             until j<>255;
265             InHexRec.byteCount := i;

```

เอกสารที่งาน ไมออนุญาตให้นำไปใช้ประโยชน์

```

1 unit hexWorkshop;
2
3 interface
4
5 uses SysUtils;
6
7 function strToHex(inString : shortString) : Longword;
8 //strToHex use for change HEX-string format to its value in integer.
9 function shopStr(var inString:ShortString; chrToCut: byte): shortString;
10 //shopStr use for return number of char from begin of string and cut it from string.
11 procedure sepToHEX( inString : ShortString;
12 var byteCount : byte;
13 var addrHiByte : byte;
14 var addrLoByte : byte;
15 var data : ShortString);
16 //sepToHEX use for separate HEX format to data need.
17 //HEX format ==> BB AAAA TT XXXX...XXXX CC
18 // : = begin of line <==this no use.
19 // BB = byteCount <==use this! return as 'byteCount'
20 // AAAA = begin of address for this data <==use this! return as 'addrHiByte' and 'addrLoByte'
21 // TT = data type <==this no use.
22 // XXXX... = data <==use this! return as 'data'
23 // CC = checksum <==this no use.
24 function sepByte(var inString : ShortString):byte;
25 // sepByte use for separate byte value from data-string.
26
27 implementation
28 //=====
29 function strToHex(inString : shortString) : Longword;
30 var count:byte;
31 outWord : Longword;
32 outByte : byte;
33
34 begin
35 outByte := 0;
36 outWord := 0;
37 for count := 1 to length(inString) do
38 begin
39 case uppercase(inString[count]) of
40 '0','1','2','3','4','5','6','7','8','9' : outByte := byte(ord(inString[count]));
41 'A': outByte := 10;
42 'B': outByte := 11;
43 'C': outByte := 12;
44 'D': outByte := 13;
45 'E': outByte := 14;
46 'F': outByte := 15;
47 end;
48 outWord := outWord*16 + outByte;
49 end;
50 strToHex:=outWord;
51 end;
52 //=====
53 function shopStr(var inString:ShortString;chrToCut: byte): shortString;
54 begin
55 shopStr:=copy(inString,1,chrToCut);
56 delete(inString,1,chrToCut);
57 end;
58 //=====
59 procedure sepToHEX(inString : ShortString;
60 var byteCount : byte;
61 var addrHiByte : byte;
62 var addrLoByte : byte;
63 var data : ShortString);
64 begin
65 inString:=StringReplace(inString, ',', '', [rfReplaceAll]); //remove :
66 delete(inString, length(inString)-1, 2); //delete checksum
67 byteCount := strToHex(shopStr(inString,2));
68 addrHiByte := strToHex(shopStr(inString,2));
69 addrLoByte := strToHex(shopStr(inString,2));
70 delete(inString,1,2); //remove datatype
71 data := shopStr(inString,byteCount*2);
72 end;
73 //=====
74 function sepByte(var inString : ShortString):byte;
75 begin
76 if not(odd(length(inString))) then
77 sepByte:=strToHex(shopStr(inString,2))
78 else
79 sepByte:=0;
80 end;
81 //=====
82 end.

```



## Features

- Compatible with MCS-51™ Products
- 2K Bytes of Reprogrammable Flash Memory
  - Endurance: 1,000 Write/Erase Cycles
- 2.7V to 6V Operating Range
- Fully Static Operation: 0 Hz to 24 MHz
- Two-level Program Memory Lock
- 128 x 8-bit Internal RAM
- 15 Programmable I/O Lines
- Two 16-bit Timer/Counters
- Six Interrupt Sources
- Programmable Serial UART Channel
- Direct LED Drive Outputs
- On-chip Analog Comparator
- Low-power Idle and Power-down Modes

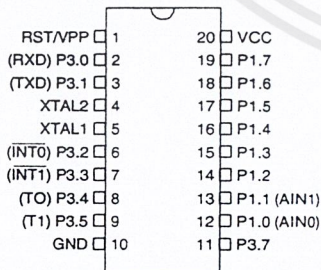
## Description

The AT89C2051 is a low-voltage, high-performance CMOS 8-bit microcomputer with 2K bytes of Flash programmable and erasable read only memory (PEROM). The device is manufactured using Atmel's high-density nonvolatile memory technology and is compatible with the industry-standard MCS-51 instruction set. By combining a versatile 8-bit CPU with Flash on a monolithic chip, the Atmel AT89C2051 is a powerful microcomputer which provides a highly-flexible and cost-effective solution to many embedded control applications.

The AT89C2051 provides the following standard features: 2K bytes of Flash, 128 bytes of RAM, 15 I/O lines, two 16-bit timer/counters, a five vector two-level interrupt architecture, a full duplex serial port, a precision analog comparator, on-chip oscillator and clock circuitry. In addition, the AT89C2051 is designed with static logic for operation down to zero frequency and supports two software selectable power saving modes. The Idle Mode stops the CPU while allowing the RAM, timer/counters, serial port and interrupt system to continue functioning. The power-down mode saves the RAM contents but freezes the oscillator disabling all other chip functions until the next hardware reset.

## Pin Configuration

PDIP/SOIC



## 8-bit Microcontroller with 2K Bytes Flash

## AT89C2051

Rev. 0368E-02/00



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า  
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

## Programming The Flash

The AT89C2051 is shipped with the 2K bytes of on-chip PEROM code memory array in the erased state (i.e., contents = FFH) and ready to be programmed. The code memory array is programmed one byte at a time. *Once the array is programmed, to re-program any non-blank byte, the entire memory array needs to be erased electrically.*

**Internal Address Counter:** The AT89C2051 contains an internal PEROM address counter which is always reset to 000H on the rising edge of RST and is advanced by applying a positive going pulse to pin XTAL1.

**Programming Algorithm:** To program the AT89C2051, the following sequence is recommended.

1. Power-up sequence:  
Apply power between  $V_{CC}$  and GND pins  
Set RST and XTAL1 to GND
  2. Set pin RST to "H"  
Set pin P3.2 to "H"
  3. Apply the appropriate combination of "H" or "L" logic levels to pins P3.3, P3.4, P3.5, P3.7 to select one of the programming operations shown in the PEROM Programming Modes table.
- To Program and Verify the Array:
4. Apply data for Code byte at location 000H to P1.0 to P1.7.
  5. Raise RST to 12V to enable programming.
  6. Pulse P3.2 once to program a byte in the PEROM array or the lock bits. The byte-write cycle is self-timed and typically takes 1.2 ms.
  7. To verify the programmed data, lower RST from 12V to logic "H" level and set pins P3.3 to P3.7 to the appropriate levels. Output data can be read at the port P1 pins.
  8. To program a byte at the next address location, pulse XTAL1 pin once to advance the internal address counter. Apply new data to the port P1 pins.
  9. Repeat steps 5 through 8, changing data and advancing the address counter for the entire 2K bytes array or until the end of the object file is reached.
  10. Power-off sequence:  
set XTAL1 to "L"  
set RST to "L"  
Turn  $V_{CC}$  power off

**Data Polling:** The AT89C2051 features  $\overline{\text{Data}}$  Polling to indicate the end of a write cycle. During a write cycle, an attempted read of the last byte written will result in the complement of the written data on P1.7. Once the write cycle has been completed, true data is valid on all outputs, and

the next cycle may begin.  $\overline{\text{Data}}$  Polling may begin any time after a write cycle has been initiated.

**Ready/Busy:** The Progress of byte programming can also be monitored by the RDY/ $\overline{\text{BSY}}$  output signal. Pin P3.1 is pulled low after P3.2 goes High during programming to indicate BUSY. P3.1 is pulled High again when programming is done to indicate READY.

**Program Verify:** If lock bits LB1 and LB2 have not been programmed code data can be read back via the data lines for verification:

1. Reset the internal address counter to 000H by bringing RST from "L" to "H".
2. Apply the appropriate control signals for Read Code data and read the output data at the port P1 pins.
3. Pulse pin XTAL1 once to advance the internal address counter.
4. Read the next code data byte at the port P1 pins.
5. Repeat steps 3 and 4 until the entire array is read.

The lock bits cannot be verified directly. Verification of the lock bits is achieved by observing that their features are enabled.

**Chip Erase:** The entire PEROM array (2K bytes) and the two Lock Bits are erased electrically by using the proper combination of control signals and by holding P3.2 low for 10 ms. The code array is written with all "1"s in the Chip Erase operation and must be executed before any non-blank memory byte can be re-programmed.

**Reading the Signature Bytes:** The signature bytes are read by the same procedure as a normal verification of locations 000H, 001H, and 002H, except that P3.5 and P3.7 must be pulled to a logic low. The values returned are as follows.

(000H) = 1EH indicates manufactured by Atmel  
(001H) = 21H indicates 89C2051

## Programming Interface

Every code byte in the Flash array can be written and the entire array can be erased by using the appropriate combination of control signals. The write operation cycle is self-timed and once initiated, will automatically time itself to completion.

All major programming vendors offer worldwide support for the Atmel microcontroller series. Please contact your local programming vendor for the appropriate software revision.

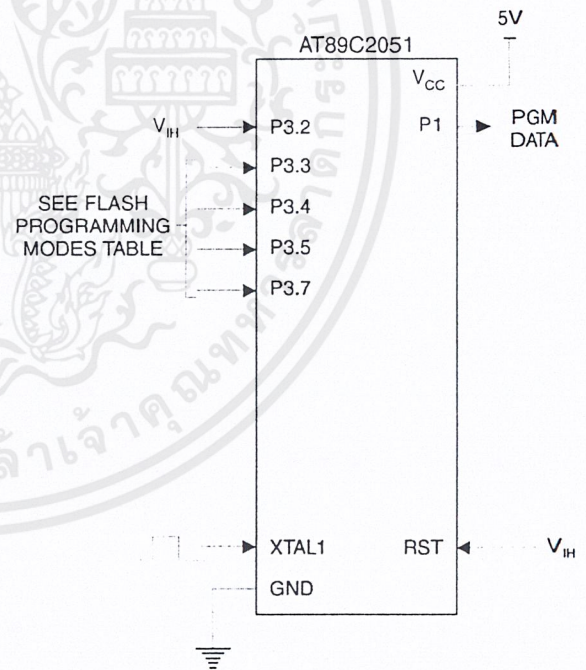
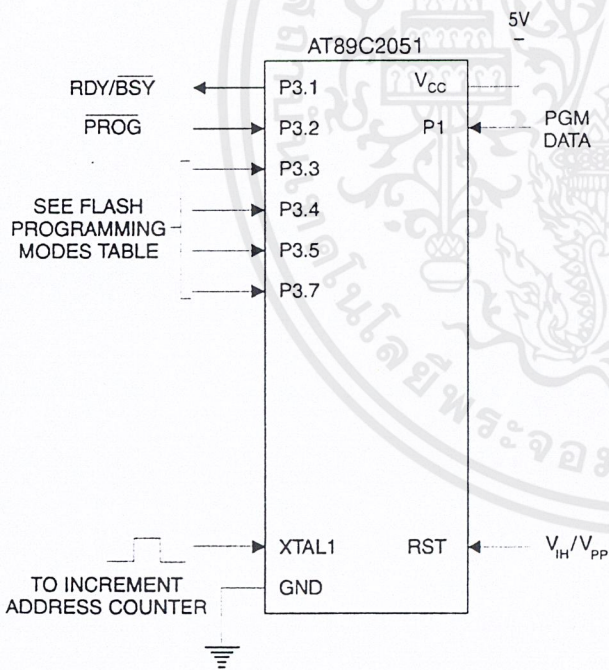
Flash Programming Modes

Mode		RST/VPP	P3.2/ $\overline{\text{PROG}}$	P3.3	P3.4	P3.5	P3.7
Write Code Data <sup>(1)(3)</sup>		12V		L	H	H	H
Read Code Data <sup>(1)</sup>		H	H	L	L	H	H
Write Lock	Bit - 1	12V		H	H	H	H
	Bit - 2	12V		H	H	L	L
Chip Erase		12V		H	L	L	L
Read Signature Byte		H	H	L	L	L	L

Notes: 1. The internal PEROM address counter is reset to 000H on the rising edge of RST and is advanced by a positive pulse at XTAL 1 pin.  
 2. Chip Erase requires a 10 ms PROG pulse.  
 3. P3.1 is pulled Low during programming to indicate RDY/BSY.

Figure 3. Programming the Flash Memory

Figure 4. Verifying the Flash Memory





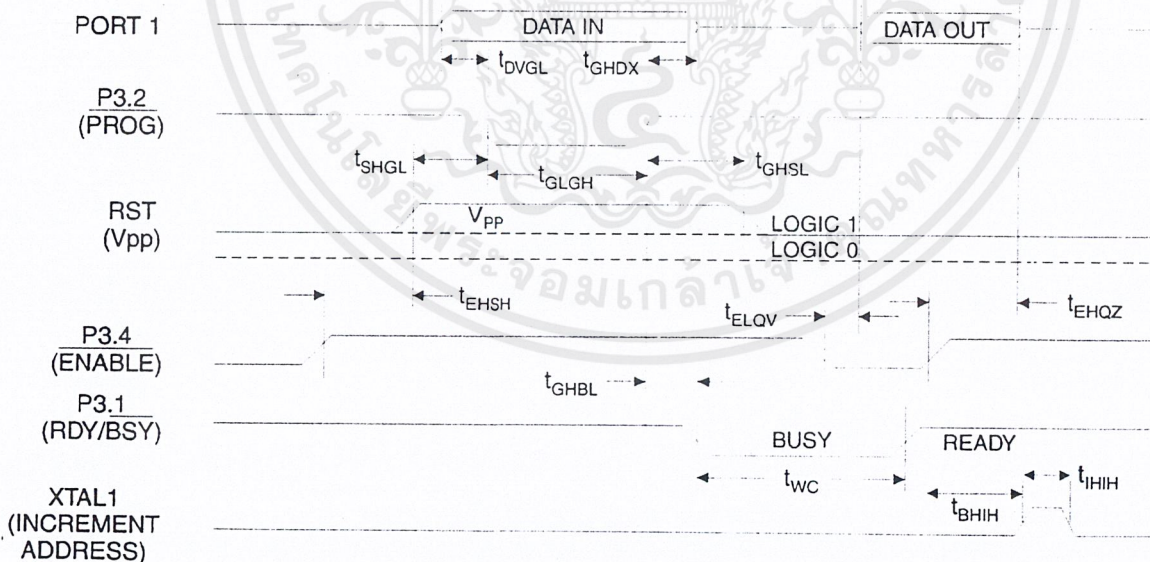
## Flash Programming and Verification Characteristics

$T_A = 0^\circ\text{C}$  to  $70^\circ\text{C}$ ,  $V_{CC} = 5.0 \pm 10\%$

Symbol	Parameter	Min	Max	Units
$V_{PP}$	Programming Enable Voltage	11.5	12.5	V
$I_{PP}$	Programming Enable Current		250	$\mu\text{A}$
$t_{DVGL}$	Data Setup to $\overline{\text{PROG}}$ Low	1.0		$\mu\text{s}$
$t_{GHDX}$	Data Hold after $\overline{\text{PROG}}$	1.0		$\mu\text{s}$
$t_{EHS}$	P3.4 ( $\overline{\text{ENABLE}}$ ) High to $V_{PP}$	1.0		$\mu\text{s}$
$t_{SHGL}$	$V_{PP}$ Setup to $\overline{\text{PROG}}$ Low	10		$\mu\text{s}$
$t_{GHSL}$	$V_{PP}$ Hold after $\overline{\text{PROG}}$	10		$\mu\text{s}$
$t_{GLGH}$	$\overline{\text{PROG}}$ Width	1	110	$\mu\text{s}$
$t_{ELQV}$	$\overline{\text{ENABLE}}$ Low to Data Valid		1.0	$\mu\text{s}$
$t_{EHOZ}$	Data Float after $\overline{\text{ENABLE}}$	0	1.0	$\mu\text{s}$
$t_{GHBL}$	$\overline{\text{PROG}}$ High to $\overline{\text{BUSY}}$ Low		50	ns
$t_{WC}$	Byte Write Cycle Time		2.0	ms
$t_{BHIH}$	$\text{RDY}/\overline{\text{BSY}}$ to Increment Clock Delay	1.0		$\mu\text{s}$
$t_{IHIL}$	Increment Clock High	200		ns

Note: 1. Only used in 12-volt programming mode.

## Flash Programming and Verification Waveforms



## Absolute Maximum Ratings\*

Operating Temperature .....	-55°C to +125°C
Storage Temperature .....	-65°C to +150°C
Voltage on Any Pin with Respect to Ground .....	-1.0V to +7.0V
Maximum Operating Voltage .....	6.6V
DC Output Current.....	25.0 mA

\*NOTICE: Stresses beyond those listed under "Absolute Maximum Ratings" may cause permanent damage to the device. This is a stress rating only and functional operation of the device at these or any other conditions beyond those indicated in the operational sections of this specification is not implied. Exposure to absolute maximum rating conditions for extended periods may affect device reliability.

## DC Characteristics

T<sub>A</sub> = -40°C to 85°C, V<sub>CC</sub> = 2.0V to 6.0V (unless otherwise noted)

Symbol	Parameter	Condition	Min	Max	Units
V <sub>IL</sub>	Input Low-voltage		-0.5	0.2 V <sub>CC</sub> - 0.1	V
V <sub>IH</sub>	Input High-voltage	(Except XTAL1, RST)	0.2 V <sub>CC</sub> + 0.9	V <sub>CC</sub> + 0.5	V
V <sub>IH1</sub>	Input High-voltage	(XTAL1, RST)	0.7 V <sub>CC</sub>	V <sub>CC</sub> + 0.5	V
V <sub>OL</sub>	Output Low-voltage <sup>(1)</sup> (Ports 1, 3)	I <sub>OL</sub> = 20 mA, V <sub>CC</sub> = 5V I <sub>OL</sub> = 10 mA, V <sub>CC</sub> = 2.7V		0.5	V
V <sub>OH</sub>	Output High-voltage (Ports 1, 3)	I <sub>OH</sub> = -80 μA, V <sub>CC</sub> = 5V ± 10%	2.4		V
		I <sub>OH</sub> = -30 μA	0.75 V <sub>CC</sub>		V
		I <sub>OH</sub> = -12 μA	0.9 V <sub>CC</sub>		V
I <sub>IL</sub>	Logical 0 Input Current (Ports 1, 3)	V <sub>IN</sub> = 0.45V		-50	μA
I <sub>TL</sub>	Logical 1 to 0 Transition Current (Ports 1, 3)	V <sub>IN</sub> = 2V, V <sub>CC</sub> = 5V ± 10%		-750	μA
I <sub>LI</sub>	Input Leakage Current (Port P1.0, P1.1)	0 < V <sub>IN</sub> < V <sub>CC</sub>		±10	μA
V <sub>OS</sub>	Comparator Input Offset Voltage	V <sub>CC</sub> = 5V		20	mV
V <sub>CM</sub>	Comparator Input Common Mode Voltage		0	V <sub>CC</sub>	V
RRST	Reset Pull-down Resistor		50	300	KΩ
C <sub>IO</sub>	Pin Capacitance	Test Freq. = 1 MHz, T <sub>A</sub> = 25°C		10	pF
I <sub>CC</sub>	Power Supply Current	Active Mode, 12 MHz, V <sub>CC</sub> = 6V/3V		15/5.5	mA
		Idle Mode, 12 MHz, V <sub>CC</sub> = 6V/3V P1.0 & P1.1 = 0V or V <sub>CC</sub>		5/1	mA
	Power-down Mode <sup>(2)</sup>	V <sub>CC</sub> = 6V P1.0 & P1.1 = 0V or V <sub>CC</sub>		100	μA
		V <sub>CC</sub> = 3V P1.0 & P1.1 = 0V or V <sub>CC</sub>		20	μA

Notes: 1. Under steady state (non-transient) conditions, I<sub>OL</sub> must be externally limited as follows:

Maximum I<sub>OL</sub> per port pin: 20 mA

Maximum total I<sub>OL</sub> for all output pins: 80 mA

If I<sub>OL</sub> exceeds the test condition, V<sub>OL</sub> may exceed the related specification. Pins are not guaranteed to sink current greater than the listed test conditions.

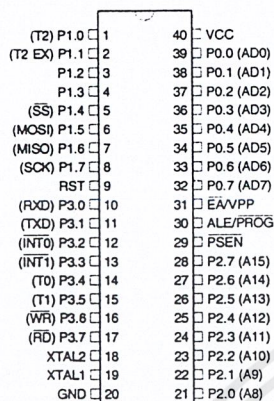
2. Minimum V<sub>CC</sub> for Power-down is 2V.



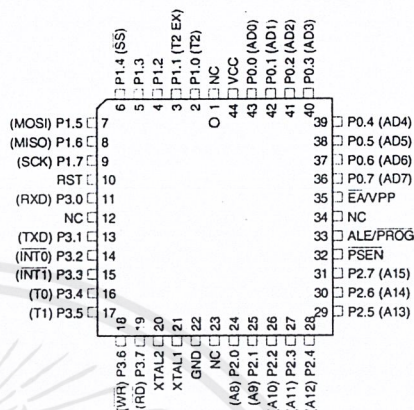


## Pin Configurations

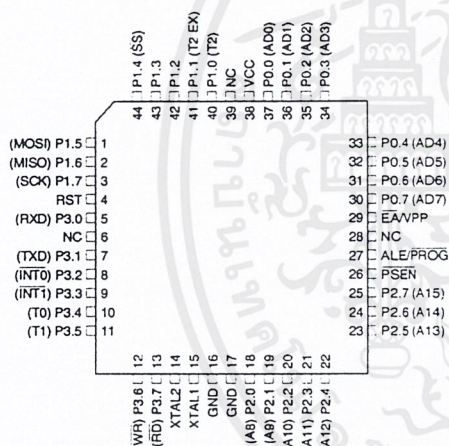
PDIP



PLCC



PQFP/TQFP



## Pin Description

### VCC

Supply voltage.

### GND

Ground.

### Port 0

Port 0 is an 8-bit open drain bi-directional I/O port. As an output port, each pin can sink eight TTL inputs. When 1s are written to port 0 pins, the pins can be used as high-impedance inputs.

Port 0 can also be configured to be the multiplexed low-order address/data bus during accesses to external

program and data memory. In this mode, P0 has internal pullups.

Port 0 also receives the code bytes during Flash programming and outputs the code bytes during program verification. External pullups are required during program verification.

### Port 1

Port 1 is an 8-bit bi-directional I/O port with internal pullups. The Port 1 output buffers can sink/source four TTL inputs. When 1s are written to Port 1 pins, they are pulled high by the internal pullups and can be used as inputs. As inputs, Port 1 pins that are externally being pulled low will source current ( $I_{IL}$ ) because of the internal pullups.

## Features

- Compatible with MCS-51™ Products
- 8K Bytes of In-System Reprogrammable Downloadable Flash Memory
  - SPI Serial Interface for Program Downloading
  - Endurance: 1,000 Write/Erase Cycles
- 2K Bytes EEPROM
  - Endurance: 100,000 Write/Erase Cycles
- 4V to 6V Operating Range
- Fully Static Operation: 0 Hz to 24 MHz
- Three-level Program Memory Lock
- 256 x 8-bit Internal RAM
- 32 Programmable I/O Lines
- Three 16-bit Timer/Counters
- Nine Interrupt Sources
- Programmable UART Serial Channel
- SPI Serial Interface
- Low-power Idle and Power-down Modes
- Interrupt Recovery From Power-down
- Programmable Watchdog Timer
- Dual Data Pointer
- Power-off Flag

## Description

The AT89S8252 is a low-power, high-performance CMOS 8-bit microcomputer with 8K bytes of downloadable Flash programmable and erasable read only memory and 2K bytes of EEPROM. The device is manufactured using Atmel's high-density nonvolatile memory technology and is compatible with the industry-standard 80C51 instruction set and pinout. The on-chip downloadable Flash allows the program memory to be reprogrammed in-system through an SPI serial interface or by a conventional nonvolatile memory programmer. By combining a versatile 8-bit CPU with downloadable Flash on a monolithic chip, the Atmel AT89S8252 is a powerful microcomputer which provides a highly-flexible and cost-effective solution to many embedded control applications.

The AT89S8252 provides the following standard features: 8K bytes of downloadable Flash, 2K bytes of EEPROM, 256 bytes of RAM, 32 I/O lines, programmable watchdog timer, two data pointers, three 16-bit timer/counters, a six-vector two-level interrupt architecture, a full duplex serial port, on-chip oscillator, and clock circuitry. In addition, the AT89S8252 is designed with static logic for operation down to zero frequency and supports two software selectable power saving modes. The Idle Mode stops the CPU while allowing the RAM, timer/counters, serial port, and interrupt system to continue functioning. The Power-down mode saves the RAM contents but freezes the oscillator, disabling all other chip functions until the next interrupt or hardware reset.

The downloadable Flash can be changed a single byte at a time and is accessible through the SPI serial interface. Holding RESET active forces the SPI bus into a serial programming interface and allows the program memory to be written to or read from unless Lock Bit 2 has been activated.



## 8-bit Microcontroller with 8K Bytes Flash

**AT89S8252**

Rev. 0401E-02/00



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า  
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



## Idle Mode

In idle mode, the CPU puts itself to sleep while all the on-chip peripherals remain active. The mode is invoked by software. The content of the on-chip RAM and all the special functions registers remain unchanged during this mode. The idle mode can be terminated by any enabled interrupt or by a hardware reset.

Note that when idle mode is terminated by a hardware reset, the device normally resumes program execution

from where it left off, up to two machine cycles before the internal reset algorithm takes control. On-chip hardware inhibits access to internal RAM in this event, but access to the port pins is not inhibited. To eliminate the possibility of an unexpected write to a port pin when idle mode is terminated by a reset, the instruction following the one that invokes idle mode should not write to a port pin or to external memory.

## Status of External Pins During Idle and Power-down Modes

Mode	Program Memory	ALE	PSEN	PORT0	PORT1	PORT2	PORT3
Idle	Internal	1	1	Data	Data	Data	Data
Idle	External	1	1	Float	Data	Address	Data
Power-down	Internal	0	0	Data	Data	Data	Data
Power-down	External	0	0	Float	Data	Data	Data

## Power-down Mode

In the power-down mode, the oscillator is stopped and the instruction that invokes power-down is the last instruction executed. The on-chip RAM and Special Function Registers retain their values until the power-down mode is terminated. Exit from power-down can be initiated either by a hardware reset or by an enabled external interrupt. Reset redefines the SFRs but does not change the on-chip RAM. The reset should not be activated before  $V_{CC}$  is restored to its normal operating level and must be held active long enough to allow the oscillator to restart and stabilize.

To exit power-down via an interrupt, the external interrupt must be enabled as level sensitive before entering power-down. The interrupt service routine starts at 16 ms (nominal) after the enabled interrupt pin is activated.

## Program Memory Lock Bits

The AT89S8252 has three lock bits that can be left unprogrammed (U) or can be programmed (P) to obtain the additional features listed in the following table.

When lock bit 1 is programmed, the logic level at the  $\overline{EA}$  pin is sampled and latched during reset. If the device is powered up without a reset, the latch initializes to a random value and holds that value until reset is activated. The latched value of  $\overline{EA}$  must agree with the current logic level at that pin in order for the device to function properly.

Once programmed, the lock bits can only be unprogrammed with the Chip Erase operations in either the parallel or serial modes.


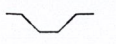


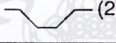
## Lock Bit Protection Modes<sup>(1)(2)</sup>

Program Lock Bits				Protection Type
	LB1	LB2	LB3	
1	U	U	U	No internal memory lock feature.
2	P	U	U	MOVC instructions executed from external program memory are disabled from fetching code bytes from internal memory. $\overline{EA}$ is sampled and latched on reset and further programming of the Flash memory (parallel or serial mode) is disabled.
3	P	P	U	Same as Mode 2, but parallel or serial verify are also disabled.
4	P	P	P	Same as Mode 3, but external execution is also disabled.

Notes: 1. U = Unprogrammed  
2. P = Programmed



## Flash and EEPROM Parallel Programming Modes

Mode	RST	PSEN	ALE/PROG	EA/V <sub>PP</sub>	P2.6	P2.7	P3.6	P3.7	Data I/O P0.7:0	Address P2.5:0 P1.7:0
Serial Prog. Modes	H	h <sup>(1)</sup>	h <sup>(1)</sup>	x						
Chip Erase	H	L	 <sup>(2)</sup>	12V	H	L	L	L	X	X
Write (10K bytes) Memory	H	L		12V	L	H	H	H	DIN	ADDR
Read (10K bytes) Memory	H	L	H	12V	L	L	H	H	DOUT	ADDR
Write Lock Bits:	H	L		12V	H	L	H	L	DIN	X
Bit - 1									P0.7 = 0	X
Bit - 2									P0.6 = 0	X
Bit - 3									P0.5 = 0	X
Read Lock Bits:	H	L	H	12V	H	H	L	L	DOUT	X
Bit - 1									@P0.2	X
Bit - 2									@P0.1	X
Bit - 3									@P0.0	X
Read Atmel Code	H	L	H	12V	L	L	L	L	DOUT	30H
Read Device Code	H	L	H	12V	L	L	L	L	DOUT	31H
Serial Prog. Enable	H	L	 <sup>(2)</sup>	12V	L	H	L	H	P0.0 = 0	X
Serial Prog. Disable	H	L	 <sup>(2)</sup>	12V	L	H	L	H	P0.0 = 1	X
Read Serial Prog. Fuse	H	L	H	12V	H	H	L	H	@P0.0	X

- Notes:
- "h" = weakly pulled "High" internally.
  - Chip Erase and Serial Programming Fuse require a 10 ms PROG pulse. Chip Erase needs to be performed first before reprogramming any byte with a content other than FFH.
  - P3.4 is pulled Low during programming to indicate RDY/BSY.
  - "X" = don't care

Figure 13. Programming the Flash/EEPROM Memory

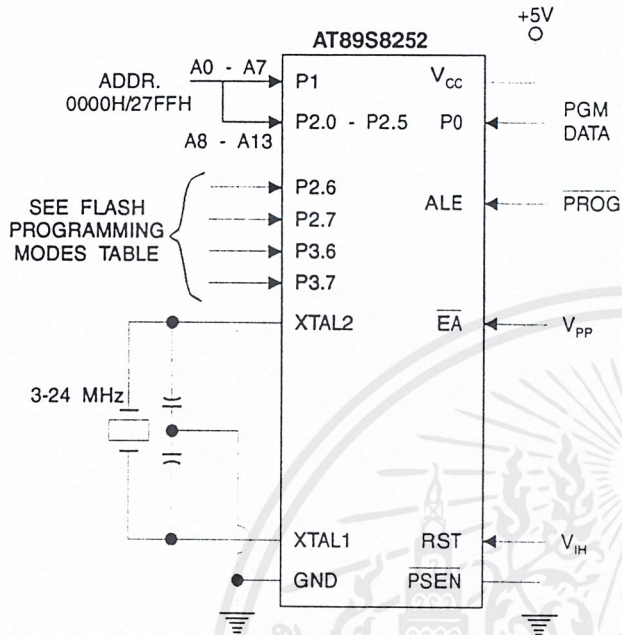


Figure 15. Flash/EEPROM Serial Downloading

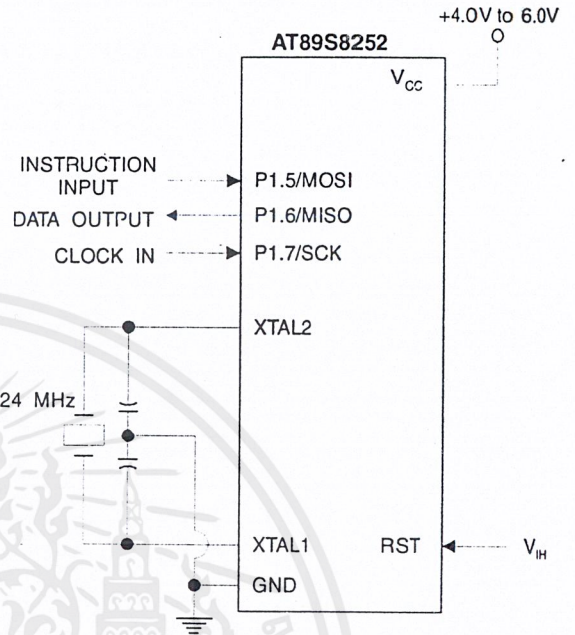
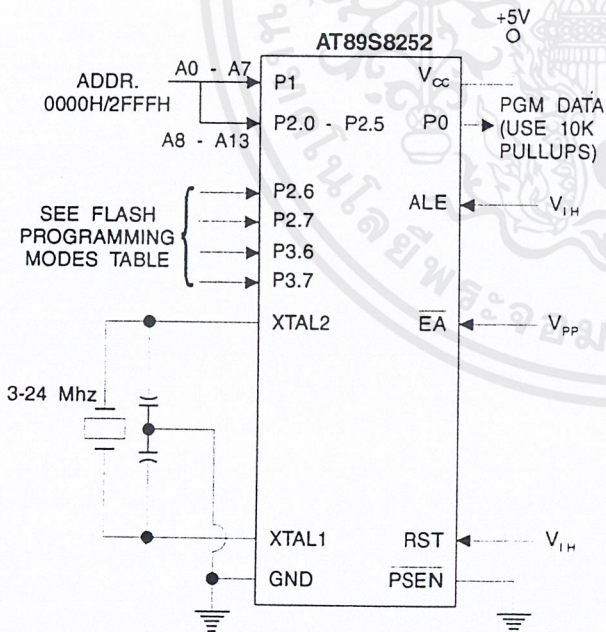


Figure 14. Verifying the Flash/EEPROM Memory

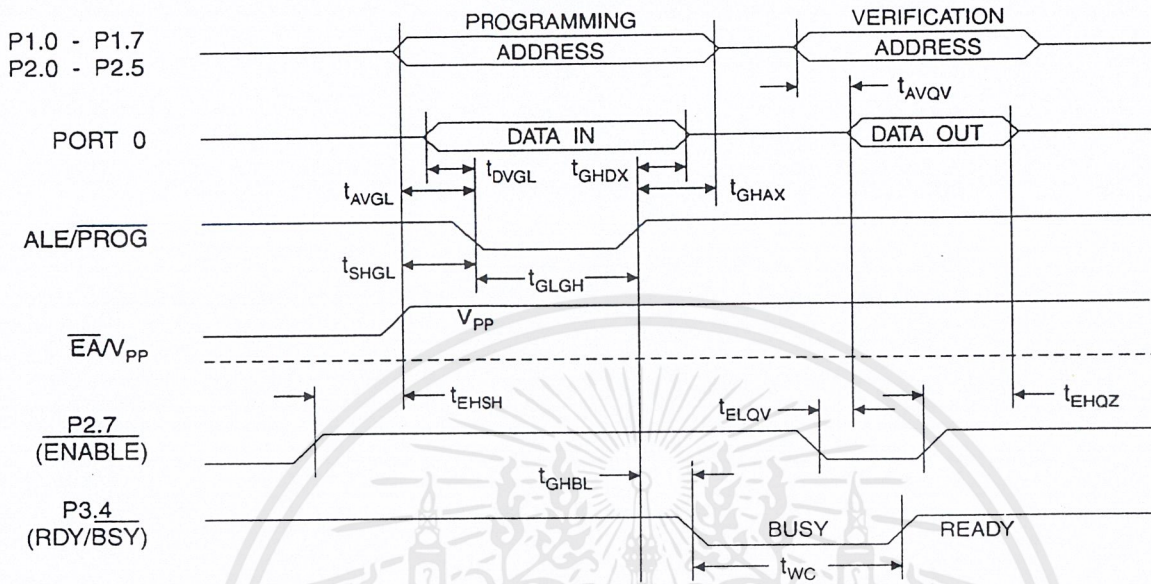


## Flash Programming and Verification Characteristics – Parallel Mode

$T_A = 0^\circ\text{C}$  to  $70^\circ\text{C}$ ,  $V_{CC} = 5.0\text{V} \pm 10\%$

Symbol	Parameter	Min	Max	Units
$V_{PP}$	Programming Enable Voltage	11.5	12.5	V
$I_{PP}$	Programming Enable Current		1.0	mA
$1/t_{CLCL}$	Oscillator Frequency	3	24	MHz
$t_{AVGL}$	Address Setup to $\overline{\text{PROG}}$ Low	$48t_{CLCL}$		
$t_{GHAX}$	Address Hold after $\overline{\text{PROG}}$	$48t_{CLCL}$		
$t_{DVGL}$	Data Setup to $\overline{\text{PROG}}$ Low	$48t_{CLCL}$		
$t_{GHDX}$	Data Hold after $\overline{\text{PROG}}$	$48t_{CLCL}$		
$t_{EHSB}$	P2.7 ( $\overline{\text{ENABLE}}$ ) High to $V_{PP}$	$48t_{CLCL}$		
$t_{SHGL}$	$V_{PP}$ Setup to $\overline{\text{PROG}}$ Low	10		$\mu\text{s}$
$t_{GLGH}$	$\overline{\text{PROG}}$ Width	1	110	$\mu\text{s}$
$t_{AVQV}$	Address to Data Valid		$48t_{CLCL}$	
$t_{ELQV}$	$\overline{\text{ENABLE}}$ Low to Data Valid		$48t_{CLCL}$	
$t_{EHQZ}$	Data Float after $\overline{\text{ENABLE}}$	0	$48t_{CLCL}$	
$t_{GHBL}$	$\overline{\text{PROG}}$ High to $\overline{\text{BUSY}}$ Low		1.0	$\mu\text{s}$
$t_{WC}$	Byte Write Cycle Time		2.0	ms

Flash/EEPROM Programming and Verification Waveforms – Parallel Mode



Serial Downloading Waveforms

