



ปีการศึกษา 2531

เครื่องแสดงผลการวัดระยะไกล

(Telemetering)

โดย

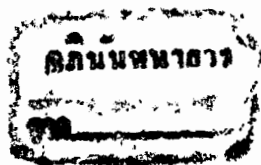
นาย ทวีชัย แผ่ดิลกกุล

นาย อุดม โลหิตรานนท์

นาย โยชิโนบุ มัตสึโอะ

อาจารย์ที่ปรึกษา

ผศ. กวีล พงษ์มา



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น 023246
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้คัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้ 11. ล.ค. 2532

ปริญญาโทบริหารศึกษาศาสตร์ 2531

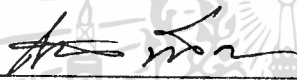
ภาควิชา วิศวกรรมโทรคมนาคม

คณะวิศวกรรมศาสตร์ สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง

เรื่อง เครื่องแสดงผลการวัดระยะไกล (Telemetry)

ผู้จัดทำ

- | | | |
|-----------------|-------------|---------|
| 1. นายทวีชัย | แผ่ดิลกกุล | 28.1086 |
| 2. นายอุดม | โลหิตรานนท์ | 28.1317 |
| 3. นายโยชิ โนบุ | มัตสึโอะ | 30.1376 |



(ถวิล พังมา) อาจารย์ที่ปรึกษา

เครื่องแสดงผลการวัดระยะไกล

นายวิชัย แพ้ดีลกกุล

นายอุดม โลหะศิทรานนท์

นายไชยเชิณบุ มัดสุโอะ

ปีการศึกษา 2531

บทคัดย่อ

ปริญญานิพนธ์ฉบับนี้ได้จัดทำขึ้น เพื่อเสนอเรื่องเกี่ยวกับเครื่องแสดงผลการวัดระยะไกล (Telemetry) ซึ่งใช้สายโทรศัพท์สำหรับผ่านข้อมูล โดยในโครงการนี้ได้พัฒนาเพื่อใช้งานเกี่ยวกับการวัดความดันโลหิต และอัตราการเต้นของชีพจร เพื่อประโยชน์ทางการแพทย์

การทำงานของ เครื่องทางด้านส่งสัญญาณจาก เครื่องวัดความดันโลหิตและ เครื่องตรวจ จับการเต้นของชีพจร จะส่งไปในขณะเดียวกัน ซึ่งขั้นต้นนี้ข้อมูลจะเป็นแบบขนาน (Parallel data) จากนั้นจะแปลงข้อมูลให้เป็นอนุกรม (Serial data) เพื่อจะผ่านข้อมูลเข้าโมเด็ม ก่อนที่จะส่งออกทางสายโทรศัพท์ต่อไป ส่วนด้านรับก็จะรับข้อมูลจากสายโทรศัพท์เข้าโมเด็ม จากนั้นก็จะแปลงข้อมูลที่ออกจากโมเด็มซึ่งเป็นข้อมูลแบบอนุกรมมาให้เป็นแบบขนาน เพื่อแสดงผล ทางด้านรับ

TELEMETERING

Tawechai Paedilokkol

Udom Lohachitranond

Yoshinobu Matsuo

Assistant Professor Tawil Pungma Advisor

1988

Abstract

This thesis describes telemetering system which transmit data into telephone lines. This project was developed for use with an electronic blood pressure meter and pulse sensor in the medical field.

The operation of the transmitter involves; the signals from the electronic blood pressure meter and pulse sensor being transmitted together, simultaneously. The data from these devices is parallel data, which is converted into serial data for transferal in the modem before transmitting into telephone lines. The receiver receives the data from the telephone line into the modem. After that, the receiver converts the data from the modem, which is serial data, into parallel data for display.

สารบัญ

หน้า

บทคัดย่อ.....	ก
บทที่ 1 บทนำ.....	1
บทที่ 2 ทฤษฎีหรือหลักการ.....	3
บทที่ 3 เครื่องมือวัด.....	9
3.1 เครื่องวัดความดันโลหิต.....	9
3.2 เครื่องตรวจจับการเต้นของชีพจร.....	12
บทที่ 4 ภาคส่ง.....	14
4.1 อินเตอร์เฟสด้านส่ง.....	14
4.2 ส่วนแปลงข้อมูลแบบขนานเป็นข้อมูลแบบอนุกรม.....	20
4.3 โมเด็มด้านส่ง.....	29
บทที่ 5 ภาครับ.....	34
5.1 โมเด็มด้านรับ.....	34
5.2 ส่วนแปลงข้อมูลแบบอนุกรมเป็นข้อมูลแบบขนาน.....	37
5.3 อินเตอร์เฟสด้านรับและการแสดงผล.....	37
บทที่ 6 การทดลองและผลการทดลอง.....	42
บทที่ 7 บทสรุปและวิจารณ์.....	48
กิตติกรรมประกาศ.....	50
หนังสืออ้างอิง.....	51



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

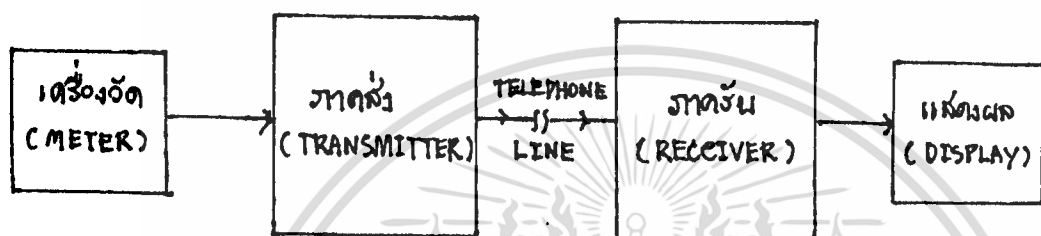
บทที่ 1

บทนำ

ในสังคมปัจจุบันนี้ การติดต่อสื่อสารนับว่าเป็นหัวใจสำคัญต่อการพัฒนาประเทศในด้านต่างๆ ไม่ว่าจะเป็นทางการค้า การเกษตร หรืออุตสาหกรรม โดยโครงการเครื่องแสดงผลการวัดระยะไกลนี้ พัฒนาขึ้นเพื่อสื่อสารข้อมูลทางสายโทรศัพท์ โดยสามารถนำไปประยุกต์ใช้กับการแพทย์ เช่น การส่งข้อมูลต่างๆ ของผู้ป่วย การอุตสาหกรรม เช่น การส่งผลการทำงานของเครื่องจักรต่างๆ การชลประทาน เช่น การส่งข้อมูลจากตัวเขื่อนมายังศูนย์ควบคุม เป็นต้น

สำหรับโครงการนี้ จะใช้สื่อสารข้อมูลจากเครื่องวัดความดันโลหิตและเครื่องตรวจจับการเต้นของชีพจร ซึ่งจะ เป็นประโยชน์อย่างมากทางการแพทย์ ในการวินิจฉัยอาการเบื้องต้นของผู้ป่วย แม้ในระหว่างที่นำตัวผู้ป่วยมายังสถานพยาบาล เป็นการเพิ่มประสิทธิภาพในการรักษาพยาบาลอีกวิธีหนึ่ง

วิธีการส่งข้อมูลของ โครงการนี้จะส่งแบบทางเดียว (Simplex) จากทางด้านส่งซึ่งจะรับข้อมูลจากเครื่องวัดผ่านสายโทรศัพท์ไปยังด้านรับ ซึ่งจะแสดงผลข้อมูลที่รับได้โดยข้อมูลที่ส่งจะเป็นแบบอะซิงโครนัส (Asynchronous) รูป 1.1 แสดงระบบการส่งข้อมูลของ โครงการนี้



รูป 1.1 แสดงระบบการส่งข้อมูลในโรงงาน

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

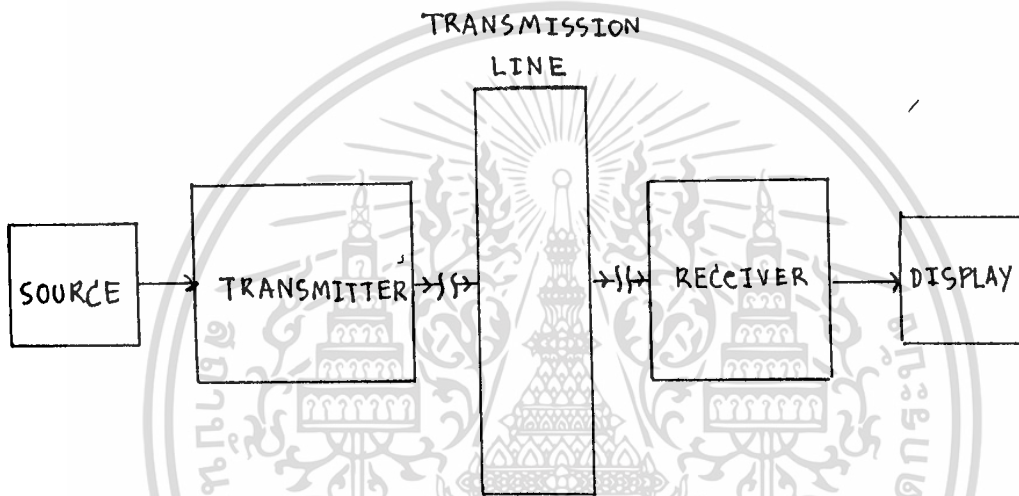


เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 2

ทฤษฎี

โครงการที่ทำขึ้นนี้ ทำเพื่อศึกษาเกี่ยวกับการส่งผ่านข้อมูล ซึ่งอาจจะเป็นข้อมูลจาก เครื่องมือวัด เครื่องตรวจจับต่างๆ (Sensor) ผ่านไปทางสายโทรศัพท์ เมื่อถึงด้านรับข้อมูลที่ ได้รับจะต้องถูกคัดกรอง คือ จะต้องตรงกับทางด้านส่ง รูป 2.1 แสดงระบบของ โครงการ



รูป 2.1 แสดงระบบของ โครงการ

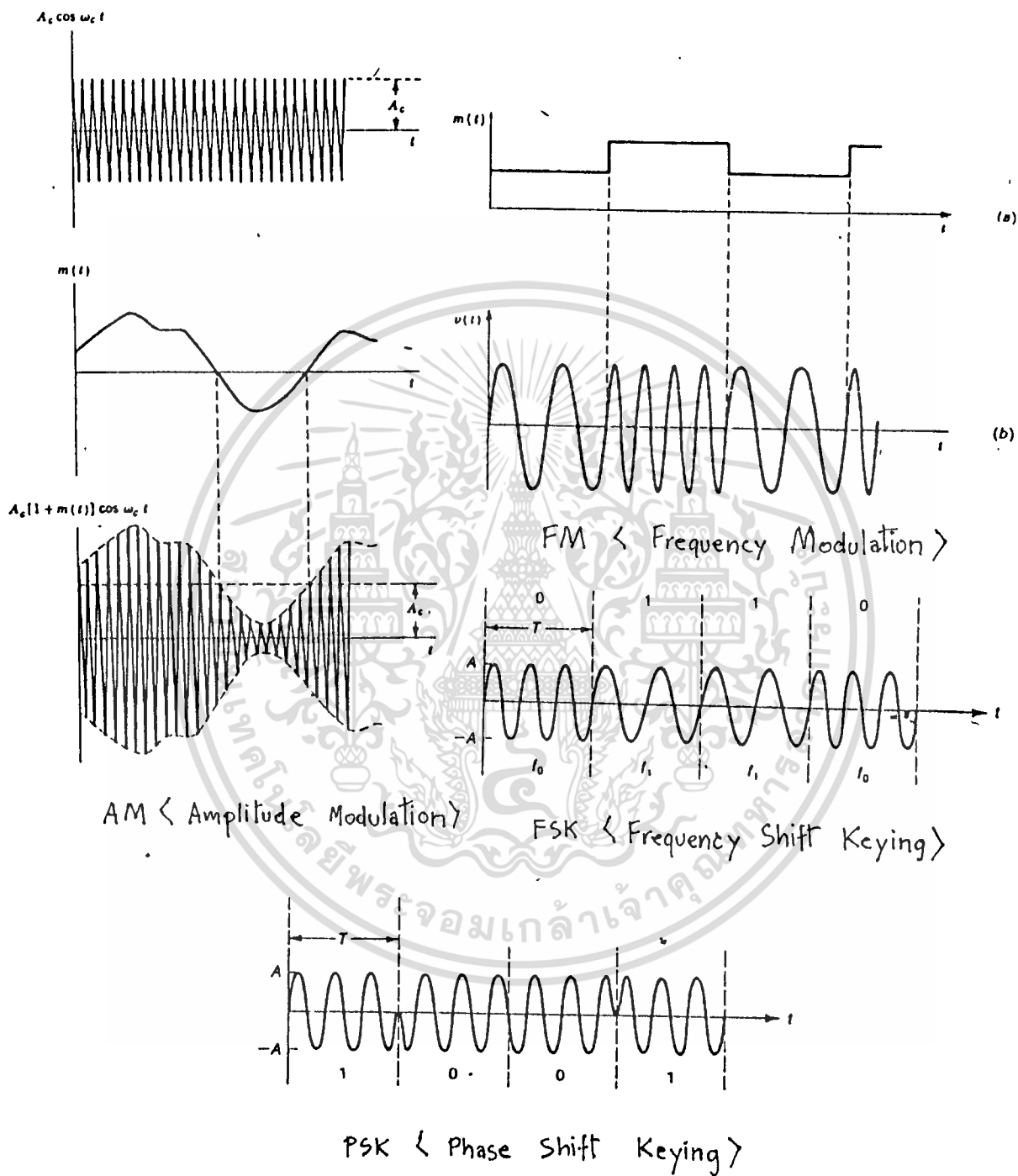
• สำหรับหลักการหรือทฤษฎีในโครงการนี้ จะเป็นเรื่องเกี่ยวกับการผ่านข้อมูลทางสาย โทรศัพท์ ซึ่งใช้โมเด็มเป็นตัวรับและส่ง โดยโมเด็มจะทำหน้าที่ โมดูเลท ข้อมูลทางด้านส่ง และ ดีมอดูเลท สัญญาณทางด้านรับ

การมอดูเลชัน (Modulation)

การมอดูเลชันมีหลายวิธีด้วยกัน เช่น FM (Frequency Modulation) AM (Amplitude Modulation) FSK (Frequency-Shift Keying) PSK (Phase-Shift Keying) QASK (Quadrature Amplitude Shift Keying) เป็นต้น โดยแต่ละวิธีจะมีความเหมาะสมในการใช้งานต่างกันไป โดยวิธีการมอดูเลทของสัญญาณในแบบต่างๆ ดังแสดงใน

รูป 2.2

เอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป 2.2 แสดงวิธีการมอดูเลตสัญญาณในแบบต่างๆ

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

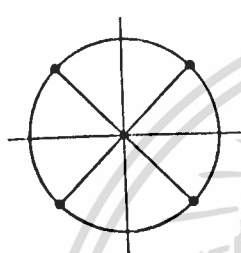
โมเด็ม

โมเด็ม คือ อุปกรณ์สื่อสารชนิดหนึ่งซึ่งใช้สำหรับ มอดูเลตและดีมอดูเลต ข้อมูลเพื่อ ลือสารข้อมูลผ่านสายโทรศัพท์ โดยการมอดูเลตของ โมเด็มมีหลายแบบขึ้นอยู่กับ "บอดเรท" ของ ข้อมูลที่ใช้ เช่น ข้อมูลที่มีบอดเรทต่ำกว่า 1800 บอด จะใช้การมอดูเลตแบบ FSK แต่ถ้า บอดเรทสูงกว่านี้ขึ้นไป ก็อาจจะใช้แบบ DPSK

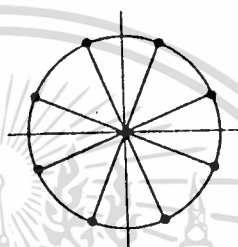
ปัจจุบันนี้ ได้มีการกำหนดมาตรฐานของ โมเด็มขึ้นมาใช้หลายมาตรฐาน เช่น V.26 Bis, V.27 และ V.29 ของ CCITT ซึ่งจะกำหนดคุณสมบัติต่างๆ ดังรูป 2.3 และ รูป 2.4

Characteristic	CCITT Rec. V.26 bis	CCITT Rec. V.27 ter	CCITT Rec. V.29
Data rate	2400 b/s \pm 0.01%	4800 b/s \pm 0.01%	9600 b/s \pm 0.01%
Modulation rate	1200 symbols/s \pm 0.01%	1600 symbols/s \pm 0.01%	2400 symbols/s \pm 0.01%
Carrier frequency	1800 \pm 1 Hz	1800 \pm 1 Hz	1700 \pm 1 Hz
Spectrum shaping	N / A	50% raised cosine	N / A
Modulation type	4-DPSK	8-DPSK	16-state AM / PM
Equalization	Fixed compromise	Automatic adaptive	Automatic adaptive
Scrambler	N / A	Self-synchronizing with length $2^7 - 1$	Self-synchronizing with length $2^{23} - 1$

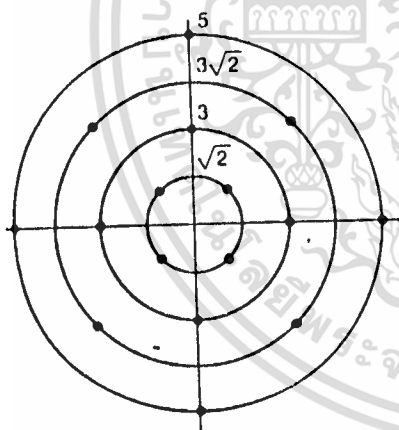
เอกสารนี้เป็นเอกสารที่สงวนไว้รูป 2.3 แสดงตารางมาตรฐานของ โมเด็ม ให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



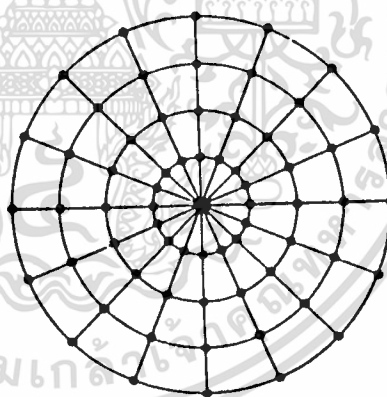
(a) 4-Phase DPSK used
in 2400-b/s modems
(CCITT Rec. V.26)



(b) 8-Phase DPSK used
in 4800-b/s modems
(CCITT Rec. V.27)



(c) 16-State AM/PM used
in 9600-b/s modems
(CCITT Rec. V.29)



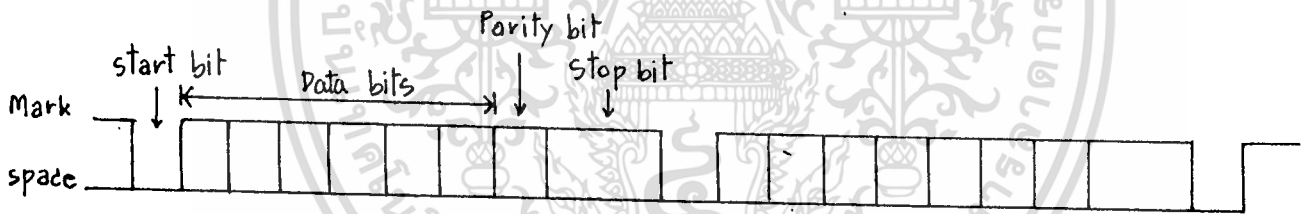
(d) 64-State AM/PM
(4 amplitude/16 phase)
used in 16,000-b/s modems
(not yet standardized)

เอกสารนี้เป็นเอกสารที่สงวนลิขสิทธิ์ 2.4 แสดงมาตรฐานการจัดการจัดสัญญาณของ โมเด็ม ให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ซิงโครนัสและอะซิงโครนัส

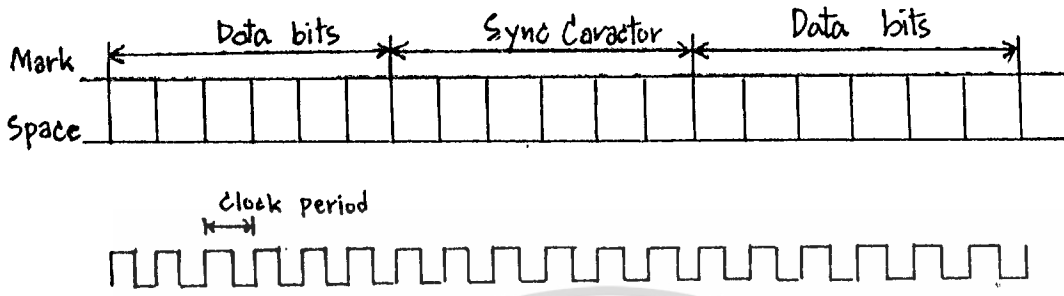
ในการส่งผ่านข้อมูลแบบอนุกรมนั้น สามารถส่งได้ 2 แบบ คือ แบบซิงโครนัส และแบบอะซิงโครนัส

แบบอะซิงโครนัส เป็นแบบที่ข้อมูลในแต่ละคาแรคเตอร์มีรูปแบบที่กำหนดขึ้นเอง โดยมีสตาร์ทบิต (Start bit) และสต๊อปบิต (Stop bit) ทำให้เกิดการซิงโครไนซ์ขึ้นทุกๆ คาแรคเตอร์ของข้อมูลจึงทำให้มีช่องว่างระหว่างคาแรคเตอร์ขึ้น การส่งข้อมูลแบบอะซิงโครนัสส่วนมากมักจะใช้กับพวกเครื่องกลไก อย่างไรก็ตามการส่งข้อมูลแบบนี้จะมีความรวดเร็วน้อยกว่าแบบซิงโครนัส รูปแบบของข้อมูลแสดงดังในรูปที่ 2.5



รูปที่ 2.5 แสดงรูปแบบของข้อมูลอะซิงโครนัส

แบบซิงโครนัส รูปแบบของข้อมูลจะไม่มี สตาร์ทบิต และสต๊อปบิต แต่จะใช้เฟรมของซิงคาแรคเตอร์เป็นตัวซิงโครไนซ์ดังรูปที่ 2.6 จะเห็นว่าการส่งแบบนี้ ข้อมูลจะถูกส่งติดต่อกันไปไม่มีช่องว่างของสตาร์ทบิตและสต๊อปบิต ดังนั้นเรทของข้อมูลจะเท่ากับสัญญาณคล็อกที่ใช้ระโยชน์ด้านการคำนวณ อย่างไรก็ตามการคำนวณที่ซับซ้อนอาจทำให้เกิดข้อผิดพลาดได้ ซึ่งอาจแก้ไขได้โดยการคำนวณซ้ำๆ หรือใช้เทคนิคการเข้ารหัสที่ซับซ้อนขึ้น อย่างไรก็ตามการคำนวณที่ซับซ้อนอาจทำให้เกิดข้อผิดพลาดได้ ซึ่งอาจแก้ไขได้โดยการคำนวณซ้ำๆ หรือใช้เทคนิคการเข้ารหัสที่ซับซ้อนขึ้น



รูปที่ 2.6 แสดงรูปแบบข้อมูลซิงโครนัส



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



การคำนวณ และการสร้าง



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาต**023246**ชนด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 3 เครื่องมือวัด

เครื่องมือวัด เป็นอุปกรณ์ซึ่งมนุษย์ประดิษฐ์ขึ้นเพื่อแสดงผลการวัดออกมาเป็น ตัวเลข ค่าต่างๆ หรือสัญลักษณ์อะไรก็ตามที่ผู้วัดสามารถเข้าใจและจดบันทึกเป็นข้อมูลได้

สำหรับโครงการเครื่องแสดงผลการวัดระยะไกลนี้ ได้พัฒนาขึ้นเพื่อใช้กับเครื่องมือวัดทางการแพทย์ 2 อย่าง คือ เครื่องวัดความดันโลหิต และ เครื่องตรวจจับการเต้นของชีพจร แต่ก็ยังสามารถพัฒนาไปใช้กับเครื่องมือวัด หรือข่าวสารอื่นๆ ได้อีกด้วย



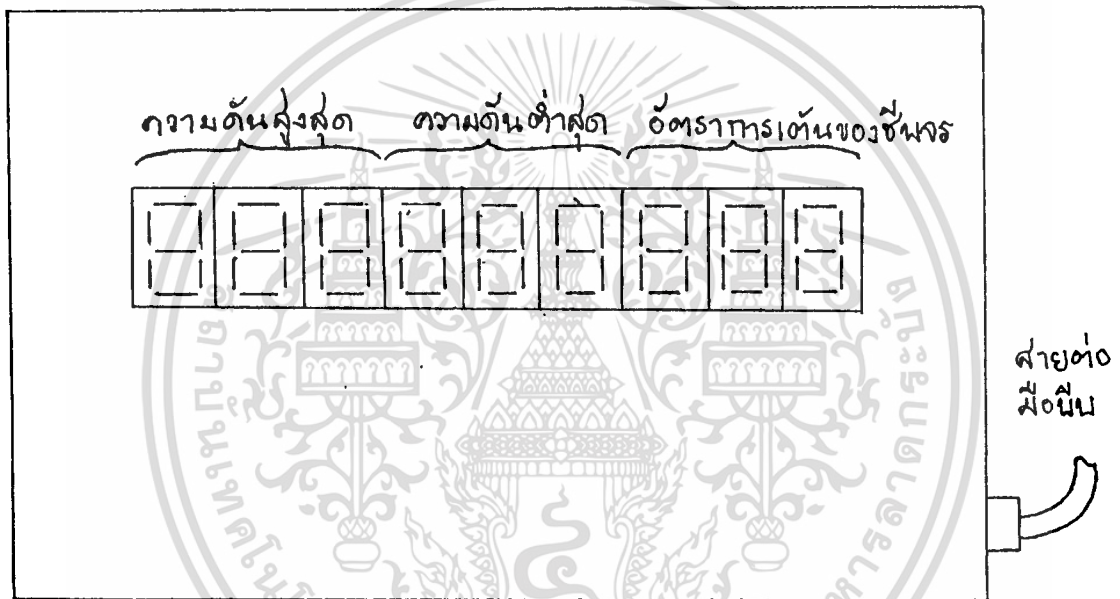
รูป 3.1 แสดง เครื่องมือวัดความดันโลหิต

3.1 เครื่องมือวัดความดันโลหิต

เครื่องวัดความดันโลหิต เป็นอุปกรณ์สำคัญทางการแพทย์ใช้สำหรับวัดความดันของโลหิตเอก (ดูรูปที่ 3.1) เพื่อตรวจจับสภาพความสมบูรณ์ของร่างกาย เครื่องวัดความดันโลหิตที่ใช้กันทั่วไป การคำนวณว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

จะเป็นแบบปรอทซึ่งมีขนาดใหญ่ ในปัจจุบันได้มีเครื่องวัดความดันโลหิตที่เป็นแบบอิเล็กทรอนิกส์ใช้กันแล้ว ขนาดของเครื่องจะเล็กลงมาแต่มีประสิทธิภาพสูงขึ้น

สำหรับในโครงการนี้ เครื่องวัดความดันโลหิตที่ใช้เป็นแบบอิเล็กทรอนิกส์ซึ่งมีการแสดงผลการวัดเป็นตัวเลข โดยผลการวัดที่ได้มีค่าความดันสูงสุด 3 ตัวเลข ค่าความดันต่ำสุด 3 ตัวเลข และจำนวนครั้งของการเต้นของหัวใจ 3 ตัวเลข ดังรูป 3.2

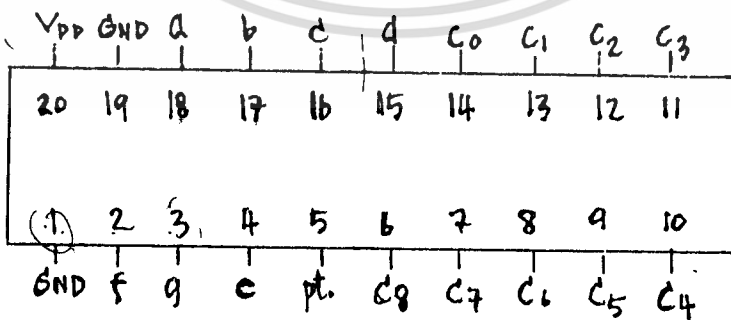
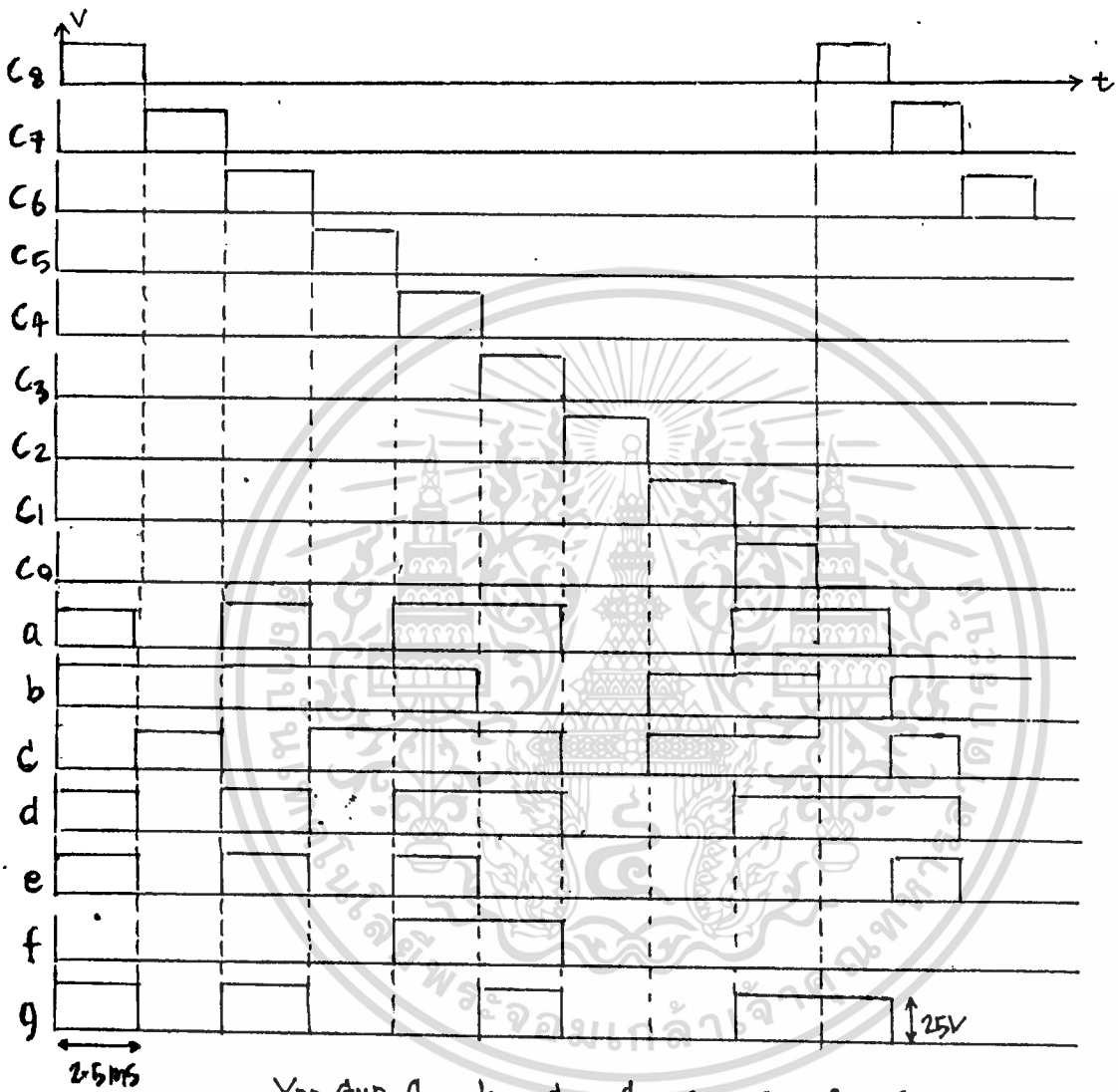
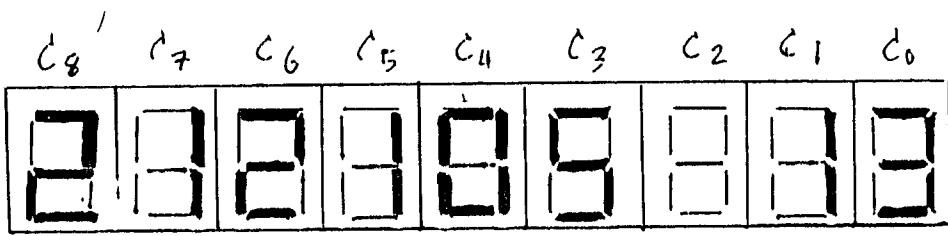


รูป 3.2 แสดงดิสเพลย์ตัวเลขของเครื่องวัดความดันโลหิต

สำหรับเครื่องที่ใช้มีไอซีหลัก ซึ่งรวบรวมข้อมูลในการแสดงผลของดิสเพลย์ ดัง

รูป 3.3 โดย $C_0 - C_8$ เป็นตัวชี้ตำแหน่งที่จะแสดงผลและ $a-g$ จะเป็นข้อมูลที่แสดงผล เช่น เมื่อ C_8 เป็น 1 a, b, d, e, g เป็น 1 และ c, f เป็น 0 ที่ตำแหน่ง C_8 ของดิสเพลย์

เอกสารแสดงเลข 2 ออกมาไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

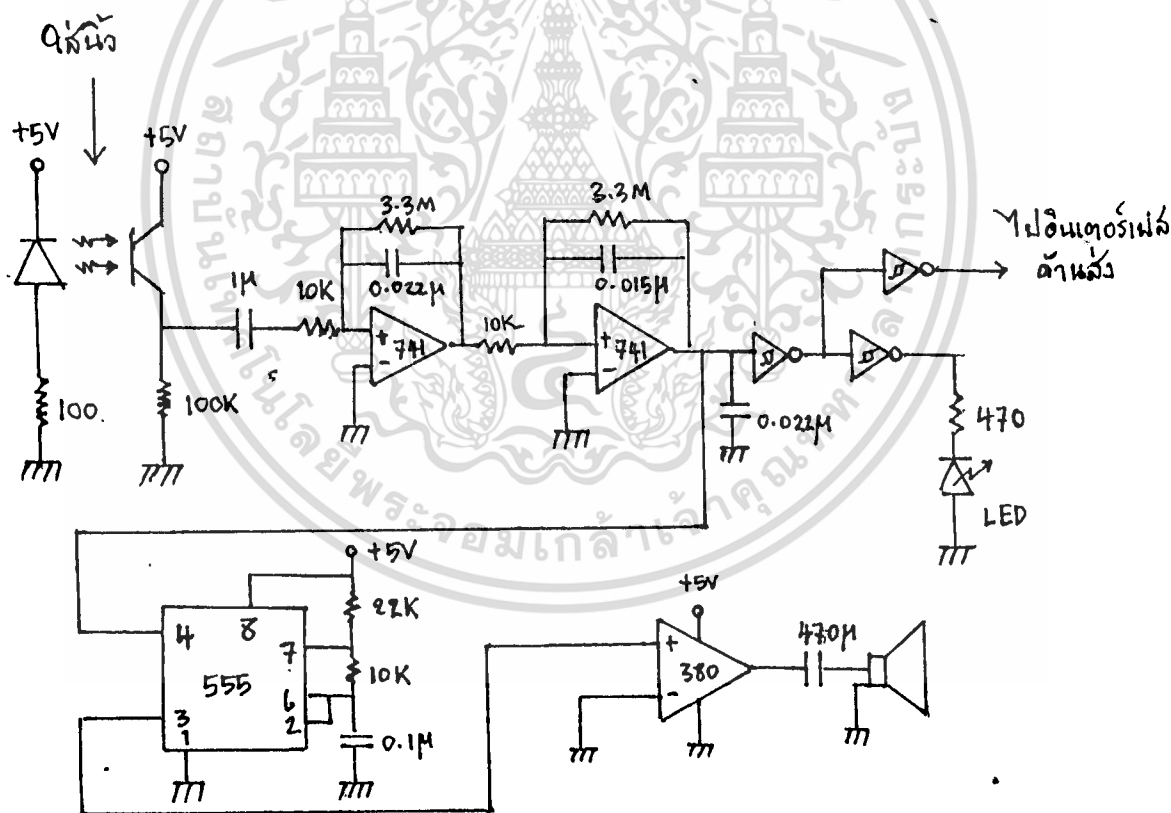


รูป 3.3 แสดง ไอซีหลักและการทำงานของ เครื่องวัดความดันโลหิต

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

3.2 เครื่องตรวจจัดการเดินของชีพจร

จากรูปที่ 3.4 เป็นวงจรตรวจจัดการเดินของชีพจรที่ปลายนิ้วโดยใช้อินพราเรดไดโอดกับโฟโตทรานซิสเตอร์ เป็นส่วนตรวจเช็คชีพจรที่เส้นเลือดที่ปลายนิ้ว โดยระดับสัญญาณที่ได้จากเอาต์พุตของโฟโตทรานซิสเตอร์จะมีระดับสัญญาณที่ต่างกันอยู่ 2 ช่วงคือ ช่วงที่หัวใจบีบตัว และช่วงที่หัวใจคลายตัว ซึ่งระดับสัญญาณในช่วงที่หัวใจบีบตัวจะมีค่าของโวลเตจสูงกว่าช่วงที่หัวใจคลายตัว จากนั้นสัญญาณที่ได้นี้ ก็จะผ่านตัวเก็บประจุเพื่อทำการคัปปลิง สัญญาณไฟ ดี.ซี. ออก แล้วจึงป้อนให้กับวงจรถอนทีเกรเตอร์ 2 สเตจ เพื่อทำให้สัญญาณที่ได้มีระดับสูงขึ้นและทำการกรองสัญญาณความถี่สูงออก



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับรูป 3.4 วงจรตรวจจัดการเดินของชีพจร ญาติให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

จากนั้นเอาที่พุดที่ได้จากวงจรอินทิเกรเตอร์ส่วนหนึ่ง จะถูกบ่อนเป็นสัญญาณรีเซ็ทของ วงจรอะอสเตเบิล ซึ่งสร้างจากไอซี โทมเมอร์ 555 โดยที่เอาที่พุดของวงจรอะอสเตเบิลนี้ จะ บ่อนให้กับลำโพง โดยผ่านวงจรขยายสัญญาณ LM 380 เพื่อประโยชน์ในการฟังเสียงของซีพจร นอกจากนี้เอาที่พุดของวงจรอินทิเกรเตอร์อีกส่วนหนึ่ง ก็จะทำการบ่อนผ่าน อินเวอร์ตเตอร์ ชมิทริกเกอร์ เพื่อแปลสัญญาณให้มี 2 ระดับ คือ +5 โวลต์ และ 0 โวลต์ ให้กับ แอล.อี.ดี. เพื่อแสดงผลของการเดินของซีพจร และให้กับรีจิสเตอร์ 4034 เพื่อนำไปรวมกับข้อมูลที่ได้อมา จากอุปกรณ์วัดความดัน (Blood pressure meter) ส่งไปยัง ไอซี 8251 ทำการแปลงข้อมูล แบบขนานให้เป็นข้อมูลแบบอนุกรมส่งให้กับโมเด็ม

การออกแบบ

วงจรอะอสเตเบิล เป็นวงจรออกแบบมาเพื่อเป็นตัวกำเนิดความถี่สัญญาณที่บ่อนให้กับลำโพงจาก วงจรจะได้ว่า $R_1 = 10 \text{ K}$, $R_2 = 22 \text{ K}$, $C = 0.1 \text{ uF}$

$$\text{ความถี่ที่ได้คือ} \frac{1.44}{(10+2(22))0.1 \times 10^{-6}} = 266 \text{ Hz}$$

แต่จากการทดลองจริงๆ สามารถวัดค่าได้ความถี่ประมาณ 227 Hz ซึ่งเกิดการ ผิดพลาดไป 39 Hz หรือประมาณ 17%

วงจรอินทิเกรเตอร์ เป็นวงจรขยายแรงดันและกำจัดความถี่สูง (Lowpass filter) โดยมี สูตรหา G และ f_c คือ

$$G = -R_2/R_1$$

$$f_c = 1/2\pi R_2 C$$

จากวงจรแรกซึ่งมี $R_2 = 3.3\text{M}$, $R_1 = 10\text{K}$, $C = 0.022 \text{ uF}$ จะ ได้

$$G = -3.3\text{M}/10\text{K} = 330$$

$$f_c = 1/2\pi (3.3\text{M})(0.022 * 10^{-6}) \\ = 2.19 \text{ Hz}$$

จากวงจรสอง $R_2 = 1\text{M}$, $R_1 = 10\text{K}$, $C = 0.015 \text{ uF}$ จะ ได้

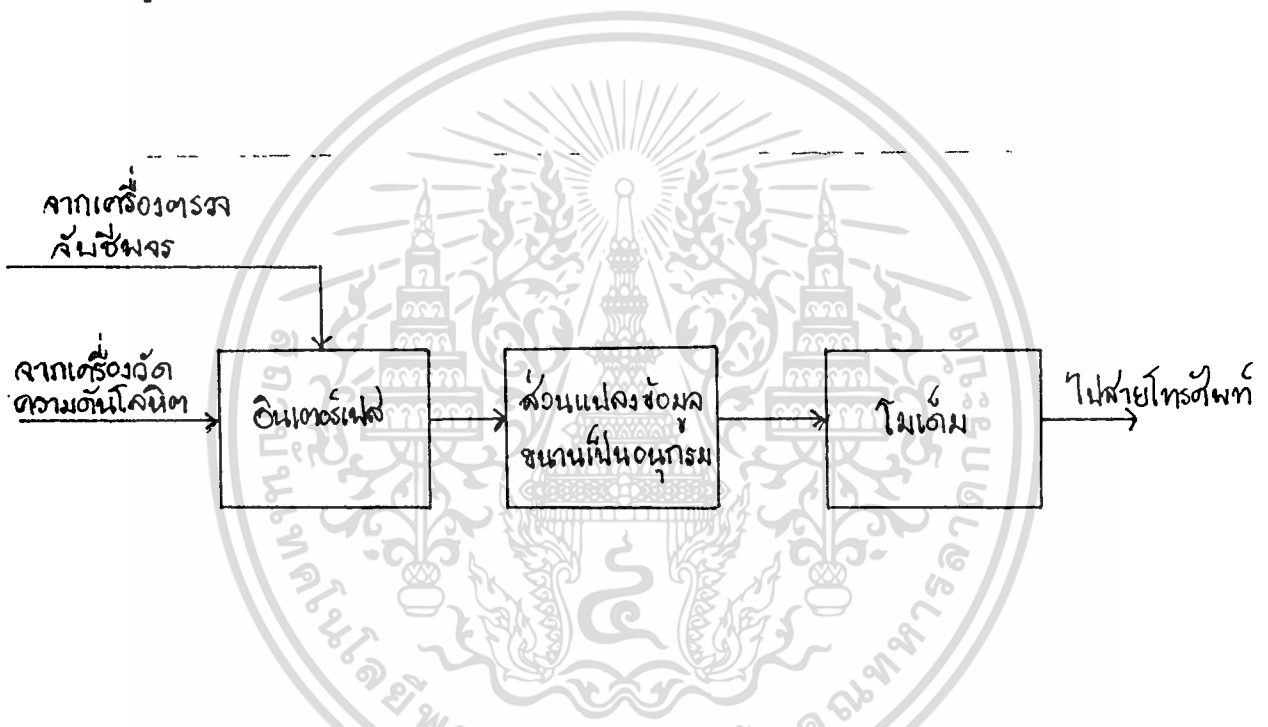
$$G = -1\text{M}/10\text{K} = 100$$

$$f_c = 1/2\pi (1\text{M})(0.015 * 10^{-6})$$

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับก=ใช้ 10.61 Hz ศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 4 ภาคส่ง (TRANSMITTER)

สำหรับเครื่องแสดงผลการวัดระยะไกลในภาคส่งจะประกอบด้วย ส่วนอินเตอร์เฟส ส่วนแปลงข้อมูลแบบขนานเป็นข้อมูลแบบอนุกรม ส่วนโมเด็ม โดยบล็อกไดอะแกรม การทำงาน แสดงดังรูป 4.1

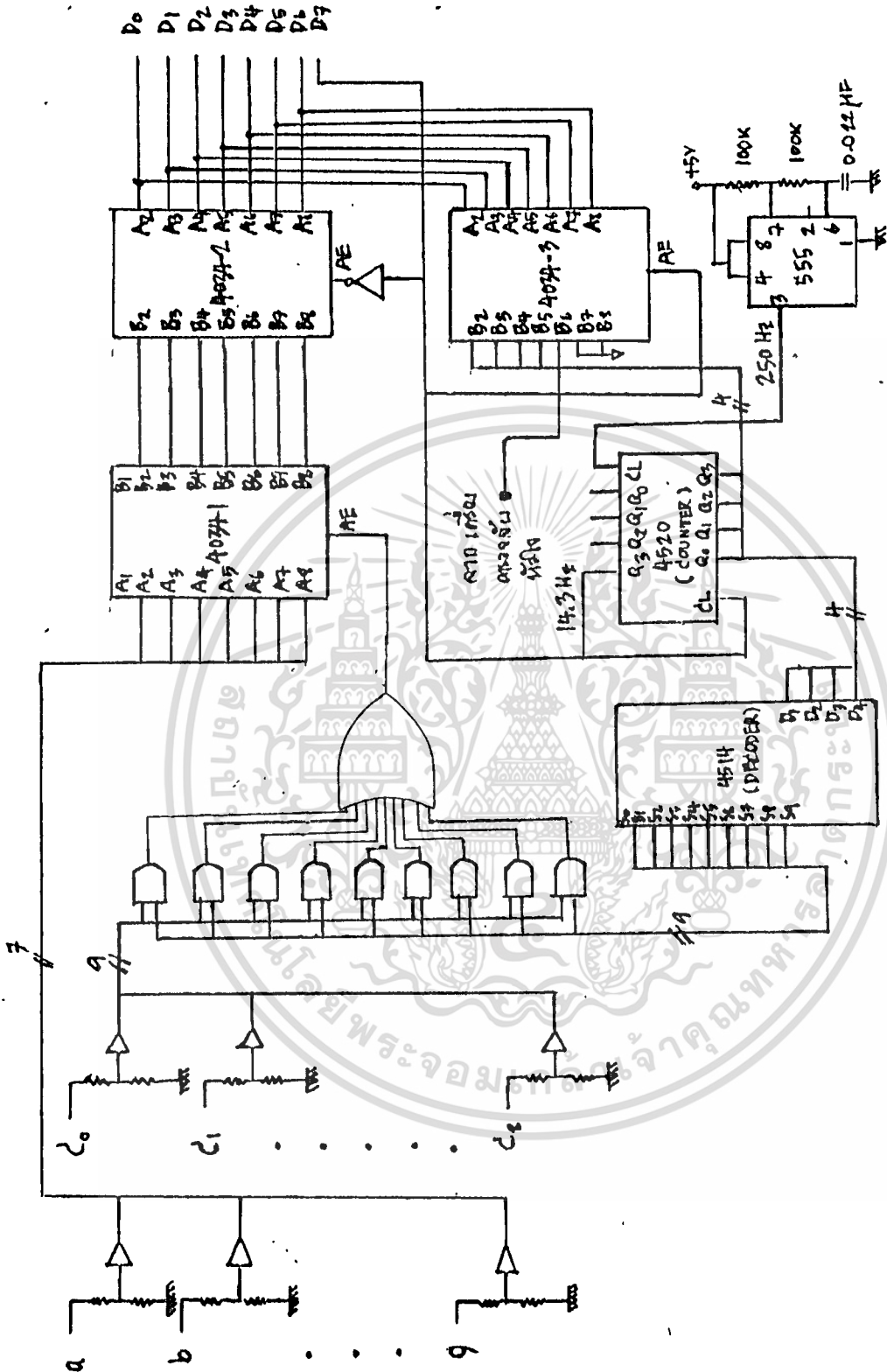


รูป 4.1 แสดงบล็อก ไดอะแกรมของภาคส่ง

จากรูป 3.1 สัญญาณจากเครื่องวัดความดันโลหิต และ เครื่องตรวจจัดการเต็นของชีพจรจะถูกรวมสัญญาณเข้าด้วยกันที่ส่วนอินเตอร์เฟส จากส่วนอินเตอร์เฟส สัญญาณจะอยู่ในรูปข้อมูลแบบขนาน 8 บิตจึงต้องมีส่วนแปลงข้อมูลแบบขนานเป็นแบบอนุกรมก่อน จากนั้นจึงผ่านข้อมูลไปยังส่วนโมเด็ม ซึ่งจะทำหน้าที่มอดูเลท สัญญาณก่อนที่จะส่งผ่านไปยังสายโทรศัพท์ต่อไป

4.1 อินเตอร์เฟสด้านส่ง

ส่วนนี้จะทำหน้าที่ลดจำนวนบิตของข้อมูลที่มาจากเครื่องวัดความดันโลหิต 16 บิต ให้เหลือ 8 บิต เพื่อส่ง ไปยังส่วนแปลงข้อมูลขนานเป็นอนุกรม (8251) ต่อไป นอกจากนี้ส่วนนี้จะมีการคำนวณว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



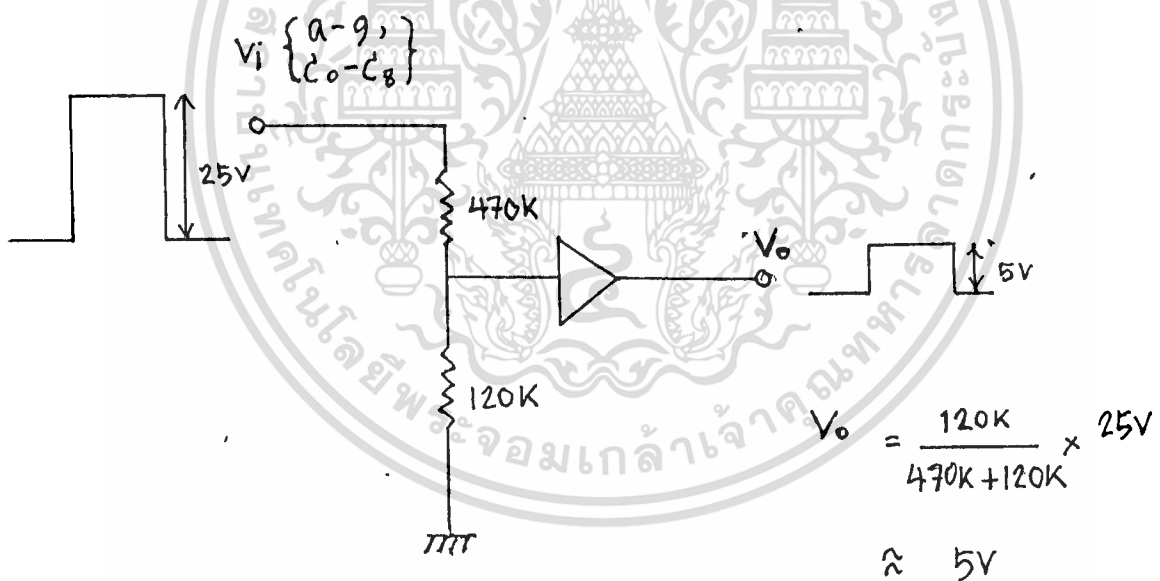
รูป 4.3 แสดงวงจรของส่วนอินเตอร์เฟสด้านส่ง

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ทำหน้าที่รวมสัญญาณจากเครื่องตรวจจับการเดินของซีพจรด้วย โดยวงจรของส่วนอินเทอร์เฟส ด้านส่งแสดงดังในรูป 4.3

4.1.1 ดิไวเดอร์และบัลลิสต์

จากเครื่องวัดความดันโลหิตข้อมูล a-g และ C₀-C₈ มีแอมพลิจูดเป็น 25 โวลต์ ดังรูป 4.3 ดังนั้นจะต้องทอน (divide) ขนาดของสัญญาณลงก่อนให้เหลือประมาณ 5 โวลต์ โดยใช้ความต้านทาน 470K และ 120K เพื่อทอนขนาดของสัญญาณแต่สัญญาณที่ได้นี้ยังไม่สแตเบิ้ลเท่าที่ควรเราจึงใช้ นอน-อินเวอร์ตคิงบัฟเฟอร์ เพื่อสแตบิลไลซ์สัญญาณก่อนที่จะส่ง ไปยังส่วนต่อไป



รูป 4.2 แสดงวงจรดิไวเดอร์

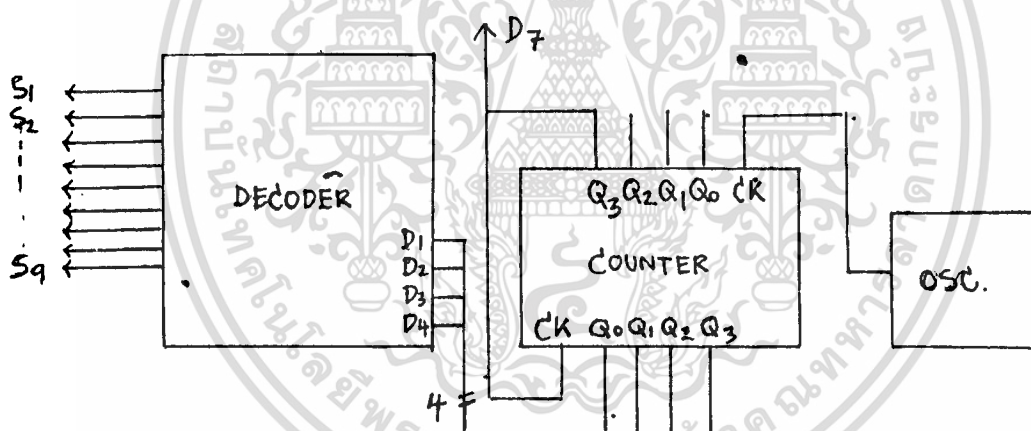
จากดิไวเดอร์ข้อมูลตาต้า (a-g) จะต่อกับบัลลิสต์เพื่อพักข้อมูลและผ่านข้อมูลต่อไป

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
 ยิงส่วนมัลติเพล็กซ์ต่อไป
 ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

4.1.2 ดีโค้ดเดอร์ วงจรนับ และออสซิลเลเตอร์

วงจรรนับ เบอร์ 4520 มีการนับเป็น ไบนารี 4 บิต ที่อินพุตคล็อกบ่อนสัญญาณคล็อก จากออสซิลเลเตอร์ 555 โดยมีความถี่คล็อก 250 เฮิตซ์ วงจรรนับชุดนี้ใช้เพื่อหาความถี่ ซึ่งทำให้ได้ความถี่ 4 ค่า สำหรับไว้เลือกเปลี่ยนบอดเรทของข้อมูลขนาดที่ต้องการ การใช้งานต้องการบอดเรทน้อยกว่า 60 บอด (30 เฮิตซ์) ดังนั้น เลือกความถี่การใช้งานจากขา Q_3 (14.3 เฮิตซ์) จากรูป 4.4 ขา Q_3 นี้ บ่อนให้อินพุตคล็อกของวงจรรนับชุดสองตัว เพื่อสร้าง ไบนารีโค้ดของ แอดเดรส 7 เซ็กเมนต์ ($Q_0 - Q_3$) สำหรับบอดตำแหน่งของดิสเพลย์ จะเห็นว่าแอดเดรสนี้ เราสร้างขึ้นมาใหม่ไม่ใช่แอดเดรสจริงจากเครื่องวัด ($C_0 - C_8$)

จากรูป 4.4 ไบนารีโค้ดที่ได้ถูกดีโค้ดโดยดีโค้ดเดอร์เบอร์ 4514 ซึ่งเป็นดีโค้ดเดอร์ 4 เข้า 16 ออก เนื่องจากเราใช้เพียง 9 แอดเดรส ดังนั้นเอาท์พุทจากดีโค้ดเดอร์จะนำมาใช้ 9 ขา ($S_1 - S_9$)

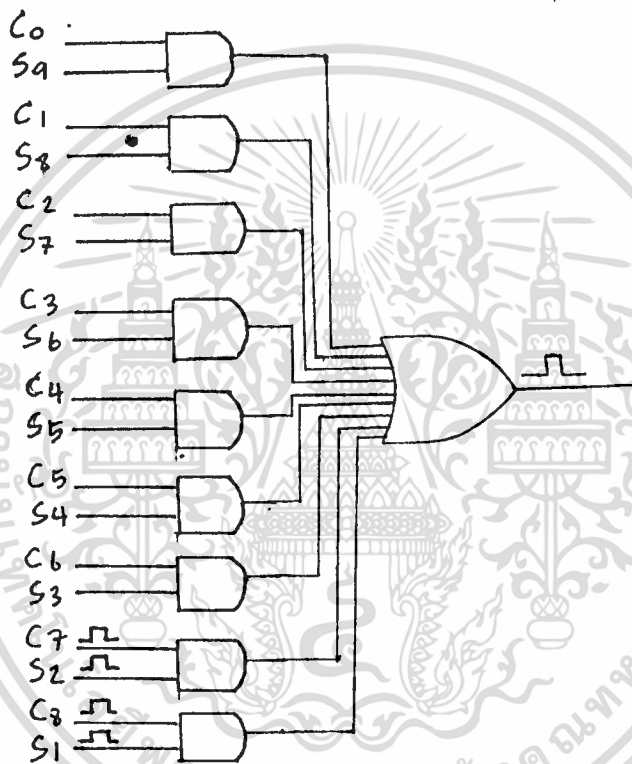


รูป 4.4 แสดงวงจอดีโค้ดเดอร์ วงจรรนับและออสซิลเลเตอร์

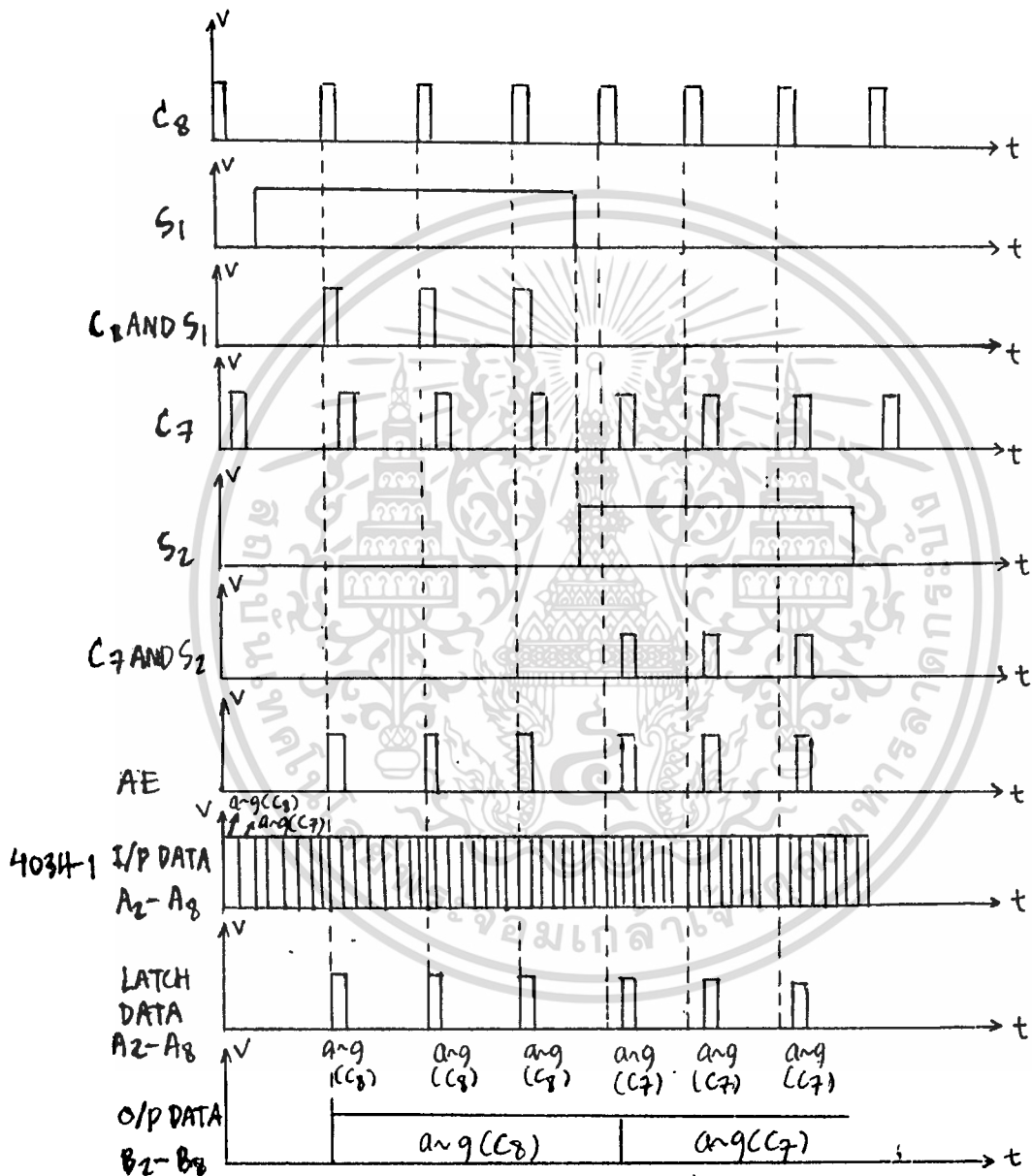
4.1.3 ซีเลคเตอร์

ซีเลคเตอร์จะทำการเทียบแอดเดรสที่สร้างใหม่ ($S_1 - S_9$) กับแอดเดรสจริงจากเครื่องวัด ($C_0 - C_8$) จากรูป 4.5 S_1 จะแอนด์กับ C_8 , S_2 แอนด์กับ C_7 , ..., S_9 จะแอนด์กับ C_0 แล้วทั้งหมด ออร์ (OR) กันจะเห็นว่าเมื่ออินพุทของแอนด์เกตคู่ใดก็ตามเป็น 1 พร้อมกัน

เอาท์พุทออร์เกตจะเป็น 1 ดังรูป 4.6 ซึ่งแสดงโหม้มิ่งไดอะแกรม เมื่อ S_1 ที่สร้างขึ้นเองเป็น 1 พร้อมกับ C_8 แอนด์ S_1 จะเป็น 1 ทำให้บัสรีจิสเตอร์ผ่านข้อมูล (a-g) ได้เมื่อ S_2 เป็น 1 พร้อมกับ C_7 เป็น 1 C_7 แอนด์ S_2 จะเป็น 1 บัสรีจิสเตอร์ก็จะผ่านข้อมูลอีกจะเห็นว่า เมื่อแอดเดรสที่สร้างขึ้นตรงกับแอดเดรสจริงจากเครื่องวัด ข้อมูลจะถูกนำไปใช้ได้ แต่ถ้าไม่ตรงกัน ข้อมูลค่าก็จะถูกพักไว้ที่บัสรีจิสเตอร์ ทำให้แน่ใจได้ว่า ข้อมูลแอดเดรสที่สร้างขึ้นใหม่ใช้ได้



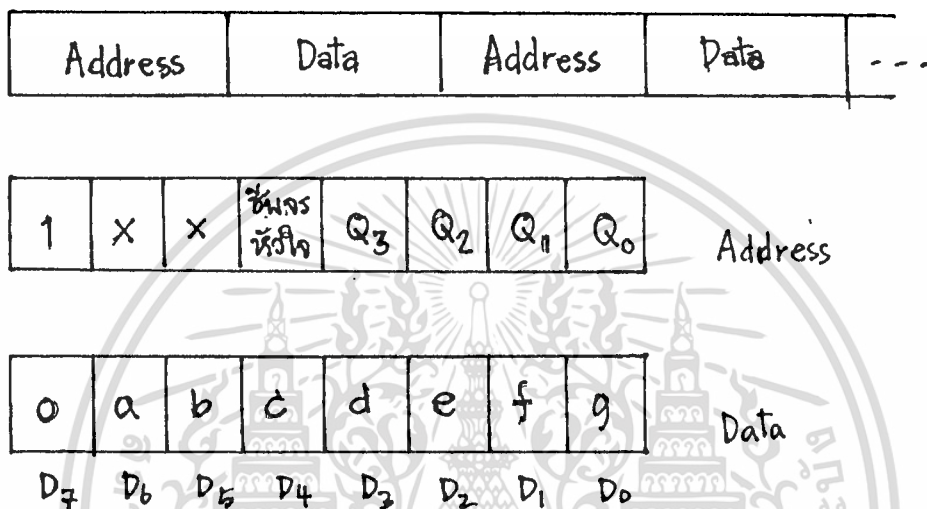
รูป 4.5 วงจรซีเลคเตอร์



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้ภายในเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ (ด้านการค้า) **รูป 4.6 โทมมิ่ง โค้ดแกรมของซีเลคเตอร์** ไม่ว่าจะกรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

4.1.4 มัลติเพล็กซ์

ส่วนนี้ ทำหน้าที่มัลติเพล็กซ์ข้อมูลค่า กับข้อมูลแอดเดรสโดยมัลติเพล็กซ์เป็นเฟรม 8 บิต สลับกันระหว่างค่ากับแอดเดรส ดังแสดงในรูป 4.7



รูป 4.7 แสดงลักษณะ ข้อมูลค่าสลับกับแอดเดรส

การมัลติเพล็กซ์นี้จะ ใช้บัสรีจิสเตอร์ 4034 สองตัว สลับกันผ่านข้อมูล โดยจะทำการต่อ อินเวอร์ตเตอร์ระหว่างขา AE ทั้งสอง ซึ่งป้อนด้วยสัญญาณคล็อกจากวงจรนับ โดยความถี่ของ คล็อกนี้จะกำหนดบอดเรทของข้อมูลขนาด 8 บิตที่ได้สำหรับสัญญาณการเดินของชิพจะถูกรวมที่ ส่วนนี้ด้วย โดยจะส่ง ไปกับ D6 ในแอดเดรสเฟรม ดังรูป 4.7

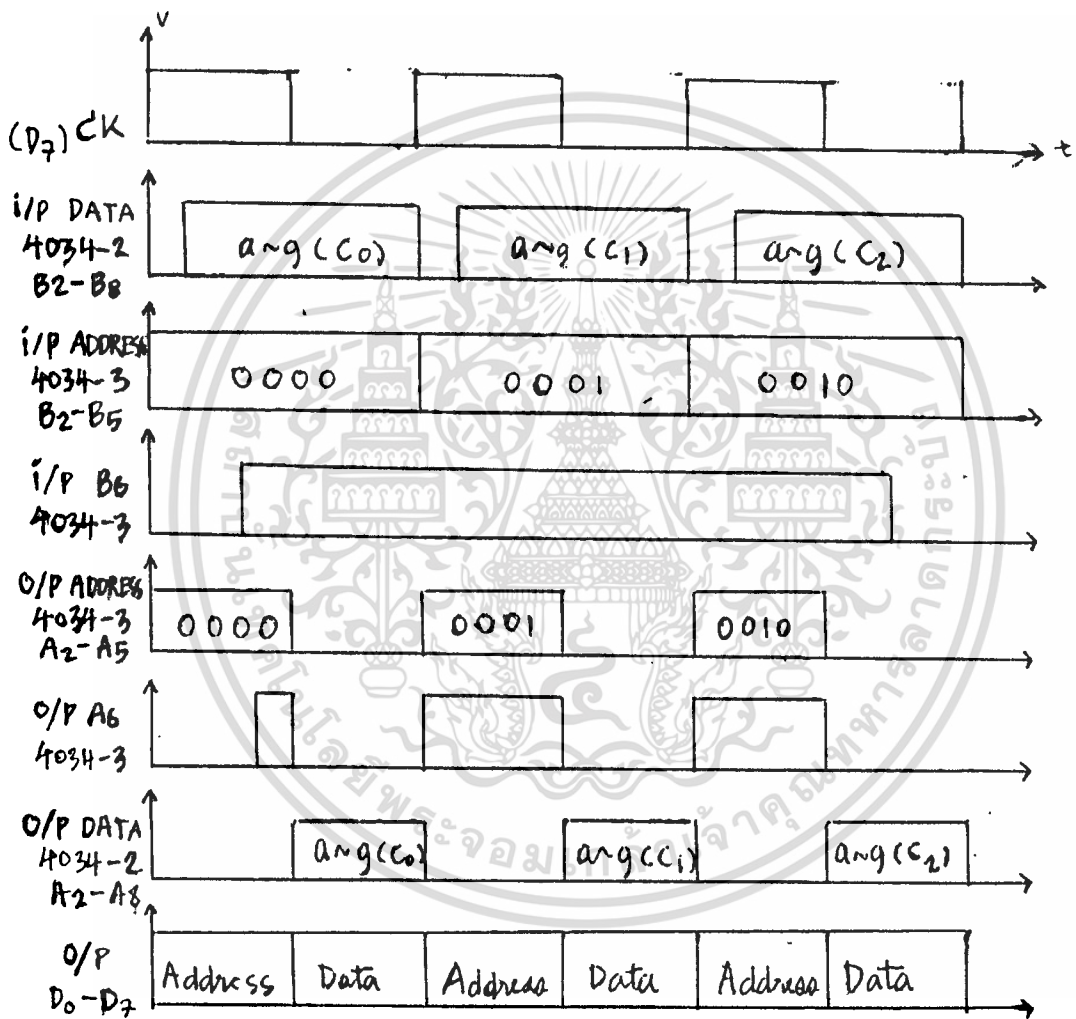
ไทม์มิ่ง โค้ดแอมแกรมของการมัลติเพล็กซ์จะแสดงดังรูป 4.8

4.2 ส่วนแปลงข้อมูลแบบขนานเป็นข้อมูลแบบอนุกรม (Parallel to serial data)

จากหัวข้อที่แล้วเรื่อง อินเตอร์เฟสนั้น ลักษณะของข้อมูลที่ได้จะเป็นข้อมูลแบบขนาน 8 บิต ซึ่งยังไม่สามารถที่จะส่งผ่านโมเด็มได้จึงต้องมีส่วนนี้เพื่อแปลงข้อมูลแบบขนานให้เป็นข้อมูลแบบอนุกรม ในการแปลงนี้โครงงานจะใช้ชิพพอร์ตเบอร์ 8251 ซึ่งปกติมีการใช้งานคู่กับ 280 แต่ในโครงงานนี้จะใช้วงจรอื่นมาประกอบแทนการใช้ 280 โดยวงจรของส่วนแปลงข้อมูลแบบ

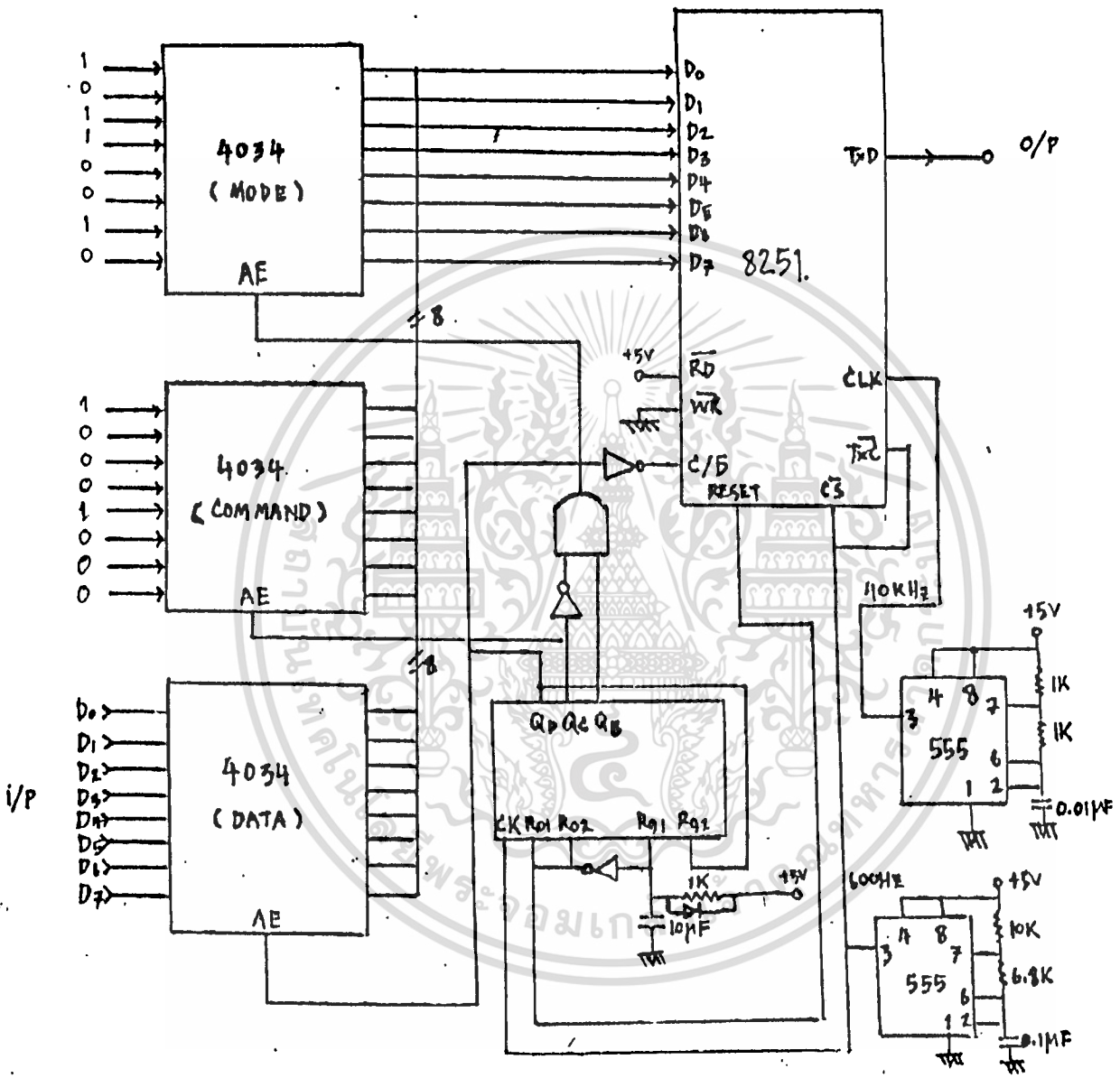
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับอาจารย์งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ขนานเป็นข้อมูลแบบอนุกรมนี้แสดงดังรูป 4.9

ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป 4.8 แสดงไทม์มิง ไดอะแกรมของการมัลติเพล็กซ์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

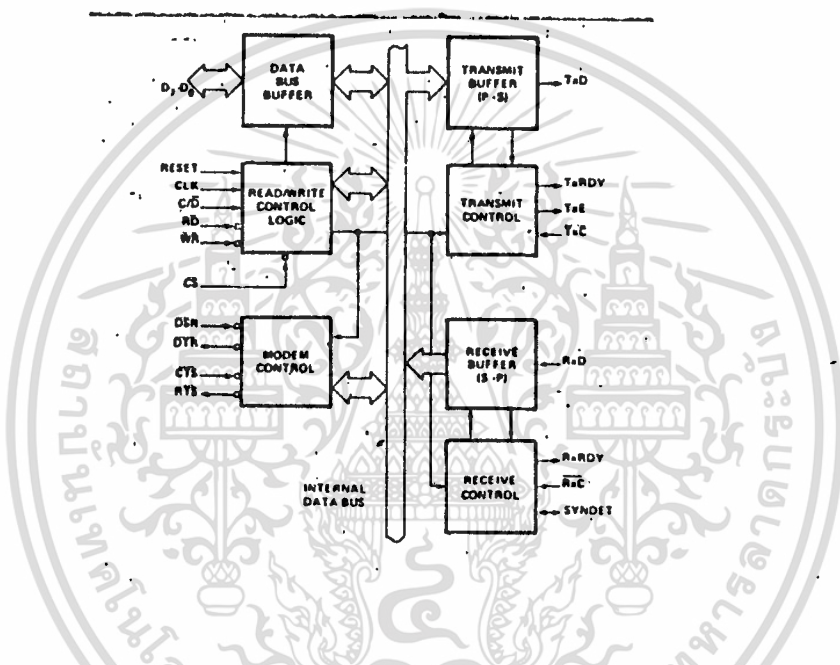


รูป 4.9 แสดงวงจรของส่วนแปลงข้อมูลแบบขนานเป็นอนุกรม

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

4.2.1 8251 ด้านส่ง

จะเป็นไอซีหลักในการแปลงข้อมูลแบบขนานเป็นอนุกรมสำหรับคุณสมบัติของการทำงาน
 ทั่วๆ ไปของ 8251 นี้มีการทำงานที่เลือกได้ทั้งแบบซิงโครนัสและอะซิงโครนัส สามารถทำการ
 ตรวจสอบความผิดพลาดของข้อมูลด้วยการทำพาริตีเช็คได้ นอกจากนี้จำนวนบิตของข้อมูลแบบ
 ขนานสามารถใช้ได้ 5 - 8 บิต โดยการทำงานภายในไอซีแสดงดังบล็อกไดอะแกรมรูป 4.10



รูป 4.10 แสดงบล็อกไดอะแกรมภายในของ 8251

สำหรับการต่อขาบางขาของ 8251 ที่น่าสนใจมีดังนี้

ขา Reset ขานี้ในระหว่างการใช้จะต้องเป็น 0 ถ้าเป็น 1 จะทำให้ไอซีถูกรีเซ็ต
 ซึ่งการเริ่มต้นทำงานจะต้องรีเซ็ตก่อนทุกครั้ง ดังนั้น ขานี้จะต้องเริ่มต้นจาก 1 แล้วเปลี่ยน
 เป็น 0 ขานี้จะต่อขา Ro(1)/Ro(2) (จะอธิบายในหัวข้อต่อไป) ซึ่งมีการเปลี่ยนสถานะจาก
 1 เป็น 0 เหมือนกัน

ขา CLK เป็นขาสำหรับสัญญาณนาฬิกา เพื่อการสร้าง ไทม์มิ่งภายในไอซี โดยที่ความ
 ถี่ของ ขา CLK นี้ จะต้องมากกว่า 30 เท่าของอัตราเร็วของข้อมูลอนุกรม (Baud rate) ที่
 เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
 ไม่ว่าจะกรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ต้องการ ซึ่งในโครงงานนี้เท่ากับ 600 บิตในการใช้งานขา CLK นี้ได้ใช้ความถี่ประมาณ 40 กิโลเฮิร์ตซ์ ซึ่งมากกว่า $30 * 600$ เฮิร์ตซ์ (18 กิโลเฮิร์ตซ์)

ขา C/D ขานี้เมื่อเป็น 1 จะแสดงว่า ข้อมูลที่บัสข้อมูลเป็นข้อมูลสำหรับการโปรแกรม (Control word) แต่ถ้าเป็น 0 แสดงว่า ข้อมูลที่บัสข้อมูลจะเป็นข้อมูลที่ส่งหรือรับ (Data) ขานี้จะต่ออินเวอร์ตเตอร์กับขาของบัสรีจิสเตอร์ข้อมูล

ขา \overline{RD} เมื่อเป็น 0 จะหมายถึงการอ่านข้อมูลออกจาก 8251 ดังนั้นขานี้จึงเป็น 1 เพราะด้านส่งนี้ ต้องการเพียงเขียนข้อมูลเข้า 8251 เท่านั้น

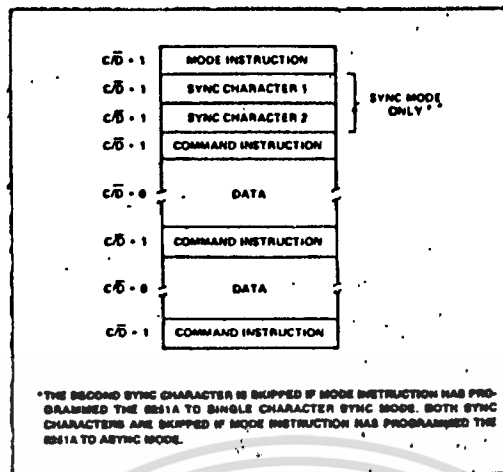
ขา \overline{WE} เมื่อเป็น 0 จะหมายถึง ให้เขียนข้อมูลเข้า 8251 ดังนั้น ขานี้จึงเป็น 0

ขา \overline{CS} เมื่อเป็น 0 จะหมายถึง 8251 จึงจะทำงานได้ แต่ถ้าเป็น 1 บัสข้อมูลก็จะอยู่ในสถานะลอยข้อมูล ไม่สามารถผ่านเข้าออกได้สำหรับในการใช้งาน เนื่องจากไม่ได้ใช้งานคู่กับ 280 ขา \overline{CS} นี้จะต้องบ่อนสัญญาณเป็นคล็อก เพื่อให้ 8251 ได้เว้นช่องว่างการรับข้อมูลจากบัสข้อมูล มิฉะนั้น 8251 อาจจะไม่ทำงานไม่ทัน สำหรับความถี่ที่จะใช้กับขา \overline{CS} นี้ ควรจะเท่ากับ อัตราเร็วของข้อมูลอนุกรมที่ใช้ ดังนั้นขานี้ก็จะบ่อนสัญญาณคล็อก 600 เฮิร์ตซ์

ขา \overline{TxC} เป็นขาสำหรับสัญญาณคล็อก เพื่อกำหนดอัตราเร็วของข้อมูลที่ต้องการ ดังนั้น ขานี้ จะบ่อนสัญญาณคล็อก 600 เฮิร์ตซ์

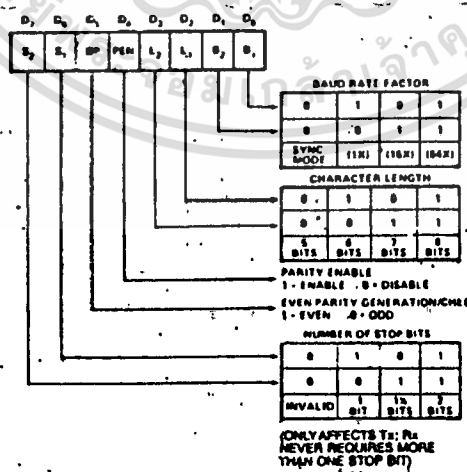
ในการใช้งาน 8251 ทุกครั้งนั้น จะต้องมีการโปรแกรมการทำงานก่อนทุกครั้ง จึงจะสามารถใช้งาน 8251 เพื่อแปลงข้อมูลได้ ซึ่งรูปแบบขั้นตอนทาง โปรแกรม 8251 แสดงไว้ในรูป 4.11 จะเห็นว่า ก่อนที่จะส่งข้อมูลให้ 8251 จะต้องโปรแกรมให้โมดอินสตรัคชัน ซิงคาเรคเตอร์ และคอมมานด์อินสตรัคชันก่อน (ในโครงงาน เนื่องจากเป็นการใช้งานในอะซิงโครนัส จึงไม่ต้องมีซิงคาเรคเตอร์)

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป 4.11 แสดงขั้นตอนการส่งข้อมูลของ 8251

โปรแกรมไมโครอินสตรัคชันจะควบคุมการทำงานให้ 8251 ว่า จะส่งข้อมูลแบบซิงโครนัส หรือ อะซิงโครนัส บอดเรทแพคเตอร์เท่าไร ความยาวของคำ (Character Length) กี่บิต จะใช้พาริตีเช็คหรือไม่ และจำนวนสตอปบิตกี่ยกบิต รูป 4.12 จะแสดงรูปแบบการโปรแกรมไมโครอินสตรัคชัน

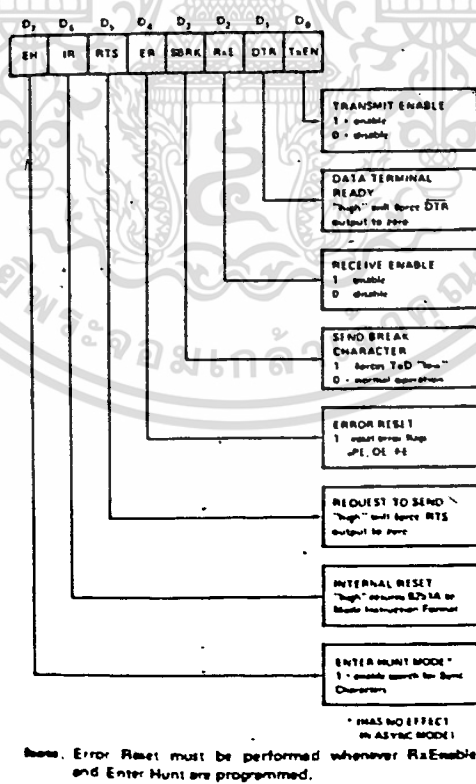


เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้เฉพาะหน่วยงานเท่านั้น ไม่สามารถเผยแพร่ไปภายนอกได้
 รูป 4.12 แสดงรูปแบบไมโครอินสตรัคชัน
 ไม่ว่าจะกรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ในการใช้งานได้โปรแกรมโหมดอินสตรัคชั่น ดังนี้

- D0 = 1 } ใช้บอดเรทแพคเตอร์ 1*
- D1 = 0 }
- D2 = 1 } ใช้ความยาวของคำ 8 บิต
- D3 = 1 }
- D4 = 0 } ไม่มีการใช้พาริตีเช็ค
- D5 = 0 } ไม่สนใจเพราะ ไม่มีการใช้พาริตีเช็ค
- D6 = 1 } สติบบิต 1 บิต
- D7 = 0 }

โปรแกรมคอมมานด์อินสตรัคชั่นจะควบคุมการทำงาน 8251 โดยมีรูปแบบดังรูป 4.13



เอกสารนี้เป็นเอกสารที่สงวนไว้รูป 4.13 แสดงรูปแบบคอมมานด์อินสตรัคชั่นที่นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ในการใช้งานจะต้องบ่อนลอจิก 1 ให้ขา AE ของบัสรีจิสเตอร์ทั้ง 3 เรียงตามลำดับ เพื่อให้บัสรีจิสเตอร์ผ่านข้อมูลใหม่คอนสตรัคชั่น ตามด้วยคอมมานด์คอนสตรัคชั่น แล้วจึงตามด้วย ดาต้า

4.2.3 วงจรควบคุมบัสรีจิสเตอร์

จากหัวข้อที่แล้ว จะต้องมีลอจิกสำหรับควบคุมการผ่านข้อมูลของบัสรีจิสเตอร์ทั้ง 3 ที่ขา AE ในโครงงานนี้ใช้ 7490 ซึ่งเป็นวงจรมี 10 มาดัดแปลง เพื่อสร้าง ลอจิกควบคุมที่ต้องการคือ 0 0 1, 0 1 0, 1 0 0 โดยเมื่อเป็น 1 0 0 จะให้คงสถานะไว้

ปกติการนับของ 7490 คือ 0 0 1, 0 1 0, 0 1 1, 1 0 0 ซึ่งสถานะ 0 1 1 เป็นสถานะที่ไม่ต้องการ การที่จะทำให้สถานะ 0 1 1 เปลี่ยนเป็น 0 1 0 แทน โดยแอนด์เกต และอินเวอร์เตอร์สำหรับวงจร RC จะทำหน้าที่เซ็ทให้การนับเริ่มต้นที่ 000 ทุกครั้ง เพราะเมื่อเริ่มต้นการทำงานขา Rg1 จะเริ่มต้นเป็น 0 แล้วเปลี่ยนเป็น 1 เมื่อคาปาซิเตอร์ชาร์จประจุเต็มแล้ว ดังนั้นขา Ro1 Ro2 Rg1 Rg2 จะเริ่มต้นที่ค่า 1 1 0 X แล้วเปลี่ยนเป็น 0 0 1 0 (ดูตารางในรูป 4.15 ประกอบ)

สำหรับขา Ro1 และ Ro2 จะถูกต่อกับขา RESET ของ 8251 ด้วย เพื่อเซ็ทการทำงานเมื่อเริ่มต้น

'90A, 'L90, 'LS90
BCD COUNT SEQUENCE
(See Note A)

COUNT	OUTPUT			
	Q _D	Q _C	Q _B	Q _A
0	L	L	L	L
1	L	L	L	H
2	L	L	H	L
3	L	H	H	H
4	L	H	L	L
5	L	H	L	H
6	L	H	H	L
7	L	H	H	H
8	H	L	L	L
9	H	L	L	H

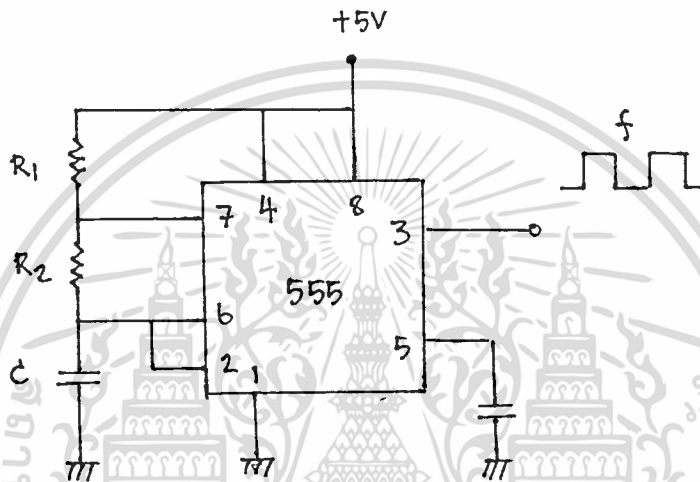
'90A, 'L90, 'LS90
RESET/COUNT FUNCTION TABLE

RESET INPUTS				OUTPUT			
R ₀₍₁₎	R ₀₍₂₎	R ₀₍₁₎	R ₀₍₂₎	Q _D	Q _C	Q _B	Q _A
H	H	L	X	L	L	L	L
H	H	X	L	L	L	L	L
X	X	H	H	H	L	L	H
X	L	X	L	COUNT			
L	X	L	X	COUNT			
L	X	X	L	COUNT			
X	L	L	X	COUNT			

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับรูป 4.15 แสดงการนับของ 7490 อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

4.2.4 ออสซิลเลเตอร์

จากหัวข้อ 8251 และวงจรควบคุมบัสรีจิสเตอร์นั้น มีสัญญาณคล็อกเข้ามาเกี่ยวข้องกับ ด้วยโดยขา CLK ของ 8251 ต้องการคล็อกความถี่มากกว่า 18 กิโลเฮิร์ตซ์ และขา \overline{TxC} และ CS ต้องการคล็อกความถี่ 600เฮิร์ตซ์ สำหรับอินพุทของ 7490 ในวงจรบัสรีจิสเตอร์จะใช้คล็อก ความถี่ 600 เฮิร์ตซ์ ด้วย โดยใช้ 555 จำนวน 2 ตัวสำหรับความถี่ทั้งสอง ดังแสดงในรูป 4.9 สำหรับการคำนวณจะได้ R_2 ไม่ตรงกับที่ใช้งานจริงดังนี้



จากสูตรการคำนวณหาค่า R_1 , R_2 , C และ f

$$f = 1.44 / (R_1 + 2R_2) C$$

ที่ความถี่ใช้งาน 600 Hz กำหนด $R_1 = 10K$, $C = 0.1 \mu F$

$$600 = 1.44 / (10K + 2R_2) 0.1 * 10^{-6}$$

ได้ $R_2 = 7 K \Omega$ (ค่าจริงที่ใช้ = 6.8 K Ω)

ที่ความถี่ใช้งาน 40 KHz กำหนด $R_1 = 1K$, $C = 0.001 \mu F$

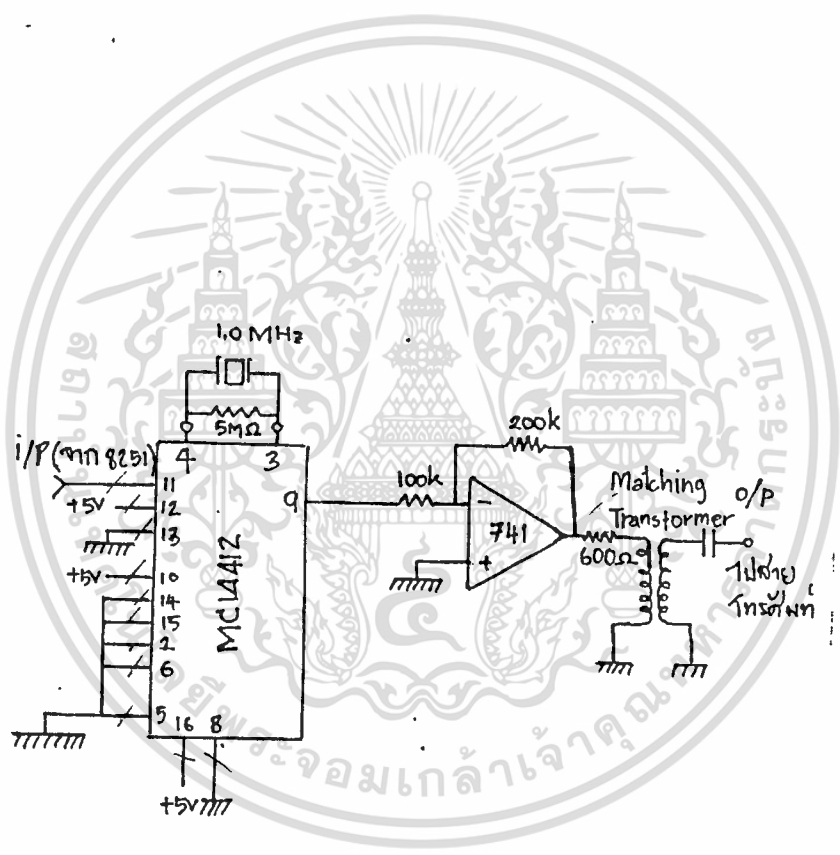
ได้ $R_2 = 1.3 K \Omega$ (ค่าจริงที่ใช้ = 1 K Ω)

4.3 โมเด็มค่านส่ง

ในการที่จะส่งข้อมูลไปในสายโทรศัพท์ได้นั้น จะต้องมอดูเลตสัญญาณก่อนจึงจะส่งไปได้ ซึ่งจะใช้โมเด็มเป็นตัวมอดูเลต แต่การมอดูเลตนั้นมีหลายแบบด้วยกัน ในโครงการนี้จะใช้การมอดูเลตในแบบ FSK (Frequency Shift Keying) ซึ่งมีหลักการมอดูเลตคือ เมื่อข้อมูลการค้ำไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

เป็น 0 ก็จะส่งคลื่นความถี่หนึ่ง และเมื่อข้อมูลเป็น 1 ก็จะส่งด้วยค่าความถี่อีกค่าหนึ่ง โดยจะต้องอยู่ในแบนด์วิธของสายโทรศัพท์

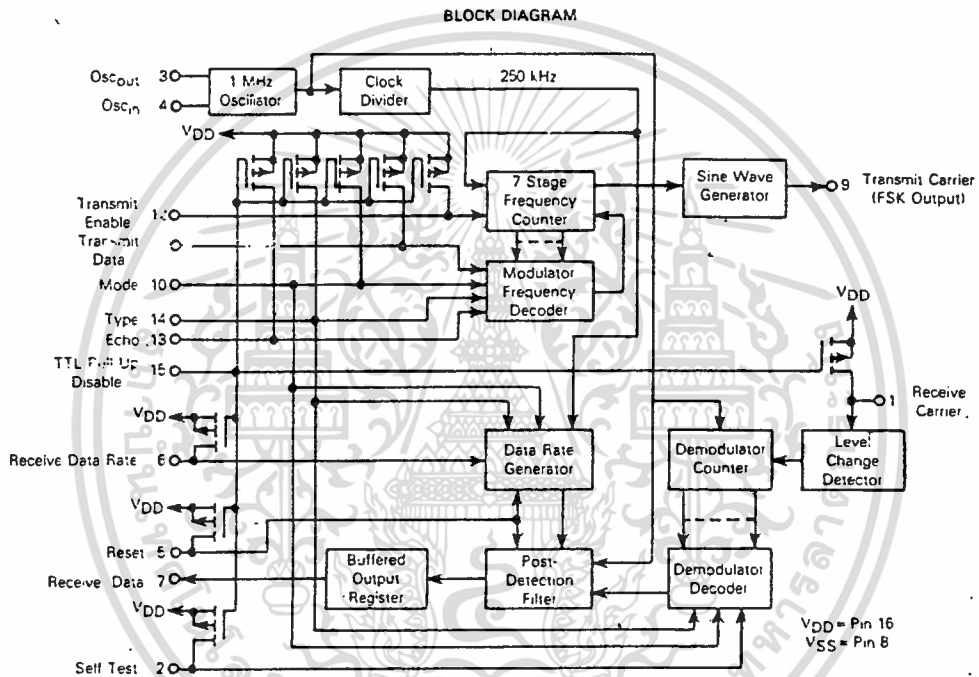
สำหรับในส่วนโมเด็มด้านส่งจะรับข้อมูลแบบอนุกรม จากส่วนแปลงข้อมูลขนานเป็นอนุกรมผ่านโมเด็มเพื่อมอดูเลต จากนั้นจะผ่านบัฟเฟอร์เพื่อขับสัญญาณจากบัฟเฟอร์ จะต้องผ่านหม้อแปลง (Transformer) ก่อน จึงจะต่อเข้าสายโทรศัพท์ได้ หม้อแปลงทำหน้าที่กันแรงดัน 48 โวลต์ ในสายโทรศัพท์ รูป 4.16 แสดงวงจรของส่วนโมเด็มด้านส่ง



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับใช้ภายในเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

4.3.1 โหมดเต็ม

ในโครงการใช้โมเด็ม 14412 ซึ่งมีการมอดูเลตแบบ FSK มีบอดเรท 0-600 บอด สามารถเลือกโหมดความถี่ได้ 2 โหมด ซึ่งความถี่ใช้งานมีทั้งมาตรฐาน CCITT และอเมริกา บล็อกไดอะแกรมภายในไอซีนั้นดังแสดงในรูป 4.17



รูป 4.17 แสดงบล็อกไดอะแกรมภายในโมเด็ม

การใช้งานโมเด็มมีการต่อขาต่างๆ ดังนี้

ขา Type (14) เป็นขาอินพุต ซึ่งใช้เลือกมาตรฐานการใช้ ในโครงการเลือก มาตรฐาน CCITT ขานี้จึงเป็น 1

ขา Mode (10) เป็นขาอินพุต ใช้เลือกคู่ความถี่ที่ใช้ในการส่งรับ สำหรับการเลือก โหมดนั้นแสดงดังรูป 4.18 ดังนั้นจะเลือกใช้ แชนเนลที่ 1 ขา Mode จึงเป็น 1 ใช้ประโยชน์ด้านการค้า เอกสารนี้เป็นเอกสารสงวนลิขสิทธิ์ภายใต้การสงวนลิขสิทธิ์ของ บริษัท สยาม เทคโนโลยี จำกัด เมื่อคุณผู้ใดเห็นไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

United States Standard
Type = "1"
Echo = "0"

Mode		Tx Data		Tx Car
Originate	"1"	Mark	"1"	1270 Hz
Originate	"1"	Space	"0"	1070 Hz
Answer	"0"	Mark	"1"	2225 Hz
Answer	"0"	Space	"0"	2025 Hz

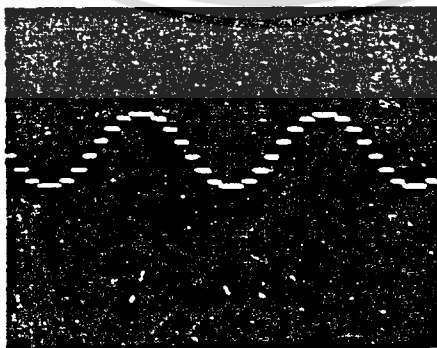
C. C. I. T. T. Standard
Type = "0"
Echo = "0"

Mode		Tx Data		Tx Car
Channel	"1"	Mark	"1"	950 Hz
No 1	"1"	Space	"0"	1150 Hz
Channel	"0"	Mark	"1"	1650 Hz
No 2	"0"	Space	"0"	1850 Hz

รูป 4.18 แสดงมาตรฐานและ โหมดการใช้โมเด็ม

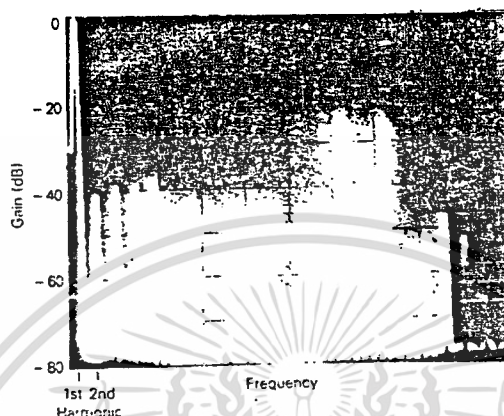
ขา Rx Rate (6) ใช้เลือกบอดเรทสูงสุดในการรับข้อมูล โดยถ้าเป็น 1 จะกำหนดให้บอดเรทสูงสุดที่โมเด็มจะรับได้คือ 300 บอด ถ้าเป็น 0 บอดเรทสูงสุดเท่ากับ 600 บอด ในโครงการใช้บอดเรท 600 บอด ขานี้จึงเป็น 0

เอาท์พุทของ โมเด็มจะมีลักษณะ เป็นคลื่นซายน์แบบขั้นบันไดดังแสดงในรูป 4.19 ซึ่งจะมีสเปคตรัมดังรูป 4.20



รูป 4.19 แสดง เอาท์พุทของ โมเด็ม

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น เมื่ออนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป 4.20 แสดงสเปกตรัมของเอาต์พุตโมเด็ม

4.3.2 บัพเพอร์และทรานสฟอเมอร์คัลบ์ลิง

ใช้ออปแอมป์ 741 เป็นวงจรมอนิเตอร์สัญญาณโดยต่อเป็นแบบ โนน-อินเวอร์เตอร์-แอมพลิฟายจะได้ค่า G เท่ากับ

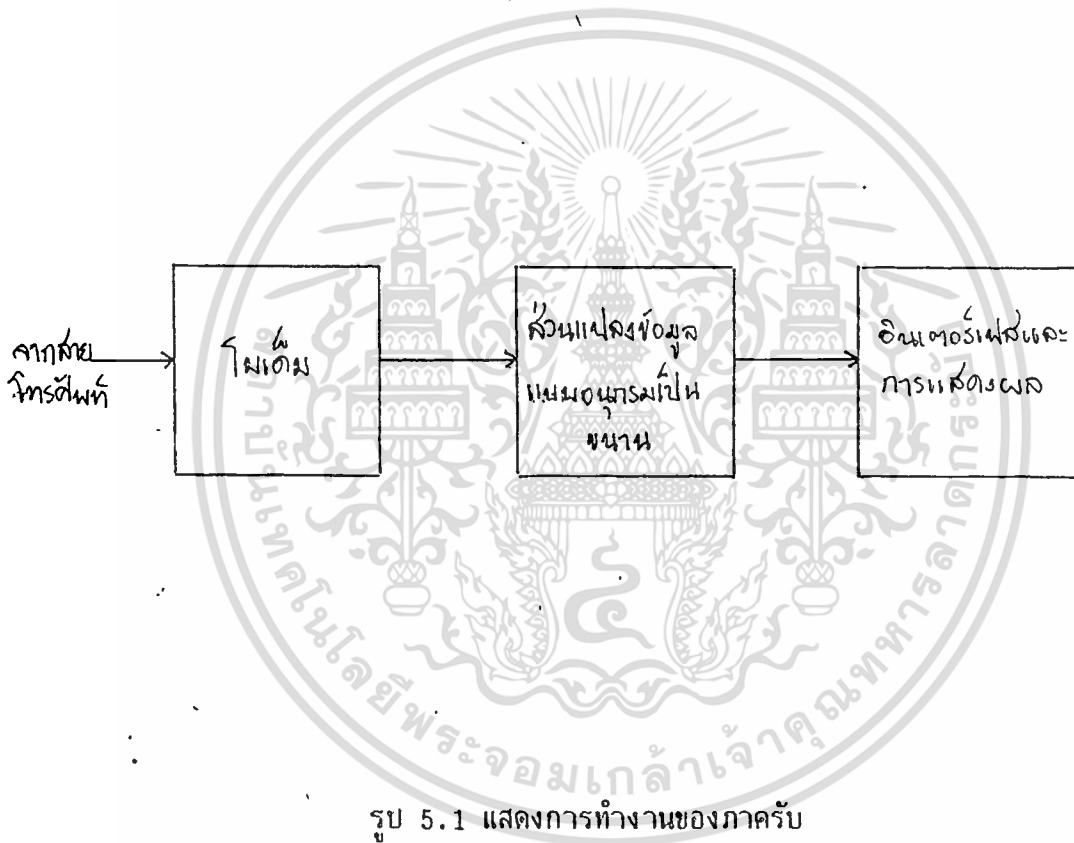
$$\begin{aligned} G &= -R_2 / R_1 \\ &= -200K / 100K \\ &= -2 \end{aligned}$$

ทรานสฟอเมอร์ที่ใช้ 600 ทั้ง 2 ด้าน เป็นการทำการคัลบ์ลิงสัญญาณเอาต์พุตจากโมเด็มเข้าสู่สายโทรศัพท์ โดยกันไม่ให้ไฟ ดี.ซี 48 โวลต์มาทำความเสียหายให้กับวงจร โดยมีคาปาซิเตอร์ทนค่าโวลเตจได้สูงต่ออนุกรมกับทรานสฟอเมอร์ เพื่อไม่ให้มีโวลเตจตกคร่อมกับทรานสฟอเมอร์มากเกินไปทำให้เสียหายได้ สำหรับสาเหตุที่ต้องใช้ทรานสฟอเมอร์มาคัลบ์ลิงแทนที่จะใช้คาปาซิเตอร์คัลบ์ลิงนั้น ก็เพราะว่าสายโทรศัพท์เป็นสายสมดุลย์ (Balanced line)

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 5 ภาครับ (RECEIVER)

ในภาครับจะประกอบด้วย โมเด็มรับส่วนแปลงข้อมูลแบบอนุกรมเป็นขนาน และส่วนแสดงผล รูป 5.1 แสดงการทำงานของภาครับ



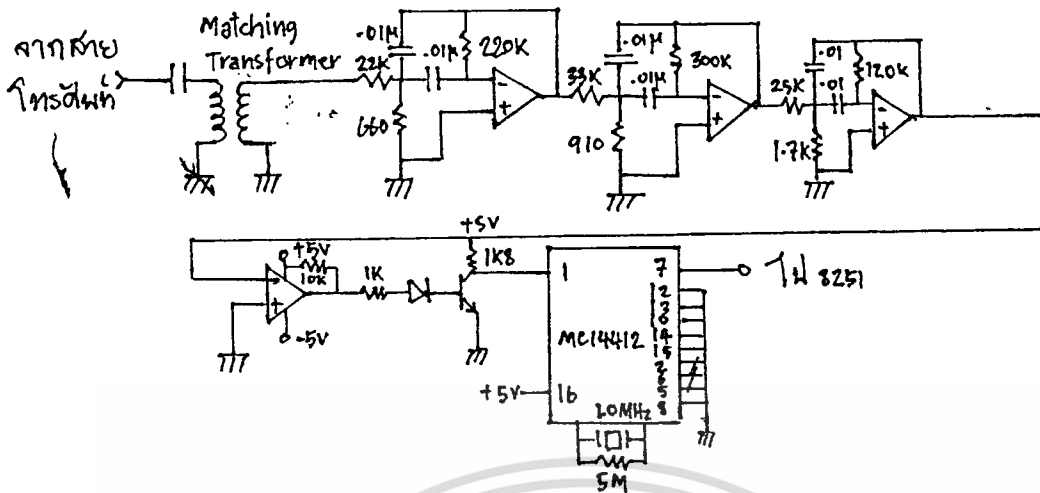
รูป 5.1 แสดงการทำงานของภาครับ

5.1 โมเด็มรับ

จากทางด้านส่ง สัญญาณที่ผ่านสายโทรศัพท์มายังด้านรับมีลักษณะ เป็นคลื่นชาวน้ขึ้นบันได ซึ่งมีฮาร์โมนิกปนอยู่ด้วย เราจะต้องกรองเอาฮาร์โมนิกออก โดยใช้วงจรกรองความถี่แบนด์พาส (Bandpass Filter) ซึ่งจะกรองให้เหลือเฉพาะความถี่แคเรียร์ ซึ่งมีลักษณะเป็นคลื่นชาวน้

ในการตีמודูลเลขของโมเด็ม 14412 นี้ สัญญาณขา Rxcar ต้องเป็นคลื่นแควร์ +5 โวลต์กับกราวนด์ ดังนั้นจากคลื่นชาวน้ที่ได้จากแบนด์พาสฟิลเตอร์ต้องผ่านลิ้มิตเตอร์และวงจร

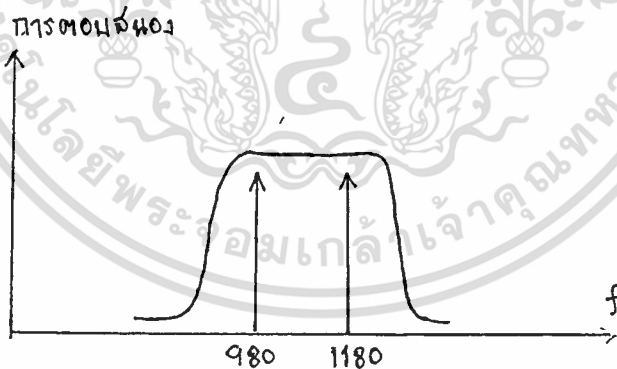
ตัดครึ่งลบ เพื่อให้ได้ลักษณะของสัญญาณดังกล่าว รูป 5.2 แสดงวงจรโมเด็มรับ ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป 5.2 แสดงวงจรโมเด็มรับ

5.1.1 แบนด์พาสฟิลเตอร์

จากทางด้านส่งความถี่ของแคเรียร์ที่ใช้ คือ 980 เฮิรตซ์ และ 1180 เฮิรตซ์ ดังนั้น การออกแบบวงจรแบนด์พาสจะต้องมีช่วงผ่านครอบคลุมความถี่ 980 และ 1180 ดังรูป 5.3



รูป 5.3 แสดงความถี่แคเรียร์

การออกแบบฟิลเตอร์จะใช้แบนด์พาสฟิลเตอร์ 3 ตัว แคลสเคดกัน โดยมีวงจรแต่ละตัวดังรูป

การคำนวณใช้สูตรดังนี้:-

$$R_1 = Q / (2 f_0 GC)$$

$$R_2 = Q / 2f_0 C (2Q^2 - G)$$

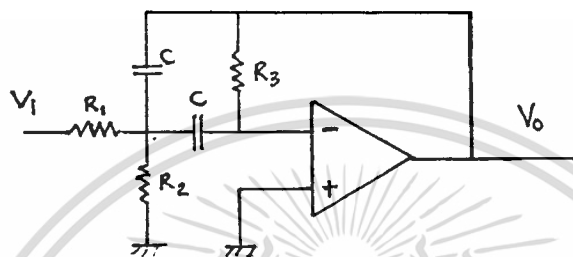
$$R_3 = 2GR_1$$

เอกสารนี้เป็นเอกสารสงวนลิขสิทธิ์สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

f_0 คือ ค่าความถี่คัตออฟ

G คือ ค่าเกนของวงจร

โดยที่ค่า C , f_0 , G และ Q กำหนดขึ้นเอง (Q ต้องมากกว่า $G/2$)



รูป 5.5 แสดงวงจรแบนด์พาสฟิลเตอร์

สำหรับผลของการตอบสนองความถี่ให้ดูในบทผลการทดลอง

5.1.2 ลิ้มิตเตอร์และวงจรตัดครึ่งลบ

ลิ้มิตเตอร์ (LM 339) ซึ่งจะทำหน้าที่เปลี่ยนคลื่นไซน์ที่ได้จากแบนด์พาสฟิลเตอร์ให้เป็นคลื่นสแควร์ โดยมีกราวนด์เป็นระดับอ้างอิง คือ ถ้าสัญญาณมีระดับต่ำกว่ากราวนด์จะให้เอาต์พุต เป็น +5 โวลต์ แต่ถ้าสูงกว่ากราวนด์จะให้เอาต์พุตเป็น -5 โวลต์

วงจรตัดครึ่งลบ ซึ่งใช้ทรานซิสเตอร์ลิวต์ซ์ (Transistor Switch) ต่อแบบคอมมอนอีมีตเตอร์ แต่ออกแบบให้สัญญาณที่เข้ามาอยู่ในช่วงคัตออฟ และอิ่มตัว (Saturate) ทำให้สามารถตัดสัญญาณซีกลบเหลือเป็น +5 โวลต์กับกราวนด์ได้

5.1.3 โมเด็ม

โมเด็มจะทำหน้าที่ตีความดูเลขสัญญาณออกมาให้ได้ข้อมูลตรงกับทางด้านส่ง การใช้งานโมเด็มด้านรับ จะเหมือนกับโมเด็มด้านส่ง จะมีเพียงขาโมเด็มที่ตรงกันข้ามกับทางด้านส่ง

เอก(ขาโมเด็มเป็น 0) ที่ส่งวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

5.2 ส่วนแปลงข้อมูลแบบอนุกรมเป็นข้อมูลแบบขนาน (Series to Parallel)

จากส่วนโมเด็มข้อมูลที่ได้เป็นข้อมูลแบบอนุกรม จึงต้องแปลงกลับให้เป็นข้อมูลแบบขนานก่อน เพื่อที่จะนำข้อมูลแบบขนาน 8 บิตไปแสดงผลต่อไป ในการแปลงข้อมูลแบบอนุกรมเป็นข้อมูลแบบขนานนี้ก็จะใช้ 8251 เช่นเดียวกับทางด้านส่ง วงจรและการทำงานของส่วนนี้จึงคล้ายกับทางด้านส่ง ดังนั้น จะอธิบายเฉพาะจุดที่ต่างจากทางด้านส่งเท่านั้น

8251

การต่อ 8251 ทางด้านรับนี้จะต้องต่างกับทางด้านส่ง ดังนี้

ขา \overline{WR} ทางด้านส่ง ขานี้จะเป็น 0 ตลอด แต่ในด้านรับ ขานี้จะต่อกับขา AE ของบัลลิสต์เรจิสเตอร์ข้อมูล เพื่อให้ทำให้เปลี่ยนจากการเขียนข้อมูลเป็นการอ่านข้อมูลเมื่อบัลลิสต์เรจิสเตอร์ข้อมูลแอกทีฟ (ขา AE เป็น 1)

ขา \overline{RD} จะต่ออินเวอร์ตเตอร์กับขา \overline{WR} เพราะมีสถานะตรงกันข้าม

ขา \overline{RxC} เป็นขาสำหรับสัญญาณคล็อก โดยจะต้องมีความถี่เท่ากับ \overline{TxC} หรืออัตราเร็วของข้อมูลอนุกรมที่รับมา ดังนั้น ขานี้จะเป็นสัญญาณคล็อก 600 เฮิรตซ์

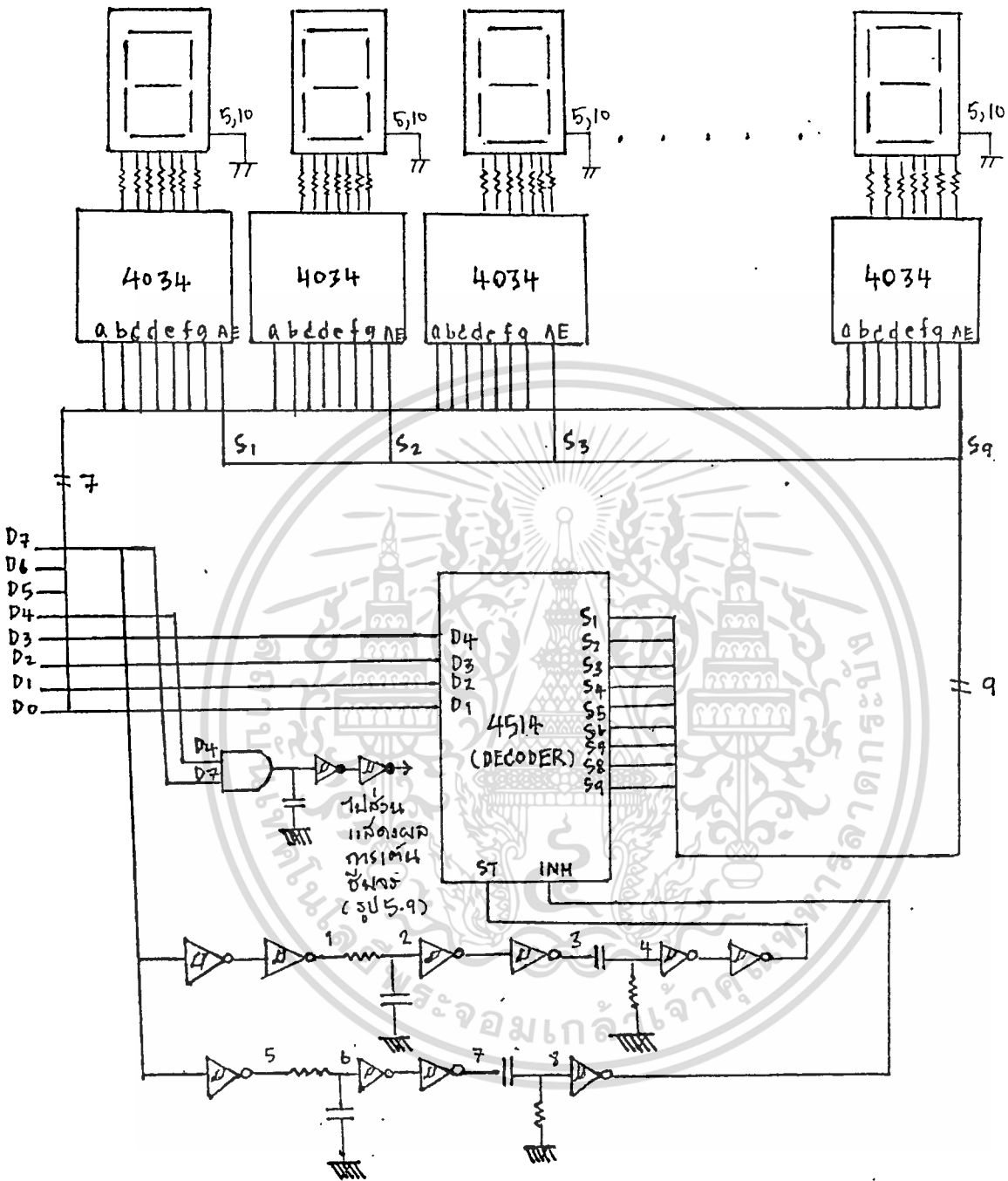
สำหรับข้อมูลโปรแกรมจะต่างกันที่คอมมานด์อินสตรัคชัน คือ ที่ D_0 และ D_2 โดย D_0 เป็น 0 และ D_2 เป็น 1

บัลลิสต์เรจิสเตอร์

บัลลิสต์เรจิสเตอร์ด้านรับจะต่างกับทางด้านส่งที่ขา A/B ของบัลลิสต์เรจิสเตอร์ข้อมูล โดยที่ขา A/B จะเป็น 1 เพื่อให้ทิศทางการผ่านข้อมูลตรงข้ามกับทิศทางการผ่านข้อมูลโปรแกรม

5.3 อินเทอร์เฟสด้านรับและการแสดงผล

จากส่วนแปลงข้อมูลแบบอนุกรมเป็นข้อมูลแบบขนาน ข้อมูลที่ได้จะเป็นข้อมูล 8 บิตที่รวมทั้งความดันโลหิต และอัตราการเต้นชีพจรอยู่ด้วยกัน อินเทอร์เฟสด้านรับนี้จะแยกข้อมูลทั้งสองออกจากกัน รูป 5.6 แสดงวงจรอินเทอร์เฟสรับ และการแสดงผลการวัดความดันโลหิต เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่นิยามให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



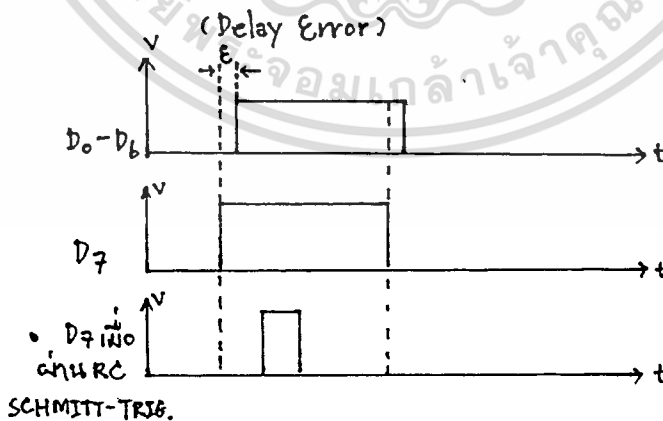
รูป 5.6 แสดงวงจรอินเตอร์เฟสรับและการแสดงผลการวัดความดันโลหิต

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

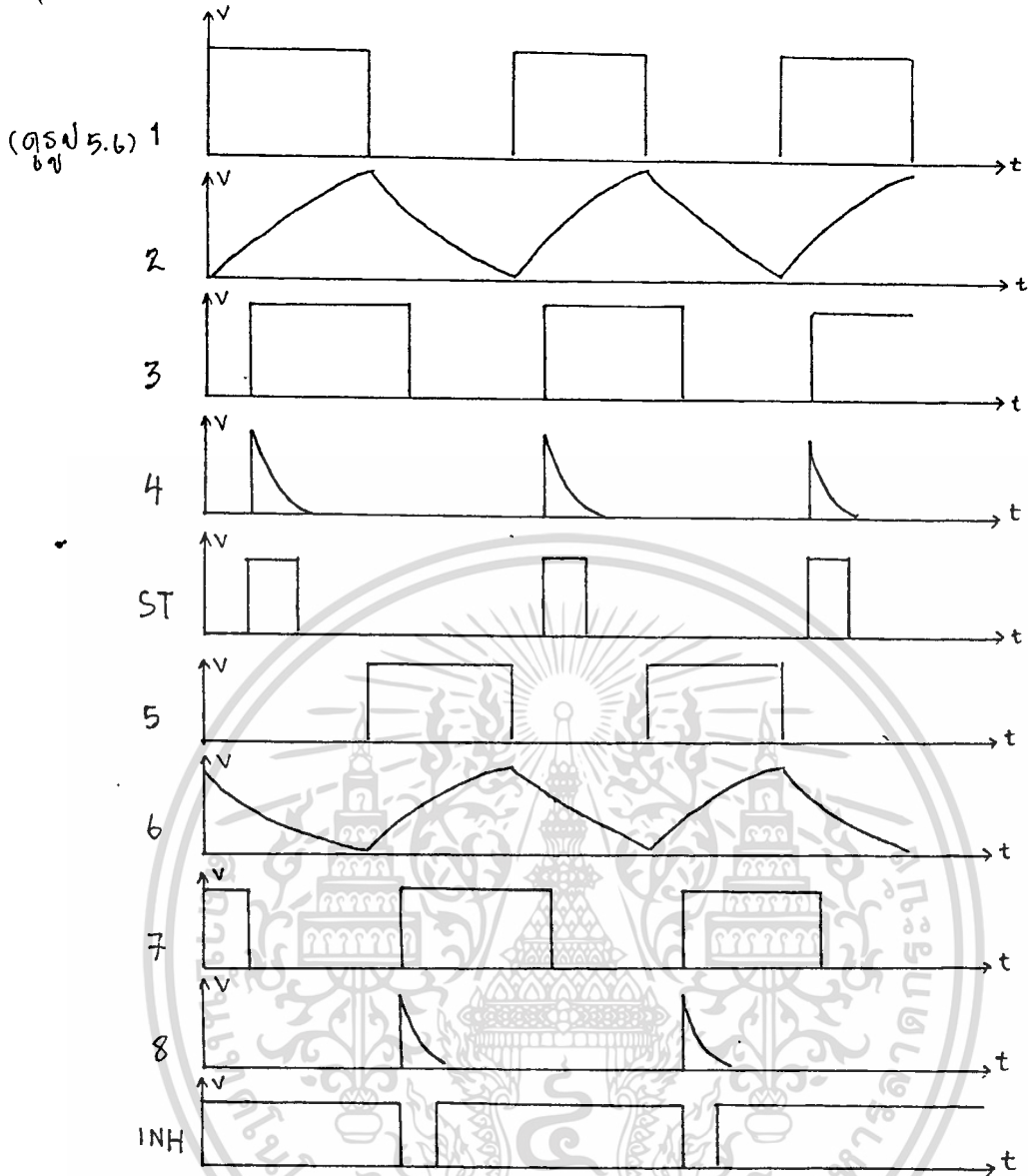
การทำงานของอินเทอร์เฟสรับ

จากทางด้านส่งข้อมูลที่ส่งมาจะสลับกันระหว่างแอดเดรสและข้อมูล โดยมี D7 เป็นตัวบอก D7 จะผ่านวงจร RC ชMITTRIKเกอร์ 2 ตัว เอาท์พุทที่ได้จะเป็นพัลส์แคบๆ (ดูรูป 5.8) ซึ่งเอาท์พุทนี้จะไปต่อกับขา ST และ INH ของดีโค้ดเดอร์ (4514) จะเห็นว่า เมื่อข้อมูลที่รับเข้ามาเป็นแอดเดรส คือ มี $D_7 = 1$ ขา ST กับ INH จะเป็น 1 ทั้งคู่ ทำให้ 4514 รับข้อมูลแอดเดรสมา Latch ไว้ โดยไม่มีเอาท์พุท สมมติว่า ข้อมูลแอดเดรสเป็น 1000010 ค่า 0010 จะถูก Latch ไว้ และเมื่อข้อมูลที่เข้ามาเป็นดาต้า คือ $D_7 = 0$ ขา ST กับ INH จะเป็น 0 ทั้งคู่ทำให้ 4514 ไม่รับข้อมูลเข้า แต่จะเอาข้อมูลที่แลทช์ไว้ดีโค้ดแล้วส่งค่าที่ได้ออกทางเอาท์พุท สมมติให้ข้อมูลดาต้าที่เข้ามา คือ 01101101 แล้วผลที่รับได้จะแสดงเลข 2 ที่ตำแหน่ง 2 (ดูรูป 5.6)

สำหรับวงจรถMITTRIKเกอร์ ที่ต่อเข้ามา เพื่อให้ ST และ INH เป็นพัลส์แคบๆ นั้นป้องกันการผิดพลาดในการรับข้อมูล เช่น ในรูป 5.7 เมื่อข้อมูลที่รับเข้ามามีดีเลย์ ถ้าต่อ D7 ตรงกับ ST และ INH โดยไม่ผ่านชMITTRIKเกอร์ ข้อมูลที่เข้าไปอาจเกิดผิดพลาดขึ้น แต่ถ้าทำเป็นพัลส์แคบๆ ข้อมูลที่รับเข้าไปจะผิดพลาดน้อยลง

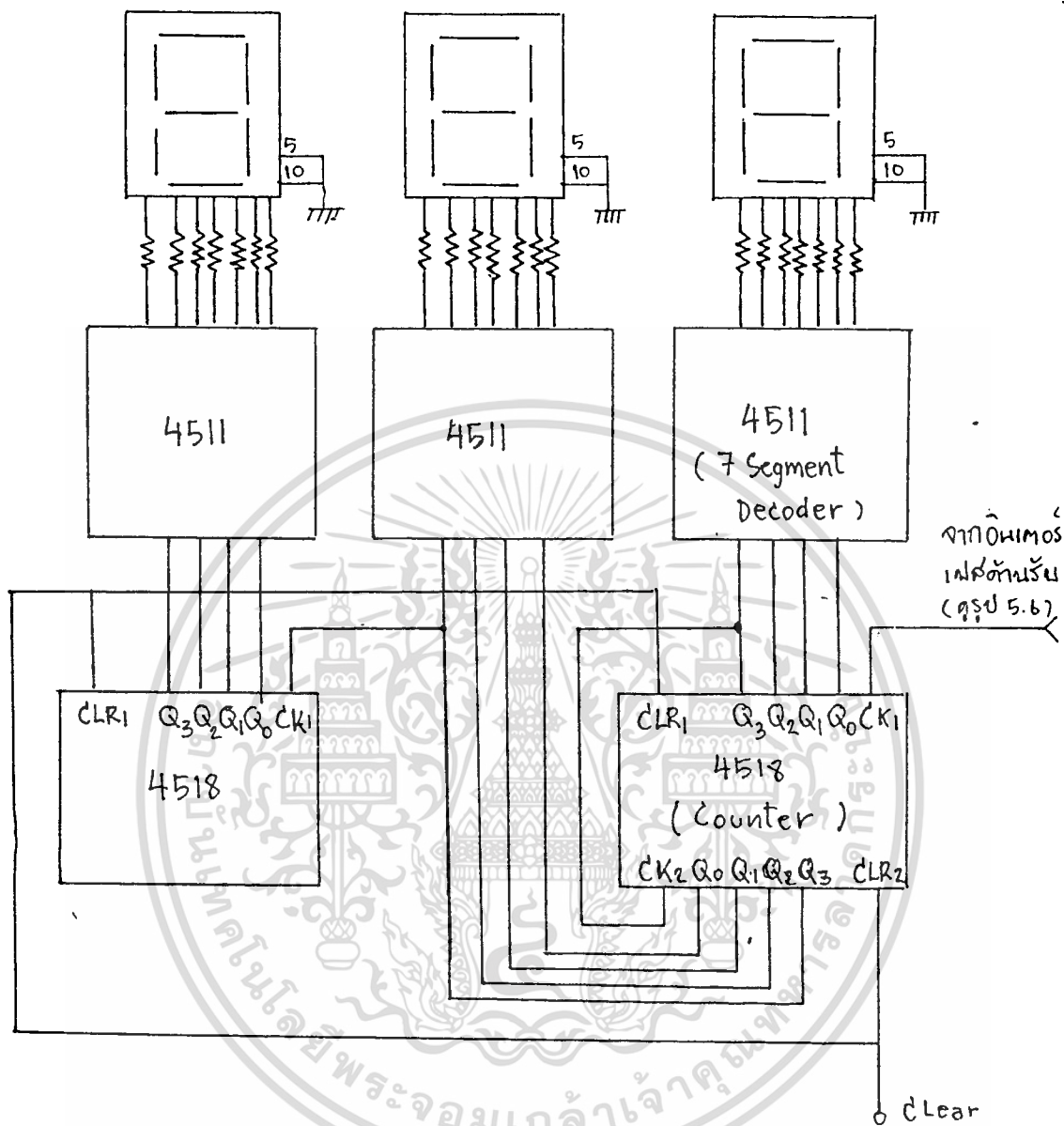


เอกสารนี้เป็นเอกสารที่สงวนลิขสิทธิ์ แสดงความผิดพลาดของข้อมูลที่อาจเกิดขึ้นให้ท่านไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป 5.8 แสดง ไทม์มิ่ง โค้ดแกรมของ D7 เมื่อผ่านชมิคทริกเกอร์

สำหรับสัญญาณเริ่มต้นซีพจร ซึ่งส่งมากับข้อมูลแอดเดรสไลน์ D₄ จะนำมาแอนด์กับ D₇ เพื่อตั้งสัญญาณซีพจรออกจากแอนด์เกต และจะนำไปเข้าวงจร RC ชมิคทริกเกอร์ เพื่อให้สัญญาณเรียบก่อนที่จะส่ง ไปยังส่วนแสดงผลการเต้มของซีพจรต่อไป สำหรับการแสดงผลการเต้มของซีพจรจะแสดง เป็นตัวเลข โดยใช้ดิสเพลย์ตัวเลข 3 ตัว ดังรูป 5.9 สัญญาณซีพจรจะบ่อนำให้ กับอินพุตค็ล็อกของวงจรมับ (4518) ตัวแรก เพื่อับการเต้มของซีพจร โดยค่าไบเนารีโค้ดของการับจะถูกตีโค้ดโดย 4511 เป็นข้อมูล 7 เซ็กเมนต์ ซึ่งจะนำไปแลคงผลเป็นตัวเลข ซึ่งจะ เป็นเลขหลักสุดท้าย เมื่อการับมากกว่า 9 ขึ้นไป ผลการับก็จะแลคงที่ 7 เซ็กเมนต์ตัวถัดไป เพราะมีการนำหลักทบ่อนำให้อินพุตค็ล็อกของวงจรมับตัวถัดไป (ขา 6 ไปต่อขา 10) เอกสารนี้จะอธิบายถึงวิธีการตั้งเวลาให้สัญญาณซีพจรให้เหมาะสมกับวงจรโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป 5.9 แสดงลำนแสดงผลของการเค็มของซีพจร

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

การทดลอง และ ผลการทดลอง

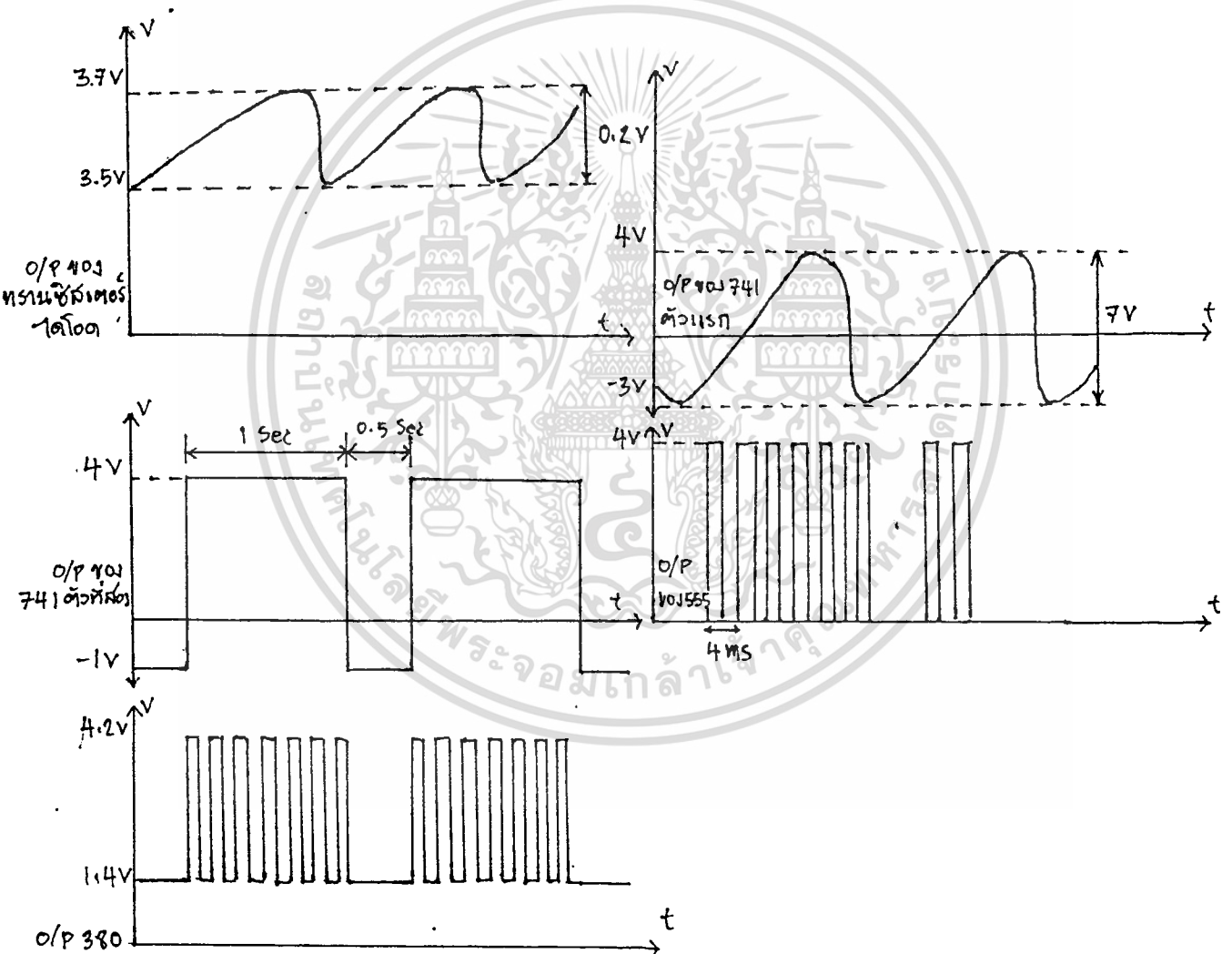


เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 6

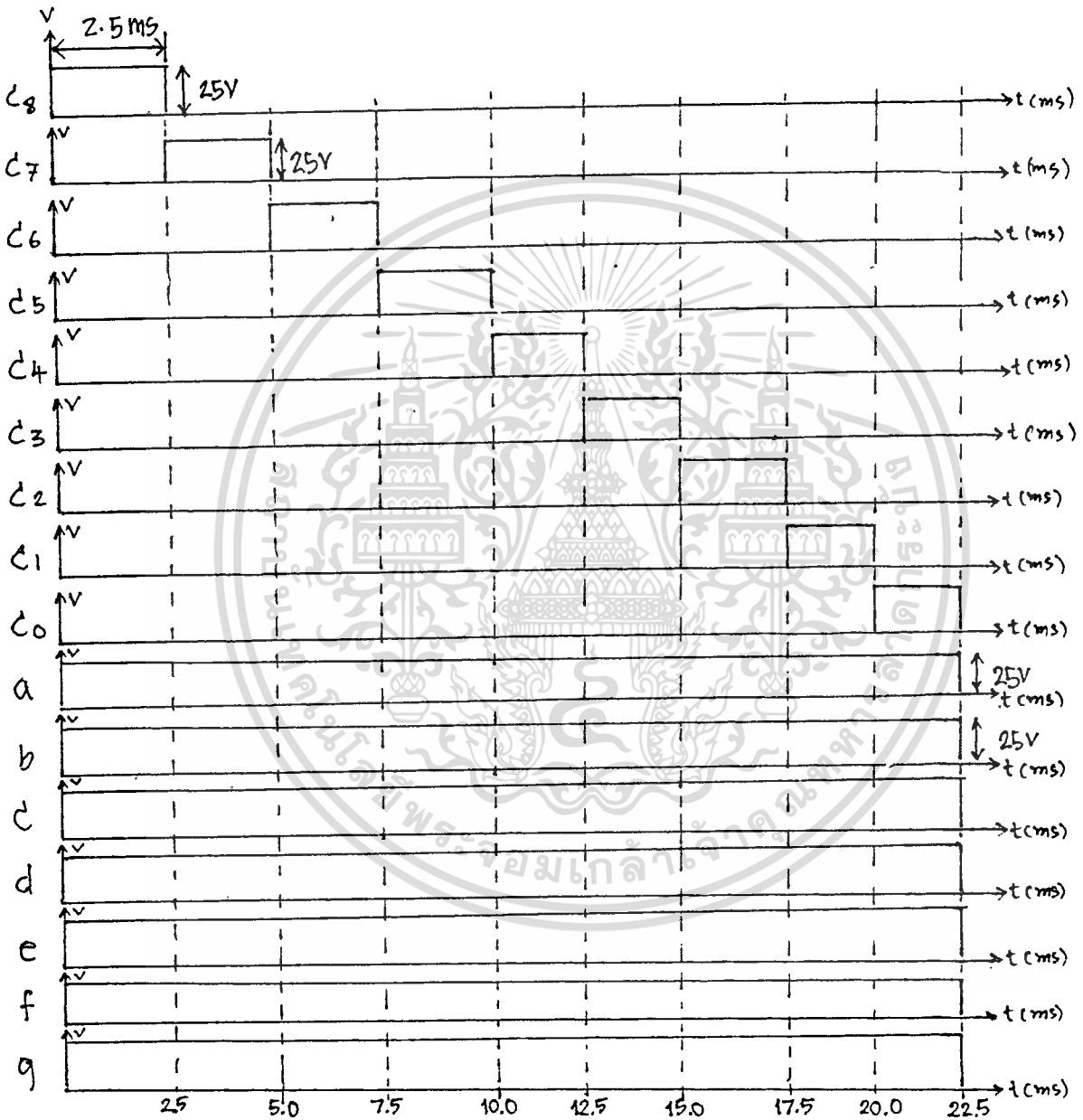
การทดลองและผลการทดลอง

จากการทดลอง ผลที่วัดได้จริงๆ จะไม่ตรงกับการคำนวณ แต่จะคลาดเคลื่อนมากบ้าง น้อยบ้างขึ้นอยู่กับอุปกรณ์ต่างๆ ในวงจร และจากการวัดที่จุดต่างๆ ของวงจรทั้งหมด สำหรับในโครงการนี้จะ ได้ผลดังต่อไปนี้

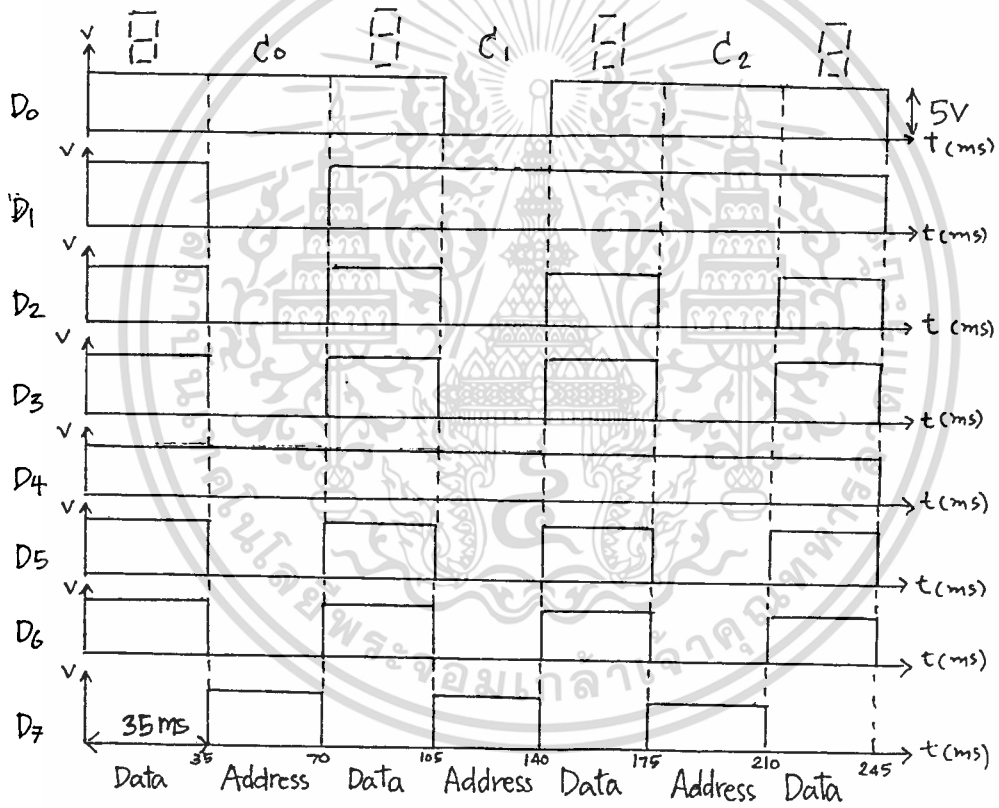


รูป 6.1 แสดงลักษณะของสัญญาณในส่วนเครื่องตรวจจับการเดินของซีพียู

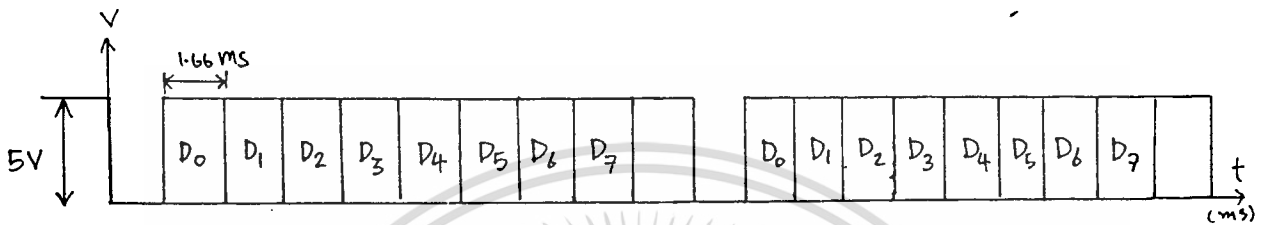
เอกสารนี้เป็นเอกสารที่สงวนลิขสิทธิ์การเขียนเพื่อการศึกษาเท่านั้น เมื่ออนุญาตให้เผยแพร่โดยไม่เสียค่าใช้จ่าย
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



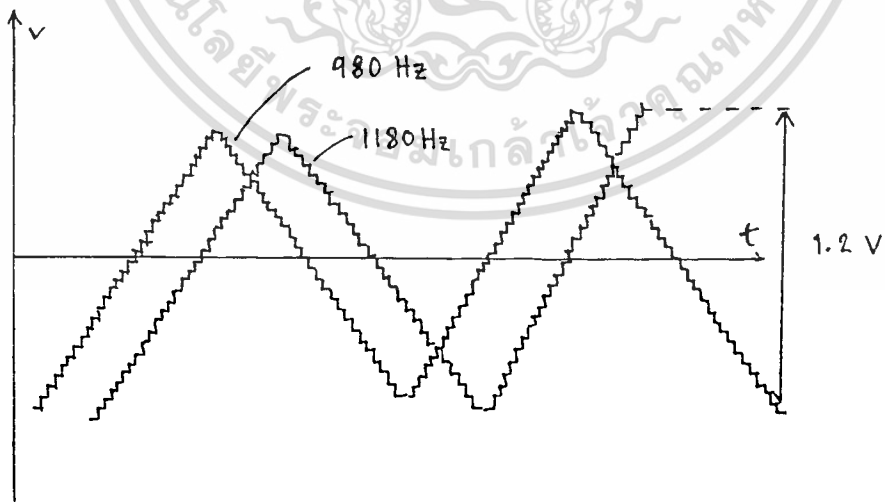
เอกสารรูปที่ 6.2 ลักษณะของสัญญาณจากเครื่องวัดความดันโลหิตเมื่อแสดงผลเป็นเลข 8 ทุกหลัก
 ไม่ว่าจะกรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



เอกสารนี้เป็นเอกสารที่รูป 6.3 แสดงเอาท์พุทของวงจรถินเตอร์เฟสตำแหน่งให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป 6.4 แสดงข้อมูลอนุกรมที่เอาท์พุท 8251 ด้านส่ง

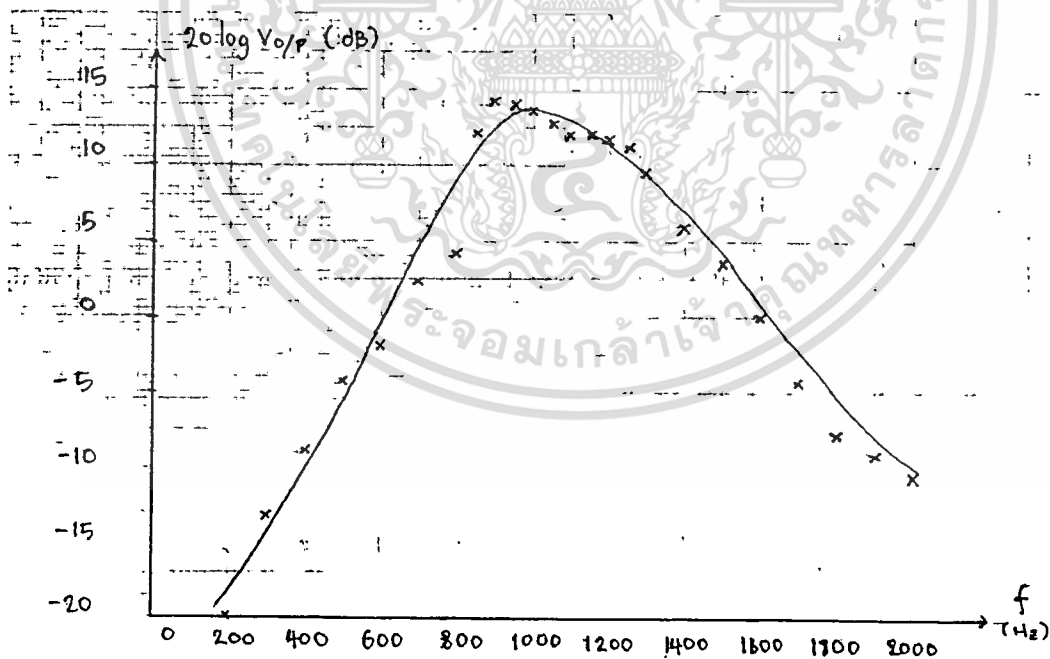


เอกสารนี้เป็นเอกสารที่สงวนลิขสิทธิ์โดยมหาวิทยาลัยเทคโนโลยีพระจอมเกล้าธนบุรี ไม่ให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

สำหรับทางด้านรับได้ทำการคำนวณและออกแบบวงจรแบนด์พาสฟิลเตอร์ดังมีผลต่อไปนี้

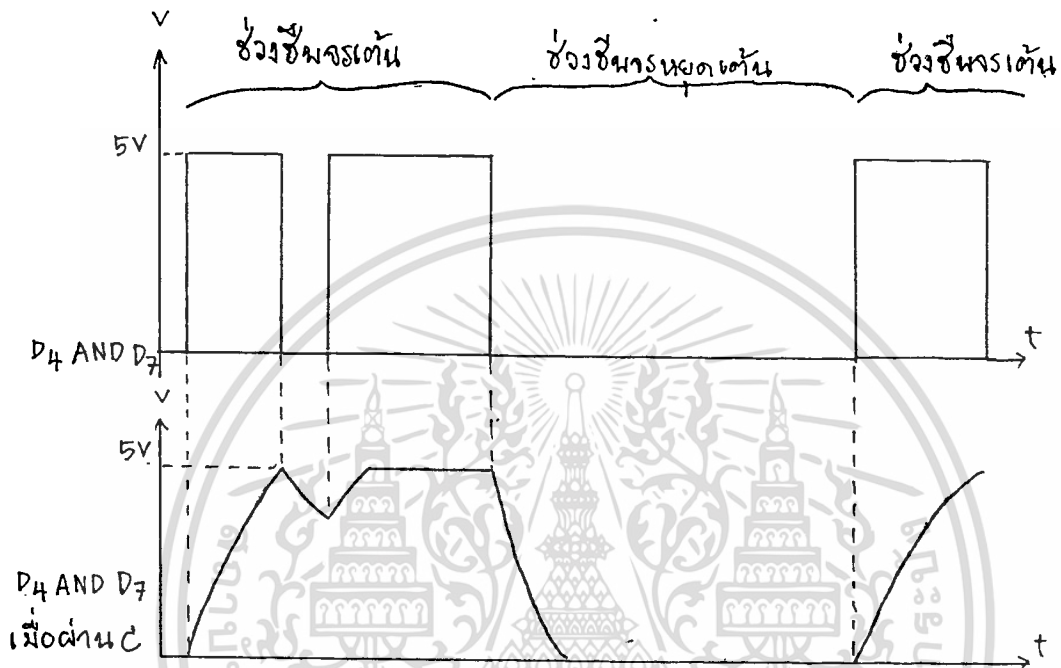
FREQ (Hz)	$V_{o/p}$ (V_{p-p})	FREQ (Hz)	$V_{o/p}$ (V_{p-p})
100	0	1300	3
200	0.1	1400	2
300	0.22	1500	1.5
400	0.36	1600	1
500	0.6	1700	0.6
600	0.8	1800	0.4
700	1.3	1900	0.35
800	1.6	2000	0.3
850	4	3000	0.04
900	5.2	4000	0.02
950	5	5000	0.01
1000	4.7	6000	0.002
1050	2.3	7000	0
1100	4		
1150	4		
1200	3.9		
1250	3.6		

มีลักษณะการตอบสนองความถี่เป็นกราฟดังรูปที่ 6.6



รูปที่ 6.6 กราฟการตอบสนองความถี่ของวงจรแบนด์พาสฟิลเตอร์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่าจะกรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูป 6.7 แสดงสัญญาณในส่วนแสดงผลการเดินของซีพจร

สำหรับสัญญาณในส่วนต่างๆ ของทางด้านรับมีลักษณะสัญญาณเหมือนทางด้านส่งดังแสดงในรูปข้างต้น แต่ขั้นตอนการทำงานทางด้านรับมีทิศทางตรงกันข้ามกับทางด้านส่ง ดังเห็นสัญญาณในส่วนต่างๆ ด้านเครื่องรับจึง เรียงจาก

รูป 6.4 คือ สัญญาณที่ออกจากโมเด็มด้านรับเข้าสู่ 8251

รูป 6.3 คือ สัญญาณเอาต์พุตของ 8251

รูป 6.2 คือ สัญญาณเอาต์พุตของส่วนอินเตอร์เฟสทางด้านรับ ก่อนที่จะ เข้าคัสเพลย์ของเครื่องวัดความดันโลหิต แต่มีระดับสัญญาณเป็น +5 โวลต์

รูป 6.1 คือ แสดงเฉพาะสัญญาณ +5 โวลต์ กับ 0 โวลต์ เป็นสัญญาณเอาต์พุตของ

คัสเพลย์ เครื่องตรวจจับชีพจร

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับใช้เฉพาะในเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 7

บทสรุปและวิจารณ์

จากการทดลองในภาคปฏิบัติ ผลงานที่ได้เป็นที่น่าพอใจ ตรงตามวัตถุประสงค์ที่ตั้งไว้ในตอนแรก คือ ข้อมูลทางด้านรับจะต้องตรงกับข้อมูลทางด้านส่ง เพียงแต่ว่า ทางด้านรับข้อมูลมีการเปลี่ยนแปลงค่าช้ากว่าด้านส่ง เช่น ขณะที่ทางด้านส่งเปลี่ยนค่าของข้อมูลจาก 1- \rightarrow 2- \rightarrow 3- \rightarrow 4 ทางด้านรับจะ เปลี่ยนจาก 1- \rightarrow 4 ที่เป็นเช่นนี้ก็เพราะ ในโครงการเลือกใช้โมเด็มที่มีบอดเรทต่ำ (600 บอด) ซึ่งหากมีความต้องการจะพัฒนาไปใช้โมเด็มที่มีบอดเรทสูงขึ้น ผลที่ได้ก็จะดีขึ้น

สำหรับปัญหาที่พบระหว่างที่ทำการทดลองในโครงการนี้ มีดังนี้

1. บอดเรทต่ำ จากที่ได้กล่าวไว้ข้างต้นแล้วว่า บอดเรทที่ใช้ในค่า ทำให้ผลทางด้านรับช้ากว่าทางด้านส่ง และนอกจากนี้แล้ว ยังทำให้วงจรอินเตอร์เฟสทางด้านส่งมีขีดจำกัดความถี่ในการส่งในแต่ละ แชนเนลจะต้องไม่เกิน 30 เฮิรตซ์ ซึ่งในการทดลองพบว่า ถ้าส่งเกินค่าความถี่นี้ จะทำให้ข้อมูลที่รับได้นั้นผิดพลาด

2. แบนด์พาสฟิลเตอร์ เนื่องจากโมเด็มที่จะใช้ต้องใช้ใช้งานคู่กับแบนด์พาสเพื่อกรองความถี่ก่อนที่จะเข้าโมเด็ม ดังนั้นการออกแบบจะต้องออกแบบให้ความถี่ 980 และ 1180 เฮิรตซ์ที่ส่งมาจากด้านส่งอยู่ในช่วงความถี่คutoffทั้งทางด้านต่ำและสูง ซึ่งจากการทดลองพบว่า ถ้าความถี่ที่ส่งมาค่าใดค่าหนึ่งหรือทั้ง 2 ค่าไม่อยู่ในช่วงการตอบสนองของวงจร แบนด์พาสฟิลเตอร์ จะทำให้โมเด็มไม่สามารถดีเทคได้ หรือดีเทคได้แต่จะไม่ตรงกับที่ส่งมา

3. การใช้งาน 8251 จากหัวข้อ 4.2 และ 5.2 เรื่องการแปลงข้อมูลแบบขนานเป็นอนุกรม และการแปลงข้อมูลจากอนุกรมเป็นขนาน การใช้งาน 8251 จะต้องมีส่วนคล็อกเพื่อกำหนดบอดเรทของข้อมูล โดยขา TxC (ด้านส่ง) และขา RxC (ด้านรับ) จะต้องเท่ากันในโครงการนี้ได้ใช้ 555 จำนวน 2 ตัวเป็นฮอสซิเลเตอร์ เพื่อกำหนดความถี่ให้ TxC และ RxC เมื่อทำการส่งข้อมูลทดสอบ คือ ข้อมูล 10101010 ไป ทางด้านรับมีการรับผิดพลาด มีผลมาจากสาเหตุต่อไปนี้

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

3.1 การไม่เท่ากันของความถี่ของคล็อกที่ป้อนให้กับ TxC และ RxC ซึ่งในการทดลอง แก้ปัญหาโดยใช้ความต้านทานปรับค่าได้อย่างละเอียดแทนค่า $R = 10 \text{ k}\Omega$ ที่ออสซิลเลเตอร์ ด้านรับเพื่อปรับความถี่ RxC ให้เท่ากับ TxC พอดี

3.2 เกิดจากการไม่ไดร์เซ็ท 8251 และ เคนต์เตอร์ที่ใช้งานในครั้งใหม่ ทำให้ข้อมูล จากสถานะ เดิมที่เข้าในครั้งที่แล้วยังคงอยู่ ทำให้ข้อมูลที่ทำการส่งหรือรับเกิดการผิดพลาดขึ้น ซึ่ง ได้แก้ปัญหานี้โดยใช้เวลาช่วงจร RC ทำการหน่วงสัญญาณให้มีการรีเซ็ททุกครั้งทำการเปิดเครื่องใหม่



กิตติกรรมประกาศ

คณะผู้จัดทำขอขอบพระคุณ อาจารย์ ถวิล พึ่งมา และ อาจารย์ พุศศักดิ์ ชิวสุวิทย์ ที่ได้ช่วยให้คำปรึกษา แนะนำ และช่วยเหลือทางด้านวงจร และการทดลองในการทำปริญญานิพนธ์นี้ และขอขอบคุณผู้ที่ให้ความร่วมมือ และช่วยเหลือที่มีได้กล่าวถึงทุกท่าน

คณะผู้จัดทำ



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหา และต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

เอกสารอ้างอิง

1. "คู่มือซีมอส", ซีเอ็ด, 2522
2. "คู่มือ ไอซีซีพพ์พอร์ดและหน่วยความจำ", ซีเอ็ด, 2529
3. David R. Smith, "Digital Transmission Systems", Bernie Scheier & Associates, 1985
4. "Linear Databook", National Semiconductor Corporation, 1982
5. "Linear integrated circuits", National, 1974
6. "Telecommunications Device Data", Motorola INC, 1984
7. "The TTL Data Book for Design Engineers", Texas instruments incorporated, 1981
8. William Sinnema, "Digital, Analog, and Data Communication", Prentice-Hall, 1986

