

ชุมนุมสายโทรศัพท์สาขาอัตโนมัติระบบดิจิทัล

DIGITAL PRIVATE AUTOMATIC BRANCE EXCHANGE : DPABX

โดย

นางสาวจามรีเรียง	หาญสูงเนิน	รหัส	33100052
นางสาวดวงจันทร์	วามานรัตน์	รหัส	33100112
นางสาวทวีป	พิบงา	รหัส	33100120
นายวสันต์	กริมวงษ์รัตน์	รหัส	33100333
นายสุริยะ	ธีงวิเศษวงศ์	รหัส	33100455

ปริญญานิพนธ์นี้เป็นส่วนหนึ่งของการศึกษาตามหลักสูตรปริญญาวิศวกรรมศาสตรบัณฑิต

สาขาวิศวกรรมโทรคมนาคม

สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า

ปีการศึกษา 2536

ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

033193

ชุมสายโทรศัพท์สาขาอัตโนมัติระบบดิจิทัล

DIGITAL PRIVATE AUTOMATIC BRANCH EXCHANGE : DPABX

โดย

นางสาวจำเรียง	หาญสูงเนิน	33100052
นางสาวดวงชีวัน	วิมานรัตน์	33100112
นางสาวทวีป	หีบงา	33100120
นายวสันต์	กริมวงษ์รัตน์	33100333
นายสุริยะ	ธีงวิศิษฏ์วงศ์	33100455

อาจารย์ที่ปรึกษา

อาจารย์ปรารัมภ์ วาดเขียน

บทคัดย่อ

เนื่องจากในปัจจุบันการติดต่อสื่อสารมีความจำเป็นมาก ดังนั้นโทรศัพท์ก็เป็นอุปกรณ์ที่มีความสำคัญมากที่จะขาดเสียไม่ได้ ในหน่วยงานที่ต้องการใช้โทรศัพท์หลายเครื่องมีจำนวนมากขึ้นเรื่อยๆ จึงเป็นไปได้ยากที่จะต่อสายตรงกับโทรศัพท์ทุกเครื่องเนื่องจากจำนวนคู่สายโทรศัพท์มีจำกัด ชุมสายโทรศัพท์อัตโนมัติจึงมีความจำเป็นมากยิ่งขึ้น โครงการงานนี้ได้จัดทำขึ้นเพื่อทำให้การใช้คู่สายเป็นไปอย่างมีประสิทธิภาพและทำให้เกิดความสะดวกในการติดต่อภายในของหน่วยงานนั้นๆ อย่างมีประสิทธิภาพ โดยโครงการนี้จะมีการนำไมโครคอมพิวเตอร์มาช่วยทำให้ผู้ควบคุมชุมสายโทรศัพท์อัตโนมัติสามารถใช้งานได้ง่ายขึ้นและมีประสิทธิภาพมากขึ้น

ABSTRACT

Nowadays the communication is very necessary, and the telephone are the important devices. The organization that uses a lot of telephones are increased, so it is difficult to connect the direct line to each telephone because of the limit of number lines. So the private automatic branch exchange is more necessary. This project is made for using the line efficiently being convenient in the internal communication. In this project use microcomputer so the controller can use this PABX easily and efficiently.

สารบัญ

	หน้า
บทคัดย่อ	ก
บทที่ 1 บทนำ	1
บทที่ 2 ระบบการทำงานของชุมสายโทรศัพท์สาขา อัตโนมัติระบบดิจิทัล (DPABX)	11
บทที่ 3 ดิจิตอลสวิทช์ (Digital Switching)	17
บทที่ 4 ส่วนติดต่อกับสายนอก (CO-TRUNK)	23
บทที่ 5 ส่วนติดต่อระหว่างโทรศัพท์กับชุมสายโทรศัพท์	32
บทที่ 6 โคเดค (CODEC)	36
บทที่ 7 วงจรเพิ่มขงโครน์สของโคเดค และดิจิทัล- สวิทช์	40
บทที่ 8 สัญญาณเสียงและสัญญาณคู่ความถี่	44
บทที่ 9 วงจรโคโปรเซสเซอร์ Z80180	56
ภาคผนวก	
สรุปผลและวิจารณ์	
กิตติกรรมประกาศ	
หนังสืออ้างอิง	

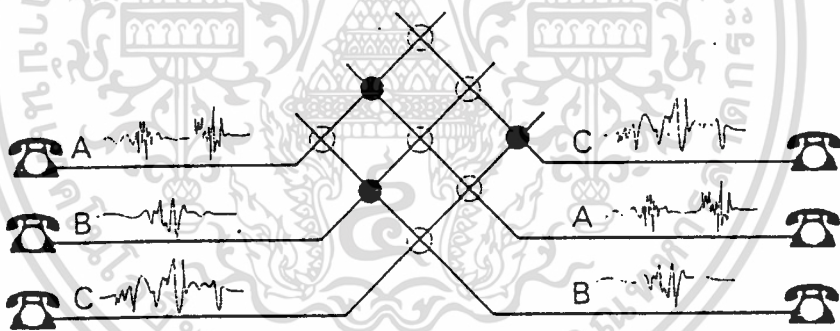
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 1

บทนำ

1.1 ระบบโทรศัพท์แบบอนาส็อก

การทำงานของอุปกรณ์สวิตช์โทรศัพท์แบบอัตโนมัติ คือการรับสัญญาณหมายเลขที่เรียกจากสมาชิกต้นทาง ซึ่งจะเป็นสัญญาณแบบพัลส์ (เครื่องแบบหมุน) หรือสัญญาณความถี่-ผสม (เครื่องแบบกดปุ่ม) เพื่อที่จะถอดหมายเลขเครื่องสมาชิกปลายทาง และจะทำการต่อวงจรให้ติดต่อกันได้ ลักษณะสวิตช์ตั้งแต่เดิมจะทำการต่อสัญญาณเสียง โดยทำการเปลี่ยนสัญญาณเสียงให้เป็นสัญญาณไฟฟ้าที่เครื่องโทรศัพท์ปลายทาง สัญญาณจากเครื่องโทรศัพท์จะถูกต่อผ่านชุดสวิตช์ โดยที่รูปแบบของสัญญาณที่รับได้ที่เครื่องโทรศัพท์ปลายทางจะเหมือนสัญญาณจากเครื่องโทรศัพท์ต้นทาง เราเรียกสวิตช์แบบนี้ว่าแบบอนาส็อก ซึ่งมีลักษณะการทำงานดังรูปที่ 1.1



รูปที่ 1.1 แสดงหลักการต่อสวิตช์ของชุมสายโทรศัพท์แบบอนาส็อก

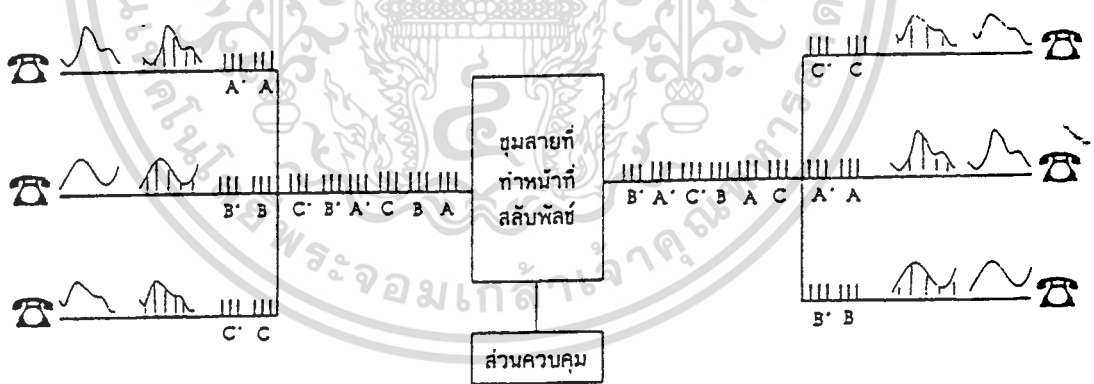
1.2 ระบบโทรศัพท์ดิจิทัล

อุปกรณ์ที่ถูกนำมาใช้ในชุมสายโทรศัพท์แบบดิจิทัลจะเปลี่ยนสัญญาณเสียงให้เป็นสัญญาณดิจิทัล (มีรหัสเป็น "0" และ "1") เรียกว่าการเข้ารหัส (encoder) โดยสัญญาณเสียงจะมีการเปลี่ยนแปลงรูปแบบไป และนำสัญญาณดิจิทัลจากเครื่องโทรศัพท์เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ปลายทางอื่นๆ หลากๆ เครื่องมาเข้าระบบมัลติเพล็กซ์โดยการจับแบ่งเวลาสั้นส่ง สามารถไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามแก้ไขเปลี่ยนแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปทำการส่งสัญญาณหลายสัญญาณไปได้ในเวลาเดียวกัน

ชุมสายโทรศัพท์จะทำการเชื่อมต่อไปยังเครื่องโทรศัพท์ปลายทาง ตามข้อมูลที่ได้รับ ลำดับของพัลส์ที่ได้รับเข้ามาแต่ละส่วนจะทำการเปลี่ยนตามความต้องการของสมาชิกผู้เรียกที่ผ่านการมัลติเพล็กซ์ไปยังเครื่องโทรศัพท์ตามต้องการ โดยสวิตซ์การทำงานแบบนี้เรียกว่า ชุมสายโทมอเดอร์ (time order exchange) ซึ่งในสวิตซ์ 1 ตัวสามารถสวิตซ์ได้ 500-2000 ของการเรียก เพราะมีความเร็วสูงในการทำงาน ส่วนในการแปลงสัญญาณกลับจะใช้การดีมัลติเพล็กซ์เพื่อทำการส่งสัญญาณไปยังโทรศัพท์ที่ได้ถูกต้อง หลังจากนั้นสัญญาณก็จะถูกถอดรหัสเพื่อทำให้ได้เป็นสัญญาณรูปแบบก่อนที่จะมีการมัลติเพล็กซ์เพื่อส่งไปยังเครื่องโทรศัพท์ปลายทาง

1.2.1 ลักษณะของชุมสายโทรศัพท์แบบดิจิทัล

1. จะใช้การมัลติเพล็กซ์และดีมัลติเพล็กซ์
2. นำเอาเทคโนโลยีของ LSI มาใช้
3. มีการทำงานร่วมกันระหว่างวงจรเสียงพูดผ่าน (speech path) และโปรเซสเซอร์ (processor)
4. การส่งสัญญาณผ่านสายส่งสัญญาณแบบดิจิทัล



รูปที่ 1.2 แสดงหลักการของชุมสายโทรศัพท์แบบดิจิทัล

1.2.2 โครงสร้างของชุมสายโทรศัพท์แบบดิจิทัล

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
 โครงสร้างพื้นฐานของระบบชุมสายโทรศัพท์แบบดิจิทัลสามารถแสดงได้ดัง
 ไม่่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้
 รูปที่ 3 ซึ่งสามารถอธิบายสื่อการทำงานแต่ละส่วนได้ดังนี้

1. วงจรเสียงพูดผ่าน (speech path) จะถูกเปลี่ยนเป็นสัญญาณดิจิทัลและสัญญาณจากเครื่องโทรศัพท์ของสมาชิกอื่น ๆ จะถูกนำมาผลิตเพ็ลส์กซ์ และส่งสัญญาณผ่านสายส่งไปยังปลายทางตามต้องการ

2. วงจรประจำเครื่องสมาชิก วงจรนี้จะจัดระดับของสัญญาณเสียงพูด, ป้องกันวอลท์เตจเกิน, แปลงสัญญาณอนาล็อกเป็นสัญญาณดิจิทัล, เปลี่ยนการสื่อสารแบบ 2 สายเป็น 4 สาย

3. อุปกรณ์จัดสัญญาณ เป็นวงจรเชื่อมต่อคู่สายของสมาชิกกับคู่สายของทรังก์ซึ่งใช้ขบวนการของดิจิทัลมัลติเพ็ลส์กซ์

4. ระบบโปรเซสเซอร์ จะทำการควบคุมการทำงานของอุปกรณ์ในชุมสายโทรศัพท์ทั้งหมด ในบางครั้งจะใช้การควบคุมแบบมัลติโปรเซสเซอร์

5. อุปกรณ์ทดสอบ เป็นส่วนที่ใช้ในการบอกเหตุผิดปกติที่เกิดขึ้นที่ชุมสายและส่วนนี้ยังทำการตรวจสอบสัญญาณที่ได้จากวงจรเสียงพูดผ่าน

6. วงจรเชื่อมต่อกับสายส่ง ทำหน้าที่เชื่อมต่อระหว่างชุมสายโทรศัพท์กับสายส่งสัญญาณรวมถึงการเข้ารหัสและการถอดรหัส, การจัดเฟรมของสัญญาณดิจิทัล, การลดจิตเตอร์ (Jitter), การทำการซิงค์ไครโบล็ทของเฟรม และการเปลี่ยนแปลงอัตราการส่งบิตของสัญญาณที่ได้จากวงจรเสียงพูดผ่านให้มีอัตราที่เหมาะสมกับการส่งในสายส่งสัญญาณ

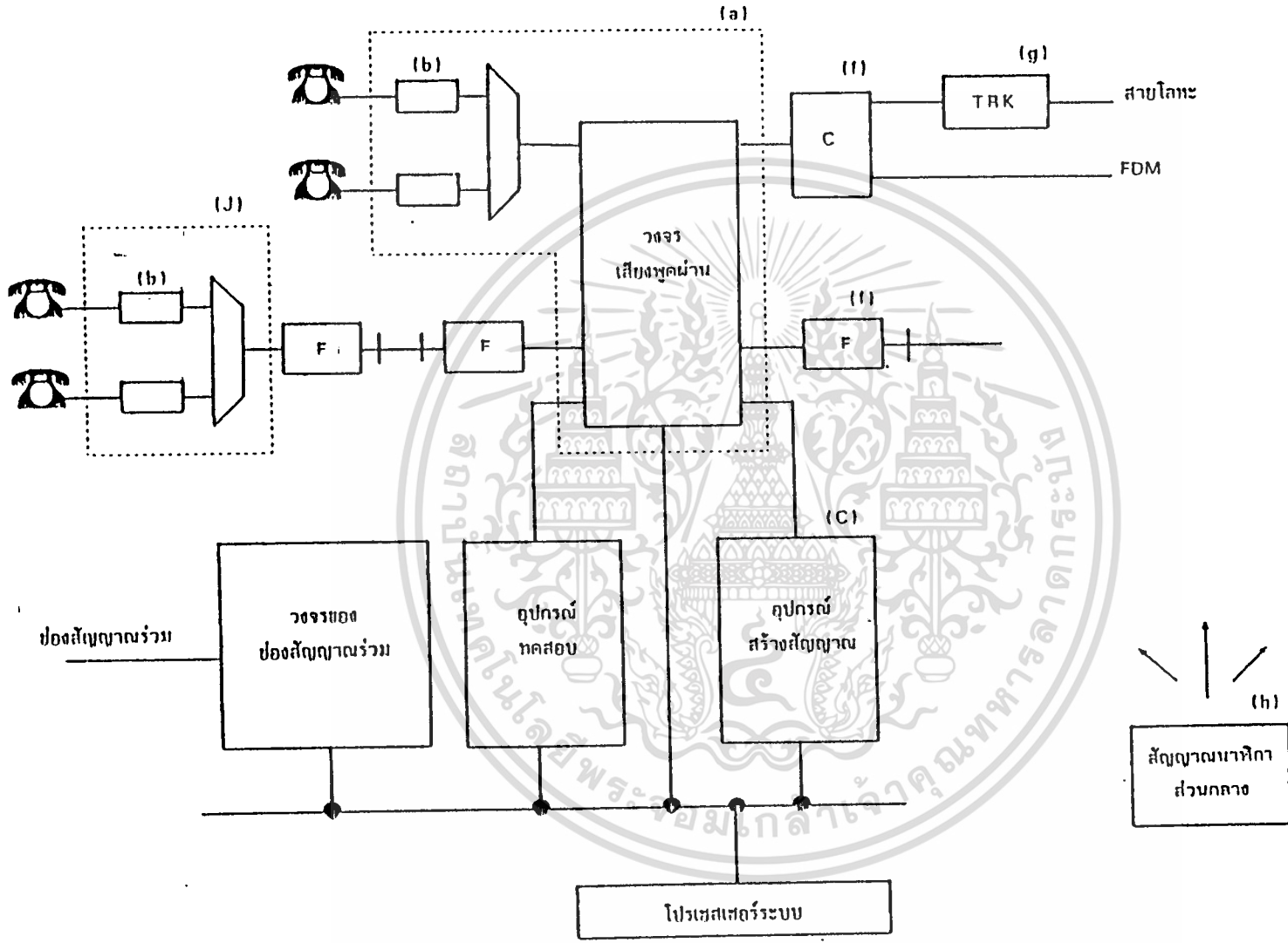
7. อุปกรณ์ทรังก์ เป็นอุปกรณ์ที่ใช้ในการติดต่อระหว่างชุมสายโทรศัพท์หนึ่งกับชุมสายโทรศัพท์อื่น ๆ โดยจะมีการทดสอบอุปกรณ์ทางสายส่งสัญญาณ

8. สัญญาณนาฬิกาส่วนกลาง เป็นส่วนกำเนิดสัญญาณนาฬิกาที่ใช้ในการซิงค์ไครโบล็ทของอุปกรณ์ต่าง ๆ ของชุมสายโทรศัพท์และอุปกรณ์เชื่อมต่อกับสายส่งสัญญาณ

9. ช่องสัญญาณร่วม (common channel signalling) เป็นระบบสัญญาณที่ใช้ในการรับและส่ง เพื่อใช้ในการเชื่อมต่อระหว่างโครงข่ายที่แยกกันอยู่

10. อุปกรณ์เชื่อมต่อชุมสายโทรศัพท์ทางไกล เป็นส่วนควบคุมการติดต่อของชุมสายโทรศัพท์ทางไกล

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ 1.3 ระบบชุมสายโทรศัพท์ดิจิทัล

1.2.3 ระบบพัลส์โค้ดมอดูเลชัน (PCM) ในชุมสายโทรศัพท์ระบบดิจิทัล

ในชุมสายโทรศัพท์ระบบดิจิทัลจะมีลักษณะแตกต่างจากชุมสายโทรศัพท์แบบอนาล็อก โดยในการทำงานของชุมสายโทรศัพท์แบบอนาล็อกนั้นสัญญาณเสียงจะถูกเปลี่ยนให้เป็นแรงดันไฟฟ้าที่แตกต่างจากเครื่องโทรศัพท์ หลังจากนั้นก็จะส่งผ่านเข้าไปในสายส่งสัญญาณและชุมสายโทรศัพท์จะเป็นส่วนที่ทำการสวิตช์ไปยังเครื่องโทรศัพท์ปลายทางที่ต้องการ แต่ในการทำงานของชุมสายโทรศัพท์แบบดิจิทัล จะทำการเปลี่ยนจากสัญญาณเสียงที่เป็นสัญญาณอนาล็อกไปเป็นสัญญาณดิจิทัลในลักษณะของพัลส์ ซึ่งจะใช้หลักการของพัลส์แอมพลิจูดมอดูเลชัน (PAM), พัลส์โค้ดมอดูเลชัน (PCM) และ โทม์ควิซันมัลติเพล็กซ์ (TDM)

พื้นฐานของพัลส์โค้ดมอดูเลชัน

พัลส์โค้ดมอดูเลชัน เป็นการเปลี่ยนศักดาไฟฟ้าของสัญญาณอนาล็อกให้เป็นรหัสไบนารีในช่วงเวลาที่กำหนด โดยรหัสเลขไบนารีนี้จะเปลี่ยนแปลงตามศักดาไฟฟ้าที่แต่ละค่า ซึ่งกระบวนการสร้างสัญญาณพัลส์โค้ดมอดูเลชัน สามารถทำเป็น 3 ขั้นตอนคือ

1. การแซมปลิง คือการสุ่มตัวอย่างของสัญญาณในช่วงเวลาสั้น ๆ
2. การควอนไทซิง คือการเปรียบเทียบค่าของแอมพลิจูดของสัญญาณว่ามีระดับทางไฟฟ้าเท่าใด
3. การเข้ารหัส คือการนำค่าระดับทางไฟฟ้ามาแปลงเป็นสัญญาณไบนารีการแซมปลิง เป็นกรรมวิธีในการที่จะอ่านข้อมูลที่ เป็นศักดาทางไฟฟ้าภายในช่วงเวลาที่กำหนดในช่วงเวลาหนึ่ง จากผลทางทฤษฎี การแซมปลิงของช่องสัญญาณจะแสดงให้เห็นว่าช่วงความถี่ที่ใช้ในการแซมปลิงอย่างน้อยต้องเป็น 2 เท่าของความถี่สูงสุดของสัญญาณที่จ่ายให้ จากผลของการแซมปลิง เราเรียกสัญญาณนี้ว่าสัญญาณพัลส์แอมพลิจูดมอดูเลชัน ซึ่งสัญญาณที่จะทำในช่วงเวลาลดน้อยลงแต่แอมพลิจูดของสัญญาณยังคงเหมือนเดิม

การควอนไทซิง จะเป็นการปรับโวลต์เตจของสัญญาณพัลส์แอมพลิจูดมอดูเลชันที่ได้จากการแซมปลิง เพื่อให้ได้เป็นค่าคงที่ค่าหนึ่ง ซึ่งก็คือขั้นตอนของการควอนไทซ์ ซึ่งจากขั้นตอนที่ได้ก็จะใช้ในการแปลงเป็นรหัสไบนารี ความผิดพลาดระหว่างขั้นตอนของการควอนไทซ์จะน้อย ระดับของโวลต์เตจของสัญญาณที่มีความแตกต่างกันน้อย ผลต่างของสัญญาณและสลับทำให้เกิดการผิดพลาดเรียกว่า ควอนไทซิงนอยส์ จึงมีแนวความคิดที่จะทำการปรับสลับของการควอนไทซ์ให้เปลี่ยนแปลงตามโวลต์เตจของสัญญาณอินพุทซึ่งจะทำให้หายนอยส์ที่เกิดขึ้นมีค่าน้อยลง อีกวิธีการนี้เรียกว่าควอนไทซ์เซชันแบบไมลีย์นอร์มการเข้ารหัสจะเป็นกระบวนการที่ใช้แปลงระดับของการควอนไทซ์เซชันในแต่ละสลับให้เป็นรหัสไบนารี ในปัจจุบัน

โครงข่ายการสื่อสารระบบดิจิทัลมีการเข้ารหัส 8 บิต ดังนั้นความเร็วที่ใช้ในการส่งสัญญาณ
โทรศัพท์ที่ 4 กิโลเฮิร์ตจะมีอัตราเร็วบิตเป็น 64 กิโลบิตต่อวินาที

1.2.4 ระบบการแบ่งเวลาของช่องสัญญาณในชุมสายโทรศัพท์แบบดิจิทัล

จากสัญญาณเสียงที่ถูกแซมปลิงด้วยความถี่ 8 กิโลเฮิร์ตแล้ว เปลี่ยนเป็นตัว
กำหนดเฟรม เมื่อทำการเพิ่มความถี่ในการส่งรหัสพัลส์โค้ดมอดูเลชันมากขึ้น ความกว้าง
ของพัลส์แต่ละพัลส์จะแคบลงทำให้มีช่องว่างระหว่างเฟรมทุกๆ เฟรมมากขึ้น จากหลักการ
ดังกล่าวเราสามารถเพิ่มช่องสัญญาณเสียงที่เป็นดิจิทัลเข้าไปในช่องว่างระหว่างเฟรมได้
จากนั้นค่อยแยกสัญญาณนี้ออกจากกันทางด้านรับ ซึ่งทำให้เราสามารถส่งสัญญาณได้เพิ่มมาก
กว่า 2 ช่องสัญญาณในสายส่งเดียวกัน

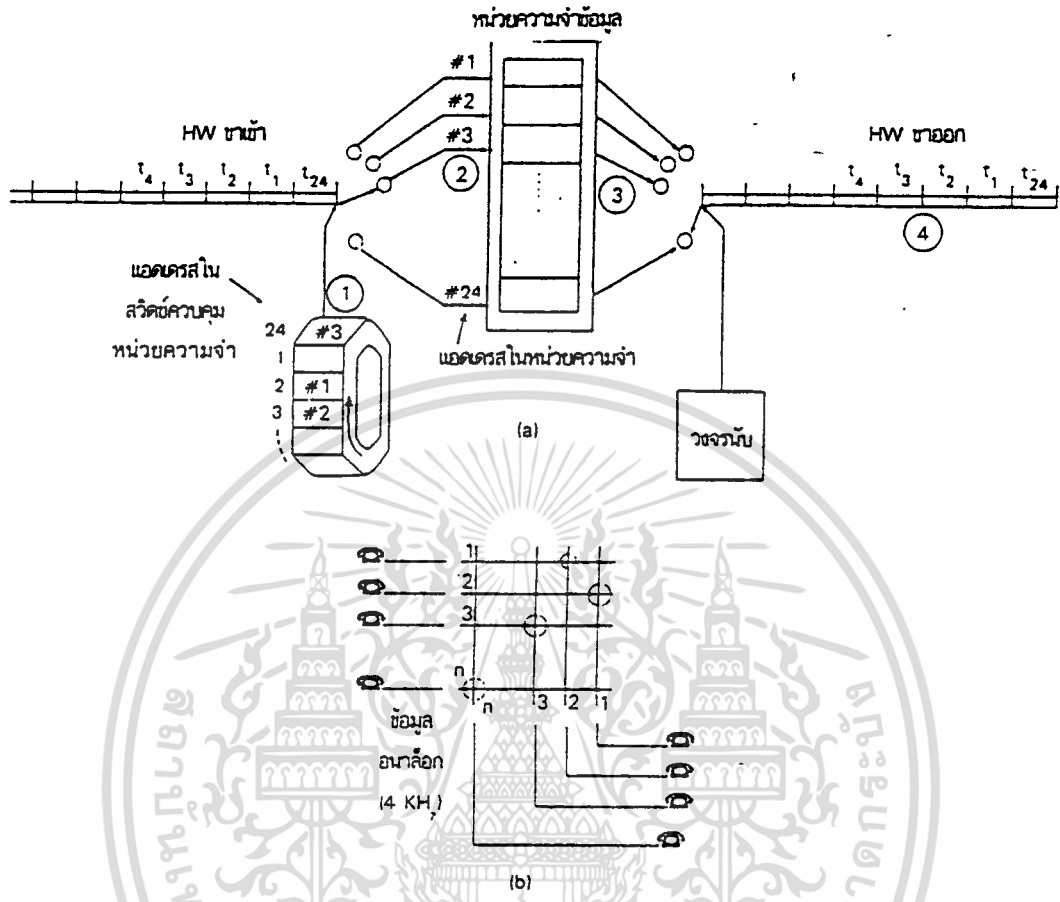
1.2.5 เทคนิคการสวิตชิ่งในชุมสายโทรศัพท์ระบบดิจิทัล

ในระบบดิจิทัลสวิตชิ่งนี้จะมีอยู่ 2 แบบ คือ

1. ไทม์สวิตช์ (Time switch)
2. สเปซสวิตช์ (space switch)

ไทม์สวิตช์

ใน ไทม์สวิตช์ นี้ จะใช้เทคนิคของการเปลี่ยนข้อมูลที่เป็นดิจิทัลในระหว่าง
ช่วงเวลา (time slot) ของการส่งข้อมูลที่มีการแบ่งเวลาการส่ง วิธีการนี้จะใช้หน่วย-
ความจำที่มีความเร็วในการเรียกใช้งานสูง จากรูปที่ 1.1 เป็นการแบ่งเวลาการส่งแล้ว
จึงทำการมัลติเพล็กซ์สัญญาณเข้าด้วยกันโดยส่งผ่าน ไทม์สวิตช์ เพื่อทำการสลับช่องสัญญาณ



รูปที่ 1.4 แสดงโครงสร้างของไทม์สวิตช์

โดยทั่วไป ไทม์สวิตช์จะมีหน่วยความจำข้อมูลที่เรียกว่า สปีด เมมโมรี่ (speech memory) และหน่วยความจำควบคุมการสวิตช์เรียก สวิตช์ คอนโทรล เมมโมรี่ (switch control memory) โดยส่วนของหน่วยความจำข้อมูลจะมีแอดเดรสเท่ากับจำนวนช่องเวลา สำหรับส่วนของหน่วยความจำควบคุมการสวิตช์จะทำการรีแอดเดรสที่จะทำการเขียนหน่วยความจำข้อมูล จากนั้นวงจรรับตามลำดับ (sequential counter) ที่ทำการอ่านข้อมูลที่อยู่ในหน่วยความจำข้อมูลซึ่งการอ่านข้อมูลนี้ จะเป็นไปตามลำดับที่กำหนดไว้ หลักการของไทม์สวิตช์สามารถอธิบายเป็นขั้นตอนได้ดังนี้

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า

1. จากรูปที่ 1.4 ข้อมูลของแอดเดรสที่ 24 ที่อยู่ในหน่วยความจำควบคุม

ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

การสวิตช์จะถูกอ่านออกมาเพื่อช่องเวลาที่ 24 ของอินซิมมิงไฮเวย์มาถึง

2. ที่แอดเดรสที่ 24 ของหน่วยความจำควบคุมการสวิตช์จะเขียนค่าเป็น "3" ดังนั้น ข้อมูลของช่องเวลาที่ 24 ของอินซิมมิ่งไฮเวย์จะเก็บไว้ที่แอดเดรสที่ 3 ของหน่วยความจำข้อมูล ขั้นตอนที่ 1 และ 2 นี้จะเรียกว่า "แรนดอม ไรท์ติ้ง (Random writing)"

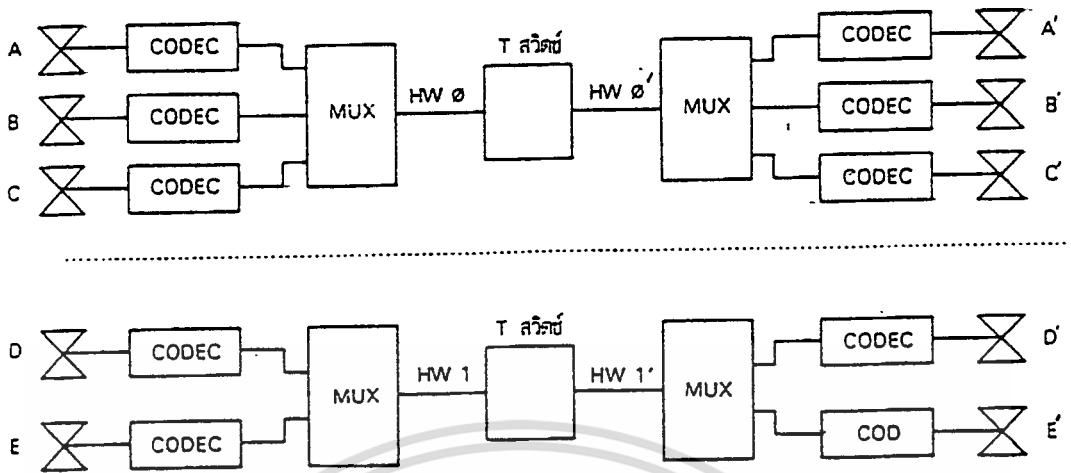
3. เมื่อข้อมูลของหน่วยความจำข้อมูลถูกอ่านให้ไปอยู่ในส่วนของวงจรนับลำดับโดยปกติตำแหน่งของโทรมที่ไฮเวย์ที่เข้ามากับไฮเวย์ที่ส่งออกจะซิงโครไนส์กัน ดังนั้นข้อมูลที่แอดเดรสที่ 24 ของหน่วยความจำข้อมูลจะถูกอ่านออกมาที่ช่วงเวลาการอ่านออกของช่องเวลาที่ 3 ในการทำงานนี้เรียกว่า "ซีควนเชียล รีดเอาท์ (Sequential readout)"

4. ข้อมูลที่อยู่ในช่องเวลาที่ 24 ของไฮเวย์ที่เข้ามาจะถูกถ่ายทอดค้ำให้กับช่องเวลาที่ 3 ของไฮเวย์ที่ส่งออก

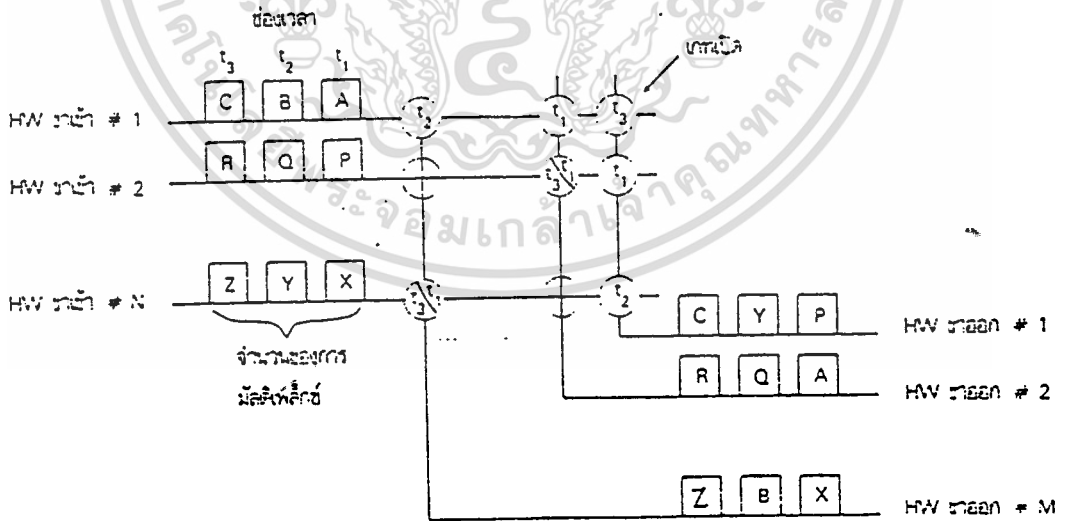
ในการเปลี่ยนช่องเวลาระหว่างไฮเวย์เดียวกันโดยใช้หน่วยความจำ สามารถเทียบได้กับสวิตช์แบบสเปซสวิตช์ขนาด $n \times n$ ได้ดังรูปที่ 1.4(b)

สเปซสวิตช์ (Space switch)

ใน สเปซสวิตช์ นี้จะใช้หลักการที่สามารถสวิตช์ช่องเวลาที่อยูไฮเวย์ที่แตกต่างกันได้ซึ่งเป็นสวิตช์ที่มีหลักการคล้าย ๆ กับชุมสายโทรศัพท์โครอสบาร์ ยกเว้นจุดที่มีการสวิตช์จะเป็นแบบมัลติเพล็กซ์ สเปซสวิตช์นี้จะประกอบไปด้วยเมตริกซ์ที่เป็นผลคูณระหว่างไฮเวย์ที่เข้ามากับไฮเวย์ที่ส่งออก (เมื่อ n คือไฮเวย์ที่เข้าและ m คือไฮเวย์ที่ส่งออก) และส่วนของ โทม์ดิวิชั่นมัลติเพล็กซ์เกต (TDM gate) : $(n \times m)$ ซึ่งจะทำการสวิตช์เปิดและปิดด้วยความเร็วสูงเพื่อทำการแบ่งช่องเวลาที่ไฮเวย์ที่ส่งออก จะเป็นตำแหน่งเดียวกันกับไฮเวย์ที่เข้ามา ดังตัวอย่างในรูปที่ 1.6 แสดงโครงสร้างสเปซสวิตช์ขนาด $n \times m$ ส่วนรูปที่ 1.4 จะแสดงวงจรของสเปซสวิตช์



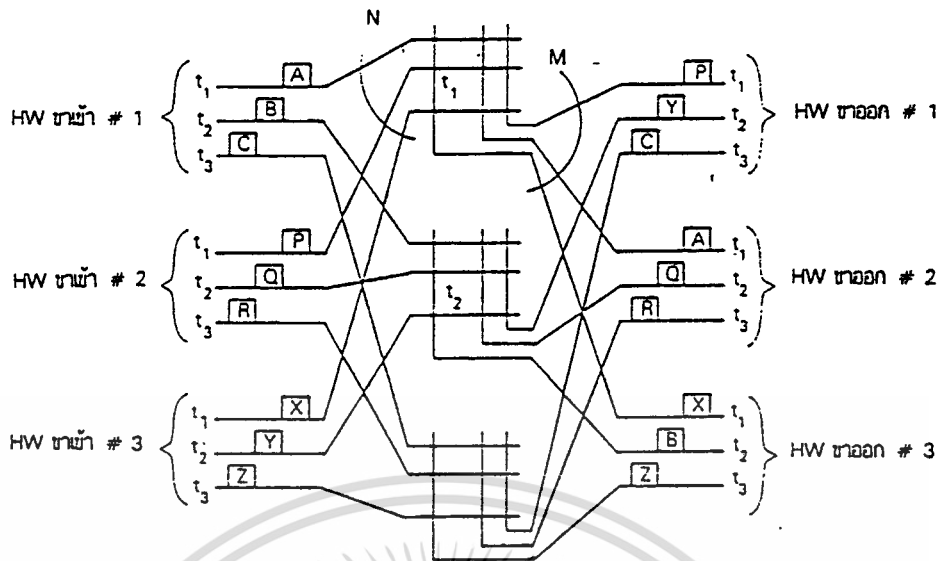
รูปที่ 1.5 แสดงการเข้ารหัสทศน์ในขเวทย์ที่ต่างกัน



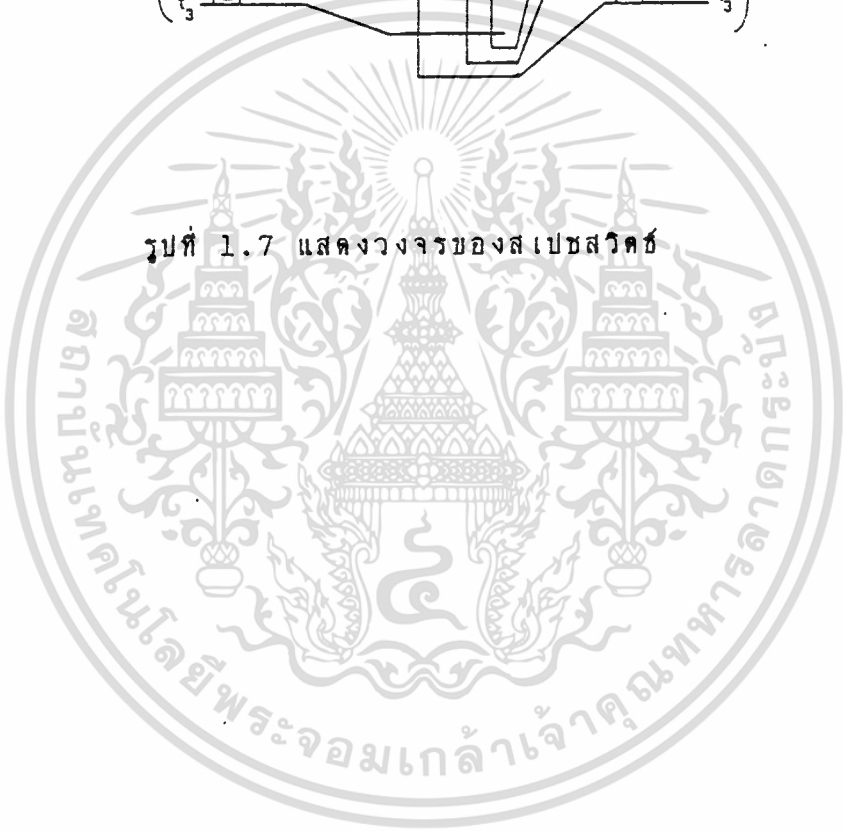
รูปที่ 1.6 แสดงการทำงานของสเปซสวิตช์

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาค้นคว้าเท่านั้น ไม่นับญาติให้นำไปใช้ประโยชน์ด้านการค้า

ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



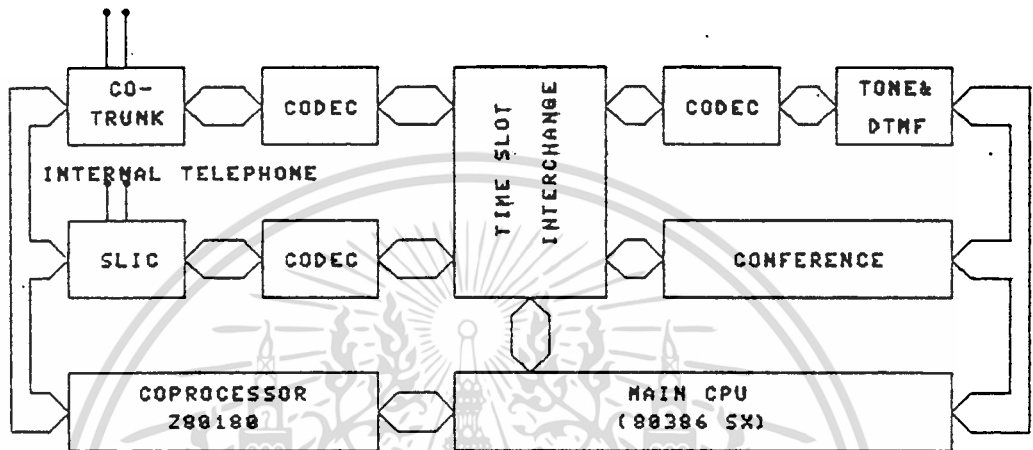
รูปที่ 1.7 แสดงวงจรของสเปซสวิตช์



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 2

ระบบการทำงานของชุมสายโทรศัพท์สาขาอัตโนมัติระบบดิจิทัล DIGITAL PRIVATE AUTOMATIC BRANCH EXCHANGE SYSTEM



รูปที่ 2.1 แสดงระบบทั้งหมดของชุมสายโทรศัพท์สาขาอัตโนมัติระบบดิจิทัล

2.1 ระบบของชุมสายโทรศัพท์สาขาอัตโนมัติระบบดิจิทัล

ประกอบด้วยบล็อกต่างๆ ดังนี้

2.1.1 ไทม์สล็อตอินเทอร์เชน (TIME SLOT INTERCHANGE)

เป็นส่วนที่ทำหน้าที่เปลี่ยนช่องสัญญาณระบบดิจิทัล (Digital Switching) ระหว่าง อินพุต (input) และ เอาท์พุต (output) โดยลักษณะสัญญาณภายในจะเป็นสัญญาณดิจิทัลทั้งหมด ถูกควบคุมโดยหน่วยประมวลผลกลาง (MAIN CPU: 80386 SX) ซึ่งส่วนนี้เป็นหัวใจของ ชุมสายโทรศัพท์สาขาอัตโนมัติระบบดิจิทัล

2.1.2 โคเดค (codec)

เอกสารนี้เป็นเอกสารลับ เป็นส่วนที่เข้ารหัสสัญญาณอนาล็อกให้เป็นสัญญาณดิจิทัล และถอดรหัสสัญญาณดิจิทัลให้เป็นสัญญาณอนาล็อกที่จากรูปที่ 2.1 ลักษณะสัญญาณส่วนที่ติดต่อกับไทม์สล็อตอินเทอร์เชนจะเป็นดิจิทัล และลักษณะสัญญาณด้านตรงข้ามจะเป็นอนาล็อก

2.1.3 โคทริงค์ (CO-TRUNK)

เป็นส่วนที่ติดต่อกับสายองค์การโทรศัพท์ โดยทำหน้าที่เสมือนเครื่องโทรศัพท์ โดยมีคาอิมทีแคบซ์ขณะยกหูและวางหูโทรศัพท์ ตามมาตรฐาน เป็นส่วนที่ตรวจรับสัญญาณเรียก (Ringing) และสัญญาณเรียกกลับ (Line reverse) จากองค์การโทรศัพท์ และเป็น ส่วนที่จ่ายสัญญาณไดอัลพัลส์ (dial pulse) ไปยังองค์การโทรศัพท์ เพื่อบอกหมายเลข ที่ต้องการติดต่อในกรณีทีสายจากองค์การโทรศัพท์เป็นแบบไดอัลพัลส์ ส่วนนี้ถูกควบคุมและ ตรวจสอบสถานะโดยตัวประมวลผลรวม (Co-Processor : Z80180)

2.1.4 สลิค (SLIC)

เป็นส่วนที่ติดต่อกับโทรศัพท์ภายใน ทำหน้าที่จ่ายไฟเลี้ยง (-48V) ให้กับ โทรศัพท์ตรวจสอบและรับรู้การยกหูและวางหูของโทรศัพท์ เป็นส่วนที่จ่ายสัญญาณเรียก (Ringing) ให้แก่โทรศัพท์ในกรณีที่เครื่องโทรศัพท์เครื่องนั้น ๆ ถูกเรียกสัญญาณเสียงจะถูกแปลงจาก 2 สาย เป็น 4 สาย ที่ส่วนนี้เพื่อส่งไปยังส่วนโคเดค และวงจรป้องกัน ไฟฟ้าเกินจะต่ออยู่ที่อินพุท ของส่วนนี้ ส่วนนี้ถูกควบคุมและตรวจสอบสถานะโดยตัวประมวลผลรวม (Z80180)

2.1.5 สัญญาณเสียงและสัญญาณคู่ความถี่ (TONE & DTMF)

ส่วนนี้ประกอบด้วย 2 ส่วนย่อย คือ

- ส่วนสร้างสัญญาณเสียง สร้างสัญญาณเสียงซึ่งผลิตตลอดเวลาและจ่ายไปยัง ส่วนโคเดค ประกอบด้วยสัญญาณต่างๆ เหล่านี้

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ชื่อสัญญาณ	ขนาดสัญญาณ	ความถี่สัญญาณ	ลักษณะสัญญาณ
Dial Tone	- 15 dBm	400 Hz MOD 50 Hz	Continuous
Ringback Tone (external)	- 10 dBm	400 Hz	on 1 sec off 4 sec
Ring back Tone (Internal)	- 10 dBm	400 Hz	on 0.5 sec off 0.25 sec on 0.5 sec off 3.75 sec
Busy Tone	- 10 dBm	400 Hz	on 0.5 sec off 0.5 sec
Number Unobtain- -able Tone	- 10 dBm	400 Hz	on 0.1 sec off 0.1 sec on 0.1 sec off 0.1 sec on 0.1 sec off 0.1 sec on 0.3 sec off 0.1 sec

- ส่วนสัญญาณคู่ความถี่ ส่วนรับและส่วนส่งสัญญาณคู่ความถี่ โดยส่วนนี้จะติดต่อเอกสารนี้เป็นเอกสารที่ส่งวนเวียนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้ากับหน่วยประมวลผลกลางโดยตรง ในกรณีโทรศัพท์สายภายในกดหน้าขั้วโทรศัพท์แบบสัญญาณคู่ความถี่ สัญญาณก็จะถูกส่งไปยังภาคคู่ความถี่ส่วนรับ เพื่อส่งต่อไปให้ หน่วยประมวลผลกลาง

ทำการประมวลผล และในกรณีที่โทรศัพท์สายในต้องการติดต่อสายองค์การภายนอก และสายองค์การโทรศัพท์ภายนอกเป็นสายสัญญาแบบคู่ความถี่ หน่วยประมวลผลกลาง ก็ส่งสัญญาควบคุมไปยังภาคคู่ความถี่ส่วนส่ง ให้ส่งสัญญาคู่ความถี่ ไปยังสายองค์การโทรศัพท์

2.1.6 คอนเฟอร์เรนซ์ (CONFERENCE)

เป็นส่วนที่ทำงานร่วมกับส่วน ไทม์สล็อตอินเตอร์เชน (Time Slot Inter-change) ทำหน้าที่จัดของสัญญาให้สามารถพูดพร้อมกันที่ละหลาย ๆ สาย (conference) หรือการประชุมทางสายโทรศัพท์ โดยการจัดเป็นกลุ่มสนทนา กลุ่มเล็กที่สุดได้ 3 สายสนทนา และกลุ่มที่ใหญ่ที่สุดสามารถสนทนาพร้อมกันได้ 16 สาย โดยส่วนนี้ถูกควบคุมจากหน่วยประมวลผลกลาง

2.1.7 หน่วยประมวลผลรวม (CO-PROCESSOR : Z80180)

เป็นส่วนที่ควบคุมและตรวจสอบสถานะจากส่วน สลิค และ โคทรีงค์ โดยตรง แล้วส่งสถานะที่ตรวจสอบได้ไปให้ส่วนหน่วยประมวลผลกลาง เพื่อประมวลผล และคอยรับคำสั่งจากหน่วยประมวลผลกลาง เพื่อส่งสัญญาไปควบคุมส่วน สลิค และ โคทรีงค์ ต่อไป

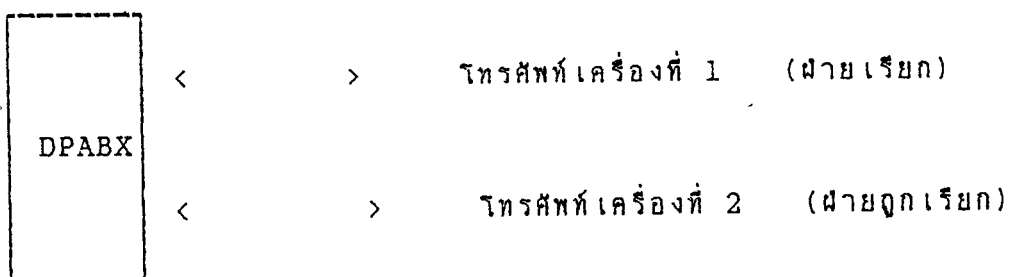
2.1.8 หน่วยประมวลผลกลาง (MAIN CPU : 80386 SX)

เป็นหน่วยประมวลผลหลักของระบบ ในการทำงานภายในระบบทั้งหมดจะถูกประมวลผลและควบคุมโดยส่วนนี้ โดยแยกเป็นควบคุมโดยตรง คือ ส่วนของไทม์สล็อต-อินเตอร์เชน , สัญญาเสียงและสัญญาคู่ความถี่ และส่วนคอนเฟอร์เรนซ์ ควบคุมผ่านตัวประมวลผลรวม คือ ส่วนของ สลิค และ โคทรีงค์

2.2 ระบบการทำงานหลัก ภายในของ ชุดสายโทรศัพท์สาขาอัตโนมัติระบบ

ดิจิทัล แบ่งตามลักษณะของการสื่อสาร ซึ่งแบ่งได้ 3 ลักษณะใหญ่ ดังนี้

2.2.1 ติดต่อระหว่างสายภายใน



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

รูปที่ 2.2 การติดต่อระหว่างสายภายใน

ขั้นตอนการทำงาน

- 1.1 หน่วยประมวลผลรวม ตรวจสอบพบการรบกวนของโทรศัพท์เครื่องที่ 1 พร้อมส่งสถานะไปยังหน่วยประมวลผลกลาง
- 1.2 หน่วยประมวลผลกลาง ส่งคำสั่งให้สัญญาณไควัล ไปยังโทรศัพท์เครื่องที่ 1
- 1.3 โทรศัพท์เครื่องที่ 1 กดหมายเลขที่ต้องการติดต่อ
- 1.4 หน่วยประมวลผลกลางรอรับเลขหมายจากเครื่องที่ 1 พร้อมส่งคำสั่งให้หยุดส่งสัญญาณไควัล
- 1.5 หน่วยประมวลผลกลาง รับเลขหมายมาประมวลผลว่าเครื่องที่ 1 ต้องการติดต่อภายใน หรือภายนอกจากรหัสเลขหมายตัวแรก และต้องการติดต่อไปเบอร์อะไร
- 1.6 หน่วยประมวลผลกลาง ส่งคำสั่งไปให้ หน่วยประมวลผลรวม เพื่อควบคุมให้จ่ายสัญญาณเรียก ไปยังเครื่องที่ 2 พร้อมกับควบคุมให้ส่งสัญญาณเรียกกลับไปยังเครื่องที่ 1
- 1.7 หน่วยประมวลผลรวม ตรวจสอบการรบกวนของเครื่องที่ 2
- 1.8 ขณะเครื่องที่ 2 ยกหู หน่วยประมวลผลรวมควบคุมให้หยุดจ่ายสัญญาณเรียก พร้อมกับ หน่วยประมวลผลกลาง ควบคุมให้หยุดจ่ายสัญญาณเรียกกลับ และต่อช่องสัญญาณให้ทั้งสองคู่สายสามารถสนทนากันได้
- 1.9 หน่วยประมวลผลรวม คอยตรวจสอบการวางหูของฝ่ายเรียกแล้วส่งสถานะไปให้หน่วยประมวลผลกลางเพื่อยกเลิกช่องสัญญาณ

ใบกรณีโทรศัพท์ฝ่ายถูกเรียกไม่ว่าง (ต่อจากขั้นตอนที่ 1.5)

- 1.6 หน่วยประมวลผลกลาง จะควบคุมให้ส่งสัญญาณไม่ว่าง (Busy Tone) ไปยังโทรศัพท์เครื่องที่ 1
- 1.7 โทรศัพท์เครื่องที่ 1 วางหู หน่วยประมวลผลกลาง ควบคุมให้หยุดส่งสัญญาณไม่ว่าง

2. สายภายในติดต่อสายภายนอก

สายองค์การโทรศัพท์ < > DPABX < > โทรศัพท์ภายใน
(ฝ่ายถูกเรียก) (ฝ่ายเรียก)

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า

ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

รูปที่ 2.3 การติดต่อจากสายภายในไปยังภายนอก

ขั้นตอนการทำงาน (ต่อจากขั้นตอนที่ 1.5 หัวข้อที่ 1)

1.6 หน่วยประมวลผลกลาง ประมวลผลว่าเป็นการร้องขอสายนอกพร้อมตรวจสอบสายนอกที่ว่าง

1.7 หน่วยประมวลผลกลาง ส่งสัญญาณเลขหมายที่สายภายในต้องการติดต่อไปยังองค์การโทรศัพท์ แล้วต่อช่องสัญญาณให้

1.8 หน่วยประมวลผลรวม ตรวจสอบการวางหูของเครื่องฝ่ายเรียก พร้อมส่งสถานะไปให้หน่วยประมวลผลกลาง เพื่อควบคุมให้ยกเลิกช่องสัญญาณ

2.2.3 สายภายนอกติดต่อสายภายใน

สายองค์การโทรศัพท์
(ฝ่ายเรียก)

<

>

DPABX

<

>

โอเพอร์เรเตอร์
(ฝ่ายถูกเรียก)

รูปที่ 2.4 การเรียกจากสายภายนอก

ขั้นตอนการทำงาน

3.1 มีสัญญาณเรียก (Ringling) จากโทรศัพท์เข้ามา หน่วยประมวลผลรวมรับรู้สถานะการเรียกส่งสถานะให้ หน่วยประมวลผลกลาง

3.2 หน่วยประมวลผลกลาง ควบคุมให้ต่อช่องสัญญาณไปยังโอเพอร์เรเตอร์

3.3 โอเพอร์เรเตอร์ โอนไปยังเลขหมายภายในที่ต้องการติดต่อ

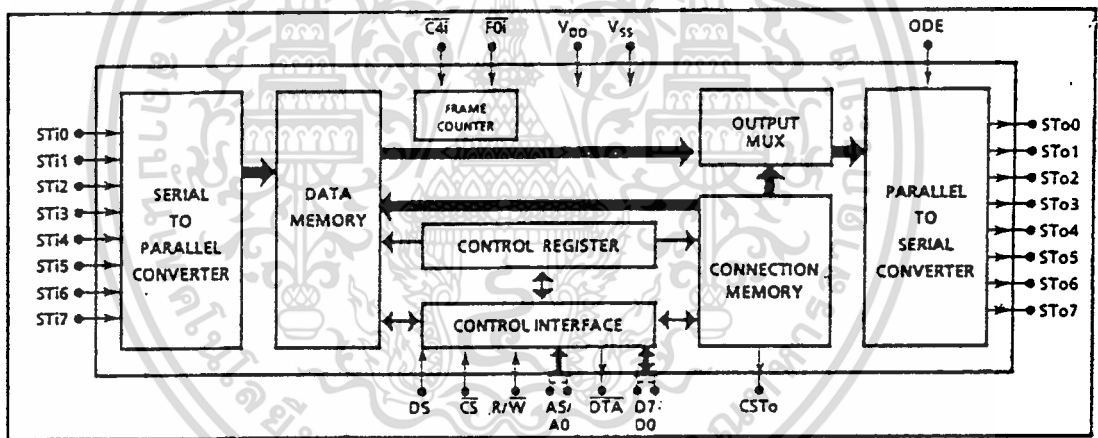
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 3

ดิจิทัลสวิตชิง (DIGITAL SWITCHING)

อุปกรณ์สวิตชิง เป็นอุปกรณ์ที่ใช้สำหรับสวิตชิงสัญญาณพัลส์ไค้คมอดูเลขชั้น (PCM)

ที่เข้าารหัสมาจากสัญญาณข้อมูลภายใต้การควบคุมของไมโครโพรเซสเซอร์ (microprocessor) ซึ่งใช้ในระบบชุมสายโทรศัพท์สาขาอัตโนมัติระบบดิจิทัล, ชุมสายดิจิทัล และคอนโทรลออฟฟิศ (control office) โดยมีความเร็วของสัญญาณในแต่ละช่องสัญญาณคือ 64 กิโลบิตต่อวินาที แต่ละเส้นของอินพุตและเอาต์พุตจะมีจำนวนช่องสัญญาณทั้งหมด 32 ช่องสัญญาณ ซึ่งส่งรวมกันแบบมัลติเพลกซ์ (multiplex) มาด้วยอัตราเร็วของบิทเท่ากับ 2.048 เมกกะบิตต่อวินาที โดยที่ตัวของมันเองสามารถเขียนและอ่านข้อมูลได้โดยไมโครโพรเซสเซอร์



รูปที่ 3.1 โครงสร้างทางฮาร์ดแวร์ของ MT8980

3.1 ลักษณะทางโครงสร้างของสวิตชิง

โครงสร้างของดิจิทัลสวิตชิงซึ่งเราใช้ไอซี MT 8980 นี้จะประกอบไปด้วย ST-BUS (Serial telecom. Bus) ซึ่งสามารถใช้ได้ทั้งซอร์ฟแวร์เป็นตัวควบคุมการเลือกข้อมูลและสัญญาณเสียงที่เป็นดิจิทัล หรือใช้ระบบ อินเตอร์โพรเซสเซอร์ (inter-processor communication) ST-BUS stream นี้จะทำงานที่ 2.048 เมกกะบิตต่อวินาที เสมอในช่วงเวลา 125 ไมโครวินาที ซึ่งจะถือเป็น 1 เฟรม ใน 1 เฟรมจะมีข้อมูล

แต่ละช่องสัญญาณอยู่ 8 บิต ทั้งหมด 32 ช่องสัญญาณ MT8980 สามารถเลือกข้อมูลจาก ST-BUS ทางอินพุตส่งไปยัง ST-BUS ทางเอาต์พุตที่จะส่งออกที่ช่องสัญญาณใด และสตรีม (stream) ใด โดยไมโครโปรเซสเซอร์สามารถควบคุมให้มีการอ่านช่องสัญญาณจากอินพุตหรือเขียนข้อมูลลงบนช่องสัญญาณทางเอาต์พุต สำหรับตัวไมโครโปรเซสเซอร์สามารถเขียนข้อมูลไปยังเอาต์พุตโดยตรง

3.2 โครงสร้างทางฮาร์ดแวร์

ข้อมูลที่เข้าทางขาสตรีมอินพุตนั้นเป็นข้อมูลแบบอนุกรมที่มีอัตราเร็วบิต 2.048 เมกกะบิตต่อวินาที ทั้ง 8 สตรีม และข้อมูลที่ออกทางสตรีมเอาต์พุตก็เป็นข้อมูลแบบอนุกรมเช่นกัน ซึ่งในแต่ละช่องสัญญาณนั้นจะมี 8 บิตที่แสดงถึงสัญญาณพัลส์โค้ดมอดูเลชัน (PCM) ที่มาจากการเข้ารหัสสัญญาณอนาล็อกโดยภาคโคเดค

ภายในตัว MT8980 จะมีการส่งข้อมูลภายในจากอินพุตไปยังเอาต์พุตเป็นแบบขนาน ดังนั้นข้อมูลที่เข้ามาทางอินพุตจึงต้องผ่าน วงจรแปลงจากอนุกรมเป็นขนาน (serial to parallel converter) และก่อนที่จะส่งข้อมูลออกทางเอาต์พุตก็ต้องผ่านวงจรแปลงจากขนานเป็นอนุกรม (parallel to serial converter) ข้อมูลในแต่ละช่องสัญญาณสามารถถูกอ่านออกมาได้โดยตัวไมโครโปรเซสเซอร์ ข้อมูลที่เข้ามาทางอินพุตจะถูกส่งไปเก็บยังหน่วยความจำที่เรียกว่า คาค้าเมโมรี่ (data memory) ซึ่งเป็นหน่วยความจำที่มีขนาด 256*8 บิต การรับข้อมูลของ คาค้าเมโมรี่ (data memory) จะสามารถรับมาได้แบบอัคซิโอมิตี ส่วนของ คาค้าเมโมรี่ เป็นหน่วยความจำที่เขียนข้อมูลลงไปด้วยไมโครโปรเซสเซอร์ไม่ได้ แต่สามารถอ่านข้อมูลออกมาได้

หน่วยความจำอีกส่วนหนึ่งคือ คอนเนคชันเมโมรี่ (connection memory) ซึ่งแบ่งออกเป็น

-คอนเนคชันเมโมรี่โลว์ (connection memory low : CMLb)

-คอนเนคชันเมโมรี่ไฮ (connection memory high : CMHb)

หน่วยความจำทั้งสองส่วนนี้เป็นหน่วยความจำที่มีขนาด 256*8 บิต ส่วนนี้จะเป็นส่วนของหน่วยความจำที่เก็บข้อมูลทางเอาต์พุตโดย คอนเนคชันเมโมรี่โลว์ (connection memory low) เก็บค่าแห่งของ คาค้าเมโมรี่ (data memory) ที่จะนำออกทางเอาต์พุต และ คอนเนคชันเมโมรี่ไฮ (connection memory high) เก็บสภาวะการทำงานของเอ็กสาร์ททางเอาต์พุต ในส่วนของการเขียนและการอ่านข้อมูลของคอนเนคชันเมโมรี่โลว์ และคอนเนคชันเมโมรี่ไฮ นี้จะกระทำโดยตัวไมโครโปรเซสเซอร์สำหรับข้อมูลที่จะเขียนลงบน

คอนเนคชันเมมโมรีล นั้นอาจเป็นตำแหน่งของ คำค่าเมมโมรีหรือเป็นข้อมูลที่จะส่งออกซึ่ง มาจาก D0-D7 ของไมโครโปรเซสเซอร์โดยตรง

การที่ไมโครโปรเซสเซอร์จะติดต่อกับหน่วยความจำทั้งสามส่วนนี้ได้มันจะต้องมี รีจิสเตอร์ที่ใช้สำหรับการควบคุมการติดต่อนี้โดยเฉพาะเรียกว่า คอนโทรล รีจิสเตอร์ (control register) ซึ่งจะควบคุมว่าไมโครโปรเซสเซอร์นั้นจะติดต่อกับหน่วยความจำ ส่วนใด ซึ่งการกำหนดตำแหน่งของหน่วยความจำนี้จะกระทำควบคู่กับขา A0-A5 ของ MT8980

3.3 โครงสร้างทางซอฟต์แวร์

การควบคุมการทำงานของ MT8980 นี้ ก่อนอื่นต้องควบคุมไปที่ คอนโทรล-รีจิสเตอร์ โดยใช้ขา A0-A5 ของ MT8980 เป็นตัวกำหนดการติดต่อกับ คอนโทรลรีจิสเตอร์ ดังตารางที่ 3.1

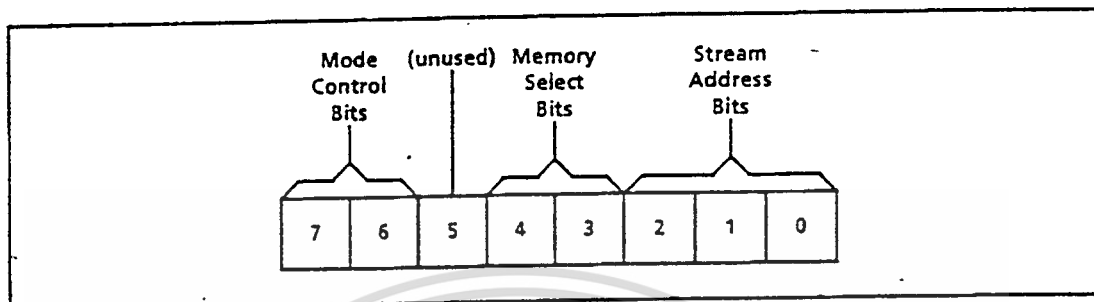
A5	A4	A3	A2	A1	A0	HEX ADDRESS	LOCATION
0	X	X	X	X	X	00-FF	CONTROL REGISTER
1	0	0	0	0	0	20	CHANNEL 0
1	0	0	0	0	1	21	CHANNEL 1
.
.
.
1	1	1	1	1	1	3F	CHANNEL 31

ตารางที่ 3.1 ADDRESS MEMORY MAP

จากตาราง ถ้า A5 มีลอจิกเป็น 0 แล้ว ไมโครโปรเซสเซอร์จะติดต่อกับ คอนโทรลรีจิสเตอร์โดยตรงและจะไม่สนใจว่าค่าของ A0-A4 มีลอจิกเป็นอย่างไร เมื่อ A5 มีลอจิกเป็น 1 แล้ว A0-A4 จะทำหน้าที่เป็นตัวเลือกตำแหน่งในการติดต่อกับหน่วย ความจำว่าเป็นช่องสัญญาณใด

ภายใน คอนโทรลรีจิสเตอร์ นั้นจะมีขนาด 8 บิตซึ่งหน้าที่ของแต่ละบิตนั้นแสดง

ไว้ดังรูปที่ 3.2



รูปที่ 3.2 คอนโทรลรีจิสเตอร์บิต (control register bit)

3.4 โหมดการทำงานของ MT8980

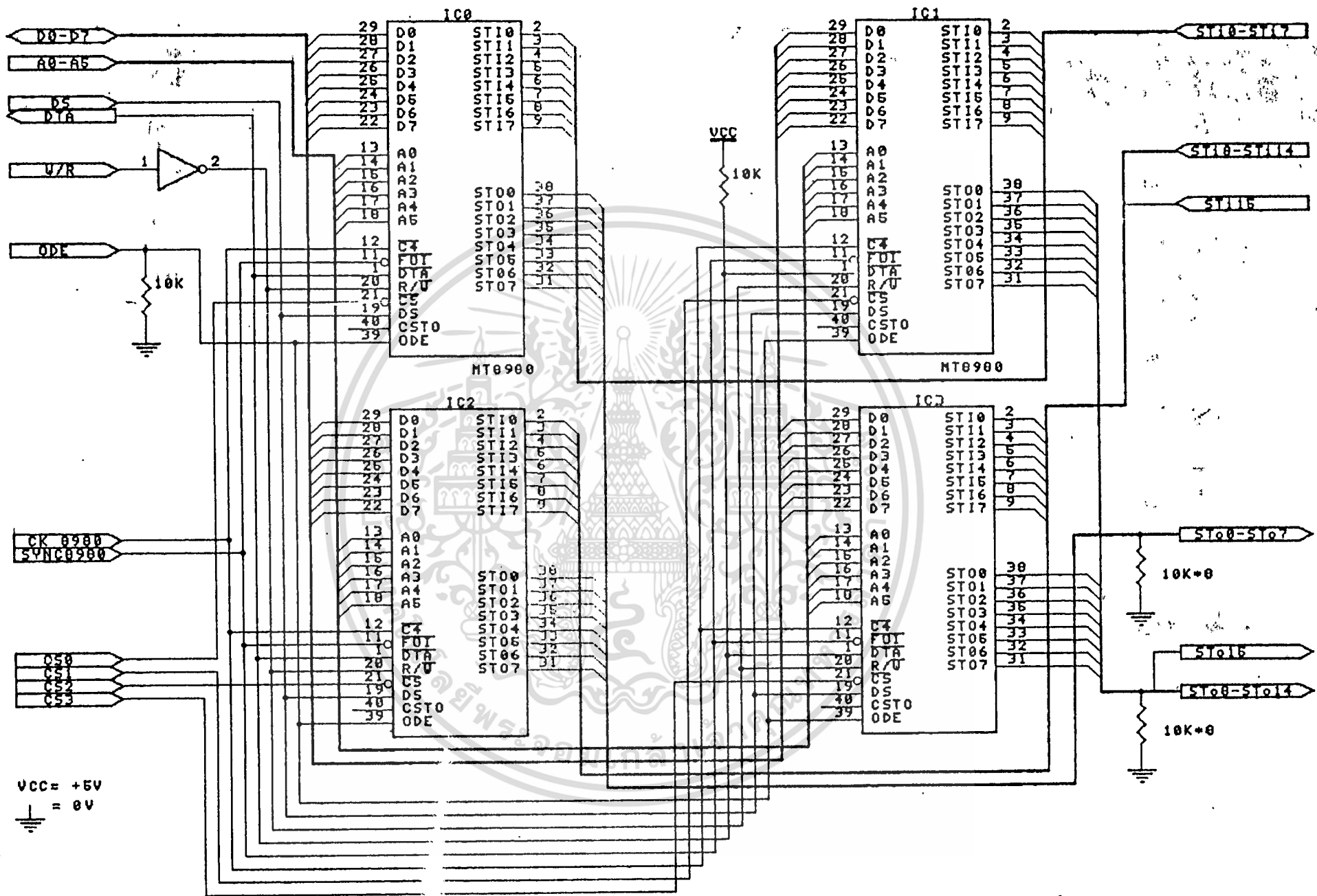
1. สวิตชิง โหมด (SWITCHING MODE)

การทำงานในโหมดนี้จะเป็นการอ่านค่าจาก ค่าค่า เมมโมรี (data memory) โดยไมโครโปรเซสเซอร์แล้วเขียนค่าแห่งของค่าค่า เมมโมรีนั้นลงบนคอนเนคชันเมมโมรีโวล แล้วส่งข้อมูลออกทางเอาต์พุต

2. แมสเสจโหมด (MESSAGE MODE)

การทำงานในโหมดนี้เป็นการเขียนข้อมูลที่มาจากการส่งงานของไมโครโปรเซสเซอร์โดยตรง ซึ่งข้อมูลที่เขียนลงไปนั้นอาจเป็นข้อมูลใด ๆ ก็ได้

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



รูปที่ 3.3 แสดงวงจรรวมของส่วนดิจิทัลสตูดิโอ

ผลการทดลอง

ในส่วนของโทมัสลอค และ เฟรมชิงโครนีส นั้น ได้ทำการทดลองแยกส่วน โดยการวัดสัญญาณแบบแมนนวล ปรากฏว่า สัญญาณในส่วนของเฟรมชิงโครนีสนั้น สัญญาณที่ได้ เป็นไปตามที่ได้ออกแบบเอาไว้คือ

1. สัญญาณนาฬิกา 2 เมกกะเฮิร์ต ของ โคเดค

2. สัญญาณเฟรมชิงโครนีส ของ MT8870 ความถี่ 8 กิโลเฮิร์ต มีลักษณะในสภาวะปกติ เป็นโลจิก"1"และจะเป็นโลจิก"0"ในทุกๆ 1/8 กิโลเฮิร์ต ความยาว 1 จุกของสัญญาณนาฬิกา 8 กิโลเฮิร์ต

3. สัญญาณเฟรมชิงโครนีสของ โคเดค ความถี่ 8 กิโลเฮิร์ต

4. สัญญาณนาฬิกาของ MT8980 ความถี่ 4 เมกกะเฮิร์ต

สำหรับ 3 สัญญาณแรกนั้นสัญญาณที่ได้ออกมา มีลักษณะที่เป็นไปตามต้องการ ส่วนสัญญาณนาฬิกา 4 เมกกะเฮิร์ต ของ MT8980 นั้นจะมีสัญญาณรบกวนเกิดขึ้น ทำให้เกิดลักษณะของคลื่นรูปไซน์ (Sinusoidal) ขึ้นแทนที่จะเป็นสัญญาณรูปสี่เหลี่ยม แต่ความถี่ที่ได้ ออกมาตรงตามที่ต้องการคือ 4 เมกกะเฮิร์ต

ในส่วนของการเชื่อมต่อกับคอมพิวเตอร์ เนื่องจากมีปัญหาเกิดขึ้นทำให้ไม่สามารถนำการ์ดเข้าไปต่อกับคอมพิวเตอร์ได้โดยตรงจึงต้องใช้ 8255 มาอินเตอร์เฟสกับคอมพิวเตอร์แทน

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 4

ส่วนติดต่อกับสายนอก (CO-TRUNK)

ส่วนติดต่อกับสายนอก เป็นส่วนที่ติดต่อโดยตรงกับสายองค์การโทรศัพท์ที่เป็นส่วนที่รับสัญญาณที่ส่งมาจากชุมสายโทรศัพท์โดยทำหน้าที่เสมือน เครื่องโทรศัพท์แต่สัญญาณจะถูกรับรู้และตรวจจับโดย ส่วนประมวลผลกลาง (CPU) แต่ส่วนของ ส่วนติดต่อกับสายนอก มีคุณสมบัติที่แตกต่างจากเครื่องโทรศัพท์ซึ่งสามารถแยกส่วนอธิบายได้ดังนี้

1) ส่วนตรวจจับสัญญาณเรียก (Ringing) และสัญญาณเรียกกลับ (Line Reverse)

2) ส่วนดูกระแส

3) ส่วนสร้างสัญญาณไดอัลพัลส์ (Dial Pulse)

4) ส่วนวงจรไฮบริดจ์

4.1 ส่วนตรวจจับสัญญาณเรียก และ สัญญาณเรียกกลับ

ส่วนนี้เป็นส่วนสำคัญสำหรับ ส่วนติดต่อกับสายนอก ทำหน้าที่สองประการคือ

1. ตรวจจับสัญญาณเรียก สัญญาณเรียกเป็นสัญญาณขนาด 80 โวลต์ ความถี่ 20 เฮิร์ต ซึ่งจ่ายมาจากชุมสายโทรศัพท์ ซึ่งหากต่อกับเครื่องโทรศัพท์ สัญญาณเรียกจะไปขับให้กระดิ่งในเครื่องโทรศัพท์ดังเป็นจังหวะ ดัง 1 วินาที เจียบ 4 วินาที

2. ตรวจจับสัญญาณเรียกกลับ สัญญาณเรียกกลับเป็นสัญญาณการสลับขั้วไฟเลี้ยงระหว่าง ทิศ กับ ริ่ง ซึ่งจ่ายมาจากชุมสายโทรศัพท์ ในกรณีที่มีหมายเลขซึ่งถูกเรียกยกหูโทรศัพท์ วงจรส่วนนี้แสดงดังรูปที่ 4.1

รูปที่ 4.1 แสดงส่วนตรวจจับสัญญาณเรียก และ สัญญาณเรียกกลับ

สามารถอธิบายได้ 2 ส่วนดังนี้

ส่วนที่ 1 เป็นส่วนของไดโอดซึ่งทำหน้าที่จำกัดค่าโวลเตจคร่อมระหว่างจุด a

และ จุด b ให้คงที่

โวลเตจคร่อมระหว่างจุด a และ b = 3 Vd

โดย Vd คือค่าโวลเตจคร่อมไดโอด ซึ่งมีค่าประมาณ 0.65 โวลต์

$$V_{ab} = 3 * 0.65 \text{ โวลต์}$$

$$= 1.95 \text{ โวลต์}$$

ส่วนที่ 2 เป็นส่วนที่ประกอบด้วยตัวต้านทาน และ ออปโตไดโอด (optoisolators)

(optoisolators)

-โดยตัวต้านทานจะเป็นตัวจำกัดกระแสที่ไหลผ่านอุปกรณ์ ออปโตไดโอด (optoisolators)

-อุปกรณ์ออปโตไดโอด (optoisolators) จะเป็นตัวรับรูสัญญาณที่เข้ามาตามชนิดของสัญญาณโดยแบ่งเป็น

1) สัญญาณเรียก (Ringing) ออปโตไดโอด 1 และ ออปโตไดโอด 2 กลับกันทำงานด้วย

ความถี่สัญญาณเรียกที่เข้ามาซึ่งจะตรวจจับขณะที่วางหู ไม่นอนุญาตให้นำไปใช้ประโยชน์ด้านการค้า

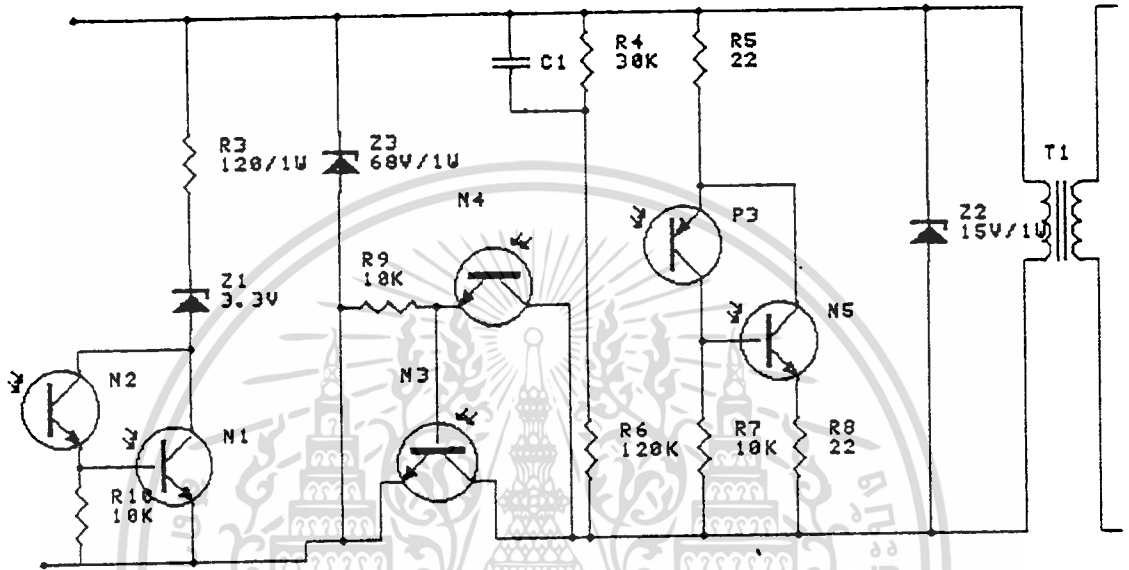
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกหนึ่งหน้าเป็นให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

2) สัญญาณเรียกกลับ (Line Reverse) ออปโตไดโอด 1 และ ออปโตไดโอด 2 กลับกัน

ทำงาน 1 ครั้ง ซึ่งจะตรวจจับหลังจากส่งหมายเลขที่ต้องการติดต่อด้วยไปแล้ว

4.2 ส่วนอุปกรณ์กระแส

ส่วนนี้จะ เป็นส่วนอุปกรณ์กระแสในกรณีที่มีส่วนประมวลผลกลางตรวจจับสัญญาณเรียก
ได้แล้วทำการรับสายโดยการควบคุมรีเลย์ (Relay) ให้ต่อไปยังอีกหน้าสัมผัสหนึ่งเพื่อให้
กระแสไหลภายในวงจรโดยส่วนนี้จะดึงกระแสจากขุมสายโทรศัพท์ ตามค่าที่ทางขุมสายสา-
มารถจ่ายให้ได้ เพื่อแสดงว่าเกิดการรับสายเกิดขึ้น



รูปที่ 4.2 แสดงส่วนอุปกรณ์กระแส

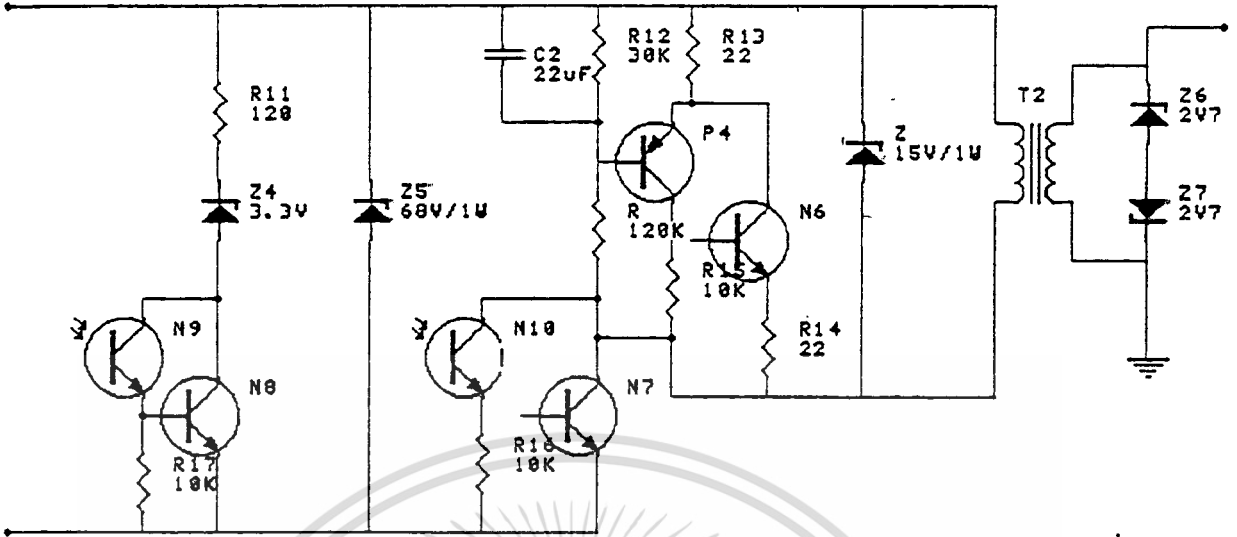
4.3 ส่วนสร้างสัญญาณโคอัลพัลส์

เนื่องจากสายจากขุมสายโทรศัพท์ประกอบด้วย 2 ประเภทคือ

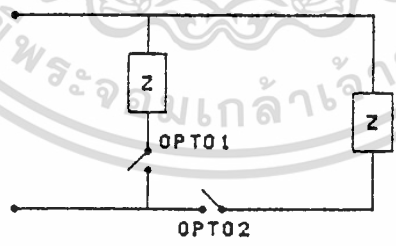
1. สายประเภทสัญญาณคู่ความถี่ (DTMF) สัญญาณหมายเลขที่ติดต่อกับขุมสาย
โทรศัพท์ต้องเป็นสัญญาณแบบคู่ความถี่ (DTMF)
2. สายประเภทโคอัลพัลส์ (Dial Pulse) สัญญาณหมายเลขที่ติดต่อกับขุมสาย
โทรศัพท์ต้องเป็นสัญญาณแบบโคอัลพัลส์ (Dial Pulse)

ตู้ขุมสายอัตโนมัติสามารถติดตั้งกับสายองค์การโทรศัพท์ได้ทั้ง 2 ประเภท หาก
สายองค์การโทรศัพท์เป็นประเภท สัญญาณคู่ความถี่ (DTMF) การส่งสัญญาณหมายเลขที่ติดต่อกับ
ขุมสายโทรศัพท์ จะถูกสร้างและส่งโดยส่วนคู่ความถี่ภาคส่งซึ่งจะกล่าวในภายหลัง

หากสายองค์การโทรศัพท์เป็นประเภทโคอัลพัลส์ สัญญาณโคอัลพัลส์ จะถูกสร้าง
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
และสงวนจากส่วน โคทริงค์(CO-TRUNK)นี้ โดยการควบคุมผ่านรีเลย์ 2 ตัวจากส่วนประ-
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้
มวลผลกลาง ซึ่งรีเลย์ 2 ตัวทำหน้าที่เหมือนสวิตช์



รูปที่ 4.3 แสดงส่วนสร้างและส่งสัญญาณไคยัลพัลส์
จากรูปข้างบนสามารถเขียนรูปเสมือนได้ดังนี้



รูปที่ 4.4

การส่งสัญญาณไคยัลพัลส์เปรียบเสมือนการส่งสัญญาณยกหู วางหู ออกไปตาม
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น เมื่อผู้ญาติเห็นไปใช้ประโยชน์ด้านการค้า
หมายเลขที่ส่ง ความถี่ของสัญญาณตามมาตรฐาน 10 พัลส์ต่อวินาที หรือ 20 พัลส์ต่อวินาที

ขั้นตอนการสร้างและส่งสัญญาณไดซ์พัลส์

1. การต่อสวิตช์ของ รีเลย์ทั้งสอง

2. เปิดสวิตช์ของ รีเลย์ 2

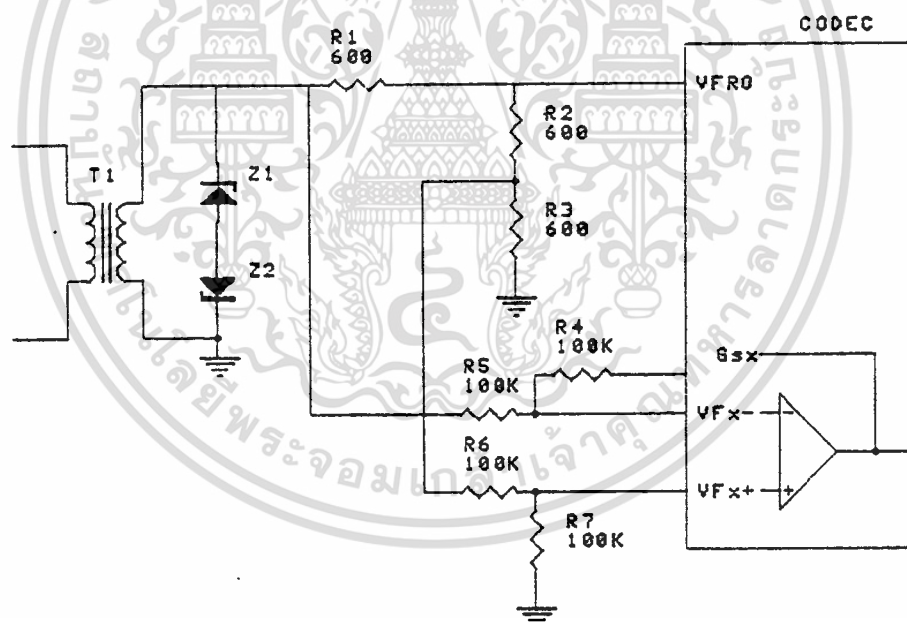
3. ควบคุมการส่งสัญญาณ Dial Pulse ผ่าน รีเลย์ 1 โดยการตัดต่อสวิตช์
ตามหมายเลขที่ต้องการ

4. ต่อสวิตช์ของ รีเลย์ทั้งสอง

5. ต่อสวิตช์ของ รีเลย์ 2 เปิดสวิตช์ของ รีเลย์ 1

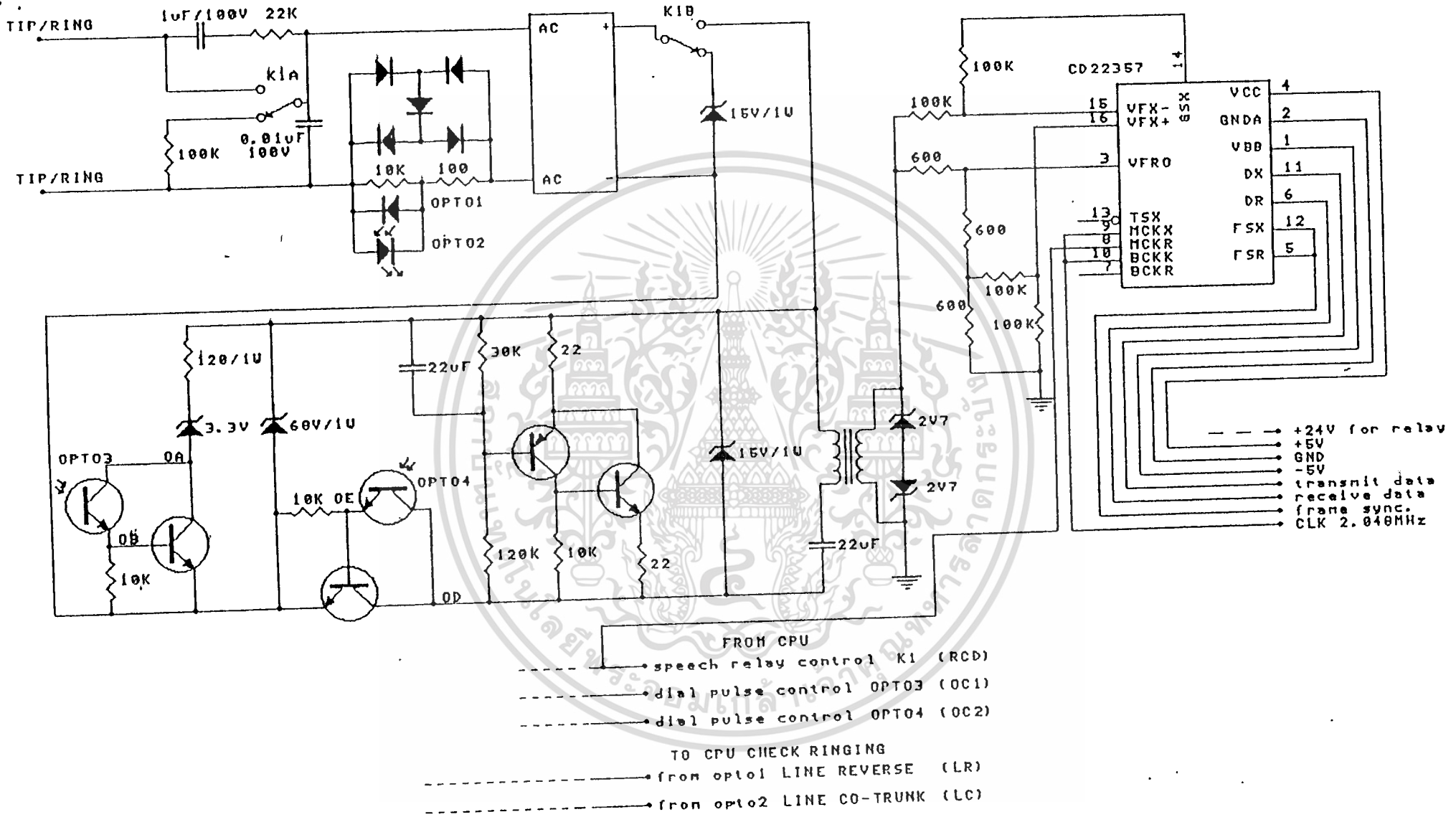
4.4 ส่วนวงจรไซบริดจ์

สัญญาณที่ส่งไปยังส่วนโคเดค จะต้องเป็นสัญญาณที่แยกด้านรับและด้านส่ง หรือ
เป็นสัญญาณ 4 สาย ซึ่งส่วนแปลงสัญญาณจาก 2 สาย เป็น 4 สาย สามารถแสดงได้ดัง
รูปที่ 4.5

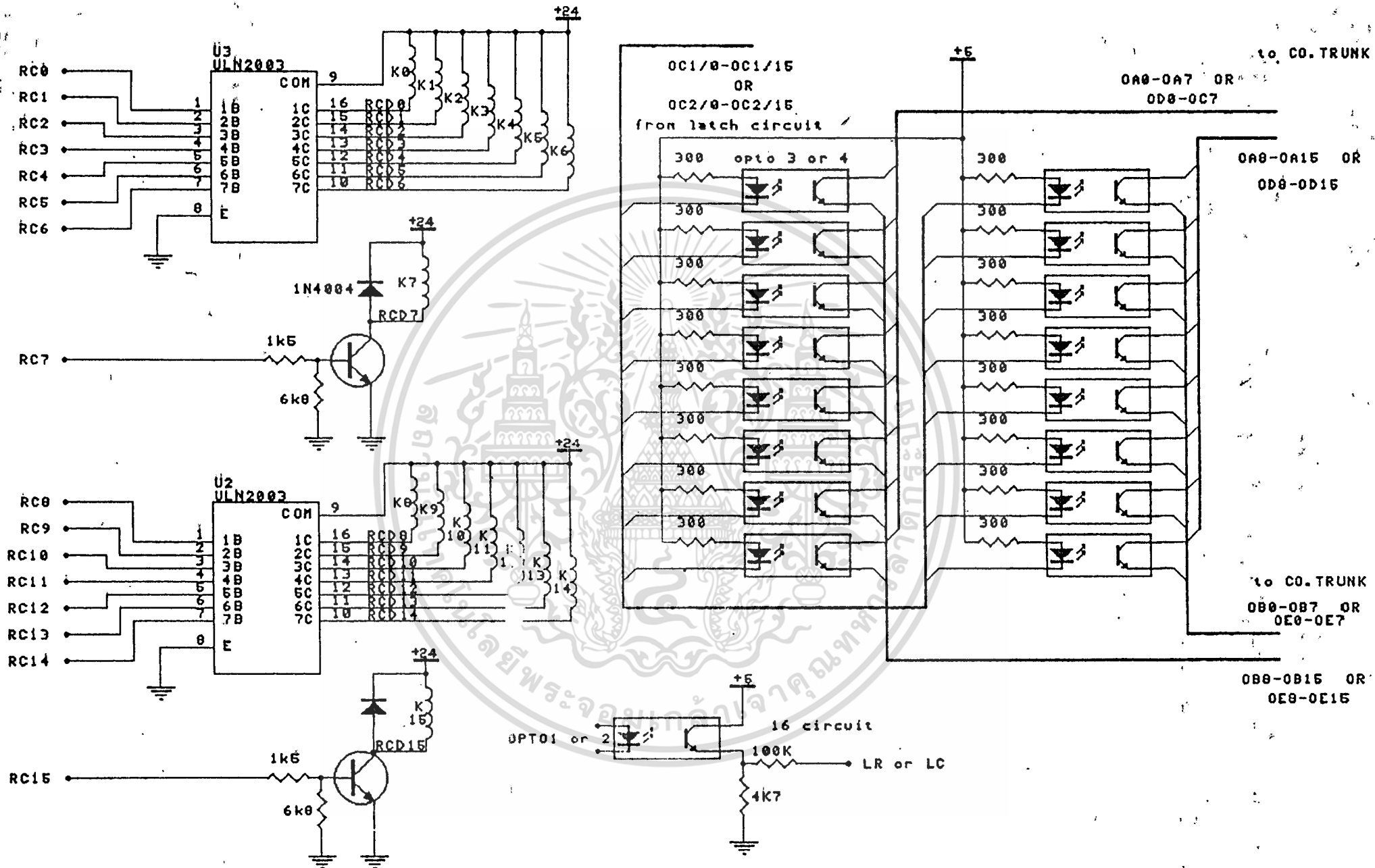


รูปที่ 4.5 แสดงวงจรไซบริดจ์

ส่วนไซบริดจ์จะเป็นส่วนที่ติดต่อกับโคเดคโดยตรง โดยที่สัญญาณที่ออกมาจาก
หม้อแปลง จะเข้าไปยังขา GSX, VFX-, VFX+ ซึ่งเป็นขาของออปแอมป์ภายในโคเดค
และสัญญาณที่ออกมาจากขา GSX, VFX-, VFX+ เลย เนื่องจากสัญญาณหักล้างกันหมด

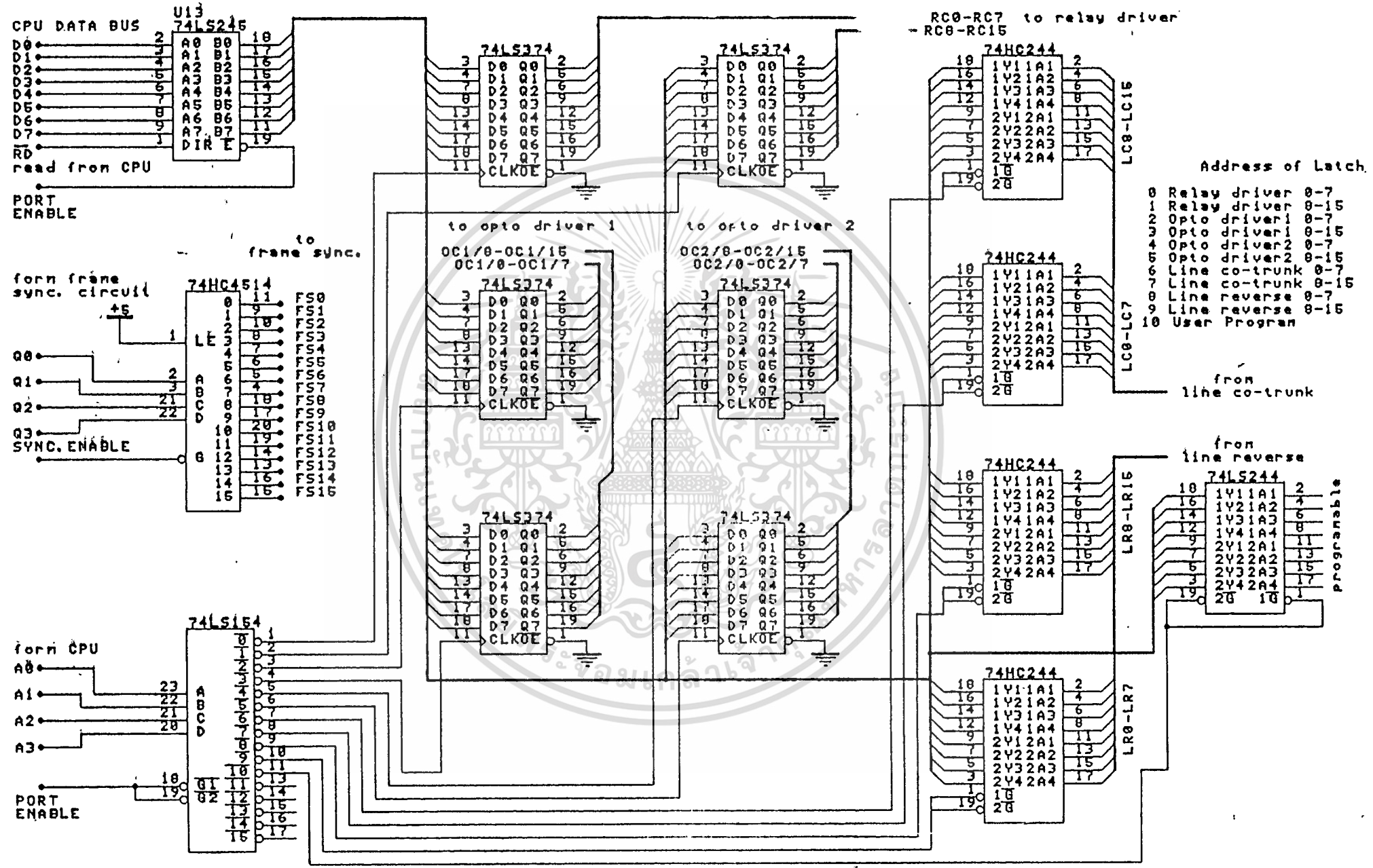


รูปที่ 4.6 แสดงวงจร โททรีงค์



รูปที่ 4.7 แสดงวงจรรวมของโคทรีงค์

รูปที่ 4.8 แสดงวงจรรวมของโคทซ์ค



ผลการทดลอง

CHI ΔV -03.66V

CHI=
5V

A
50ms

แสดงสัญญาณขณะยกหูโดยผ่านคอนโทรลรีเลย์

CHI ΔV -07.64V

CHI=
5V

A
50ms

เอกสารนี้

เป็นการค้า

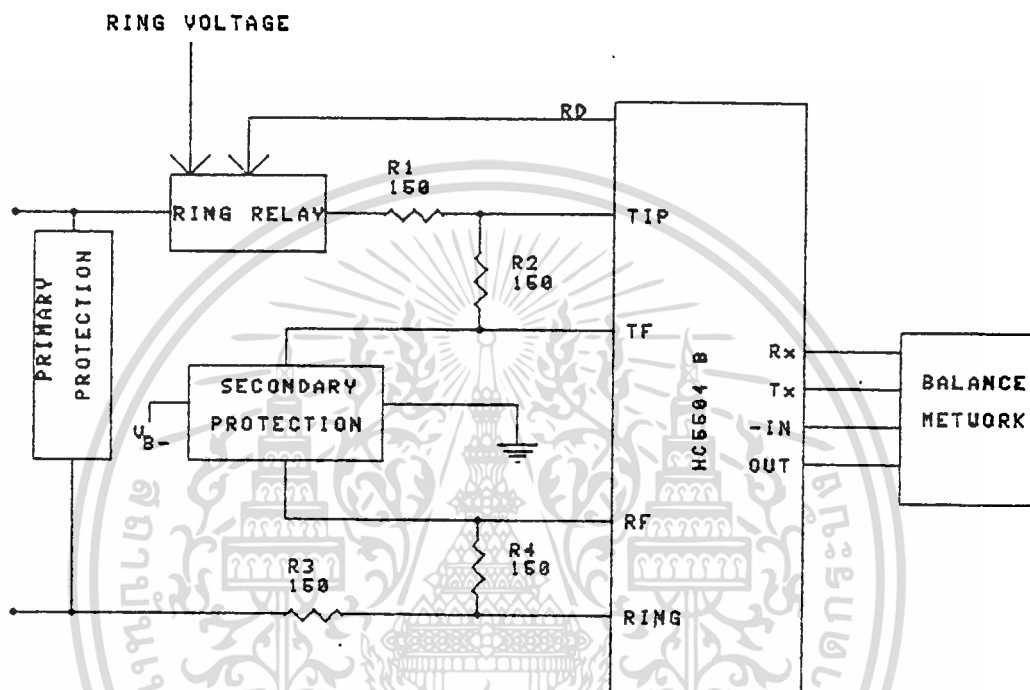
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

แสดงสัญญาณขณะยกหูโดยผ่านออฟโพ

บทที่ 5

ส่วนติดต่อระหว่างโทรศัพท์กับชุมสายโทรศัพท์ (SLIC)

ส่วนติดต่อระหว่างโทรศัพท์กับชุมสายโทรศัพท์ที่มีโครงสร้างดังรูป



รูปที่ 5.1

โดยแต่ละส่วนมีหน้าที่คือ

5.1 รีเลย์สัญญาณกระดิ่ง ใช้เป็นตัวกลางในการจ่ายสัญญาณกระดิ่งให้โทรศัพท์

ซึ่งใช้ ความถี่ 20 เฮิร์ต มีขนาด 80 โวลต์

5.2 การป้องกัน สายโทรศัพท์บ่อยครั้งที่วางใกล้สายไฟแรงสูงและอาจทำให้เกิด

เกิดการเหนี่ยวนำกระแสอย่างรวดเร็วจนต้องมีการป้องกันเพื่อไม่ให้เกิดความเสียหาย

แก่ชุมสายโดยใช้ VTR เป็นการป้องกันขั้นที่หนึ่ง และใช้ บริดจ์ไดโอด เป็นการป้องกันขั้นที่สอง

5.3 ความต้านทาน 150 โอห์ม 4 ตัว ใช้เพื่อให้ความต้านทานสมดุลย์จากสายส่งซึ่งมีความต้านทาน 600 โอห์ม เพื่อลดการสูญเสียที่จะเกิดขึ้นได้ ถ้าอิมพีแดนซ์

ของสายส่ง เปลี่ยนค่าจาก 600 โอห์ม ก็จะมีการเปลี่ยนค่าความต้านทานให้สมมูลย์โดย
เปลี่ยนค่า RB1 และ RB3

5.4 ไอซีเบอร์ HC-5504B

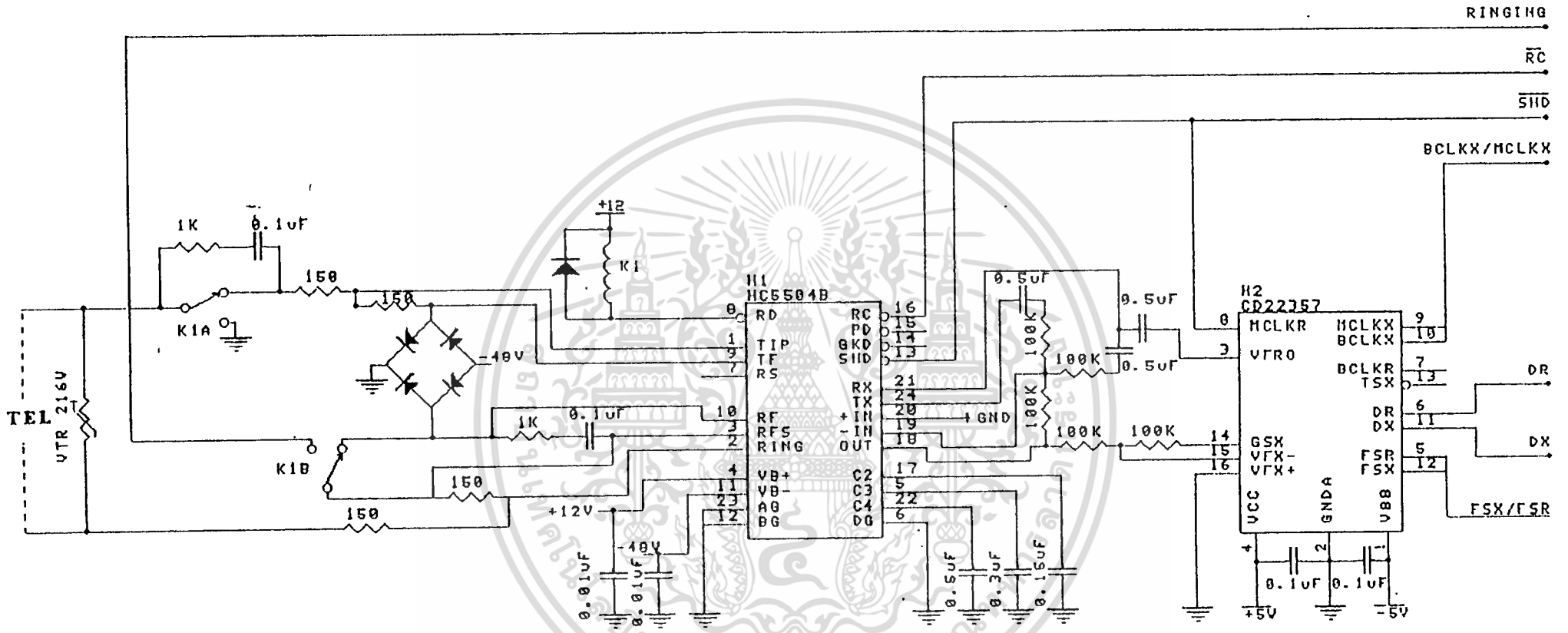
โดยไอซีเบอร์นี้ทำหน้าที่หลายอย่างคือ เป็นแหล่งจ่ายไฟตรง, เป็นตัวขับสัญญาณ-
รีเลย์กระตุ้น, การตรวจับการยกหูและวางหูโทรศัพท์ และเป็นไฮบริดจ์

- โทรศัพท์แต่ละเครื่องจะต่อกับสายสองเส้น คือสายทึบและสายริง โดยที่ขาทึบ
และขาริง จะต่อผ่านความต้านทาน 150 โอห์ม และผ่านหน้าสัมผัสรีเลย์สัญญาณกระตุ้นโดยจะ
ทำหน้าที่รับสัญญาณเสียงจากโทรศัพท์ โดยภายในไอซี HC-5504B จะมีทรานส์เวอชวลแอม-
พลิไฟเออร์ ทำหน้าที่เป็นไฮบริดจ์แปลงจากสายแบบ 2 สายเป็นสายแบบ 4 สายโดยสัญญาณ
จะออกมาที่ขา Tx

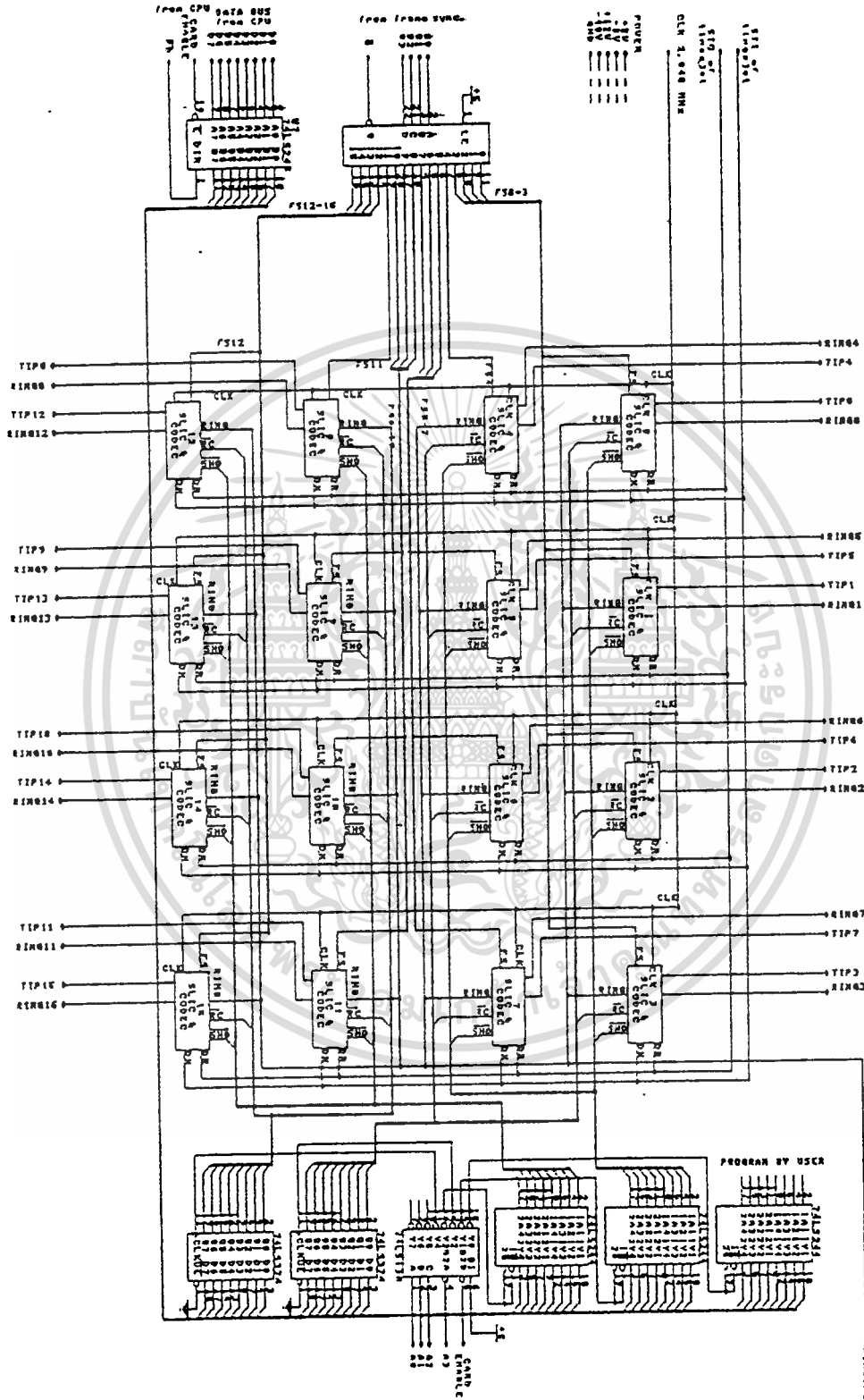
- เมื่อโทรศัพท์ที่อยู่ในสถานะยกหู(ออฟ-ฮุก) จะมีกระแสไหลในลูปโดยที่ ทึบทึบ
และริงทึบ จะทำหน้าที่จ่ายกระแสให้ครบลูปโดยภายในไอซี HC-5504B ก็จะมีส่วนจำกัด
กระแสภายในลูปให้อยู่ในค่าที่กำหนด 40 มิลลิแอมป์โดยมีตัวเก็บประจุ C3 ช่วยในการจำกัด
กระแสด้วย เพราะฉะนั้นเราสามารถตรวจสอบการยกหูและวางหูโทรศัพท์โดยการตรวจับ
กระแสภายในลูป และนอกจากนี้ทึบทึบและริงทึบยังทำหน้าที่เป็นไฮบริดจ์โดยแปลงจากสาย
แบบ 4 สายให้เป็นสายแบบ 2 สายโดยทำหน้าที่ส่งสัญญาณเสียงไปยังโทรศัพท์

- ภายในไอซี HC-5504B มีส่วนควบคุมสัญญาณกระตุ้น โดยใช้ควบคุมการส่ง
สัญญาณกระตุ้นและมีการตรวจสอบการยกหูโทรศัพท์ขณะที่มีสัญญาณกระตุ้นด้วย

5.5 ส่วนวงจรสมมูลย์ ใช้ในการป้องกันการเกิดการสะท้อนของเสียงโดย
สัญญาณที่เข้ามาทาง Rx จะมีสัญญาณเสียงออกมาทาง Tx ด้วย เพราะฉะนั้นเราต้องใช่วงจร
สมมูลย์เพื่อป้องกันการสะท้อนของเสียงก่อนที่จะเข้าวงจรเข้ารหัส



รูปที่ 5.2 แสดงวงจรสติค

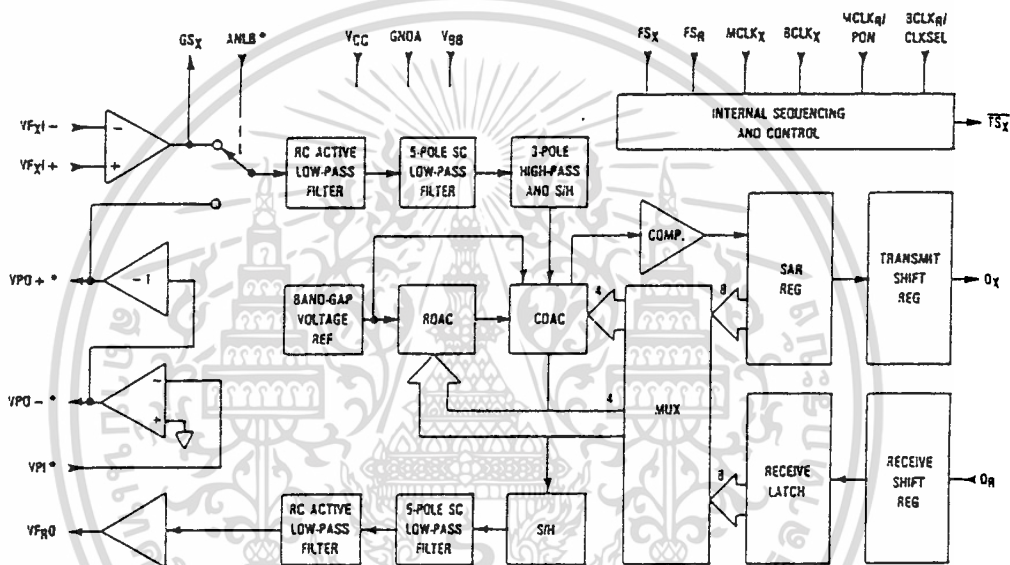


เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
 รูป 5.3 วงจรรวมของ สลค
 ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 6

โคเดค (CODEC)

ในโครงการของเราที่ CODEC (CO มาจากคำว่า CODER การเข้ารหัส และ DEC มาจากคำว่า DECODER ถอดรหัส) ใช้ไอซี HARRIS CD 22357A จะทำหน้าที่ในการเปลี่ยน สัญญาณอนาล็อก (เสียงพูด) เป็นสัญญาณดิจิทัล และเปลี่ยนสัญญาณดิจิทัลเป็นสัญญาณอนาล็อก ซึ่งในโครงการนี้จะนำไปใช้ในส่วนของโคทรังค์ สลิค ส่วนกำเนิดโทน มีบล็อก-ไดอะแกรมดังนี้



รูปที่ 6.1

ในการนำ CD 22357A มาใช้งาน

- ส่วนของไฟเลี้ยง

ขา 1 V- บัณฑิตไฟลบขนาด 5 โวลต์

ขา 2 GND บัณฑิตกราวด์ จะเป็นทั้งอนาล็อกกราวด์และดิจิทัลกราวด์

ขา 4 V+ บัณฑิตไฟบวกขนาด 5 โวลต์

- สัญญาณนาฬิกาและสัญญาณเฟรมซิงค์

ขา 5 FS_R บัณฑิตสัญญาณเฟรมซิงค์ที่กำเนิดมาจากวงจรสร้างเฟรมซิงค์

เอกสารนี้เป็นเอกสารสงวนลิขสิทธิ์ ห้ามเผยแพร่โดยไม่ได้รับอนุญาต หากมีการนำเอกสารนี้ไปใช้โดยไม่ได้รับอนุญาต จะถือว่าผิดกฎหมาย และจะขอเข้ากักขัง FS_X ห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ขา 7 BCLK_R/CLKSEL ลอยไว้เพื่อเลือกสัญญาณนาฬิกา ความถี่ภายใน ให้เป็น 2.048 เมกกะเฮิร์ต

ขา 8 MCLK_R/PDN บ่อนกราวด์เพื่อให้ไอซีอยู่ในโหมดเพาเวอร์สูง

ขา 9 MCLK_X บ่อนสัญญาณนาฬิกา 2.048 เมกกะเฮิร์ต ที่สร้างมาจาก วงจรเฟรมซิงค์

ขา 10 BCLK บ่อนสัญญาณนาฬิกา 2.048 เมกกะเฮิร์ต ที่สร้างมาจาก วงจรเฟรมซิงค์

ขา 11 FS_X ต่อกับ FS_R

- ส่วนของอนาส็อกอินพุตและเอาต์พุต

ขา 14 GS_X ขา 15 VF_{X1-} และขา 16 VF_{X1+} ทั้งสามเป็นขาของออป-แอมป์ซึ่งมีเอาต์พุตต่อกับภาคการทํางานภาคต่อไปของไอซี ซึ่งสามารถปรับ เกนของสัญญาณ ก่อนเข้าไอซีได้ ขาเหล่านี้ใช้ต่อกับสัญญาณอนาส็อกที่มาจากสัญญาณเสียงชุด

ขา 3 VF_{R0} เป็นขาเอาต์พุตของสัญญาณอนาส็อกเพื่อส่งไป เข้าสัญญาณเสียงชุด

- ส่วนของสัญญาณดิจิตอลอินพุตและเอาต์พุต

สัญญาณนาฬิกาและสัญญาณเฟรมซิงค์และขา 6 D_R เป็นขาที่รับสัญญาณดิจิตอล เข้ามาจากทางดิจิตอลสวีทซิงค์

6.1 การทํางานของโคเดค CD 22357A

ทางภาคส่ง

จะมีการแปลงสัญญาณอนาส็อกที่มาจากสัญญาณเสียงชุดให้เป็นสัญญาณดิจิตอล เพื่อส่งไปให้ภาคสวีทซิงค์ จะประกอบด้วยออปแอมป์ ที่ทำหน้าที่ปรับค่าอัตราขยายในการแชนเปลิ่ง ทฤษฎีในควิสท์กล่าวว่าไว้ว่าต้องเก็บแชนเปลิ่งด้วยอัตราสอง เท่าหรือมากกว่าความถี่สูงสุดของสัญญาณอนาส็อกซึ่งมาจากสัญญาณเสียง 3 กิโลเฮิร์ต จะใช้อัตราการแชนเปลิ่ง 8 กิโลเฮิร์ต คือการแชนเปลิ่งทุกๆ 125 ไมโครวินาที จะต้องใช้โวลทาสทิลเตอร์เพื่อเก็บความถี่ที่สูงกว่า 3 กิโลเฮิร์ตและเราจะเก็บ 50/60 เฮิร์ต เพาเวอร์ไลน์สับปลิงในสายโทรศัพท์โดยใช้โวลทาสทิลเตอร์ก่อนจะส่งไปทำการแปลงสัญญาณอนาส็อกเป็นสัญญาณดิจิตอลโดยผ่านขบวนการแชนเปลิ่ง

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่นับญาติเห็นาไปใช้ประโยชน์ด้านการค้า

เอกสารทำสัญญาณซึ่งมีค่าต่อเนื่องกันให้เป็นแบบคิสิกส์ในช่วงเวลาที่ห่างกันก็จะได้ขบวนการสลับ-แอมป์ลิจูดมอดูเลชัน ซึ่งถือว่าเป็นชนิดอนาส็อกอยู่

จากนั้นก็ผ่านขบวนการควอนไทซ์ซึ่งเป็นการจัดระดับสัญญาณโดยใช้วงจรคอม-
 เพรสเซอร์แบบ A-LAW ถ้าเปรียบเทียบกับ μ -LAW แล้วจะเห็นว่าสัญญาณที่มีเพาเวอร์สูงจะมี
 อัตราส่วนของสัญญาณต่อสัญญาณรบกวนดีกว่า เมื่อสัญญาณผ่านการจัดระดับแล้วก็ผ่านไปยัง
 ขบวนการเข้ารหัสจะมีการแปลงเป็นสัญญาณดิจิทัลส่งออกไปทางขา 11 D_X

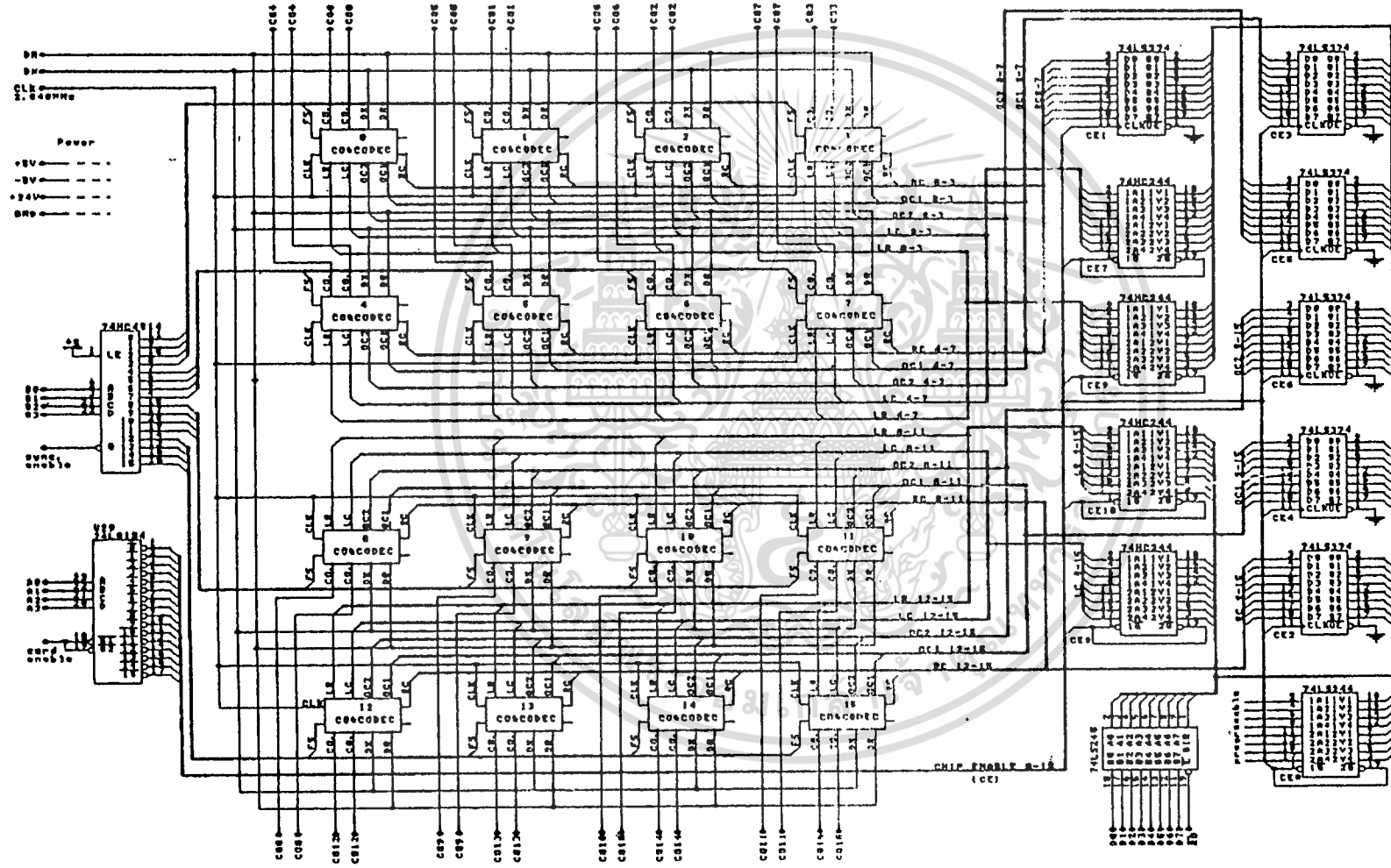
ทางภาครับ

จะมีการแปลงสัญญาณจากสัญญาณดิจิทัล (รับมาทางขา D_R) ไปเป็นสัญญาณ
 อนาล็อก ส่งออกทางขา VFR₀ จะประกอบด้วย วงจรเอกซ์แพนเดอร์ เอพูที คอนเวอเตอร์
 และวงจรกรองความถี่ต่ำ สัญญาณดิจิทัลที่รับเข้ามาทางขา D_R ด้วยการควบคุมของ FSR
 (เฟรมซิงค์พัลส์ ที่รับมาจากวงจรเฟรมซิงค์) และ BCLK (รับสัญญาณนาฬิกา) สามารถปรับ
 ค่าได้ตั้งแต่ 64 กิโลเฮิร์ต จนถึง 2.1 เมกกะเฮิร์ต ซึ่งจะรับสัญญาณดิจิทัลเข้าไปยังรีจิส-
 เตอร์รับข้อมูล

ทางตัว เปลี่ยนสัญญาณดิจิทัลเป็นอนาล็อกจะมีการทำทีละ 8 บิตของข้อมูลดิจิทัล
 และสัญญาณอนาล็อกจะแปลงออกมาที่สเตอริโอ คาปาซิเตอร์ สัญญาณที่ได้จะถูกส่งไปที่สเตอริโอคาปา-
 ซิเตอร์ โลกาสฟิลเตอร์คutoff ที่ความถี่ 128 กิโลเฮิร์ต เพื่อที่จะปรับสัญญาณให้ดีเพื่อชดเชย
 การผิดเพี้ยนจาก $\frac{\sin x}{x}$ ก็จะได้สัญญาณอนาล็อกออกมาทางขา VFR₀

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่นอนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
 ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

รูปที่ 6.2 แสดงวงจรรวมของโคเดค



บทที่ 7

วงจรเฟรมซิงโครนัส ของ โคเดค และ ดิจิตอลสวีทช์

จากการศึกษาโคเดค และ ดิจิตอลสวีทช์ พบว่าต้องทำการสร้างสัญญาณเฟรมซิงโครนัส บ่อนำให้แก่ โคเดค และ ดิจิตอลสวีทช์ เพื่อให้ทำการรับส่งข้อมูลได้ถูก โดยสัญญาณเฟรมซิงโครนัส ที่ต้องสร้างมีดังนี้

7.1 โคเดค

1. สัญญาณนาฬิกา 2.048 เมกกะเฮิร์ต บ่อนเข้าที่ขา MCLKx, BCLKx
2. สัญญาณเฟรมซิงโครนัส ความถี่ 8 กิโลเฮิร์ต ทำงานที่ระดับสูง เวลาช่วงที่ทำงานประมาณ 8 ลูกของสัญญาณนาฬิกา 2.048 เมกกะเฮิร์ต บ่อนเข้าที่ขา FSx สัญญาณนี้ต้องสร้าง 32 ตัว โดยให้แต่ละตัวเหลื่อมกัน

7.2 ดิจิตอลสวีทช์

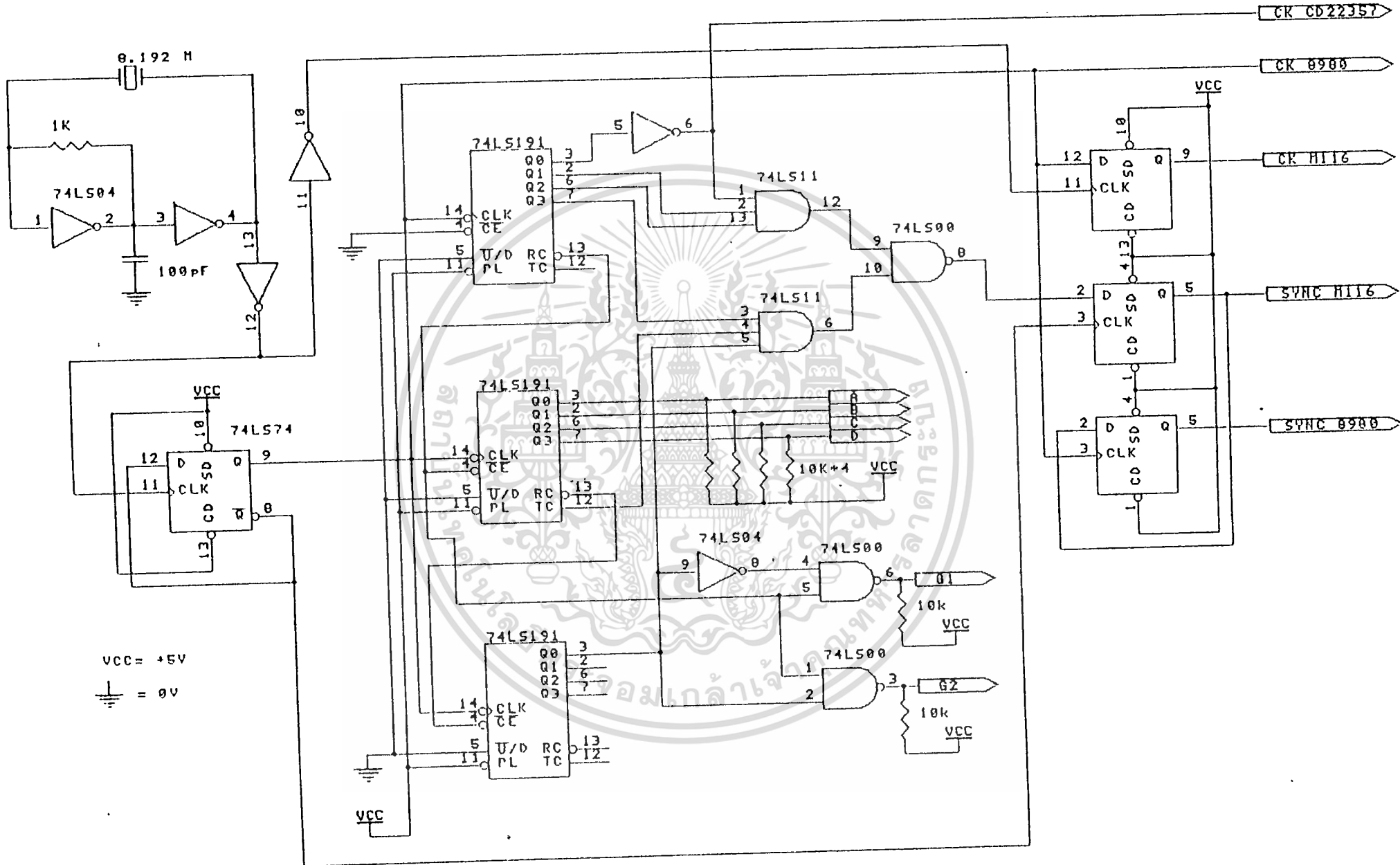
1. สัญญาณนาฬิกา 4.096 เมกกะเฮิร์ต บ่อนเข้าที่ขา C4i
 2. สัญญาณเฟรมซิงโครนัส ความถี่ 8 กิโลเฮิร์ต ทำงานที่ระดับต่ำ โดยช่วงที่ทำงานต้องเกิดขึ้นระหว่างบิตสุดท้ายของช่องสัญญาณที่ 31 กับบิตแรกของช่องสัญญาณที่ 0 มีความกว้างประมาณ 1 ลูกของสัญญาณนาฬิกา 4.096 เมกกะเฮิร์ต
- วงจรที่ใช้สร้างสัญญาณเฟรมซิงโครนัส อธิบายได้ดังนี้
- คริสตอล 4.096 เมกกะเฮิร์ต เป็นสัญญาณนาฬิกาที่จะนำไปบ่อนำให้กับ ดิจิตอลสวีทช์ สัญญาณนาฬิกา 4.096 เมกกะเฮิร์ต นี้ถูกบ่อนำเป็นสัญญาณนาฬิกา ของซิงโครนัส-เคาเตอร์ 74LS191 3 ตัว

เคาเตอร์ตัวแรก ขา Q_0 จะได้สัญญาณ 2.048 เมกกะเฮิร์ต นำไปบ่อนำให้กับ โคเดค

เคาเตอร์ตัวที่สอง จะทำการหารความถี่ต่อจากตัวที่หนึ่ง ได้สัญญาณ Q_0 128 กิโลเฮิร์ต , Q_1 64 กิโลเฮิร์ต, Q_2 32 กิโลเฮิร์ต, Q_3 16 กิโลเฮิร์ต

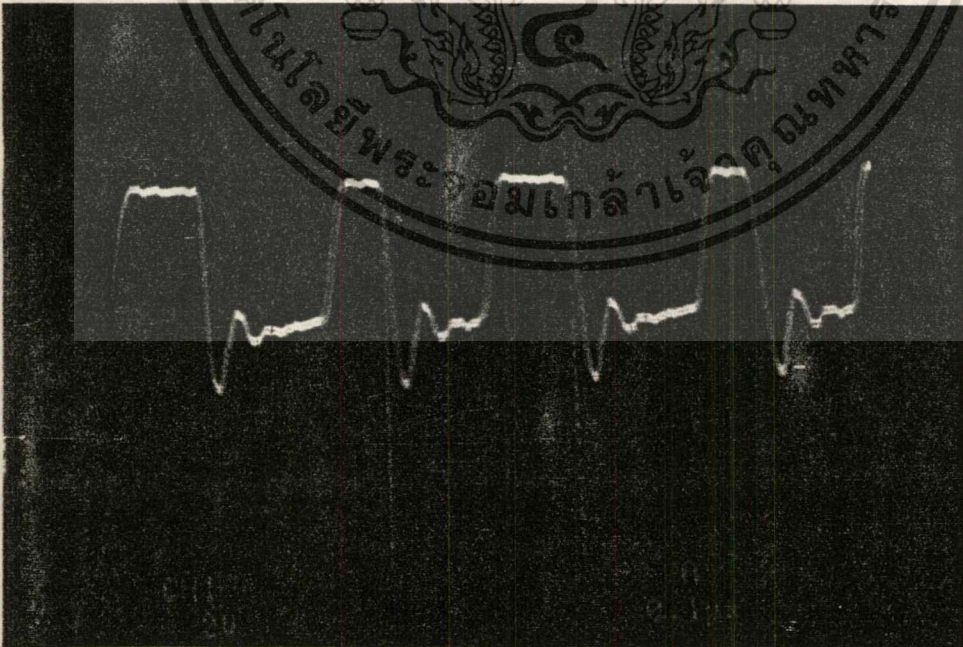
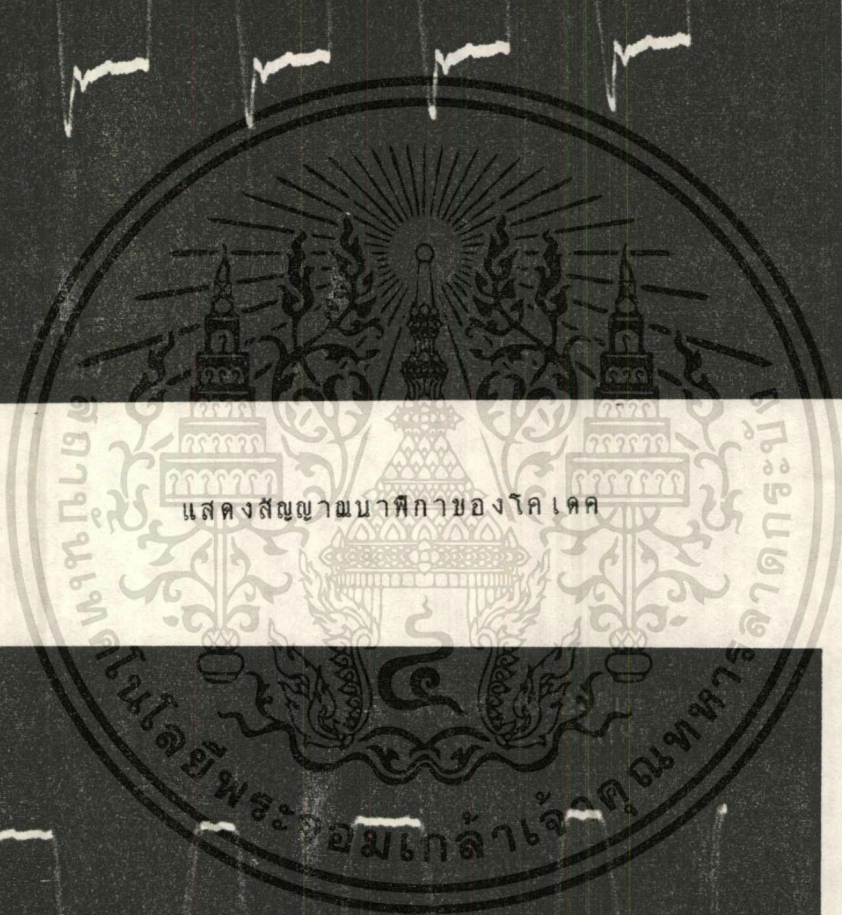
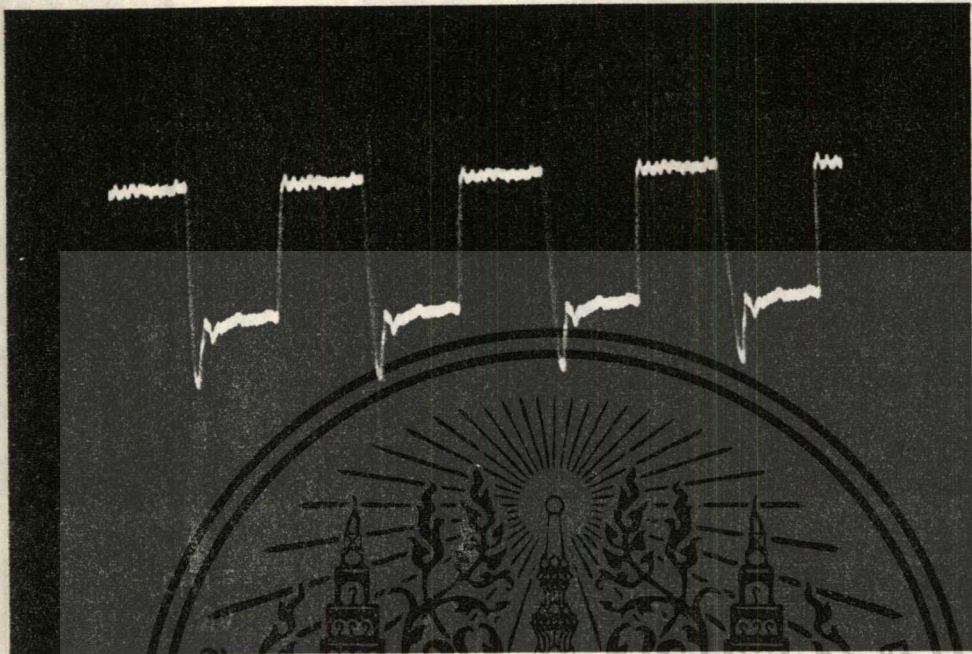
เคาเตอร์ตัวที่สาม จะทำการหารความถี่ต่อจากตัวที่สอง ได้สัญญาณ Q_0 8 กิโลเฮิร์ต นำสัญญาณ 128 กิโลเฮิร์ต, 64 กิโลเฮิร์ต, 32 กิโลเฮิร์ต, 16 กิโลเฮิร์ต.

เข้าทำการถอดรหัส โดย ซีพียูเคอร์ 74HC4514 2 ตัว โดยควบคุมการ วนาเบิ้ล ของ ซีพียูเคอร์ ให้สลับกันทำงานด้วยสัญญาณ 8 กิโลเฮิร์ต และควบคุมการตัดของสัญญาณด้วย เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า ลอจิกเกต หังรูป สัญญาณจาก ซีพียูเคอร์ จะถูกบ่อนำเป็นสัญญาณเฟรมซิงโครนัส ของดิจิตอลสวีทช์ ได้จาก ลอจิกเกต



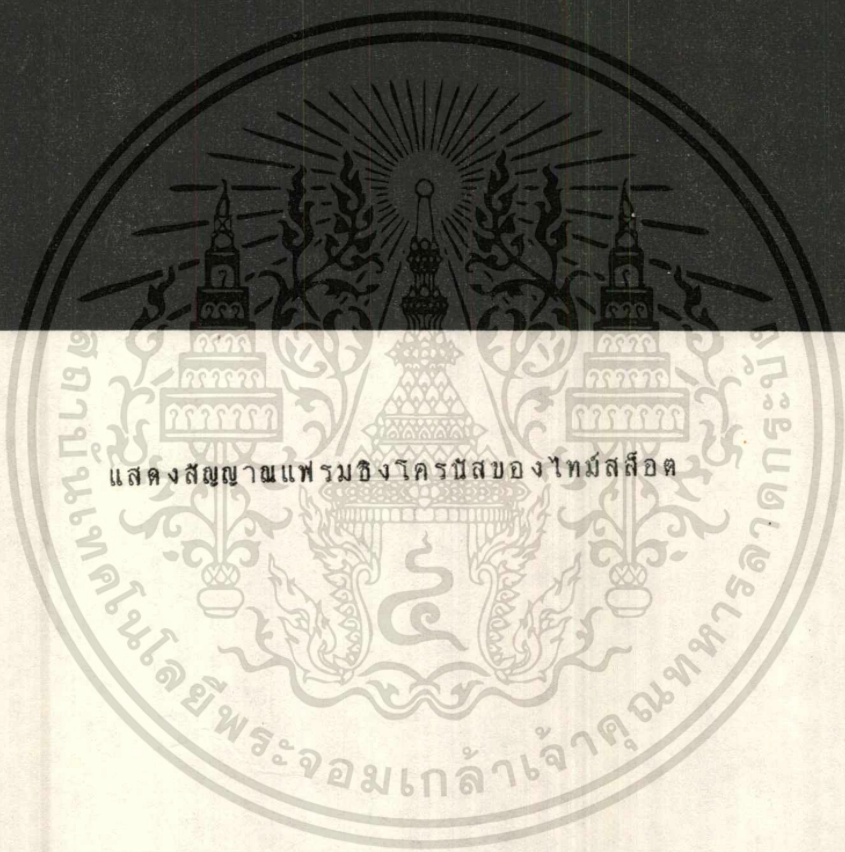
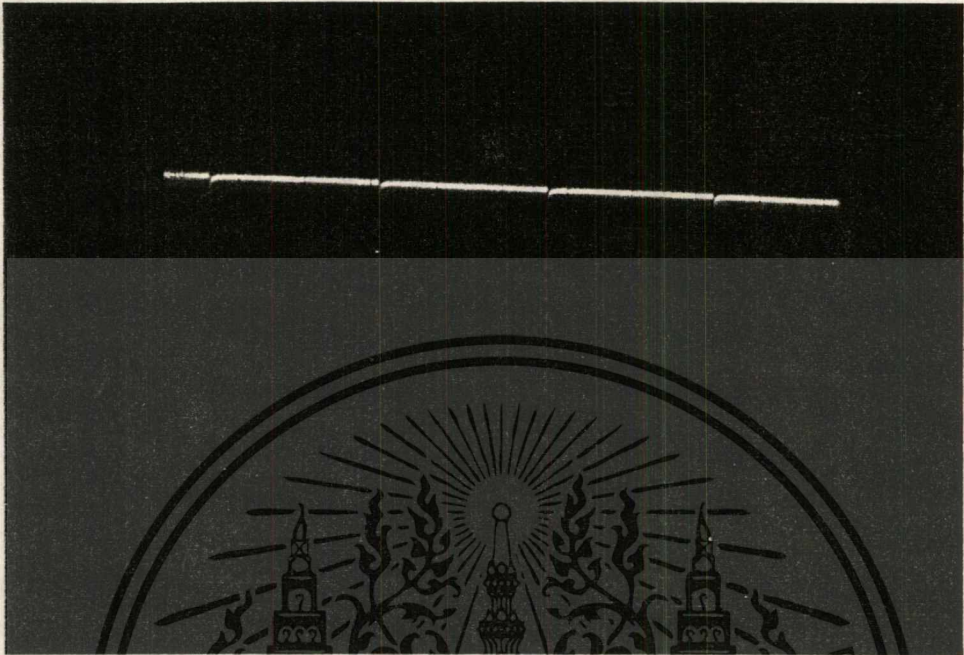
รูปที่ 7.1 วงจรเฟรมซิงโครไนส์

ผลการทดลอง



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

แสดงสัญญาณไฟฟ้าของโทรมส์ลอค



แสดงสัญญาแฟรมริงโครนัสของโทมัสลีสต

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 8

สัญญาณเสียงและสัญญาณคู่ความถี่

(TONE & DTMF)

8.1 วงจรกำเนิดสัญญาณเสียง (Tone Generator)

จะประกอบด้วย 4 สัญญาณดังนี้

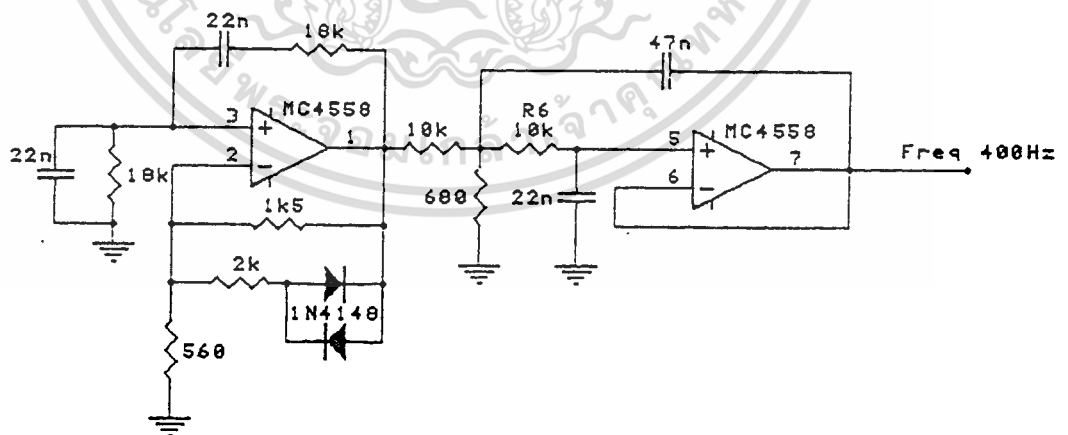
1. สัญญาณไดอัลโทน (Dial Tone)
2. สัญญาณเรียกกลับจากสายภายนอก (Ringback Tone External)
3. สัญญาณเรียกกลับจากสายภายใน (Ringback Tone Internal)
4. สัญญาณแสดงเลขหมายที่ไม่ได้ติดตั้ง (Number Unobtainable)

ส่วนรายละเอียดของความถี่และลักษณะจังหวะของสัญญาณดังได้แสดงไว้แล้ว

ในบทที่ 2

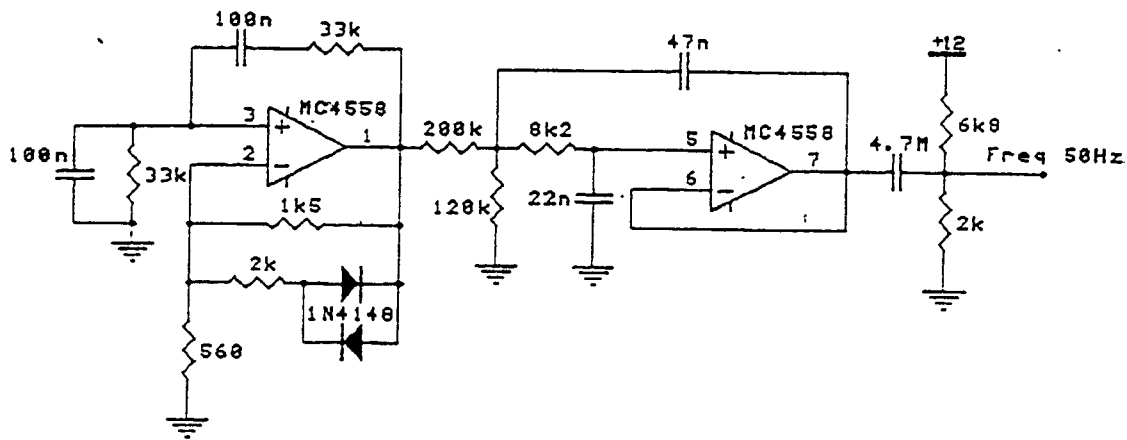
วงจรถ่ายทอดสัญญาณเสียงประกอบด้วยวงจรร้อยต่าง ๆ ดังต่อไปนี้

- 8.1.1. วงจรมอดูเลชัน ระหว่างความถี่ 400 เฮิร์ต และความถี่ 50 เฮิร์ต



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

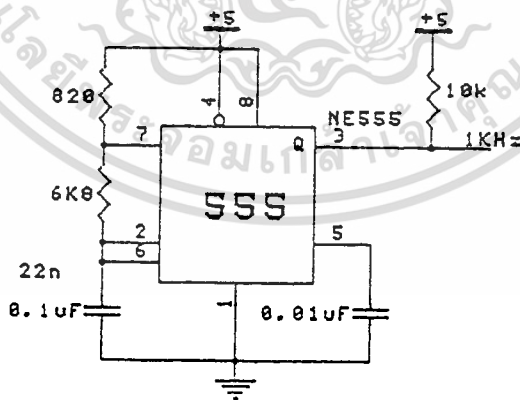
รูปที่ 8.1 วงจรกำเนิดความถี่ 400 เฮิร์ต



รูปที่ 8.2 วงจรกำเนิดความถี่ 50 เฮิร์ต

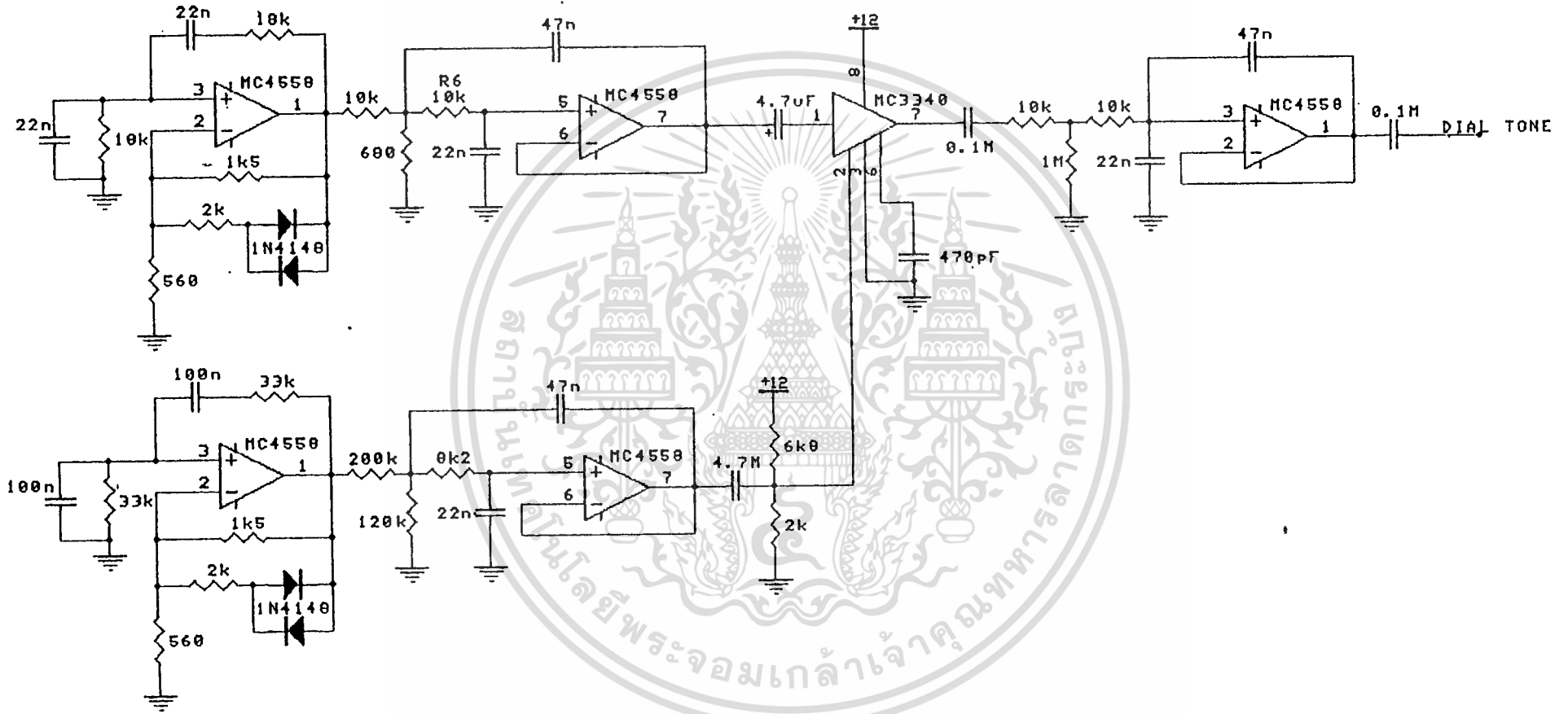
สัญญาณที่ทำการมอดูเลชันแล้ว จะนำไปเป็นสัญญาณโคไซน์ทอน และนำสัญญาณความถี่ 400 เฮิร์ต ไปเป็นสัญญาณ 3 สัญญาณที่เหลือ

8.1.2. วงจรกำเนิดสัญญาณสี่เหลี่ยมความถี่ 1 กิโลเฮิร์ต



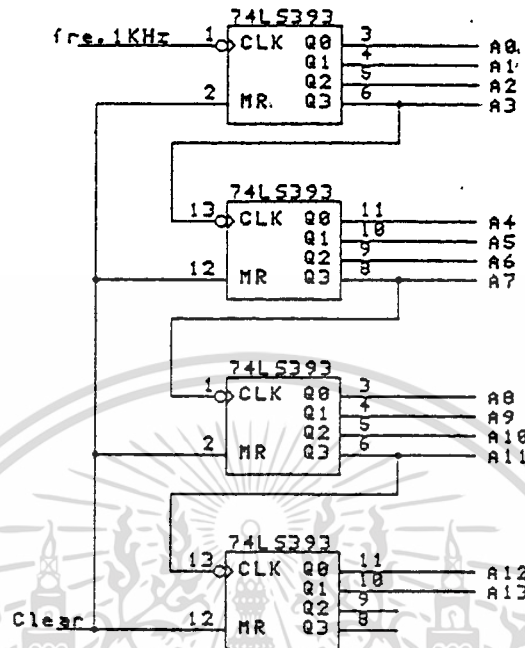
รูปที่ 8.4 วงจรกำเนิดสัญญาณสี่เหลี่ยม 1 กิโลเฮิร์ต

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่นับญาติเห็นำไปใช้ประโยชน์ด้านการค้า
สัญญาณที่ได้จากวงจรนี้จะเป็นสัญญาณพื้นฐานสำหรับวงจรนับ เพื่อนำไปควบคุม
จังหวะพัลส์ที่ออกทางบัสข้อมูลของหน่วยความจำ (ROM)



รูปที่ 8.3 วงจรมอดูเลชั่น ความถี่ 400 เฮิร์ต และ ความถี่ 50 เฮิร์ต

8.1.3. วงจรนับ



รูปที่ 8.5 วงจรนับ

เป็นวงจรที่นับสัญญาณสี่เหลี่ยมความถี่ 1 กิโลเฮิร์ต ขาสัญญาณเอาต์พุตจากวงจรนับจะต่อไปยังขาแอดเดรสของหน่วยความจำ ซึ่งวงจรนับจะควบคุมตำแหน่งข้อมูลที่ออกมาทางบัสข้อมูลของหน่วยความจำ โดยมีขีดระของกาเปลี่ยนแอดเดรสเท่ากับความถี่ของสัญญาณสี่เหลี่ยมคือ 1 กิโลเฮิร์ต

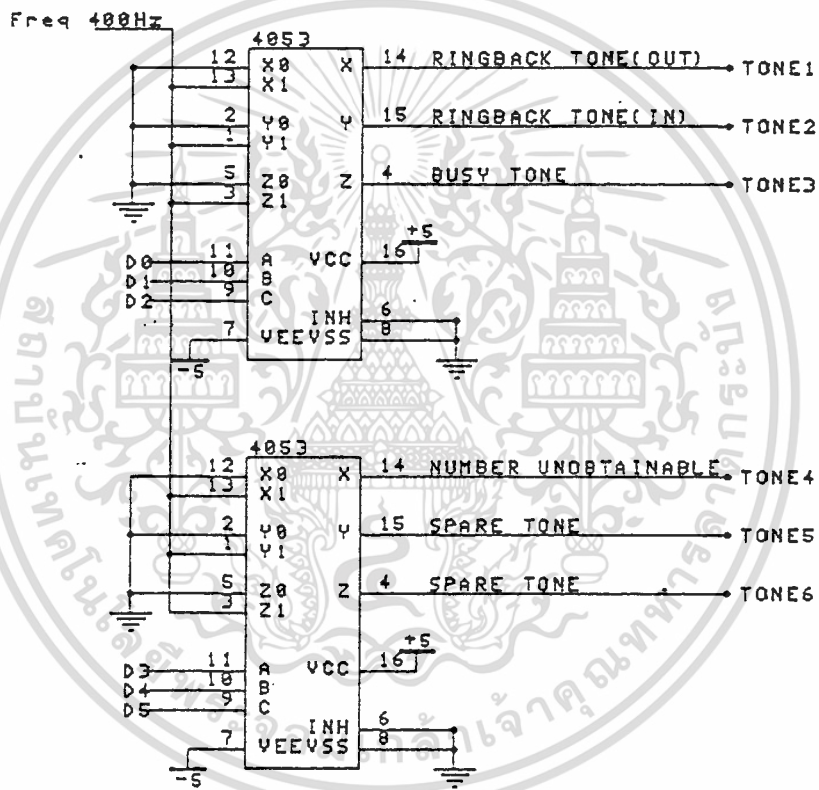
8.1.4 หน่วยความจำ (ROM)

ภายในหน่วยความจำจะบรรจุข้อมูลลงหะการปิด-เปิดสัญญาณต่างๆโดยแต่ละบิตของบัสข้อมูล จะควบคุม 1 สัญญาณเสียง

8.1.5 ส่วนมัลติเพล็กซ์สัญญาณ

ส่วนนี้จะประกอบด้วย ไอซี 4053 2 ตัว สัญญาณเอาต์พุตจะถูกควบคุมโดยสัญญาณของบัสข้อมูลจากหน่วยความจำ เพื่อกระหาางสัญญาณความถี่ 400 เฮิร์ต และสัญญาณ-ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้ (ควบคุมการปิด-เปิด ความถี่ 400 เฮิร์ต) โดยที่

- บัสข้อมูล เส้นที่ 0 ควบคุมการปิด-เปิดของสัญญาณเรียกกลับจากสายภายนอก
- บัสข้อมูล เส้นที่ 1 ควบคุมการปิด-เปิดของสัญญาณเรียกกลับจากสายภายใน
- บัสข้อมูล เส้นที่ 2 ควบคุมการปิด-เปิดของสัญญาณไม่วาง
- บัสข้อมูล เส้นที่ 3 ควบคุมการปิด-เปิดของสัญญาณแสดง เลขหมายที่มีได้ติดตั้ง
- บัสข้อมูล เส้นที่ 4-5 ควบคุมสัญญาณที่สำรองไว้
- บัสข้อมูล เส้นที่ 6 ควบคุมสัญญาณที่ส่งไปยังหน่วยประมวลผลกลาง
- บัสข้อมูล เส้นที่ 7 ควบคุมการเคลียร์วงจรรับ

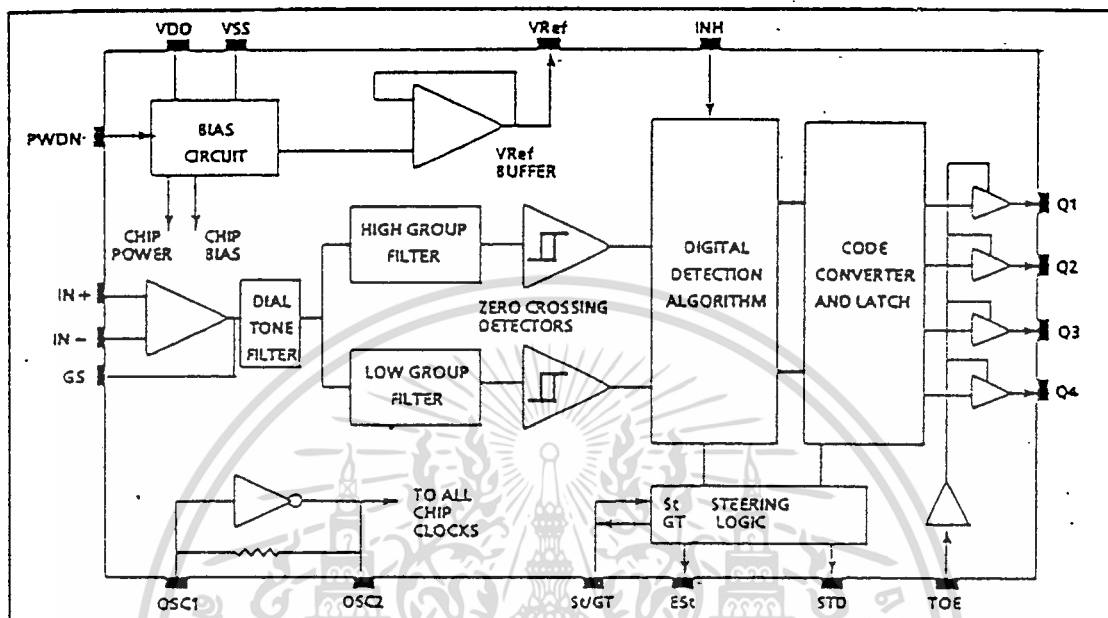


รูป 8.6 ส่วนมัลติเพลกซ์สัญญาณ

8.2 อุปกรณ์รับ-ส่ง สัญญาณคู่ความถี่ (DTMF)

8.2.1 อุปกรณ์รับสัญญาณคู่ความถี่ 16 ไอซีเบอร์ MT8870 ในชุมสายโทรศัพท์

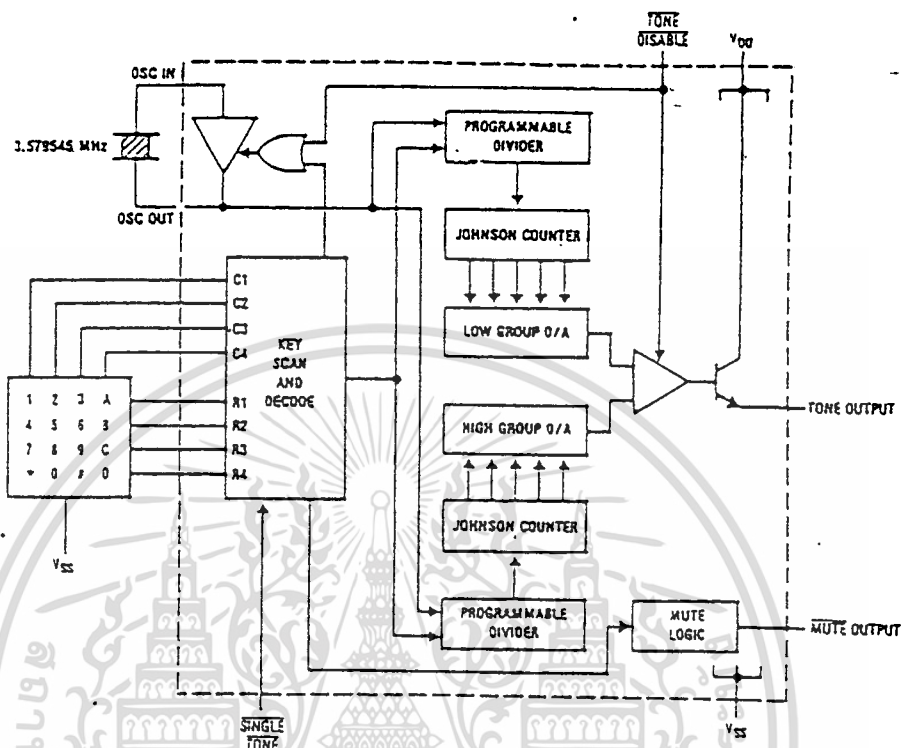
สาขาวิชาวิศวกรรมโทรคมนาคมและชุมสายแบบอนาล็อก ใช้เป็นอุปกรณ์ที่ทำหน้าที่ในการแปลงสัญญาณคู่ความถี่ที่รับมาจากการกดหน้าปัดของโทรศัพท์ อุปกรณ์รับสัญญาณคู่ความถี่จะทำการแปลงสัญญาณคู่ความถี่ เป็นสัญญาณดิจิทัล 4 บิต แล้วส่งสัญญาณดิจิทัล 4 บิตนี้ให้กับหน่วยประมวลผลกลาง เพื่อประมวลผลต่อไป



รูปที่ 8.7 บล็อกไดอะแกรมของ MT8870

จากบล็อกไดอะแกรม สัญญาณคู่ความถี่ที่มาจากเครื่องโทรศัพท์จะผ่านเข้าทางขา IN ซึ่งต่ออยู่กับขาของออปแอมป์แบบดิฟเฟอเรนเชียลเพอร์เรนเชียลแอมพลิฟายเออร์ (Differential Amplifier) ทำหน้าที่ในการขยายสัญญาณอินพุตที่เข้ามา จากนั้นส่วนของตัวกรองสัญญาณให้หมุน (Dial Tone Filter) จะทำการกรองสัญญาณคู่ความถี่ แล้วแยกสัญญาณความถี่สูงกับความถี่ต่ำออกจากกัน ในส่วนของไฮกรุปฟิลเตอร์ (High Group Filter) และโลกรุปฟิลเตอร์ (Low Group Filter) จากนั้นก็จะทำการแปลงสัญญาณความถี่ทั้งสองเป็นรหัส 4 บิต เพื่อที่จะส่งให้กับหน่วยประมวลผลกลางต่อไป

8.2.2 อุปกรณ์ส่งสัญญาณคู่ความถี่ ใช้ไอซีเบอร์ TCM5089 ทำหน้าที่ในการรับสัญญาณ 4 บิตจากหน่วยประมวลผลกลางมาทำการแปลงเป็นสัญญาณอนาล็อกแบบหลายความถี่ (Multi-Frequency) แล้วส่งออกทางทรังก์ (Trunk) ของชุมสายเข้าสู่องค์การต่อไป



รูปที่ 8.8 บล็อกไดอะแกรมของ TCM5089

ในโครงงานนี้ได้ทำการออกแบบในส่วนของอุปกรณ์รับส่งสัญญาณคู่ความถี่ไว้ดัง

รูปที่ 8.9

ส่วนที่ 1 ไอซี CD22357

ในส่วนของไอซี CD22357 เป็นส่วนของการเข้ารหัสและถอดรหัสสัญญาณที่มาจากส่วนของดิจิทัลสวิตช์ (Digital Switch) เนื่องจากสัญญาณที่จะผ่านดิจิทัลสวิตช์ต้องเป็นสัญญาณดิจิทัลเท่านั้น ดังนั้นเราจึงใช้โคเดค (CODEC) ในการแปลงสัญญาณอนาล็อกกับดิจิทัล

ส่วนที่ 2 ไอซี TCM5089

เป็นส่วนรับสัญญาณดิจิทัล 8 บิตจากหน่วยประมวลผลกลางมาแปลงเป็นสัญญาณอนาล็อกแบบหลายความถี่ แล้วส่งผ่านโคเดคไปยังดิจิทัลสวิตช์ เพื่อทำการส่งสัญญาณออกจากโคทริงค์ (CO-TRUNK)

ส่วนที่ 3 โฉฉี MT8870

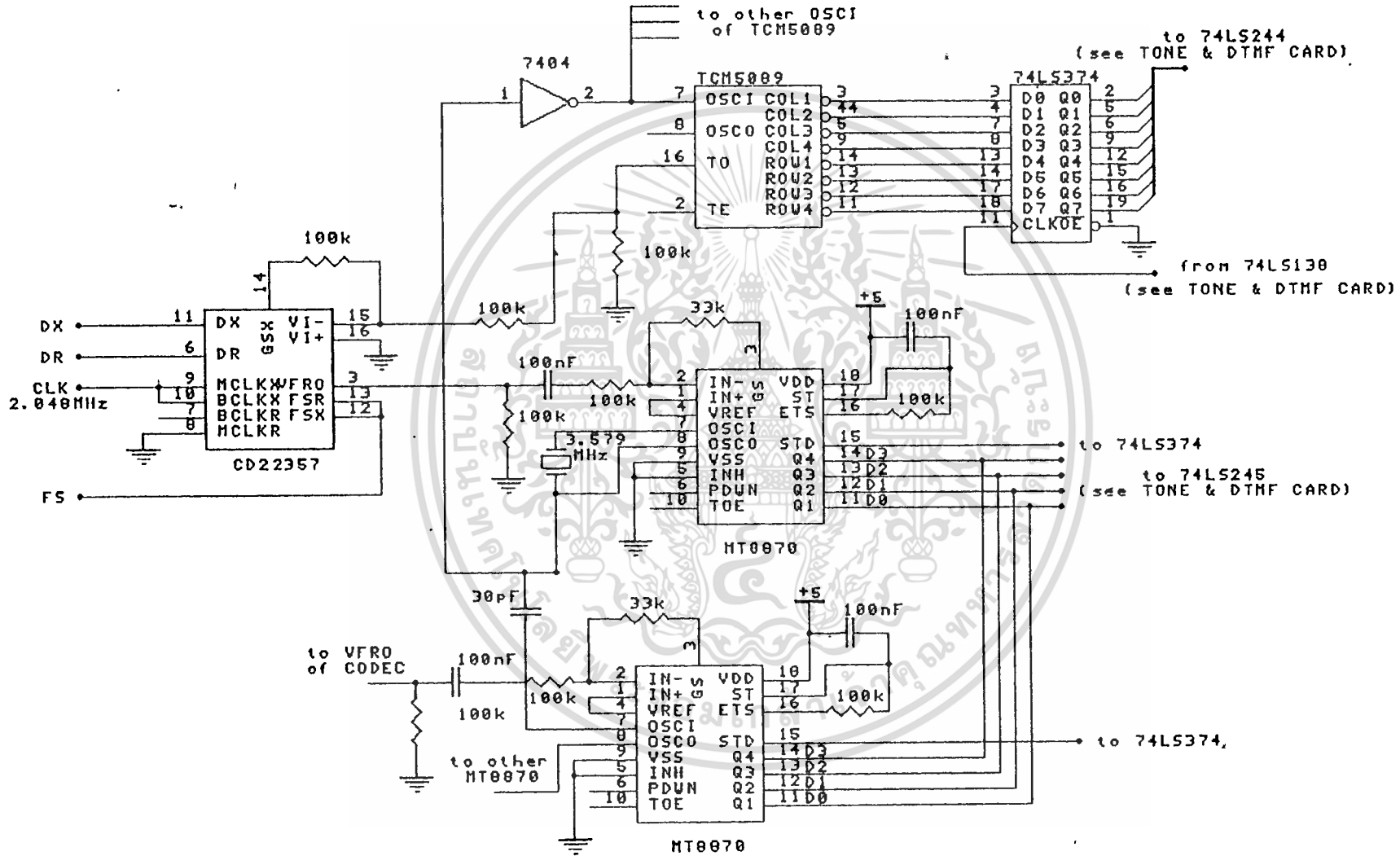
เป็นส่วนรับสัญญาคู่ความตั้งจากโคเคคแล้วมาทำการเช่ารหัสได้เป็นสัญญา
 คีจคตอล 4 ปีตส่งให้กับหน่วยประมวลผลกลางเพื่อทำการประมวลผล

ส่วนที่ 4 โฉฉี 74LS374

ทำหน้าที่แลทซ์สัญญาที่ส่งมาจากหน่วยประมวลผลกลาง เอาท์พุทของ 74LS374
 จะต่อเข้ากับขาอินพุทของ TCM5089 สัญญาเหล่านี้ก็จะหมายถึงสัญญาคีจคตอล 8 ปีที่
 TCM5089 จะนำไปถอดรหัสเป็นสัญญาอนาส็อกนั้นเอง

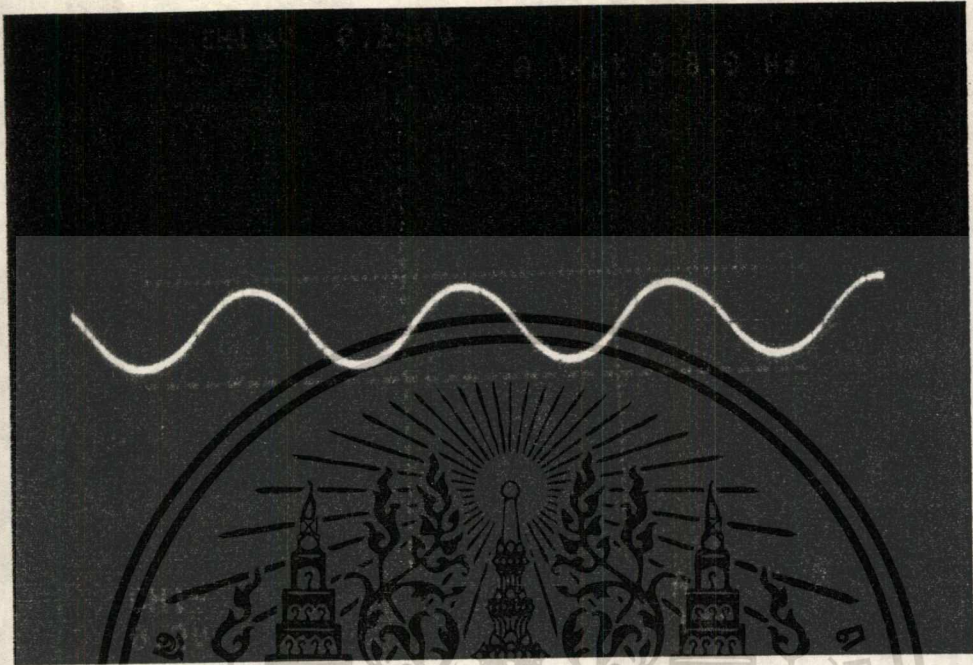


เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
 ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

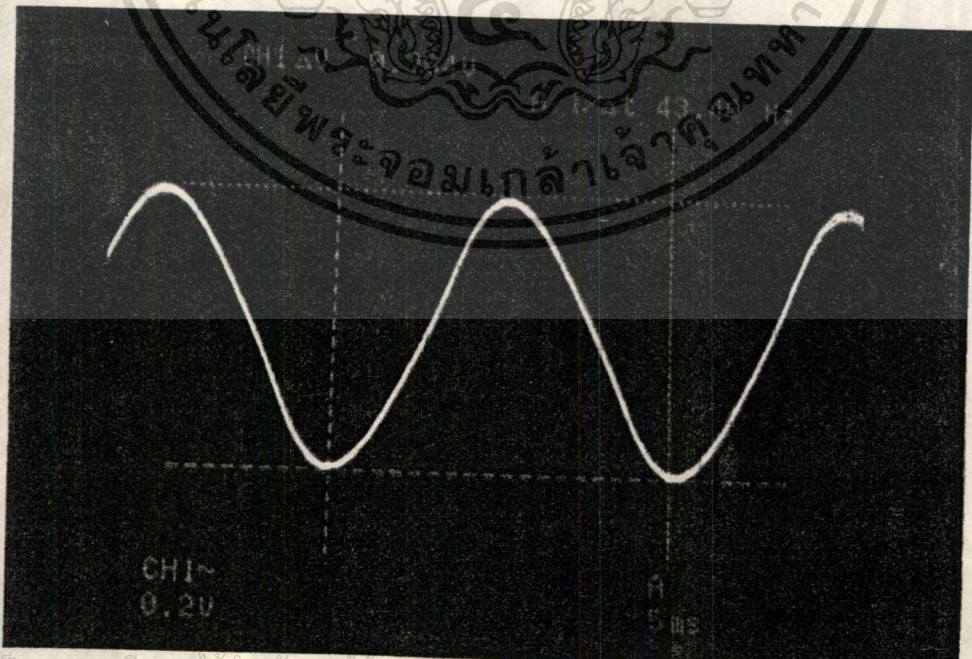


รูป 8.9 วงจร DTMF

ผลการทดลอง



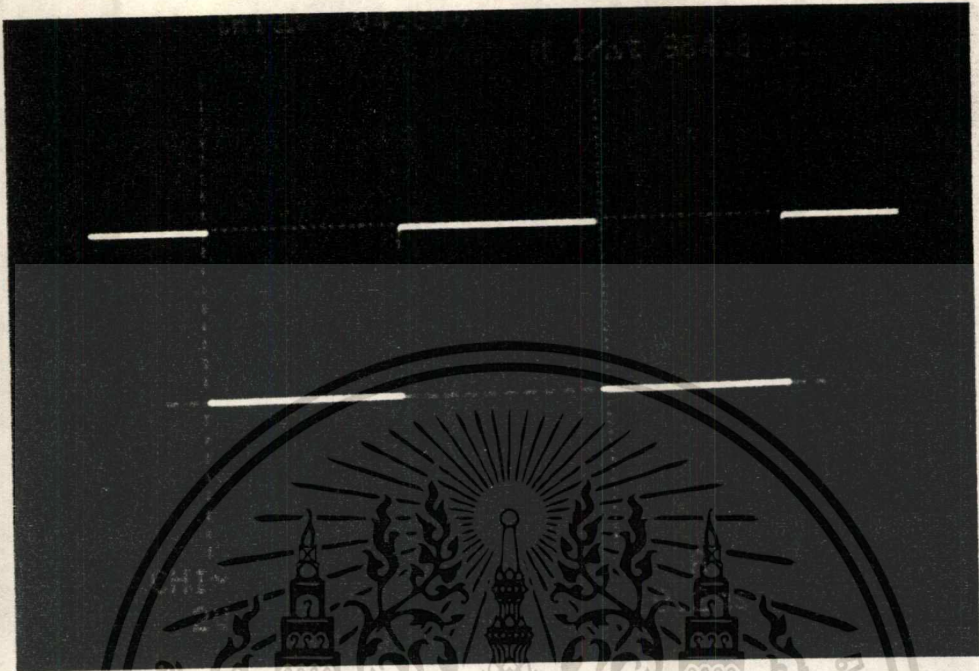
แสดงความถี่ 400 เฮิร์ต



CHI~
0.2V

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น เมื่อนักผู้ใดเห็นเอกสารนี้ในชั้นด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

แสดงความถี่ 50 เฮิร์ต



แสดงสัญญาสี่เหลี่ยม 2 กิโลเฮิร์ต

เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

บทที่ 9

วงจรรีโพรเซสเซอร์ Z80180 (COPROCESSOR Z80180)

ไมโครโพรเซสเซอร์ Z80180 เป็นไมโครโพรเซสเซอร์ที่มีการทำงานเช่นเดียวกับ Z80 เป็นซิงเกิลชิพที่รวมเอาอุปกรณ์รวมอื่นๆ เช่น วงจรนับ พอร์ตคอนโทรล เป็นส่วนไว้ในตัว โดยโครงสร้างนี้ใช้ Z80180 ซึ่งทำงานที่ความถี่ 10 เมกกะเฮิร์ตซ์

วงจรรวมของส่วนโคโพรเซสเซอร์ ประกอบด้วยส่วนย่อยที่สำคัญดังนี้

9.1 ส่วนหน่วยความจำ

ประกอบด้วย อีพรอม (EPROM) ขนาด 64 กิโลไบต์ 1 ตัวและแรมขนาด 32 กิโลไบต์ 1 ตัว โดยส่วนโปรแกรมหลักจะบรรจุลงในอีพรอมและส่วนของการเก็บสถานะจะบรรจุลงในแรม

9.2 ส่วนพอร์ตคอนโทรล

พอร์ตคอนโทรลใช้สำหรับติดต่อกับหน่วยประมวลผลกลาง เพื่อส่งสถานะของเครื่องโทรศัพท์ภายในหรือสายนอก และใช้เป็นทางผ่านสำหรับการควบคุมการ์ดของหน่วยประมวลผลกลางผ่านทาง Z80180 ส่วนพอร์ตคอนโทรลใช้พอร์ตคอนโทรลภายในชิพ Z80180 และใช้ไอซีเบอร์ MAX232 เพื่อปรับระดับสัญญาณที่จะส่งออกไปตามมาตรฐานของ RS232

9.3 ส่วนวงจรวอชท์ด็อก (Watch dog)

เป็นส่วนวงจรที่ใช้สำหรับป้องกันการหยุดการทำงานของตัว Z80180 เนื่องจากสาเหตุต่างๆ โดยวงจรวอชท์ด็อกจะได้รับการกระตุ้นจาก Z80180 จากการโปรแกรมไว้ทุกๆ 1 วินาที หากเวลาเกิน 1 วินาทีแล้ว วงจรวอชท์ด็อกยังไม่ได้รับการกระตุ้นจาก Z80180 วงจรวอชท์ด็อกจะทำการส่งสัญญาณไปยังขารีเซ็ตของ Z80180 เพื่อทำการรีเซ็ตวงจรทั้งหมด ซึ่งวงจรวอชท์ด็อกใช้ป้องกันระดับไฟเลี้ยง 5 โวลต์ที่จ่ายให้กับวงจรของตัวประมวลผลรวมไม่ให้ต่ำกว่า 4.75 โวลต์ หากไฟเลี้ยง 5 โวลต์ต่ำกว่า 4.75 โวลต์ วงจรวอชท์ด็อกจะส่งสัญญาณไปรีเซ็ตวงจรทั้งหมดทันที ที่เป็นเช่นนี้เพื่อป้องกันความผิดพลาดของข้อมูลที่รับส่งภายในวงจร เนื่องจากไฟเลี้ยงลดระดับลง

9.4 ส่วนอินเทอร์เฟซ

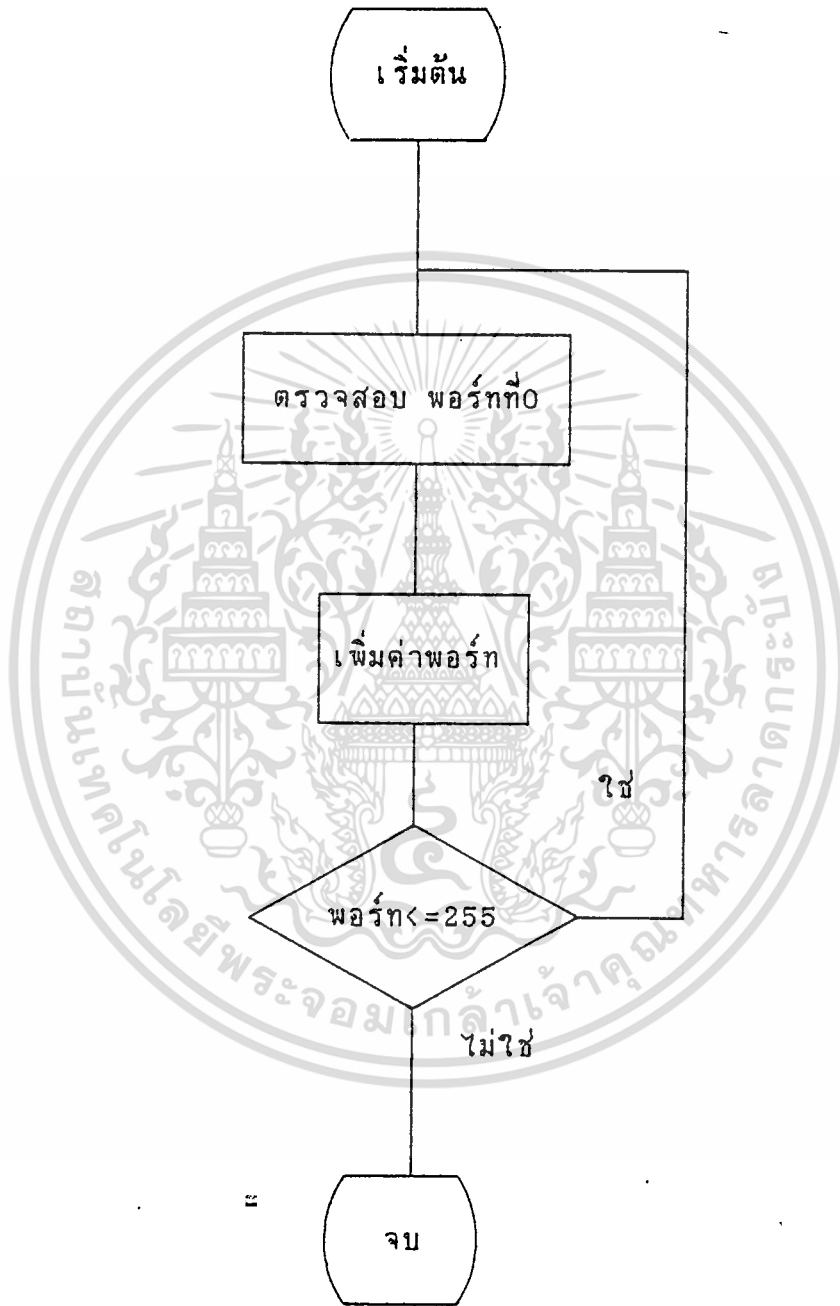
ส่วนอินเทอร์เฟซสำหรับป้อนข้อมูลใช้ไอซีเบอร์ 74LS245 ซึ่งสามารถรับส่งข้อมูลได้ 2 ทิศทางและสามารถควบคุมทิศทางได้

ส่วนอินเทอร์เฟซสำหรับแอดเดรสใช้ไอซีเบอร์ 74LS244 ใช้สำหรับส่งคำสั่งแอดเดรสไปยังการ์ด เพื่อถอดรหัสตำแหน่งข้อมูลจากอุปกรณ์ภายนอก



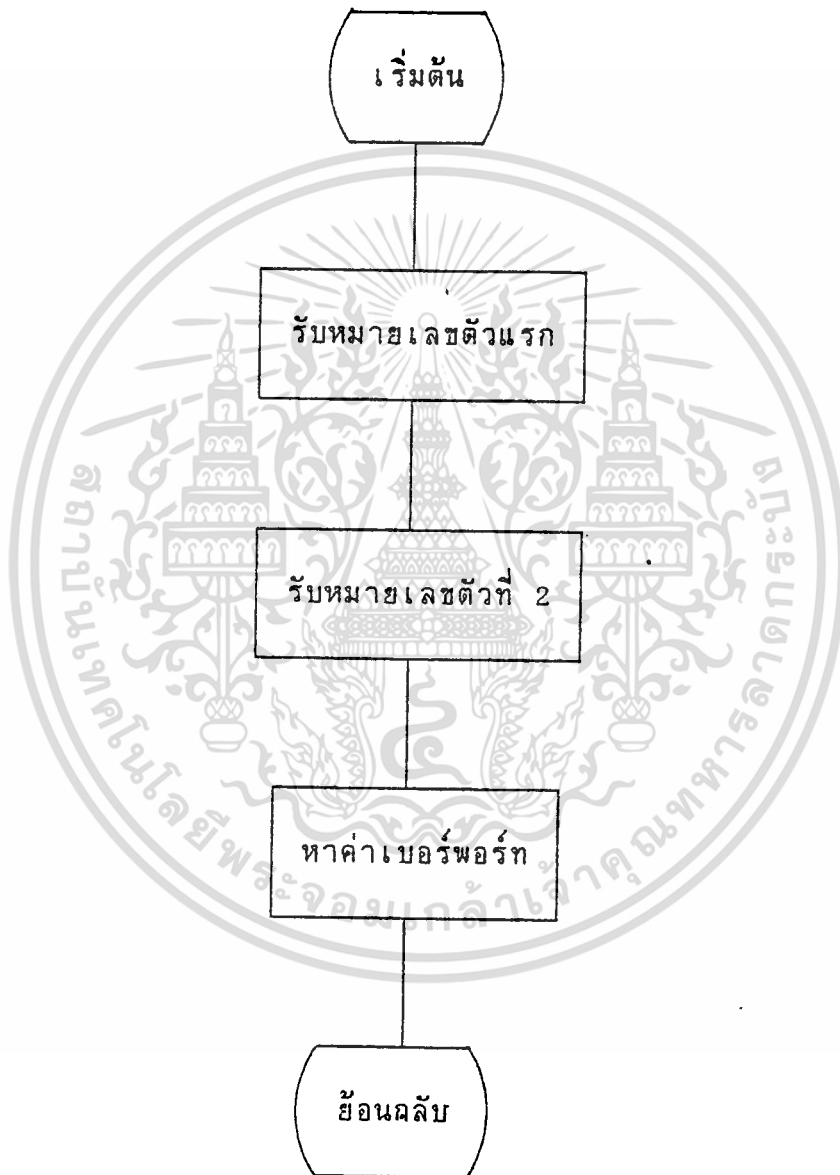
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ไฟล์วซาร์ทหลัก(Main)



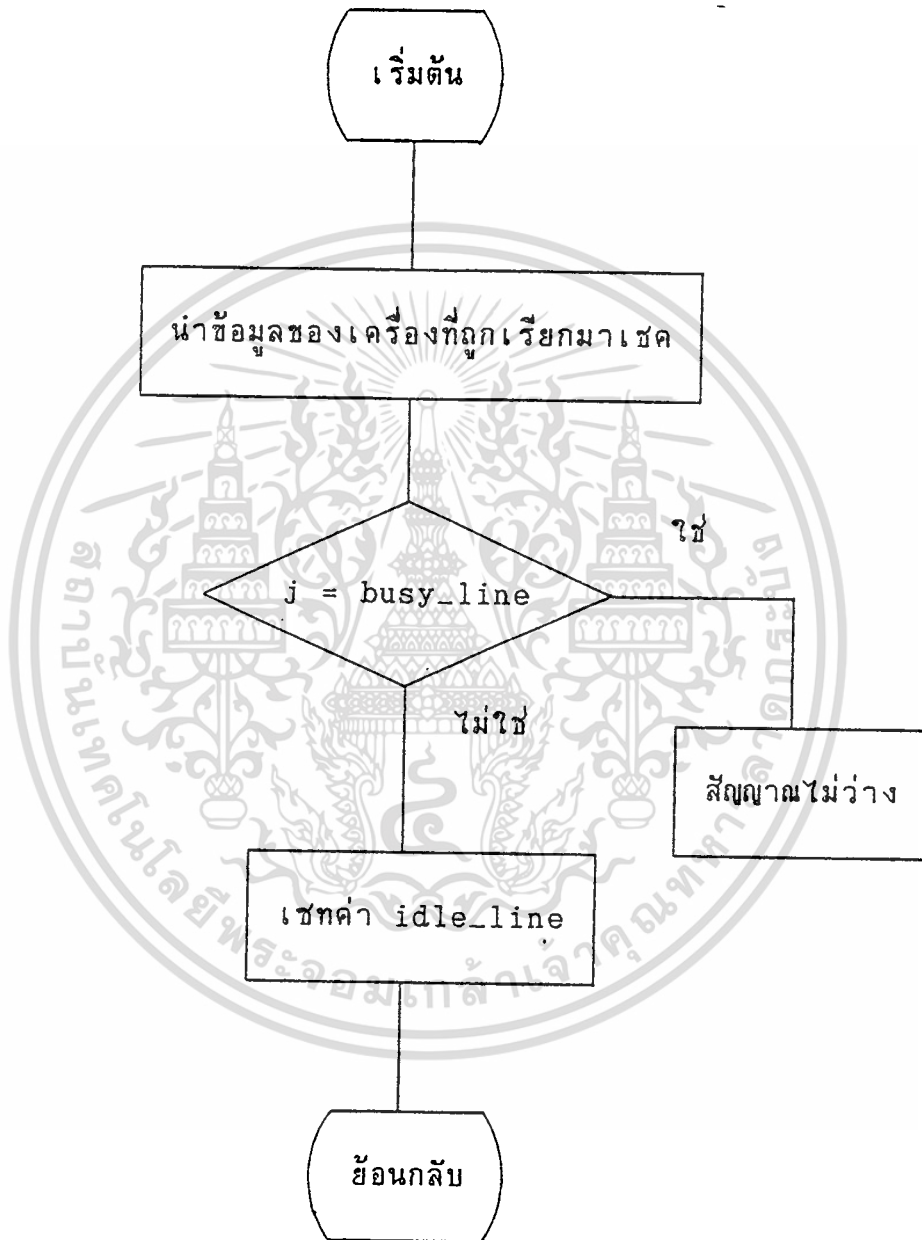
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ฟลัวร์ชาร์ทแสดงget_num



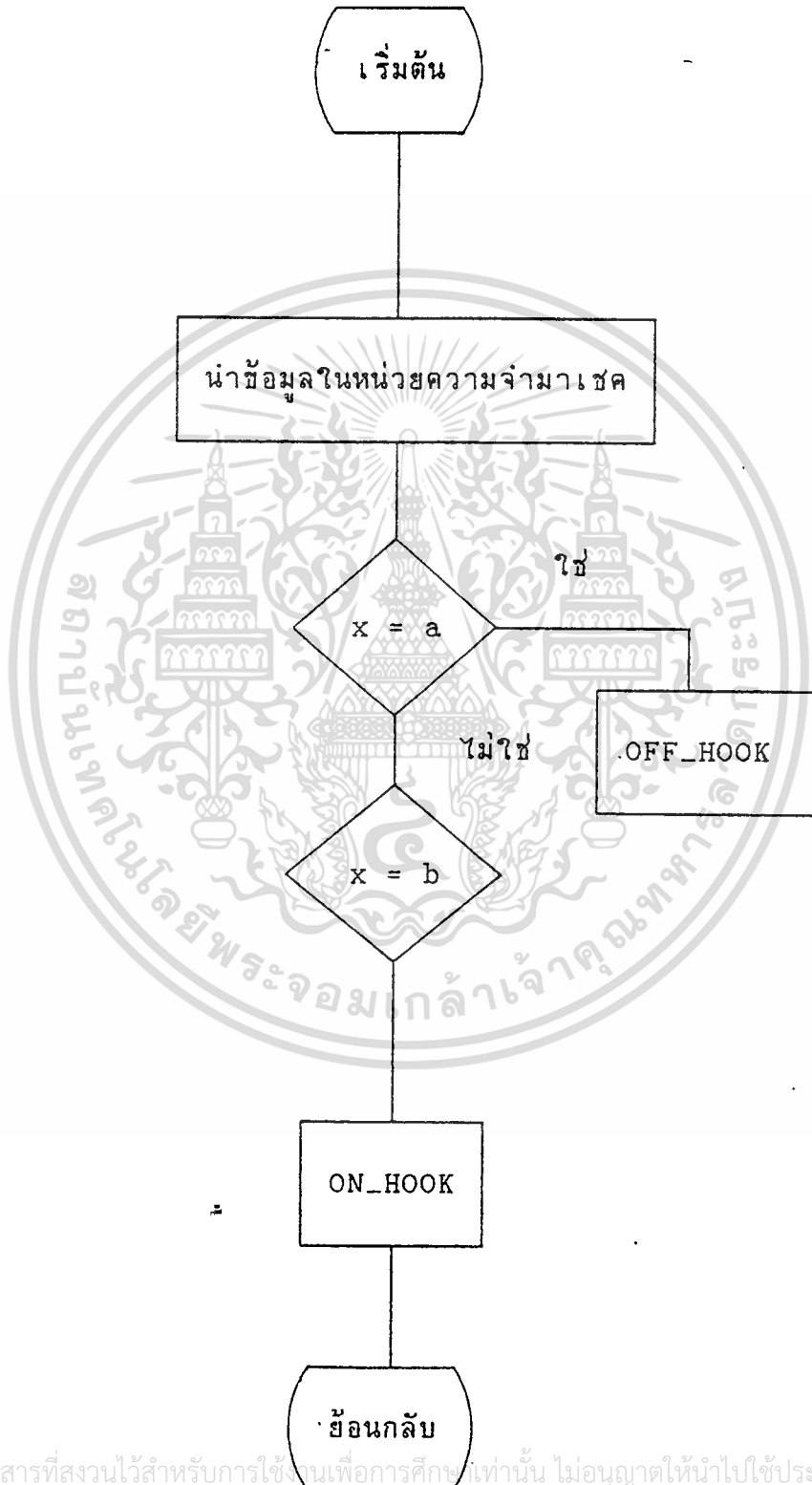
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

โพลีชาร์ทแสดงสถานะ (Status)

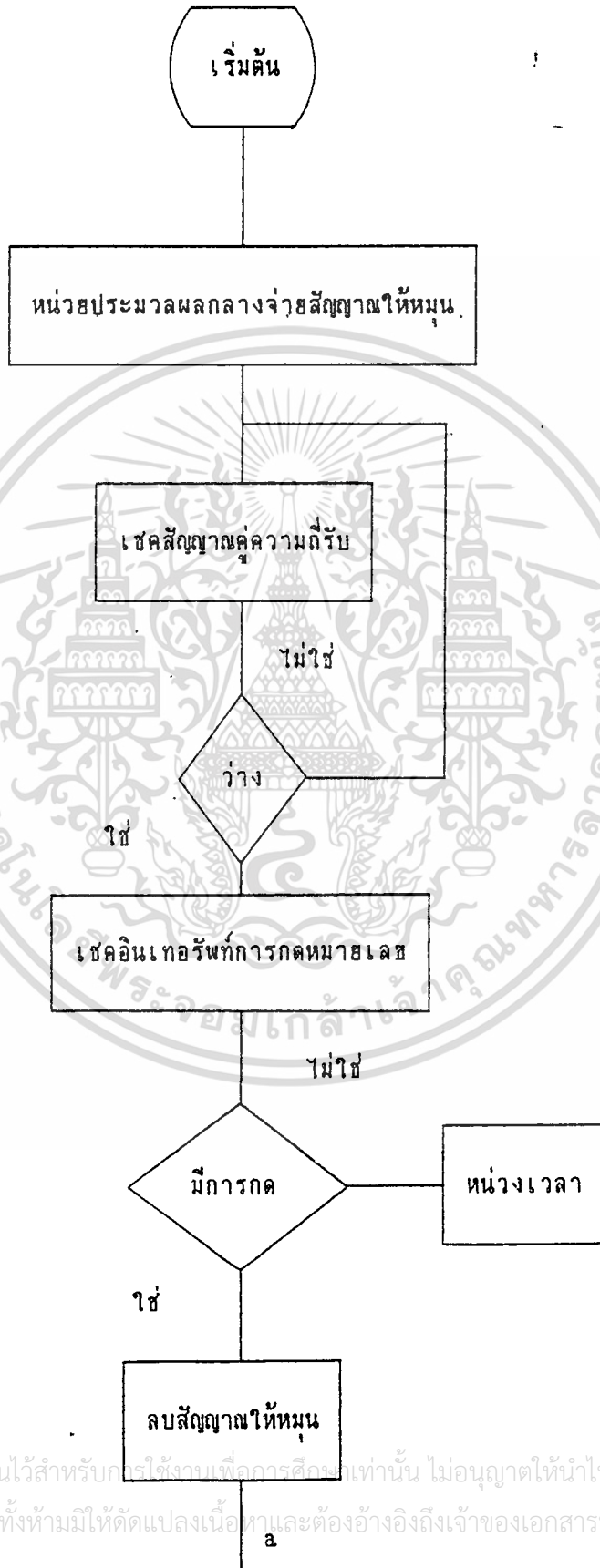


เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

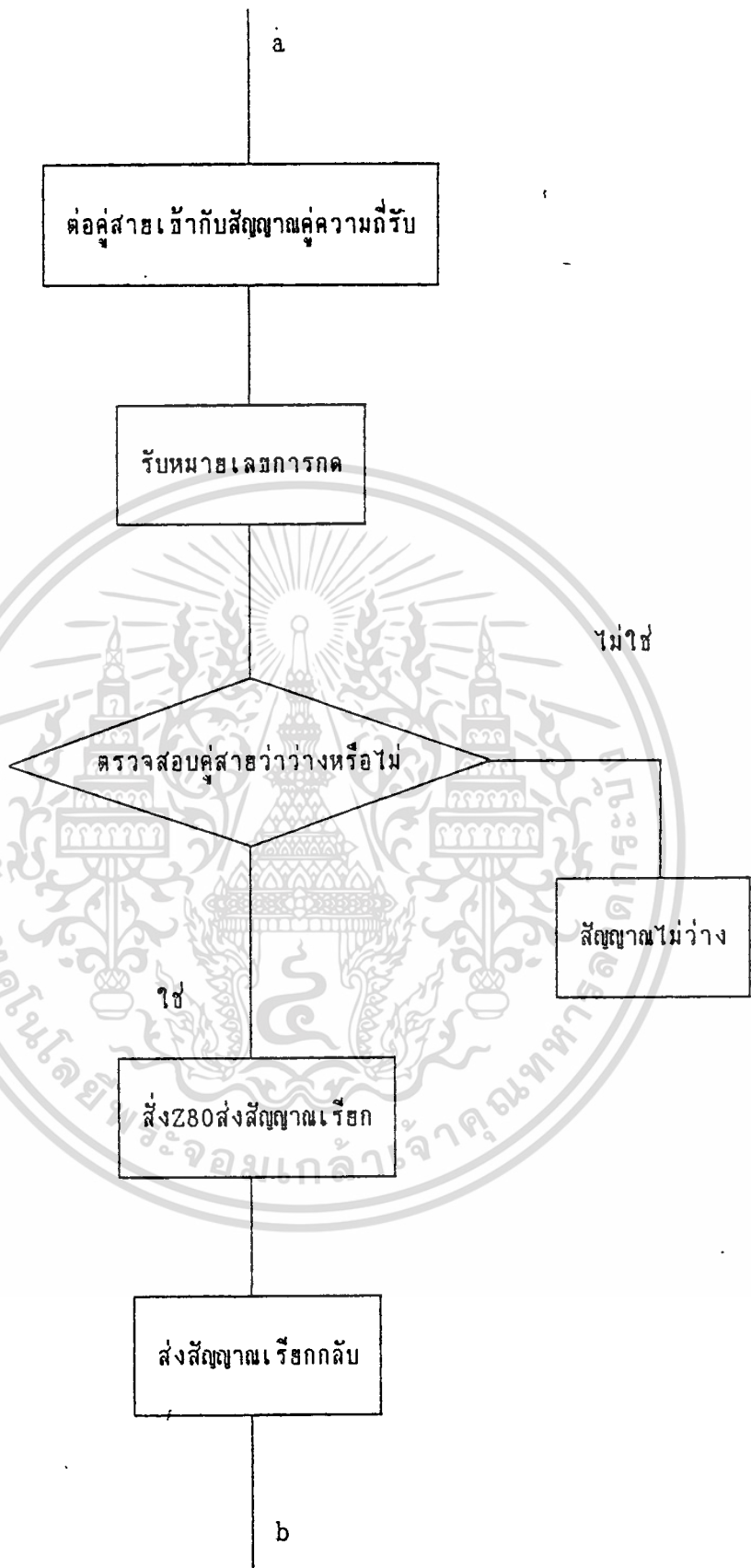
พลั่วจารัทสถานะ-1 (Status-1)



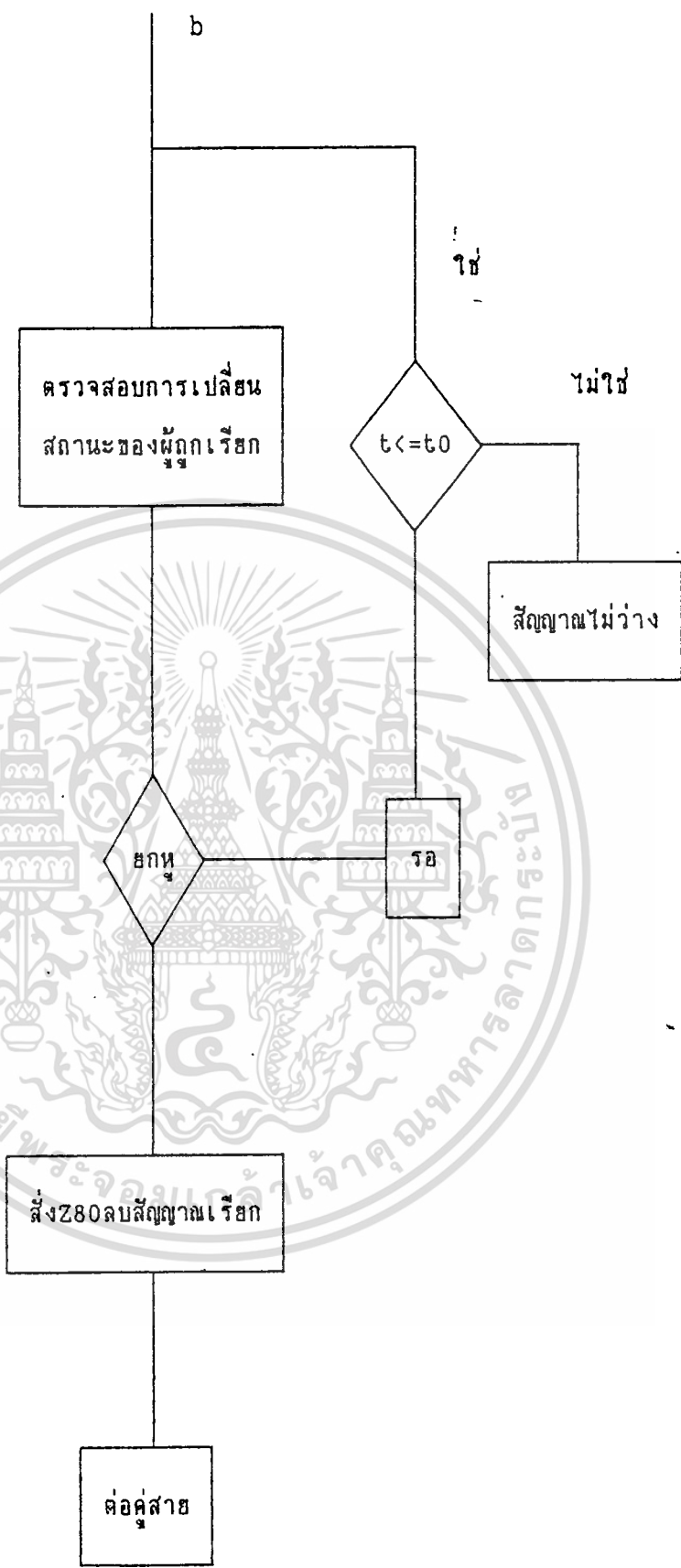
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษานั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

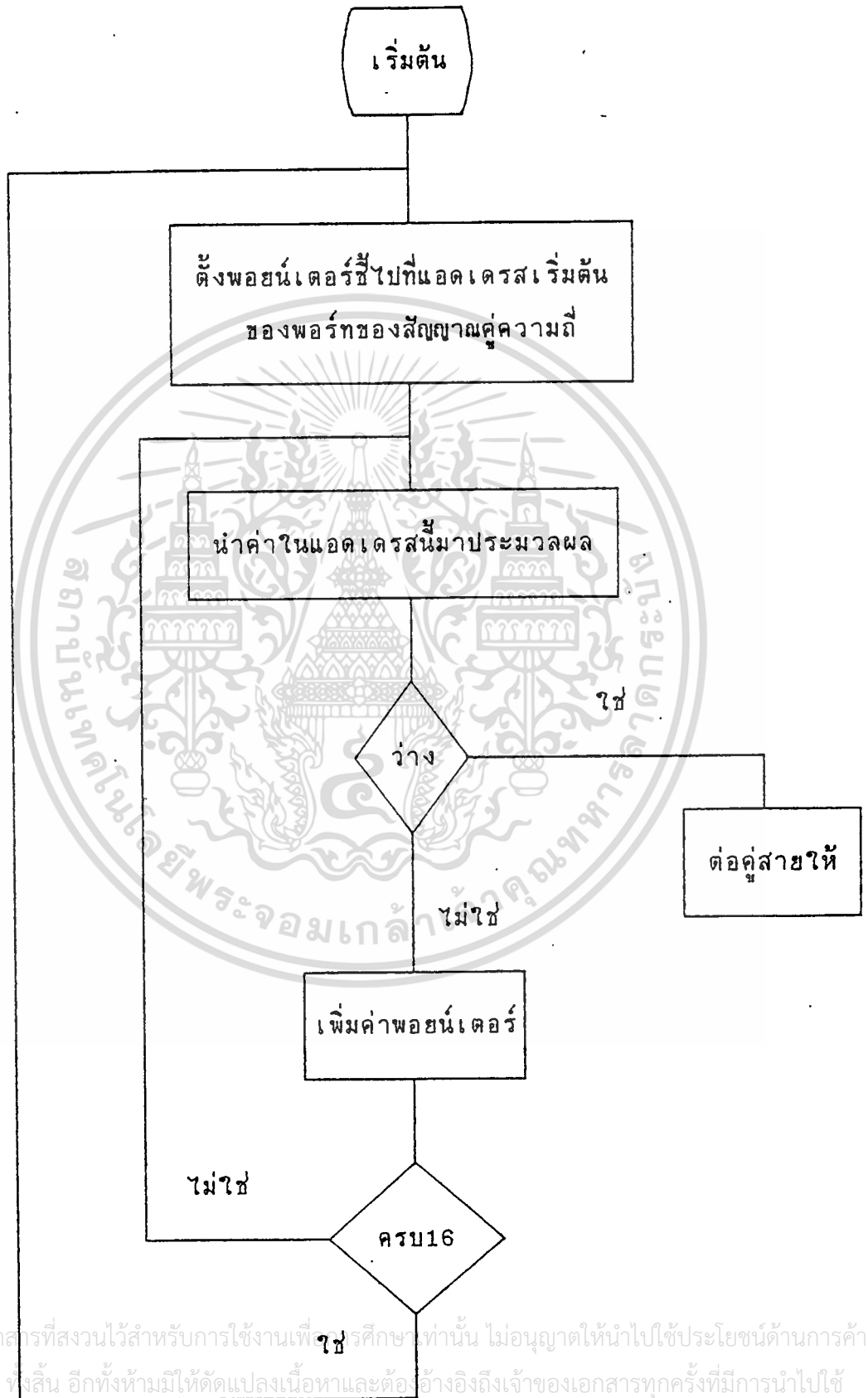


เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



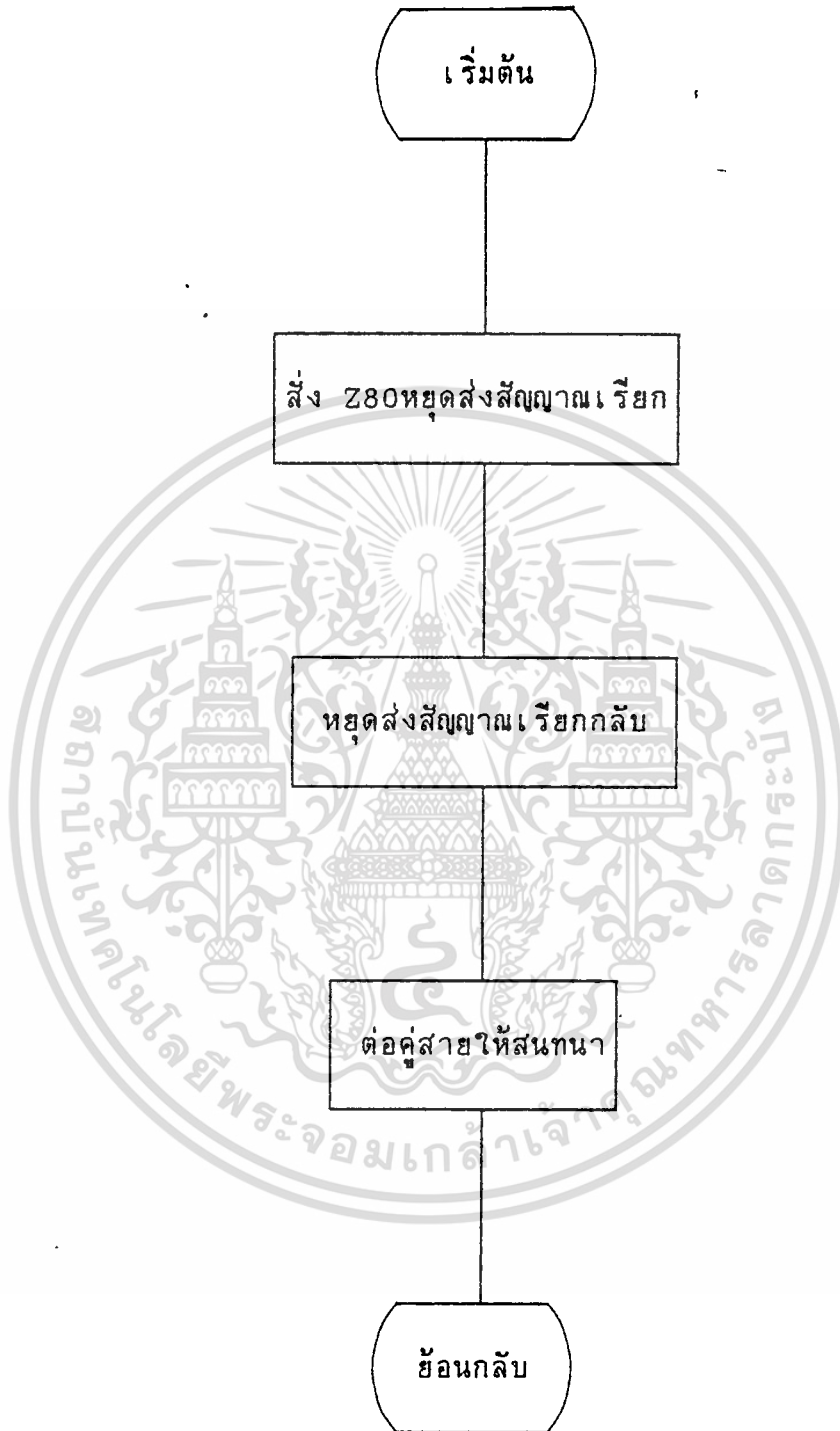
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
 ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

โปรแกรมตรวจสอบสัญญาณคู่ความถี่ (ช่องสัญญาณทางเอาท์พุท)



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้าไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต่ออ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ชกหุเพื่อรับ



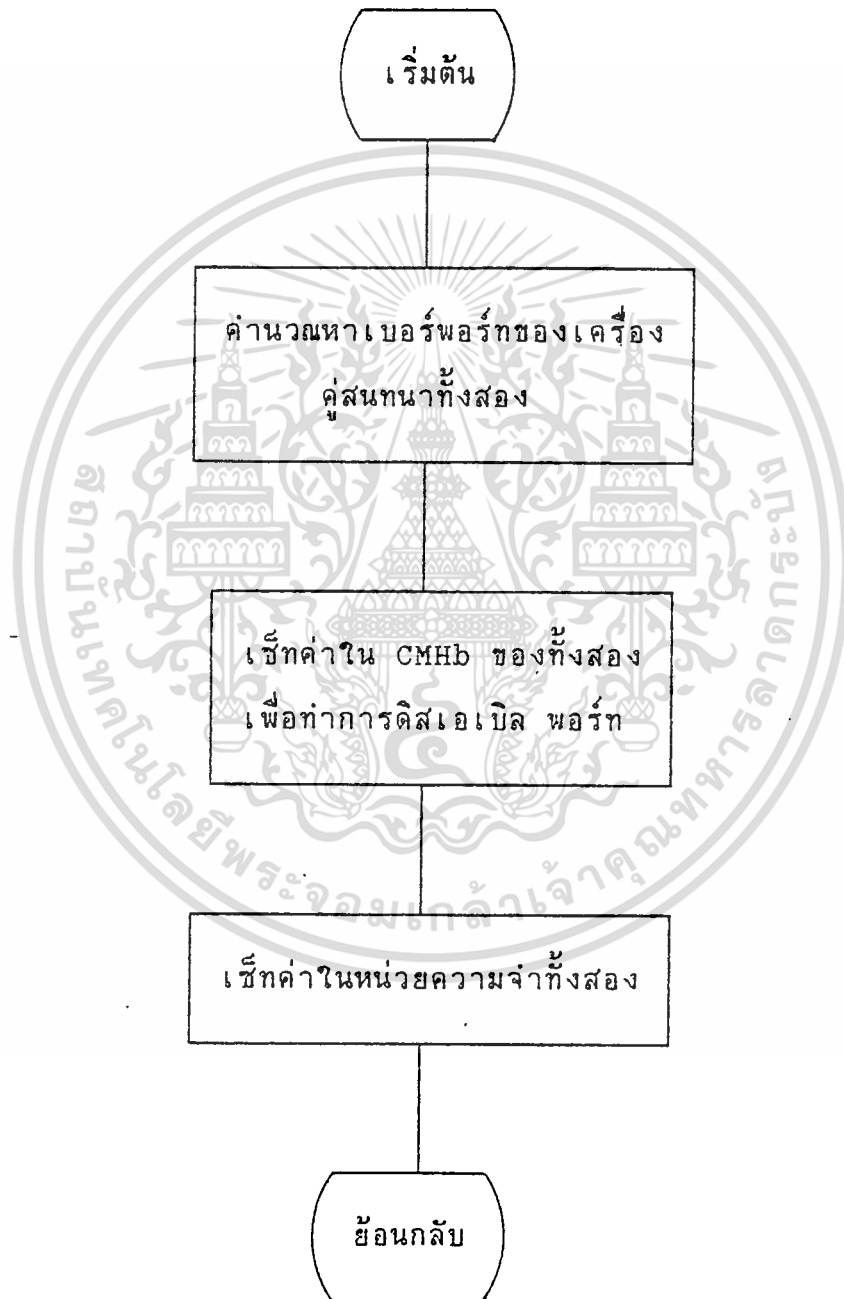
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

โพลีชาร์ทแสดงการต่อคู่สาย (CONNECT)

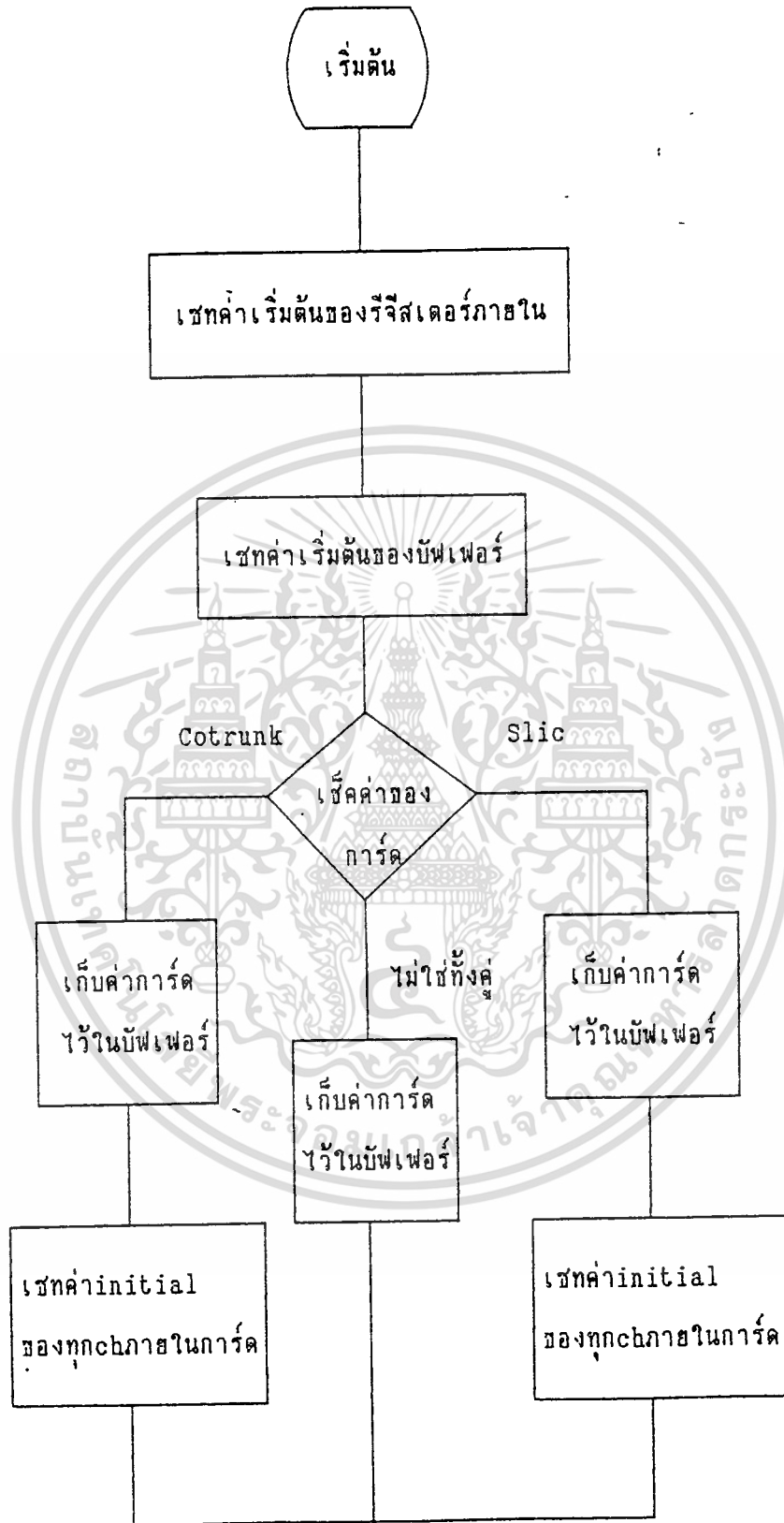


เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

ไฟล์ชาร์ทแสดง ON_HOOK

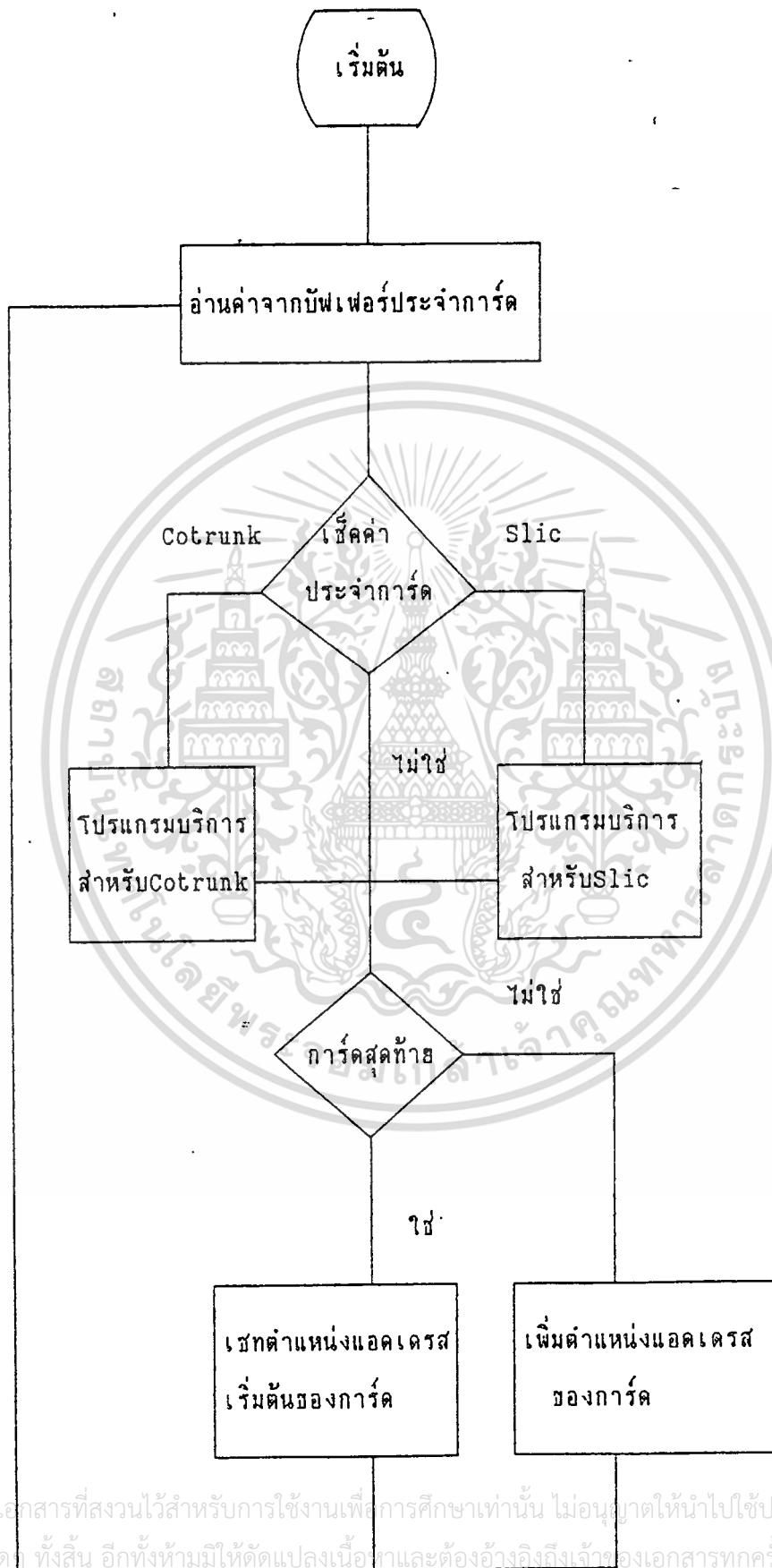


เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้



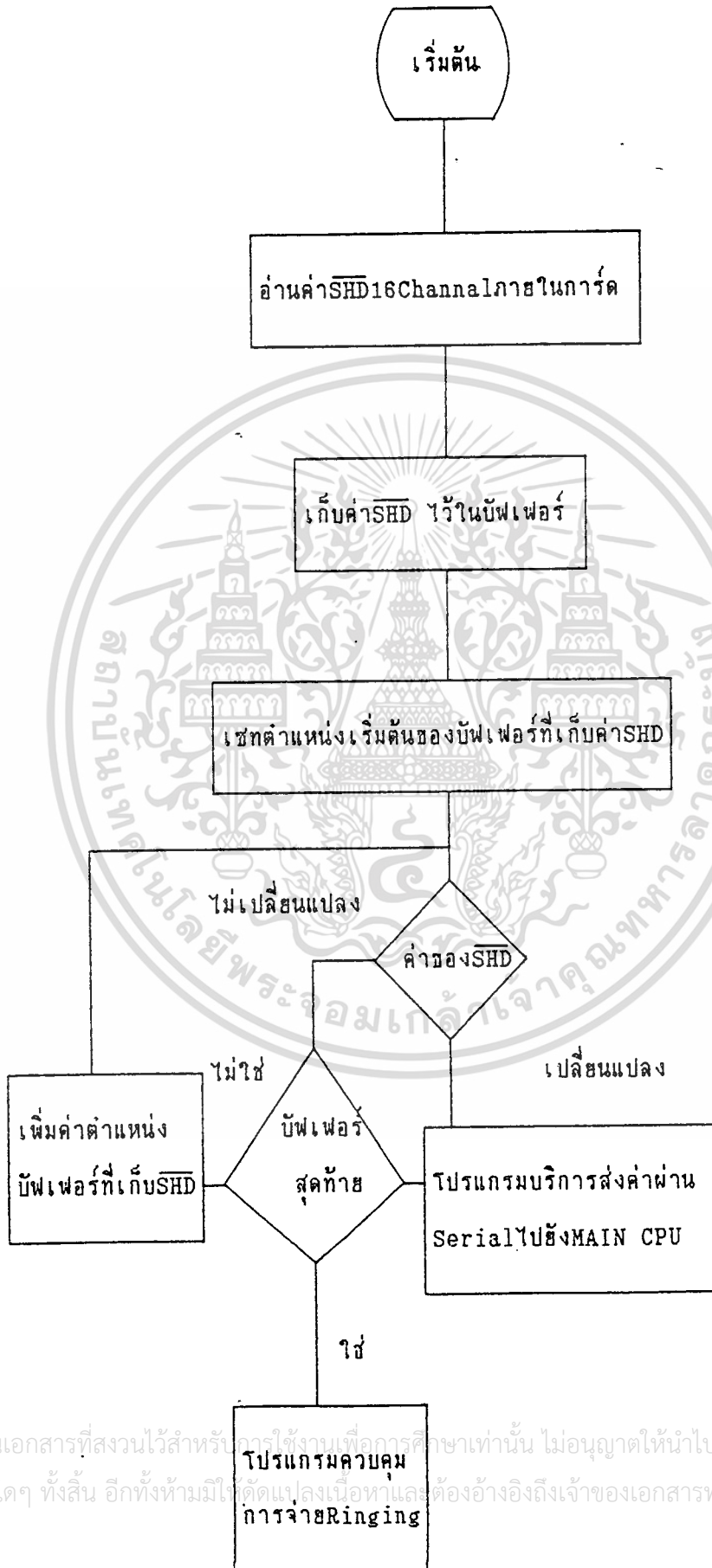
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
 ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

MAIN



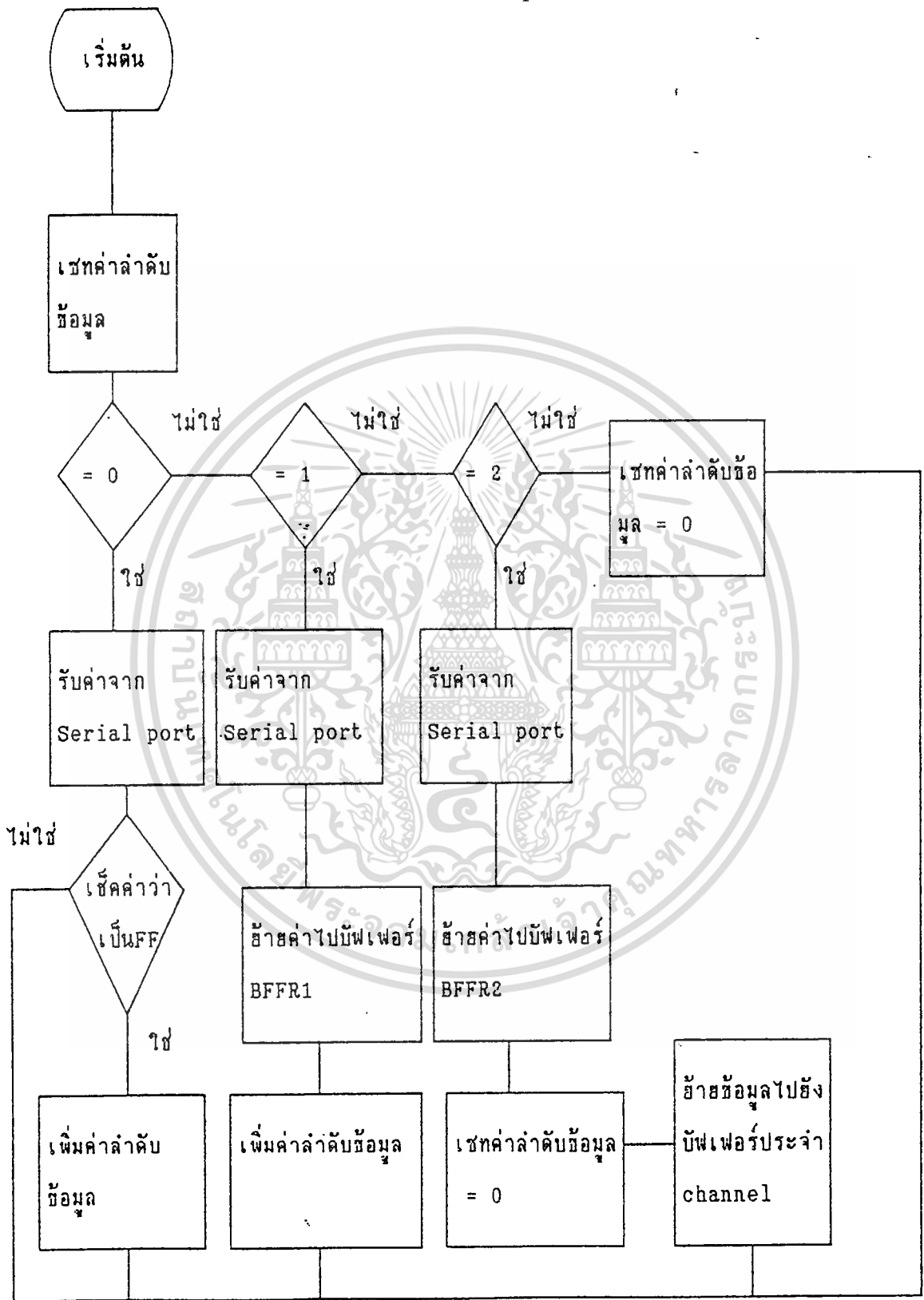
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

โปรแกรมบริการสำหรับSLIC



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

โปรแกรม Subroutine สำหรับ การรับค่าจาก Serial port



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
 routine ปกติ
 ไม่ว่าจะกรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

โปรแกรมย่อยสำหรับการนับเวลา



Routine ปกติ

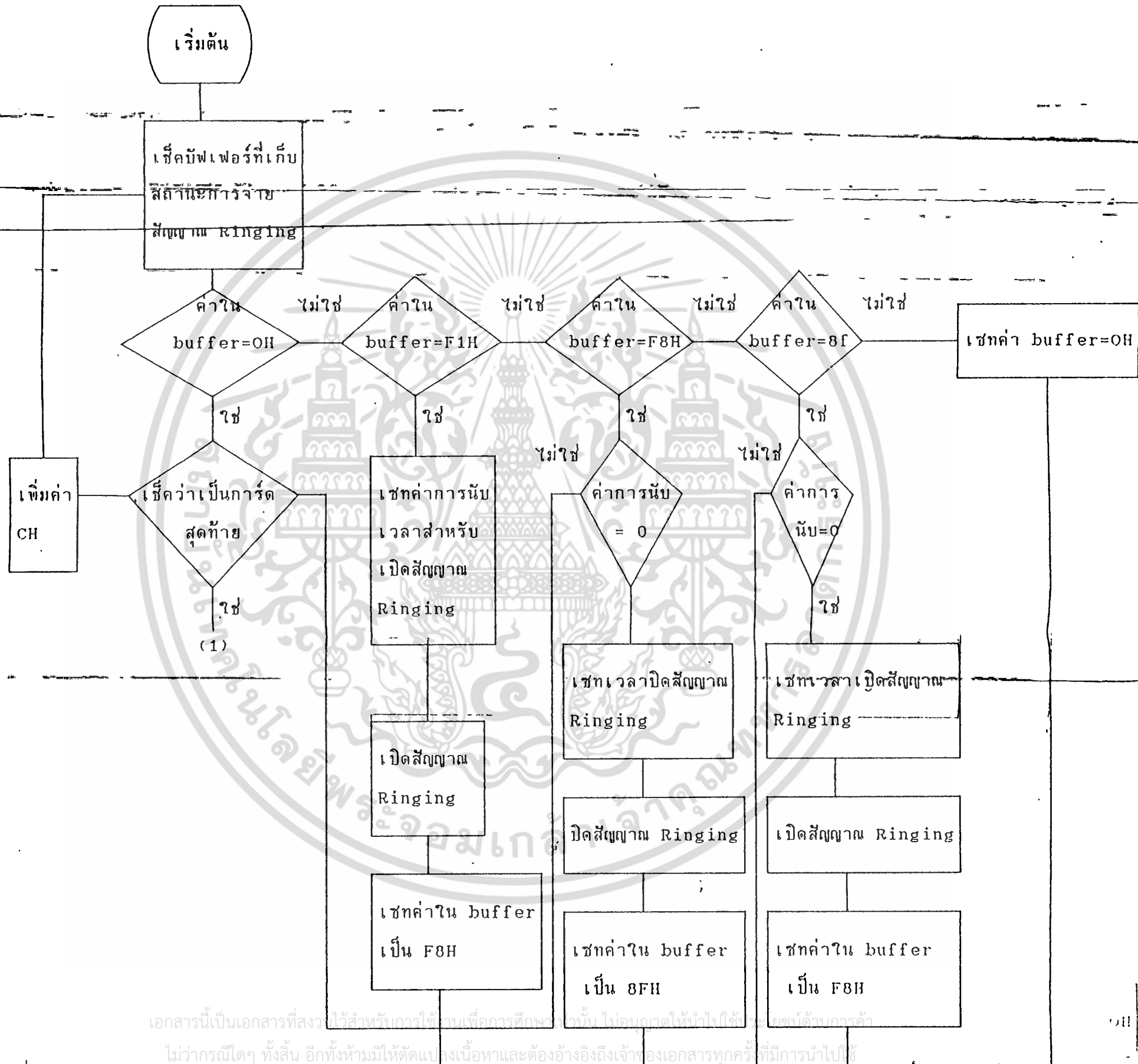
เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

โปรแกรมบริการการส่งค่าผ่านSerial portไปยังMain CPU



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

โปรแกรมควบคุมการจ่ายสัญญาณ Ringing



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้ทำไปใช้ประโยชน์ด้วยประการ
 ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

สรุปผลและวิจารณ์

ในปีการศึกษานี้ คณะผู้จัดทำได้ทำการศึกษาและทดลอง ในส่วนฮาร์ดแวร์และซอฟต์แวร์ภายในคัมภีร์ศาสตร์สาขาอัตโนมัติระบบดิจิทัล โดยส่วนฮาร์ดแวร์ที่ทำได้สำเร็จคือส่วนของดิจิทัลสวิทช์, โคทรีจิ้งค์, สลิค, สัญญาณเสียงและสัญญาณคู่ความถี่ และส่วนของโคโปรเซสเซอร์ ส่วนซอฟต์แวร์ได้เขียนโปรแกรมควบคุมการติดต่อระหว่างฮาร์ดแวร์แต่ละส่วนให้ทำงานสัมพันธ์กัน



กิตติกรรมประกาศ

ขอขอบพระคุณอาจารย์ปราโมทย์ วาดเขียน, อาจารย์เกรียงไกร วงศ์โรจน์ภรณ์,
คุณกัมพล นิตสารโรภาส, คุณณรงค์ พางสะอาด และคุณเกรียงไกร สิริคุณชัยวิทย์ ที่กรุณาให้คำ
แนะนำปรึกษา และขอขอบคุณเพื่อน ๆ ทุกคนที่ให้การส่งเสริม

ขอขอบพระคุณมา ณ ที่นี้ด้วย



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

เอกสารอ้างอิง

- [1] "คู่มือ/เทียบเบอร์ไอซี TTL" กรุงเทพฯ
: สำนักพิมพ์ บริษัทซีเอ็ดยูเคชั่น จำกัด 2534.
- [2] "คู่มือไอซี ไมโครโปรเซสเซอร์ และไอซีที่เกี่ยวข้อง" กรุงเทพฯ
: สำนักพิมพ์ บริษัทซีเอ็ดยูเคชั่น จำกัด 2536.
- [3] "คู่มือไอซี ไมโครโปรเซสเซอร์" กรุงเทพฯ
: สำนักพิมพ์ บริษัท ซีทีที จำกัด.
- [4] ดวงแก้ว สวามิภักดิ์ "การใช้โปรแกรมภาษาซี" กรุงเทพฯ
: สำนักพิมพ์ บริษัทซีเอ็ดยูเคชั่น จำกัด 2532.
- [5] ดวงแก้ว สวามิภักดิ์ "เข้าใจการทำงาน IBM PC" กรุงเทพฯ
: สำนักพิมพ์ บริษัทซีเอ็ดยูเคชั่น จำกัด 2534.
- [6] ถวิล พึ่งมา "ระบบชุมสายโทรศัพท์แบบดิจิทัล" กรุงเทพฯ
: สำนักพิมพ์ สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง 2535.
- [7] ชัชชาติ จามรภูติ "คู่มือการใช้โปรแกรม Ocad/SDT & Protel" กรุงเทพฯ
: สำนักพิมพ์ บริษัทซีเอ็ดยูเคชั่น จำกัด 2536.
- [8] บุญเลิศ เข้มมัทสนา, ยืน ภูวรวรรณ และ สมบูรณ์ ศรีโต "โปรแกรมคอมพิวเตอร์ภาษาซี" กรุงเทพฯ
: สำนักพิมพ์ บริษัทซีเอ็ดยูเคชั่น จำกัด 2532.
- [9] พรจิต ประทุมสุวรรณ และคณะ "ทฤษฎีการใช้งาน(PC/PLC)" กรุงเทพฯ
: สำนักพิมพ์ โรงพิมพ์เรือนแก้วการพิมพ์ 2536.
- [10] สมพทนา ปราการสมุทร "การเขียนชุดคำสั่งภาษา" กรุงเทพฯ
: สำนักพิมพ์ โรงพิมพ์ ไชยเทพรินทร์ จำกัด 2534.
- [11] ยืน ภูวรวรรณ "ทฤษฎีและการใช้งานอิเล็กทรอนิกส์" กรุงเทพฯ
: สำนักพิมพ์ บริษัทซีเอ็ดยูเคชั่น จำกัด 2532.
- [12] ศิววัฒน์ ศิวบวร, พรชัย จักรธำรงค์ และ จิรศักดิ์ ชัยวีริยะกุล "ภาษาแอสเซมบลีขั้นสูง สำหรับ IBM PC" กรุงเทพฯ
: สำนักพิมพ์ บริษัทซีเอ็ดยูเคชั่น จำกัด 2536.

เอกสารนี้เป็นเอกสารสงวนลิขสิทธิ์เพื่อการเรียนการสอน มิอนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ตัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้

- [13] "CMOS APPLICATION-SPECIFIC STANDARD ICs," Reading,
MA : Motorola , 1991
- [14] "CMOS LOGIC DATA," Reading, MA: Motorola, 1989.
- [15] "FAST AND LS TTL DATA," Reading, MA: Motorola, 1992.
- [16] "HIGH-SPEED CMOS LOGIC DATA," Reading, MA: Motorola, 1989.
- [17] LANCE A. LEVENTHAL, WINTROP SAVILLE " Z80 ASSEMBLY
LANGUAGE SUBLUTINES"
- [18] PETER ABEL "IBM PC ASSEMBLY LANGUAGE AND PROGRAMING,"
Reading, MA: PRENTICE-HALL INTERNATIONAL EDITIONS, 1991.
- [19] STEVE OUALINE "ADVANCED C PROGRAMING," READING,
MA : BRADY PUBLISHING, 1992.



เอกสารนี้เป็นเอกสารที่สงวนไว้สำหรับการใช้งานเพื่อการศึกษาเท่านั้น ไม่อนุญาตให้นำไปใช้ประโยชน์ด้านการค้า
ไม่ว่ากรณีใดๆ ทั้งสิ้น อีกทั้งห้ามมิให้ดัดแปลงเนื้อหาและต้องอ้างอิงถึงเจ้าของเอกสารทุกครั้งที่มีการนำไปใช้